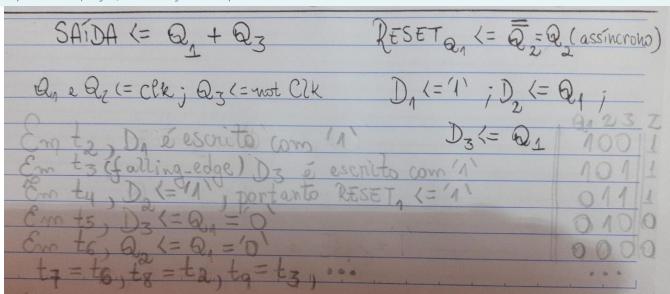
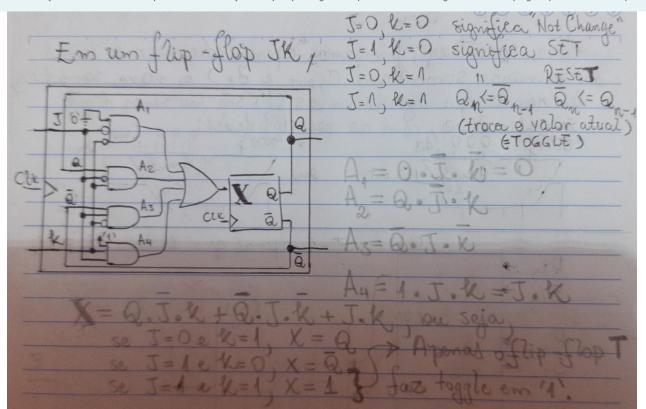


A análise terá que produzir um Diagrama de Temporização (Carta de Tempos) e deverá determinar os valores lógicos das variáveis envolvidas, Q1, Q2, Q3 e Saída. Assume-se que no instante inicial "(Q1Q2Q3) = (000)".

Pede-se que sejam completadas as Tabelas que seguem, com os valores lógicos obtidos no processo de análise.

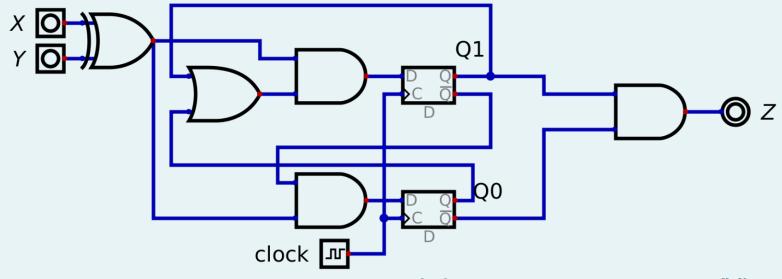


Dando sequencia aos trabalhos o Engenheiro se deparou com um outro diagrama lógico (Figura 2). Neste havia a implementação de um Flip-flop tipo **JK** usando-se um outro Flip-flop **X** e mais lógica adicional. A documentação estava rasurada e não permitiu a identificação do Flip-flop. o Engenheiro passou a analisar a lógica adicional empregada para descobrir de qual tipo seria este.

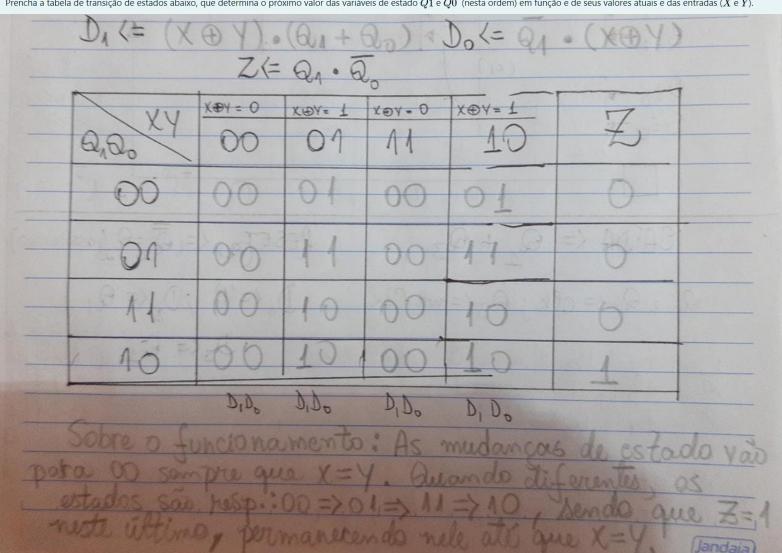


A  $JKP^3$  está crescendo e já comprou um potencial concorrente, herdando assim um estoque de componentes eletrônicos. Um desses componentes não está devidamente documentado, e sua missão é analisá-lo para determinar seu comportamento e saber se terá alguma utilidade para a  $JKP^3$ .

Vendo o diagrama lógico do componente (abaixo), você conclui que há duas entradas (X e Y), uma saída (Z), e dois flip-flops do tipo D, cujas saídas são Q1 e Q0.



Prencha a tabela de transição de estados abaixo, que determina o próximo valor das variáveis de estado Q1 e Q0 (nesta ordem) em função e de seus valores atuais e das entradas (X e Y).



Construindo o diagrama de transição de estados, você pode entender o comportamento do circuito em função de suas entradas. Assinale a alternativa que descreve o comportamento do circuito:

- O circuito detecta quando suas entradas são ambas iguais a 1 por 3 vezes seguidas.
- O circuito detecta quando suas entradas são ambas iguais a 0 por 3 vezes seguidas.
- ${ exttt{ iny O}}$  O circuito detecta quando suas entradas são iguais (X=Y) por 3 vezes seguidas.
- lacktriangleO circuito detecta quando suas entradas são diferentes (X 
  eq Y) por 3 vezes seguidas.lacktriangle
- Nenhuma das alternativas anteriores.

Atingiu 10,00 de 10,00

A resposta correta é: O circuito detecta quando suas entradas são diferentes ( $X \neq Y$ ) por 3 vezes seguidas.

Você é contratado para testar alguns dispositivos de memória recém adquiridos por uma empresa. Pra isso, lhe são fornecidas as descrições VHDL de dois tipos de dispositivos, ambos tendo a mesma interface (o *entity*) mas implementações (a *architecture*) distintas, conforme mostrado abaixo.

Para criar os casos de teste, pede-se que você preencha a tabela abaixo com os valores de saída Q esperados para cada entrada a seguir, fornecidas aos dispositivos na ordem aqui apresentada após o instante t0 (no qual assume-se que ambos os dispositivos carregam o valor 0):

