Organização de Computadores B (2022/1)

Trabalho 1 - Implementação de Instruções MIPS

Grupo: Henrique Utzig, João P. Cosme, Matheus ? e Victor Machado.

**MIPS – Monociclo**

*ADDI* - Não é necessário realizar nenhuma modificação estrutural, apenas no bloco de controle. A instrução ADDI é equivalente ao código 003 do bloco de comando, onde as únicas flags ativas são o AluSrc(precisa controlar a ULA pelo OpCode e não pelo funct visto que não é uma instrução R) e o RegWrite (precisa escrever no registrador), visto que não mexe na memória (MemWrite, MemRead), não tem pulo (JMP, Branch), o registrador destino é o rt (RegDst = 0), a operação realizada pela ula é a soma (AluOp1 = 0, AluOp2 = 0) e como iremos usar o valor que vem da ula e não da memória (MemToReg = 0).

BLTZAL -

MULT -

JR -

**MIPS – Multiciclo**

ADDI -

BLTZAL -

MULT -

JR -

**MIPS – Pipeline**

ADDI -

BLTZAL -

MULT -

JR -