

Trabalho de ORG

Registradores: Banco de registradores 2^3 (8 registradores endereçáveis)

Memória de dados: memória com palavra de 16 bits e 2^{10} endereços (1024)

Memória de instrução: memória com 16 bits de palavra e 2^{12} endereços (4096)

Formato das instruções:

- Tipo R: ADD, SUB, MUL, DIV.

1010101010101010

OPCODE | REG destino | REG opernado | REG operando | Sobrou

- Tipo I: LW, SW. Ambos diretos

1010101010101010

OPCODE | REG DADOS | REG OFFSET | Endereço mem(dados)

- Tipo J: JMP, JEQ, JBG, JLR

Incondicional

1010101010101010

OPCODE | Endereço mem(instrução)

Condicional

1010101010101010

OPCODE | REG 1 | REG 2 | Endereço mem(instrução)

Binários

Tipo R:

- ADD - 0000
- SUB - 0001
- MUL - 0010
- DIV - 0011

Tipo I:

- LW - 0100
- SW - 0101

Tipo J:

- JMP - 0110
- JEQ - 0111
- JBG - 1000
- JLR - 1001