

**Arquitetura de Computadores**  
**Mestrado Integrado em Engenharia Informática 2015/16**  
**Guia de Referência Bibliográfica**

<b>Tema</b>	<b>Acetatos</b>	<b>[1]</b>	<b>Módulo PL</b>
Medição do Desempenho	02	Sec. 1.6	P01 ; P02
Hierarquia da Memória: Conceitos e Desempenho	03	Sec. 5.1 a 5.3 1ª subsecção de 5.4	P03 ; P04
Hierarquia da Memória: Organização	04	Sec 5.4, 5.8, 5.13 em diante	P04
Pipelining	05	Sec 4.1, 4.5, 4.6 (até página 300), 4.7, 4.8, 4.14 em diante	P05

[1] – “*Computer Organization and Design: The Hardware / Software Interface*”; David Patterson & John Hennessy; 5th Edition, Morgan Kaufmann, 2013 (<http://booksite.elsevier.com/9780123838728/>)