

CIRCUITOS DIGITAIS

Atividade Avaliativa 4

Prof.^a Fernanda Rossi

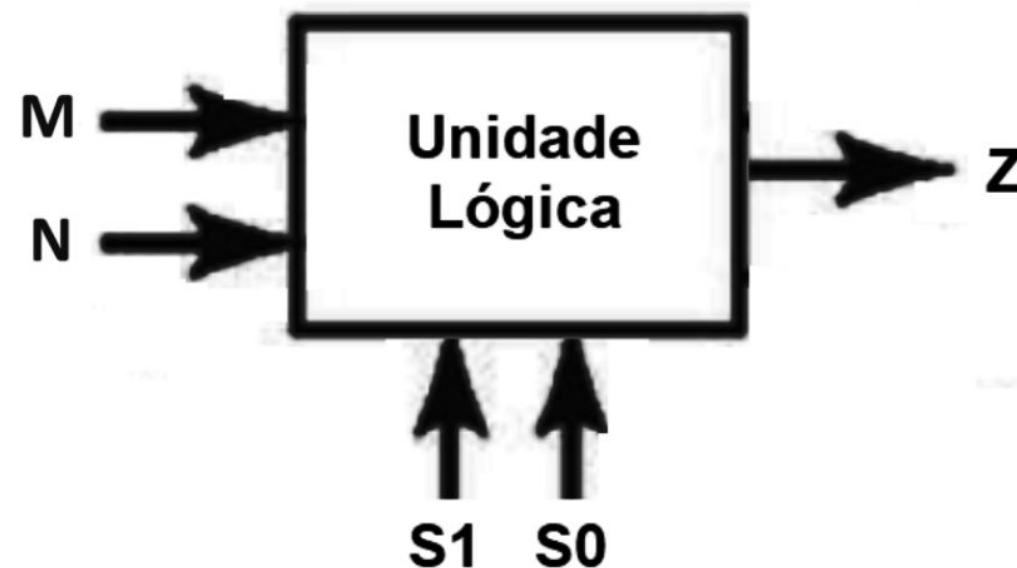
ICT/Unifesp

São José dos Campos - 2024

Projeto de uma Unidade Lógica

Considere uma unidade lógica que recebe dois números binários (**M** e **N**) e duas entradas de seleção (**S1** e **S0**). De acordo com as entradas de seleção, o resultado de uma determinada operação lógica é apresentado na saída **Z**, da seguinte forma:

- Se **S1 = 0** e **S0 = 0**: **Z = M OR N**
- Se **S1 = 0** e **S0 = 1**: **Z = M XOR N**
- Se **S1 = 1** e **S0 = 0**: **Z = M XNOR N**
- Se **S1 = 1** e **S0 = 1**: **Z = M AND N**



Projete um circuito lógico para essa unidade lógica.

Atividade Avaliativa 4



Projeto de uma Unidade Lógica (individual)

- 1) Implemente, no **WiRedPanda**, o circuito projetado.
 - *Nomeie as entradas (em “Label”) como solicitado no exercício.*
- 2) **Teste** a saída para as diferentes combinações de entrada. Verifique se está de acordo com o desejado.
- 3) Salve o circuito implementado no WiRedPanda e submeta, no **Judge**, o arquivo salvo ***.panda**.
 - *Não salve o projeto com um nome muito extenso.*

Prazo de entrega: 23/04/2023 (terça-feira)

Não deixe para última hora!! =p

Atividade Avaliativa 4



Projeto de uma Unidade Lógica (individual)

★ Recomendação:

**Não compartilhe seu arquivo do projeto.
A detecção de plágio irá zerar as notas.**

Bom projeto!