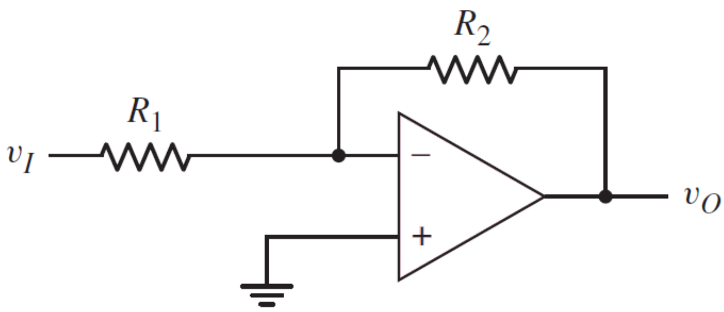
Sinais e Sistemas Electrónicos

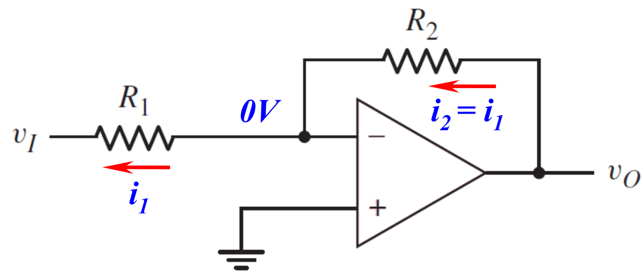
Capítulo 6: Amplificadores operacionais

(problemas)

Ernesto Martins
evm@ua.pt
DETI (gab. 4.2.38)
Universidade de Aveiro

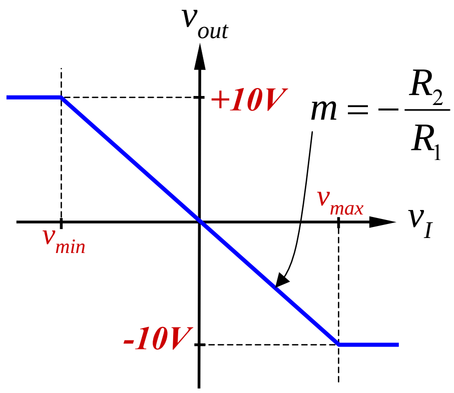
1 – Projete a configuração inversora da figura para uma ganho de *–12*, e de forma que a corrente em qualquer uma das resistências não exceda nunca *2mA*. Considere que o amplificador está alimentado a *+10* e *–10V*.





$$G = -\frac{R_2}{R_1} = -12$$

R_2 estará sujeito à máxima corrente quando v_o atingir um dos extremos de tensão:



$$i_{2\max} < 2mA \quad \Leftrightarrow \quad \frac{10V}{R_2} < 2mA$$

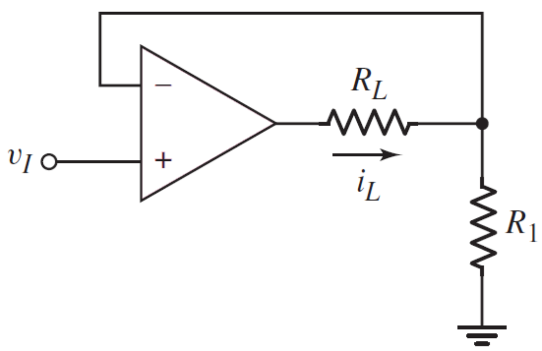
$$\Leftrightarrow \quad R_2 > 5K\Omega$$

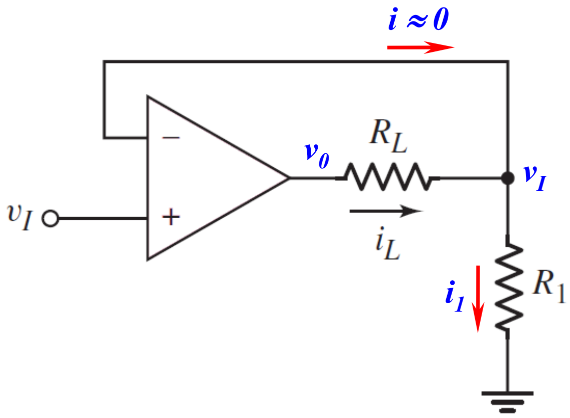
$$R_2 = 12R_1 > 5K\Omega \quad \Leftrightarrow \quad R_1 > 417\Omega$$

Podemos então usar, por exemplo:

$$R_2 = 12K\Omega, \quad R_1 = 1K\Omega$$

2 – Para o circuito dado, determine i_L em função de v_I. Assumindo que a saída do OpAmp satura a +/-10V, calcule os valores máximos de i_L e v_I no momento em que se dá a saturação. Use $R_L = 1K\Omega$ e $R_1 = 9K\Omega$.





$$i_1 = \frac{v_I}{R_1} \qquad i_L = i_1 = \frac{v_I}{R_1}$$

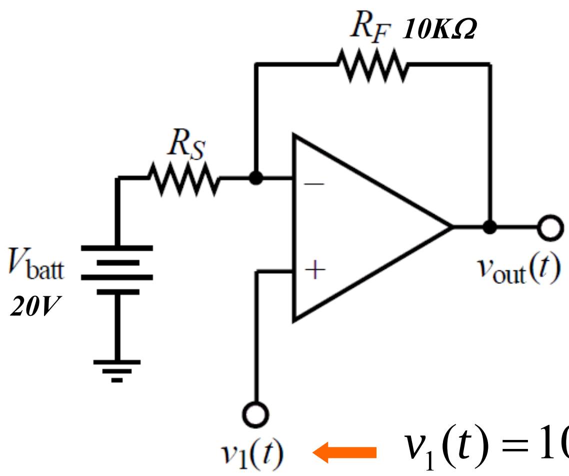
$$v_0 - v_I = R_L i_L = R_L \frac{v_I}{R_1}$$

$$\Leftrightarrow \quad v_I = \frac{v_0}{1 + \dfrac{R_L}{R_1}}$$

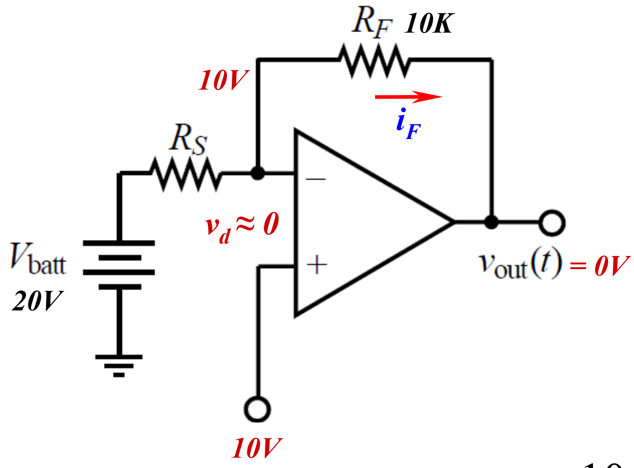
Para $R_L = 1K\Omega$, $R_1 = 9K\Omega$ e tensões de saturação em v_0 de $+/-10V$:

$$v_I = \frac{\pm 10}{1 + \dfrac{1}{9}} = \pm 9V \qquad i_L = i_1 = \frac{\pm 9}{9K} = \pm 1mA$$

3 – O circuito dado tem na entrada uma tensão sinusoidal com uma componente DC. Calcule o valor de R_S de forma a que o circuito elimine essa componente DC, apresentando na saída apenas a componente AC do sinal. Indique o valor de v_{out} com o valor de R_S calculado.



$$v_1(t) = 10 + 10^{-3} \sin \omega t \quad V$$



Quando é aplicada só a componente DC de v_i, a saída deve dar $0V$.

$$v_{out} = -R_F i_F + 10$$

$$i_F = \frac{V_{bat} - 10}{R_S} = \frac{10}{R_S}$$

$$v_{out} = -(10K)\frac{10}{R_S} + 10 = 0 \quad \Leftrightarrow \quad R_S = 10K\Omega$$

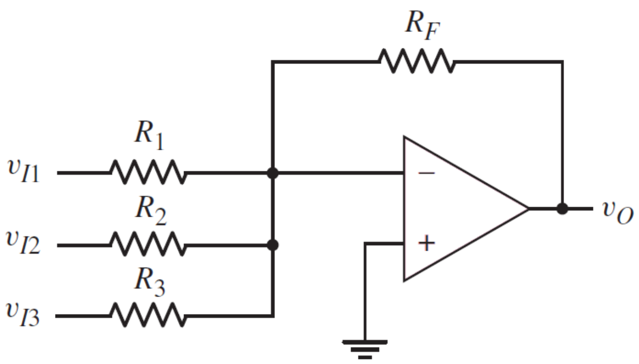
$$G \equiv \frac{v_{out}}{v_1} = \left(1 + \frac{10K}{10K}\right) = 2$$

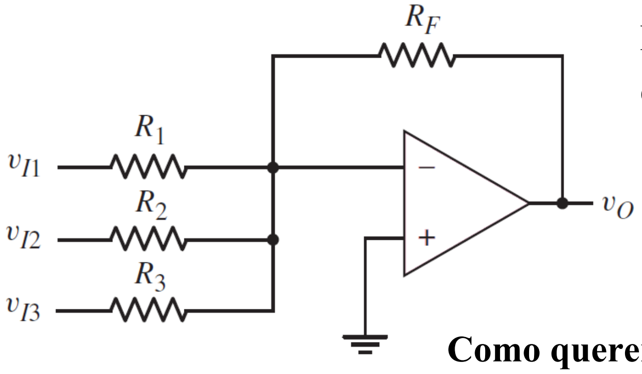
$$v_1(t) = 10 + 10^{-3}\sin\omega t \quad V \longrightarrow \quad v_{out}(t) = 2\text{x}10^{-3}\sin\omega t \quad V$$

4 – Projete um amplificador somador de 3 entradas que produza a tensão de saída

$$v_0 = -2.5\left(1.2v_{I1} + 2.5v_{I2} + 0.25v_{I3}\right)$$

Cada entrada deve apresentar a maior resistência que for possível, mas sem que nenhuma das resistências do circuito ultrapasse os $400K\Omega$.





Na configuração somadora, a saída é dada por :

$$v_O = -\left(\frac{R_F}{R_1}v_{I1} + \frac{R_F}{R_2}v_{I2} + \frac{R_F}{R_3}v_{I3}\right)$$

Como queremos ter

$$v_0 = -2.5\left(1.2v_{I1} + 2.5v_{I2} + 0.25v_{I3}\right)$$

então:

$$-\frac{R_F}{R_1} = -2.5\text{x}1.2 = -3 \quad \Rightarrow R_F > R_1$$

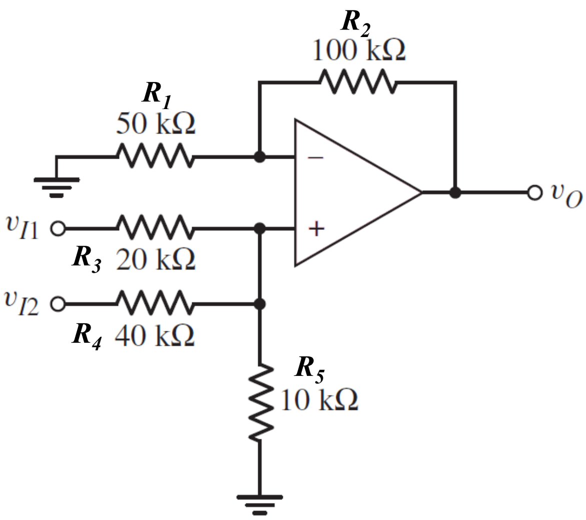
$$-\frac{R_F}{R_2} = -2.5\text{x}2.5 = -6.25 \quad \Rightarrow R_F > R_2$$

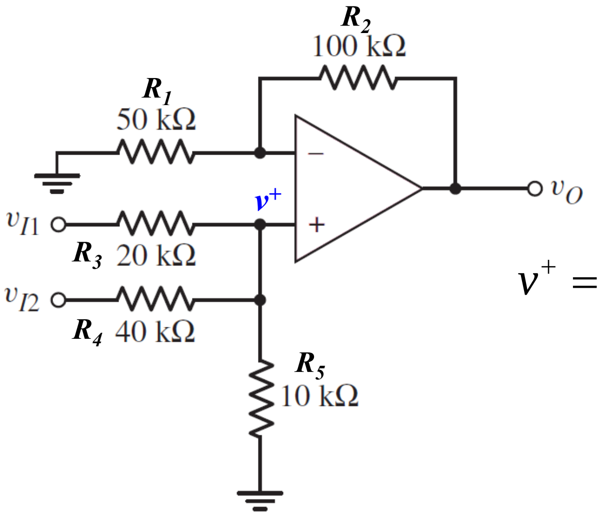
$$-\frac{R_F}{R_3} = -2.5\text{x}0.25 = -0.625 \quad \Rightarrow R_F < R_3$$

Isto implica que *R_3* deve ser a maior das resistências, portanto:

$$R_3 = 400K\Omega$$
$$R_F = 0.625\text{x}400 = 250K\Omega$$
$$R_2 = 250/6.25 = 40K\Omega$$
$$R_1 = 250/3 = 83.3K\Omega$$

5 – Para o circuito dado, determine v_o em função de v_{I1} e v_{I2}.





Usando Sobreposição...

$$v^+ = \underbrace{\frac{R_4 // R_5}{R_4 // R_5 + R_3} v_{I1}}_{\text{só devido a } v_{I1}} + \underbrace{\frac{R_3 // R_5}{R_3 // R_5 + R_4} v_{I2}}_{\text{só devido a } v_{I2}}$$

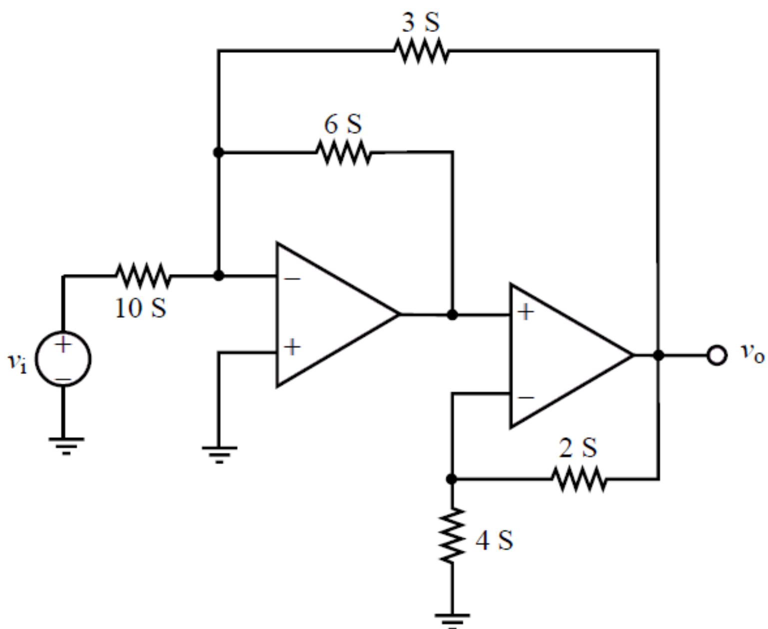
$$v_0 = \left(1 + \frac{R_2}{R_1}\right) v^+$$

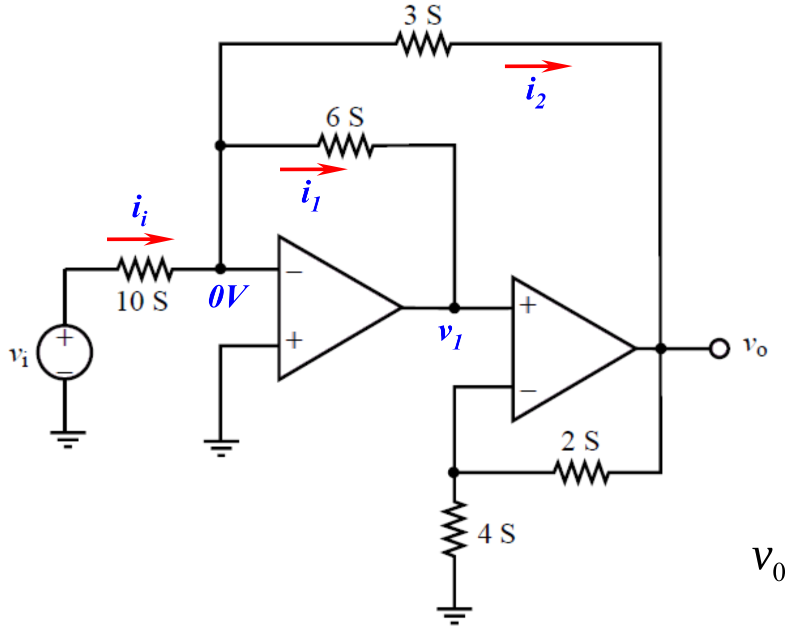
Conjugando as duas expressões e substituindo valores...

$$v_0 = \frac{6}{7} v_{I1} + \frac{3}{7} v_{I2}$$

Esta é portanto também uma configuração somadora, mas não inversora.

6 – Para o circuito dado, determine v_o em função de v_I.





$$i_i = 10 v_i$$
$$i_1 = -6 v_1$$
$$i_2 = -3 v_0$$

O andar de saída é uma configuração não-inversora, pelo que:

$$v_0 = \left(1 + \frac{4}{2}\right) v_1 = 3 v_1$$

$$i_i = i_1 + i_2 \iff 10 v_i = -6 v_1 - 3 v_0 = -6 \frac{v_0}{3} - 3 v_0$$

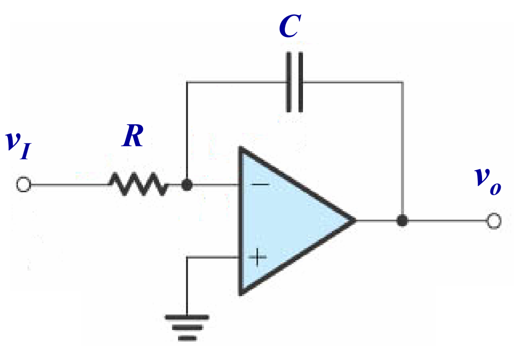
$$G \equiv \frac{v_0}{v_i} = 2$$

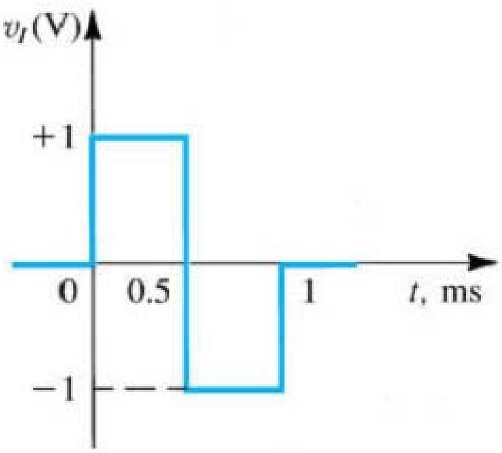
7 – Projete um integrador com *15KΩ* de resistência de entrada e frequência de ganho unitário *1.77KHz*.

a) Considerando o condensador inicialmente descarregado, determine a forma de onda de v_o entre *0* e *1ms*;

b) Calcule a largura do impulso positivo que causa a saturação do OpAmp. Suponha alimentações de *+/-10V*;

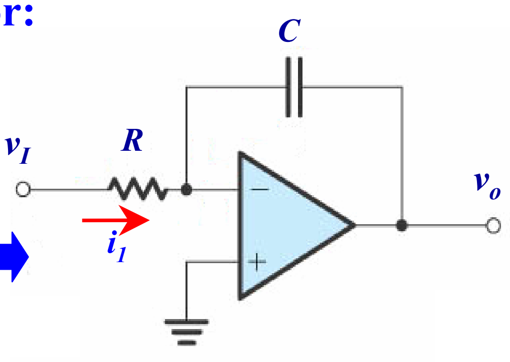
c) Determine o valor da resistência a ligar em paralelo com o condensador para limitar o ganho às baixas frequências a *20dB*. Como varia agora v_o entre *0* e *0.5ms*.





Dimensionamento do integrador:

$R_i = 15K\Omega; \quad f_1 = 1.77KHz$



$$R_i = \frac{v_I}{i_1} = R$$

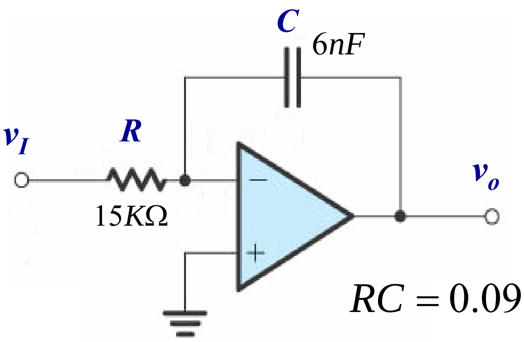
Logo: $R = 15K\Omega$

$$\left|\frac{v_{out}}{v_i}\right| = \frac{1}{\omega CR}$$

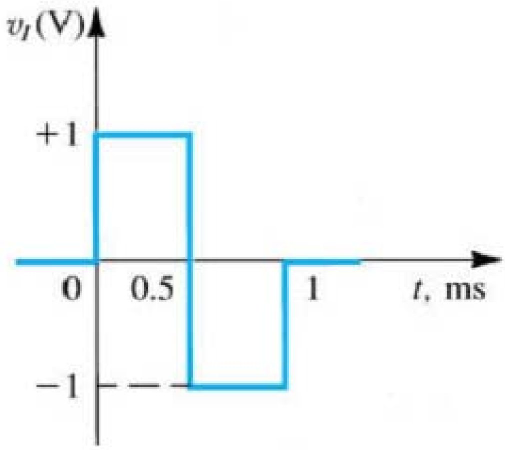
Frequência de ganho é unitário é $\omega_1 = 1/RC$.

$$f_1 = \frac{1}{2\pi CR} = 1.77KHz \quad \Leftrightarrow \quad C = 6nF$$

a) Calculo de v_o entre *0* e *1ms*:



$RC = 0.09ms$



$$v_o = -\frac{1}{RC}\int_0^t v_I dt + v_C(0)$$

Entre *0* e *0.5ms*: $v_o = -\frac{10^3}{0.09}\int_0^t 1dt$

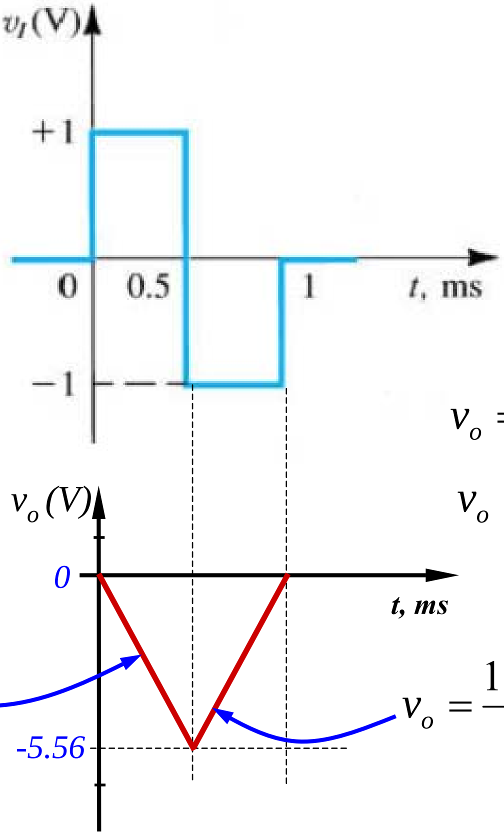
$$v_o = -\frac{100}{9}t \quad V \quad 0 \le t \le 0.5 \text{ (com } t \text{ em } ms) \qquad v_o(0.5ms) = -5.56V$$

de *0.5* a *1ms*: $v_o = -\frac{10^3}{0.09}\int_{0.5}^t (-1)dt + v_o(0.5ms) = -\frac{100}{9}(-t+0.5) - 5.56$

$$v_o = \frac{100}{9}t - 11.12 \quad V \quad 0.5 \le t \le 1 \text{ (com } t \text{ em } ms)$$

a) Calculo de v_o entre *0* e *1ms*:

Repare-se como o resultado da integração entre *0* e *1ms* é zero: as áreas de v_I cancelam-se; O integrador é perfeito.



$$v_o = -\frac{100}{9}t \quad V$$

$$v_o = \frac{100}{9}t - 11.12 \quad V$$

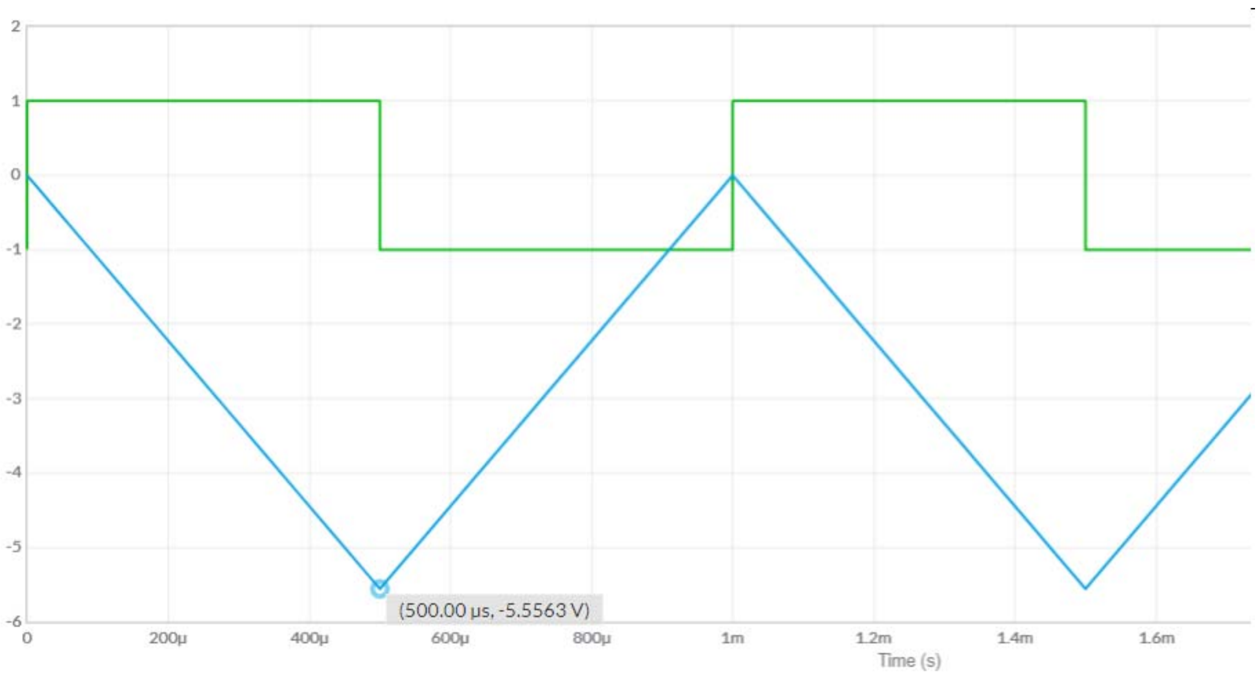
em $t = 1ms$:

$$v_o = \frac{100}{9}(1) - 11.12 \quad V$$

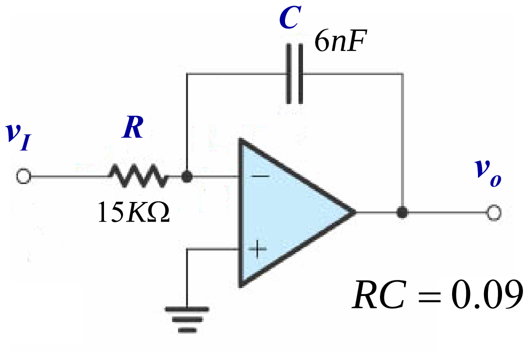
$$v_o = 0V$$

Resultado Multisim

v_I : *-1/+1V; 1KHz*



b) Largura do impulso positivo que causa a saturação. alimentações: *+/-10V*.



$$RC = 0.09ms$$

O limiar da saturação é atingido se v_o descer até *–10V*.

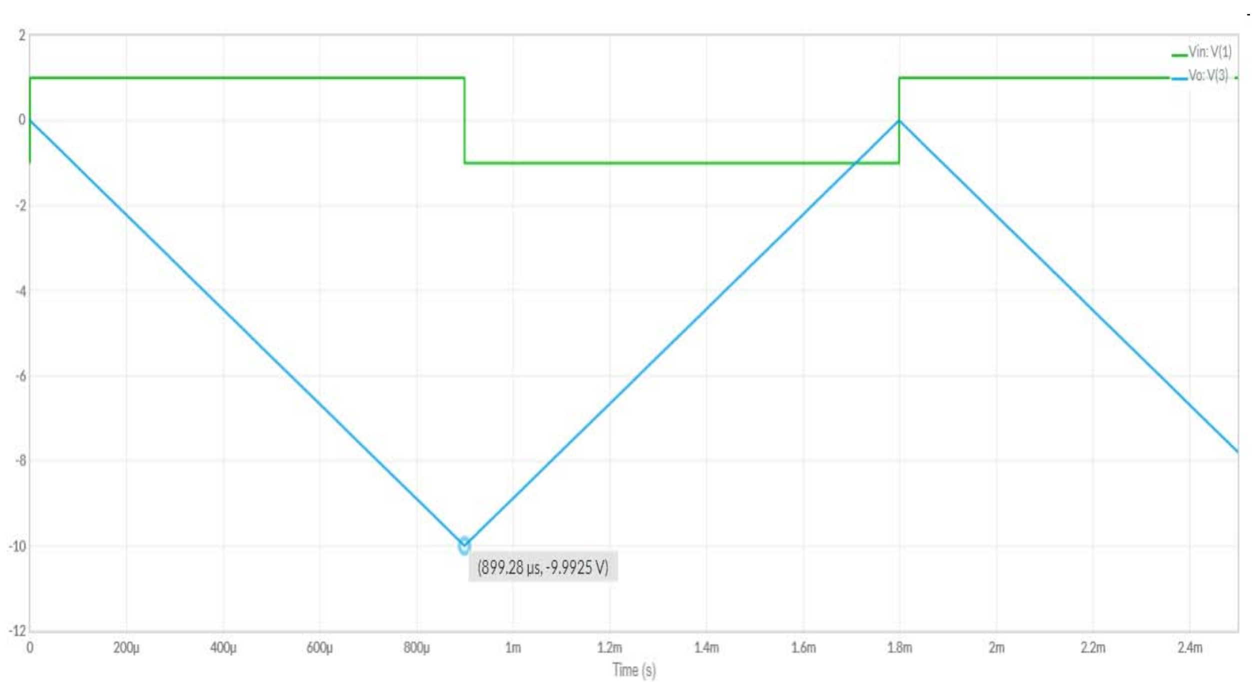
Usando $v_o = -\frac{100}{9}t \quad V \quad 0 < t < 0.5$

$$v_o = -\frac{100}{9}t = \text{-}10 \quad \Leftrightarrow \quad t = 0.9ms$$

Portanto para um período de v_I de *1.8ms*, o OpAmp atinge o limiar de saturação negativo (*–10V*)

Resultado Multisim

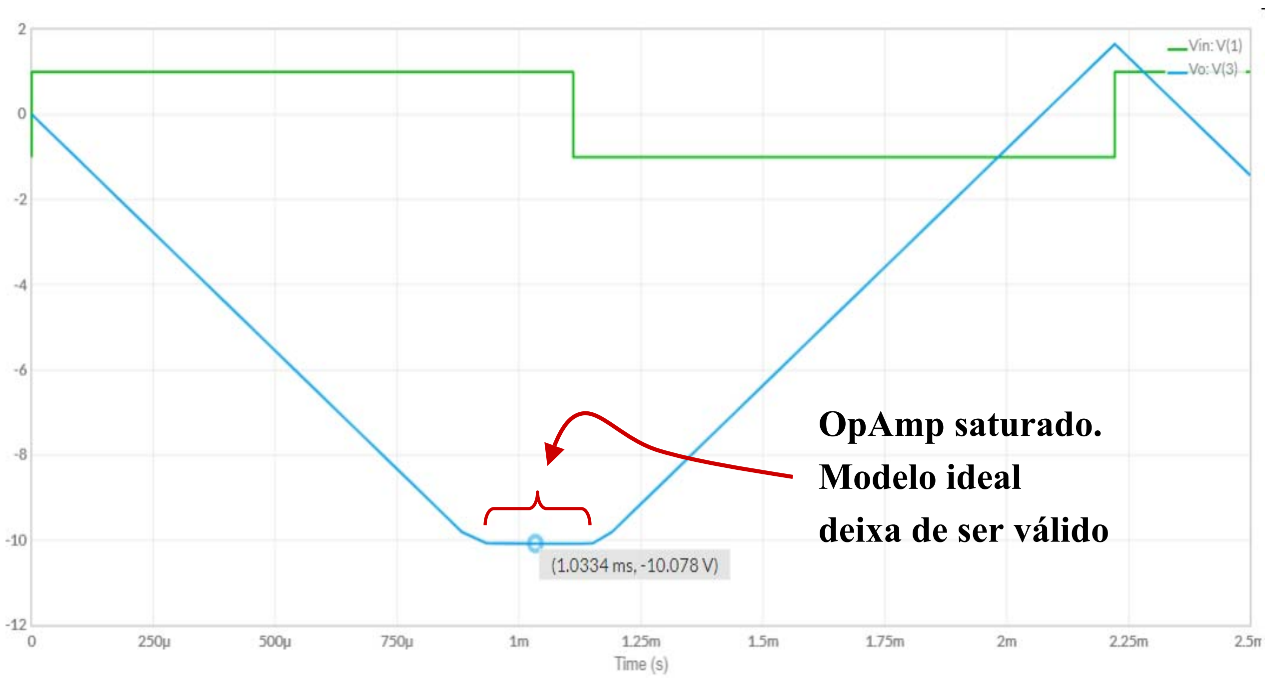
v_I : -1/+1V; 556Hz (T = 1.8ms)



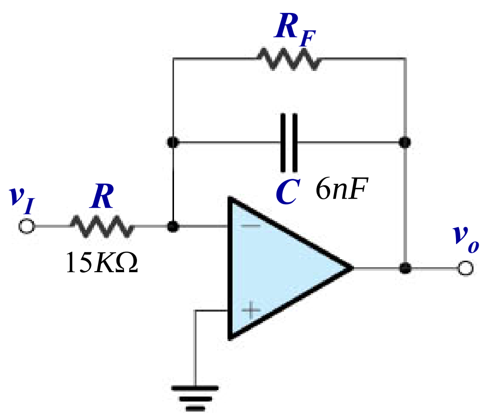
Resultado Multisim

v_I : *-1/+1V; 450Hz (T = 2.2ms)*

Se aumentarmos mais o período de v_I, obtemos:



c) Valor da resistência, R_F, a ligar em paralelo com o condensador para ganho às baixas frequências a *20dB*.

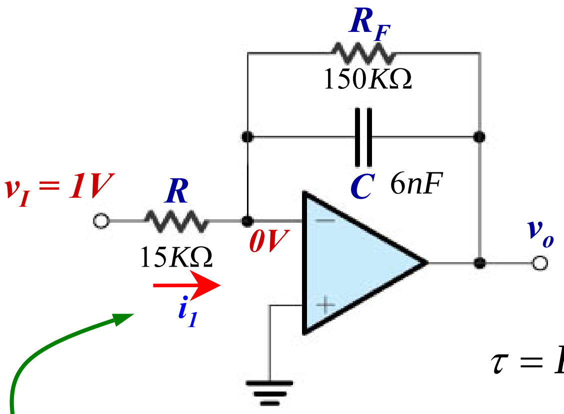


Como vimos: $$\left|\frac{v_o}{v_i}\right|_{\omega=0} = \frac{R_F}{R}$$

$$20\log\frac{R_F}{R} = 20dB$$

$$\Leftrightarrow \frac{R_F}{R} = 10 \Leftrightarrow R_F = 150K\Omega$$

c) Como varia agora v_o entre *0* e *0.5ms*.



A corrente i_1 vai agora dividir-se entre C e R_F.

Agora o problema reduz-se à resposta completa dum circuito RC, em que

$$\tau = R_F C = 0.9ms \quad \textbf{e} \quad v_0 = v_0(\infty) + Ke^{-t/\tau}$$

$$i_1 = \frac{1V}{R}$$

$$\textbf{para } t = \infty \Rightarrow v_0(\infty) = -\frac{R_F}{R} v_I \Leftrightarrow v_0(\infty) = -10V$$

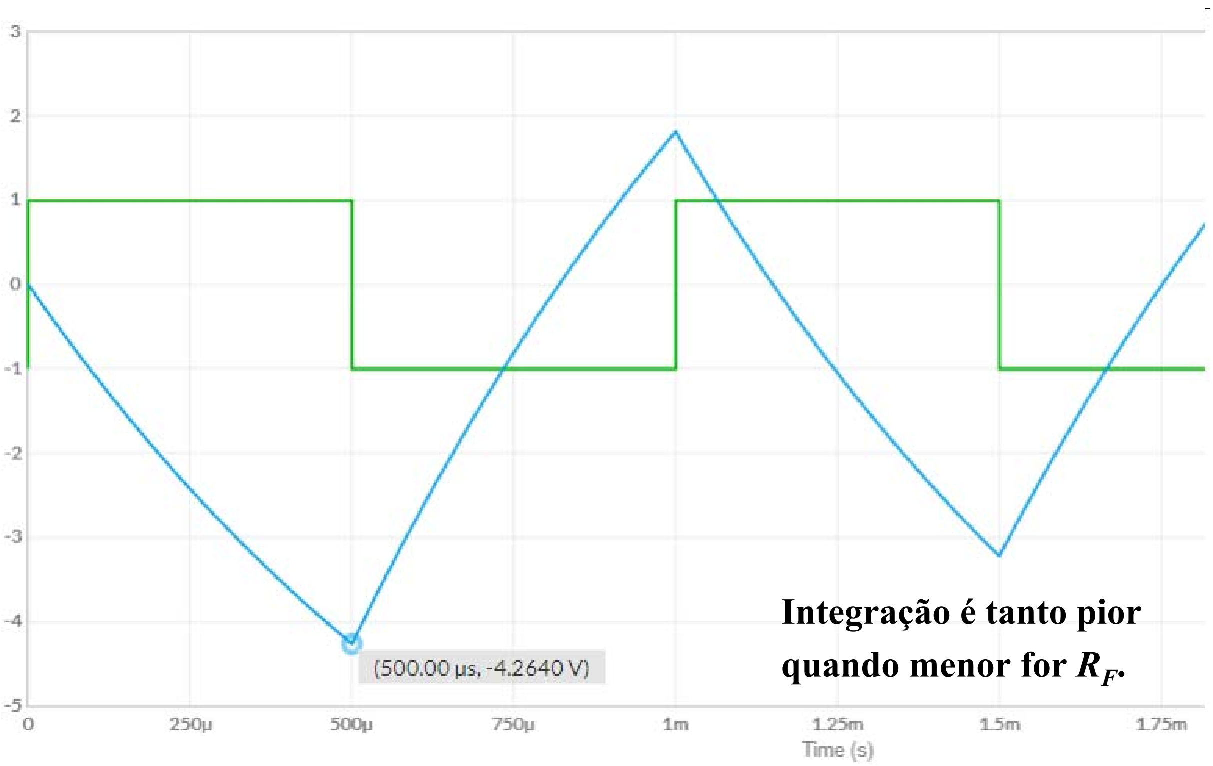
$$\textbf{como } v_0(0) = 0V \qquad 0 = -10 + Ke^{-0/\tau} \Leftrightarrow K = 10V$$

$$\textbf{pelo que } v_0 = -10\left(1 - e^{-t/\tau}\right) V \quad 0 \le \text{t} \le 0.5 \text{ (com } t \text{ em } ms\text{)}$$

$$\textbf{para } t = 0.5ms \qquad v_0(0.5ms) = -4.26V$$

Resultado Multisim

v_I : *-1/+1V; 1KHz* **com** $R_F = 150K$



Integração é tanto pior quando menor for R_F.