

RELATÓRIO

PERÍODO: 2019.2 – Atividade Avaliativa Segunda Unidade

Aluno: Joao Rodrigues de Melo Neto

Fiz um microprocessador de 4 bits com a entrada de 4 bits para “A” e “B”, para entrar fiz um vetor de 4 bits e um selecionador “ENTRADA_A_OU_B” para decidir (1 para A e 0 para B). Modifiquei o registrador para ser de 8 bits sendo os 4 primeiros para guardar o A e os 4 últimos para guardar B. Para a Soma eu fiz o “Carry” como um vetor de bits, utilizando o primeiro bit como o Carry de entrada e vai para o sinal Carry_In, utilizei a fórmula para gerar a soma: A ou-exclusivo B ou-exclusivo Carrys de Saida(carrys 0,1,2,3) o Carry de saída das operações será o quinto bit(Carry(4)) que vai ser atribuído para CARRY_SAIDA_DO_MICRO.

A saída eu deixei em 4 bits também, não sei fazer ele fazer a saída sair em série junto com o clock então deixei só em paralelo do mesmo jeito que fiz com a entrada. Praticamente deixei os registradores da mesma forma só aumentei o vetor dele e fiz um if else dentro do processo do registrador só para marcar se está registrando o A ou o B.

Não fiz o Test Bench nem a Simulação no ModelSim porque não entendi muito bem as funções de testes e não consegui rodar o meu código para simular as waves.