

# Elementos do Sistema – Projeto 1

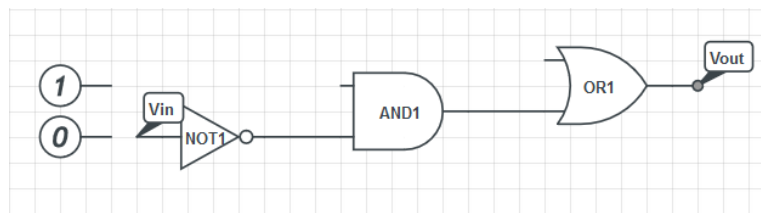
## Transistores – Grupo E

João Victor, José Fernando, José Hélio

Esse projeto consiste em implementar um sistema de portas lógicas, a partir da equação lógica:

$$q = \overline{C}.B + A$$

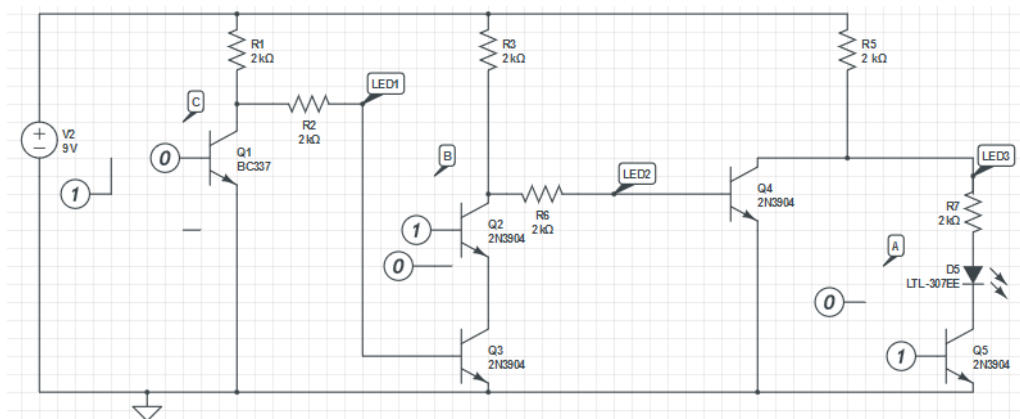
E o diagrama de blocos:



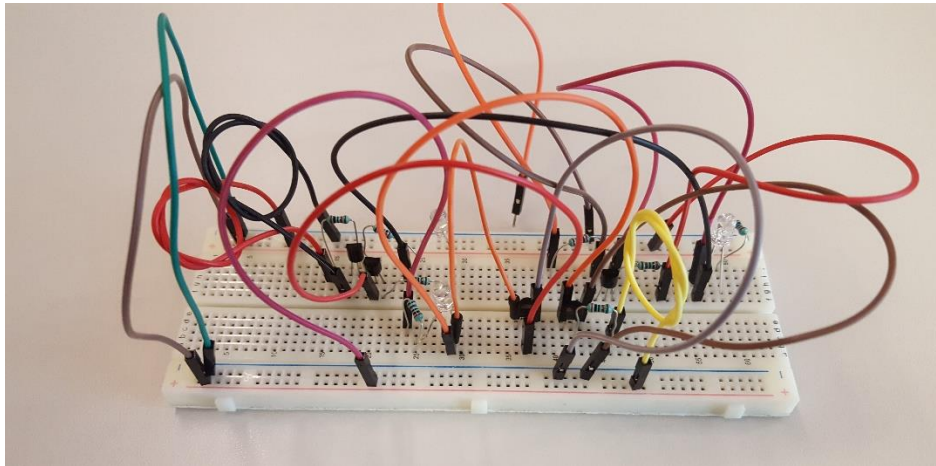
A partir dessa equação obtêm-se a tabela verdade:

A	B	C	q
0	0	0	0
0	0	1	0
0	1	0	1
0	1	1	0
1	0	0	1
1	0	1	1
1	1	0	1
1	1	1	1

Ao montar o esquemático, têm-se:



Por fim, foi feita a implementação do esquemático na protoboard:



O nosso grupo tentou dividir igualmente as tarefas durante o projeto, mas ainda assim acabamos permeando as tarefas um do outro. O João ficou responsável por acertar todas as questões do GitHub e relatório, além de ajudar na prototipação. José Fernando ficou responsável por implementar o sistema nos simuladores e valida-los, além de montar e resolver as equações lógicas. O José Hélio ficou responsável por prototipar o sistema na protoboard e validar o funcionamento.