



Universidad Nacional Autónoma de México

FACULTAD DE CIENCIAS

ESTRUCTURAS DISCRETAS

LICENCIATURA EN CIENCIAS DE LA COMPUTACIÓN

Tarea 03: Circuitos y logica de primer orden.

Primer Parcial

Autores:

Ramírez Mendoza Joaquín Rodrigo Villalobos Juárez Gontran Eliut Treviño Puebla Héctor Jerome

Tarea 03: Circuitos y logica de primer orden.

Ramírez Mendoza Joaquín Rodrigo Villalobos Juárez Gontran Eliut Treviño Puebla Héctor Jerome

10 de noviembre de 2024

Asumiendo los axiomas de un álgebra booleana $A = \{0,1,+,\cdot\}$ demostrar las siguientes propiedades:

- a) Idempotencia: x + x = x y xx = x.
- b) Idempotencia de complemento: $(\bar{x}) = x$.
- c) Elemento dominante: x + 1 = 1 y x0 = 0.
- d) Absorción: x + xy = x y x(x + y) = x.

Dem a): Sea x un elemento del álgebra booleana

$$(x+x) = (x+x) \cdot 1$$

$$= (x+x) \cdot (x+\bar{x})$$

$$= x + x\bar{x}$$

$$= x + 0$$

$$= x \blacksquare$$

 \underline{Dem} : Sea x un elemento del álgebra booleana

$$xx = xx + 0$$

$$= xx + (x\bar{x})$$

$$= x \cdot (x + \bar{x})$$

$$= x \cdot 1$$

$$= x$$

 $Dem\ b)$: Sea x un elemento del álgebra booleana

$$(\bar{\bar{x}}) = x$$

 $Dem\ c)$: Sea x un elemento del álgebra booleana

$$(x+1) = 1$$

 \underline{Dem} : Sea x un elemento del álgebra booleana

$$x0 = 0$$

Dem d): Sea x un elemento del álgebra booleana

$$(x + xy) = x$$

Dem: Sea x un elemento del álgebra booleana

$$x(x+y) = x$$

Dibuja los circuitos lógicos para las siguientes expresiones

Dibuja los circuitos lógicos para las siguientes expresiones:

- (a) $xyz \oplus x\overline{y}z$
- (b) $xy + x\overline{y}$
- (c) $xy\overline{z} + x\overline{y}\overline{z}$
- (d) $\overline{x} + \overline{y} + xyz$

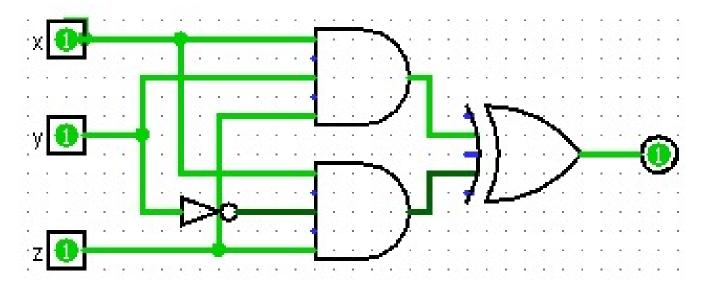


Figura 1: Circuito lógico para $xyz \oplus x\overline{y}z$

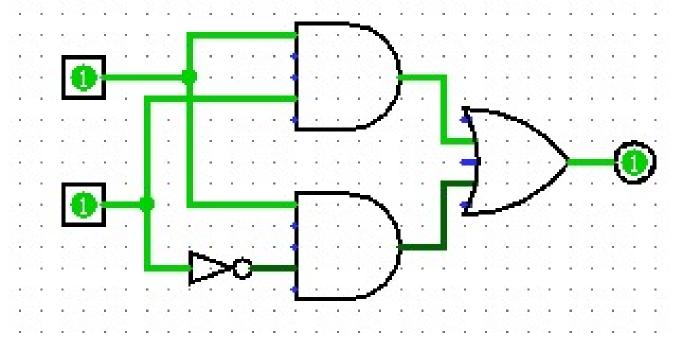


Figura 2: Circuito lógico para $xy+x\overline{y}$

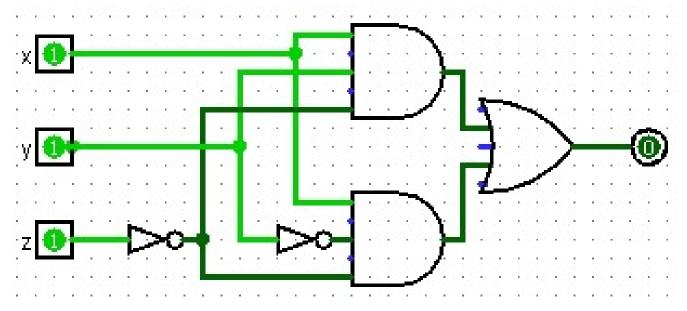


Figura 3: Circuito lógico para $xy\overline{z}+x\overline{y}\overline{z}$

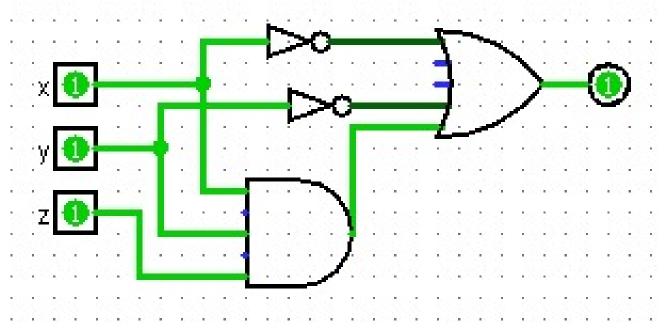


Figura 4: Circuito lógico para $\overline{x} + \overline{y} + xyz$

Utilizando mapas de Karnaugh, reducir las siguientes expresiones y dibujar los circuitos reducidos

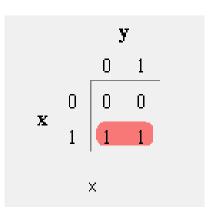
Problema

Utilizando mapas de Karnaugh, reducir las siguientes expresiones y dibujar los circuitos reducidos:

- (a) $xy + x\overline{y}$
- (b) $\overline{x}y + \overline{x}\overline{y}$
- (c) $xyz + \overline{x}yz$
- (d) $xy\overline{z} + x\overline{y}\overline{z} + \overline{x}y\overline{z} + \overline{x}y\overline{z}$
- (e) $\overline{xy} + \overline{x}y + xy$
- (f) $\overline{xy} + \overline{x}y + x + y$

Soluciones

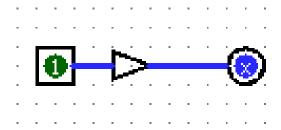
- (a) $xy + x\overline{y}$
 - Mapa de Karnaugh:



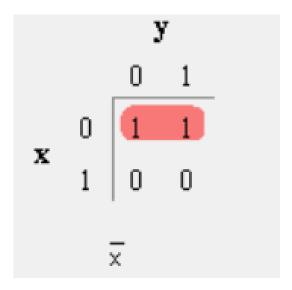
■ Simplificación:

$$xy+x\overline{y}=x$$

■ Circuito reducido:



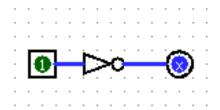
- **(b)** $\overline{x}y + \overline{x}\overline{y}$
 - Mapa de Karnaugh:



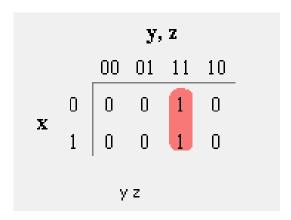
■ Simplificación:

$$\overline{x}y + \overline{x}\overline{y} = \overline{x}$$

■ Circuito reducido:



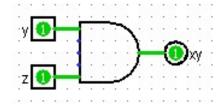
- (c) $xyz + \overline{x}yz$
 - Mapa de Karnaugh:



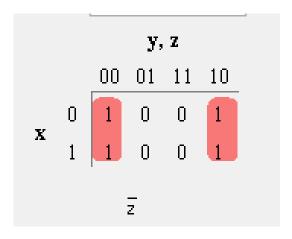
■ Simplificación:

$$xyz + \overline{x}yz = yz$$

■ Circuito reducido:



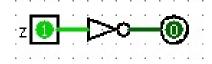
- (d) $xy\overline{z} + x\overline{y}\overline{z} + \overline{x}y\overline{z} + \overline{x}y\overline{z}$
 - Mapa de Karnaugh:



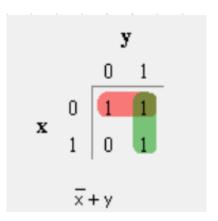
■ Simplificación:

$$xy\overline{z} + x\overline{y}\overline{z} + \overline{x}y\overline{z} + \overline{x}y\overline{z} = \overline{z}$$

■ Circuito reducido:



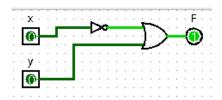
- (e) $\overline{xy} + \overline{x}y + xy$
 - Mapa de Karnaugh:



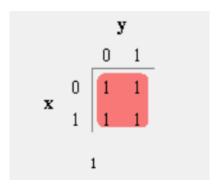
■ Simplificación:

$$\overline{xy} + \overline{x}y + xy = \overline{x} + y$$

 \blacksquare Circuito reducido:



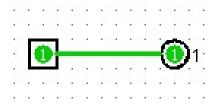
- (f) $\overline{xy} + \overline{x}y + x + y$
 - Mapa de Karnaugh:



■ Simplificación:

$$\overline{xy} + \overline{x}y + x + y = 1$$

■ Circuito reducido:



Expresar las siguientes oraciones como fórmulas de la lógica de predicados; indicar las constantes, las variables, los cuantificadores y su alcance: