Proyecto N°1: Convertidor SEPIC con transistor IGBT, pulso obtenido mediante microcontrolador PIC18F4550 que interactúa con interfaz gráfica en Matlab (enero 2021).

Jocelyn Matus y Rafael Burgos, Ingeniería Civil Electrónica, Asignatura Sistemas Electrónicos, Código, Departamento de Ingeniería Eléctrica, Universidad de Concepción, Chile. Profesor Lautaro Salazar, Ayudante Felipe Pineda y Esteban Badilla.

Abstract – En este informe se va a estudiar, investigar y crear un prototipo en PCB de un circuito de potencia Single-ended primary-inductor converter (SEPIC), el cual transforma un voltaje directo (DC) de cierta magnitud a otra magnitud. Además, se va a trabajar con el microcontrolador PIC18F4550 para poder crear la señal de control de Modulación por Ancho de Pulso (PWM), el cual va a ser interactuado por el usuario a través de una interfaz gráfica.

INTRODUCCIÓN

Los circuitos de potencia DC/DC son circuitos que, desde una fuente DC, aumenta o disminuye el voltaje recibido. Hay muchos tipos de topología, pero, en nuestro caso, se va a realizar el circuito con topología SEPIC, el cual, su característica principal, es que en la salida puede ser mayor o menor que el voltaje en la entrada. Además, la señal de control para poder realizar esto, es a través del microcontrolador PIC18F4550, el cual controla el switch.

TEORÍA

Circuito de potencia SEPIC:

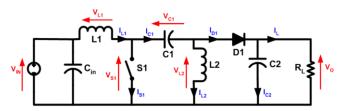


Figura 1. Circuito SEPIC con inductores separados.

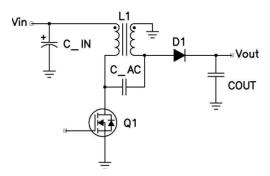


Figura 2. Circuito SEPIC con inductor acoplado.

El circuito de potencia SEPIC es un circuito que, desde una fuente de alimentación en la entrada constante, un voltaje DC, se puede obtener en la salida un voltaje mayor o menor a este, con la misma polaridad que en la entrada, en comparación con otros circuitos que no ocurre esto, como el buck-boost.

En nuestro proyecto se va a trabajar en modo de corriente continua; es decir, siempre se va a estar entregando corriente a la carga, y siempre va a haber corriente circulando en los inductores.

La operación del circuito es el siguiente:

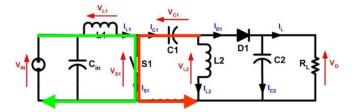


Figura 3. Operación SEPIC switch cerrado.

Cuando el switch S1 está cerrado, la corriente del inductor L1 se incrementa y la corriente del inductor L2 se hace más negativa. La energía que se usa para aumentar la corriente del inductor L1 proviene de la fuente de entrada. Ya que el switch S1 está cerrado, y el voltaje instantáneo del inductor L1 es aproximadamente el voltaje de entrada, Vin, el voltaje del inductor L2 es aproximadamente -Vc1, el negativo del voltaje de la capacitancia C1. Entonces, por esto, el diodo D1 está abierto, ya que el ánodo tiene un mayor voltaje que el cátodo, y el capacitor C1 entrega la energía para aumentar la magnitud de la corriente del inductor L2, y, con esto, la energía que se guarda en L2.

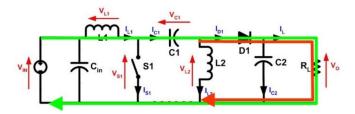


Figura 4. Operación SEPIC switch abierto.

Cuando el switch está abierto, la corriente del capacitor C1 se transforma en la misma que la de la corriente de L1, ya que la corriente de los inductores no puede cambiar instantáneamente. La corriente del inductor L2 va a continuar en la misma dirección. Con estas dos corrientes en el mismo sentido, la potencia se va directamente a la carga. Y, mientras pasa esto, el capacitor C1 se esta cargando por la corriente de L1, y la capacitancia C2 por la corriente de L1 y L2, la cual, la última, va a carga L2 durante el próximo ciclo [1].

Ecuaciones:

Las ecuaciones de diseño fueron obtenidas del paper de la compañía Texas Instruments, "Designing a SEPIC Converter" [2].

Duty:

Para poder calcular el duty, se tiene la siguiente ecuación:

$$D = \frac{V_{out} + V_D}{V_{in} + V_{out} + V_D}$$

Donde Vout es el voltaje de salida, Vd es el voltaje del diodo D1, y Vin el voltaje de entrada.

El duty máximo que se puede aplicar al circuito es el siguiente:

$$D_{max} = \frac{V_{out} + V_D}{V_{in(min)} + V_{out} + V_D}$$

Con Vin(min) el voltaje mínimo de entrada que se va a aplicar.

Selección de inductor:

Primero, se tiene que saber el ripple que va a tener de corriente los inductores:

$$\triangle I_L = I_{in} \cdot \%(Ripple) = I_{out} \cdot \frac{V_{out}}{V_{in(min)}} \cdot \%(Ripple)$$

Entonces, el valor de los inductores (no acoplados) es el siguiente:

$$L_1 = L_2 = L = \frac{V_{in(min)}}{\triangle I_L \cdot f_{switch}} \cdot D_{max}$$

Con fswitch la frecuencia de conmutación.

Ahora, los valores de corriente peak de los inductores son los siguientes:

$$\begin{split} I_{L1_{peak}} &= I_{out} \cdot \frac{V_{out} + V_D}{V_{in(min)}} \cdot \left(1 + \frac{\%(Ripple)}{2}\right) \\ I_{L2_{peak}} &= I_{out} \cdot \left(1 + \frac{\%(Ripple)}{2}\right) \end{split}$$

Si los inductores L1 y L2 están acoplados, entonces se tiene que el valor de la inductancia debe ser el siguiente:

$$L = \frac{V_{in(min)}}{2 \cdot \triangle I_{i} \cdot f_{switch}} \cdot D_{max}$$

Selección Switch:

En lo que se refiere a elegir un switch, nosotros elegimos un IGBT, por requerimiento de proyecto, y , por esto, las ecuaciones de este paper no están adecuadas a nuestra situación. Aun así, la corriente que debería aguantar el transistor no cambia, ni tampoco la corriente peak y RMS que pasa por esta.

La corriente peak que pasa por el transistor es la siguiente:

$$I_{Q1_{peak}=}\,I_{L1_{peak}}+I_{L2_{peak}}$$

La corriente RMS que pasa por esta dado por:

$$I_{Q1_{RMS}} = I_{out} \cdot \sqrt{\frac{\left(V_{out} + V_{in(min)} + V_D\right) \cdot \left(V_{out} + V_D\right)}{V_{in(min)}^2}}$$

Selección diodo D1:

En la selección del diodo D1 se debe considerar la corriente peak que debe soportar y el voltaje de reversa. En un SEPIC, la corriente peak es la misma que tiene que aguantar el transistor Q1, y el voltaje de reversa que debe aguantar es el siguiente:

$$V_{reverse_{D1}} = V_{in(max)} + V_{out(max)}$$

Para minimizar la perdida de eficiencia, los diodos Schottky son los recomendados, por la rapidez de conmutación que tienen.

Selección de capacitor C1:

La selección de este capacitor depende de la corriente RMS, la cual es la siguiente:

$$I_{C1_{RMS}} = I_{out} \cdot \sqrt{\frac{V_{out} + V_D}{V_{in(min)}}}$$

El capacitor, ya que la polaridad cambia de un ciclo a otro, tiene que ser uno que no este polarizado, como un capacitor cerámico o de tantalio.

El voltaje que debe aguantar debe ser mayor que el voltaje máximo de entrada.

El ripple de voltaje que tiene que aguantar el capacitor es el siguiente (asumiendo que no tiene RMS):

$$\triangle V_{C1} = \frac{I_{out} \cdot D_{max}}{C1 \cdot f_{sw}}$$

Selección de capacitor de salida, C2:

En un convertidor SEPIC, cuando el transistor Q1 esta prendido, el inductor se esta cargando y la corriente de salida es proporcionada por el capacitor de salida. Como resultado, el capacitor de salida tiene grandes ripples de corriente. Por esto, la corriente RMS que tiene que aguantar es el siguiente:

$$I_{C2_{RMS}} = I_{out} \cdot \sqrt{\frac{V_{out} + V_D}{V_{in(min)}}}$$

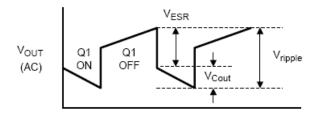


Figura 5. Ripple Voltaje de Salida.

Los valores de ESR y de capacitancia que debe tener el capacitor C2, para obtener cierto ripple de voltaje en la salida, son los siguientes:

$$ESR \le \frac{V_{Ripple} \cdot 0.5}{I_{L1_{peak}} + I_{L2_{peak}}}$$

$$C_{out} \ge \frac{I_{out} \cdot D}{V_{Ripple} \cdot 0.5 \cdot f_{switch}}$$

El capacitor puede ser cerámico o de tantalio, o, si fuera necesario, por el alto valor de capacitancia que se podría tener, sería más fácil obtener unos capacitores electrolíticos.

Selección capacitancia de entrada Cin:

El uso de un capacitor de entrada en este circuito es para prevenir interacciones de impedancia con la fuente de voltaje de entrada.

El valor que debería tener tiene que ser mayor a 10 [uF], y la corriente RMS que debe soportar es la siguiente:

$$I_{Cin_{RMS}} = \frac{\triangle I_L}{\sqrt{2}}$$

SEÑAL PWM Y SU CONFIGURACIÓN CON MICROCONTROLADOR

La manera de controlar la conmutación del transistor Q1, que en este caso es un IGBT, es a través de un método llamado PWM, Pulse Width Modulation (modulación por ancho de pulsos), el cual se modifica el ciclo de trabajo de una señal periódica a cierta frecuencia.

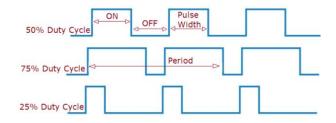


Figura 6. Señal PWM.

Esta señal es entregada al gate del IGBT, el cual se abre y se cierra, y, según el duty y la frecuencia de conmutación, en nuestro caso, se puede modificar el voltaje de salida que entrega el circuito.

Para poder realizar esto, vamos a utilizar el microcontrolador PIC18F4550, el cual, configurando sus registros, podemos programarlo para que, a través de una interfaz gráfica, podamos interactuar con este , a través de una comunicación serial, y manejar la señal PWM que se entrega al gate del transistor IGBT.

El microcontrolador PIC18F4550 es un circuito integrado programable, el cual cuenta con 40 pines para distintas función I/O, de los cuales, vamos a utilizar los siguientes:

- -PIN 17 (RC2), salida señal PWM
- -PIN 12, GND
- -PIN 26 (RC7), RX

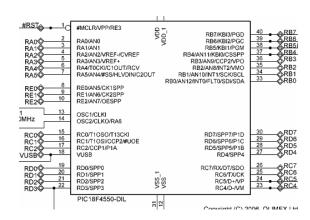


Figura 7. Pines Microcontrolador PIC18F4550.

En el anexo se encuentra el código desarrollado en la aplicación MPLAB, el cual es un programa para la generación de código de microcontroladores.

INTERFAZ GRAFICA

La interfaz grafica funciona para poder tener una interacción entre el usuario y el microcontrolador, el cual, en este caso, se va a utilizar para cambiar el ciclo de trabajo y la frecuencia de la señal PWM.

Los datos van a ser enviados a través de un conversor USB-TTL, a través de comunicación serial.

Se utilizará, como programa para programar la interfaz gráfica, la aplicación de Matlab AppDesigner, la cual esta diseñada para crear interfaces graficas. El código de este se encuentra en el Anexo, y la interfaz grafica se muestra a continuación:

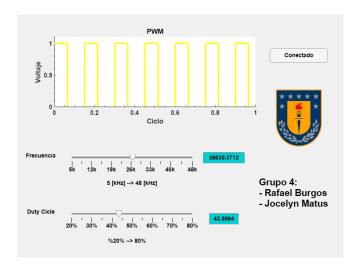


Figura 8. Interfaz Gráfica.

La conexión que se realiza, para poder realizar la comunicación exitosamente, es la siguiente:

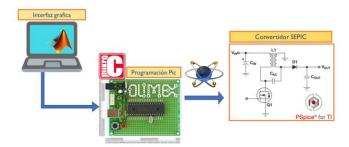


Figura 9. Esquema de comunicación.

SELECCIÓN COMPONENTES

Antes de poder seleccionar los componentes, se tiene que buscar una componente más del circuito: un optoacoplador.

La función del optoacoplador es la de aislar eléctricamente el circuito de potencia con la señal de control, en este caso, con el microcontrolador.

Esto se realiza a través de la siguiente manera:

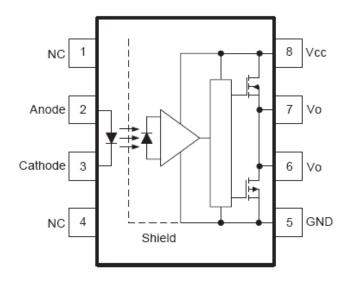


Figura 10. Pines Optoacoplador.

La señal de control entra al pin 2, mientras que el pin 3 esta conectado a la tierra del microcontrolador. La señal activa la emisión de luz por parte del led del lazo izquierdo, lo cual activa al led del lado derecho, lo cual hace que se active el optoacoplador y salga una señal con mayor ganancia en la salida. Hay que tener en consideración que, en el pin 8, hay una fuente de voltaje que alimenta el optoacoplador, el cual debe estar conectada a una tierra distinta a la del microcontrolador. Esto es para aislar, totalmente, la señal de control con la señal que entrega el optoacoplador.

En nuestro caso, se eligió el optoacoplador LTV-3120, ya que fue creado para este tipo de aplicaciones, al tener una conmutación rápida y entregar la corriente y voltaje suficiente para activar el IGBT.

Ahora, para poder saber que componentes hay que elegir, se tiene que realizar los cálculos de las ecuaciones que vimos anteriormente. Para esto, se tiene los siguientes requerimientos:

Potencia	5 [W]
Voltaje entrada	12 [V]
Voltaje salida	5 [V]
Ripple voltaje	0.5% a 1%
Ripple corriente	7% a 10%
Carga	Resistiva
Frecuencia conmutación	20 [kHz]

A partir de esto, se hacen algunos cálculos, con algunos valores impuestos por nosotros:

$$R = 10 [\Omega]$$

$$I_{out} = \sqrt{\frac{P}{R}} = \sqrt{\frac{5 [W]}{10 [\Omega]}} = 0.707 [A]$$

Entonces, con estos valores, y con los valores impuestos, se procede a calcular las ecuaciones:

Calculo de Duty Cicle

Duty :=
$$\frac{\text{Vout} + \text{V}_D}{\text{Vin} + \text{Vout} + \text{V}_D} = 0.323$$

Duty_max := $\frac{\text{Vout} + \text{V}_D}{\text{Vin}_min} + \text{Vout} + \text{V}_D = 0.323$

Duty_min := $\frac{\text{Vout} + \text{V}_D}{\text{Vin}_max} + \text{Vout} + \text{V}_D = 0.323$

Figura 11. Calculo Duty Cicle.

Ripple_I_inductor := I_out·
$$\frac{\text{Vout}}{\text{Vin_min}}$$
·0.10 = 0.347

I_peak_inductor1 := I_out· $\frac{\text{Vout} + \text{V_D}}{\text{Vin_min}}$ · $\left(1 + \frac{0.1}{2}\right)$ = 4.165

I_peak_inductor2 := I_out· $\left(1 + \frac{0.1}{2}\right)$ = 0.83

Figura 12. Calculo Corriente Inductor.

Ahora, antes de seguir, se tiene que decidir si se va a ocupar inductores no acoplados, inductores separados, o un inductor acoplado. En nuestro caso, para no trabajar manualmente con los inductores, como enrollarlo y buscar materiales, elegimos usar el inductor acoplado.

Además de esto, hay ciertos beneficios de usarlo, como de que es más compacto en el circuito y reduce la fuga de inductancia que puede haber con dos inductores separados.

Entonces, por esto, se elige una inductancia acoplada.

$$L_inductancia_coupled_2013 := \frac{Vin_min\cdot Duty_max}{2 \cdot Ripple \ I \ inductor \cdot f \ sw} = 6.853 \times 10^{-5}$$

Figura 13. Calculo Valor Inductancia.

Para el diodo, se tiene lo siguiente:

Seleccion de diodo

Figura 14. Calculo Voltaje Reversa Diodo.

Y, tiene que soportar esta corriente peak:

Figura 15. Calculo Corriente Peak Diodo.

Además, se debe tener en cuenta que tiene que ser un diodo Schottky.

Para la selección del transistor, este tiene que soportar la misma corriente peak que la del diodo D1, y tiene que soportar, también, esta corriente RMS:

$$I_RMS_Q1 := I_out \cdot \sqrt{\frac{(Vout + Vin_min + V_D) \cdot (Vout + V_D)}{Vin_min^2}} = 4.344$$

Figura 16. Calculo Corriente RMS Q1.

Para la selección del capacitor de al medio, C1, tiene que soportar esta corriente RMS:

$$I_RMS_Cp := I_out \cdot \left(\sqrt{\frac{Vout + V_D}{Vin min}} \right) = 1.771$$

Figura 17. Calculo Corriente RMS Capacitor de al medio.

Además, el capacitor debe aguantar más que el voltaje de entrada, 12 [V], y, en nuestro caso, elegimos uno que sea de valor 10 [uF].

Con este valor, se tiene que siguiente valor de ripple:

Ripple_V_Cp :=
$$\frac{I_out \cdot (Duty_max)}{Cp \cdot f_sw}$$
 = 3.296

Figura 18. Calculo Ripple Voltaje Capacitor de al medio.

Además, se tiene que considerar no tiene que ser un capacitor polarizado.

Para el capacitor de salida, tiene que aguantar esta corriente RMS:

$$I_Cout_rms := I_out \cdot \sqrt{\frac{Vout + V_D}{Vin_min}} = 1.771$$

Figura 19. Calculo Corriente RMS Capacitor de Salida.

Tiene que poder aguantar el voltaje de salida, y tener un RMS menor o igual al siguiente valor:

$$ESR_Cout := \frac{Ripple_V \cdot 0.5}{I_peak_inductor1 + I_peak_inductor2} = 5.005 \times 10^{-3}$$

Figura 20. Calculo ESR Capacitor de salida.

Y un valor mayor o igual de capacitancia de este valor:

$$Cout := \frac{I_out \cdot Duty}{Ripple_V \cdot 0.5 \cdot f_sw} = 5.104 \times 10^{-5}$$

Figura 21. Calculo Valor Capacitancia de Salida.

Para el capacitor de salida, debe tener un valor mayor a 20 [uF], y debe soportar esta corriente RMS:

$$I_RMS_Cin := \frac{Ripple_I_inductor}{\sqrt{12}} = 0.1$$

Figura 22. Calculo Corriente RMS Capacitor de entrada.

Entonces, con estos valores, se eligieron los siguientes componentes (los datasheets se encontrarán en Anexo, con links hacia estos):

Inductor acoplado: SRF0703-680M.



Figura 23. Inductor acoplado.

Diodo Schottky: 1N5822.



Figura 24. Diodo Schottky.

IGBT: FGH60N60SFD.

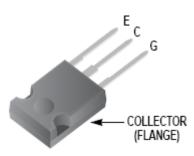


Figura 25. Transistor IGBT.

Capacitor de al medio, C1:

Un capacitor cerámico de 10 [uF] con un ERS de 0.008 $[\Omega]$, y de un valor de voltaje de 25 [V].

Capacitancia de salida, C2:

Un capacitor cerámico, idealmente, si no, dos electrolíticos, de valor 75 [uF], y un ESR de 0.014 [Ω], y valor de voltaje de 25 [V].

Capacitor de entrada:

Un capacitor de 20 [uF], que aguante 25[V].

Calculo potencia:

Al ya tener los componentes ya seleccionados, se puede calcular la potencia que consumen estos, ya que los valores para calcular la potencia ya están definidos en los datasheets de los componentes. En nuestro caso, vamos a calcular la potencia para el IGBT y el diodo Schottky.

IGBT:

Se tiene el siguiente calculo:

Perdida de conduccion
$$V_{ce} := 1.25$$
 $rc_grafico := \frac{1.25}{15} = 0.083$
 $Ic_avg := 0.703$
 $Ic_RMS := 5.243$

Perdida de conmutacion:

 $E_total := (2+3) \cdot 10^{-3} = 5 \times 10^{-3}$
 $f_sw := 20000$

Perdida total:

 $P_total_IGBT := Pcondu + Pconmu = 103.17$

Figura 26. Calculo Potencia IGBT.

Se puede ver que, en la conmutación, es donde se consume más potencia, mientras que en la perdida de conducción apenas consume un 3% de la potencia total consumida.

También, la potencia total esta dentro del rango para la disipación de potencia máxima, por lo que debería trabajar correctamente.

Diodo Schottky:

Se tiene los siguientes cálculos:

Datos
$$V\mathbf{f}:=0.4 \text{ If }:=2 \qquad T_{\text{min}}:=\frac{1}{\mathbf{f}_{\text{s}}\text{sw}}=5\times 10^{-5} \qquad \text{ton}:=0.315\cdot T=1.575\times 10^{-5}$$

$$V\mathbf{r}:=8 \quad \text{Ir}:=0.4\cdot 10^{-3}$$
 Potencia on:
$$Pon:=V\mathbf{f}\cdot \text{If}\cdot \left(\frac{ton}{T}\right)=0.252$$
 Potencia off:
$$Poff:=V\mathbf{r}\cdot \text{Ir}\cdot \left(\frac{ton}{T}\right)=1.008\times 10^{-3}$$
 Potencia total
$$Potencia_diodo:=Pon+Poff=0.253$$

Figura 27. Calculo Potencia Diodo Schottky.

La potencia consumida por el diodo es muy baja en comparación con el IGBT. En este caso, los cálculos de potencia, cuando hace el switch, no se consideraron, ya que, según el datasheet, son demasiado bajas para ser consideradas.

SIMULACIÓN CIRCUITO

En la realización del circuito, se realizó unas modificaciones, más que nada para poder simular con los componentes que se van a trabajar en la vida real, ya que no se pudieron conseguir los componentes que queríamos.

Además, ya que no se pudo encontrar un modelo para el inductor acoplado, se uso un transformador modificado, con los valores más parecidos posibles al del inductor acoplado.

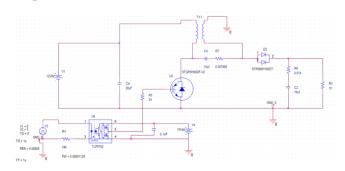


Figura 28. Esquemático Circuito PSPICE.

Entonces, con este esquemático, se va a simular el circuito en el programa Orcad Allegro

Voltaje de salida:

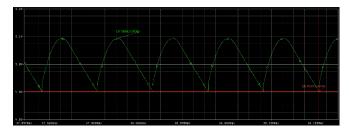


Figura 29. Voltaje de Salida.

Corriente de salida:

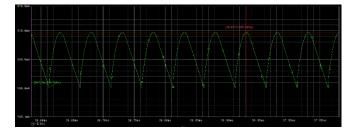


Figura 30. Corriente de Salida.

Se puede notar de que el ripple del voltaje es de aproximadamente 1.8%, el cual fue calculado gráficamente, el cual es cercano al valor impuesto en el proyecto. Esto se puede explicar por la selección de componentes que se realizó, y que estaba a nuestro alcance.

En el ripple de corriente, se calculo un ripple de 3.4%, el cual, aun con los componentes que elegimos, cumple con el requerimiento del proyecto.

También se nota que estos son los valores que se obtuvieron como máximos y mínimo de cada señal:

	Mínimo	Máximo
Voltaje	5.09 [V]	4.90 [V]
Corriente	509.3 [mA]	490.1 [mA]

Corriente de entrada:

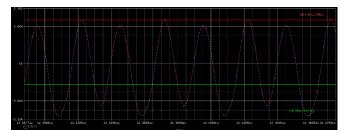


Figura 31. Corriente de Entrada.

La corriente de entrada es aceptable, teniendo un peak de 2.3 [A]. Es una señal bi-periodica.

Corriente inductor:

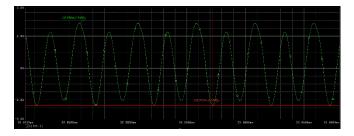


Figura 32. Corriente del Inductor.

Se nota que es la misma que la corriente de entrada.

Voltaje de capacitor de al medio, C1:

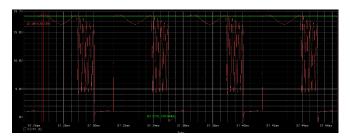


Figura 32. Voltaje Capacitor de al medio C1.

Se parece extraña a lo que debería realmente salir, pero esto se puede explicar por el uso del transformador como equivalente del inductor acoplado. Lamentablemente, es lo más cercano que se pudo llegar en la realidad, pero sirve como guía para los voltajes máximos y mínimos que tiene que aguantar el capacitor C1 en la realidad, que, en este caso, son con un peak de 18 [V], el cual esta dentro de lo que puede aguantar el capacitor.

Corriente colector del IGBT, Q1:

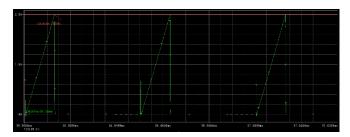


Figura 33. Corriente Colector IGBT.

Se puede ver cuando se apaga y prende el IGBT, con las formas de corriente que se pueden ver. El peak de esta corriente es de aproximadamente 2[A], lo cual no es tan cercano a lo que se calculo teóricamente, pero, aun así, es aceptable.

Corriente capacitor de salida, C2:

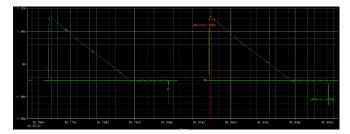


Figura 34. Corriente Capacitor de Salida, C2.

Se puede ver que es una señal triangular, casi exponencial decadente, que es cuando se descarga el condensador. El valor RMS de este es de 0.808 [A], el cual esta alejado del valor que nosotros habíamos calculado, pero, cuando se calculó, se consideró un voltaje mínimo de entrada, en cual, en la simulación, se considero un voltaje de entrada de 12 [V]. Es por esto por lo que entrega ese valor RMS.

Voltaje señal de control:

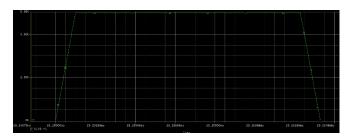


Figura 35. Voltaje Señal de Control.

Aquí se puede ver la señal de control, una señal cuadrada, la cual tiene una subida y bajada de 1 [us], con un valor de amplitud de 5 [V].

Corriente señal de control:

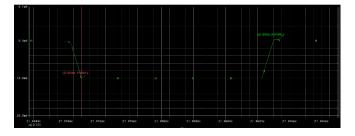


Figura 36. Corriente Señal de Control.

Aquí se puede ver la corriente que se usa para la activación del optoacoplador, la cual llega a ser 10 [mA].

Voltaje IGBT gate:

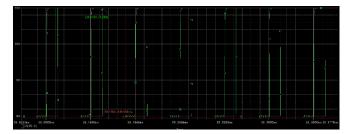


Figura 37. Voltaje IGBT Gate.

Aquí se encuentra el voltaje que se le aplica al gate del IGBT, el cual es una señal cuadrada que llega hasta los 15[V].

Corriente IGBT gate:

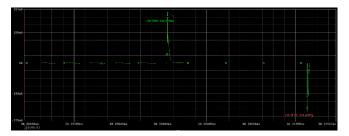


Figura 38. Corriente IGBT Gate.

Aquí se puede ver los peak de corriente de carga y descarga del capacitor parasito del gate del IGBT, el cual llega a valores de magnitud de 370 [mA]. Se puede ver que se alcanza a descargar el IGBT, por lo que hay

no hay problema en que se le pueda aplicar una señal con frecuencia de 20 [kHz].

Ahora, ya que no se pudo encontrar el componente del inductor acoplado como modelo SPICE, pero si se encontró el archivo de 4 puertos de parámetro S, se realizó una conversión de esos parámetros a un modelo SPICE. El circuito modificado es el siguiente:

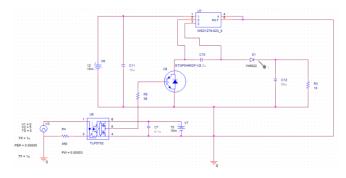


Figura 39. Esquemático circuito actualizado PSPICE.

Entonces, el voltaje de salida y de corriente son los siguientes:

Voltaje de salida:

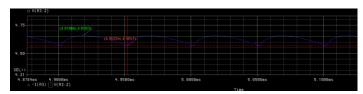


Figura 40. Voltaje de Salida.

Corriente de salida:

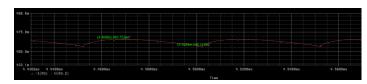


Figura 41. Corriente de Salida.

Los valores de ripple que se obtuvieron fueron los siguientes:

Voltaje: 2.008%

Corriente: 2.004%

Además, se tienen los siguientes gráficos de algunas de las señales restantes:

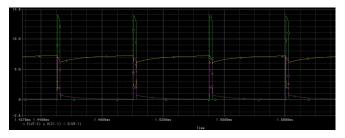


Figura 42. Gráfico Corrientes Inductor Acoplado y IGBT Colector, Voltaje Capacitor Medio.

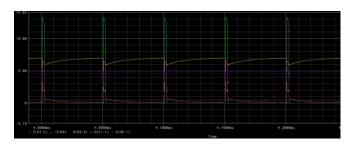


Figura 43. Gráfico anterior, con voltaje y corriente de salida agregados.

Son distintas a las señales que se obtuvieron con el transformador equivalente, siendo mucho más suaves y cercanas a la realidad de como deben ser las señales de un circuito SEPIC.

PCB

La realización de la PCB en simulación 3D fue realizado a través del programa KiCad, el cual es un programa de libre acceso, que se usa para el diseño de PCB en acido.



Figura 44. Programa KiCad.

El esquemático que se realizo es el siguiente:

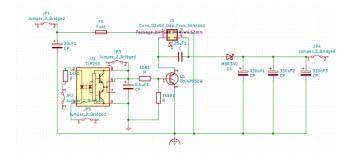


Figura 45. Esquemático Circuito PCB.

Y estas serían las pistas que estarían creadas en la placa de cobre:

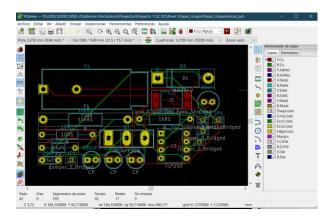


Figura 46. Circuito con placas de cobre y caminos.

Y ahora se ve de manera grafica como quedaría, con un modelo 3D:

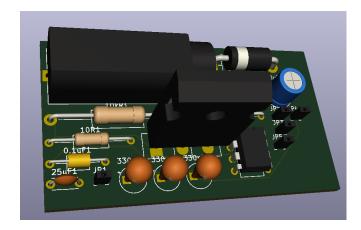


Figura 47. Placa PCB, vista superior.

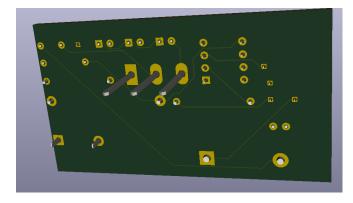


Figura 48. Placa PCB, vista inferior.

CONCLUSIÓN

La realización del proyecto fue ardua por la complejidad del circuito, además del estudio e investigación de la señal de control y su implementación con la interfaz gráfica. De manera general, los proyectos de esta índole son difíciles pero emocionantes de realizar, por el manejo técnico que la persona tiene que tener y la motivación que se debe tener para poder terminarlo.

Dentro de todo, fue una experiencia gratificante.

REFERENCIAS

[2] D. Zhang, *Designing a SEPIC converter*, Texas Instruments, AN-1484, 2006. [Online]. Disponible en: https://www.ti.com/lit/an/snva168e.pdf

ANEXO

Anexo A: Datasheets.

Inductor acoplado:

https://www.coilcraft.com/getmedia/9bb1bfe8-4110-44c7-9e7e-54ca2b271b64/msd1278.pdf

Optoacoplador:

https://media.digikey.com/pdf/data%20sheets/lite-on%20pdfs/ltv-3120 series rev1.pdf

Diodo Schottky:

https://www.st.com/resource/en/datasheet/1n5822.pdf

IGBT: https://belchip.by/sitedocs/17500.pdf

Anexo B: Código MicroPIC 18F4550 en MPLAB.

```
2 = #include <xc.h> //librerias
3
     #include <stdint.h>
     #include <stdio.h>
     #include <stdlib.h>
   #include "config.h"
     #pragma config PLLDIV = 5
     #pragma config CPUDIV = OSC1_PLL2//
10
     #pragma config USBDIV = 2
11
13
     // CONFIG1H
14
     #pragma config FOSC = HSPLL_HS //
     #pragma config FCMEN = OFF
15
     #pragma config IESO = OFF
16
17
     // CONFIG2L
     #pragma config PWRT = OFF
     #pragma config BOR = ON
21
     #pragma config BORV = 3
     #pragma config VREGEN = ON
23
     // CONFIG2H
24
     #pragma config WDT = ON
25
     #pragma config WDTPS = 32768
     // CONFIG3H
     #pragma config CCP2MX = ON
     #pragma config PBADEN = OFF
30
     #pragma config LPT1OSC = ON
31
     #pragma config MCLRE = ON
```

Figura 49. Bits de configuración.

```
// CONFIG4L
*pragma config STVREN = ON
#pragma config LVP = ON
*pragma config ICPRT = OFF
#pragma config XINST = OFF
// CONFIG5L
*pragma config CPO = OFF
#pragma config CP1 = OFF
#pragma config CP2 = OFF
*pragma config CP3 = OFF
// CONFIGSH
*pragma config CPB = OFF
#pragma config CPD = OFF
// CONFIGGI.
*pragma config WRT0 = OFF
#pragma config WRT1 = OFF
#pragma config WRT2 = OFF
#pragma config WRT3 = OFF
// CONFIGER
*pragma config WRTC = OFF
*pragma config WRTB = OFF
*pragma config WRTD = OFF
```

Figura 50. Bits de configuración.

```
#pragma config WRTD = OFF

// CONFIGTL

// CONFIGTL

#pragma config EBTR0 = OFF

#pragma config EBTR1 = OFF

#pragma config EBTR2 = OFF

#pragma config EBTR3 = OFF

// CONFIGTH

#pragma config EBTRB = OFF
```

Figura 51. Bits de configuración.

Figura 52. Función Init_PWM().

Figura 53. Init_USART().

Figura 54. Función principal.

```
145
                  break;
146
147
                case 1:
148
                  valor = leido;
149
                  s = 2;
150
151
                  break;
152
153
                case 2:
                  if(insignia == 0x0D) {
154
155
                   valor |= ((uint16_t)leido << 8);</pre>
156
157
                   dutyuno = (uint8_t)(valor>>2);
                   dutydos = (uint8_t)valor;
158
                   CCPR1L = dutyuno;
159
                    CCP1CONbits.DC1B = dutydos;
160
161
162
163
                  else if (insignia == 0x0F) {
                   valor |= ((uint16_t)leido << 8);</pre>
164
                    frecuencia = (uint8_t)valor;
165
166
                    PR2 = frecuencia;
167
                  s = 0;
168
169
170
                  break;
171
172
                default:
173
                s = 0;
174
```

Figura 55. Función principal.

Anexo C: Código de interfaz gráfica.

```
classdef app1_modificado < matlab.apps.AppBase
           % Properties that correspond to app components
                     (Access = public)
               UIFigure matlab.ui.Figure
                        matlab.ui.control.UIAxes
6 -
               UIAxes
               slider
                        matlab.ui.control.Slider
               text6
                        matlab.ui.control.Label
8 -
               sliderd matlab.ui.control.Slider
               editd
                        matlab.ui.control.EditField
11 -
               edit
                        matlab.ui.control.EditField
                        matlab.ui.control.Label
               text7
12 -
               onoff
                        matlab.ui.control.Button
13 -
               Image
                         matlab.ui.control.Image
               Grupo4RafaelBurgosJocelynMatusLabel matlab.ui.control.Label
16 -
               texto
                        matlab.ui.control.Label
                        matlab.ui.control.Label
17 -
               textod
18 -
19
20
           22
               DutyCycle; % Property
23 -
               Frequ; % Property
SerPort; % Property
24 -
25 -
26
               Fosc = 48*10^{(6)};
                                       % Freq PIC
               Tosc = 1/(48*10^{\circ}(6));
                                       % Tmpo Oscil.
28 -
               PS_tmr2 = 4;
                                       % Prescaler
29 -
               CCPRxL:
```

Figura 56. Código inicio interfaz gráfica.

Figura 57.

Figura 58.

```
function FreqCalc(app)
                                              % Calculo PR2, Frecuencia a enviar
                  % 0x0F se envia en fwrite1 freq (ver funcion Serial)
93
                  Tpwm = 1/(app.Frequ);
95
96
97
                  % Calculo PR2
                   app.PR2 = (Tpwm/(4*(app.Tosc)*(app.PS tmr2)))-1;
99
                  % byte de 0s se envía en fwrite3 freq (ver funcion Serial)
101
102
                  DutyCalc(app); % Con PR2 calculado llamada a ejecutar funcion Du
103
104
105
106
```

Figura 59.

```
function FWrites(app)
113
115
                        % Valores properties
116
                         fF = app.F;
117
                         fPR2 = app.PR2;
                        fnull = app.null;
119
120
                         fD = app.D;
121 -
                        fccpfw2 = app.ccpfw2;
fccpfw3 = app.ccpfw3;
123 -
                        serpic = serial('COM3'); %
set(serpic, 'BaudRate',115200);
                                                        % Nombre asignado al PIC
124 -
125 -
                         fopen(serpic);
127
                        %% FWRITES DE FREO
128
                             %% 1er fwrite_freq (1byte)
129
                             fwrite(serpic, fF, 'uint8');  %1er fwrite
131
132
                             %% 2do fwrite_freq (1byte)
133
                             % PR2 (1byte)
                             fwrite(serpic, fPR2, 'uint8');
                                                                         % LISTO
135
136
                             %% 3er fwrite_freq (1byte)
137
138
                             fwrite(serpic, fnull, 'uint8');
139
                                                                             %LISTO
140
                        %% FWRITES DE DUTY
141
142
                             %% 1er fwrite_ducy (1byte)
143
                             fwrite(serpic, fD, 'uint8');
144 -
```

Figura 60.

Figura 61.

Figura 62.

```
end
if ((frecuencia<=48000) && (frecuencia>=5000))
    plot(app.UIAxes,largo,q,'y','linewidth',2);

app.texto.Text = '5 [kHz] --> 48 [kHz]';
    app.Frequ= frecuencia;
    app.Dutycycle= duty;
    FreqCalc(app)

else
    app.texto.Text = 'Por favor, ingrese un valor entre 5 [kHz] y 48 [kHz]';
end
```

Figura 63.

```
| State | Stat
```

Figura 64.

Figura 65.

Figura 66.

```
293 - if ((duty<=80) && (duty>=20))
294
295 - plot(app.UIAxes,largo,q,'y','linewidth',2);
296
297
298 - app.textod.Text = '%20% --> 80%';
300 - app.Frequ= frecuencia;
301 - app.DutyCycle= duty;
202 - FreqCalc(app)
303 - else
304 - app.textod.Text = 'Por favor, ingrese un valor entre 20% y 80%';
305
306 - end
```

Figura 67.

Figura 68.

```
if ((duty<=80) && (duty>=20))
341 -
342
                          plot(app.UIAxes,largo,q,'y','linewidth',2);
343
344
345
                          app.textod.Text = '%20% --> 80%';
346 -
347
                          app.Frequ= frecuencia;
348 -
                          app.DutyCycle= duty;
349 -
350 -
                          FreqCalc(app)
351 -
352 -
```

Figura 69.

Figura 70.

Figura 71.

```
### app.slider.FontWeight = 'bold';
### app.slider.Position = [110 198 235 3];
### app.slider.Value = 20000;
### ### create text6
### app.text6. ### app.tex
```

Figura 72.

Figura 73.

```
app.onoff.Postisight = 'bold';
app.onoff.Postision = [496 ]85 ]14 27];
app.onoff.Post = 'Apagado';

488

**Create Image
app.Image = ulimage(app.UIFigure);
app.Image = postion = [501 221 104 111];
app.Image.Postion = [501 221 104 111];
app.Image.Postion = "Escudo udec.gif';

**Create GraposAmfaelBurgos locelywHatustabel = ullabel(app.UIFigure);
app.GruposAmfaelBurgos locelywHatustabel = ullabel(app.UIFigure);
app.GruposAmfaelBurgos locelywHatustabel.Fortisight = 'bold';
app.texto.Tag = 'texto';
app.texto.Tag = 'texto';
app.texto.Tag = 'texto';
app.texto.Fortisight = 'bold';
app.texto.Fortisight = 'bold';
app.texto.Fortisight = 'bold';
app.texto.Text = 'S[textod';
app.textod.Tag = 'textod';
app.textod.Tag = 'textod';
app.textod.Fortisight = 'top';
app.textod.Fortisize = 11;
app.textod.Fortisize = 11;
app.textod.Fortisize = 'textod';
app.te
```

Figura 74.

```
app.textod.Position = [146 11 143 32];
app.textod.Text = '%20% --> 80%';
498 -
499 -
500
                       \ensuremath{\mathrm{\%}} Show the figure after all components are created
501
                       app.UIFigure.Visible = 'on';
502 -
503 -
505
              % App creation and deletion
507
              methods (Access = public)
509
                  % Construct app
                  function app = app1_modificado
511
                      % Create UIFigure and components
                      createComponents(app)
513 -
                      % Register the app with App Designer
515
                       registerApp(app, app.UIFigure)
517
518 -
                       if nargout == 0
519 -
                          clear app
520 -
521 -
                  % Code that executes before app deletion
523
524
                  function delete(app)
525
                      % Delete UIFigure when app is deleted
526
                      delete(app.UIFigure)
527 -
528 -
529
530
```

Figura 75.