



Instituto Politécnico Nacional Escuela Superior de Cómputo

Diseño de Sistemas Digitales

Práctica 5: Registros

Integrantes: Bravo Esquivel Gustavo

Colín Ramiro Joel

Pasten Juarez Joshua Michael

Profesor: Mújica Ascencio Cesar

Grupo: 4CV3

Registros

Fritzaducción

Son dispositivos digitales donde se obtiene almacenamiento temporal. Dado que la memoria y el desplazamiento de infermación son suo características básicas, los registros son circuitos secuenciales constituidos por flip-flops, dande codo uno de ellos maneja un bit.

Muchos registras wan flip-flops tipo D aunque también a común el uso de flip-flops JK.

-Circuito secuencial: Un circuito secuencial es un tipo de circuito lógico. Enuía una salida que depende de la entrada actual, además de la historia de la entrada. Esa la hace diferente de un circuito combinacional, cuya salida depende cinicamente de la entrada actual.

Es un conjunto de flip-flops que funcionan al unisano compartiendo sus señales de control. Sus aplicaciones san el almacenamiento y desplazamiento de datas.

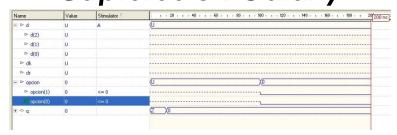
Existen 4 tipos de registros:

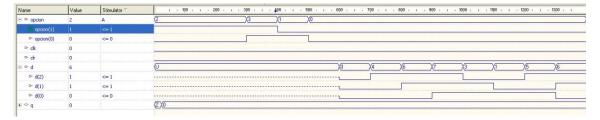
- * Entrada paraleb Salida paraleb : Muchas entradas Muchas salidas
- * Entrada paralelo Salida sene : Muchas entradas Una salida
- * Entrada serie Salida paraleb: Una entrada Muchas salidas
- * Entrada perie salida serie: Una entrada Una salida

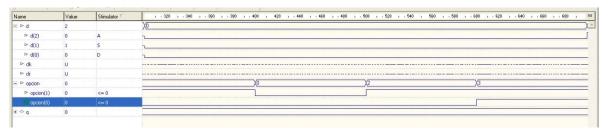
Los registros necesitan una señal de sincronización (latch). El latch es un tipo de dispositivos de almacencimiento temporal de dos estados. Básicamente, los latch son similares a los filip-flaps, ya que son también dispositivos de dos estados que pueden permanecer en cualquiero de sus dos estados gracias a su capacidad de realimentación, lo que consiste en conectar cada una de los calidos a la entrada opuesta. La diferencia principal entre ambos tipos está en el método empleado para cambiar de estado.

Desarrollo Swo SWI al CAR Swz

Capturas en Galaxy





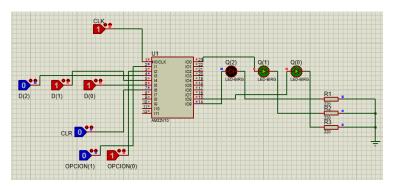


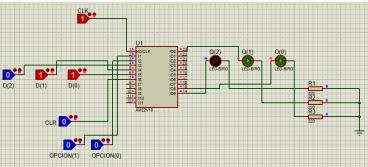
Name	Value	Stimulator 5	
⊟ P·d	3)2)3
P- d(2)	0	A	
□ d(1)	1	S	
□ d(0)	1	D	
P- clk	U		
P- clr	U		
⊡ ⊳ opcion	0		X1 X0
□ opcion(1)	0	<= 0	7
opcion(0)	0	<= 0	
∓ ⇔ q	0		

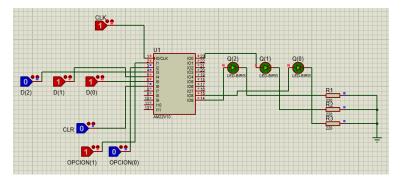
Name	Value	Stimulator \(\tau	1. 3	1020 1	1040	1060	1 10	80 1	1100	1120	1 114	11	90 1	1180 1	1200	1 1220	1 1	240	1260	1 129	li i	1300	1 1321	0.0	1340	1360	1 11	400 ns 14
∃ ⊳ d	5								(3													X 5						
□ d(2)	1	A																										
□ d(1)	0	S																										
□ d(0)	1	D																										
D- clk	n																											
- Care	9																											
D- clr	U																											
D- clr	U 1																											
p- clr	U 1 0	<= 0																										
p- clr ≡ p- opcion	U 1 0	<= 0 <= 1																										

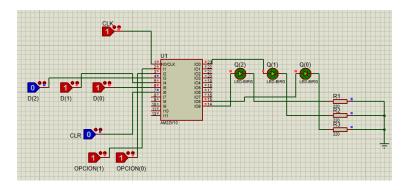
Name	Value	Stimulator \(\tau	1 . 50 . 1 . 100 . 1 . 150 . 1 . 200 .	1 250 1 300 1 350	400 450	500 550) . , . 600 . , . 650 . ,	, n
→ opcion		A	(2	Хз	χ1	X0		
P- clk								
p- clr			6					
= #0 d			U				χ0	X
P- d(2)		<= 1						
□ d(1)		<= 1						
p- d(0)		<= 0						
# - q			⟨Z \					

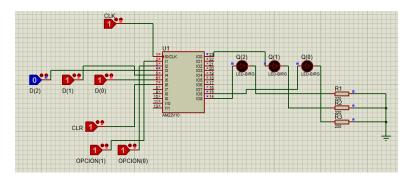
Capturas de Proteus

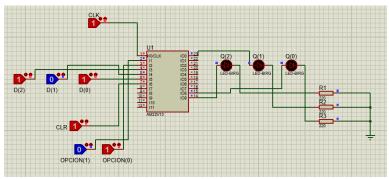












Condusión

En esta practica pudimos poner aprodoc un multiplexor junto con un registro 6170 D. Urmos la funcionalidad de cada una y la que se puede lograr si occambinam ambas.

Gracio al multiplexor se pudo hacer que el circulte realizara las diferentes operaciones que se tenis planeado que se realizara. (cargar dato, Retener dato, desplazar arriba, desplazar abajo). Y gracias a los registros se pudo conservar los valores ingresados.

B! blogra la

- es. wikibooks.org/wiki/Diseño-de circuitos_digitales_g-temología-de-computadoro/Registros
- electrouni. Bles. wordpress.com/2010/08/registros.pdf
- http:// Kali.azc.vam.mx/em/Media/tema_t.pdf