CC2530是TI公司开发的一款专门用于无线传感器网络中进行数据传输的集成芯片，可以用于2.4-GHz IEEE802.15.4、ZigBee 和RF4CE 应用的一个真正的SoC解决方案。它能够以非常低的功耗和较低的成本来建立强大的无线传感器网络，可以帮助我们进行一些实际的工程实际，目前在军民领域都有着广泛的应用。

CC2530的引脚名称 和引脚类型的描述如下：

AVDD1 28 电源（模拟） 2-V–3.6-V 模拟电源连接

AVDD2 27 电源（模拟） 2-V–3.6-V 模拟电源连接

AVDD3 24 电源（模拟） 2-V–3.6-V 模拟电源连接

AVDD4 29 电源（模拟） 2-V–3.6-V 模拟电源连接

AVDD5 21 电源（模拟） 2-V–3.6-V 模拟电源连接

AVDD6 31 电源（模拟） 2-V–3.6-V 模拟电源连接

DCOUPL 40 电源（数字） 1.8V 数字电源去耦。不使用外部电路供应。

DVDD1 39 电源（数字） 2-V–5-V 数字电源连接

DVDD2 10 电源（数字） 2-V–5-V 数字电源连接

GND - 接地 接地衬垫必须连接到一个坚固的接地面

P0\_0 19 数字I/O 端口0.0

P0\_1 18 数字I/O 端口0.1

P0\_2 17 数字I/O 端口0.2

P0\_3 16 数字I/O 端口0.3

P0\_4 15 数字I/O 端口0.4

P0\_5 14 数字I/O 端口0.5

P0\_6 13 数字I/O 端口0.6

P0\_7 12 数字I/O 端口0.7

P1\_0 11 数字I/O 端口1.0-20-mA 驱动能力

P1\_1 9 数字I/O 端口1.1-20-mA 驱动能力

P1\_2 8 数字I/O 端口1.2

P1\_3 7 数字I/O 端口1.3

P1\_4 6 数字I/O 端口1.4

P1\_5 5 数字I/O 端口1.5

P1\_6 38 数字I/O 端口1.6

P1\_7 37 数字I/O 端口1.7

P2\_0 36 数字I/O 端口2.0

P2\_1 35 数字I/O 端口2.1

P2\_2 34 数字I/O 端口2.2

P2\_3 33 数字I/O 模拟端口2.3/32.768 kHz XOSC

P2\_4 32 数字I/O 模拟端口2.4/32.768 kHz XOSC

RBIAS 30 模拟I/O 参考电流的外部精密偏置电阻

RESET\_N 20 数字输入 复位，活动到低电平

RF\_P 25 RF I/O RX 期间正RF 输入信号到LNA

RF\_N 26 RF I/O RX 期间负RF 输入信号到LNA

XOSC\_Q1 22 模拟I/O 32-MHz 晶振引脚1或外部时钟输入

XOSC\_Q2 23 模拟I/O 32-MHz 晶振引脚2

下面是核心板的实物图和原理图：

下图就是底板的实物图和原理图：

