



陳鍾樞

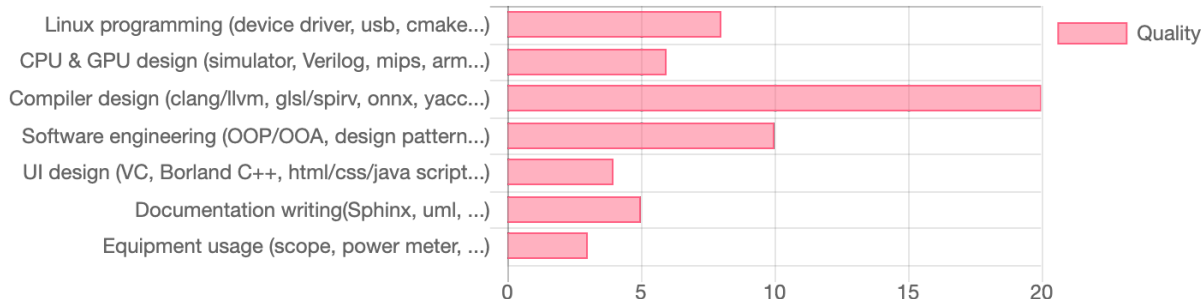
我是一位編譯器開發者，擁有在 LLVM CPU 和 GPU 後端、LLD 連結器、NPU/ONNX、C++、OpenGL/GLSL、模擬器等方面的紮實經驗。我熱衷於編譯器及相關技術的開發工作。

## 履歷

### 資格

二十年c/c++軟體開發經驗，十三年編譯器相關工具開發經驗，碩士時研究平行處理。

#### SKILLS



### 我的開法原始碼專案

很高興我的作品已被LLVM接受，出現在 <http://llvm.org/docs/tutorial/#external-tutorials>

如何建立LLVM後端編譯器 <http://jonathan2251.github.io/lbd/index.html>

如何建立LLVM後端系統工具 <http://jonathan2251.github.io/lbt/index.html>

GPU編譯器概念 <http://jonathan2251.github.io/lbd/gpu.html>

### 學歷

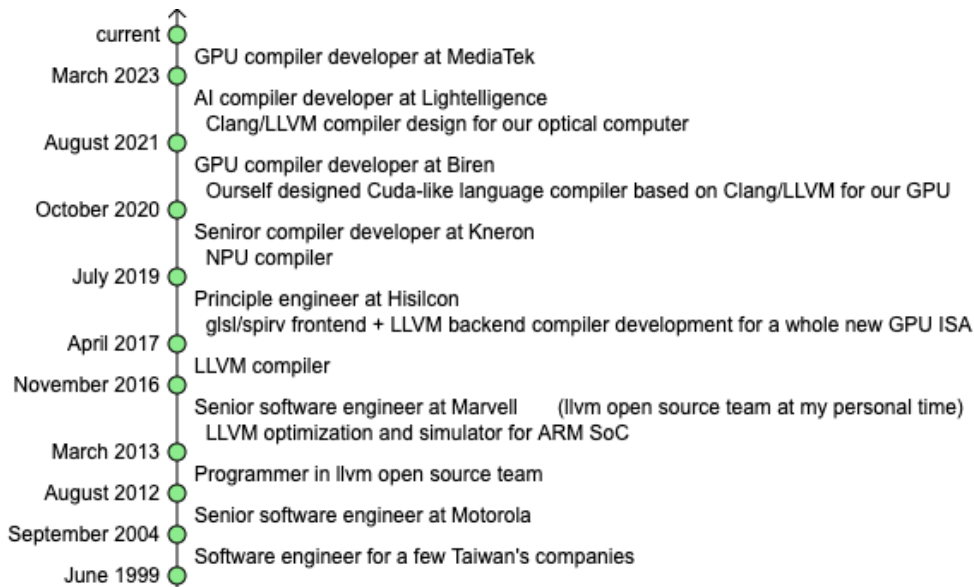
1997-1999 碩士班，國立台灣師範大學，台北，主修：資訊科學。

1991-1994 學士班，國立台灣科技大學，台北，主修：工業工程。

### 證照

1995年 高資資訊技師及格。

### 經驗



### 碩士論文



[The Researches of Column Sort and Related Problems](#)

論文期刊：上述鏈結網頁搜尋"行排列法簡化步驟之研究"

### 博士班研究計畫



[The Researches of Sorting Network and Related Algorithm](#)

### 更詳細的履歷