



陈钟枢

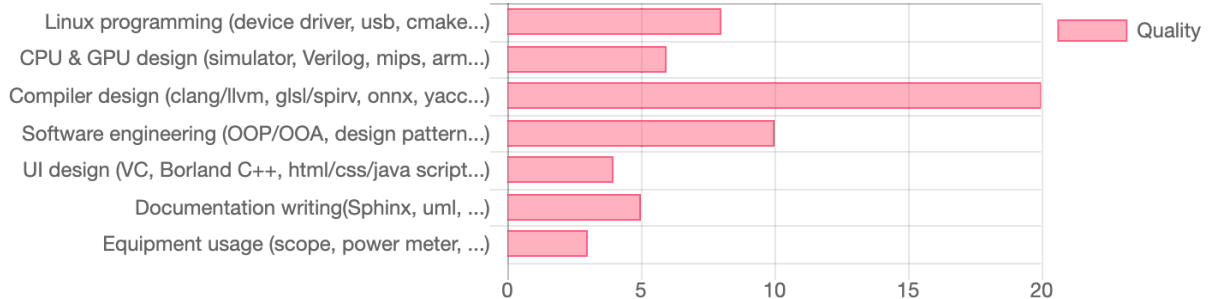
我是一位编译器开发者，拥有在 LLVM CPU 和 GPU 后端、LLD 链接器、NPU/ONNX、C++、OpenGL/GLSL、模拟器等方面的扎实经验。我热衷于编译器及相关技术的开发工作。

履历

资格

二十年c/c++软体开发经验，十三年编译器相关工具开发经验，硕士时研究平行处理。

SKILLS



我的开放原始码专案

很高兴我的作品已被LLVM接受，出现在 <http://llvm.org/docs/tutorial/#external-tutorials>

如何建立LLVM后端编译器  <http://jonathan2251.github.io/lbd/index.html>

如何建立LLVM后端系统工具  <http://jonathan2251.github.io/lbt/index.html>

GPU编译器概念  <http://jonathan2251.github.io/lbd/gpu.html>

学历

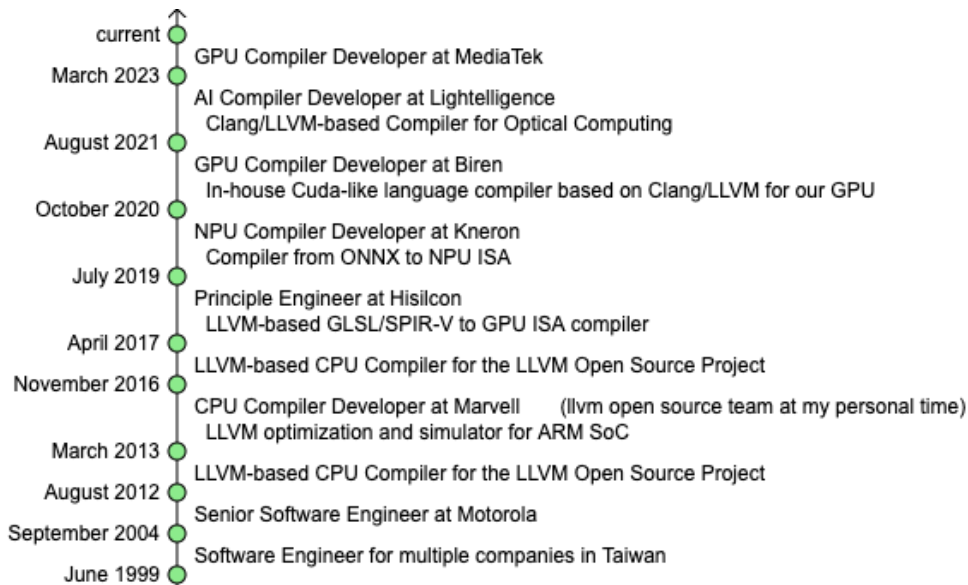
1997-1999 硕士班，国立台湾师范大学，台北，主修：资讯科学。

1991-1994 学士班，国立台湾科技大学，台北，主修：工业工程。

证照

1995年 国家高考（公职专业技术人员）资讯技师及格。

经验



硕士论文

 [The Researches of Column Sort and Related Problems](#)

论文期刊：上述链接网页搜寻"行排列法简化步骤之研究"

博士班研究计画

 [The Researches of Sorting Network and Related Algorithm](#)

[更详细的履历](#)