

# Instituto de Computação UNIVERSIDADE ESTADUAL DE CAMPINAS



# Organização Básica de computadores e linguagem de montagem

MC404 - 20 semestre de 2020

**Prof. Edson Borin** 

https://www.ic.unicamp.br/~edson

Institute of Computing - UNICAMP

#### MC404 no 2° semestre de 2020

#### Regras em:

https://moodle.ggte.unicamp.br/course/view.php?id=8084

Familiarize-se com os critérios de avaliação!

# Por que aprender linguagem de montagem?

Permite compreender o funcionamento de uma CPU

#### Utilizado na:

- Programação de máquinas baseadas em microcontroladores
- Programação de sistemas embarcados (embedded systems)
- Programação de trechos críticos (tempo e/ou memória)
- Acesso a recursos não disponíveis em alto nível

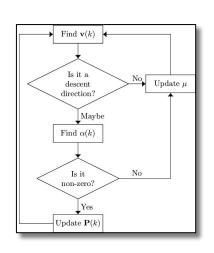
OBS.: A linguagem de montagem é absolutamente ligada ao hardware, depende de cada máquina específica (diferentemente das linguagens de alto nível, como C, C++ e Java)

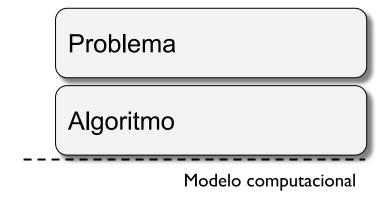
# Por que aprender linguagem de montagem?

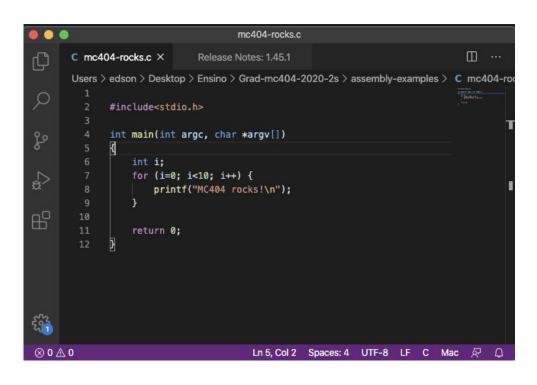
Permite entender como programas escritos em linguagens de alto nível, como C ou Java, são traduzidos para a linguagem de máquina

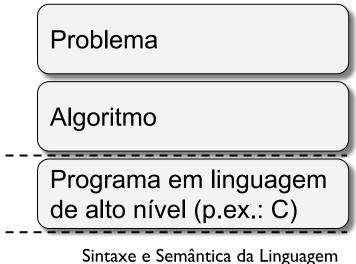
#### Conceitos Básicos

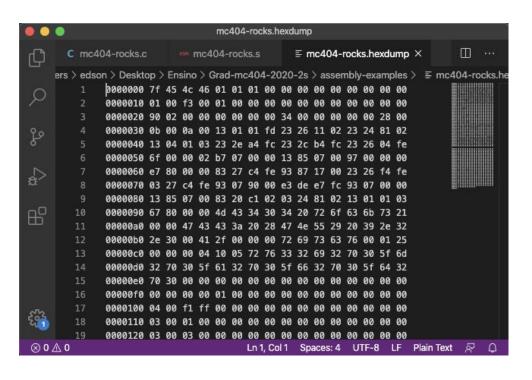
Problema

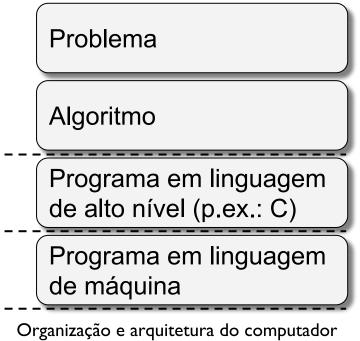


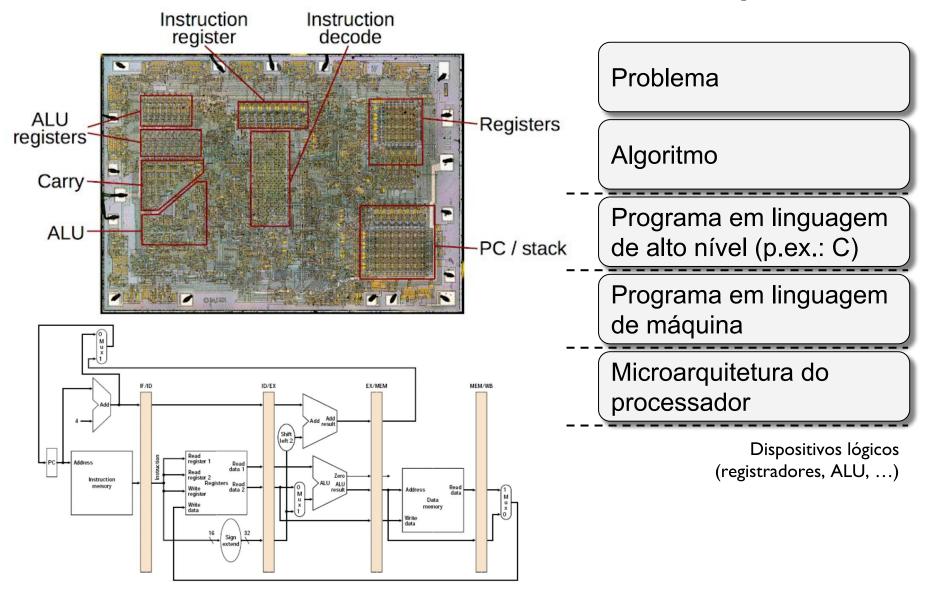




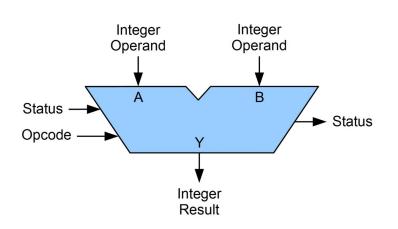


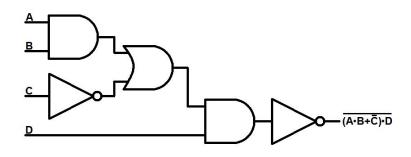


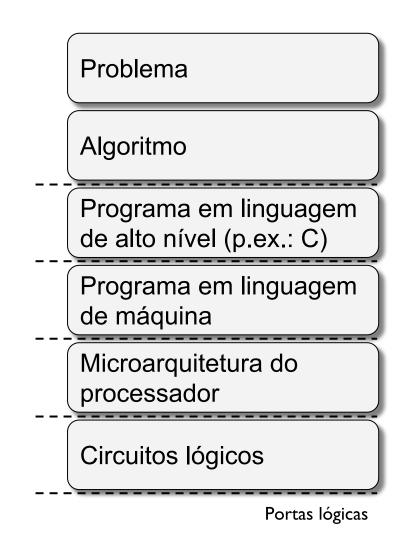


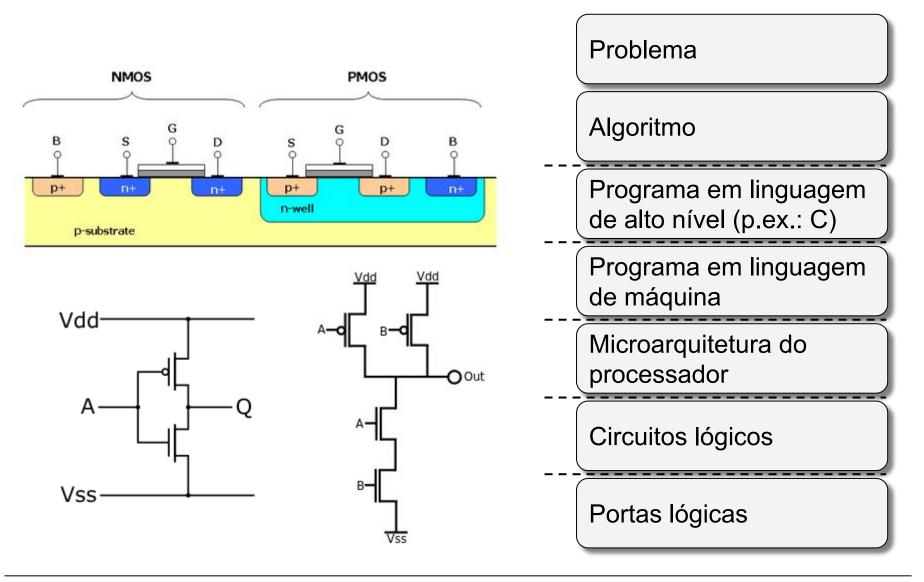


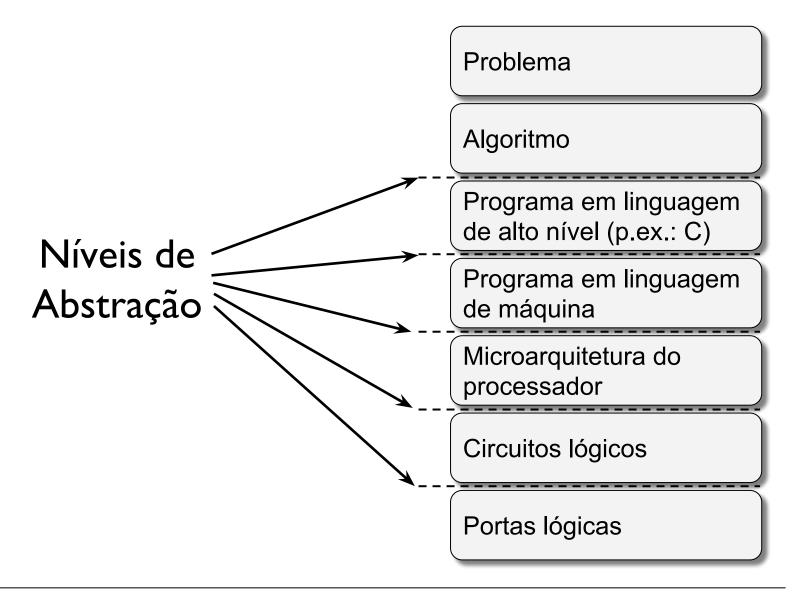
MC404 - 2° semestre de 2020 – Prof. Edson Borin - UNICAMP











#### MC102 e MC202

#### Projeto de Software:

escolher algoritmos e estrutura de dados

#### Programação:

implementar o projeto com uma linguagem

#### Compilação/Interpretação:

converter linguagem para instruções de máquina

MC404 e MC910

Problema Algoritmo Programa em linguagem de alto nível (p.ex.: C) Programa em linguagem de máquina Organização e arquitetura do computador

#### Projeto de Processadores:

escolher estruturas para implementar ISA MC722

Projeto de Circuitos Lógicos:

projeto a nível de *gates* e componentes

**MC602** 

Projeto VLSI:

desenvolver e fabricar dispositivos e circuitos integrados MC922

Microarquitetura do processador

Organização e arquitetura do computador

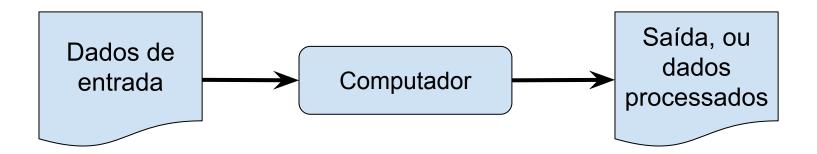
Circuitos lógicos

Portas lógicas

Silício

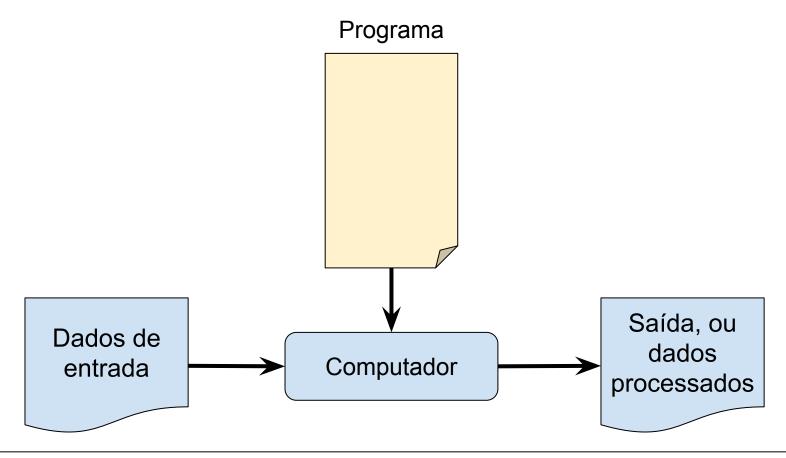
# Conceitos Básicos: Computadores

Máquinas para manipular informações (ou dados)



# Conceitos Básicos: Computadores

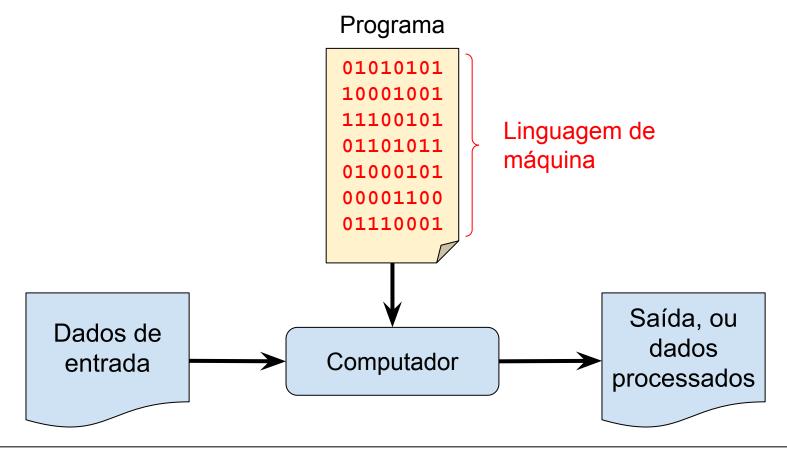
Máquinas "programáveis" para manipular informações (ou dados)



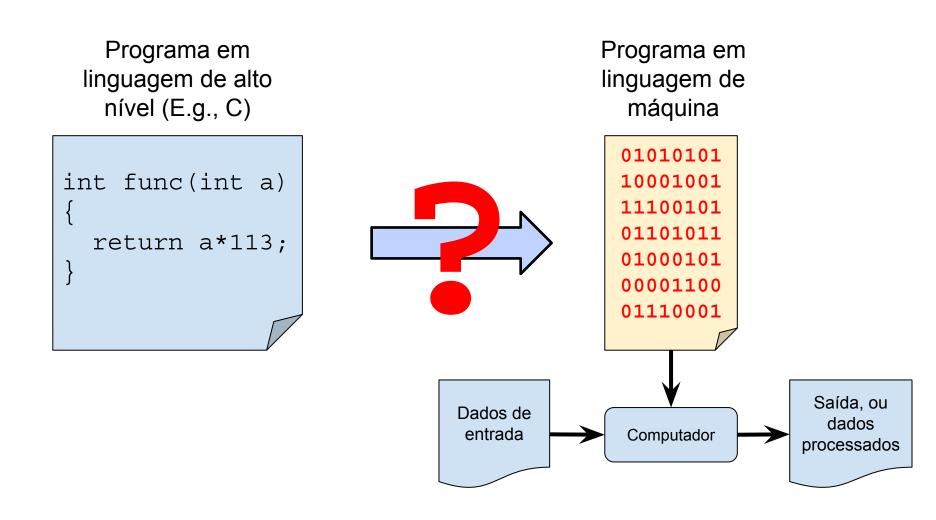
MC404 - 2° semestre de 2020 – Prof. Edson Borin - UNICAMP

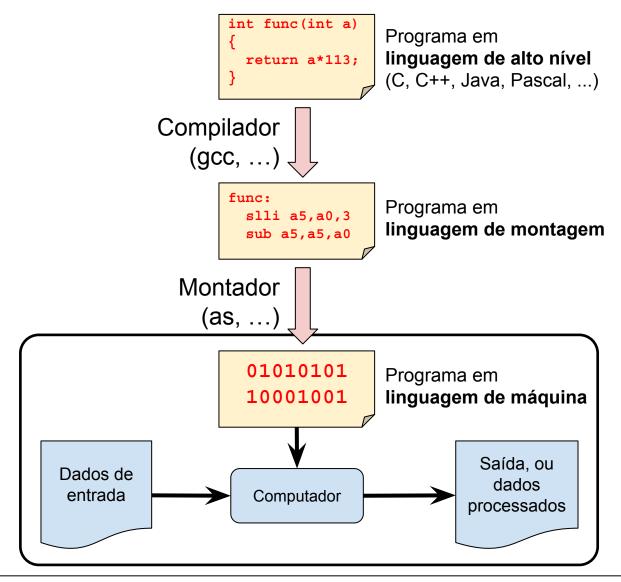
# Conceitos Básicos: Computadores

Máquinas "programáveis" para manipular informações (ou dados)

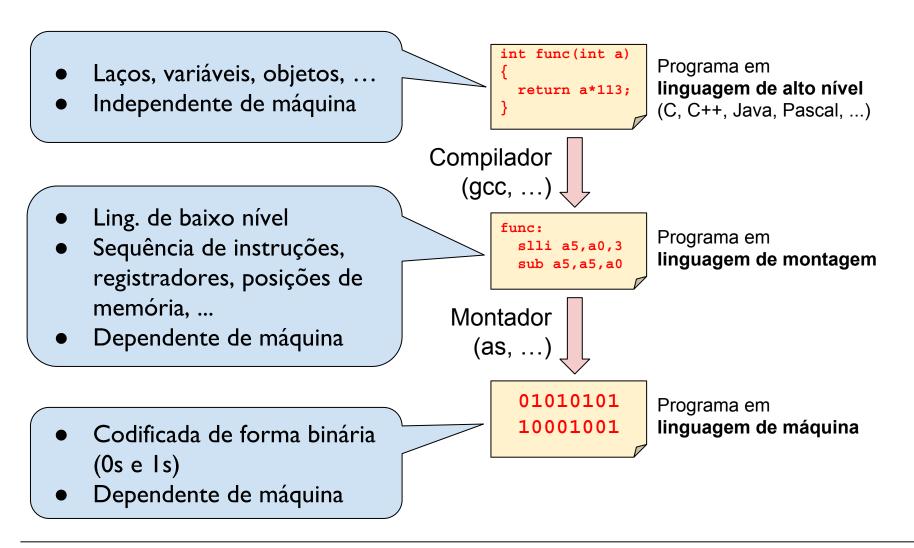


MC404 - 2° semestre de 2020 - Prof. Edson Borin - UNICAMP





MC404 - 2° semestre de 2020 – Prof. Edson Borin - UNICAMP



#### Programa fonte na linguagem C

```
int func_1(int a, int b, int c)
{
  return (a + (113 * b)) * c;
}
```

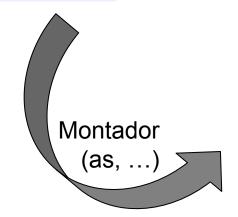
# Compilador (gcc, ...)

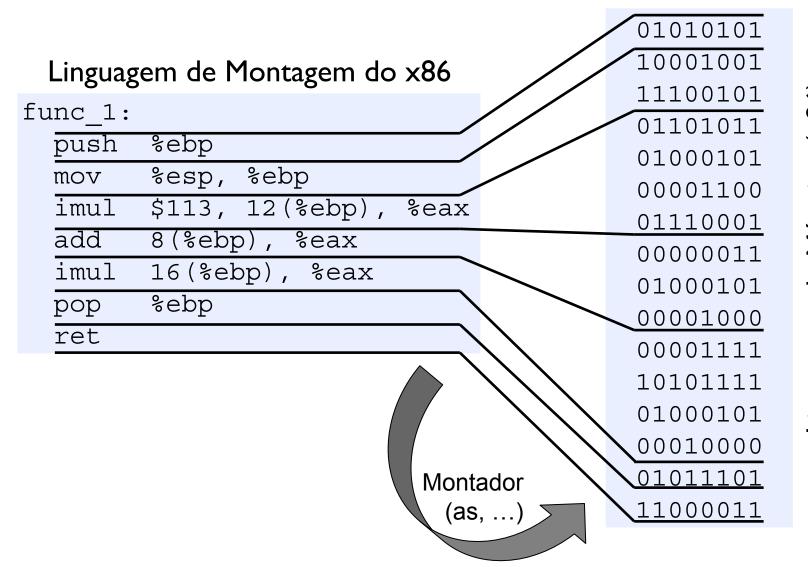
#### Linguagem de Montagem do x86

```
func_1:
  push %ebp
  mov %esp, %ebp
  imul $113, 12(%ebp), %eax
  add 8(%ebp), %eax
  imul 16(%ebp), %eax
  pop %ebp
  ret
```

#### Linguagem de Montagem do x86

```
func_1:
  push %ebp
  mov %esp, %ebp
  imul $113, 12(%ebp), %eax
  add 8(%ebp), %eax
  imul 16(%ebp), %eax
  pop %ebp
  ret
```





# -inguagem de Máquina (x86)

```
01010101
10001001
11100101
01101011
01000101
00001100
01110001
00000011
01000101
00001000
00001111
10101111
01000101
00010000
01011101
11000011
```

#### Código desmontado

```
00000000 < func 1>:
  0:55
                    push
                            %ebp
                            %esp, %ebp
     89 e5
                    mov
     6b 45 0c 71
                    imul
                            $0x71,0xc(%ebp),%eax
     03
       45
           08
                    add
                            0x8(%ebp), %eax
     Of af 45 10
                    imul
                            0x10(%ebp), %eax
  e: 5d
                            %ebp
                    pop
  f: c3
                    ret
```

desmontador (objdump, ...)

#### Programa fonte na linguagem C

```
int func_1(int a, int b, int c)
{
   return (a + (113 * b)) * c;
}
```

#### Linguagem de Montagem do ARM

```
_func_1:
    rsb    r3, r1, r1, asl #3
    add    r1, r1, r3, asl #4
    add    r1, r1, r0
    mul    r0, r2, r1
    bx    lr
```

#### Linguagem de Montagem do RISC-V

```
func_1:
    slli a5,a1,3
    sub a5,a5,a1
    slli a5,a5,4
    add a5,a5,a1
    add a0,a5,a0
    mul a0,a0,a2
    ret
```

#### Linguagem de Montagem do x86

```
func_1:
  push %ebp
  mov %esp, %ebp
  imul $113, 12(%ebp), %eax
  add 8(%ebp), %eax
  imul 16(%ebp), %eax
  pop %ebp
  ret
```

#### Leitura complementar

Capítulo I.2 do livro do Patterson e Hennessy (Computer Organization and Design)