

ESCUELA SUPERIOR POLITÉCNICA DE CHIMBORAZO FACULTAD DE INFORMÁTICA Y ELECTRÓNICA GESTIÓN DE PROYECTOS DE SOFTWARE



INTEGRANTES:

Kevin Yuqui Stalin Londo Dennys Mejia Jonathan Pullutasig Luis Cuji



	ACI Matrix Software Development									
	,	SLDCs TASKS	Kevin	Dennis	Jonathan Pullutasig	Luis	Kevin Stalyn Dennis Jonathan Pullutasig Luis	Kevin Stalyn Dennis Jonathan Pullutasig Luis	Kevin Stalyn Dennis Jonathan Pullutasig	Kevin Stalyn Dennis Jonathan Pullutasig Luis
ID	WBS	NOMBRE DE LA TAREA		Ge	stión		Requerimientos	Diseño	Construcción	Verificación y validación
1	1	Data Trouble							•	
2	1.1	Planificación	R R	Α	R I	R				
3	1.2	Definición del problema y Alcance								
4		Plan de Gestión de Proyecto	R	R	A R	R				
5	1.3	Elicitacion de Requerimientos	ı c	R	A R	R				
6	1.4	Verificacion y Validacion de Requerimientos								
7		Documentación de los Requerimientos del Sistema	C	Α	1	R				
8	1.4.2	Diseño	C A		R I					
9	1.4.3	Diseño Conceptual	R	1	С	Α				
10	2	Diseño Lógico								
11	2.1	Diseño Físico								
12	2.1.1	Pruebas de diseño					R C A R I			
13	2.1.2	Programación y Pruebas					C R R A			
14	2.1.3	Desarrollo de iteraciones					R I A C			
15	2.1.4	Desarrollo de Procesos					A I C R			
16	2.1.5	Módulos de cliente, averías, reclamos					A C R R			
17	2.1.6	Integración de módulos					R A I C			
19	2.2	Construcción de base de datos								
20	2.2.1	Incorporación de interfaces web					A R C			
21	2.2.2	Integración del sistema					A R C			
22	2.3	Desarrollo de soporte								
23	2.3.1	Pruebas integradas del sistema					C R R A			
24	2.3.2	Aceptación de pruebas					C I R A			
25	3	Implementación								
26	3.1	Plan de instalación					R	C A R I R		
27	3.2	Documentación de soporte de usuario					I	R A R C		
28	3.2.1	Instalación del software	1					I R A C		
29	3.2.2	Verificación de instalación	1					R A R C		

YUTEC

30	3.3.3	Monitoreo y mantenimiento					
31	3.3.4	Diseño detallado del caso de Uso 4					
32	3.3.5	Diseño detallado del caso de Uso 5					
33	3.3.6	Diseño detallado del caso de Uso 6					
34	3.4	Diseño de Bajo Nivel (LLD)					
35	3.4.1	Definición detallada de procedimientos					
36	3.4.2	Revisión y desarrollo del sistema lógico, interacciones y operaciones					
37	3.4.3	Funciones del modularidad					
38	4	Construcción					
39	4.1	Implementación					
33	4.1.1	Implementación caso de Uso 1					
34	4.1.2	Implementación caso de Uso 2					
35	4.1.3	Implementación caso de Uso 3					
36	4.1.4	Implementación caso de Uso 4					
37	4.1.5	Implementación caso de Uso 5					
38	4.1.6	Implementación caso de Uso 6					
39	4.2	Integración					
40	4.2.1	Integración caso de Uso 1					
41	4.2.2	Integración caso de Uso 2					
42	4.2.3	Integración caso de Uso 3					
43	4.2.4	Integración caso de Uso 4					
44	4.2.5	Integración caso de Uso 5					
45	4.2.6	Integración caso de Uso 6					
46	4.3	Depuración					
47	5	Verificación y validación					
48	5.1	Verificación					
49	5.1.1	Verificación caso de Uso 1					
50	5.1.2	Verificación caso de Uso 2					
51	5.1.3	Verificación caso de Uso 3					
52	5.1.4	Verificación caso de Uso 4					
53	5.1.5	Verificación caso de Uso 5					
54	5.1.6	Verificación caso de Uso 6					
55	5.2	Testing					





