

Proyecto Final

Fiorella Delgado León, Jonathan Guzmán Araya
fiorelladelgado53@gmail.com, jonathana1196@gmail.com
Área Académica de Ingeniería en Computadores
Instituto Tecnológico de Costa Rica, Cartago, Costa Rica, 2021

Resumen—Este documento presenta los resultados del proyecto final del curso.

Palabras clave—FPGA

I. INTRODUCCIÓN

El procesador ARM es un componente clave de muchos sistemas integrados. El primer ARM se introdujo en 1985, bajo el nombre de Acorn RISC Machine (luego renombrado Advanced RISC Machine). La relativa simplicidad de los procesadores ARM los hizo adecuados para aplicaciones de bajo consumo permitiendo así su actual amplia adopción. ARM es inusual en el sentido de que no vende procesadores directamente, si no que autoriza a otras compañías a construir sus diseños de procesadores, a menudo como parte de un sistema en chip más grande, por ejemplo: Samsung, Altera, Apple, Qualcomm construyen procesadores ARM, ya sea utilizando microarquitecturas compradas en ARM o microarquitecturas desarrolladas bajo licencia ARM [1].

Empezamos el documento [2] probando la lista de referencias.

II. SISTEMA DESARROLLADO

III. RESULTADOS

IV. ANALISIS DE RESULTADOS

V. CONCLUSIONES

VI. BIBLIOGRAFÍA

REFERENCIAS

- [1] J. Gomar. (2018, Diciembre) Qué es un procesador ARM y como funciona. Profesional review. [Online]. Available: <https://www.profesionalreview.com/2018/12/05/que-es-procesador-arm-como-funciona/>
- [2] D. M. H. Sarah L. Harris, *Digital Design and Computer Architecture*. Morgan Kaufmann, 2010.