

[ 제 2024-587 호 ]

# 수료증

성명 : 정종필

소속/직급 : Kyushu Institute of Technology / 석사과정

교육 과정 : VerilogHDL을 사용한 CNN의 FPGA 구현

교육 기간 : 2024년 07월 02일 ~ 2024년 07월 03일 (12시간)

위의 교육과정을 수료하였으므로  
이 증서를 수여합니다.

2024년 07월 03일

전남대 IDEC 캠퍼스  
센터장 최 수 일