반도체설계교육센터 8/26/25, 16:47

원본확인 번호 : 1343-5000-6280-5202



IDEC SoC 설계 과목 이수증

| 성명 : 정종필 | | | 생년월일 : | 1998.09.11 | | 소속 : 동여 | 아대학교 전자공학과 | | | | | | |
|----------|-------|-------|--------|------------|------|---|--|----------|---------|------------|---------------|------|-----|
| 교과목 | | | | | | | IDEC강좌 | | | | | | |
| 과목명 | 교육기관 | 강사명 | | 교육기간 | 교육시간 | 소주제 | 과목명 | 교육기관 | 강시 | 나 명 | 교육기간 | 교육시간 | 소주제 |
| SoC설계 | 동아대학교 | 동아대학교 | 강봉순 | 2023년 봄학기 | 48 | Structural modeling concepts and Basic concepts in Verilog HDL Dataflow modeling and | 강화학습 기초 | 한양대 | KAIST | 이상완 | 2022.08.17~18 | 10 | |
| | | | | | | Algorithmic level modeling | PLL 설계와 Jitter 해석 | 본센터-아카데미 | 포항공대 | 심재윤 | 2022.12.02 | 6 | |
| | | | | | | | CUDA 기반 GPU 프로그 래밍 기초 | 광운대 | 광운대학교 | 공영호 | 2023.01.02~03 | 12 | |
| | | | | | | | MATLAB 기반 디지털 신 호처리 응용 | 한양대 | 한양대학교 | 유경렬 | 2023.02.07~08 | 10 | |
| | | | | | | | 인공지능 가속 프로세서 | 본센터 | 연세대학교 | 송진호 | 2023.02.16 | 5 | |
| | | | | | | | Verilog을 이용한 Digital System 설계 | 부산대 | 동아대학교 | 강봉순 | 2023.07.18~20 | 18 | |
| | | | | | | | 자율주행을 위한 스테레오 비전과 인식 | 전남대 | 전남대학교 | 이준웅 | 2023.08.01 | 6 | |
| | | | | | | | MIMO - 이론 및 구현 | 경북대 | 연세대학교 | 박정훈 | 2024.01.16 | 6 | |
| | | | | | | | Cortex-M 프로세서 기반 의 FreeRTOS 포팅 및 활 용 | 전남대 | (주)이엠시스 | 정원석 | 2024.01.24~26 | 18 | |
| | | | | | | | FPGA 기반의 임베디드 시 스템 설계 | 전남대 | 전남대학교 | 김대익 | 2024.06.27~28 | 12 | |
| | | | | | | | 亚岛" | | | | | | |
| | | | | | | | | | | | | | |
| | | | | | | | | | | | | | |
| | | | | | | | | | | | | | |
| | | | | | | | | | | | | | |

page 1/2

본 증명서는 http://cert.idec.or.kr 에 접속하여 증명서 상단의 원본확인번호를 입력하면 증명서 원보 대조 및 유효성을 검증할 수 있습니다.(발급일로부터 90일 이내)

https://www.idec.or.kr/edu/cert/print/

반도체설계교육센터 8/26/25, 16:47

원본확인 번호 : 1343-5000-6280-5202



IDEC SoC 설계 과목 이수증

| 성명 : 정종필 | | 생년월 | 일: 1998.09.11 | | 소속 : 동 | 등아대학교 전자공학과 | | | | | | |
|----------|------|---------|---------------|------|--------|--|------------|----------|---------------------------|-----|--|--|
| | | 교과목 | | | | IDEC강좌 | | | | | | |
| 과목명 | 교육기관 | 강사명 | 교육기간 | 교육시간 | 소주제 | 과목명 | 교육기관 | 강사명 | 교육기간 교육시간 | 소주제 | | |
| | | 이수내역이 없 | 습니다. | | | 자료구조 및 알고리즘 | 연세대-아카데미 연 | 세대학교 김한준 | 2024.06.27~28 12 | | | |
| | | | | | | VerilogHDL을 사용한 CNN의 FPGA 구현 | 전남대 목 | 포대학교 한만수 | 2024.07.02~03 12 | | | |
| | | | | | | | | | | | | |
| | | | | | | | | | | | | |
| | | | | | | | | | | | | |
| | | | | | | | | | | | | |
| | | | | | | 1995 | | | | | | |
| | | | | | | | | | | | | |
| | | | | | | 山田岛地 | | | | | | |
| | | | | | | No. of the last of | | | 제 2025 - 0655호 | | | |
| | | | | | | | | | 위의 사실을 증명합니 2025-08-26 | 即回割 | | |
| | | | | | | | | | 반도체설계교육센터 | | | |

page 2/2

본 증명서는 http://cert.idec.or.kr 에 접속하여 증명서 상단의 원본확인번호를 입력하면 증명서 원보 대조 및 유효성을 검증할 수 있습니다.(발급일로부터 90일 이내)

https://www.idec.or.kr/edu/cert/print/