

[제 2023-948 호]

수료증

성명 : 정종필

소속/직급 : 동아대학교

교육 과정 : Verilog을 이용한 Digital System 설계

교육 기간 : 2023년 07월 18일 ~ 2023년 07월 20일 (18시간)

위의 교육과정을 수료하였으므로
이 증서를 수여합니다.

2023년 07월 20일

부산대 IDEC 캠퍼스
센터장 남 일 구

