

Datenverarbeitung und Visualisierung von Umrichter- Testbench-Daten

Jon Feddersen

22122017

Bachelorarbeit im Studiengang Elektrotechnik und Inforationstechnik

bei

Prof. Dr. rer. nat. Kristina Schädler

Semesteranschrift
Ochsendrift 31
25853 Drelsdorf

Studienfach
Elektrotechnik und
Inforationstechnik

Abgabetermin: 01.10.2025

Fachsemesterzahl: 9

Sperrvermerk

Diese Arbeit enthält vertrauliche Daten und Informationen des Unternehmens, in dem die Bachelor-/Masterarbeit angefertigt wurde. Sie darf Dritten deshalb nicht zugänglich gemacht werden. Die für die Prüfung notwendigen Exemplare verbleiben beim Prüfungsamt und beim betreuenden Hochschullehrer.

Inhaltsverzeichnis

Abbildungsverzeichnis	IV
Tabellenverzeichnis	V
1 Einleitung	1
2 Grundlagen	2
2.1 Überblick über den Umrichter-Prüfstand	2
2.2 Verarbeitung von XML-Daten	4
2.3 Datenbankentwurf und Normalisierung	4
2.4 Grundlagen der Datenvisualisierung	4
2.5 Anforderungen an modulare Softwareentwicklung	4
3 Analyse und Konzeption	5
3.1 Definition der Anforderungen	5
3.2 Analyse der bestehenden Strukturen und Prozesse	5
3.3 Datenbankdesign und Strukturkonzeption	5
3.4 Grundkonzept des Benutzeroberflächen-Design	5
3.5 Entwurf der Applikationsarchitektu	5
4 Implementierung	6
4.1 Einlesen und Verarbeiten von XML-Daten	6
4.2 Implementierung der Datenbank	6
4.3 Entwicklung der Benutzeroberfläche	6
4.4 Technische Details zur Visualisierung	6
5 Integration und Test	7
5.1 Einbindung in die bestehende Systemlandschaft	7
5.2 Testmethoden und Durchführung	7
5.3 Ergebnisse der Testmethoden	7
6 Fazit und Ausblick	8
6.1 Zusammenfassung der Ergebnisse	8
6.2 Kritische Bewertung	8
6.3 Möglichkeiten für zukünftige Erweiterungen	8
Literaturverzeichnis	i
Anhangsverzeichnis	i
Erklärung	ii

Abbildungsverzeichnis

1	Aufbau des Teststandes- kopiert aus KkKKK	3
---	---	---

Tabellenverzeichnis

1 Einleitung

Das Aufbereiten von Daten, sowohl in Bezug auf die Struktur, in der die Datensätze gespeichert werden, als auch in der visuellen Darstellung einzelner Datenreihen, ist für das Verstehen der dahinterliegenden Prozesse und der effizienten Arbeit mit ihnen unerlässlich. Das Erfassen von Messdaten und ihre Aufbereitung, so wie ihre Interpretation sind aus der modernen Welt nicht mehr wegzudenken. In allen Bereichen der Wissenschaft werden Messdaten erhoben, egal ob bei medizinischen Studien, Wetterdaten oder in der Industrie erhobenen Testdaten, sie müssen alle verständlich aufbereitet werden.

Die Speicherung, Aufbereitung und Visualisierung von größeren Datenmengen wird heutzutage meistens mit Softwaretools. Aus diesem Grund gibt es eine Vielzahl von Anbietern die Lizenzen für solchen Softwaretools vertreiben. Diese Tools sind oft aber allgemein gehalten und bieten daher für fachspezifische Bereiche nicht den passenden Aufbau und Funktionen, welches sich Effizienz, Umgänglichkeit und vor allem in der Genauigkeit widerspiegelt.

Das Ziel dieser Arbeit ist es, eine Web-Applikation zu entwickeln, die als solch ein Softwaretool fungieren soll, welches spezifisch für einen Anwendungsbereich zugeschnitten ist. Die Applikation soll XML-Datensätze, die aus einem Umrichter-Teststand stammen strukturiert speichern und visuell darstellen können. Diese visuellen Daten sollen sowohl firmenintern zur Analyse als auch als in einem Kundenbericht nach außen weitergegeben werden, daher soll die Visualisierung sowohl einfach verständlich also auch professionell gehalten sein, hierbei soll möglichst auf eine intuitive und simple Nutzeroberfläche geachtet werden. Weiterhin soll die Applikation gut erweiterbar sein, um zukünftige Funktionen unkompliziert in die Software einzubetten. Zudem soll eine möglichst einfache Implementierung in die bestehende Softwareumgebung der Firma in dessen Rahmen diese Arbeit durchgeführt wird gewährleistet sein.

Um das gesetzte Ziel und die Anforderungen im Zeitrahmen dieser Arbeit bestmöglich zu erfüllen, wird nach dem Erlangen und Ausformulieren der theoretischen Grundlagen der Erstellung für den eigentlichen Entwicklungsprozess der Web-Applikation eine inkrementelle und iterative Vorgehensweise vorgesehen. Diese soll für Flexibilität und gutes Risikomanagement in Bezug auf die Abgabe sorgen, da selbst bei Komplikation eine funktionelle Version zur Abgabe bereitsteht.

Dieser Ansatz zur Entwicklung der Software wird sich nur geringfügig auf den Aufbau der wissenschaftlichen Arbeit auswirken, sie wird nur in den theoretischen Grundlagen und im Fazit behandelt werden. Der allgemeine Aufbau des Hauptteils der Arbeit beginnt mit den theoretischen Hintergründen zur Strukturierung der Entwicklung der Applikation, sowie die einzelnen zu implementierenden Funktionen. Gefolgt von einer detaillierten Darstellung der verwendeten Methoden im zweiten Kapitel. Das dritte Kapitel beschreibt die Entwicklung der Web-Applikation und das vierte Kapitel analysiert die Ergebnisse und diskutiert die Implementierung. Abschließend werden die wichtigsten Ergebnisse zusammengefasst und ein Ausblick auf mögliche Erweiterungen gegeben.

2 Grundlagen

2.1 Überblick über den Umrichter-Prüfstand

In diesem Unterkapitel wird der Umrichter-Teststand, von dem die zu verarbeitenden Datensätze stammen beschrieben, da dies für das generelle Verständnis der einzulernenden Datensatzstruktur unerlässlich ist. Die genaue Bezeichnung des Teststandes „USTB DWT Test Bench (XCT0006-1)“ im weiteren als Test-Bench oder Teststand benannt. Diese Art Teststand wird im allgemein für die End-of-Line Prüfung von unterschiedlichen Umrichtern nach ihrer Herstellung genutzt, um die Produktqualität und -funktionalität sicherzustellen.

In dem hier vorliegenden Fall wird der Teststand verwendet, um die aus dem Feld kommenden Umrichter auf ihre weiter Nutzungstauglichkeit zu testen. Die weiter Nutzungstauglichkeit wird ermittelt, indem die Messwerte mit Mittelwerten, die von mehreren fabrikneuen Umrichtern stammenden verglichen werden. Diese Messwerte müssen sich in einen vorher definierten Toleranzbereich befinden um weiter verwenden zu werden.

Die Test-Bench besteht aus mehreren Hauptkomponenten:

- Das Netzteil, welches mit einer 400V Netzspannung versorgt wird, wandelt diese in eine Gleichspannung. Das Netzteil liefert maximal 8kW mit 1200VDC oder 800VDC, welche Werte verwendet werden kann vor Teststart bestimmt werden. In Abbildung 11 mit PSU bezeichnet, für „Power Supply Unit“.
- Das Elektronik-Rack, auf dem Mess- und Control-Komponenten befestigt sind. Hier befinden sich auch der (XCS2100) System-Controller der das ganze System mit dem PC, auf dem die Test-Bench Software läuft, via Ethernet verbindet. In Abbildung 1 mit ER bezeichnet, für „Electronic Rack“.
- Der Testmatrix-Schrank, in dem die Sammelschienen für den Stromanschluss und den Schützen sitzen. In Abbildung 1 mit TM bezeichnet, für „Test Matrix cabine“.
- Der Schrank mit dem Kühlungssystem, da die Umrichter während des Betriebes Wassergekühlt werden müssen. In Abbildung 1 mit „Cool1“ bezeichnet.
- Dem Carrier, auf dem Umrichter befestigt werden. Dieser wird speziell für bestimmte Umrichter konstruiert. In Abbildung 1 mit Carrier1 bezeichnet.

Neben dem Hauptkomponenten befinden sich außerhalb des Sicherheitsbereiches, der während des Betriebes nicht betreten werden darf, ein PC mit einer Software zum Steuern der Testeinrichtung, sowie eine Betriebsanzeige und ein Notaus.

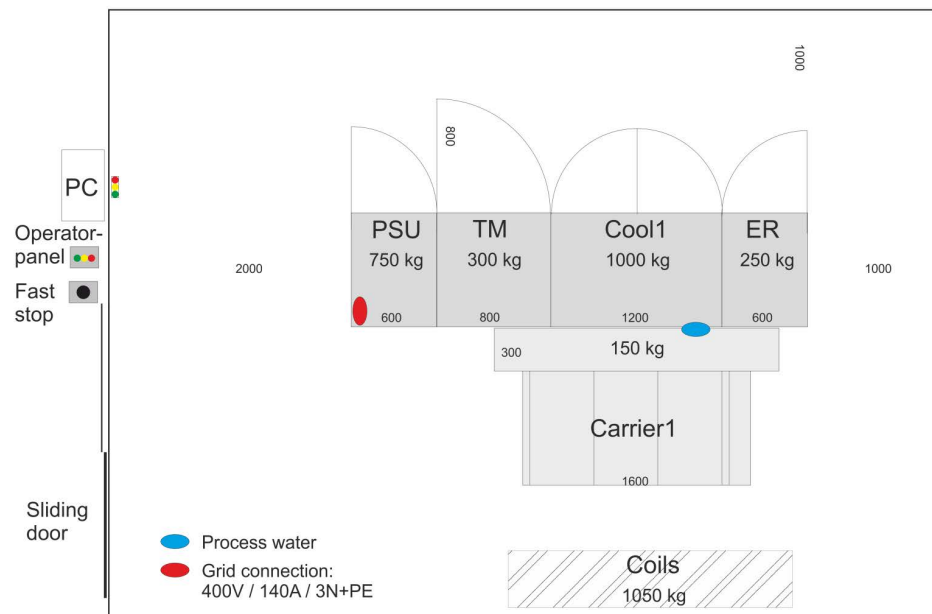


Abbildung 1: Aufbau des Teststandes- kopiert aus KkKKK

Ein Test läuft wie folgt ab:

1. Die Umrichter werden auf dem Carrier befestigt, es werden meist 3 Umrichter gleichzeitig getestet, Abweichungen je nach Bauform der Umrichter. Ab diesem Zeitpunkt werden die Umrichter in der gegebenen Fachliteratur als DUTs „Devices-Under-Test“ bezeichnet, dies kommt auch in den Testberichten vor, daher hat der Autor diesen Begriff einzuführen und fortan zu übernehmen.
2. Durchführung des Driver Consumption Testes.
3. Durchführung des Pulse Testes.
4. Durchführung des Driver Power Testes.
5. Nach dem Durchlaufen eines Tests wird automatisch ein XML-Datenfile mit den erhobenen Messdaten generiert, die enthält die Messwerte und alle vorher bestimmten Einstellungen.

Es gibt verschiedene Testmodule, die auf dem Teststand laufen. Einige der verschiedenen Funktionen eines DUT können mit dem gleichen Modus eines Testmoduls überprüft werden, indem die entsprechenden Parametersätze ausgewählt werden. Jeder Test ist autonom und kann mehrmals ausgeführt werden, auch mit unterschiedlichen Parametersätzen. Im Folgenden wird eine kurze Beschreibung der Funktionen der für diese Arbeit relevanten Testmoduls gegeben.

DRIVER CONSUMPTION TEST

The driver current consumption test verifies the driver's current consumption in idle state and during PWM-Switching.

PULSE TEST

The pulse test has three function modes:

- In mode Functional-Switching (FSW) it can be checked, if the semiconductors are switching in general.
- In mode Over-Current-Protection (OCP) the over-current monitoring ("soft short circuit") can be checked.
- In mode Dynamic-Short-Circuit-Protection (DSCP) the correct behavior of the driver stage is checked in respect of a hard short circuit.

POWER TEST

With this test, two different features can be tested:

- On the one hand the Burn-In-Test (BIT) is suited for operating the DUTs in a cyclic manner and hence simulating real operational states. On the other hand by checking the cooling temperature at the end of test the correct heat transfer of the semiconductors can be verified.

During Over-Temperature-Protection test (OTP) a DUT is run on reduced cooling until the maximum permissible heat sink temperature is reached and the temperature protection circuit trips.

2.2 Verarbeitung von XML-Daten

2.3 Datenbankentwurf und Normalisierung

2.4 Grundlagen der Datenvisualisierung

2.5 Anforderungen an modulare Softwareentwicklung

3 Analyse und Konzeption

3.1 Defintion der Anforderungen

3.2 Analyse der bestehenden Strukturen und Prozesse

3.3 Datenbankdesign und Strukturkonzeption

3.4 Grundkonzept des Benutzeroberflächen-Design

3.5 Entwurf der Applikationsarchitektu

4 Implementierung

4.1 Einlesen und Verarbeiten von XML-Daten

4.2 Implementierung der Datenbank

4.3 Entwicklung der Benutzeroberfläche

4.4 Technische Details zur Visualisierung

5 Integration und Test

5.1 Einbindung in die bestehende Systemlandschaft

5.2 Testmethoden und Durchführung

5.3 Ergebnisse der Testmethoden

6 Fazit und Ausblick

6.1 Zusammenfassung der Ergebnisse

6.2 Kritische Bewertung

6.3 Möglichkeiten für zukünftige Erweiterungen

Anhangsverzeichnis

A1. Datenblatt des Bauteils XYZ	I
A2. Technische Zeichnung der Anlage	II
A3. Programmcode der Steuerung	III

Erklärung

Hiermit erkläre ich, dass ich die von mir eingereichte Bachelor- / Masterarbeit ".....(Titel der Arbeit).....Belbständig und nur unter Verwendung der angegebenen Quellen und Hilfsmittel angefertigt habe.

Ort und Datum

persönliche Unterschrift

(Name des Verfassers)