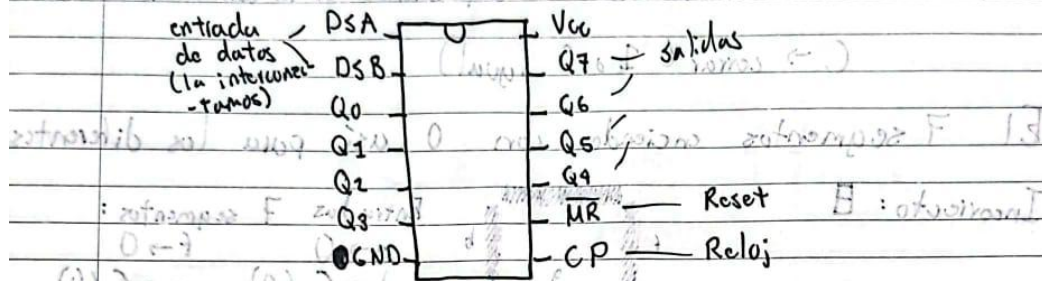
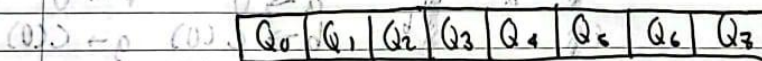


## Registro Serializador

Para la entrada de los bits, que entran en serie, ocupábamos que salieran en paralelo para las 8 'partes' de la contraseña así que usamos el registro 74 HC 164 el cual es el siguiente



Las Q son las salidas de los bits, pero ocupábamos que fueran en orden de las contraseñas, y como el primer dato se va corriendo hasta el final (cuando la contraseña está completa) ese Q final sería el primer bit



Entrada y desplazamiento de los bits

Así como la contraseña entra primero A, luego B y así, nos queda la siguiente relación para hacer la conexión final

- (1.) A → Q7
- (2.) B → Q6
- (3.) C → Q5
- D → Q4
- E → Q3
- F → Q2
- G → Q1
- H → Q0



¡Marca un norte en tu camino!