

# Rapport de stage

## Développement d'un noyau de programmation synchrone

Jordan Ischard  
3ème année de licence Informatique  
Université d'Orléans

25 Mars 2019

# Table des matières

<b>1</b>	<b>Introduction</b>	<b>3</b>
<b>2</b>	<b>Programmation réactive</b>	<b>4</b>
2.1	Recherches préliminaires . . . . .	4
2.1.1	Comment créer un langage de programmation ? . . . . .	4
2.1.2	Les $\lambda$ -calculs . . . . .	4
2.1.3	ISWIM . . . . .	5
2.1.4	CC Machine . . . . .	6
2.1.5	SCC Machine . . . . .	6
2.1.6	CK Machine . . . . .	7
2.1.7	CEK Machine . . . . .	7
2.1.8	SECD Machine . . . . .	8
2.2	Le cas du Réactive ML . . . . .	8
<b>3</b>	<b>Langage fonctionnel réactif</b>	<b>10</b>
3.1	Les bases de la réactivité de la machine . . . . .	10
3.1.1	Un Thread . . . . .	10
3.1.2	Un Signal . . . . .	10
3.1.3	Le Spawn . . . . .	11
3.1.4	L'initialisation d'un signal . . . . .	11
3.1.5	La présence d'un signal . . . . .	12
3.1.6	Émettre un signal . . . . .	13
3.1.7	Les règles de notre machine . . . . .	13
3.2	Le partage des valeurs dans la machine . . . . .	16
3.2.1	Les valeurs partagées . . . . .	16
3.2.2	Accéder à une valeur . . . . .	16
3.2.3	Insérer une valeur . . . . .	17
3.2.4	Les règles de notre machine . . . . .	17
3.3	La gestion des erreurs . . . . .	21
<b>4</b>	<b>Conclusion</b>	<b>21</b>
<b>5</b>	<b>Annexes</b>	<b>22</b>
5.1	Les Exemples des machines étudiées . . . . .	22
5.1.1	Exemple de fonctionnement de la machine CC . . . . .	22
5.1.2	Exemple de fonctionnement de la machine SCC . . . . .	22
5.1.3	Exemple de fonctionnement de la machine CK . . . . .	23
5.1.4	Exemple de fonctionnement de la machine CEK . . . . .	24
5.1.5	Exemple de fonctionnement de la machine SECD . . . . .	25
5.2	Les différentes versions faite pour rendre la machine SECD concurrente . . . . .	26
5.2.1	1ère-2ème version des règles de la machine SECD Concurrente . . . . .	26
5.2.2	3ème version des règles de la machine SECD Concurrente . . . . .	28
5.2.3	4ème version des règles de la machine SECD Concurrente . . . . .	31
<b>6</b>	<b>Bibliographie</b>	<b>36</b>

# 1 Introduction

**Remerciement** Avant tout développement sur mon sujet de stage, j'aimerais remercier mes 2 professeurs qui m'ont encadrés pour m'avoir permis de faire ce stage de recherche et de m'avoir aidé tout le long de celui-ci. J'ai beaucoup appris grâce à eux. Je remercie donc Madame Bousdira et Monsieur Dabrowski pour tout.

Le Laboratoire d'Informatique Fondamentale d'Orléans (LIFO) est un laboratoire de l'Université d'Orléans et de l'INSA Centre-Val de Loire.

Les recherches menées au LIFO concernent la science informatique et les STIC. Elles vont de l'algorithmique au traitement des langues naturelles, de l'apprentissage au parallélisme massif, de la vérification et la certification à la sécurité des systèmes, du Big Data aux systèmes embarqués. Le laboratoire est structuré en cinq équipes :

- Contraintes et Apprentissage (CA)
- Graphes, Algorithmes et Modèles de Calcul (GAMoC)
- Langages, Modèles et Vérification (LMV)
- PaMDA
- Sécurité des Données et des Systèmes (SDS)

Afin d'offrir une autre approche du laboratoire et de promouvoir la coopération entre équipes, les thématiques transversales suivantes ont été définies :

- Masse de données et calcul haute performance
- Modélisation et algorithmique
- Sécurité et sûreté

J'ai eu l'occasion de travailler une partie de l'équipe LMV, dans l'optique d'un stage rémunéré de 3 mois ; voici une la description de l'équipe LMV.

L'objectif de l'équipe LMV est de contribuer à l'amélioration de la compréhension des problèmes de sûreté et de sécurité des systèmes informatiques. Des logiques «ordres partiels» aux langages de programmation usuels, les membres de l'équipes travaillent sur ces questions à différents niveaux d'abstraction et selon différents points de vue tout en cherchant à comprendre les relations fondamentales entre ces différentes approches. L'équipe est structurée autour de deux axes : la correction de programmes et la vérification de systèmes.

- Le premier axe s'intéresse au développement de techniques liées aussi bien à la vérification de propriétés spécifiques qu'à la satisfaction de propriété fonctionnelle quelconques. Dans les deux cas les propriétés peuvent être assurées par construction ou a posteriori (vérification déductive).
- Le second axe repose d'une part sur l'étude de techniques à base de systèmes de réécriture comme par exemple les problèmes d'accessibilités dans les systèmes de réécriture et d'autre part sur l'étude des logiques dites «ordres partiels» et leur utilisation dans le cadre du développement d'outils de vérification efficaces.

Le stage a pour intitulé *Programmation réactive synchrone, implantation d'une machine virtuelle*. Il se place dans la thématique *Sémantique des systèmes concurrents*. L'objectif de ce stage est de réaliser l'implantation d'une machine virtuelle (type JVM) destinée à exécuter un langage réactif synchrone purement fonctionnel encadré par deux maîtres de conférence : Mme Bousdira et Mr Dabrowski.

Pour cela une recherche préliminaire sur des machines existantes sera faite en premier lieu pour ce mettre à niveau. Ensuite une recherche sur la programmation réactive servira à comprendre les enjeux du sujet et à cerner les différentes contraintes que la réactivité apporte. Les recherches étant faite on pourra s'atteler à la création de notre propre machine concurrente. Pour finir, on pourra conclure par un résumé le travail abattu, des choix qui pourrait être améliorés, des voies qui n'ont pas été choisie et de ce qu'il reste à faire.

## 2 Programmation réactive

Ayant un niveau de 3ème année de licence informatique, beaucoup de lacune par rapport au travail demandé, il m'a fallu me mettre à niveau. Pour cela, trois articles ont été étudié :

- [1] expliquant le fonctionnement du ReactiveML un langage de programmation réactif
- [2] développant toute la réflexion que l'on doit avoir pour créer un langage de programmation
- [3] expliquant le fonctionnement des machines avec les  $\lambda$ -calculs

Pour mieux structurer ma démarche, je vais diviser mes recherches en deux sous parties. La première sera liée à mes recherches "préliminaires" qui ne sont pas liées directement à la programmation réactive. Elle regroupera l'article [2] et [3]. La seconde sera dédiée à l'article [1] qui est lui complètement axé sur la programmation réactive.

### 2.1 Recherches préliminaires

#### 2.1.1 Comment créer un langage de programmation ?

#### 2.1.2 Les $\lambda$ -calculs

**Les bases :** Le  $\lambda$ -calcul est un système formel inventé par Alonzo Church dans les années 1930, qui fonde les concepts de fonction et d'application. On y manipule des expressions appelées  $\lambda$ -expressions, où la lettre grecque  $\lambda$  est utilisée pour lier une variable. Il y a trois termes qui composent les  $\lambda$ -expressions :

1. les variables :  $x, y, \dots$  sont des  $\lambda$ -termes
2. les applications :  $u v$  est un  $\lambda$ -terme si  $u$  et  $v$  sont des  $\lambda$ -termes, on peut voir l'application comme ceci : si  $u$  est une fonction et  $v$  un argument, alors  $u v$  est le résultat de l'application à  $v$  de la fonction  $u$  ;
3. les abstractions :  $\lambda x.v$  est un  $\lambda$ -terme si  $x$  est une variable et  $v$  un  $\lambda$ -terme, on peut voir l'abstraction comme ceci :  $\lambda x.v$  peut être interprétée comme la fonction qui, à  $x$ , associe  $v$ , où  $v$  contient en général des occurrences de  $x$ .

**La réduction :** Maintenant que nous connaissons les termes qui composent les  $\lambda$ -expressions, il faut savoir comment les faire interagir entre eux. Les  $\lambda$ -calculs fonctionnent par réductions des termes grâce à l'application. Il existe trois règles de **réduction générale** :

- $(\lambda X_1.M) \alpha (\lambda X_1.M[X_1 \leftarrow X_2])$  où  $X_2 \notin FV(M)$  : elle sert à renommer les variables
- $((\lambda X_1.M_1) M_2) \beta M_1[X \leftarrow M_2]$  : elle substitue une variable par un  $\lambda$ -terme
- $(\lambda X.(M X)) \eta M$  où  $X \notin FV(M)$  : elle représente le cas si on a  $g$  une fonction qui à  $x$  associe  $f(x)$  avec  $f$  une fonction alors autant utiliser directement la fonction  $f$ .

La réduction générale  $\mathbf{n} = \alpha \cup \beta \cup \eta$ .

La  $\beta$ -réduction est plus complexe et à lui-même ses propres règles :

- $X_1[X_1 \leftarrow M] = M$
- $X_2[X_1 \leftarrow M] = X_2$  où  $X_1 \neq X_2$
- $(\lambda X_1.M_1)[X_1 \leftarrow M_2] = (\lambda X_1.M_1)$
- $(\lambda X_1.M_1)[X_2 \leftarrow M_2] = (\lambda X_3.M_1[X_1 \leftarrow X_3][X_2 \leftarrow M_2])$   
où  $X_1 \neq X_2, X_3 \notin FV(M_2)$  et  $X_3 \notin FV(M_1) \setminus X_1$
- $(M_1 M_2)[X \leftarrow M_3] = (M_1[X \leftarrow M_3] M_2[X \leftarrow M_3])$

**Simplification :** Afin d'alléger l'écriture en enlèvement des parenthèses, il y a des règles de priorités qui sont les suivantes :

- Application associative à gauche :  $M_1 M_2 M_3 = ((M_1 M_2) M_3)$
- Application prioritaire par rapport à l'abstraction :  $\lambda X.M_1 M_2 = \lambda X.(M_1 M_2)$
- Les abstractions consécutives peuvent être regroupées :  $\lambda XYZ.M = (\lambda X.(\lambda Y.(\lambda Z.M)))$

Version écriture lourde

$$\begin{aligned} & ((\lambda x.((\lambda z.z) x)) (\lambda x.x)) \\ \rightarrow_n^\alpha & ((\lambda x.((\lambda z.z) x)) (\lambda y.y)) \\ \rightarrow_n^\eta & ((\lambda z.z) (\lambda y.y)) \\ \rightarrow_n^\beta & (\lambda y.y) \end{aligned}$$

Version écriture légère

$$\begin{aligned} & \lambda x.(\lambda z.z) x \ \lambda x.x \\ \rightarrow_n^\alpha & \lambda x.(\lambda z.z) x \ \lambda y.y \\ \rightarrow_n^\eta & (\lambda z.z) \ \lambda y.y \\ \rightarrow_n^\beta & \lambda y.y \end{aligned}$$

**Forme normale** Une expression est une forme normale si on ne peut pas réduire l'expression via une  $\beta$  ou  $\eta$  réduction.

**Théorème de la forme normale** : Si on peut réduire  $L$  tels que  $L =_n M$  et  $L =_n N$  et que  $N$  et  $M$  sont en forme normale alors  $M = N$  à n renommage près.

**Théorème de Church-Rosser ( pour  $=_n$  )** : Si on a  $M =_n N$ , alors il existe un  $L'$  tels que  $M \rightarrow_{n_n} L'$  et  $N \rightarrow_{n_n} L'$ .

Certaines lambda calcul expression n'a pas de forme normal comme :  $((\lambda x.xx)(\lambda x.xx))$ . D'autres en ont une mais on peut rentrer dans une boucle infini de réduction si on choisi la mauvaise réduction.

Le problème est quand on évalue un argument de la fonction qui n'est jamais utilisé. Pour palier à ça, on utilise la stratégie d'appliquer toujours les  $\beta$  et  $\eta$  réductions le plus à gauche. Ces règles sont les suivantes :

- $M \rightarrow_{\bar{n}} N$  si  $M \beta N$
- $M \rightarrow_{\bar{n}} N$  si  $M \eta N$
- $(\lambda X.M) \rightarrow_{\bar{n}} (\lambda X.N)$
- $(M N) \rightarrow_{\bar{n}} (M' N)$  si  $M \rightarrow_{\bar{n}} M'$   
et  $\forall L, (M N) \beta L$  impossible et  $(M N) \eta L$  impossible
- $(M N) \rightarrow_{\bar{n}} (M N')$  si  $N \rightarrow_{\bar{n}} N'$   
et  $M$  est une forme normale  
et  $\forall L, (M N) \beta L$  impossible et  $(M N) \eta L$  impossible

Cette solution est sûr mais reste peut utilisé car elle est assez lente.

La preuve de la compréhension des  $\lambda$ -calculs a été faite à travers de l'implantation de celle-ci en OCaml. Cependant cette implantation reste simplifiée et une version plus complète sera présenté après.

### 2.1.3 ISWIM

ISWIM est un langage impératif à noyau fonctionnel; en fait c'est une syntaxe lisible du  $\lambda$ -calcul à laquelle sont ajoutés des variables mutables et des définitions. Grâce au  $\lambda$ -calcul, ISWIM comporte des fonctions d'ordre supérieur et une portée lexicale des variables. Le but est de décrire des concepts en fonction d'autres concepts. Ce langage à fortement influencé les autres langages qui l'ont suivi, principalement dans la programmation fonctionnelle.

ISWIM à une grammaire étendue de la grammaire des  $\lambda$ -calcul.

$M, N, L, K =$

les termes des  $\lambda$ -calculs :

- |  $X$
- |  $(\lambda X.M)$
- |  $(M N)$

les nouveaux termes :

- |  $b$  : une constante
- |  $(o^n M \dots N)$  avec  $o^n$  les fonctions primitives

On definit une valeur tels que :

$V, U, W =$

- |  $b$
- |  $X$
- |  $(\lambda X.M)$

Les règles de  $\beta$ -réductions sont les mêmes que celle pour les  $\lambda$ -calcul avec 2 ajouts qui sont les suivants :

- $b[X \leftarrow M] = b$
- $(o^n M_1 \dots M_n)[X \leftarrow M] = (o^n M_1[X \leftarrow M] \dots M_n[X \leftarrow M])$

La  $\beta$ -réduction est la même quand  $\lambda$ -calcul mais à la condition que la réduction soit faite avec une valeur  $V$ .

- $((\lambda X.M) V) \beta_v M[X \leftarrow V]$

Cette restriction permet une sorte d'ordre dans les calculs.

Cependant l' $\eta$  et l' $\alpha$  réduction ne sont plus vue comme tel. En effet l' $\eta$ -réduction n'est pas utilisé car plus très utile et contraignante à programmer. L' $\alpha$ -réduction sera utilisé pour rechercher une équivalence entre deux termes, on le renommera d'ailleurs l'équivalence en  $\alpha$ -équivalence.

Une réduction a été rajouté pour gérer les opérateurs : c'est la  $\delta$ -réduction. Ce qui nous donne une nouvelle **n**-réduction tels que **n**-réduction =  $\beta_v \cup \delta$

Un exemple d'implantation a été codé en Ocaml.

### 2.1.4 CC Machine

CC vient des termes **Control string** et **Context** qui représentent respectivement :

- la partie du  $\lambda$ -calcul que l'on traite
- la partie du  $\lambda$ -calcul que l'on met en attente

Elle utilise le langage ISWIM.

Les règles définies pour cette machine sont les suivantes :

1.  $\langle (M N), E \rangle \mapsto_{cc} \langle M, E[(\square N)] \rangle$  si  $M \notin V$
2.  $\langle (V_1 N), E \rangle \mapsto_{cc} \langle M, E[(V_1 \square)] \rangle$  si  $M \notin V$
3.  $\langle (o^n V_1 \dots V_i M N \dots), E \rangle \mapsto_{cc} \langle M, E[(o^n V_1 \dots V_i \square N \dots)] \rangle$  si  $M \notin V$
4.  $\langle ((\lambda X.M) V), E \rangle \mapsto_{cc} \langle M[X \leftarrow V], E \rangle$
5.  $\langle (o^n b_1 \dots b_n), E \rangle \mapsto_{cc} \langle V, E \rangle$  avec  $V = \delta(o^n, b_1 \dots b_n)$
6.  $\langle V, E[(U \square)] \rangle \mapsto_{cc} \langle (U V), E \rangle$
7.  $\langle V, E[(\square N)] \rangle \mapsto_{cc} \langle (V N), E \rangle$
8.  $\langle V, E[(o^n V_1 \dots V_i \square N \dots)] \rangle \mapsto_{cc} \langle (o^n V_1 \dots V_i V N \dots), E \rangle$

La machine peut s'arrêter dans 3 états différents :

- on a une **constante** tels que  $\langle M, \square \rangle \rightarrow_{cc} \langle b, \square \rangle$  ;
- on a une **fonction** tels que  $\langle M, \square \rangle \rightarrow_{cc} \langle \lambda X.N, \square \rangle$  ;
- on a un **état inconnu** soit une **erreur**.

Un exemple de fonctionnement de la machine CC est fait dans les Annexes.

### 2.1.5 SCC Machine

Le SCC est une simplification de règle du CC. En effet, le CC exploite uniquement les informations de la chaîne de contrôle (**Control string**). Du coup on combine certaines règles en exploitant les informations du contexte (**Context**).

Les règles qui définissent la machine SCC sont les suivantes :

1.  $\langle (M N), E \rangle \mapsto_{scc} \langle M, E[(\square N)] \rangle$
2.  $\langle (o^n M N \dots), E \rangle \mapsto_{scc} \langle M, E[(o^n \square N \dots)] \rangle$
3.  $\langle V, E[(\lambda X.M) \square] \rangle \mapsto_{scc} \langle M[X \leftarrow V], E \rangle$
4.  $\langle V, E[(\square N)] \rangle \mapsto_{scc} \langle N, E[(V \square)] \rangle$
5.  $\langle b, E[(o^n, b_1, \dots, b_i, \square)] \rangle \mapsto_{scc} \langle V, E \rangle$  avec  $\delta(o^n, b_1, \dots, b_i, b) = V$
6.  $\langle V, E[(o^n, V_1, \dots, V_i, \square, N L)] \rangle \mapsto_{scc} \langle N, E[(o^n, V_1, \dots, V_i, V, \square, L)] \rangle$

De même que pour la machine CC, la machine SCC peut s'arrêter dans 3 états différents :

- on a une **constante** **b** tels que  $\langle M, \square \rangle \rightarrow_{scc} \langle b, \square \rangle$  ;
- on a une **abstraction fonction** tels que  $\langle M, \square \rangle \rightarrow_{scc} \langle \lambda X.N, \square \rangle$  ;
- on a un **état inconnu** soit une **erreur**.

Un exemple de la machine SCC est fait dans les Annexes.

### 2.1.6 CK Machine

Les machines CC et SCC fonctionnent en allant chercher le plus à l'intérieur, c'est-à-dire que si l'on a une application on va en créer une intermédiaire dans le contexte avec un trou et traité la partie gauche de cette application etc jusqu'à arriver à un état traitable pour pouvoir "reconstruire", en reprenant l'application intermédiaire. C'est le style **LIFO (Last In, First Out)**. Ce qui fait que les étapes de transition dépendent directement de la forme du 1ère élément et non de la structure générale.

Pour palier à ce problème, la machine CK ajoute un nouvelle élément le **registre de contexte d'évaluation**, nommé  $\kappa$ , qui garde la partie "le plus à l'intérieur" accessible facilement.

$\kappa = \text{mt}$   
 $| \langle \text{fun}, V, \kappa \rangle$   
 $| \langle \text{arg}, N, \kappa \rangle$   
 $| \langle \text{opd}, \langle V, \dots, V, o^n \rangle, \langle N, \dots \rangle, \kappa \rangle$

Cette structure est nommé **la continuation**.

Les règles qui définisse la machine CK sont les suivantes :

1.  $\langle (M \ N), \kappa \rangle \mapsto_{ck} \langle M, \langle \text{arg}, N, \kappa \rangle \rangle$
2.  $\langle (o^n \ M \ N \dots), \kappa \rangle \mapsto_{ck} \langle M, \langle \text{opd}, \langle o^n \rangle, \langle N, \dots \rangle, \kappa \rangle \rangle$
3.  $\langle V, \langle \text{fun}, (\lambda X.M), \kappa \rangle \rangle \mapsto_{ck} \langle M[X \leftarrow V], \kappa \rangle$
4.  $\langle V, \langle \text{arg}, N, \kappa \rangle \rangle \mapsto_{ck} \langle N, \langle \text{fun}, V, \kappa \rangle \rangle$
5.  $\langle b, \langle \text{opd}, \langle b_i, \dots, b_1, o^n \rangle, \langle \rangle, \kappa \rangle \rangle \mapsto_{ck} \langle V, \kappa \rangle$  avec  $\delta(o^n, b_1, \dots, b_i, b) = V$
6.  $\langle V, \langle \text{opd}, \langle V', \dots, o^n \rangle, \langle N, L, \dots \rangle, \kappa \rangle \rangle \mapsto_{ck} \langle N, \langle \text{opd}, \langle V, V', \dots, o^n \rangle, \langle L, \dots \rangle, \kappa \rangle \rangle$

la machine CK peut s'arrêter dans 3 états différents :

- on a une **constante b** tels que  $\langle M, \text{mt} \rangle \mapsto_{ck} \langle b, \text{mt} \rangle$  ;
- on a une **abstraction function** tels que  $\langle M, \text{mt} \rangle \mapsto_{ck} \langle \lambda X.N, \text{mt} \rangle$  ;
- on a un **état inconnu** soit une **erreur**.

Un exemple de la machine CK est fait dans les Annexes.

### 2.1.7 CEK Machine

Pour toutes les machines vues pour l'instant la  $\beta$ -réduction était appliquée immédiatement. Cela coûte cher surtout quand l'expression devient grande. De plus, si notre substitution n'est pas une variable elle est traité avant d'être appliqué.

Il est plus intéressant d'appliquer les substitutions quand on en a vraiment la nécessité. Pour cela, la machine CEK ajoute les clauses et un environnement  $\varepsilon$  qui va stocker les substitutions à faire.

On a alors :

$\varepsilon =$  une fonction  $\{\langle X, c \rangle, \dots\}$   $c = \{\langle M, \varepsilon \rangle \mid FV(M) \subset \text{dom}(\varepsilon)\}$   $v = \{\langle V, \varepsilon \rangle \mid \langle V, \varepsilon \rangle \in c\}$   
 $\varepsilon[X \leftarrow c] = \{\langle X, c \rangle\} \cup \{\langle Y, c' \rangle \mid \langle Y, c' \rangle \in \varepsilon \text{ et } Y \neq X\}$

$\kappa$  est renommé  $\bar{\kappa}$  et est définit par :

$\bar{\kappa} = \text{mt}$   
 $| \langle \text{fun}, v, \bar{\kappa} \rangle$   
 $| \langle \text{arg}, c, \bar{\kappa} \rangle$   
 $| \langle \text{opd}, \langle v, \dots, v, o^n \rangle, \langle c, \dots \rangle, \bar{\kappa} \rangle$

Les règles qui définisse la machine CEK sont les suivantes :

1.  $\langle \langle (M \ N), \varepsilon \rangle, \bar{\kappa} \rangle \mapsto_{cek} \langle \langle M, \varepsilon \rangle, \langle \text{arg}, \langle N, \varepsilon \rangle, \bar{\kappa} \rangle \rangle$
2.  $\langle \langle (o^n \ M \ N \dots), \varepsilon \rangle, \bar{\kappa} \rangle \mapsto_{cek} \langle \langle M, \varepsilon \rangle, \langle \text{opd}, \langle o^n \rangle, \langle \langle N, \varepsilon \rangle, \dots \rangle, \bar{\kappa} \rangle \rangle$
3.  $\langle \langle V, \varepsilon \rangle, \langle \text{fun}, \langle (\lambda X1.M), \varepsilon' \rangle, \bar{\kappa} \rangle \rangle \mapsto_{cek} \langle \langle M, \varepsilon'[X1 \leftarrow \langle V, \varepsilon \rangle] \rangle, \bar{\kappa} \rangle$  si  $V \notin X$
4.  $\langle \langle V, \varepsilon \rangle, \langle \text{arg}, \langle N, \varepsilon' \rangle, \bar{\kappa} \rangle \rangle \mapsto_{cek} \langle \langle N, \varepsilon' \rangle, \langle \text{fun}, \langle V, \varepsilon \rangle, \bar{\kappa} \rangle \rangle$  si  $V \notin X$
5.  $\langle \langle b, \varepsilon \rangle, \langle \text{opd}, \langle \langle b_i, \varepsilon_i \rangle, \dots, \langle b_1, \varepsilon_1 \rangle, o^n \rangle, \langle \rangle, \bar{\kappa} \rangle \rangle \mapsto_{cek} \langle \langle V, \emptyset \rangle, \bar{\kappa} \rangle$  avec  $\delta(o^n, b_1, \dots, b_i, b) = V$
6.  $\langle \langle V, \varepsilon \rangle, \langle \text{opd}, \langle v', \dots, o^n \rangle, \langle \langle N, \varepsilon' \rangle, c, \dots \rangle, \bar{\kappa} \rangle \rangle \mapsto_{cek} \langle \langle N, \varepsilon' \rangle, \langle \text{opd}, \langle \langle V, \varepsilon \rangle, v', \dots, o^n \rangle, \langle c, \dots \rangle, \bar{\kappa} \rangle \rangle$  si  $V \notin X$
7.  $\langle \langle X, \varepsilon \rangle, \bar{\kappa} \rangle \mapsto_{cek} \langle c, \bar{\kappa} \rangle$  avec  $\varepsilon(X) = c$

la machine CEK peut s'arrêter dans 3 états différents :

- on a une **constante**  $\mathbf{b}$  tels que  $\langle \langle M, \emptyset \rangle, mt \rangle \rightarrow_{cek} \langle \langle b, \varepsilon \rangle, mt \rangle$  ;
- on a une **abstraction function** tels que  $\langle \langle M, \emptyset \rangle, mt \rangle \rightarrow_{cek} \langle \langle \lambda X.N, \varepsilon \rangle, mt \rangle$  ;
- on a un **état inconnu** soit une **erreur**.

Un exemple de la machine CEK est fait dans les Annexes.

### 2.1.8 SECD Machine

La différence entre la machine CEK et SECD est la façon dont le contexte est sauvegarder pendant que les sous-expressions sont évaluées.

En effet, dans la machine SECD le contexte est créer par un appel de fonction, quand toute est stocké dans  $\hat{D}$  pour laisser un espace de travail. Par contre pour la machine CEK, le contexte est créé quant on évalue une application ou un argument indépendamment de la complexité de celui-ci.

Dans les langages tels que Java, Pascal ou encore C la façon de faire de la machine SECD est plus naturel. Par contre dans les langages  $\lambda$ -calculs, Scheme ou encore ML c'est la façon de faire de la machine CEK qui est la plus naturel.

La machine SECD est composé d'une pile ( $\hat{S}$ ), d'un environnement ( $\hat{\varepsilon}$ ), d'une chaîne de contrôle ( $\hat{C}$ ) et d'un dépôt ( $\hat{D}$ ). Les différentes définitions de ces élément sont les suivantes :

$$\begin{aligned}
\hat{S} &= \epsilon \mid \hat{V} \hat{S} \\
\hat{\varepsilon} &= \text{une fonction } \{\langle X, \hat{V} \rangle, \dots\} \\
\hat{C} &= \epsilon \mid \mathbf{b} \hat{C} \mid \mathbf{X} \hat{C} \mid \text{ap } \hat{C} \mid \text{prim}_{o^n} \hat{C} \mid \langle X, \hat{C} \rangle \hat{C} \\
\hat{D} &= \epsilon \mid \langle \hat{S}, \hat{\varepsilon}, \hat{C}, \hat{D} \rangle \\
\hat{V} &= \mathbf{b} \mid \langle \langle X, \hat{C} \rangle, \hat{\varepsilon} \rangle \\
[b]_{secd} &= \mathbf{b} \\
[X]_{secd} &= \mathbf{X} \\
[(M_1 M_2)]_{secd} &= [M_1]_{secd} [M_2]_{secd} \text{ ap} \\
[(o^n M_1 \dots M_n)]_{secd} &= [M_1]_{secd} \dots [M_n]_{secd} \text{ prim}_{o^n} \\
[(\lambda X.M)]_{secd} &= \langle X, [M]_{secd} \rangle
\end{aligned}$$

Les règles qui définisse la machine SECD sont les suivantes :

1.  $\langle \hat{S}, \hat{\varepsilon}, \mathbf{b} \hat{C}, \hat{D} \rangle \mapsto_{secd} \langle \mathbf{b} \hat{S}, \hat{\varepsilon}, \hat{C}, \hat{D} \rangle$
2.  $\langle \hat{S}, \hat{\varepsilon}, \mathbf{X} \hat{C}, \hat{D} \rangle \mapsto_{secd} \langle \hat{V} \hat{S}, \hat{\varepsilon}, \hat{C}, \hat{D} \rangle$  où  $\hat{V} = \varepsilon(\mathbf{X})$
3.  $\langle b_1 \dots b_n \hat{S}, \hat{\varepsilon}, \text{prim}_{o^n} \hat{C}, \hat{D} \rangle \mapsto_{secd} \langle \hat{V} \hat{S}, \hat{\varepsilon}, \hat{C}, \hat{D} \rangle$  où  $\hat{V} = \delta(o^n, b_1, \dots, b_n)$
4.  $\langle \hat{S}, \hat{\varepsilon}, \langle X, C' \rangle \hat{C}, \hat{D} \rangle \mapsto_{secd} \langle \langle \langle X, C' \rangle, \varepsilon \rangle \hat{S}, \hat{\varepsilon}, \hat{C}, \hat{D} \rangle$
5.  $\langle \hat{V} \langle \langle X, C' \rangle, \varepsilon' \rangle \hat{S}, \hat{\varepsilon}, \text{ap } \hat{C}, \hat{D} \rangle \mapsto_{secd} \langle \epsilon, \varepsilon' [X \leftarrow \hat{V}], C', \langle \hat{S}, \hat{\varepsilon}, \hat{C}, \hat{D} \rangle \rangle$
6.  $\langle \hat{V} \hat{S}, \hat{\varepsilon}, \emptyset, \langle \hat{S}', \hat{\varepsilon}', \hat{C}', \hat{D} \rangle \rangle \mapsto_{secd} \langle \hat{V} \hat{S}', \hat{\varepsilon}', \hat{C}', \hat{D} \rangle$

la machine SECD peut s'arrêter dans 3 états différents :

- on a une **constante**  $\mathbf{b}$  tels que  $\langle \epsilon, \emptyset, [M]_{secd}, \epsilon \rangle \rightarrow_{secd} \langle \mathbf{b}, \hat{\varepsilon}, \epsilon, \epsilon \rangle$  ;
- on a une **abstraction function** tels que  $\langle \epsilon, \emptyset, [M]_{secd}, \epsilon \rangle \rightarrow_{secd} \langle \langle \langle X, \hat{C} \rangle, \hat{\varepsilon}' \rangle, \hat{\varepsilon}, \epsilon, \epsilon \rangle$  ;
- on a un **état inconnu** soit une **erreur**.

Un exemple de la machine SECD est fait dans les Annexes.

## 2.2 Le cas du Réactive ML

Modèle de programmation → concurrence coopérative

L'analyse est découpé en 2 sous analyse :

- **statique** : système de type et d'effet
- **réactive** : détecter les erreurs de concurrence



Ordonnancement coopératif\*  $\rightarrow$  *chaque processus va régulièrement "laisser la main aux autres"*

Ordonnancement préemptif  $\rightarrow$  *le système va "donner un temps de parole" à chacun*

Points fort :

- *implémentation séquentielle efficace*
- *pas de problème de parallélisme*

Points faible :

- *responsabilité de la réactivité au dev*

Le modèle réactif synchrone définit une notion de temps logique qui est une succession d'instant.

**Un programme est réactif si son exécution fait progresser les instants logiques.**

**Exemple**

1. let process clock timer s =
2.   let time = ref(Unix.gettimeofday()) in
3.   loop
4.     let time' = Unix.gettimeofday() in
5.     if time' -. !time >= timer
6.     then(emit s(); time := time')
7.   end

Le problème ici est que le contenu de la boucle peut s'effectuer instantanément or il faut attendre un instant logique pour. Du coup, on doit ajouter une **pause entre la ligne 6 et 7**.

Une **condition suffisante** pour qu'un **processus récursif soit réactif** est qu'il ait **toujours** au moins **un instant logique entre l'instanciation du processus et l'appel récursif**.

Le reste de l'article rentre beaucoup plus dans les détails avec l'analyse syntaxique qui prends en compte la réactivité du langage.

## 3 Langage fonctionnel réactif

Le but est de réutiliser l'une des machines étudiées et de la rendre réactive. Les premières machines sont trop simples pour être utilisées ce qui nous laisse la machine CEK et la machine SECD. Cependant il nous reste une contrainte qui va réussir à nous départager. En effet, il nous faut une machine qui fait un appel par valeur, c'est-à-dire que les paramètres seront évalués avant la fonction. La machine SECD remplit ce critère donc c'est celle que nous utiliserons comme base.

Mes encadrants m'ont donné des ajouts à faire par petites parties afin de structurer mon avancée. Je vais donc redonner les ajouts pour chaque partie ainsi que l'explication de leurs implantations.

### 3.1 Les bases de la réactivité de la machine

Avant tout développement sur l'implantation il faut pouvoir bien cerner le principe de la réactivité. Le but est de créer un "dialogue" entre plusieurs parties de la machine.

En arrondissant les angles, on peut voir ça comme une discussion. Je m'explique, la discussion c'est notre machine, on a une personne que l'on va nommer Monsieur X qui représente notre programme principale. On peut dire qu'il initie la discussion. Monsieur X va introduire des personnes dans la discussion, ces personnes sont nos parties de programme indépendantes. Monsieur X va commencer à parler puis laissera la parole quand il aura fini de parler ou ne sera pas quoi rétorquer et ainsi de suite. Pendant qu'une personne parle il peut donner une information qui va être utilisée par un autre et donc qui va se remettre dans la discussion. Ces informations seront représentées par des signaux. Quand tout le monde a fini de parler c'est la fin de la discussion ce qui représente la fin de la machine.

Un point qu'il faut bien comprendre c'est que l'absence d'une information (d'un signal) est aussi importante que sa présence. Un exemple bête, si vous demandez à quelqu'un si il dort une réponse donne une information aussi importante qu'une absence de réponse.

Un autre point délicat est la fin d'un instant logique. Pour savoir si on te répond ou pas, tu attends un instant et tu en déduis que l'on ne te répondra pas. Pour la machine c'est pareil. L'instant courant c'est lorsque tout le monde discute, quand plus personne parle c'est la fin de l'instant courant. On passe à l'instant suivant et ceux qui attendaient une information spécifique vont sortir un autre argument et la discussion recommence jusqu'à ce que plus personne n'est d'argument.

Le principe étant expliqué, nous pouvons rentrer dans les détails. L'idée est d'avoir plusieurs machines SECD qui se parlent donc il faut créer une structure plus large qui peut les stocker. On part cependant d'une seule chaîne de contrôle donc il faut pouvoir créer ces "mini-machines". Ces "mini-machines" sont ce que l'on va appeler des **threads**.

#### 3.1.1 Un Thread

**Qu'est-ce qu'un thread** Un thread est l'équivalent d'un processus, il a sa propre pile d'exécution mais peut récupérer des informations sur une mémoire partagée. En simplifiant si on fait un lien avec la machine SECD on peut dire que chaque thread est une machine SECD et toutes ces machines SECD vont communiquer entre-elles.

**Quelle forme doit avoir un thread ?** Un thread est, comme dit plus haut, une machine SECD en soit donc elle va prendre cette forme c'est-à-dire que l'on va avoir  $T = \langle S, E, C, D \rangle$ . Pour l'instant c'est tout ce qui nous est nécessaire dans le thread.

**Comment les stocker ?** C'est bien beau de créer des threads mais il faut pouvoir les stocker. Pour cela, on va se demander si l'on veut un ordre ou pas dans notre stockage. Il faut noter un point important pour faire une machine fonctionnelle il vaut mieux avoir une machine déterministe.

*Machine déterministe* : Une machine est déterministe si pour une entrée donnée on a une seule sortie possible et un unique "chemin" possible dans la machine, c'est-à-dire une unique suite de transitions possibles.

Pour éviter de la rendre non déterministe, on va opter pour une file d'attente  $TL$  tels que  $\forall tl \in TL : tl = T$ .

#### 3.1.2 Un Signal

**Qu'est-ce qu'un signal ?** Un signal est une information que l'on transmet entre chaque thread. Pour les bases tous ce qui va nous intéresser c'est la présence ou l'absence d'un signal. C'est grâce à sa que les threads vont pouvoir agir en conséquence d'un autre.

**Quelle forme doit avoir un thread ?** Dans un premier temps un signal sera seulement deux informations :

1. Est-il initialisé ?
2. Est-il émit ?

La façon de répondre dépend de comment il est initialisé. Cette partie est développée dans la partie **L'initialisation d'un signal**.

**Comment les stocker ?** Comme pour les threads on doit se poser la question sur la structure que l'on veut mais aussi de si l'on veut un ordre ou non. Plusieurs possibilités ont été exploré et sont directement lié, là aussi, à la façon dont on les initialise. Mais dans tout les cas on va devoir créer une liste qui va stocker au moins le fait qu'il est émit, il faudra donc forcément un élément que l'on va nommer *SI* qui sera une liste prévue pour stocker les signaux. La structure est développée dans la partie **L'initialisation d'un signal**.

### 3.1.3 Le Spawn

**Comment créer un thread ?** Pour créer ce que l'on va appeler **des threads** on va devoir prendre dans la chaîne de contrôle une partie de celle-ci. Pour cela on va avoir besoin de la commande *Spawn* qui va nous servir à délimiter la partie à prendre. Deux versions de cette commande existe, la 1ère peut-être retrouvée dans la plupart des versions de la machine et la 2nd a été proposée par un de mes encadrants et est présente dans la dernière version.

1. *bspawn C spawn* : la machine prends *SpawnC* et le convertit en deux délimiteurs qui servent à entourer la partie de la chaîne de contrôle que l'on veut prendre. Le gros défaut de cette version bien qu'utilisable c'est que l'on crée une structure que doit reconnaître la machine alors que la machine SECD elle attend soit des éléments simple soit une commande
2.  $\langle X, C \rangle \text{ spawn}$  : ici la machine convertit le *SpawnC* en une abstraction et une commande *spawn*. L'abstraction permet d'encapsuler la partie de la chaîne de contrôle sans que la machine essaie de l'évaluer. La commande *spawn* est là juste une commande donc plus logique dans le fonctionnement de la machine, permet de comprendre que la fermeture présent dans la pile est ce que l'on veut pour créer notre thread.

### 3.1.4 L'initialisation d'un signal

**Comment créer un signal ?** Pour créer un signal, on va devoir utiliser une commande *Signal sint* avec *s* un signal et *t* une expression. Cette commande a été modifiée dans les dernières versions donc je vais les montrer.

1. *Signal s in t* : l'identifiant du signal est donné et va être initialisé seulement pour l'expression *t*. Cette version est la plus complexe car il faut garder énormément d'information. En effet, il faut que l'on garde le fait que le signal a été initialisé pour ce thread mais aussi pour une partie précise de la chaîne de contrôle. Pour ça deux versions sont possibles :
  - (a) On utilise le principe de la sauvegarde. Simplement expliqué quand la machine SECD applique une valeur sur une abstraction elle fait une sauvegarde d'elle-même pour mettre en pause le travail sur la partie principale et se mettre à travailler sur une partie secondaire. Si on reprends le même principe on peut stocker l'initialisation du signal dans l'environnement après avoir sauvegarder. L'élément *SI* nommé plus haut se donc de la forme  $SI = \{s, \dots\}$  tels que *s* représente un signal émit.

**Exemple :** Si on prends  $\langle s, C' \rangle$  la version convertit de *Signal s in t* on a :

$$\langle S, E, \langle s, C' \rangle C, D, SI \rangle \longrightarrow \langle \emptyset, \emptyset [init \leftarrow s], C', \langle S, E, C, D \rangle, SI \rangle$$

Le problème de cette version c'est qu'il provoque un stockage double des signaux dans deux parties différentes de la machine à cause des commandes à venir.

- (b) On utilise la sauvegarde mais d'une façon différentes. En effet on va faire une sauvegarde comme pour la 1ère version cependant on va pas mettre l'initialisation dans l'environnement mais directement là où l'on voudra stocker plus tard via un booléen. On va créer une variante de la sauvegarde de la machine SECD de la forme  $\langle s, \langle S, E, C, D \rangle \rangle$ . Ce qui va nous permettre de savoir quand est-ce que le signal est initialisé et quand est-ce que l'on doit mettre à faux l'initialisation. La structure *SI* ici prend une autre forme, on a  $SI = \{\langle s, init, emit \rangle\}$  tels que *s* est un signal *init* un booléen représentant l'initialisation et *emit* un booléen représentant l'émission du signal.

**Exemple :** Si on prends  $\langle s, C' \rangle$  la version convertit de *Signal s in t* on a :

$$\langle S, E, \langle s, C' \rangle C, D, SI \rangle \longrightarrow \langle \emptyset, \emptyset, C', \langle s, \langle S, E, C, D \rangle \rangle, SI \langle s, true, false \rangle \rangle$$

Cette version est assez efficace mais reste lourde dans la machine niveau stockage et la façon dont cette commande est convertit créer le même problème que pour la 1ère version du *Spawn*, on est pas censé avoir de structure à traiter dans la machine.

2. *Init s* : l'identifiant du signal est donné et va être initialisé pour toute les éléments de la machine. Cette version va drastiquement simplifier le fonctionnement car plus besoin de le limiter à une partie de la chaîne de contrôle ni à un thread en particulier. Simplement, on va le mettre dans le stockage des signaux ; ce faite sera nécessaire et suffisant pour savoir qu'il est initialisé. La structure de *SI* va donc être de la forme  $\langle s, emit \rangle$  tels que *s* un signal et *emit* un booléen représentant l'émission du signal.

**Exemple :** Si on prends *s Init* la version convertit de *Signal s in t* on a :

$$\langle s, S, E, Init, C, D, SI \rangle \longrightarrow \langle S, E, C, D, SI \langle s, false \rangle \rangle$$

3. *Init* : l'identifiant du signal sera retourné par la machine, l'utilisateur ne lui donne plus l'identifiant. On créera l'identifiant en incrémentant le dernier signal de un. Le reste est identique au fonctionnement du *Init s*. Cette possibilité aura la même structure pour *SI* que la précédente à l'exception que l'on va rajouté un ordre car il faudra créer des identifiants donc on va toujours mettre en fin de la liste afin de pouvoir créer facilement un nouvelle identifiant.

**Exemple :** Si on prends *Init* la version convertit de *Signal s in t* on a :

$$\langle S, E, Init, C, D, \emptyset \rangle \longrightarrow \langle 0, S, E, C, D, SI \langle 0, false \rangle \rangle$$

ou

$$\langle S, E, Init, C, D, SI \langle s, emit \rangle \rangle \longrightarrow \langle (s+1), S, E, C, D, SI \langle s, emit \rangle \langle (s+1), false \rangle \rangle$$

### 3.1.5 La présence d'un signal

**Comment savoir si un signal est présent ?** *Un signal est présent si il est émit.*

C'est ici que la notion de temps logique va nous être utile. Via l'initialisation d'un signal on sait que l'on a un booléen pour savoir si un signal est émit donc le cas émit est simple mais si il ne l'est pas ?

*Un signal est absent si il n'est pas émit durant l'instant logique.*

On a besoin de déterminer quand est-ce que l'instant logique est finit. Les différents threads vont s'exécuter à la chaîne donc la fin d'un instant serait quand plus aucun thread ne s'exécute. Cependant certains vont tomber dans ce cas ou il devront attendre la présence ou l'absence d'un signal donc la fin d'un instant logique serait quand plus aucun thread **ne peut** s'exécuter.

Dans notre machine on va devoir différencier les threads qui attendent leur tour et ceux qui attendent l'émission d'un signal. Deux possibilités ont été étudié :

1. On scinde la file d'attente de thread en deux avec d'un côté les threads en attente de leur tour et de l'autre ceux en attente d'un signal. On aurai  $TL = \langle W, ST \rangle$  tels que :
  - *W* les threads qui attendent leur tour tels que  $\forall w \in W : w = T$
  - *ST* les threads qui attendent un signal tels que  $\forall st \in ST : st = \langle s, T \rangle$  avec *s* un signal

Le problème de cette possibilité c'est que l'on doit préciser pour chaque élément de *ST* quelle signal il attend. La deuxième possibilité résout se problème.

2. On ne touche pas *TL* mais tous les threads bloqués vont être mis avec le signal directement. Ce qui veut dire que *SI* va être modifié tels que  $SI = \langle s, \langle emit, ST \rangle \rangle$  avec *s* un signal, *emit* le booléen représentant l'émission et *ST* une liste de threads qui attendent *s*.

Maintenant que l'on sait différencier les threads, on peut tester la présence d'un signal. La commande en elle-même a eu deux versions :

1.  $\langle s, C', C'' \rangle$  avec *s* un signal et *C'* et *C''* deux expressions. Si vous avez bien suivi jusque là, vous aurez remarqué que les premières versions ont toujours le même problème récurrent : c'est une structure complexe que l'on veut mettre dans une machine qui traite que des éléments basiques et des commandes. Cette forme est donc utilisable mais n'est pas dans la logique de la machine de base.
2.  $s \langle \langle X, C' \rangle \langle \langle X, C'' \rangle present \rangle$  avec *s* un signal. Cette version parait plus compliqué, je m'en vais donc vous l'expliquez. On a le signal *s* jusque là rien de bien étonnant. Après on a deux abstractions, elles vont nous servir de protection pour nos deux possibilités de notre présence car elle empêche à la machine d'essayer de l'évaluer. Pour finir il y a le mot *present* qui sert de commande pour comprendre que l'on veut faire un test.

**Récapitulatif :** Si on reprends le tout, pour faire notre teste de présence nous avons défini :

- la forme de la commande :  $s \langle \langle X, C' \rangle \langle \langle X, C'' \rangle present \rangle$  avec *s* un signal
- la présence d'un signal : *un signal est présent si il est émit dans l'instant courant*
- l'absence d'un signal : *un signal est absent si il n'est pas émit durant tout l'instant courant*
- la fin de l'instant courant : *l'instant courant est fini quand plus aucun thread ne peut plus effectuer d'instruction*
- une structure contenant les threads bloqués :  $SI = \langle s, \langle emit, ST \rangle \rangle$  avec *s* un signal, *emit* le booléen représentant l'émission et *ST* une liste de threads qui attendent *s*

### 3.1.6 Émettre un signal

Cette commande est sûrement la plus simple à mettre en place car tout a été fait en amont via les trois commandes précédente. La forme de la commande *emit* n'a pas beaucoup bouger, les voici :

1. *emit<sub>s</sub>* Une forme inspiré de *prim<sub>on</sub>* mais la grosse erreur c'est quand mettant un signal *s* en indice du *emit* on à l'impression qu'il y a un *emit* par signal *s* or l'émission est indépendant du signal.
2. *s emit* avec *s* un signal. Celle-ci est clair et fonctionne bien.

Le faite d'émettre va impliqué deux chose sur notre machine :

1. Notre booléen présent dans le signal sera mis à vraie
2. Tous les threads présent dans le tuple du signal sera mis dans la file d'attenteS

### 3.1.7 Les règles de notre machine

Maintenant que l'on a défini les nouvelles commandes et ce qu'elles ont besoin pour fonctionner il est temps de voir à quoi ressemble notre machine avec ces ajouts.

**Soit  $\langle T, TL, SI \rangle$  avec :**

**$TL =$  une file de thread tels que :  $\forall tl \in TL \mid tl = T$  avec :**

**$T = \langle S, E, C, D \rangle$  le thread courant avec :**

$V = b$

|  $\langle \langle X, C' \rangle E \rangle$

| *signal*

$S = \emptyset$

|  $V S$

$E = \{ ..., \langle X, V \rangle, ... \}$

$C = \epsilon$

|  $b C$  (une constante)

|  $X C$  (une variable)

| *signal*  $C$  (un signal)

|  $\langle X, C' \rangle C$  (une abstraction)

| *ap*  $C$  (une application)

| *prim<sub>on</sub>*  $C$  (un opérateur)

| *spawn*  $C$  (créateur d'un nouveau thread)

| *present*  $C$  (teste la présence d'un signal)

| *init*  $C$  (initialise un signal )

| *emit*  $C$

$D = \emptyset$

|  $\langle S, E, C, D \rangle$  (une sauvegarde liée à une abstraction)

**$SI =$  une liste de signaux tels que :  $\forall si \in SI \mid si = \langle signal, \langle emit, ST \rangle \rangle$  avec :**

- un booléen représentant l'émission du signal : *emit*

- la liste des threads bloqués par ce signal :  $ST$  avec  $\forall st \in ST : st = T$

**On va définir une règle pour simplifier les règles futurs :**

Dans tous les cas :

$$\frac{T \rightarrow T'}{\langle T, TL, SI \rangle \rightarrow \langle T', TL, SI \rangle}$$

**Une suite de fonctions ont été écrite pour simplifier la lecture des règles. Les voici :**

$\iota(SI)$  une fonction qui prends l'identifiant du dernier signal créer l'incrémente pour en créer un nouveau et retourner l'identifiant du signal créée avec la liste mise à jour.

**Exemple :**  $\iota(\{\dots, \langle s, \langle emit, CS, SSI \rangle \rangle\}) = \langle s', \{\dots, \langle s, \langle emit, CS, SSI \rangle \rangle, \langle s', \langle false, \{\}, \{\} \rangle \rangle\}$  avec  $s' = s + 1$

$SI(s)$  une fonction qui retourne le 2nd élément du couple correspondant à  $s$ .

**Exemple :**  $SI(s) = \langle emit, CS, SSI, TL \rangle$

$\tau(SI)$  une fonction qui prends tous les éléments bloqués et les retourne en prenant en compte que le signal n'est pas émit, mets les liste de valeurs courantes en liste partagés si il est émit

**Exemple :**  $\tau(TL, SI) = \forall si \in SI :$

-  $\langle true, CS, SSI, \{\} \rangle \rightarrow \langle false, \{\}, CS, \{\} \rangle$

-  $\langle false, CS, SSI, ST \rangle \rightarrow \langle false, \{\}, \{\}, \{\} \rangle$  et

$\forall st \in ST : \langle I, \langle \langle X', C'' \rangle, E \rangle \langle \langle X, C' \rangle, E \rangle s S, E, present C, D \rangle \rightarrow \langle I, S, E, C'' C, D \rangle$  et on l'ajoute à TL

**Les éléments étant expliqués, voici les nouvelles règles de la machine :**

**Partie de base de la machine SECD :** Nous avons rajouter des règles mais la machine doit pouvoir traiter les mêmes informations que la machine de base donc on reprends directement les règles de la machine SECD.

**Constante :** On a une constante, on la déplace dans la pile.

$\langle S, E, n C, D \rangle \rightarrow_{TTS} \langle n S, E, C, D \rangle$  avec  $n = b$  ou *signal*

**Substitution :** On a une abstraction, on créer une fermeture avec celle-ci et l'environnement courant et on la place dans la pile.

$\langle S, E, X C, D \rangle \rightarrow_{TTS} \langle V S, E, C, D \rangle$  avec  $E(X) = V$

**Opération :** On a un opérateur et le nombre de constante nécessaire dans la pile, via la fonction  $\delta$  on retourne le résultat dans la pile.

$\langle b_n, \dots, b_1 S, E, prim_{o^n} C, D \rangle \rightarrow_{TTS} \langle V S, E, C, D \rangle$  avec  $\delta(o^n b_1 \dots b_n) = V$

**Abstraction :** On a une abstraction, on créer une fermeture comportant l'abstraction et l'environnement courant et on mets la fermeture dans la pile.

$\langle S, E, \langle X, C' \rangle C, D \rangle \rightarrow_{TTS} \langle \langle \langle X, C' \rangle, E \rangle S, E, C, D \rangle$

**Application :** On a une application, donc on sauvegarde dans le dépôt, on ajoute une substitution et on remplace la chaîne de contrôle et l'environnement par ceux présent dans la fermeture.

$\langle V \langle \langle X, C' \rangle, E' \rangle S, E, ap C, D \rangle \rightarrow_{TTS} \langle \emptyset, E'[X \leftarrow V], C', \langle S, E, C, D \rangle \rangle$

**Récupération de sauvegarde :** On a rien mais le dépôt comporte une sauvegarde donc on prends celle-ci.

$\langle V S, E, \epsilon, \langle S', E', C, D \rangle \rangle \rightarrow_{TTS} \langle V S', E', C, D \rangle$

**Partie pour la concurrence :** Voici les règles rajoutées dans le but de gérer les threads et les signaux et donc de rendre la machine réactive.

**Création thread :** On veut créer un nouveau thread.

$\langle \langle \langle X, C' \rangle, E \rangle S, E, spawn C, D \rangle, TL, SI \rangle \rightarrow_{TTS} \langle \langle S, E, C, D \rangle, TL \langle S, E, C', D \rangle, SI \rangle$

**Initialisation signal :** On initialise le signal via la fonction  $\iota$ .

$\langle \langle S, E, init C, D \rangle, TL, SI \rangle \rightarrow_{TTS} \langle \langle signal S, E, C, D \rangle, TL, SI' \rangle$  avec  $\iota(SI) = (signal, SI')$

**Présence du signal :** On teste la présence d'un signal, via la fonction  $\beta$  on sait qu'il est émit donc on prends le 1er choix.

$\langle \langle \langle X', C'' \rangle, E \rangle \langle \langle X, C' \rangle, E \rangle s S, E, present C, D \rangle, TL, SI \rangle \rightarrow_{TTS} \langle \langle S, E, C' C, D \rangle, TL, SI \rangle$   
avec  $SI(s) = \langle vraie, TL \rangle$

à vérifier **Thread bloqué remplacé** : On teste la présence d'un signal, il n'est pas émit et il y a un thread dans la file d'attente donc on mets ce thread dans la liste de threads bloqués et on prends le thread en tête de la file.

$$\langle \langle \langle X', C'' \rangle, E \rangle \langle \langle X, C' \rangle, E \rangle s S, E, present C, D \rangle, \langle S', E', C''', D' \rangle TL, SI \rangle \\ \longrightarrow_{TTS} \langle \langle S', E', C''', D' \rangle, TL, SI' \rangle \\ \text{avec } SI(s) = \langle faux, TL' \rangle \text{ et } SI'(s) = \langle faux, TL' \langle \langle X', C'' \rangle, E \rangle \langle \langle X, C' \rangle, E \rangle s S, E, present C, D \rangle \rangle$$

à vérifier **Thread bloqué non remplacé** : On teste la présence d'un signal, il n'est pas émit donc on mets ce thread dans la liste de threads bloqués.

$$\langle \langle \langle X', C'' \rangle, E \rangle \langle \langle X, C' \rangle, E \rangle s S, E, C, D \rangle, \emptyset, SI \rangle \longrightarrow_{TTS} \langle \langle \emptyset, \epsilon, \emptyset, \emptyset \rangle, \emptyset, SI' \rangle \\ \text{avec } SI(s) = \langle faux, TL' \rangle \text{ et } SI'(s) = \langle faux, TL' \langle \langle X', C'' \rangle, E \rangle \langle \langle X, C' \rangle, E \rangle s S, E, present C, D \rangle \rangle$$

**Récupération dans la file d'attente** : On a plus rien à traité et on a aucune sauvegarde, du coup on change le thread courant par le thread en tête de la file d'attente.

$$\langle \langle V S, E, \epsilon, \emptyset \rangle, \langle S', E', C, D \rangle TL, SI \rangle \longrightarrow_{TTS} \langle \langle V S', E', C, D \rangle, TL, SI \rangle$$

**Fin d'instant logique** : On a plus rien à traiter, on a aucune sauvegarde et on a plus rien dans la file d'attente, c'est la fin d'un instant logique.

$$\langle \langle V S, E, \epsilon, \emptyset \rangle, \emptyset, SI \rangle \longrightarrow_{TTS} \langle \langle V S, E, \epsilon, \emptyset \rangle, TL, SI' \rangle \\ \text{si } \forall si \in SI : si = \langle emit, \{ \} \rangle \text{ alors } \tau(SI) = (SI', TL)$$

**Partie commune** : Quand on rajoute des règles le plus gros risque est de créer des conflit avec les anciennes règles. Les plus gros problèmes sont avec l'application et la récupération de sauvegarde car *spawn* et *emit* ne retournent rien dans la pile donc il faut pouvoir continuer de faire fonctionner la machine avec ces deux cas.

**Application neutre** : On a une application sur rien, cela revient juste à rien faire.

$$\langle S, E, ap C, D \rangle \longrightarrow_{TTS} \langle S, E, C, D \rangle$$

**Récupération de sauvegarde avec pile vide** : On a rien mais le dépôt comporte une sauvegarde donc on prends celle-ci.

$$\langle \emptyset, E, \epsilon, \langle S', E', C, D \rangle \rangle \longrightarrow_{TTS} \langle S', E', C, D \rangle$$

**la machine peut s'arrêter dans 3 états différents :**

- on a une **constante b** tels que  $\langle \langle 0, \emptyset, \emptyset, [M]_{TTL}, \emptyset \rangle, \emptyset, \emptyset, 1 \rangle \twoheadrightarrow_{TTL} \langle \langle I, b S, E, \epsilon, \emptyset \rangle, \emptyset, SI, IP \rangle ;$
- on a une **abstraction function** tels que  $\langle \langle 0, \emptyset, \emptyset, [M]_{TTL}, \emptyset \rangle, \emptyset, \emptyset, 1 \rangle \twoheadrightarrow_{TTL} \langle \langle I, \langle \langle X, C \rangle, E \rangle S, E, \epsilon, \emptyset \rangle, \emptyset, SI, IP \rangle ;$
- on a une **erreur**

Cette version des règles est la plus optimale car on a pris le meilleurs de chaque possibilités mais il faut savoir que des règles intermédiaires ont été créé, implanté et testé en OCaml. En effet je vais vous présenter 2 version mais 3 versions des règles existent et 4 machines ont été implantées. On peut retrouvé ces règles en Annexe si cela vous intéresse.

## 3.2 Le partage des valeurs dans la machine

Les signaux nous permettent déjà de communiquer entre les threads par présence ou absence d'un signal. On va monter d'un cran en ajoutant la possibilité de partager des valeurs avec les signaux. Cela va créer un semblant de mémoire partagée.

### 3.2.1 Les valeurs partagées

**Quelles sont les contraintes pour accéder à ces valeurs ?** On a déjà spécifier que l'on voulait que les valeurs soit lié à un signal précis. On va rajouter une contrainte supplémentaire ces que chaque thread aura ça propre liste de valeurs partagées. C'est-à-dire que pour accéder à une valeur il faudra connaître le signal et le thread. Cela pose un problème non traité précédemment qui est de différencier chaque thread. Pour cela, on va ajouter un identifiant à  $T$ , c'est-à-dire que l'on aura  $T = \langle I, S, E, C, D \rangle$  avec  $I$  un entier qui va représenter l'identifiant d'un thread  $T$ . Un autre problème se pose par rapport à l'attribution de ces identifiants.

Je m'explique, dans le cas des signaux ce n'était pas compliqué car on garde tous les signaux créer dans notre machine durant tout le processus donc on ne peut pas attribuer un identifiant qui a déjà été attribué avant. Or ici quand un thread est finit on ne le garde pas et même quand il est en cours, on peut le stocker dans deux endroits différents  $TL$  et  $ST$ . On va utiliser un producteur d'identifiant dans notre machine. On va créer un nouvel élément  $IP$  qui est un entier dans notre machine ce qui nous donne pour l'instant  $\langle T, TL, SI, IP \rangle$ .

Pour garder la machine réactive fonctionnelle, on va devoir séparer les valeurs partagées en deux parties :

1. Une liste de valeurs courante : c'est là que l'on va insérer les valeurs, on ne peut pas prendre dans cette liste, on peut le voir comme une liste tampon. Cela va permettre d'éviter les problèmes type un thread veut accéder à une valeur, il n'y en a pas, il laisse sa place et le thread d'après mets une valeur. Or ils sont dans le même instant logique donc il devrait pouvoir y accéder car hypothétiquement ils fonctionnent en même temps.
2. Une liste de valeurs partagées : c'est là que l'on va prendre les valeurs, on ne peut pas insérer dans cette liste.

Pour faire la transition entre la liste tampon et la liste de valeurs partagées on attend la fin d'un instant logique et si le signal est émit on transfère ces valeurs.

Quand on prends une valeur on ne spécifie pas laquelle car on ne le sait pas. On va contraindre à prendre les valeurs dans l'ordre et une unique fois. Pour ça on va avoir un pointeur pour chaque thread.

**Comment stocker ces valeurs ?** La liste des signaux est pour l'instant de la forme  $SI \mid \forall si \in SI : \langle s, \langle emit, ST \rangle \rangle$ . On va se contenter d'expliqué pour cette forme car une autre forme à été faite durant le stage mais n'est pas si éloigné de celle-ci. Si vous avez envie de la voir malgré tout elle se trouve en Annexe. Comme vu plus haut il nous faut deux listes :

1.  $CS$  les valeurs courantes tels que  $\forall cs \in CS : cs = \langle id, CL \rangle$  avec  $id$  l'identifiant du thread qui insère ces valeurs dans  $CL$  la liste des valeurs ;
2.  $SSI$  les valeurs partagées tels que  $\forall ssi \in SSI : ssi = \langle id, \langle CI, EL \rangle \rangle$  avec  $id$  l'identifiant du thread qui a inséré ces valeurs à l'instant précédent. On a le couple  $\langle CI, EL \rangle$  qui va nous servir à itérer.  $EL$  est une liste d'identifiant qui représente la fin de l'itération dans cette liste.  $CI$  est la liste des valeurs tels que  $\forall ci \in CI : ci = \langle b, IL \rangle$  avec  $b$  une valeur et  $IL$  une liste d'identifiant qui représente une position possible de l'itérateur.

$SI \mid \forall si \in SI : \langle s, \langle emit, ST \rangle \rangle$  devient  $SI \mid \forall si \in SI : \langle s, \langle emit, CS, SSI, ST \rangle \rangle$

### 3.2.2 Accéder à une valeur

On veut ajouter une commande *get* qui va nous servir à accéder à une valeur. Pour pouvoir y accéder on a besoin d'un signal et d'un identifiant. On aura donc  $s \ b \ get$  avec  $s$  un signal et  $b$  un identifiant. Cependant une question se pose, comment faire si on a pris toutes les valeurs ?

- On pourrai lever une erreur : cela est possible si on ajoute une gestion des erreurs mais sur cette version ce n'est pas le cas. Si cela vous intéresse une version existe en Annexe avec ce principe.
- On demande un paramètre supplémentaire que l'on nommera  $n$  qui nous servira de neutre, c'est-à-dire quand on ne pourra pas récupérer on retournera le neutre.

On a donc une commande *get* de la forme  $s \ i \ n \ get$  avec  $s$  un signal ,  $i$  l'identifiant du thread dont l'on veut un élément de ces valeurs partagées et  $n$  le neutre.



### 3.2.3 Insérer une valeur

On a vu comment accéder à des valeurs mais encore faut-il pouvoir les insérer. Pour ça une commande *put* va être nécessaire. Pour insérer, on a besoin de deux informations : le signal et l'identifiant du thread traitant le *put*. On aura juste besoin de spécifier le signal, l'autre on l'aura directement. Ce qui nous donne *s put* avec *s* un signal.

Petit point à spécifier, quand on insère un élément c'est que l'on veut le partager. Sachant ça et qu'il faut émettre un signal pour pouvoir partager les valeurs. Donc on peut dire que l'on émet lorsque l'on insère une valeur. On va donc fusionner ces deux commandes.

### 3.2.4 Les règles de notre machine

Ces deux commandes ajoutées engrangent énormément de changement. On va redéfinir nos règles pour voir les changements que ces commandes provoque.

*Une suite de fonctions ont été écrite pour simplifier la lecture des règles. Les voici :*

$\iota(SI)$  une fonction qui prends l'identifiant du dernier signal créer l'incrémente pour en créer un nouveau et retourner l'identifiant du signal créée avec la liste mise à jour.

**Exemple :**  $\iota(\{..., \langle s, \langle emit, CS, SSI \rangle \rangle\}) = (s', \{..., \langle s, \langle emit, CS, SSI \rangle \rangle, \langle s', \langle false, \{\}, \{\} \rangle \rangle\})$  avec  $s' = s + 1$

$SI(s)$  une fonction qui retourne le 2nd élément du couple correspondant à *s*.

**Exemple :**  $SI(s) = \langle emit, CS, SSI, TL \rangle$

$\tau(SI)$  une fonction qui prends tous les éléments bloqués et les retourne en prenant en compte que le signal n'est pas émit, mets les liste de valeurs courantes en liste partagés si il est émit

**Exemple :**  $\tau(TL, SI) = \forall si \in SI :$

-  $\langle true, CS, SSI, \{\} \rangle \rightarrow \langle false, \{\}, CS, \{\} \rangle$

-  $\langle false, CS, SSI, ST \rangle \rightarrow \langle false, \{\}, \{\}, \{\} \rangle$  et

$\forall st \in ST : \langle I, \langle \langle X', C'' \rangle, E \rangle \langle \langle X, C' \rangle, E \rangle s S, E, present C, D \rangle \rightarrow \langle I, S, E, C'' C, D \rangle$  et on l'ajoute à TL

$SI[(s, i) \leftarrow b]$  est une fonction qui mets dans la liste de valeurs ,de *s* pour le thread *i*, *b* et mets à vrai le booléen *emit*.

$SSI(i)$  une fonction qui retourne le couple lié à un signal et un thread dans les signaux partagés.

**Exemple :**  $SSI(i) = \langle CI, IL \rangle$

$\gamma(\langle CI, IL \rangle)$  une fonction qui retourne la constante et décale l'itérateur

**Soit**  $\langle T, TL, SI, IP \rangle$  **avec** :

$TL$  = **une file de thread tels que** :  $\forall tl \in TL \mid tl = T$  avec :

$T = \langle I, S, E, C, D \rangle$  **le thread courant avec** :

$V = b$

|  $\langle \langle X, C' \rangle E \rangle$

| *signal*

$I$  = un entier représentant l'identifiant du thread

$S = \emptyset$

|  $V S$

$E = \{ \dots, \langle X, V \rangle, \dots \}$

$C = \epsilon$

|  $b C$

(une constante)

|  $X C$

(une variable)

| *signal*  $C$

(un signal)

|  $\langle X, C' \rangle C$

(une abstraction)

| *ap*  $C$

(une application)

| *prim<sub>on</sub>*  $C$

(un opérateur)

| *spawn*  $C$

(créateur d'un nouveau thread)

| *present*  $C$

(le test de présence d'un signal)

| *init*  $C$

(initialise un signal)

| *put*  $C$

(insère une valeur dans un signal)

| *get*  $C$

(prends une valeurs dans un signal)

$D = \emptyset$

|  $\langle S, E, C, D \rangle$

(une sauvegarde liée à une abstraction)

$SI$  = **une liste de signaux tels que** :  $\forall si \in SI : si = \langle signal, \langle emit, CS, SSI, TL \rangle \rangle$  avec :

- un booléen représentant l'émission du signal : *emit*

- un identifiant de thread :  $I$

- une liste des signaux courant tels que :  $\forall cs \in CS : cs = \langle I, CL \rangle$  avec

- une liste de constante tels que :  $\forall cl \in CL : cl = b$

- la liste des signaux partagés tels que :  $\forall ssi \in SSI : ssi = \langle I, \langle CI, EL \rangle \rangle$  avec

- une liste d'identifiant de threads :  $\forall il \in EL : il = I$

- une liste de constante avec itérateur tels que :  $\forall ci \in CI : ci = \langle b, EL \rangle$

$IP$  = un entier servant à attribuer l'identifiant à un nouveau thread

**On va définir une règle pour simplifier les règles futurs :**

Dans tous les cas :

$$\frac{\langle S, E, C, D \rangle \rightarrow \langle S', E', C', D' \rangle}{\langle \langle I, S, E, C, D \rangle, TL, SI, IP \rangle \rightarrow \langle \langle I, S', E', C', D' \rangle, TL, SI, IP \rangle}$$

Si la règle utilisée n'est ni **Thread bloqué non remplacé** ni **Création thread** :

$$\frac{\langle \langle S, E, C, D \rangle, TL, SI \rangle \rightarrow \langle \langle S', E', C', D' \rangle, TL', SI' \rangle}{\langle \langle I, S, E, C, D \rangle, TL, SI, IP \rangle \rightarrow \langle \langle I, S', E', C', D' \rangle, TL', SI', IP \rangle}$$

*Les éléments étant expliqués, voici les nouvelles règles de la machine :*

**Partie de base de la machine SECD :** On veut garder le fonctionnement de la machine SECD de base donc il faut garder ces règles

**Constante :** On a une constante, on la déplace dans la pile.

$$\langle S, E, n \ C, D \rangle \longrightarrow_{secdv5} \langle n \ S, E, C, D \rangle \text{ avec } n = b \text{ ou } signal$$

**Substitution :** On a une abstraction, on créer une fermeture avec celle-ci et l'environnement courant et on la place dans la pile.

$$\langle S, E, X \ C, D \rangle \longrightarrow_{secdv5} \langle V \ S, E, C, D \rangle \text{ avec } E(X) = V$$

**Opération :** On a un opérateur et le nombre de constante nécessaire dans la pile, via la fonction  $\delta$  on retourne le résultat dans la pile.

$$\langle b_n, \dots, b_1 \ S, E, prim_{o^n} \ C, D \rangle \longrightarrow_{secdv5} \langle V \ S, E, C, D \rangle \text{ avec } \delta(o^n \ b_1 \dots b_n) = V$$

**Abstraction :** On a une abstraction, on créer une fermeture comportant l'abstraction et l'environnement courant et on mets la fermeture dans la pile.

$$\langle S, E, \langle X, C' \rangle \ C, D \rangle \longrightarrow_{secdv5} \langle \langle \langle X, C' \rangle, E \rangle \ S, E, C, D \rangle$$

**Application :** On a une application, donc on sauvegarde dans le dépôt, on ajoute une substitution et on remplace la chaîne de contrôle et l'environnement par ceux présent dans la fermeture.

$$\langle V \ \langle \langle X, C' \rangle, E' \rangle \ S, E, ap \ C, D \rangle \longrightarrow_{secdv5} \langle \emptyset, E'[X \leftarrow V], C', \langle S, E, C, D \rangle \rangle$$

**Récupération de sauvegarde :** On a rien mais le dépôt comporte une sauvegarde donc on prends celle-ci.

$$\langle V \ S, E, \epsilon, \langle S', E', C, D \rangle \rangle \longrightarrow_{secdv5} \langle V \ S', E', C, D \rangle$$

**Partie pour la concurrence :** Cette partie rajoute la réactivité dans notre machine.

**Création thread :** On veut créer un nouveau thread.

$$\langle \langle I, \langle \langle X, C' \rangle, E \rangle \ S, E, spawn \ C, D \rangle, TL, SI, IP \rangle \longrightarrow_{secdv5} \langle \langle I, S, E, C, D \rangle, TL \ \langle IP, S, E, C', D \rangle, SI, IP + 1 \rangle$$

**Ajouter dans un signal :** On ajoute une constante dans une liste de valeurs d'un signal et mets à vraie le booléen *emit*

$$\langle \langle I, s \ b \ S, E, put \ C, D \rangle, TL, SI \rangle \longrightarrow_{secdv5} \langle \langle I, S, E, C, D \rangle, TL, SI \ [(s, I) \leftarrow b] \rangle$$

à vérifier **Prendre une valeur partagée (possible) :** On prends dans la liste de valeurs d'un signal partagé lié à un thread et on décale l'itérateur.

$$\langle \langle I, s \ b \ n \ \langle \langle X, C' \rangle, E' \rangle \ S, E, get \ C, D \rangle, TL, SI \rangle \longrightarrow_{secdv5} \langle \langle I, \emptyset, E'[X \leftarrow V], C', \langle S, E, C, D \rangle \rangle, TL, SI \rangle$$

si pour  $SI(s) = \langle emit, CS, SSI \rangle$  on a  $SSI(b) = \langle CI, IL \rangle$  avec  $I \notin IL$  alors  $\gamma(SSI(b)) = V$

à vérifier **Prendre une valeur partagée (impossible) :** On prends dans la liste de valeurs d'un signal partagé lié à un identifiant une constante mais si on a déjà tout pris on retourne la valeur par défaut

$$\langle \langle I, s \ b \ n \ \langle \langle X, C' \rangle, E' \rangle \ S, E, get \ C, D \rangle, TL, SI, IP \rangle \longrightarrow_{secdv5} \langle \langle I, \emptyset, E'[X \leftarrow n], C', \langle S, E, C, D \rangle \rangle, TL, SI \rangle$$

si pour  $SI(s) = \langle emit, CS, SSI \rangle$  on a  $SSI(b) = \langle CI, IL \rangle$  avec  $I \in IL$  alors on prends n la valeur par défaut

**Initialisation signal :** On initialise le signal via la fonction  $\iota$ .

$$\langle \langle I, S, E, init \ C, D \rangle, TL, SI \rangle \longrightarrow_{secdv4} \langle \langle I, signal \ S, E, C, D \rangle, TL, SI' \rangle \text{ avec } \iota(SI) = (signal, SI')$$

**Présence du signal :** On teste la présence d'un signal, via la fonction  $\beta$  on sait qu'il est émit donc on prends le 1er choix.

$$\langle \langle I, \langle \langle X', C'' \rangle, E \rangle \ \langle \langle X, C' \rangle, E \rangle \ s \ S, E, present \ C, D \rangle, TL, SI \rangle \longrightarrow_{secdv5} \langle \langle I, S, E, C' \ C, D \rangle, TL, SI \rangle$$

avec  $SI(s) = \langle vraie, CS, SSI, TL \rangle$

à vérifier **Thread bloqué remplacé** : On teste la présence d'un signal, il n'est pas émit et il y a un thread dans la file d'attente donc on mets ce thread dans la liste de threads bloqués et on prends le thread en tête de la file.

$$\begin{aligned} & \langle \langle I, \langle \langle X', C'' \rangle, E \rangle \langle \langle X, C' \rangle, E \rangle s S, E, present C, D \rangle, \langle I', S', E', C''' \rangle, D' \rangle TL, SI \rangle \\ & \xrightarrow{secdv5} \langle \langle I', S', E', C''' \rangle, D' \rangle, TL, SI' \rangle \\ & \text{avec } SI(s) = \langle faux, CS, SSI, TL' \rangle \\ & \text{et } SI'(s) = \langle faux, CS, SSI, TL' \langle I, \langle \langle X', C'' \rangle, E \rangle \langle \langle X, C' \rangle, E \rangle s S, E, present C, D \rangle \rangle \end{aligned}$$

à vérifier **Thread bloqué non remplacé** : On teste la présence d'un signal, il n'est pas émit donc on mets ce thread dans la liste de threads bloqués.

$$\begin{aligned} & \langle \langle I, \langle \langle X', C'' \rangle, E \rangle \langle \langle X, C' \rangle, E \rangle s S, E, C, D \rangle, \emptyset, SI, IP \rangle \xrightarrow{secdv5} \langle \langle IP, \emptyset, \epsilon, \emptyset \rangle, \emptyset, SI', IP + 1 \rangle \\ & \text{avec } SI(s) = \langle faux, CS, SSI, TL' \rangle \\ & \text{et } SI'(s) = \langle faux, CS, SSI, TL' \langle I, \langle \langle X', C'' \rangle, E \rangle \langle \langle X, C' \rangle, E \rangle s S, E, present C, D \rangle \rangle \end{aligned}$$

**Récupération dans la file d'attente** : On a plus rien à traité et on a aucune sauvegarde, du coup on change le thread courant par le thread en tête de la file d'attente.

$$\langle \langle I, V S, E, \epsilon, \emptyset \rangle, \langle I', S', E', C, D \rangle TL, SI \rangle \xrightarrow{secdv5} \langle \langle I', V S', E', C, D \rangle, TL, SI \rangle$$

**Fin d'instant logique** : On a plus rien à traiter, on a aucune sauvegarde et on a plus rien dans la file d'attente, c'est la fin d'un instant logique.

$$\begin{aligned} & \langle \langle I, V S, E, \epsilon, \emptyset \rangle, \emptyset, SI \rangle \xrightarrow{secdv5} \langle \langle I, V S, E, \epsilon, \emptyset \rangle, TL, SI' \rangle \\ & \text{si } \forall si \in SI : si = \langle emit, CS, SSI, \{\} \rangle \text{ alors } \tau(SI) = (SI', TL) \end{aligned}$$

**Partie commune** : Quand on ajoute des règles dans une machine déjà existante, le plus délicat est de ne pas avoir de conflit dans les règles. Pour ça on définit des règles exprès pour faire la lison entre ce qui existait et ce que l'on ajoute.

**Application neutre** : On a une application sur rien, cela revient juste à rien faire.

$$\langle S, E, ap C, D \rangle \xrightarrow{secdv5} \langle S, E, C, D \rangle$$

**Récupération de sauvegarde avec pile vide** : On a rien mais le dépôt comporte une sauvegarde donc on prends celle-ci.

$$\langle \emptyset, E, \epsilon, \langle S', E', C, D \rangle \rangle \xrightarrow{secdv5} \langle S', E', C, D \rangle$$

**la machine SECD version 4 peut s'arrêter dans 3 états différents :**

on a une **constante b** tels que  $\langle \langle 0, \emptyset, \emptyset, [M]_{secdv5}, \emptyset \rangle, \emptyset, \emptyset, 1 \rangle \xrightarrow{secdv5} \langle \langle I, b S, E, \epsilon, \emptyset \rangle, \emptyset, SI, IP \rangle ;$

on a une **abstraction function** tels que  $\langle \langle 0, \emptyset, \emptyset, [M]_{secdv5}, \emptyset \rangle, \emptyset, \emptyset, 1 \rangle \xrightarrow{secdv5} \langle \langle I, \langle \langle X, C \rangle, E \rangle S, E, \epsilon, \emptyset \rangle, \emptyset, SI, IP \rangle ;$

on a une **erreur**

### 3.3 La gestion des erreurs

## 4 Conclusion

## 5 Annexes

### 5.1 Les Exemples des machines étudiées

#### 5.1.1 Exemple de fonctionnement de la machine CC

Voici un exemple de fonctionnement de la machine CC :

CC machine :  $\langle (((\lambda f.\lambda x.f\ x)\ \lambda y.(+ y\ y))\ \ulcorner 1^\neg \urcorner), [] \rangle$   
 $> \langle (M\ N), E \rangle \mapsto_{cc} \langle M, E[([]\ N)] \rangle$  si  $M \notin V$   
CC machine :  $\langle ((\lambda f.\lambda x.f\ x)\ \lambda y.(+ y\ y)), [([]\ \ulcorner 1^\neg \urcorner)] \rangle$   
 $> \langle ((\lambda X.M)V), E \rangle \mapsto_{cc} \langle M[X \leftarrow V], E \rangle$   
CC machine :  $\langle (\lambda x.f\ x)[f \leftarrow \lambda y.(+ y\ y)], [([]\ \ulcorner 1^\neg \urcorner)] \rangle$   
CC machine :  $\langle (\lambda x.(\lambda y.(+ y\ y))\ x), [([]\ \ulcorner 1^\neg \urcorner)] \rangle$   
 $> \langle V, E[([]\ N)] \rangle \mapsto_{cc} \langle (V\ N), E \rangle$   
CC machine :  $\langle ((\lambda x.(\lambda y.(+ y\ y))\ x)\ \ulcorner 1^\neg \urcorner), [] \rangle$   
 $> \langle ((\lambda X.M)V), E \rangle \mapsto_{cc} \langle M[X \leftarrow V], E \rangle$   
CC machine :  $\langle ((\lambda y.(+ y\ y))\ x)[x \leftarrow \ulcorner 1^\neg \urcorner], [] \rangle$   
CC machine :  $\langle ((\lambda y.(+ y\ y))\ \ulcorner 1^\neg \urcorner), [] \rangle$   
 $> \langle ((\lambda X.M)V), E \rangle \mapsto_{cc} \langle M[X \leftarrow V], E \rangle$   
CC machine :  $\langle (+ y\ y)[y \leftarrow \ulcorner 1^\neg \urcorner], [] \rangle$   
CC machine :  $\langle (+ \ulcorner 1^\neg \urcorner \ulcorner 1^\neg \urcorner), [] \rangle$   
 $> \langle (o^n\ b_1 \dots b_n), E \rangle \mapsto_{cc} \langle V, E \rangle$  avec  $V = \delta(o^n, b_1 \dots b_n)$   
CC machine :  $\langle \ulcorner 2^\neg \urcorner, [] \rangle$

#### 5.1.2 Exemple de fonctionnement de la machine SCC

Voici un exemple de fonctionnement de la machine SCC :

SCC machine :  $\langle (((\lambda f.\lambda x.f\ x)\ \lambda y.(+ y\ y))\ \ulcorner 1^\neg \urcorner), [] \rangle$   
 $> \langle (M\ N), E \rangle \mapsto_{scc} \langle M, E[([]\ N)] \rangle$   
SCC machine :  $\langle ((\lambda f.\lambda x.f\ x)\ \lambda y.(+ y\ y)), [([]\ \ulcorner 1^\neg \urcorner)] \rangle$   
 $> \langle (M\ N), E \rangle \mapsto_{scc} \langle M, E[([]\ N)] \rangle$   
SCC machine :  $\langle (\lambda f.\lambda x.f\ x), [([]\ \ulcorner 1^\neg \urcorner), ([]\ (\lambda y.(+ y\ y)))] \rangle$   
 $> \langle V, E[([]\ N)] \rangle \mapsto_{scc} \langle N, E[(V\ [])] \rangle$   
SCC machine :  $\langle (\lambda y.(+ y\ y)), [([]\ \ulcorner 1^\neg \urcorner), ((\lambda f.\lambda x.f\ x)\ [])] \rangle$   
 $> \langle V, E[(\lambda X.M)\ []] \rangle \mapsto_{scc} \langle M[X \leftarrow V], E \rangle$   
SCC machine :  $\langle (\lambda x.f\ x)[f \leftarrow (\lambda y.(+ y\ y))], [([]\ \ulcorner 1^\neg \urcorner)] \rangle$   
SCC machine :  $\langle (\lambda x.(\lambda y.(+ y\ y))\ x), [([]\ \ulcorner 1^\neg \urcorner)] \rangle$   
 $> \langle V, E[([]\ N)] \rangle \mapsto_{scc} \langle N, E[(V\ [])] \rangle$   
SCC machine :  $\langle \ulcorner 1^\neg \urcorner, [(\lambda x.(\lambda y.(+ y\ y))\ x)\ []] \rangle$   
 $> \langle V, E[(\lambda X.M)\ []] \rangle \mapsto_{scc} \langle M[X \leftarrow V], E \rangle$   
SCC machine :  $\langle ((\lambda y.(+ y\ y))\ x)[x \leftarrow \ulcorner 1^\neg \urcorner], [] \rangle$   
SCC machine :  $\langle ((\lambda y.(+ y\ y))\ \ulcorner 1^\neg \urcorner), [] \rangle$   
 $> \langle (M\ N), E \rangle \mapsto_{scc} \langle M, E[([]\ N)] \rangle$   
SCC machine :  $\langle (\lambda y.(+ y\ y)), [([]\ \ulcorner 1^\neg \urcorner)] \rangle$   
 $> \langle V, E[([]\ N)] \rangle \mapsto_{scc} \langle N, E[(V\ [])] \rangle$   
SCC machine :  $\langle \ulcorner 1^\neg \urcorner, [(\lambda y.(+ y\ y))\ []] \rangle$   
 $> \langle V, E[(\lambda X.M)\ []] \rangle \mapsto_{scc} \langle M[X \leftarrow V], E \rangle$   
SCC machine :  $\langle (+ y\ y)[y \leftarrow \ulcorner 1^\neg \urcorner], [] \rangle$   
SCC machine :  $\langle (+ \ulcorner 1^\neg \urcorner \ulcorner 1^\neg \urcorner), [] \rangle$   
 $> \langle (o^n\ M\ N \dots), E \rangle \mapsto_{scc} \langle M, E[(o^n\ []\ N \dots)] \rangle$   
SCC machine :  $\langle \ulcorner 1^\neg \urcorner, (+\ []\ \ulcorner 1^\neg \urcorner) \rangle$   
 $> \langle V, E[(o^n, V_1, \dots, V_i, [], N\ L)] \rangle \mapsto_{scc} \langle N, E[(o^n, V_1, \dots, V_i, V, [], L)] \rangle$   
SCC machine :  $\langle \ulcorner 1^\neg \urcorner, (+\ \ulcorner 1^\neg \urcorner\ []) \rangle$   
 $\langle b, E[(o^n, b_1, \dots, b_i, [])] \rangle \mapsto_{scc} \langle V, E \rangle$  avec  $\delta(o^n, b_1, \dots, b_i, b) = V$   
SCC machine :  $\langle \ulcorner 2^\neg \urcorner, [] \rangle$

### 5.1.3 Exemple de fonctionnement de la machine CK

Voici un exemple de fonctionnement de la machine CK :

CK machine :  $\langle ((\lambda f.\lambda x.f\ x)\ \lambda y.(+ y\ y))\ \lceil 1 \rceil, mt \rangle$   
 $> \langle (M\ N), \kappa \rangle \mapsto_{ck} \langle M, \langle arg, N, \kappa \rangle \rangle$   
CK machine :  $\langle ((\lambda f.\lambda x.f\ x)\ \lambda y.(+ y\ y)), \langle arg, \lceil 1 \rceil, mt \rangle \rangle$   
 $> \langle (M\ N), \kappa \rangle \mapsto_{ck} \langle M, \langle arg, N, \kappa \rangle \rangle$   
CK machine :  $\langle (\lambda f.\lambda x.f\ x), \langle arg, (\lambda y.(+ y\ y)), \langle arg, \lceil 1 \rceil, mt \rangle \rangle \rangle$   
 $> \langle V, \langle arg, N, \kappa \rangle \rangle \mapsto_{ck} \langle N, \langle fun, V, \kappa \rangle \rangle$   
CK machine :  $\langle (\lambda y.(+ y\ y)), \langle fun, (\lambda f.\lambda x.f\ x), \langle arg, \lceil 1 \rceil, mt \rangle \rangle \rangle$   
 $> \langle V, \langle fun, (\lambda X.M), \kappa \rangle \rangle \mapsto_{ck} \langle M[X \leftarrow V], \kappa \rangle$   
CK machine :  $\langle (\lambda x.f\ x)[f \leftarrow (\lambda y.(+ y\ y))], \langle arg, \lceil 1 \rceil, mt \rangle \rangle$   
CK machine :  $\langle (\lambda x.(\lambda y.(+ y\ y))\ x), \langle arg, \lceil 1 \rceil, mt \rangle \rangle$   
 $> \langle V, \langle arg, N, \kappa \rangle \rangle \mapsto_{ck} \langle N, \langle fun, V, \kappa \rangle \rangle$   
CK machine :  $\langle \lceil 1 \rceil, \langle fun, (\lambda x.(\lambda y.(+ y\ y))\ x), mt \rangle \rangle$   
 $> \langle V, \langle fun, (\lambda X.M), \kappa \rangle \rangle \mapsto_{ck} \langle M[X \leftarrow V], \kappa \rangle$   
CK machine :  $\langle ((\lambda y.(+ y\ y))\ x)[x \leftarrow \lceil 1 \rceil], mt \rangle$   
CK machine :  $\langle ((\lambda y.(+ y\ y))\ \lceil 1 \rceil), mt \rangle$   
 $> \langle (M\ N), \kappa \rangle \mapsto_{ck} \langle M, \langle arg, N, \kappa \rangle \rangle$   
CK machine :  $\langle (\lambda y.(+ y\ y)), \langle arg, \lceil 1 \rceil, mt \rangle \rangle$   
 $> \langle V, \langle arg, N, \kappa \rangle \rangle \mapsto_{ck} \langle N, \langle fun, V, \kappa \rangle \rangle$   
CK machine :  $\langle \lceil 1 \rceil, \langle fun, (\lambda y.(+ y\ y)), mt \rangle \rangle$   
 $> \langle V, \langle fun, (\lambda X.M), \kappa \rangle \rangle \mapsto_{ck} \langle M[X \leftarrow V], \kappa \rangle$   
CK machine :  $\langle (+ y\ y)[y \leftarrow \lceil 1 \rceil], mt \rangle$   
CK machine :  $\langle (+ \lceil 1 \rceil\ \lceil 1 \rceil), mt \rangle$   
 $> \langle (o^n\ M\ N\dots), \kappa \rangle \mapsto_{ck} \langle M, \langle opd, \langle o^n \rangle, \langle N, \dots \rangle, \kappa \rangle \rangle$   
CK machine :  $\langle \lceil 1 \rceil, \langle opd, \langle + \rangle, \langle \lceil 1 \rceil \rangle, mt \rangle \rangle$   
 $> \langle V, \langle opd, \langle V', \dots o^n \rangle, \langle N, L, \dots \rangle, \kappa \rangle \rangle \mapsto_{ck} \langle N, \langle opd, \langle V, V', \dots o^n \rangle, \langle L, \dots \rangle, \kappa \rangle \rangle$   
CK machine :  $\langle \lceil 1 \rceil, \langle opd, \langle \lceil 1 \rceil, + \rangle, \langle \rangle, mt \rangle \rangle$   
 $> \langle b, \langle opd, \langle b_i, \dots b_1, o^n \rangle, \langle \rangle, \kappa \rangle \rangle \mapsto_{ck} \langle V, \kappa \rangle$  avec  $\delta(o^n, b_1, \dots b_i, b) = V$   
CK machine :  $\langle \lceil 2 \rceil, mt \rangle$

### 5.1.4 Exemple de fonctionnement de la machine CEK

Voici un exemple de fonctionnement de la machine CEK :

[illegible]



### 5.1.5 Exemple de fonctionnement de la machine SECD

Voici un exemple de fonctionnement de la machine SECD :

Conversion :  $[(((\lambda f.\lambda x.f\ x)\ \lambda y.(+ y\ y))\ \lceil 1 \rceil)]_{secd}$

Conversion :  $[(\lambda f.\lambda x.f\ x)\ \lambda y.(+ \ y\ y)]_{secd} \ [\ulcorner 1 \urcorner]_{secd} \ ap$

Conversion :  $[(\lambda f. \lambda x. f \ x)]_{secd} \ [\lambda y. (+ \ y \ y)]_{secd} \ ap \ \ulcorner 1 \urcorner \ ap$

Conversion :  $\langle f, [\lambda x. (f \ x)]_{\text{secd}} \rangle \langle y, y \ y \ \text{prim}_+ \rangle \text{ ap } \ulcorner 1 \urcorner \text{ ap}$

Conversion :  $\langle f, \langle x, [f \ x]_{secd} \rangle \rangle \langle y, y \ y \ prim_+ \rangle \text{ ap } \ulcorner 1 \urcorner \text{ ap}$

Conversion :  $\langle f, \langle x, f \ x \ ap \rangle \rangle \ \langle y, y \ y \ prim_+ \rangle \ ap \ \lceil 1 \rceil \ ap$

SECD Machine :  $\langle \epsilon, \emptyset, \langle f, \langle x, f \ x \ ap \rangle \rangle \ \langle y, y \ y \ prim_+ \rangle \ ap \ulcorner 1 \urcorner \ ap, \epsilon \rangle$

$$> \langle \hat{S}, \hat{\varepsilon}, \langle X, C' \rangle \hat{C}, \hat{D} \rangle \mapsto_{secd} \langle \langle X, C' \rangle, \varepsilon \rangle \hat{S}, \hat{\varepsilon}, \hat{C}, \hat{D} \rangle$$

SECD Machine :  $\langle \langle \langle f, \langle x, f \ x \ ap \rangle \rangle, \emptyset \rangle, \emptyset, \langle y, y \ y \ prim_+ \rangle \ ap \ \ulcorner 1 \urcorner \ ap, \epsilon \rangle$

$$> \langle \widehat{S}, \widehat{\varepsilon}, \langle X, C' \rangle \widehat{C}, \widehat{D} \rangle \mapsto_{secd} \langle \langle X, C' \rangle, \varepsilon \rangle \widehat{S}, \widehat{\varepsilon}, \widehat{C}, \widehat{D} \rangle$$

SECD Machine :  $\langle \langle \langle y, y \text{ } y \text{ } prim_+ \rangle, \emptyset \rangle \langle \langle f, \langle x, f \text{ } x \text{ } ap \rangle \rangle, \emptyset \rangle, \emptyset, ap \text{ } \ulcorner 1 \urcorner \text{ } ap, \epsilon \rangle$

$$> \langle \hat{V} \langle \langle X, C' \rangle, \varepsilon' \rangle \hat{S}, \hat{\varepsilon}, ap \hat{C}, \hat{D} \rangle \mapsto_{secd} \langle \epsilon, \varepsilon' [X \leftarrow \hat{V}], C', \langle \hat{S}, \hat{\varepsilon}, \hat{C}, \hat{D} \rangle \rangle$$

SECD Machine :  $\langle \epsilon, \emptyset[f \leftarrow \langle \langle y, y \text{ } y \text{ } prim_+ \rangle, \emptyset \rangle], \langle x, f \text{ } x \text{ } ap \rangle, \langle \epsilon, \emptyset, \lceil 1 \rceil \text{ } ap, \epsilon \rangle \rangle$

SECD Machine :  $\langle \epsilon, \{ \langle f, \langle \langle y, y \text{ } y \text{ } prim_+ \rangle, \emptyset \rangle \rangle, \langle x, f \text{ } x \text{ } ap \rangle, \langle \epsilon, \emptyset, \lceil 1 \rceil \text{ } ap, \epsilon \rangle \}$

$$> \langle \hat{S}, \hat{\varepsilon}, \langle X, C' \rangle \hat{C}, \hat{D} \rangle \mapsto_{secd} \langle \langle X, C' \rangle, \varepsilon \rangle \hat{S}, \hat{\varepsilon}, \hat{C}, \hat{D} \rangle$$

SECD Machine :  $\langle \langle \langle x, f \ x \ ap \rangle, \{ \langle f, \langle \langle y, y \ y \ prim_+ \rangle, \emptyset \rangle \} \rangle, \{ f, \langle \langle y, y \ y \ prim_+ \rangle, \emptyset \rangle \}, \emptyset, \langle \epsilon, \emptyset, \lceil 1 \rceil \ ap, \epsilon \rangle \rangle$

$$> \langle \widehat{V} \ \widehat{S}, \widehat{\varepsilon}, \emptyset, \langle \widehat{S}', \widehat{\varepsilon}', \widehat{C}', \widehat{D} \rangle \rangle \mapsto_{secd} \langle \widehat{V} \ \widehat{S}', \widehat{\varepsilon}', \widehat{C}', \widehat{D} \rangle$$

SECD Machine :  $\langle \langle \langle x, f \ x \ ap \rangle, \{ \langle f, \langle \langle y, y \ y \ prim_+ \rangle, \emptyset \rangle \} \rangle, \emptyset, \lceil 1 \rceil \ ap, \epsilon \rangle$

$$> \langle \hat{S}, \hat{\varepsilon}, b \hat{C}, \hat{D} \rangle \mapsto_{sec d} \langle b \hat{S}, \hat{\varepsilon}, \hat{C}, \hat{D} \rangle$$

SECD Machine :  $\langle \ulcorner 1 \urcorner \langle \langle x, f \ x \ ap \rangle, \{ \langle f, \langle \langle y, y \ y \ prim_+ \rangle, \emptyset \rangle \} \rangle, \emptyset, ap, \epsilon \rangle$

$$> \langle \hat{V} \langle \langle X, C' \rangle, \epsilon' \rangle \hat{S}, \hat{\epsilon}, ap \hat{C}, \hat{D} \rangle \mapsto_{secd} \langle \epsilon, \epsilon' [X \leftarrow \hat{V}], C', \langle \hat{S}, \hat{\epsilon}, \hat{C}, \hat{D} \rangle \rangle$$

SECD Machine :  $\langle \epsilon, \{ \langle f, \langle \langle y, y \text{ } y \text{ } prim_+ \rangle, \emptyset \rangle \} [x \leftarrow \ulcorner 1 \urcorner], f \text{ } x \text{ } ap, \langle \epsilon, \emptyset, \epsilon, \epsilon \rangle \rangle$

SECD Machine :  $\langle \epsilon, \{ \langle f, \langle \langle y, y \text{ } y \text{ } prim_+ \rangle, \emptyset \rangle \rangle, \langle x, \lceil 1 \rceil \rangle \}, f \text{ } x \text{ } ap, \langle \epsilon, \emptyset, \epsilon, \epsilon \rangle \rangle$

$$> \langle \hat{S}, \hat{\varepsilon}, X \hat{C}, \hat{D} \rangle \mapsto_{secd} \langle \hat{V} \hat{S}, \hat{\varepsilon}, \hat{C}, \hat{D} \rangle \text{ où } \hat{V} = \varepsilon(X)$$

SECD Machine :  $\langle \langle y, y \text{ } y \text{ } prim_+ \rangle, \emptyset \rangle, \{ \langle f, \langle y, y \text{ } y \text{ } prim_+ \rangle, \emptyset \rangle, \langle x, \ulcorner 1 \urcorner \rangle \}, x \text{ } ap, \langle \epsilon, \emptyset, \epsilon, \epsilon \rangle$

$$> \langle \hat{S}, \hat{\varepsilon}, X \hat{C}, \hat{D} \rangle \mapsto_{sec d} \langle \hat{V} \hat{S}, \hat{\varepsilon}, v \hat{C}, \hat{D} \rangle \text{ où } \hat{V} = \varepsilon(X)$$

SECD Machine :  $\langle \ulcorner 1 \urcorner \langle \langle y, y \ y \ prim_+ \rangle, \emptyset \rangle, \{ \langle f, \langle \langle y, y \ y \ prim_+ \rangle, \emptyset \rangle \rangle, \langle x, \ulcorner 1 \urcorner \rangle \}, ap, \langle \epsilon, \emptyset, \epsilon, \epsilon \rangle \rangle$

$$> \langle \hat{V} \langle \langle X, C' \rangle, \varepsilon' \rangle \hat{S}, \hat{\varepsilon}, ap \hat{C}, \hat{D} \rangle \mapsto_{secd} \langle \epsilon, \varepsilon' [X \leftarrow \hat{V}], C', \langle \hat{S}, \hat{\varepsilon}, \hat{C}, \hat{D} \rangle \rangle$$

SECD Machine :  $\langle \epsilon, \emptyset[y \leftarrow \ulcorner 1 \urcorner], y \ y \ prim_+, \langle \epsilon, \{ \langle f, \langle \langle y, y \ y \ prim_+ \rangle, \emptyset \rangle \}, \langle x, \ulcorner 1 \urcorner \rangle \}, \emptyset, \langle \epsilon, \emptyset, \epsilon, \epsilon \rangle \rangle$

SECD Machine :  $\langle \epsilon, \{\langle y, \lceil 1 \rceil\} \rangle, y \ y \ prim_+, \langle \epsilon, \{\langle f, \langle \langle y, y \ y \ prim_+ \rangle, \emptyset \rangle\}, \langle x, \lceil 1 \rceil \rangle\}, \emptyset, \langle \epsilon, \emptyset, \epsilon, \epsilon \rangle \rangle$

$$> \langle \hat{S}, \hat{\varepsilon}, X \hat{C}, \hat{D} \rangle \mapsto_{secd} \langle \hat{V} \hat{S}, \hat{\varepsilon}, \hat{C}, \hat{D} \rangle \text{ où } \hat{V} = \varepsilon(X)$$

SECD Machine :  $\langle \lceil 1 \rceil, \{ \langle y, \lceil 1 \rceil \} \rangle, y \text{ prim}_+, \langle \epsilon, \{ \langle f, \langle \langle y, y \text{ prim}_+ \rangle, \emptyset \rangle \rangle, \langle x, \lceil 1 \rceil \rangle \}, \emptyset, \langle \epsilon, \emptyset, \epsilon, \epsilon \rangle \rangle$

$$> \langle \hat{S}, \hat{\varepsilon}, X \hat{C}, \hat{D} \rangle \mapsto_{secd} \langle \hat{V} \hat{S}, \hat{\varepsilon}, \hat{C}, \hat{D} \rangle \text{ où } \hat{V} = \varepsilon(X)$$

SECD Machine :  $\langle \ulcorner 1 \urcorner \ulcorner 1 \urcorner, \{\langle y, \ulcorner 1 \urcorner \rangle\}, prim_+, \langle \epsilon, \{\langle f, \langle \langle y, y \ y \ prim_+ \rangle, \emptyset \rangle\}, \langle x, \ulcorner 1 \urcorner \rangle\}, \emptyset, \langle \epsilon, \emptyset, \epsilon, \epsilon \rangle \rangle$

$$> \langle b_1 \dots b_n \hat{S}, \hat{\varepsilon}, \text{prim}_{o^n} \hat{C}, \hat{D} \rangle \mapsto_{\text{sec}d} \langle \hat{V} \hat{S}, \hat{\varepsilon}, \hat{C}, \hat{D} \rangle \text{ où } \hat{V} = \delta(o^n, b_1, \dots, b_n)$$

SECD Machine :  $\langle \lceil 2 \rceil, \{ \langle y, \lceil 1 \rceil \}, \emptyset, \langle \epsilon, \{ \langle f, \langle \langle y, y \text{ } prim_+ \rangle, \emptyset \rangle \}, \langle x, \lceil 1 \rceil \}, \emptyset, \langle \epsilon, \emptyset, \epsilon, \epsilon \rangle \rangle$

$$> \langle \widehat{V} \ \widehat{S}, \widehat{\varepsilon}, \emptyset, \langle \widehat{S}', \widehat{\varepsilon}', \widehat{C}', \widehat{D} \rangle \rangle \mapsto_{\text{secd}} \langle \widehat{V} \ \widehat{S}', \widehat{\varepsilon}', \widehat{C}', \widehat{D} \rangle$$

SECD Machine :  $\langle \lceil 2 \rceil, \{ \langle f, \langle \langle y, y \text{ } y \text{ } prim_+ \rangle, \emptyset \rangle \rangle, \langle x, \lceil 1 \rceil \rangle \}, \emptyset, \langle \epsilon, \emptyset, \epsilon, \epsilon \rangle \rangle$

$$> \langle \widehat{V} \ \widehat{S}, \widehat{\varepsilon}, \emptyset, \langle \widehat{S}', \widehat{\varepsilon}', \widehat{C}', \widehat{D} \rangle \rangle \longmapsto_{\text{secd}} \langle \widehat{V} \ \widehat{S}', \widehat{\varepsilon}', \widehat{C}', \widehat{D} \rangle$$
SECD Machine :  $\langle \ulcorner 2 \urcorner, \emptyset, \epsilon, \epsilon \rangle$

## 5.2 Les différentes versions faite pour rendre la machine SECD concurrente

Cette partie énumère les différentes versions créées depuis le début du stage jusqu'à ce jour. Elle paraissent compliqué à comprendre à cause de leurs format qui est bien trop lourd mais elle garde le même principe que celle exprimé plus haut dans le rapport. Il ne faut donc pas avoir peur de chercher à comprendre.

### 5.2.1 1ère-2ème version des règles de la machine SECD Concurrente

Cette version ajoute les prémisses de la concurrence dans la machine SECD avec la possibilité de créer des threads d'initialiser des signaux, les émettre où encore de tester la présence d'un signal. Cette version est un condensé de 2 versions.

**Soit**  $\langle S, E, C, D, W, ST, SI \rangle$  **avec :**

$$\begin{aligned}
V &= b \\
&| \langle \langle X, C \rangle, E \rangle \\
S &= \epsilon \\
&| V S \\
&| Remp S \\
E &= \text{une fonction } \{ \langle X, V \rangle, \dots \} \\
C &= \epsilon \\
&| b C \\
&| X C \\
&| ap C \\
&| prim_{o^n} C \\
&| \langle X, C \rangle C \\
&| bspawn C \\
&| espawn C \\
&| \langle s, C', C'' \rangle C \\
&| \langle s, C' \rangle C \\
&| emit_s C \\
D &= \epsilon \\
&| \langle S, E, C, D \rangle \\
W &= \{ D, \dots \} \\
ST &= \{ \dots, \langle s, D \rangle, \dots \} \\
SI &= \{ s, \dots \}
\end{aligned}$$

**Les nouvelles règles sont les suivantes :**

**Partie de base de la machine SECD**

**Constante :** On a une constante, on la déplace dans la pile.

$$\langle S, E, b C, D, W, ST, SI \rangle \mapsto_{secdv1c} \langle b S, E, C, D, W, ST, SI \rangle$$

**Substitution :** On a une variable, on prends la substitution dans l'environnement et on la mets dans la pile.

$$\langle S, E, X C, D, W, ST, SI \rangle \mapsto_{secdv1-2} \langle V S, E, C, D, W, ST, SI \rangle \text{ où } V = E(X)$$

**Opération :** On a un opérateur et le nombre de constante nécessaire dans la pile, via la fonction  $\delta$  et in retourne le résultat dans la pile.

$$\langle b_1 \dots b_n S, E, prim_{o^n} C, D, W, ST, SI \rangle \mapsto_{secdv1-2} \langle V S, E, C, D, W, ST, SI \rangle \text{ où } V = \delta(o^n, b_1, \dots b_n)$$

**Abstraction :** On a une abstraction, on crée une fermeture comportant l'abstraction et l'environnement courant et on mets la fermeture dans la pile

$$\langle S, E, \langle X, C' \rangle C, D, W, ST, SI \rangle \mapsto_{secdv1-2} \langle \langle \langle X, C' \rangle, E \rangle S, E, C, D, W, ST, SI \rangle$$

**Application :** On a une application, donc on la sauvegarde dans le dépôt, on ajoute une substitution et on remplace la chaîne de contrôle et l'environnement par ceux présent dans la fermeture.

$$\langle V \langle \langle X, C' \rangle, E' \rangle S, E, ap C, D, W, ST, SI \rangle \mapsto_{secdv1-2} \langle \epsilon, E'[X \leftarrow V], C', \langle S, E, C, D \rangle, W, ST, SI \rangle$$

**Récupération de sauvegarde :** On a rien mais le dépôt comporte une sauvegarde donc on prends celle-ci.

$$\langle V S, E, \epsilon, \langle S, E, C, D \rangle, W, ST, SI \rangle \mapsto_{secdv1-2} \langle V S', E, C', D, W, ST, SI \rangle$$

## Partie pour la concurrence

**Création thread :** On veut créer un nouveau thread

$$\langle S, E, bspawn C' espawn C, D, W, ST, SI \rangle \mapsto_{secdv1-2} \langle Remp S, E, C, D, W \langle S, E, C', D \rangle, ST, SI \rangle$$

**Initialisation signal :** On initialise le signal

$$\langle S, E, \langle s, C' \rangle C, D, W, ST, SI \rangle \mapsto_{secdv1-2} \langle \epsilon, E[init \leftarrow s], C', \langle S, E, C, D \rangle, W, ST, SI \rangle$$

**Présence d'un signal :** On teste la présence d'un signal et il l'est donc on prends la 1ère option.

$$\langle S, E, \langle s, C', C'' \rangle C, D, W, ST, SI \rangle \mapsto_{secdv1-2} \langle S, E, C' C, D, W, ST, SI \rangle$$

si  $s \in SI$  et  $s \in E$

**Thread bloqué remplacé :** On teste la présence d'un signal et il ne l'est pas donc on le remplace par le thread en tête de la file d'attente.

$$\langle S, E, \langle s, C', C'' \rangle C, D, \langle S', E', C''', D' \rangle W, ST, SI \rangle \mapsto_{secdv1-2} \langle S', E', C''', D', W, ST \langle S, E, \langle s, C', C'' \rangle C, D \rangle, SI \rangle$$

si  $s \notin SI$  et  $S \in E$

**Thread bloqué non remplacé :** On teste la présence d'un signal et il ne l'est pas et la file est vide mest juste le thread courant dans la liste de threads bloqués.

$$\langle S, E, \langle s, C', C'' \rangle C, D, \emptyset, ST, SI \rangle \mapsto_{secdv1-2} \langle \emptyset, \emptyset, \epsilon, \emptyset, \emptyset, ST \langle S, E, \langle s, C', C'' \rangle C, D \rangle, SI \rangle$$

si  $s \notin SI$  et  $s \in E$

**Émettre :** on émet un signal

$$\langle S, E, emit_s C, D, W, ST, SI \rangle \mapsto_{secdv1-2} \langle S, E, C, D, W', ST', SI \rangle$$

avec  $W' = W \cup$  tout les éléments de  $ST$  qui attendent l'émission de  $s$  et  
avec  $ST' = ST \setminus$  tout les éléments de  $ST$  qui attendent l'émission de  $s$

**Récupération dans la file d'attente :** On a plus rien à traiter et on a aucune sauvegarde, du coup on change de thread courant par le thread en tête de la file d'attente.

$$\langle S, E, \epsilon, \emptyset, \langle S', E', C, D \rangle W, ST, SI \rangle \mapsto_{secdv1-2} \langle S', E', C, D, W, ST, SI \rangle$$

**Fin d'instant logique :** On a plus rien à traiter et on a plus rien dans la file d'attente. C'est la fin de l'instant logique

$$\langle S, E, \epsilon, \emptyset, \emptyset, ST, SI \rangle \mapsto_{secdv1-2} \langle S, E, \emptyset, \emptyset, W, \emptyset, \emptyset, \emptyset \rangle$$

avec  $W =$  tout les éléments de  $ST$  qui prennent leurs 2nd choix

## Partie commune

**Application neutre droite :** on a une application avec un neutre dans la pile donc on l'enlève

$$\langle V Remp S, E, ap C, D, W, ST, SI \rangle \mapsto_{secdv1-2} \langle V S, E, C, D, W, ST, SI \rangle$$

**Application neutre gauche :** on a une application avec un neutre dans la pile donc on l'enlève

$$\langle Remp V S, E, ap C, D, W, ST, SI \rangle \mapsto_{secdv1-2} \langle V S, E, C, D, W, ST, SI \rangle$$

**la machine SECD version 1 peut s'arrêter dans 4 états différents :**

- on a une **constante b** tels que  $\langle \epsilon, \emptyset, [M]_{secdv1-2}, \emptyset, \emptyset, \emptyset, \epsilon \rangle \rightarrow_{secdv1-2} \langle b, E, \epsilon, \emptyset, \emptyset, SI, \epsilon \rangle$  ;
- on a une **abstraction function** tels que  $\langle \epsilon, \emptyset, [M]_{secdv1-2}, \emptyset, \emptyset, \emptyset, \epsilon \rangle \rightarrow_{secdv1-2} \langle \langle \langle X, C \rangle, E' \rangle, E, \epsilon, \emptyset, \emptyset, SI, \epsilon \rangle$  ;
- on a un **remplacement** tels que  $\langle \epsilon, \emptyset, [M]_{secdv1-2}, \emptyset, \emptyset, \emptyset, \epsilon \rangle \rightarrow_{secdv1-2} \langle Remp, E, \epsilon, \emptyset, \emptyset, SI, \epsilon \rangle$  ;
- on a un **état inconnu** soit une **erreur**.

### 5.2.2 3ème version des règles de la machine SECD Concurrente

Cette version ajoute le contrôle des erreurs sans propagation via l'ajout d'un gestionnaire d'erreur dans la machine. Il commence à y avoir beaucoup d'éléments dans notre machine donc on va en rassembler. On va définir  $TL$  un couple qui regroupe  $W$  et  $ST$ , c'est-à-dire  $TL = \langle W, ST \rangle$ .

*Soit*  $\langle S, E, C, D, TL, SI, H \rangle$  *avec :*

$$\begin{aligned}
V &= b \\
&| \langle \langle X, C \rangle, E \rangle \\
&| erreur_e \\
S &= \epsilon \\
&| V S \\
&| Remp S \\
E &= \text{une fonction } \{ \langle X, V \rangle, \dots \} \\
C &= \epsilon \\
&| b C \\
&| X C \\
&| ap C \\
&| prim_{o^n} C \\
&| \langle X, C \rangle C \\
&| bspawn C \\
&| espawn C \\
&| \langle s, C', C'' \rangle C \\
&| \langle s, C' \rangle C \\
&| emit_s C \\
&| throw_e C \\
&| \langle e, \langle C', \langle X, C'' \rangle \rangle \rangle C \\
D &= \epsilon \\
&| \langle S, E, C, D \rangle \\
TL &= \langle W, ST \rangle \text{ avec} \\
&- W = \{ D, \dots \} \\
&- ST = \{ \dots, \langle s, D \rangle, \dots \} \\
SI &= \{ s, \dots \} \\
H &= \epsilon \\
&| \langle e, \langle S, E, C, D, TL, SI, H \rangle \rangle
\end{aligned}$$

*Les nouvelles règles sont les suivantes :*

#### Partie de base de la machine SECD

**Constante :** On a une constante, on la déplace dans la pile.

$$\langle S, E, b C, D, TL, SI, H \rangle \mapsto_{secdv3} \langle b S, E, C, TL, SI, H \rangle$$

**Substitution :** On a une abstraction, on crée une fermeture avec celle-ci et l'environnement courant et on la place dans la pile.

$$\langle S, E, X C, D, TL, SI, H \rangle \mapsto_{secdv3} \langle V S, E, C, D, TL, SI, H \rangle$$

où  $V = E(X)$

**Opération :** On a un opérateur et le nombre de constante nécessaire dans la pile, via la fonction  $\delta$  on retourne le résultat dans la pile.

$$\langle b_1 \dots b_n S, E, prim_{o^n} C, D, TL, SI, H \rangle \mapsto_{secdv3} \langle V S, E, C, D, TL, SI, H \rangle$$

où  $V = \delta(o^n, b_1, \dots, b_n)$

**Abstraction :** On a une abstraction, on crée une fermeture comportant l'abstraction et l'environnement courant et on mets la fermeture dans la pile.

$$\langle S, E, \langle X, C' \rangle C, D, TL, SI, H \rangle \mapsto_{secdv3} \langle \langle \langle X, C' \rangle, E \rangle S, E, C, D, TL, SI, H \rangle$$

**Application :** On a une application, donc on sauvegarde dans le dépôt, on ajoute une substitution et on remplace la chaîne de contrôle et l'environnement par ceux présent dans la fermeture.

$$\langle V \langle \langle X, C' \rangle, E' \rangle S, E, ap C, D, TL, SI, H \rangle \mapsto_{secdv3} \langle \epsilon, E'[X \leftarrow V], C', \langle S, E, C, D \rangle, TL, SI, H \rangle$$

**Récupération de sauvegarde :** On a rien mais le dépôt comporte une sauvegarde donc on prends celle-ci.

$$\langle V S, E, \epsilon, \langle S', E', C, D \rangle, TL, SI, H \rangle \mapsto_{secdv3} \langle V S', E', C, D, TL, SI, H \rangle$$

## Partie pour les erreurs

**Erreur :** On a une erreur, on la déplace en tête de la pile.

$$\langle S, E, throw_e C, D, TL, SI, H \rangle \mapsto_{secdv3} \langle erreur_e S, E, C, D, TL, SI, H \rangle$$

**Traitée erreur via gestionnaire d'erreur :** On a plus rien mais on a une erreur levé dans la pile du coup on regarde si le gestionnaire d'erreur gère celle-ci ; oui du coup prend la sauvegarde.

$$\langle S, E, throw_e C, D, TL, SI, \langle e, \langle S', E', \langle X, C'' \rangle C', D', TL', SI', H \rangle \rangle \rangle \mapsto_{secdv3} \langle S', E', \langle X, C'' \rangle throw_e C', D', TL', SI', H \rangle$$

**Traitement erreur récursif :** On a plus rien mais on a une erreur levé dans la pile du coup on regarde si le gestionnaire d'erreur gère celle-ci mais non du coup on regarde pour le gestionnaire sauvegardé.

$$\langle S, E, throw_e C, D, TL, SI, \langle e', \langle S', E', \langle X, C'' \rangle C', D', TL', SI', H \rangle \rangle \rangle \mapsto_{secdv3} \langle S, E, throw_e C, D, TL, SI, H \rangle$$

**Erreur non traitée :** On a plus rien mais on a une erreur levé dans la pile du coup on arrête la machine en vidant tout sauf la pile.

$$\langle S, E, throw_e C, D, TL, SI, \emptyset \rangle \mapsto_{secdv3} \langle S, E, throw_e, \emptyset, \emptyset, \emptyset, \emptyset \rangle$$

**Création d'un gestionnaire d'erreur :** On a un try...catch donc on test avec la chaîne de contrôle du try et on sauvegarde catch dans le gestionnaire d'erreur.

$$\langle S, E, \langle e, \langle C', \langle X, C'' \rangle \rangle \rangle C, D, TL, SI, H \rangle \mapsto_{secdv3} \langle S, E, C' C, D, TL, SI, \langle e, \langle S, E, \langle X, C'' \rangle C, D, TL, SI, H \rangle \rangle \rangle$$

## Partie pour la concurrence

**Création thread :** On veut créer un nouveau thread.

$$\langle S, E, bspawn C' spawn C, D, \langle W, ST \rangle, SI, H \rangle \mapsto_{secdv3} \langle Remp S, E, C, D, \langle W \langle S, E, C', D \rangle, ST \rangle, SI, H \rangle$$

**Initialisation signal :** On initialise le signal.

$$\langle S, E, \langle s, C' \rangle C, D, TL, SI, H \rangle \mapsto_{secdv3} \langle \epsilon, E [init \leftarrow s], C', \langle S, E, C, D \rangle, TL, SI, H \rangle$$

**Présence signal :** On teste la présence d'un signal, on sait qu'il est émit donc on prends le 1er choix.

$$\langle S, E, \langle s, C', C'' \rangle C, D, TL, SI, H \rangle \mapsto_{secdv3} \langle S, E, C' C, D, TL, SI, H \rangle$$

si  $s \in SI$  et  $s \in E$

**Thread bloqué remplacé :** On teste la présence d'un signal, on sait qu'il n'est pas émit et il y a un thread dans la file d'attente donc on mets ce thread dans la liste de threads bloqués et on prends le thread en tête de la file.

$$\langle S, E, \langle s, C', C'' \rangle C, D, \langle \langle S', E', C''', D' \rangle W, ST \rangle, SI, H \rangle \mapsto_{secdv3} \langle S', E', C''', D', \langle W, ST \langle s, \langle S, E, \langle s, C', C'' \rangle C, D \rangle \rangle \rangle, SI, H \rangle \text{ si } s \notin SI \text{ et } s \in E$$

**Thread bloqué non remplacé :** On teste la présence d'un signal, on sait qu'il n'est pas émit donc on mets ce thread dans la liste de threads bloqués.

$$\langle S, E, \langle s, C', C'' \rangle C, D, \langle \emptyset, ST \rangle, SI, H \rangle \mapsto_{secdv3} \langle \epsilon, \emptyset, \epsilon, \emptyset, \langle \emptyset, ST \rangle \langle s, \langle S, E, \langle s, C', C'' \rangle C, D \rangle \rangle, SI, H \rangle$$

si  $s \notin SI$  et  $s \in E$

**Émission :** On émet un signal donc on mets dans la file d'attente tous les threads attendant le signal.

$$\langle S, E, emit_s C, D, \langle W, ST \rangle, SI, H \rangle \mapsto_{secdv3} \langle S, E, C, D, \langle W', ST' \rangle, SI, H \rangle$$

avec  $W' = W \cup$  tout les éléments de  $ST$  qui attendent l'émission de  $s$  et  
avec  $ST' = ST \setminus$  tout les éléments de  $ST$  qui attendent l'émission de  $s$

**Récupération dans la file d'attente :** On a plus rien à traité et on a aucune sauvegarde, du coup on change le thread courant par le thread en tête de la file d'attente.

$$\langle S, E, \epsilon, \emptyset, \langle \langle S', E', C', D' \rangle W, ST \rangle, SI, H \rangle \mapsto_{secdv3} \langle S', E', C', D', \langle W, ST \rangle, SI, H \rangle$$

**Fin d'instant logique :** On a plus rien à traiter, on a aucune sauvegarde et on a plus rien dans la file d'attente, c'est la fin d'un instant logique.

$$\langle S, E, \epsilon, \emptyset, \langle \emptyset, ST \rangle, SI, H \rangle \mapsto_{secdv3} \langle S, E, \epsilon, \emptyset, \langle W, \emptyset \rangle, \emptyset, H \rangle$$

avec  $W =$  tout les éléments de  $ST$  qui prennent leurs 2nd choix

### Partie commune

**Application neutre droite :** On a une application avec un *Remp* à droite donc on enlève juste le *Remp*.

$$\langle V \text{ Remp } S, E, ap C, D, TL, SI, H \rangle \mapsto_{secdv3} \langle V S, E, C, D, TL, SI, H \rangle$$

**Application neutre gauche :** On a une application avec un *Remp* à gauche donc on enlève juste le *Remp*.

$$\langle \text{Remp } V S, E, ap C, D, TL, SI, H \rangle \mapsto_{secdv3} \langle V S, E, C, D, TL, SI, H \rangle$$

**la machine SECD version 3 peut s'arrêter dans 4 états différents :**

$$\longrightarrow \text{on a une constante } b \text{ tels que } \langle \emptyset, \emptyset, [M]_{secdv3}, \emptyset, \langle \emptyset, \emptyset \rangle, \emptyset, \emptyset \rangle \rightarrow_{secdv3} \langle b, E, \epsilon, \emptyset, \langle \emptyset, \emptyset \rangle, SI, H \rangle ;$$

$$\longrightarrow \text{on a une abstraction function tels que } \langle \epsilon, \emptyset, [M]_{secdv3}, \emptyset, \langle \emptyset, \emptyset \rangle, \emptyset, \emptyset \rangle \rightarrow_{secdv3} \langle \langle \langle X, C \rangle, E' \rangle, E, \epsilon, \emptyset, \langle \emptyset, \emptyset \rangle, SI, H \rangle ;$$

$$\longrightarrow \text{on a un remplacement tels que } \langle \epsilon, \emptyset, [M]_{secdv3}, \emptyset, \langle \emptyset, \emptyset \rangle, \emptyset, \emptyset \rangle \rightarrow_{secdv3} \langle \text{Remp}, E, \epsilon, \emptyset, \langle \emptyset, \emptyset \rangle, SI, H \rangle ;$$

$$\longrightarrow \text{on a une erreur } e \text{ tels que } \langle \epsilon, \emptyset, [M]_{secdv3}, \emptyset, \langle \emptyset, \emptyset \rangle, \emptyset, \emptyset \rangle \rightarrow_{secdv3} \langle erreur_e, E, \epsilon, \emptyset, \langle \emptyset, \emptyset \rangle, SI, H \rangle.$$

### 5.2.3 4ème version des règles de la machine SECD Concurrente

La machine ayant beaucoup évolué depuis le début du travail, je vais redéfinir chaque élément de la machine pour pouvoir mieux comprendre les nouvelles règles.

Une suite de fonctions ont été écrite pour simplifier la lecture des règles. Les voici :

$\rho(l, v, s, i)$  = la fonction qui pour une liste des signaux  $l$ , une valeur  $v$ , un signal  $s$  et un identifiant du thread courant donnés, renvoie la liste  $l'$  avec  $v$  ajouté à la liste des valeurs du signal  $s$  pour le thread  $i$ .

**Exemple :**  $\rho(\{..., \langle s, \{..., \langle id, valeur \rangle, ... \rangle, emit \rangle, ... \}, v, s, id) = \{..., \langle s, \{..., \langle id, valeur\ v \rangle, ... \rangle, emit \rangle, ... \}$

$\gamma(l, s, i, i')$  = la fonction qui pour une liste de valeurs partagées classés par signaux et par thread  $l$ , un signal  $s$ , l'identifiant du thread courant et l'identifiant du thread auxquels on veut accéder, renvoie soit un couple la liste avec l'itérateur déplacé et la valeur ou une exception si on ne peut plus donner de nouvelles valeurs

**Exemple :**

$$\gamma(\langle \dots, \langle s, \{ \dots, \langle id, \{ \dots, \langle b, \{ \dots, id' \dots \} \rangle, \langle n, \{ \dots \} \rangle, \dots \rangle, \{ \dots \} \rangle, \dots \rangle, \dots \rangle, s, id, id' \rangle = \langle b, \{ \dots, \langle s, \{ \dots, \langle id, \{ \dots, \langle b, \{ \dots \} \rangle, \langle n, \{ \dots, id' \} \rangle, \dots \rangle, \{ \dots \} \rangle, \dots \rangle, \dots \rangle \rangle$$
$$\gamma(\{\dots, \langle s, \{\dots, \langle id, \{\dots, \langle b, \{\dots, id', \dots \rangle\}, \{\dots\} \rangle, \dots \rangle, \dots \rangle, s, id, id' \rangle = \langle b, \{\dots, \langle s, \{\dots, \langle id, \{\dots, \langle b, \{\dots\} \rangle\}, \{\dots, id' \rangle\}, \dots \rangle, \dots \rangle\}$$
$$\gamma(\{..., \langle s, \{..., \langle id, valeurs, \{..., id', ... \rangle, ... \} \rangle, ... \}, ..., s, id, id') = throw\ erreur_e$$

$\iota(l, s, i)$  = la fonction qui pour une liste de signaux courant l, un signal s, renvoie une liste des signaux courant avec le signal s initialisé.

**Example :**  $\iota(\{\dots\}, s) = \{\dots, \langle s, \{\}, false \rangle\}$

$\beta(l, s)$  = la fonction qui pour une liste de signal courant  $l$  et un signal  $s$  donnés, renvoie le booléen émit.

**Exemple :**

$$\beta(\{..., \langle s, \{...\}, vraie \rangle, ...\}, s) = vraie$$
$$\beta(\{..., \langle s, \{...\}, faux \rangle, ...\}, s) = faux$$

$\varepsilon(l, s)$  = la fonction qui pour une liste de signaux courant l et un signal s donnés, renvoie la liste avec le booléen représentant l'émission du signal à vraie.

**Example :**

$$\varepsilon(\{..., \langle s, \{...\}, faux \rangle, ...\}, s) = \{..., \langle s, \{...\}, vraie \rangle, ...\}$$

$\alpha(\langle CS, SSI \rangle)$  = la fonction qui pour la liste des signaux courant et la liste des signaux partagées données, renvoie la liste des signaux courant vidées de ses listes de valeurs et le booléen représentant l'émission mis à nulle ainsi que la liste des signaux partagées remplacer par les listes de valeurs de la liste des signaux courants qui sont émit.

**Example :**

$$\alpha(\langle CS, SSI \rangle) =$$

*SSI* vidé

$\forall x \in CS$  tels que  $\langle s, \{..., \langle id, \{..., b, ... \} \}, ... \}, true \rangle$ , on ajoute  $x$  dans  $SSI$

$\forall x \in CS$  tels que  $\langle s, \{..., \langle id, \{..., b, ... \}\}, ... \rangle, emit \rangle$  on le remplace par  $\langle s, \{..., \langle id, \{\} \rangle, ... \rangle, faux \rangle$

**Soit**  $\langle I, S, E, C, D, TL, SI, H, IP \rangle$  **avec** :

$V = b$

|  $\langle \langle X, C' \rangle E \rangle$

|  $erreur_e$

$I$  = un entier représentant l'identifiant du thread

$S = \emptyset$

|  $VS$

|  $signal\ S$

|  $throw\ S$

$E = \{..., \langle X, V \rangle, ...\}$

$C = \epsilon$

|  $b\ C$  (une constante)

|  $X\ C$  (une variable)

|  $signal\ C$  (un signal)

|  $\langle X, C' \rangle\ C$  (une abstraction)

|  $ap\ C$  (une application)

|  $prim_{o^n}\ C$  (un opérateur)

|  $bspawn\ C$  (début d'un nouveau thread)

|  $espawn\ C$  (fin d'un nouveau thread)

|  $\langle C', C'' \rangle\ C$  (le test de présence d'un signal)

|  $emit\ C$  (émet un signal)

|  $init\ C$  (initialise un signal pour une chaîne de contrôle donné)

|  $put\ C$  (insère une valeur dans la liste de valeurs d'un signal)

|  $get\ C$  (prends une valeurs dans la liste de valeurs d'un signal)

|  $erreur_e\ C$  (une erreur)

|  $throw\ C$  (lève une erreur)

|  $\langle C', \langle X, C'' \rangle \rangle\ C$  (un gestionnaire d'erreur)

$TL = \langle W, ST \rangle$

$W = \{..., \langle I, S, E, C, D \rangle, ...\}$  (liste des threads en attente)

$ST = \{..., \langle s, \langle I, S, E, C, D \rangle \rangle, ...\}$  (liste des threads en attente d'un signal)

$SI = \langle CS, SSI \rangle$

$CS = \{..., \langle s, \{..., \langle id, \{..., b, ... \} \rangle, ... \rangle, emit \rangle, ...\}$  (liste des signaux courants)

on va découper cette élément pour mieux en comprendre le sens :

-  $\{..., *, ... \}$  Une liste.

-  $\langle s, \{..., **, ... \} \rangle, emit \rangle$

Une liste composée de trinôme comportant le identifiant du signal, une sous-liste et un booléen exprimant l'émission de ce signal.

-  $\langle id, \{..., b, ... \} \rangle$

Une sous-liste composée d'un trinôme comportant l'identifiant du thread et une liste de valeur.

$SSI = \{..., \langle s, \{..., \langle id, \{..., \langle b, \{..., id', ... \} \rangle, ... \rangle, \{..., id'', ... \} \rangle, ... \rangle, ... \rangle, ... \}$  (liste des signaux partagés)

comme pour CS on va découper cette élément pour pouvoir le comprendre :

-  $\{..., *, ... \}$  Une liste.

-  $\langle s, \{..., **, ... \} \rangle$

Une liste composée d'un couple comportant un identifiant de signal et d'une sous-liste

-  $\langle id, \{..., *, *, ..., ... \} \rangle, \{..., id'', ... \}$

Une sous-liste composée d'un trinôme comportant un identifiant d'un thread, d'un liste et d'une sous-sous-liste d'identifiant de thread représentant la liste des threads ayant fini leurs parcours de la sous-sous-liste.

-  $\langle b, \{..., id', ... \} \rangle$

Une sous-sous-liste composée d'un couple comportant une valeur et une liste d'identifiant de threads qui représente un pointeur

$D = \emptyset$

|  $\langle S, E, C, D \rangle$  (une sauvegarde liée à une abstraction)

$H = \emptyset$

|  $\langle e \langle I, S, E, \langle X, C' \rangle C, D, TL, SI, H, IP \rangle \rangle$

$IP$  = un entier servant à attribuer l'identifiant à un nouveau thread



*Les éléments étant expliqués, voici les nouvelles règles de la machine :*

#### Partie de base de la machine SECD

**Constante :** On a une constante, on la déplace dans la pile.

$$\langle I, S, E, b \ C, D, TL, SI, H, IP \rangle \longrightarrow_{secdv4} \langle I, b \ S, E, C, D, TL, SI, H, IP \rangle$$

**Substitution :** On a une abstraction, on créer une fermeture avec celle-ci et l'environnement courant et on la place dans la pile.

$$\langle I, S, E, X \ C, D, TL, SI, H, IP \rangle \longrightarrow_{secdv4} \langle I, V \ S, E, C, D, TL, SI, H, IP \rangle$$

avec  $E(X) = V$

**Opération :** On a un opérateur et le nombre de constante nécessaire dans la pile, via la fonction  $\delta$  on retourne le résultat dans la pile.

$$\langle I, b_n, \dots, b_1 \ S, E, prim_{o^n} \ C, D, TL, SI, H, IP \rangle \longrightarrow_{secdv4} \langle I, V \ S, E, C, D, TL, SI, H, IP \rangle$$

avec  $\delta(o^n \ b_1 \dots b_n) = V$

**Abstraction :** On a une abstraction, on créer une fermeture comportant l'abstraction et l'environnement courant et on mets la fermeture dans la pile.

$$\langle I, S, E, \langle X, C' \rangle \ C, D, TL, SI, H, IP \rangle \longrightarrow_{secdv4} \langle I, \langle \langle X, C' \rangle, E \rangle \ S, E, C, D, TL, SI, H, IP \rangle$$

**Application :** On a une application, donc on sauvegarde dans le dépôt, on ajoute une substitution et on remplace la chaîne de contrôle et l'environnement par ceux présent dans la fermeture.

$$\langle I, V \ \langle \langle X, C' \rangle, E' \rangle \ S, E, ap \ C, D, TL, SI, H, IP \rangle \longrightarrow_{secdv4} \langle I, \emptyset, E'[X \leftarrow V], C', \langle S, E, C, D \rangle, TL, SI, H, IP \rangle$$

**Récupération de sauvegarde :** On a rien mais le dépôt comporte une sauvegarde donc on prends celle-ci.

$$\langle I, V \ S, E, \epsilon, \langle S', E', C, D \rangle, TL, SI, H, IP \rangle \longrightarrow_{secdv4} \langle I, V \ S', E', C, D, TL, SI, H, IP \rangle$$

#### Partie pour les erreurs

**Erreur :** On a une erreur, on la déplace en tête de la pile.

$$\langle I, S, E, erreur_e \ C, D, TL, SI, H, IP \rangle \longrightarrow_{secdv4} \langle I, erreur_e \ S, E, C, D, TL, SI, H, IP \rangle$$

**Lever erreur :** On a un throw, on le déplace en tête de la pile.

$$\langle I, S, E, throw \ C, D, TL, SI, H, IP \rangle \longrightarrow_{secdv4} \langle I, throw \ S, E, C, D, TL, SI, H, IP \rangle$$

**Opération sur erreur :** On a l'opérateur qui traite cette erreur donc on mets le résultat de la fonction  $\delta$  dans la pile.

$$\langle I, throw \ erreur_e \ S, E, prim_{o^{1e}} \ C, D, TL, SI, H, IP \rangle \longrightarrow_{secdv4} \langle I, V \ S, E, C, D, TL, SI, H, IP \rangle$$

avec  $\delta(o^{1e} \ erreur_e) = V$

**Propagation :** On a un un élément excepté l'opérateur qui traite cette erreur donc on propage l'erreur.

$$\langle I, throw \ erreur_e \ S, E, M \ C, D, TL, SI, H, IP \rangle \longrightarrow_{secdv4} \langle I, throw \ erreur_e \ S, E, C, D, TL, SI, H, IP \rangle$$

avec  $M = \text{un élément de } C \setminus prim_{o^{1e}}$

**Traitée erreur via gestionnaire d'erreur :** On a plus rien mais on a une erreur levé dans la pile du coup on regarde si le gestionnaire d'erreur gère celle-ci ; oui du coup prend la sauvegarde.

$$\langle I, throw \ erreur_e \ S, E, \epsilon, D, TL, SI, \langle e, \langle I', S', E', \langle X, C'' \rangle C', D', TL', SI', H, IP' \rangle \rangle, IP \rangle \longrightarrow_{secdv4} \langle I', \emptyset, E'[X \leftarrow erreur_e], C'', \langle S', E', C', D' \rangle, TL', SI', H, IP' \rangle$$

**Erreur non traitée :** On a plus rien mais on a une erreur levé dans la pile du coup on arrête la machine en vidant tout sauf l'erreur

$$\langle I, S, E, throw_e \ C, D, TL, SI, \emptyset, IP \rangle \longmapsto_{secdv4} \langle I, S, E, throw_e, \emptyset, \emptyset, \emptyset, \emptyset, \emptyset, IP \rangle$$

**Traitement erreur récursif :** On a plus rien mais on a une erreur levé dans la pile du coup on regarde si le gestionnaire d'erreur gère celle-ci mais non du coup on regarde pour le gestionnaire sauvegardé.

$$\langle I, throw \ erreur_e \ S, E, \epsilon, D, TL, SI, \langle e', \langle I', S', E', \langle X, C'' \rangle C', D', TL', SI', H, IP' \rangle \rangle, IP \rangle \longrightarrow_{secdv4} \langle I, throw \ erreur_e \ S, E, \epsilon, D, TL, SI, H, IP \rangle$$

**Création d'un gestionnaire d'erreur :** On a un try...catch donc on test avec la chaîne de contrôle du try et on sauvegarde catch dans le gestionnaire d'erreur.

$$\langle I, erreur_e S, E, \langle C', \langle X, C'' \rangle \rangle C, D, TL, SI, H, IP \rangle \\ \rightarrow_{secdv4} \langle I, S, E, C' C, D, TL, SI, \langle e, \langle I, erreur_e S, E, \langle X, C'' \rangle C, D, TL, SI, H, IP \rangle \rangle, IP \rangle$$

## Partie pour la concurrence

**Création thread :** On veut créer un nouveau thread.

$$\langle I, S, E, bspawn C' espawn C, D, \langle W, ST \rangle, SI, H, IP \rangle \\ \rightarrow_{secdv4} \langle I, S, E, C, D, \langle W \langle IP, S, E, C', D \rangle, ST \rangle, SI, H, IP + 1 \rangle$$

**Signal :** On a un signal, on le déplace dans la pile.

$$\langle I, S, E, signal C, D, TL, SI, H, IP \rangle \rightarrow_{secdv4} \langle I, signal S, E, C, D, TL, SI, H, IP \rangle$$

**Ajouter dans un signal :** On ajoute une constante dans une liste de valeurs d'un signal via la fonction  $\rho$

$$\langle I, s b S, E, put C, D, TL, \langle CS, SSI \rangle, H, IP \rangle \rightarrow_{secdv4} \langle I, S, E, C, D, TL, \langle CS', SSI \rangle, H, IP \rangle$$

avec  $CS' = \rho(CS, b, s, I)$  et  $s$  initialisé

**Prendre une valeur partagée (possible) :** On prends dans la liste de valeurs d'un signal partagé lié à un identifiant une constante via la fonction  $\gamma$ .

$$\langle I, s b \langle \langle X, C' \rangle, E' \rangle S, E, get C, D, TL, \langle CS, SSI \rangle, H, IP \rangle \\ \rightarrow_{secdv4} \langle I, \emptyset, E'[X \leftarrow V], C', \langle S, E, C, D \rangle, TL, \langle CS, SSI' \rangle, H, IP \rangle$$

avec  $\gamma(SSSI, s, I, b) = \langle V, SSI' \rangle$  si il reste une valeur à prendre et  $s$  partagé

**Prendre une valeur partagée (impossible) :** On prends dans la liste de valeurs d'un signal partagé lié à un identifiant une constante via la fonction  $\gamma$  mais on a déjà tout pris donc on lève une erreur.

$$\langle I, s b \langle \langle X, C' \rangle, E' \rangle S, E, get C, D, TL, \langle CS, SSI \rangle, H, IP \rangle \\ \rightarrow_{secdv4} \langle I, throw erreur_e S, E, C, D, TL, \langle CS, SSI' \rangle, H, IP \rangle$$

avec  $\gamma(SSSI, s, I, b) = throw erreur_e$  si il reste aucune valeur à prendre et  $s$  partagé

**Initialisation signal :** On initialise le signal via la fonction  $\iota$ .

$$\langle I, s S, E, init C, D, TL, \langle CS, SSI \rangle, H, IP \rangle \rightarrow_{secdv4} \langle I, S, E, C, D, TL, \langle CS', SSI \rangle, H, IP \rangle$$

avec  $\iota(CS, s) = CS'$

**Présence signal :** On teste la présence d'un signal, via la fonction  $\beta$  on sait qu'il est émit donc on prends le 1er choix.

$$\langle I, s S, E, \langle C', C'' \rangle C, D, TL, \langle CS, SSI \rangle, H, IP \rangle \rightarrow_{secdv4} \langle I, S, E, C' C, D, TL, \langle CS, SSI \rangle, H, IP \rangle$$

avec  $\beta(CS, s) = vraie$

**Thread bloqué remplacé :** On teste la présence d'un signal, via la fonction  $\beta$  on sait qu'il n'est pas émit et il y a un thread dans la file d'attente donc on mets ce thread dans la liste de threads bloqués et on prends le thread en tête de la file.

$$\langle I, s S, E, \langle C', C'' \rangle C, D, \langle \langle I', S', E', C''', D' \rangle W, ST \rangle, \langle CS, SSI \rangle, H, IP \rangle \\ \rightarrow_{secdv4} \langle I', S', E', C''', D', \langle W, ST \langle s, \langle I, s S, E, \langle C', C'' \rangle C, D \rangle \rangle \rangle, \langle CS, SSI \rangle, H, IP \rangle$$

avec  $\beta(CS, s) = faux$

**Thread bloqué non remplacé :** On teste la présence d'un signal, via la fonction  $\beta$  on sait qu'il n'est pas émit donc on mets ce thread dans la liste de threads bloqués.

$$\langle I, s S, E, \langle C', C'' \rangle C, D, \langle \emptyset, ST \rangle, \langle CS, SSI \rangle, H, IP \rangle \\ \rightarrow_{secdv4} \langle IP, \emptyset, \emptyset, \epsilon, \emptyset, \langle W, ST \langle s, \langle I, s S, E, \langle C', C'' \rangle C, D \rangle \rangle \rangle, \langle CS, SSI \rangle, H, IP + 1 \rangle$$

avec  $\beta(CS, s) = faux$

**Émission :** On émet un signal donc on mets dans la file d'attente tous les threads attendant le signal.

$\langle I, s, S, E, emit, C, D, TL, \langle CS, SSI \rangle, H, IP \rangle \xrightarrow{secdv4} \langle I, Unit, S, E, C, D, TL', \langle CS', SSI \rangle, H, IP \rangle$   
avec  $\varepsilon(CS, s) = CS'$  et  $TL' = \langle W', ST' \rangle$  et  $TL = \langle W, ST \rangle$  :

$W' = W \cup$  les éléments de  $ST$  qui attendent le signal  $s$

$ST' = ST \setminus$  les éléments de  $ST$  qui attendent le signal  $s$

**Récupération dans la file d'attente :** On a plus rien à traité et on a aucune sauvegarde, du coup on change le thread courant par le thread en tête de la file d'attente.

$\langle I, V, S, E, \epsilon, \emptyset, \langle \langle I', S', E', C, D \rangle W, ST \rangle, SI, H, IP \rangle \xrightarrow{secdv4} \langle I', V, S', E', C, D, \langle W, ST \rangle, SI, H, IP \rangle$

**Fin d'instant logique :** On a plus rien à traiter, on a aucune sauvegarde et on a plus rien dans la file d'attente, c'est la fin d'un instant logique.

$\langle I, V, S, E, \epsilon, \emptyset, \langle \emptyset, ST \rangle, SI, H, IP \rangle \xrightarrow{secdv4} \langle I, V, S, E, \epsilon, \emptyset, \langle W, \emptyset \rangle, SI', H, IP \rangle$

avec  $W = ST$  avec tous ces éléments qui prennent en compte l'absence de l'émission du signal attendu et  $\alpha(SI) = SI'$

### Partie commune

**Application neutre :** On a une application sur rien, cela revient juste à rien faire.

$\langle I, S, E, ap, C, D, TL, SI, H, IP \rangle \xrightarrow{secdv4} \langle I, S, E, C, D, TL, SI, H, IP \rangle$

**la machine SECD version 4 peut s'arrêter dans 3 états différents :**

on a une **constante b** tels que  $\langle 0, \emptyset, \emptyset, \emptyset, [M]_{secdv4}, \langle \emptyset, \emptyset \rangle, \langle \emptyset, \emptyset \rangle, \emptyset, \emptyset, 1 \rangle$   
 $\xrightarrow{secdv4} \langle I, b, S, E, \epsilon, \emptyset, \langle \emptyset, \emptyset \rangle, SI, H, IP \rangle$  ;

on a une **abstraction function** tels que  $\langle 0, \emptyset, \emptyset, [M]_{secdv4}, \emptyset, \langle \emptyset, \emptyset \rangle, \langle \emptyset, \emptyset \rangle, \emptyset, \emptyset, 1 \rangle$   
 $\xrightarrow{secdv4} \langle I, \langle \langle X, C \rangle, E' \rangle, S, E, \epsilon, \emptyset, \langle \emptyset, \emptyset \rangle, SI, H, IP \rangle$  ;

on a une **erreur e** tels que  $\langle 0, \emptyset, \emptyset, [M]_{secdv4}, \emptyset, \langle \emptyset, \emptyset \rangle, \langle \emptyset, \emptyset \rangle, \emptyset, \emptyset, 1 \rangle$   
 $\xrightarrow{secdv4} \langle I, erreur_e, S, E, \epsilon, \emptyset, \langle \emptyset, \emptyset \rangle, SI, H, IP \rangle$  ;

## 6 Bibliographie

- [1] *Réactivité des systèmes coopératifs : le cas Réactive ML* de Louis Mandrel et Cédric Pasteur
- [2] *The ZINC experiment : an economical implementation of the ML language* de Xavier Leroy
- [3] *Programming Languages And Lambda Calculi* de Mathias Felleisen et Matthew Flatt
- [4] <https://www.irif.fr/~carton/Enseignement/Complexite/MasterInfo/Cours/turing.html>
- [5] [https://fr.wikipedia.org/wiki/Automate\\_fini\\_déterministe](https://fr.wikipedia.org/wiki/Automate_fini_déterministe)
- [6] [https://fr.wikipedia.org/wiki/Algorithme\\_déterministe](https://fr.wikipedia.org/wiki/Algorithme_déterministe)