



ITESO, Universidad
Jesuita de Guadalajara

BOOT CAMP PRE-SILICIO

Arquitectura de computadoras

T4

Sistema de Memoria

Presenta:

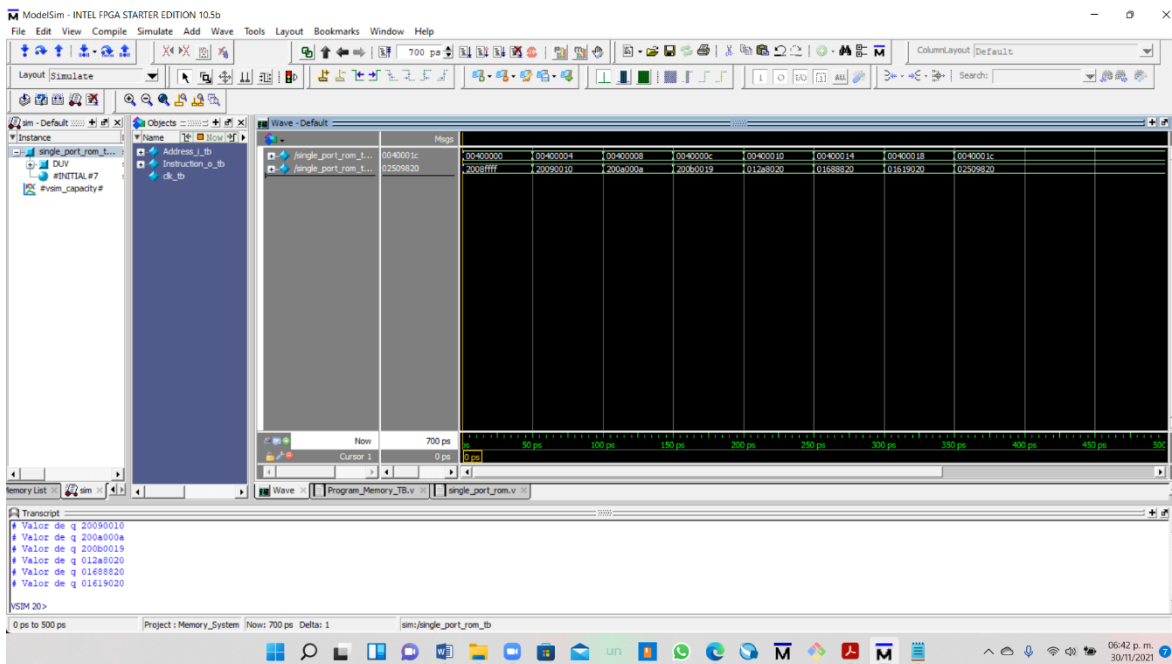
JORDAN OTONIEL ULLOA FLORES

Responsable:

JOSE LUIS PIZANO ESCALANTE

Noviembre 2021

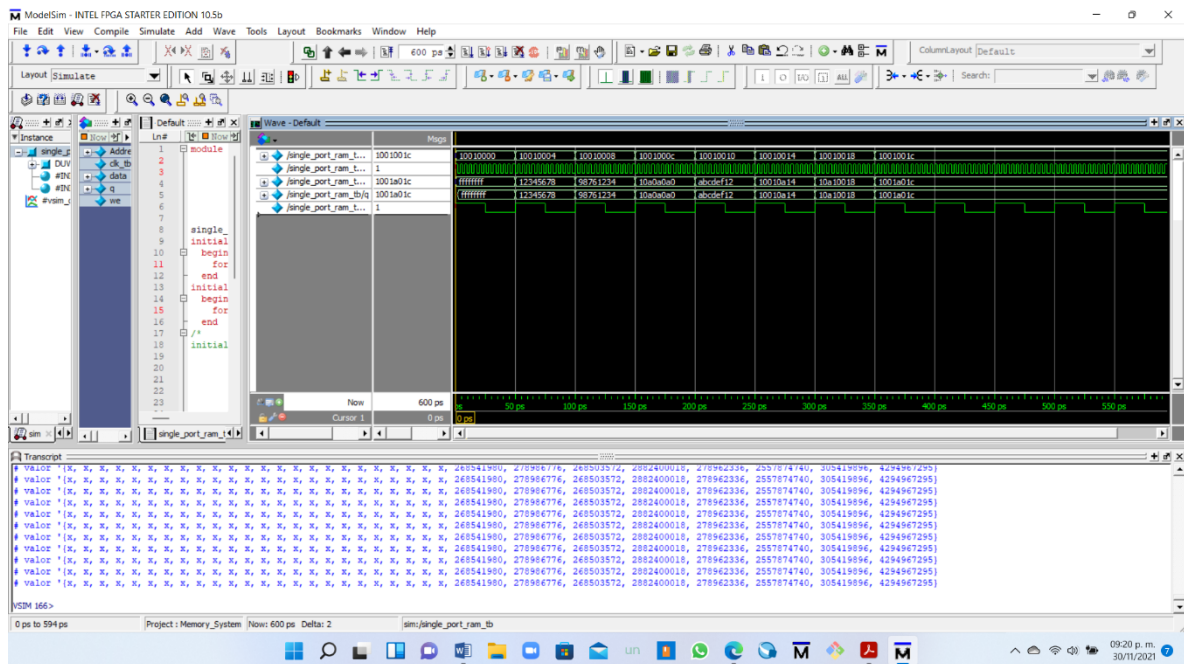
Simulación



En esta sección se puede apreciar la simulación de la memoria rom, la cual extrae los datos que se almacenaran en ella mediante un archivo, en este caso cada nuevo dato se lee, cuando la dirección de entrada es modificada, es decir si la dirección es la 00400000, se extraerá el primer valor dl registro y se guardara en un registro de la rom.

Dependiendo de cuál sea el valor de entrada será el lugar del documento de donde se extraer la información, y posterior en donde se guardara en la rom.

De esa manera está disponible para cuando se necesite activar su salida.



En la salida se guarda el valor del registro hasta que se llegue a un flanco de reloj y no este habilitada la escritura.

