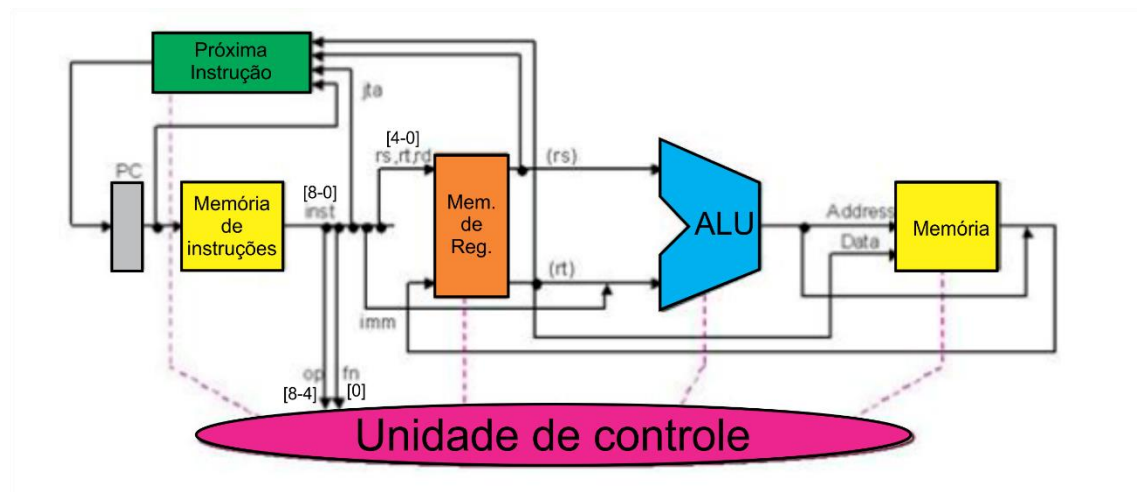


Divisão de bits		
4 bits	2 bits	2 bits
OPERAÇÃO	REG1	REG2

Opcode	Nome	Formato	Descrição	Exemplo
0000	ADD	R	Soma	ADD \$S0,\$S1,\$S2
0001	SUB	R	Subtração	SUB \$S0,\$S1,\$S2
0010	LW	I	Load Word	LW \$S0, 20 (\$S1)
0011	SW	I	Store Words	SW \$S0, 20 (\$S1)
0100	BEQ	J	Branch On Equal	BEQ \$S0,\$S1,L2
0101	JUMP	J	Jump	JUMP \$S0,\$S1,\$S2

DataPath Temporário



Alunos:

William Thiago Almeida Silva

Jorge Siqueira Serrão