

OS Analog IC Design Workshop - Proyecto (Parte 1)

Prof. Jorge Marin - jorge.marinn@usm.cl

02-07-2025

Actividades

Actividad 1.- Trabajo preliminar del proyecto de diseño del curso

Como parte del proyecto de diseño del taller de OS Analog IC design de UCU, que considera la conceptualización, análisis y realización de un bloque analógico en tecnología de circuitos integrados CMOS IHP, se solicita que cada equipo efectúe el trabajo previo de propuesta.

- (a) Desarrolle una investigación de estado del arte de su bloque, indicando 1 publicación recientes por cada integrante del equipo, en revistas o conferencias relevantes en el tema. Haga un breve resumen de 8 líneas por cada una, indicando las contribuciones más relevantes y los puntos a considerar en su propio trabajo. Elabore una tabla de comparación entre los trabajos, que luego servirá para evaluar sus propios resultados.
- (b) Describa los detalles técnicos de su propuesta, incluyendo: contexto y problema a enfrentar, esquemático y/o diagrama de bloques inicial, tecnología de implementación, y especificación de parámetros críticos a considerar durante el diseño. Enfoque esta propuesta en el trabajo que usted llevara a cabo (e.g. diseño/simulación de circuitos o diseño/generación de layout).

Reporte y plazo

Sus resultados y discusiones deben ser entregados en formato de presentación breve (máximo 20 minutos + 5 de preguntas), que incluya diagramas, gráficos y explicaciones solicitadas. La fecha de la presentación es el jueves 3 de Julio, a las 11AM.

Créditos

Los archivos de simulación y análisis están basados en el curso IPD413 dictado en la USM, Valparaíso, Chile. Los créditos de algunos de ellos van para Andrés Martínez, ayudante del curso.