

TAREA 06 - ARQUITECTURA DE COMPUTADORAS

Jorge Fiestas

EJERCICIO 6.24

$$\text{Avg. Time} = \text{Avg. Rot. Time} + \text{Avg. Transf. Time}$$

$$\text{Avg. Time} = 2.005 \text{ ms}$$

EJERCICIO 6.26

Cache	m	C	B	E	S	t	S	b
1.	32	1024	4	4	64	24	6	2
2.	32	1024	4	256	4	30	0	2
3.	32	1024	8	4	128	22	7	3
4.	32	1024	8	128	4	29	0	3
5.	32	1024	32	4	32	22	5	5
6.	32	1024	32	4	8	24	3	5

EJERCICIO 6.27

Cache	m	C	B	E	S	t	S	b
1.	32	2048	8	4	256	21	8	3
2.	32	2048	4	4	128	23	7	2
3.	32	1024	2	8	64	25	6	4
4.	32	1024	32	2	16	23	4	5

EXERCICIO 6.28

a) Set 1: Línea 0: $0x08B0$, $0x08B1$, $0x08B2$, $0x08B3$
Línea 1: $0x07B0$, $0x07B1$, $0x07B2$, $0x07B3$

b) Set 6: Línea 1: $0x1230$, $0x1231$, $0x1232$, $0x1233$

g

EXERCICIO 6.29

- a) No hay data en ninguna de las líneas del set.
- b) Línea 0: $0x00B0$, $0x00B1$, $0x00B2$, $0x00B3$
Línea 1: $0x18F0$, $0x18F1$, $0x18F2$, $0x18F3$
- c) Línea 0: $0x0E34$, $0x0E35$, $0x0E36$, $0x0E37$
- d) Línea 1: $0x1BDC$, $0x1BDD$, $0x1BDE$, $0x1BDF$