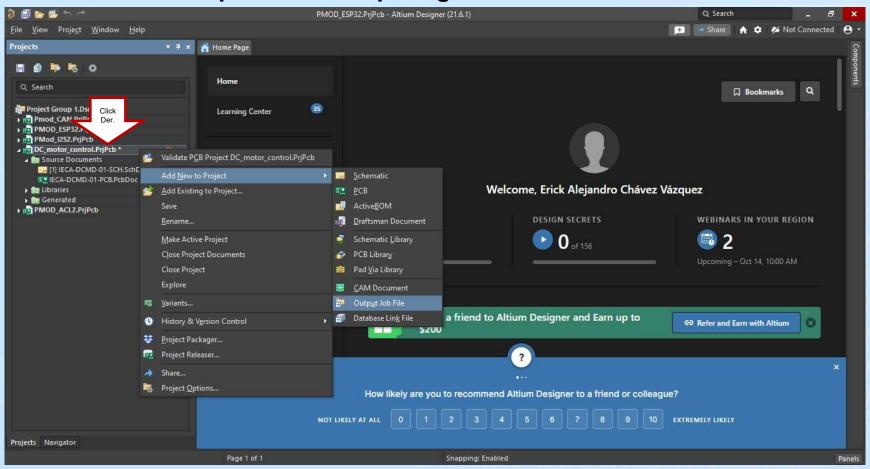






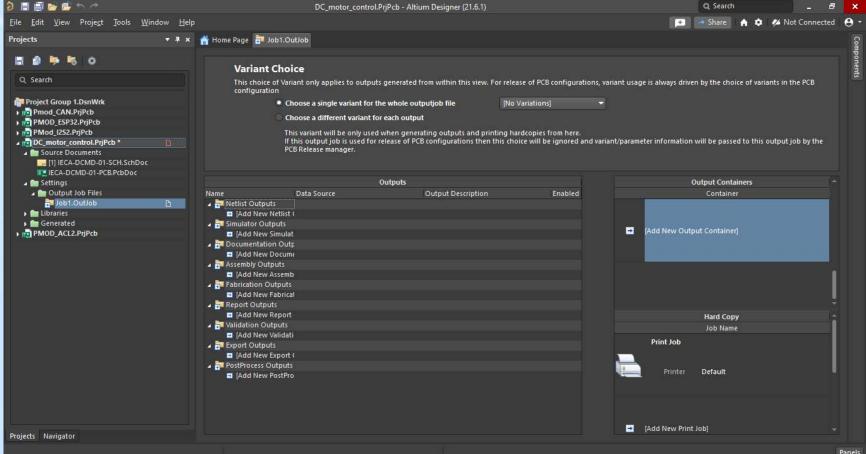
Creación de "Output Job" File para generar documentos de fabricación













Output Job File





Assembly Outputs

➤ Add New Assembly Outputs

-Test Point Report> <PCB>

-Pick and place files > <PCB>

Fabrication Outputs

> Add New Fabrication Output

-Gerber Files Top > <PCB>

-Gerber Files Bottom> <PCB>

-NC Drill Files > <PCB>

-Test Point Report> <PCB>

Report Outputs

> Add New Report Output

-Bill of Materials> [Project]

-Bill of Materials > Active BOM

Export Outputs

> Add New Export Output

-Export STEP > <PCB>

-Export VRML > <PCB>

Documentation Outputs

> Add New Documentation Output

-Schematic Print> All SCH Documents

-AddPDF3D > <PCB>

–Add Draftsman> <Draftsman para fabricación *.PCBDwf>

-Add Draftsman > < Draftsman para ensamble *.PCBDwf>

–Add Draftsman> <Draftsman de configuración *.PCBDwf>

New Folder > Test Point Report File

New Folder > Centroid File

New Folder > XGERBERS

New Folder > XGERBERS

New Folder > DRILLS

New Folder > Neutral File

New Folder > BOM

New Folder > BOM

New Folder > 3D STP

New Folder > 3D STP

New PDF > SCHEMATIC

New PDF > 3D

New PDF > FAB

New PDF > ASSY

New PDF > CFG



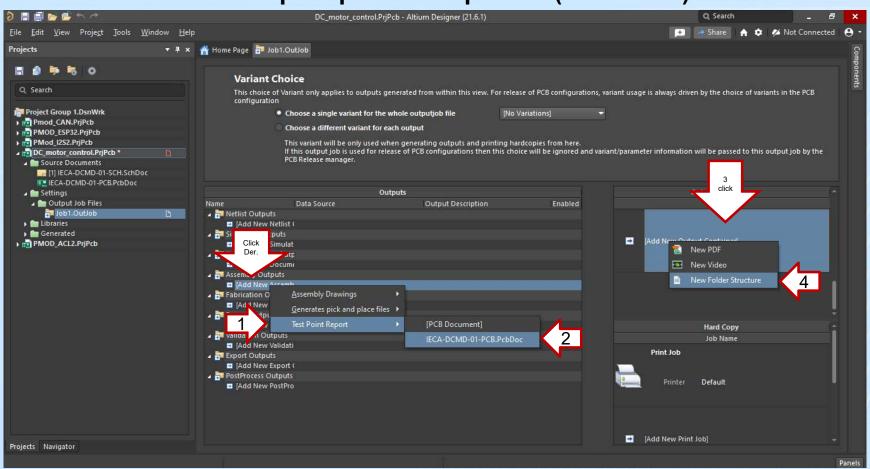








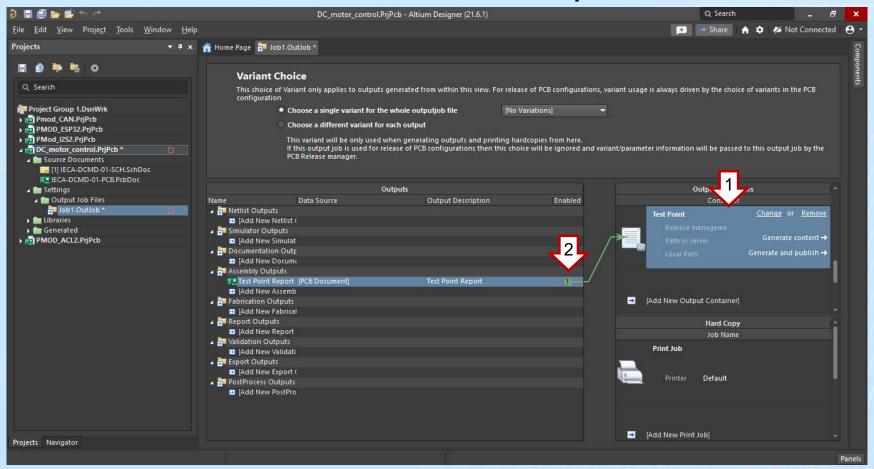
Archivo para puntos de prueba (Test Point)









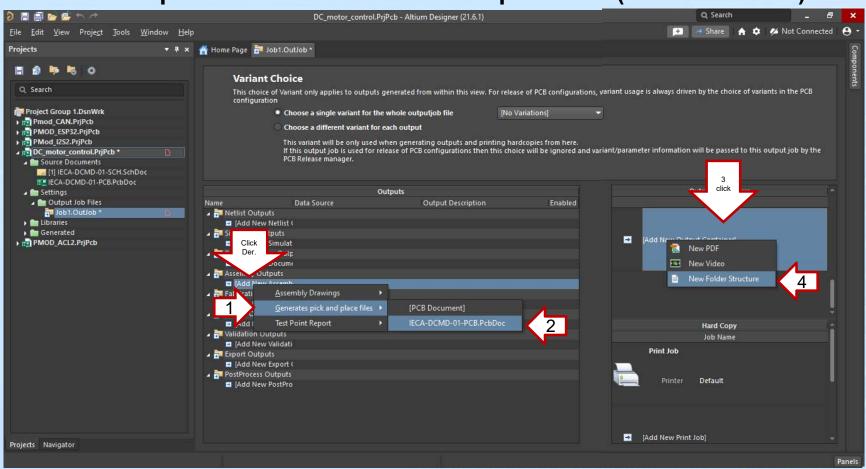








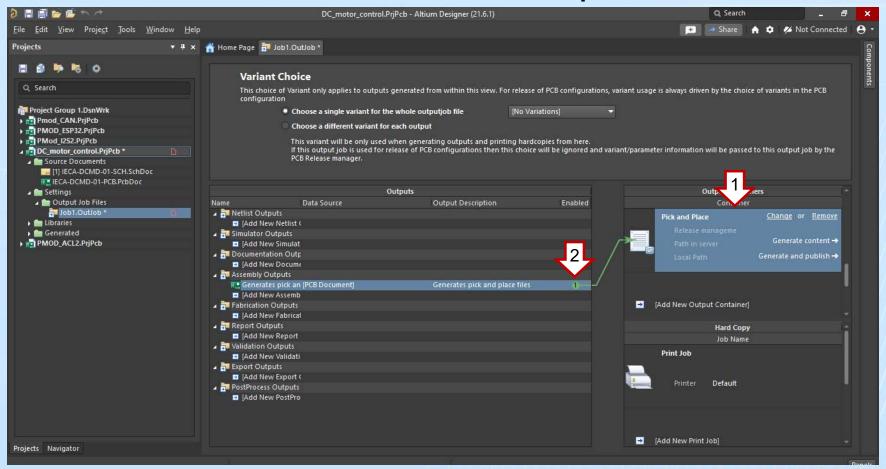
Archivo para la ubicación de los componentes (Pick and Place)









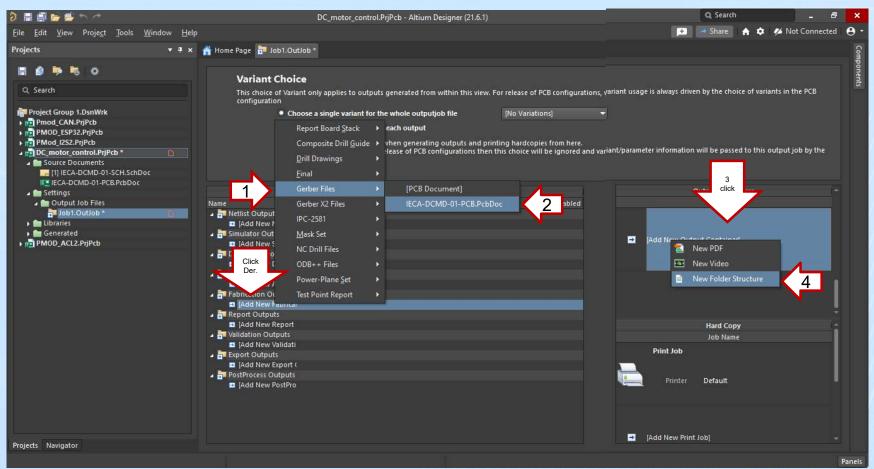








Archivos en formato Gerber

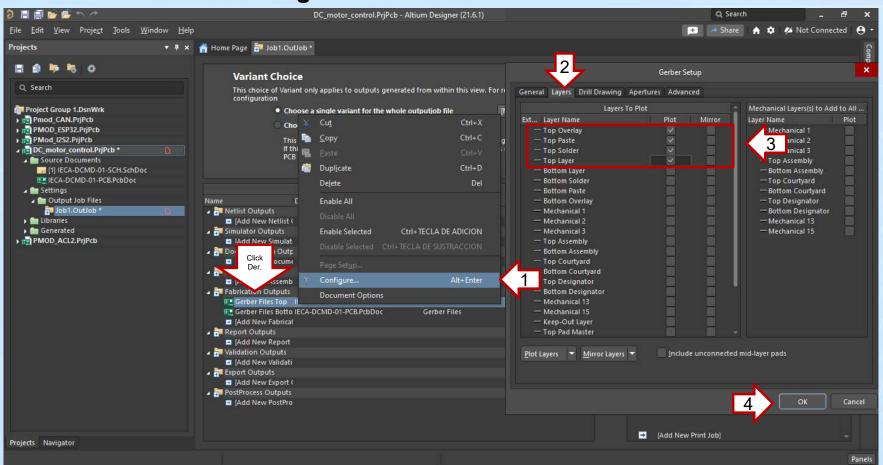








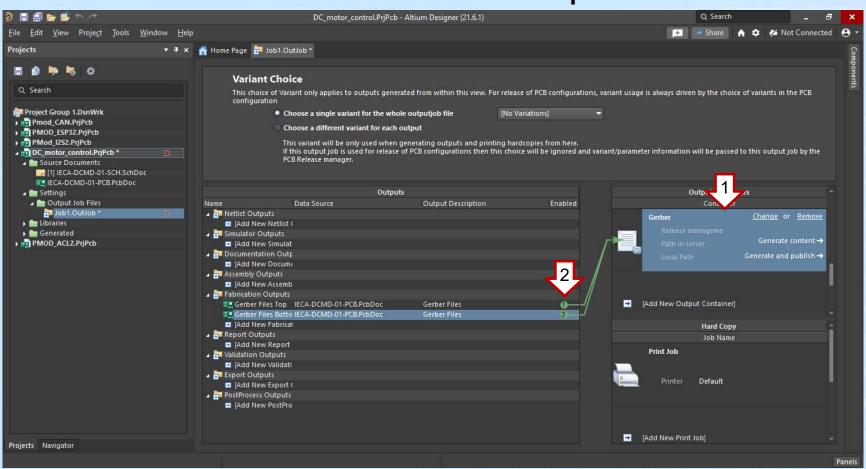
Configuración de archivos Gerber









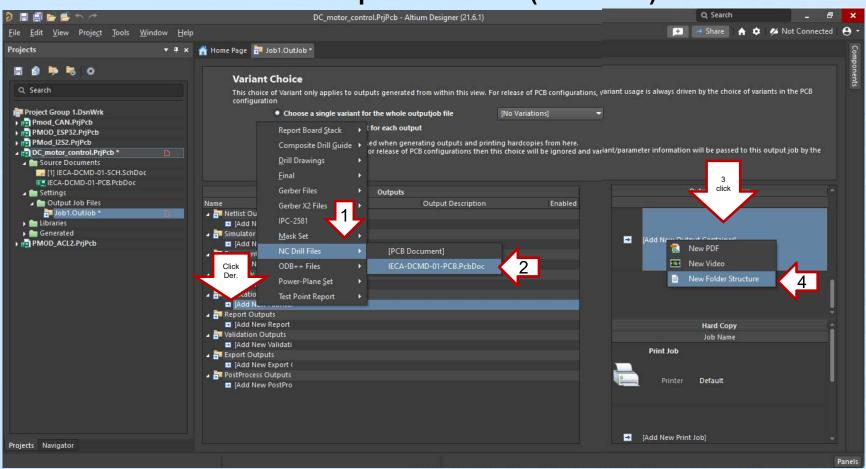








Archivos de perforaciones (Drill Files)

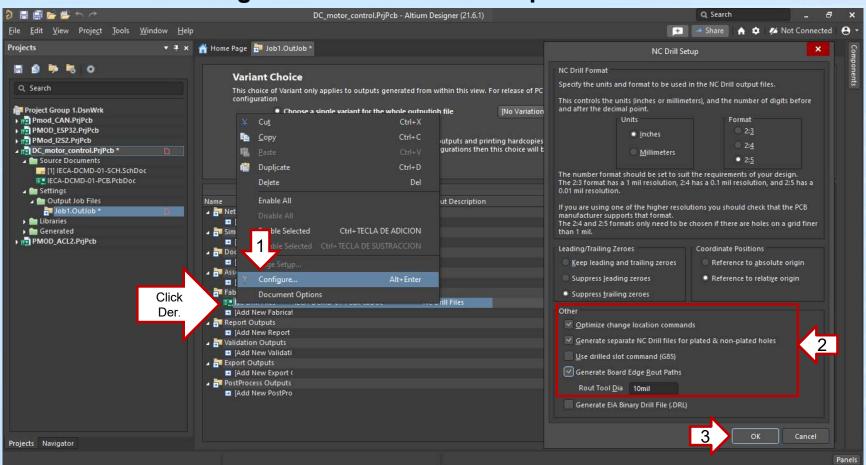








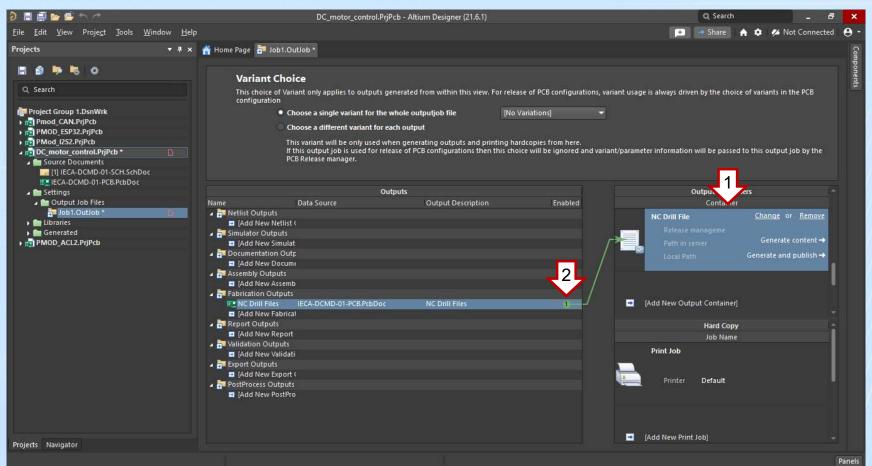
Configuración de archivos de perforaciones









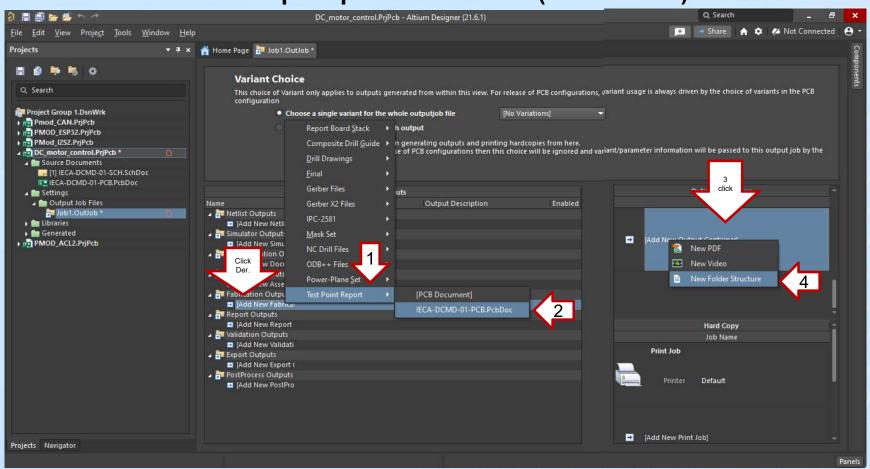








Archivo para prueba eléctrica (Neutral File)

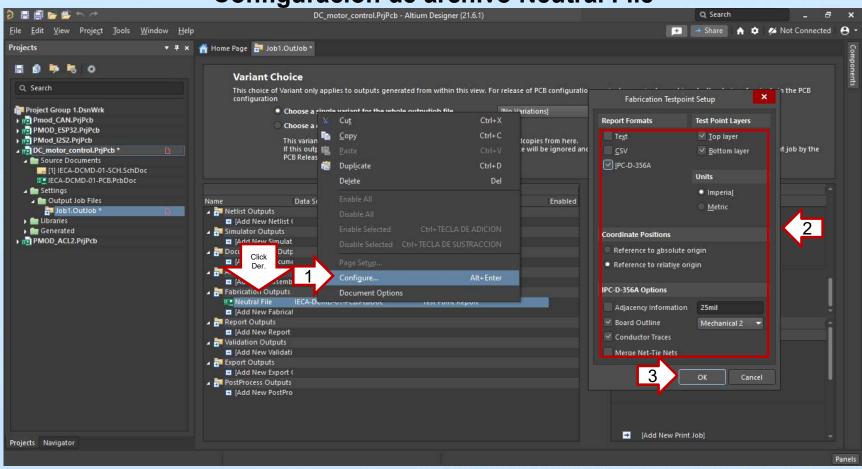








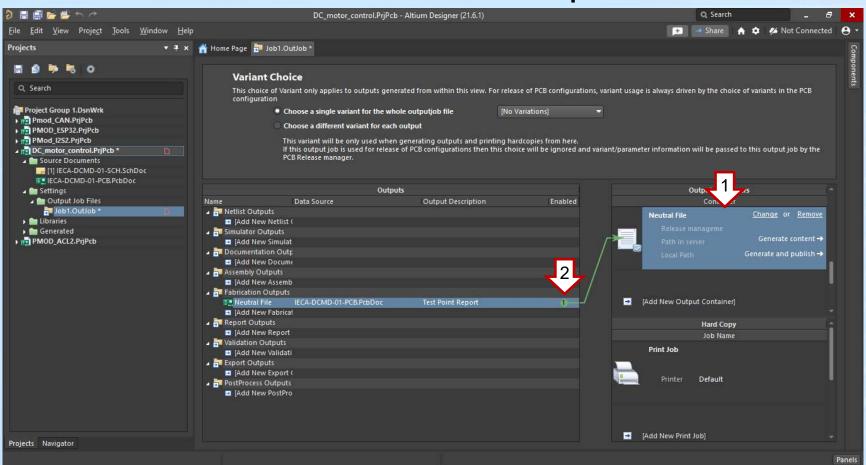
Configuración de archivo Neutral File









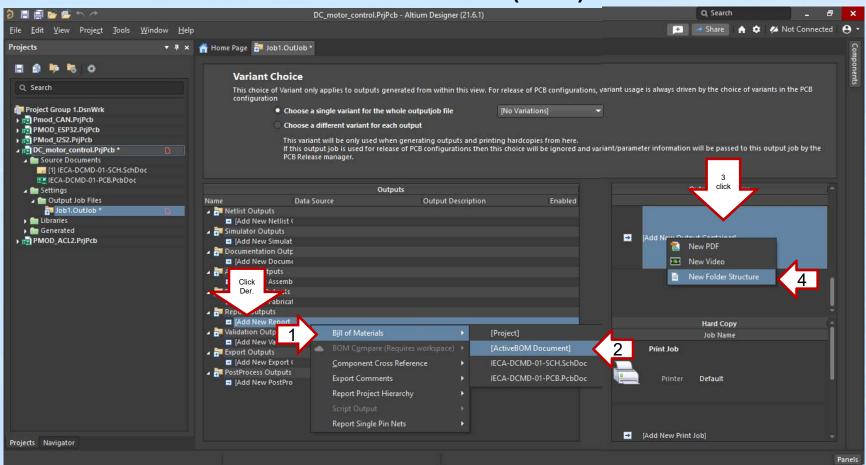








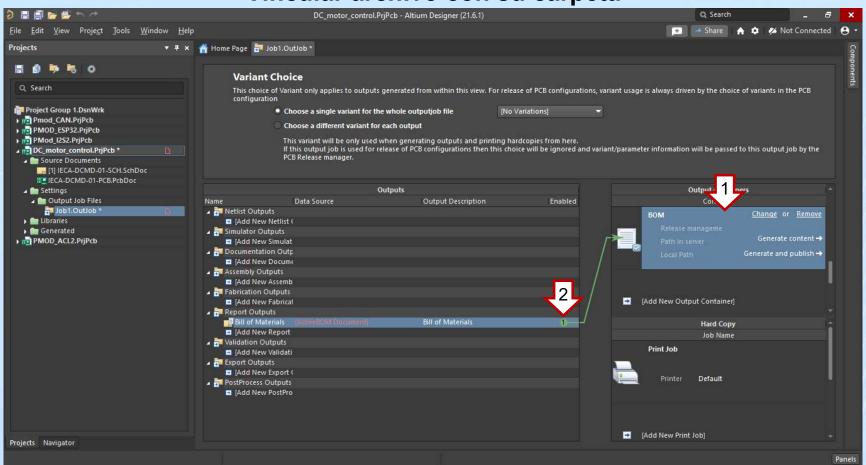
Lista de materiales (BOM)









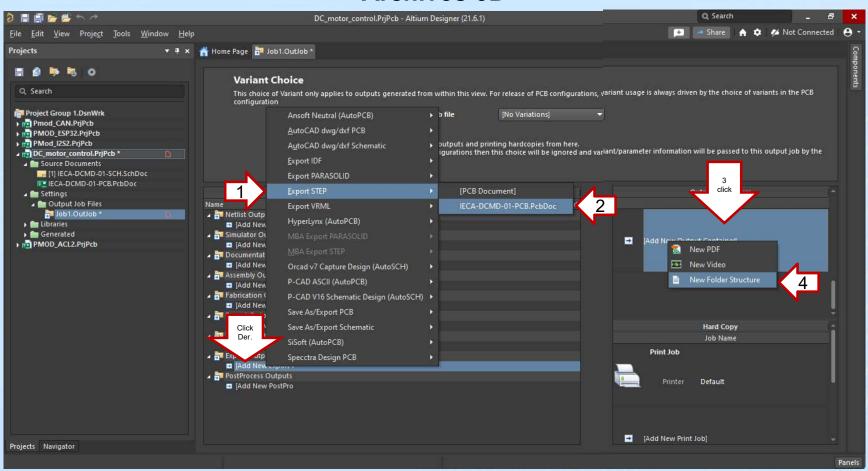








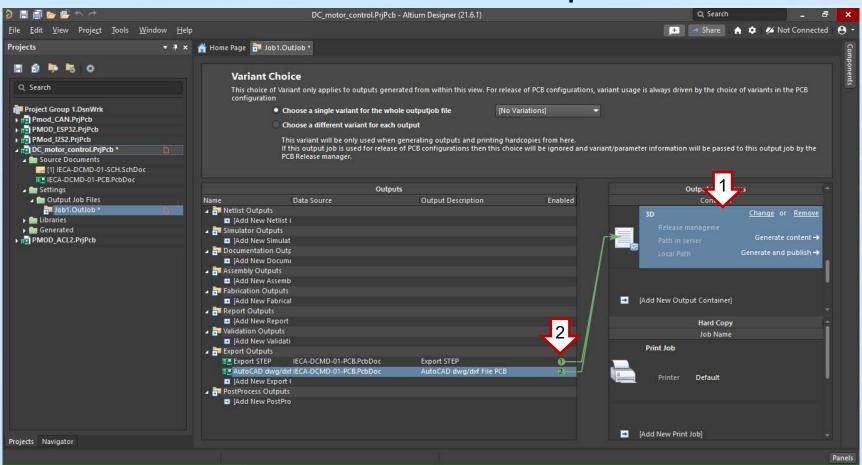
Archivos 3D









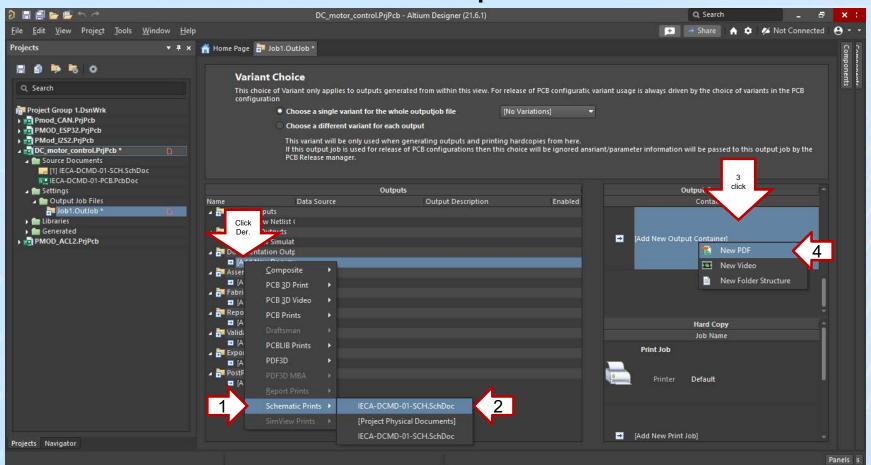








Archivo de Esquemático

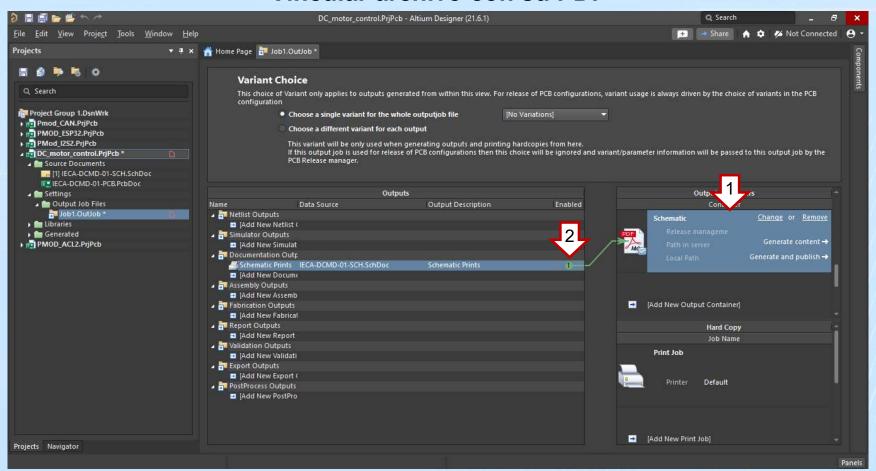








Vincular archivo con su PDF

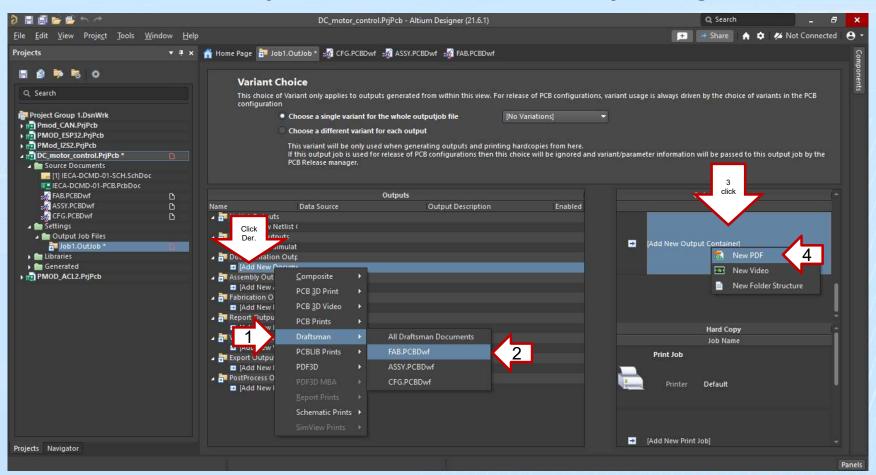








Archivo de Dibujo de Fabricación, Ensamble y Configuración

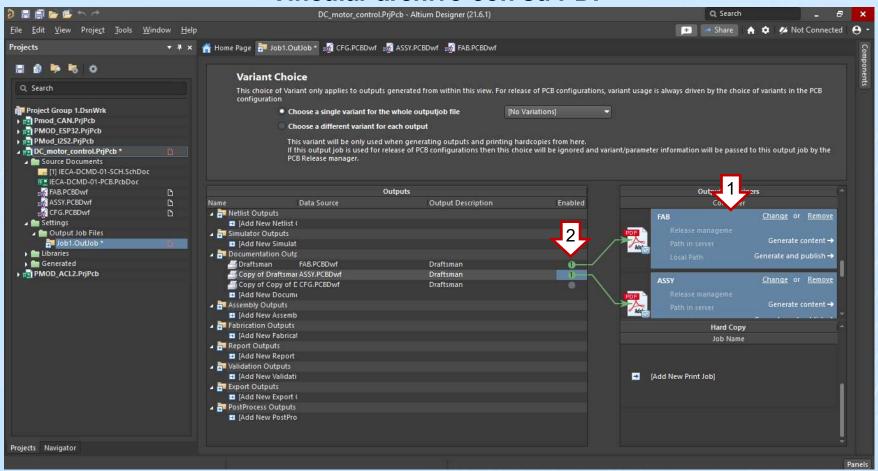








Vincular archivo con su PDF

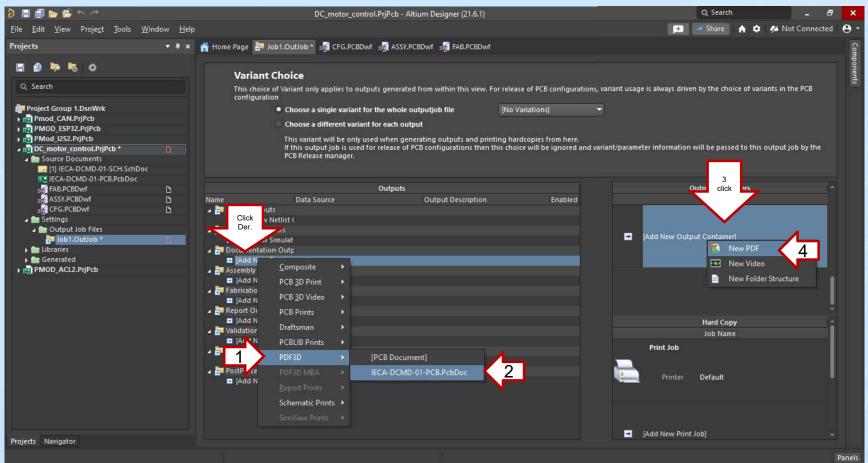








Archivo 3D en PDF

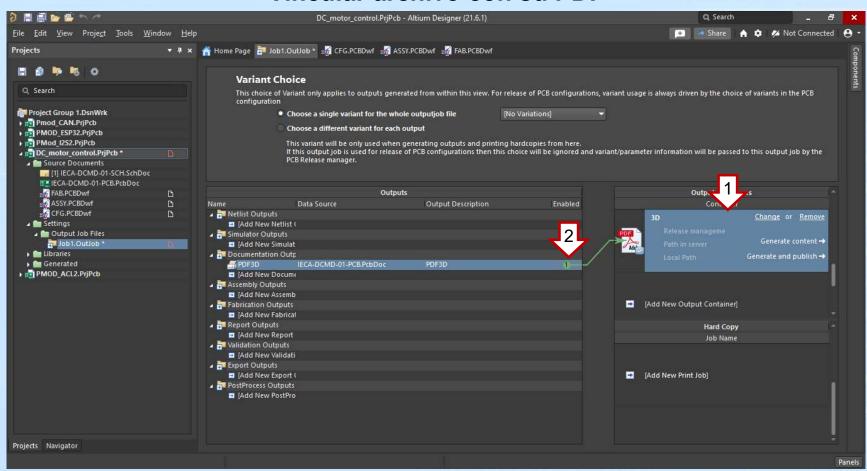








Vincular archivo con su PDF









Generación De Documentos De Fabricación

Nombre	Fecha de modificación	Tipo	Tamaño
☐ IECA-ESP32-01-PCB-3D STEP.step	29/09/2021 09:20 a. m.	Archivo STEP	3,345 KB
■ IECA-ESP32-01-PCB-3D.PDF	29/09/2021 09:15 a. m.	Adobe Acrobat D	802 KB
₩ IECA-ESP32-01-PCB-ART(01).GTO	29/09/2021 09:18 a. m.	CAMtastic Top Ov	20 KB
₩ IECA-ESP32-01-PCB-ART(02).GTP	29/09/2021 09:18 a. m.	CAMtastic Top Pa	11 KB
IECA-ESP32-01-PCB-ART(03).GTS	29/09/2021 09:18 a. m.	CAMtastic Top Sol	13 KE
₩ IECA-ESP32-01-PCB-ART(04).GTL	29/09/2021 09:18 a. m.	CAMtastic Top La	62 KE
⊞ IECA-ESP32-01-PCB-ART(05).GBL	29/09/2021 09:18 a. m.	CAMtastic Botto	48 KE
## IECA-ESP32-01-PCB-ART(06),GBS	29/09/2021 09:18 a. m.	CAMtastic Botto	11 KE
₩ IECA-ESP32-01-PCB-ART(07).GBP	29/09/2021 09:18 a.m.	CAMtastic Botto	9 KE
## IECA-ESP32-01-PCB-ART(08).GBO	29/09/2021 09:18 a. m.	CAMtastic Botto	144 KE
₩ IECA-ESP32-01-PCB-ART(09),GM2	29/09/2021 09:18 a. m.	CAMtastic Mecha	9 KE
IECA-ESP32-01-PCB-ASSY.PDF	29/09/2021 09:24 a. m.	Adobe Acrobat D	176 KE
IECA-ESP32-01-PCB-BoardEdgeRout.TXT	29/09/2021 09:17 a. m.	Documento de te	1 KE
¼ IECA-ESP32-01-PCB-BOM.xIsx	20/09/2021 02:21 p. m.	Hoja de cálculo d	13 KE
🚨 IECA-ESP32-01-PCB-CFG.PDF	29/09/2021 09:25 a. m.	Adobe Acrobat D	80 KE
🚇 IECA-ESP32-01-PCB-FAB.PDF	29/09/2021 09:20 a. m.	Adobe Acrobat D	194 KE
IECA-ESP32-01-PCB-Neutral File.ipc	29/09/2021 09:17 a.m.	Archivo IPC	45 KE
IECA-ESP32-01-PCB-PICK PLACE.txt	29/09/2021 09:20 a.m.	Documento de te	6 KE
ECA-ESP32-01-PCB-Plated.TXT	29/09/2021 09:17 a. m.	Documento de te	1 KE
IECA-ESP32-01-PCB-Test Point.csv	29/09/2021 09:17 a. m.	Archivo de valores	7 KE





