

EL/LA ALUMNO/A ENRIQUE MEDINA RAMIREZ

Universidad Autónoma de Guerrero LA DIRECCIÓN DE ADMINISTRACIÓN ESCOLAR Y CERTIFICACIÓN DE COMPETENCIAS DE LÁ UNIVERSIDAD AUTÓNOMA DE GUERRERO, CERTIFICA QUE, SEGÚN CONSTANCIAS QUE OBRAN EN EL ARCHIVO DE ESTA INSTITUCIÓN EDUCATIVA

CURSÓ Y APROBÓ LAS UNIDADES DE APRENDIZAJE CORRESPONDIENTES AL PLAN DE ESTUDIOS DE LA CARRERA DE INGENIERO EN COMPUTACIÓN EN LA UNIDAD ACADÉMICA DE INGENIERÍA DE CHILPANCINGO, GUERRERO, MÉXICO.

DURANTE EL PERIODO 2007 - 2013	HABIENDO OBTENIDO LOS SIGUIENTES RESULTADOS:	
. UNIDAD DE APRENDIZAJE	CALIFICACIONES:	OBSERVACIONES
PRIMER SEMESTRE	2007 - 2008	1
ALGEBRA SUPERIOR	8.0 OCHO CERO	
GEOMETRÍA ANALÍTICA	8.0 OCHO CERO	
FÍSICA GENERAL	7.0 SIETE CERO	
DISEÑO DE ALGORITMOS	7.0 SIETE CERO	
TÉCNICAS DE COMUNICACIÓN	8.0 OCHO CERO	
INTRODUCCIÓN A LA COMPUTACIÓN	10.0 DIEZ CERO	, a
LENGUA EXTRANJERA I	7.0 SIETE CERO	
SEGUNDO SEMESTRE	2007 - 2008	
ALGEBRA LINEAL	8.0 OCHO CERO	9 9
CÁLCULO DIFERENCIAL	9.0 NUEVE CERO	1 1
MECÁNICA	7.0 SIETE CERO	
PROGRAMACIÓN I	8.0 OCHO CERO	
METODOLOGÍA DE LA INVESTIGACIÓN	7.0 SIETE CERO	
The state of the s		91
PAQUETERIA PARA MICROS	7.0 SIETE CERO	
LENGUA EXTRANJERA II	7.0 SIETE CERO	
TERCER SEMESTRE MATEMÁTICAS PARA COMPUTACIÓN	2009 - 2010	
	8.0 OCHO CERO	
CÁLCULO INTEGRAL	8.0 OCHO CERO	
ELECTRICIDAD Y MAGNETISMO	7.0 SIETE CERO	
PROGRAMACIÓN II	7.0 SIETE CERO	
DISEÑO ASISTIDO POR COMPUTADORA	8.0 OCHO CERO	
LÓGICA INFORMÁTICA	7.0 SIETE CERO	
VALORES Y DESARROLLO HUMANO	7.0 SIETE CERO	
CUARTO SEMESTRE	2009 - 2010	Ps.
PROBABILIDAD Y ESTADISTICA	7.0 SIETE CERO	
ANÁLISIS MATEMÁTICO	8.0 OCHO CERO	
INTRODUCCIÓN AL HARDWARE	7.0 SIETE CERO	23
PROGRAMACIÓN III	7.0 SIETE CERO	
ESTRUCTURA DE DATOS I	8.0 OCHO CERO	e ^{ri}
SLECTRÓNICA BÁSICA		
SISTEMAS DE CALIDAD	8.0 OCHO CERO 8.0 OCHO CERO	9M
QUINTO SEMESTRE	2010 - 2011	
TRADUCTORES E INTÉRPRETES	7,0 SIETE CERO	
INVESTIGACIÓN DE OPERACIONES	8.0 OCHO CERO	
1.00 (4.00 (
ARQUITECTURA DE COMPUTADORAS	7.0 SIETE CERO	2
PROGRAMACIÓN IV	7.0 SIETE CERO	A.
ESTRUCTURA DE DATOS II	7.0 SIETE CERO	*
DISEÑO DE CIRCUITOS LÓGICOS ECONOMÍA	9.0 NUEVE CERO 7.0 SIETE CERO	j
SEXTO SEMESTRE	2010 - 2011	8
COMPILADORES	7.0 SIETE CERO	
SISTEMAS OPERATIVOS I	7.0 SIETE CERO	
TELECOMUNICACIONES	7.0 SIETE CERO	F 9 9
ROGRAMACIÓN V	7.0 SIETE CERO	
BASE DE DATOS I	8.0 OCHO CERO	
UNDAMENTOS DE MICROPROCESADORES	8.0 OCHO CERO	
RÁCTICAS PROFESIONALES	ACREDITADA	
SÉPTIMO SEMESTRE	2011 - 2012	2
INTERFACES GRÁFICAS	8.0 OCHO CERO	
SISTEMAS OPERATIVOS II	8.0 OCHO CERO	
REDES DE COMPUTADORAS	8.0 OCHO CERO	
análisis y diseño de sistemas	7.0 SIETE CERO	
TT DOMEG EG WDEG	7 0 CTEMP CEPO	

7.0 SIETE CERO

9.0 NUEVE CERO

7.0 SIETE CERO

7.0 SIETE CERO

9.0 NUEVE CERO

9.0 NUEVE CERO 9.0 NUEVE CERO

2011 - 2012

ACREDITADA



ESTE DOCUMENTO NO ES VÁLIDO SI LLEVA RASIMDURAS O ENNIEN DADURAS

PROMEDIO GRAL.

7.71



MATRICULA

07047813

BASE DE DATOS II

SERVICIO SOCIAL

TELEMÁTICA

SEGURIDAD EN REDES

INGENIERIA DE SOFTWARE

REDES DE AREA AMPLIA

REDES DE DATOS Y CONECTIVIDAD

INTRODUCCIÓN A LA INTELIGENCIA ARTIFICIAL

OCTAVO SEMESTRE

REGISTRO No.

0135726

-E<A@; 8><8 No. 112880