Arquitectura de Computadores I

Práctica 4.

Algoritmos de calendarización dinámica

Para el siguiente código:

MOV R0, #800 MOV R1, #4 LDR R4, [R0, R1] EOR R4, R4, #0x32 LDR R5, [R0, #4] MUL R3, R4, R5 ADD R1, R2, R3 ADD R2, R4, #3

a) Utilice el algoritmo Marcador (Scordboarding) para calendarizar las instrucciones.

INST	dest	J	K	Issue	RD	EX	WB

b) Utilice el algoritmo de Tomasulo para calendarizar las instrucciones.

Instruction	dest	j	k	Issue	EX	WB

_	_			
Para ambos casos, ası	I	-: 4 : -:		£
Dara amnos casos asi	ima dile la organiza	CIAN NACAA 13C CIGI	HIDDITAC HIDIDIAMAC	TIINCIANDIAC'
r ara arribus casus, ast	allia uuc la Ulealiiza	CIUII DUSEE IAS SIEI	uiciiles uilluaues	Tullululaies.

1x Mult (4 ciclos)

2x LD/ST (2 ciclos)

2x ALU (1 ciclo)