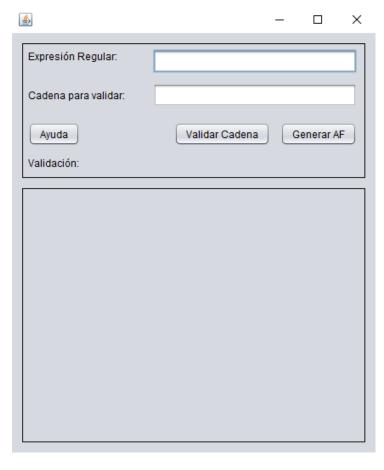
ER-AFD

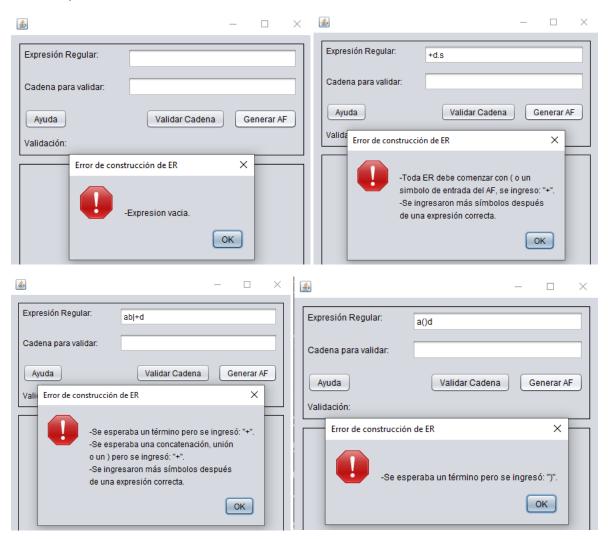
A continuación, se muestra una imagen de la interfaz que aparecerá en pantalla una vez se inicie el programa:

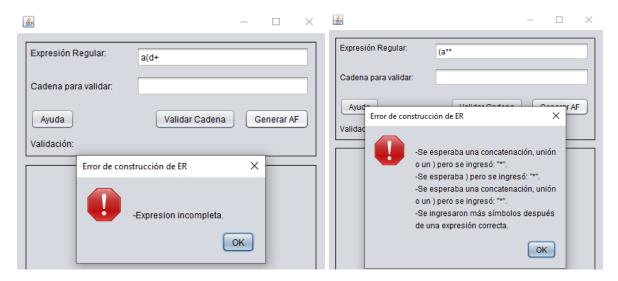


En el campo de "Expresión Regular" podrá ingresar una expresión regular para generar un autómata finito determinístico haciendo clic en el botón "Generar AF".

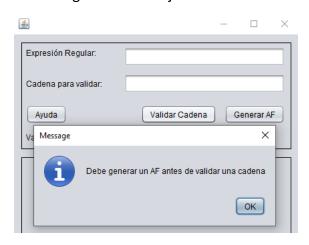
En el campo de "Cadena para validar" podrá ingresar una cadena y utilizar el autómata finito generado para reconocer si hace parte de la expresión regular o no dando clic en el botón "Validar Cadena". Claramente deberá generar un AF antes de utilizar esta opción.

El programa cuenta con un reconocedor para validar que las expresiones regulares ingresadas estén construidas adecuadamente. En caso de pulsar el botón de "Generar AF" con una expresión regular mal construida se mostrará alguno de los siguientes mensajes de error en pantalla:

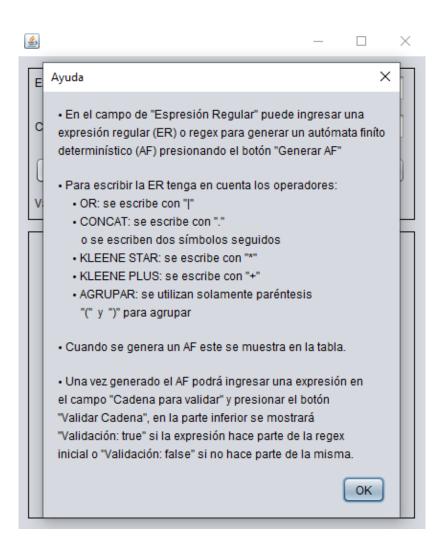




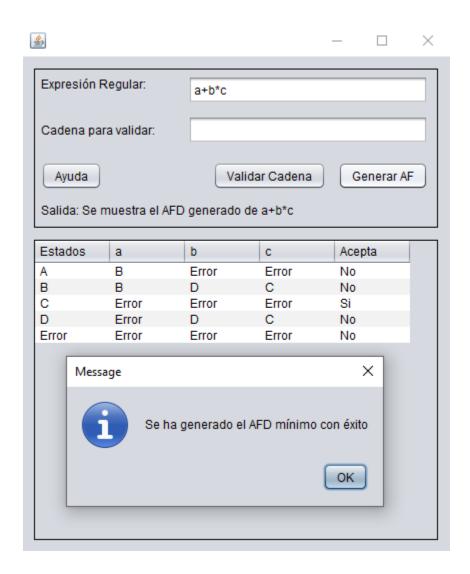
De la misma manera, si se pulsa el botón de "Validar Cadena" sin haber generado un autómata finito se mostrará el siguiente mensaje:



Haciendo clic en el botón "Ayuda" se mostrará la siguiente información de ayuda para escribir las expresiones regulares correctamente:



Cuando se ingresa una expresión regular válida se muestra la tabla de transiciones en la parte inferior y el siguiente mensaje:



Con el autómata finito generado, cuando se ingresa una cadena para validar se puede mostrar una de las siguientes imágenes dependiendo de si la cadena se acepta o se rechaza:

