

4.1. ¿Qué es la placa base?

- a) Es una tarjeta de circuito impreso.
- b) Es donde introducimos el chipset.
- c) Es donde ponemos las memorias.
- d) Es donde ponemos el procesador.

4.3. ¿Cuál de las siguientes siglas no corresponde a un modelo de placa base?

- a) XT.
- b) ATX.
- c) STX.
- d) WTX.

4.4. ¿Cuál de estos zócalos lleva pines?

- a) SLOT.
- b) LGA.
- c) ZIF.
- d) PGA.

4.5. ¿Cuál de las siguientes funciones no es controlada por el Southbridge?

- a) Bus AGP.
- b) Bus PCI.
- c) Bus ISA.
- d) BIOS.

4.6. ¿Cuál de las siguientes empresas no fabrica chipsets?

- a) nVidia.
- b) ATI.
- c) Intel.
- d) IBM.

4.7. Los módulos de memoria RIMM tienen...

- a) 168 contactos.
- b) 184 contactos.
- c) 240 contactos.
- d) 72 contactos.

4.8. El Slot 1 nació para los procesadores...

- a) AMD Athlon 500 MHz.
- b) Pentium III 500 MHz.
- c) Pentium II 233 MHz.
- d) Pentium II 450 MHz.

4.9. El bus EISA es compatible con ...

- a) VLB.
- b) PCI.
- c) MCA.
- d) ISA de 8 bits.

4.10. ¿Cuál de los siguientes buses es considerado un sistema de canalización?

- a) Bus ISA.
- b) Local Bus.
- c) Bus EISA.
- d) Ninguna opción es correcta.

4.11. En un slot AMR, ¿cuál de estas tarjetas puedes insertar?

- a) Tarjeta de red.
- b) Tarjeta de sonido.
- c) Tarjeta gráfica.
- d) Tarjeta RDSI.

4.2. ¿Cuál es la función de la placa base?

- a) Controlar el procesador.
- b) Albergar los zócalos de procesador, memoria RAM, etcétera.
- c) Controlar los periféricos.
- d) Administrar la memoria ROM.

4.12. ¿Cuántos dispositivos puedes conectar en cada canal IDE?

- a) 2.
- b) 4.
- c) 1.
- d) 3.

4.13. El conector SCSI interno es de...

- a) 34 pines.
- b) 80 pines.
- c) 50 pines.
- d) 40 pines.

4.14. ¿Cuál de las siguientes definiciones es falsa respecto a la interfaz SAS?

- a) SAS rompe la limitación de 15 dispositivos por canal.
- b) El conector SAS es el mismo que el SATA.
- c) La transferencia de datos se hace en serie.
- d) Puedo conectar cualquier dispositivo SCSI anterior.

4.15. A los slots AMR, CNR y ACR se les conoce también como....

- a) Slot de comunicaciones.
- b) Slot de tarjetas gráficas.
- c) Slot para memoria RAM.
- d) Slot para puertos USB.

4.16. La principal finalidad del conector FireWire es...

- a) Conectar la cámara de vídeo.
- b) Conectar el teclado.
- c) Conectar el joystick.
- d) Conectar el módem.

4.17. ¿Qué tipo de batería es más fácil de reemplazar?

- a) Las cilíndricas.
- b) Las de botón.
- c) Indistintamente.
- d) No se pueden reemplazar.

4.18. ¿Cuál de estas funciones no es de la BIOS?

- a) Almacenar los ficheros de configuración.
- b) Almacenar las características de los discos duros.
- c) Almacenar la fecha y la hora.
- d) Almacenar el tipo y la cantidad de memoria.

4.19. ¿Cuál de estos parámetros no es configurable en la placa base?

- a) El voltaje del procesador.
- b) La velocidad del bus.
- c) La temperatura del procesador.
- d) El multiplicador del bus.

4.20. ¿Cuál de los siguientes componentes no se puede deshabilitar?

- a) La BIOS.
- b) La tarjeta de sonido.
- c) La tarjeta gráfica.
- d) La disquetera.

1. Puerto PS/2

2. Puerto paralelo

3. USB

4. Firewire

5. DB-15HD

6. HDMI

7. Jack audio

a)

b)

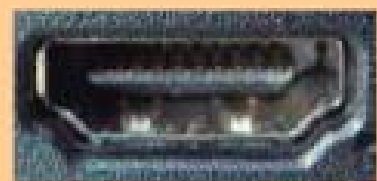
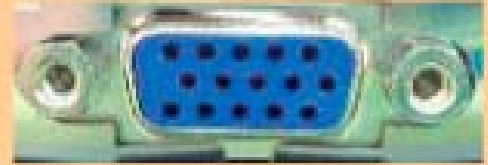
c)

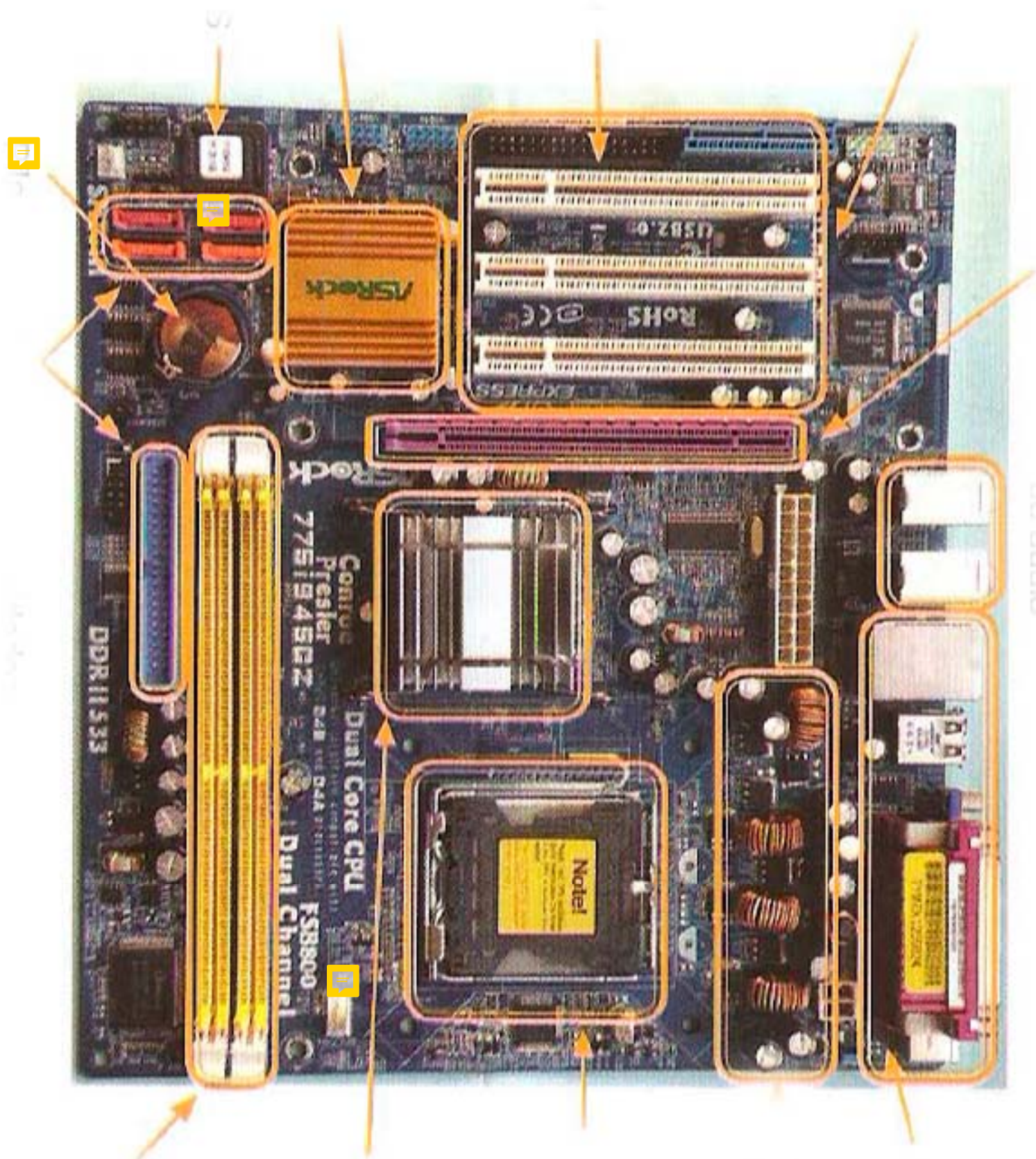
d)

e)

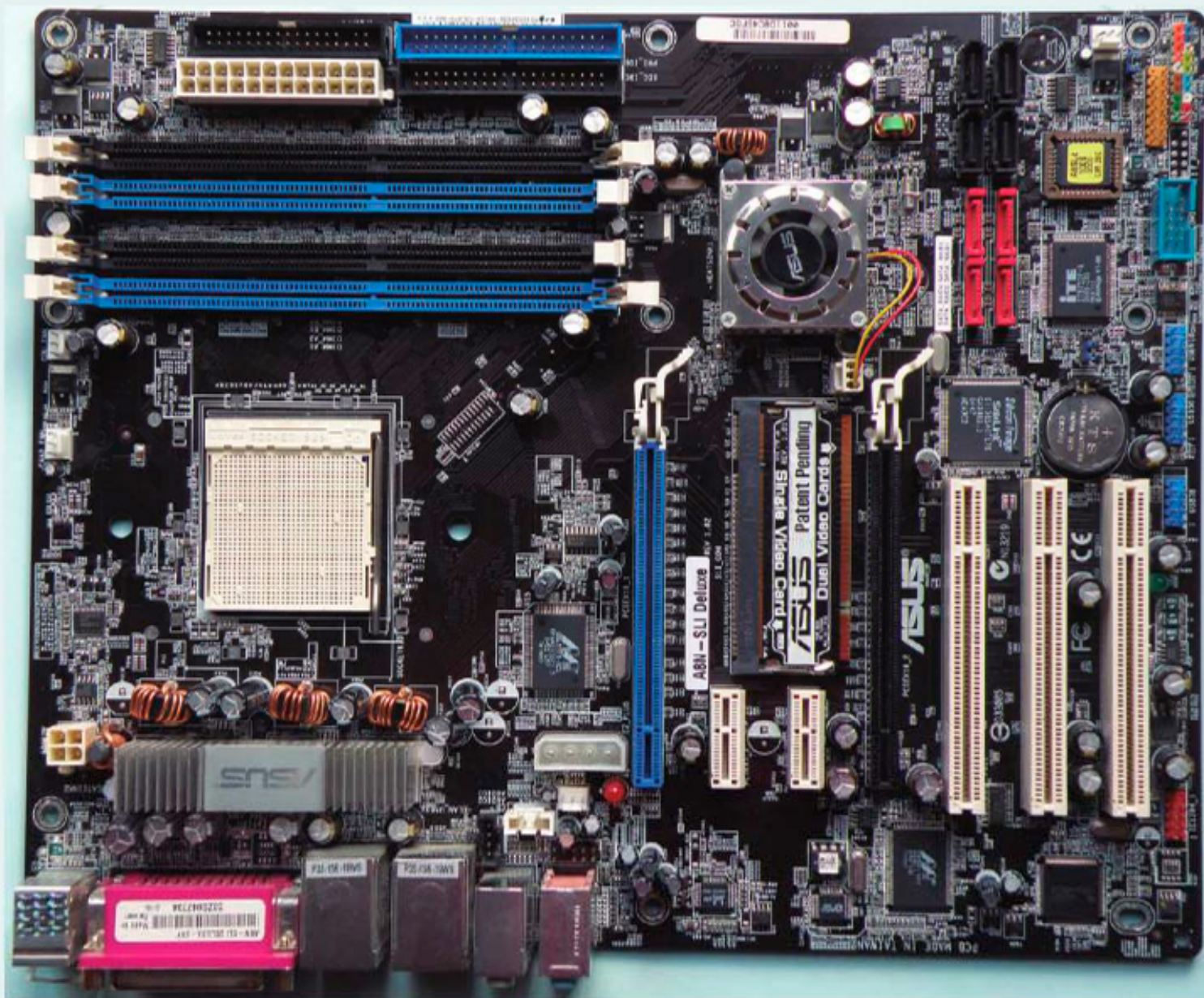
f)

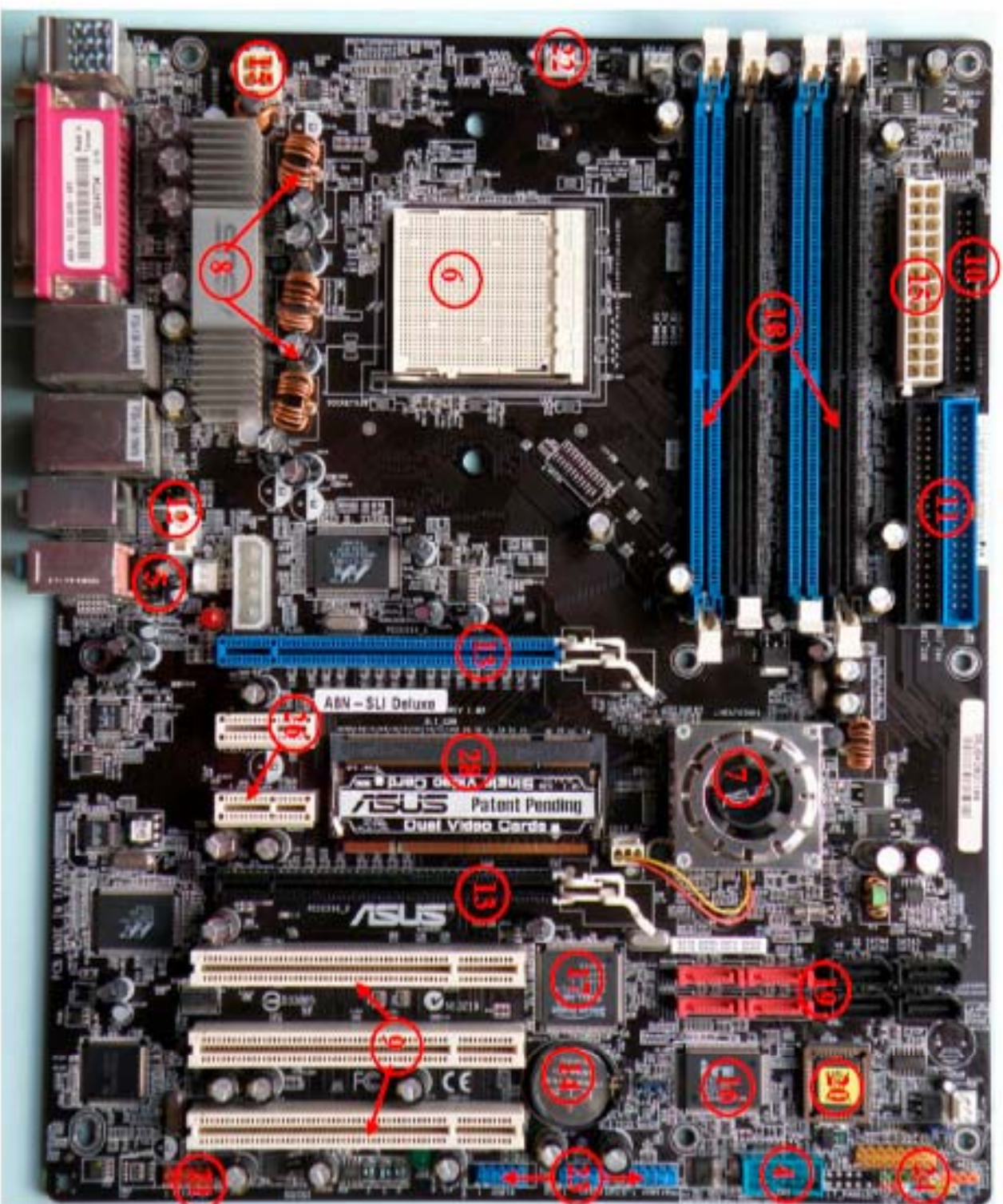
g)





16. En la placa base que se muestra en la Figura 4.47, indica cada uno de los elementos de que dispone. Localiza el *socket* del procesador, los zócalos de memoria DRAM, los puertos IDE, PCI, la pila, etcétera.





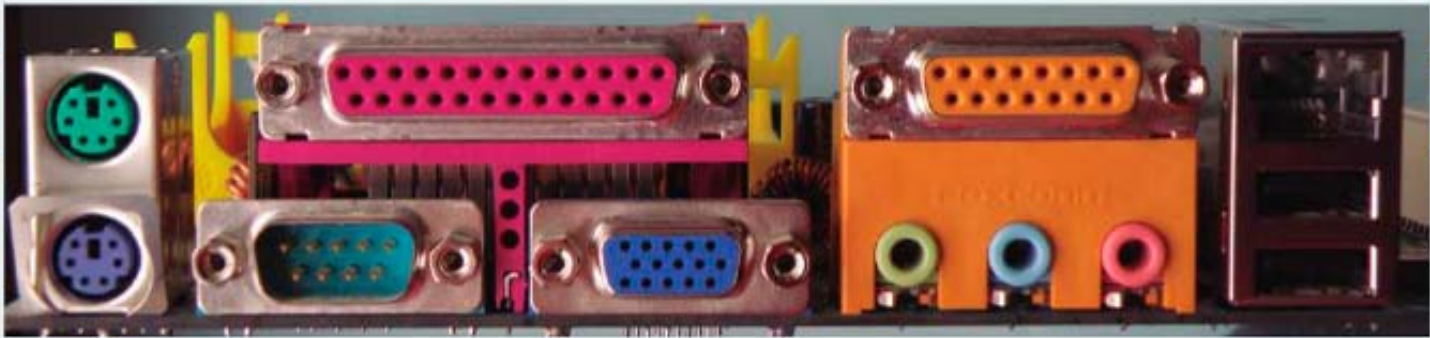
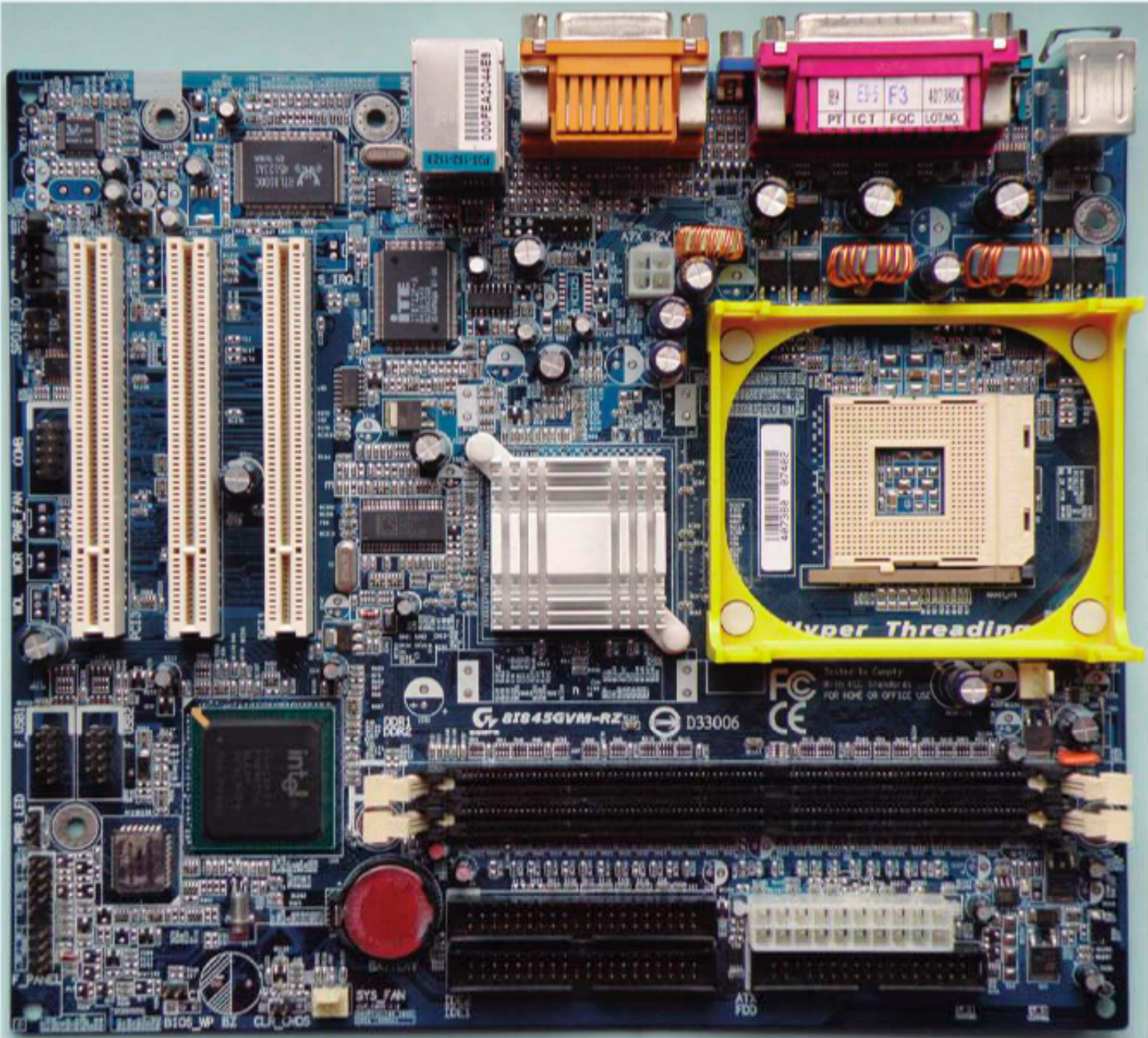
a)



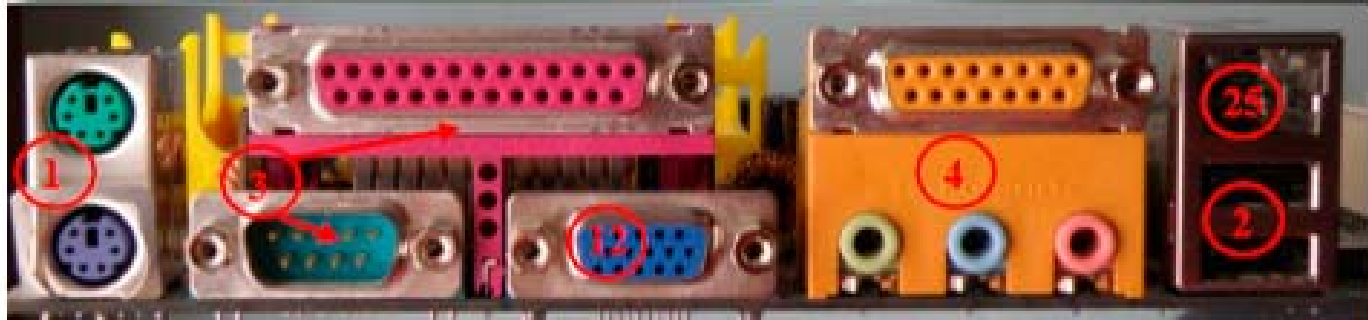
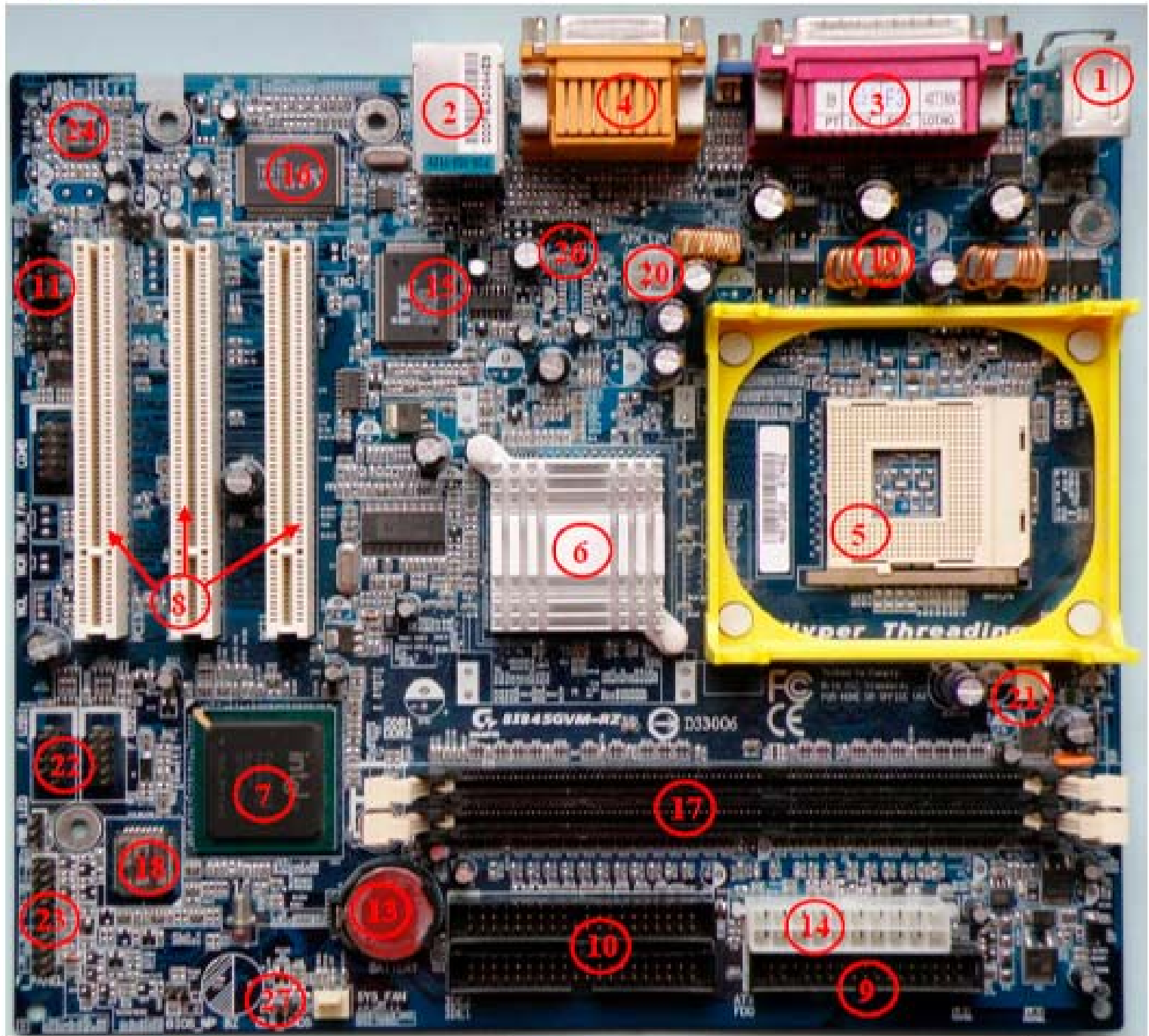
b)

Figura 4.47. Placa base: a) vista superior; b) vista lateral.

4.17. En la placa base que se muestra en la Figura 4.48, identifica cada uno de los elementos de que dispone. Localiza el *socket* del procesador, indica los tipos de procesadores que admite, los zócalos de memoria DRAM, los puertos IDE, PCI y la pila.



4.17.



b)

- 4.18. En la placa base que se muestra en la Figura 4.49, identifica cada uno de los elementos de que dispone. Localiza el *socket* del procesador, indica los tipos de procesadores que admite, los zócalos de memoria DRAM, los puertos IDE, SATA, PCI y la pila.

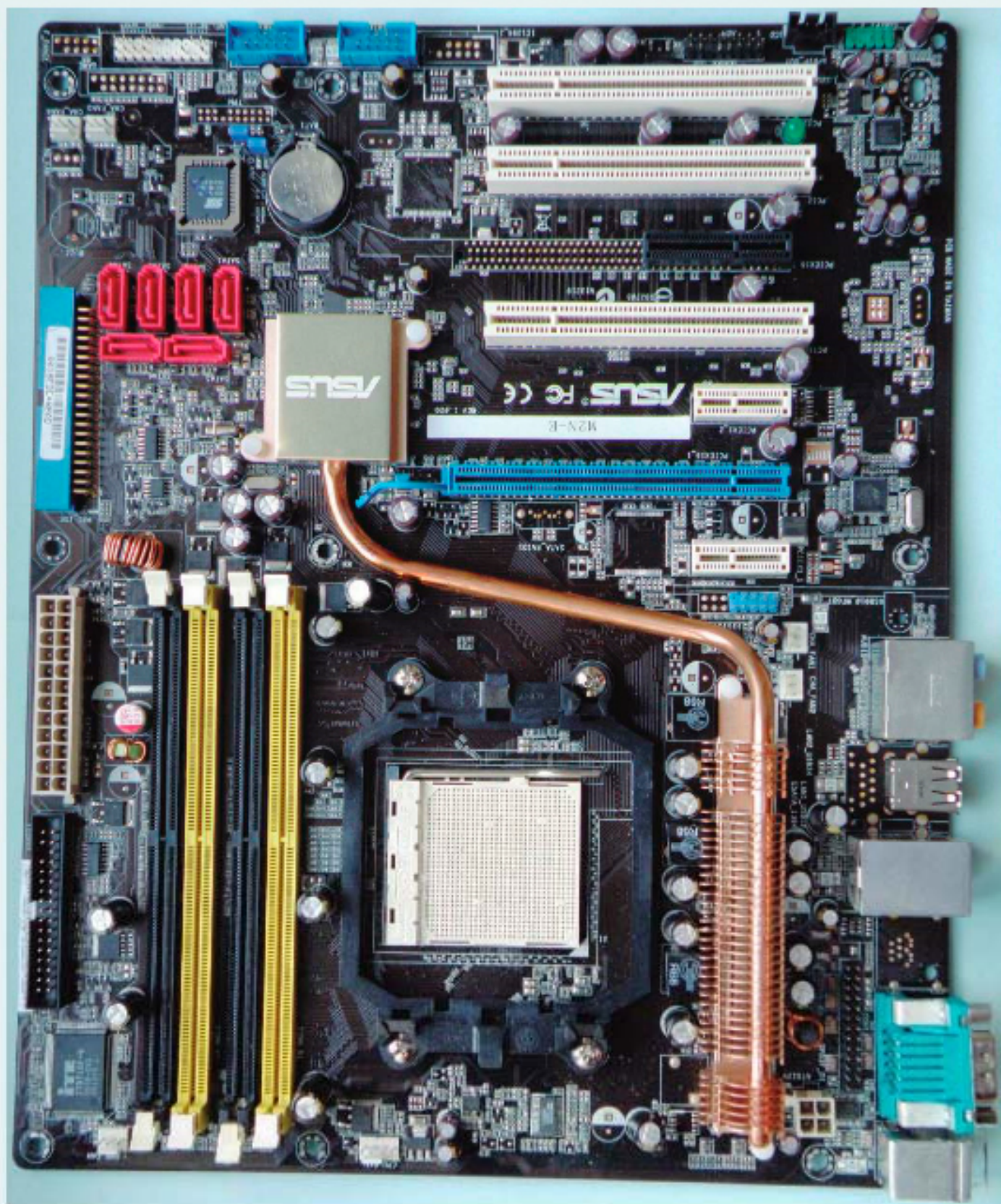
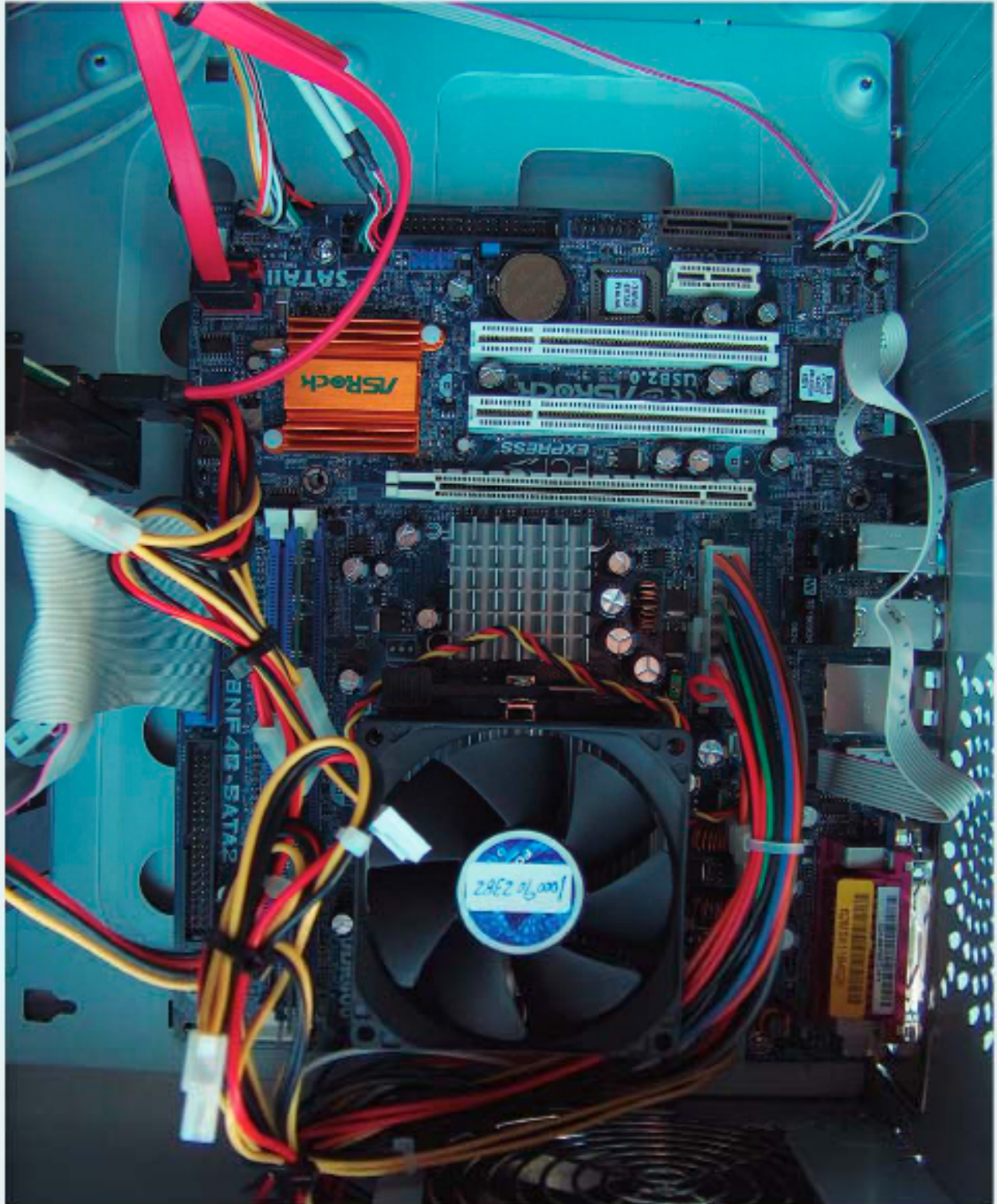
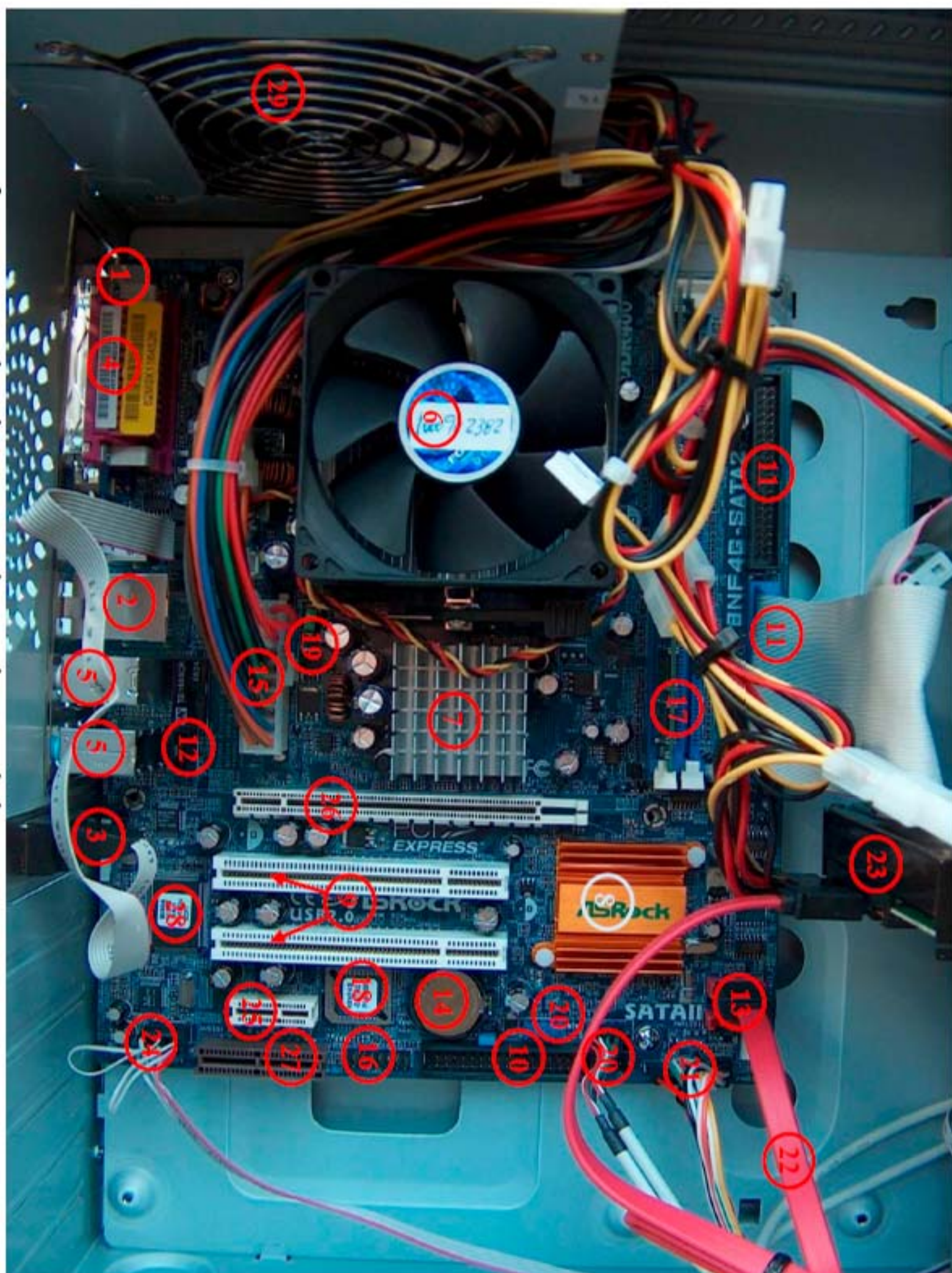




Figura 4.49. Placa base para la actividad 4.18. Vista superior.

- 4.19. En la placa base que se muestra en la Figura 4.50, identifica cada uno de los elementos de que dispone y los que ya están conectados. Localiza la colocación del procesador, los zócalos de memoria DRAM, los puertos IDE, SATA, PCI, la pila, la alimentación y los conectores del panel.





4.23. Con la ayuda de internet, identifica la función del chip que aparece en la Figura 4.54.

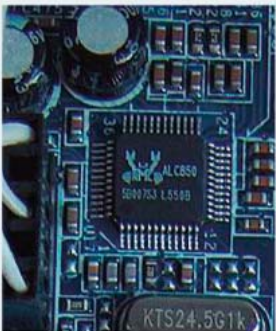
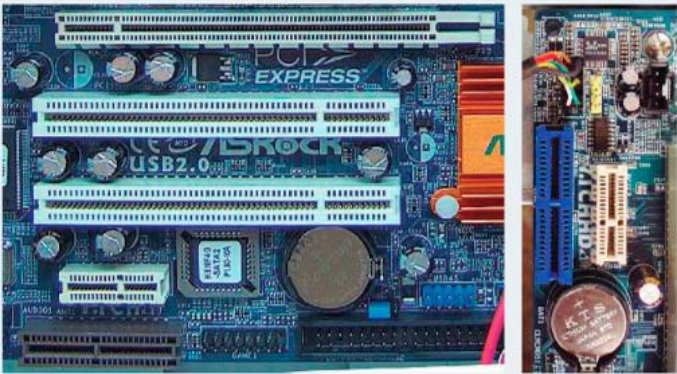


Figura 4.54. Chip para la Actividad 4.23.

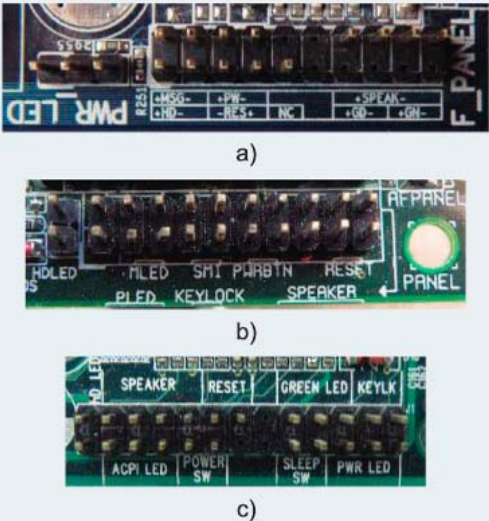
4.24. Identifica cada uno de los conectores y ranuras de expansión que aparecen en la Figura 4.55.



a) b)

Figura 4.55. Ranuras y conectores para la Actividad 4.24.

4.25. Indica en las imágenes mostradas en la Figura 4.56, el lugar donde colocarías cada elemento de la carcasa.



a)

b)

c)

4.26. Identifica cada uno de los elementos que aparecen en la Figura 4.57.

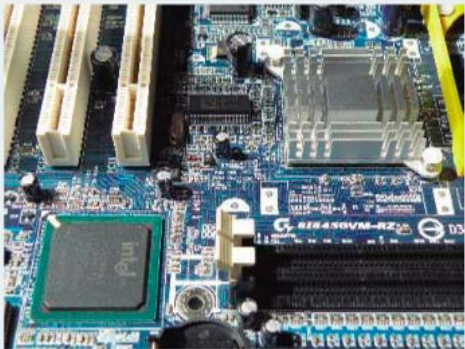
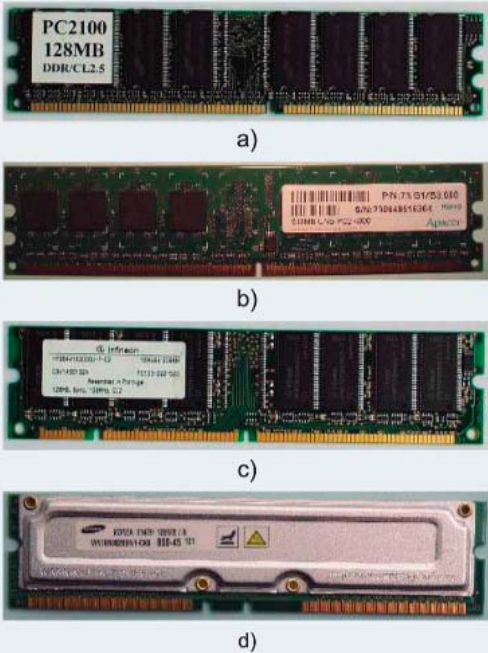


Figura 4.57. Imagen para la Actividad 4.26.

4.27. Identifica cada módulo de memoria DRAM que aparece en la Figura 4.58.



a)

b)

c)

d)

Figura 4.58. Memorias para la Actividad 4.27.