

Controladores Lógicos Programáveis

Descrição Estrutural

CLP

Descrição Estrutural de um CLP

- Sistema
 - composto por subsistemas.
 - objetos ou elementos interconectados que realizam uma função.

Descrição Estrutural de um CLP

- Estrutura
 - Fonte
 - CPU
 - Memórias
 - Entradas Digitais
 - Saídas Digitais
 - Comunicação
 - Módulos de expansão

Descrição Estrutural de um CLP

- Estrutura
 - **Fonte**
 - CPU
 - Memórias
 - Entradas Digitais
 - Saídas Digitais
 - Comunicação
 - Módulos de expansão



Descrição Estrutural de um CLP

- Estrutura
 - Fonte
 - **CPU**
 - Memórias
 - Entradas Digitais
 - Saídas Digitais
 - Comunicação
 - Módulos de expansão



Descrição Estrutural de um CLP

- Estrutura
 - Fonte
 - CPU
 - **Memórias**
 - Entradas Digitais
 - Saídas Digitais
 - Comunicação
 - Módulos de expansão



Descrição Estrutural de um CLP

- Estrutura
 - Fonte
 - CPU
 - Memórias
 - **Entradas Digitais**
 - **Saídas Digitais**
 - Comunicação
 - Módulos de expansão



Descrição Estrutural de um CLP

- Estrutura
 - Fonte
 - CPU
 - Memórias
 - Entradas Digitais
 - Saídas Digitais
 - **Comunicação**
 - Módulos de expansão



Descrição Estrutural de um CLP

- Estrutura
 - Fonte
 - CPU
 - Memórias
 - Entradas Digitais
 - Saídas Digitais
 - Comunicação
 - **Módulos de expansão**



Backplane / Rack, Fonte de Alimentação e CPU

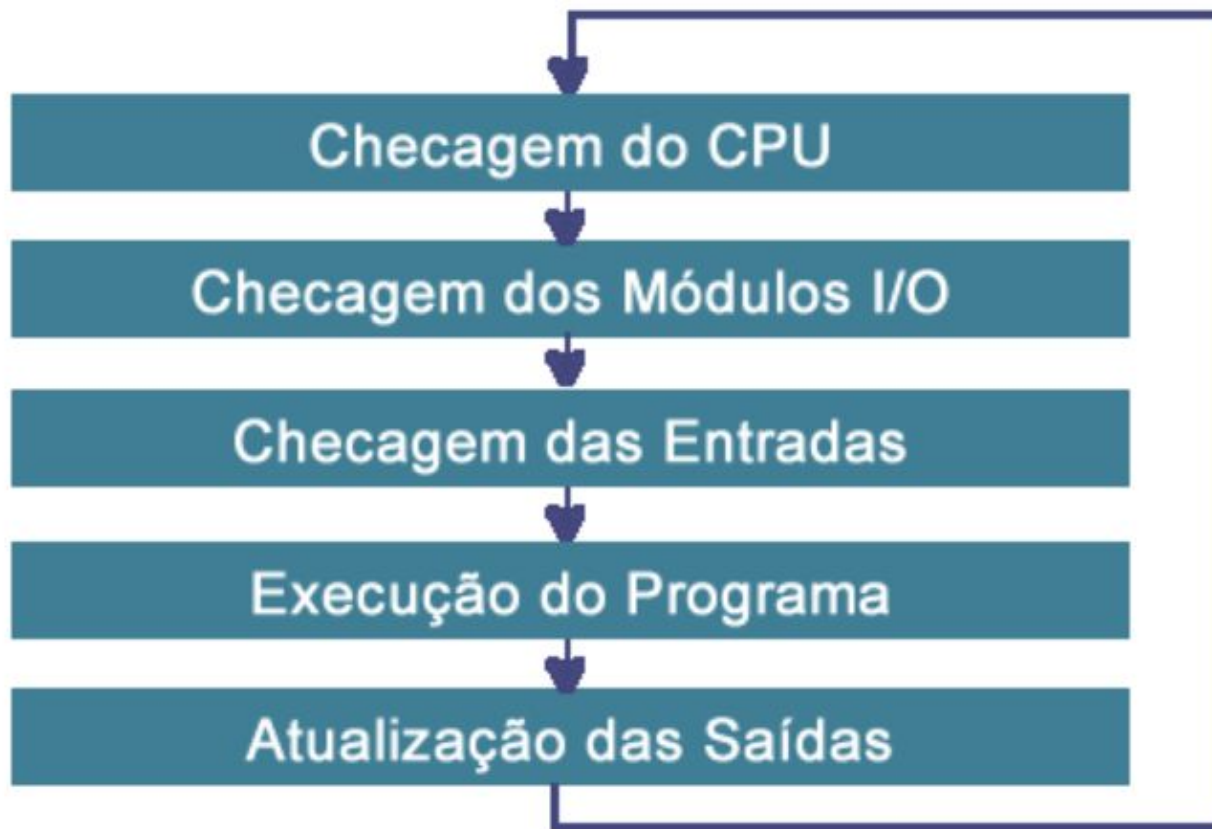


Modos de Operação da Unidade Central de Processamento - CPU



1. Program mode
2. Run Mode
3. Stop Mode
4. Reset Mode
5. Rem Mode

Scan-Time / Tempo de Varredura



Entradas e Saídas Digitais - I/Os

