

# Prevodník USB na RS232

Milan Horkel

Modul slouží jako univerzální prevodník z USB na RS232 s výstupy na strane RS232 v úrovních TTL. Prevodník používá obvod FT230X od firmy FTDI. Tyto obvody jsou podporované ve všech rozšírených operacních systémech.



# 1. Technické parametry

Parametr	Hodnota	Poznámka
Rozhraní Konektor	USB 2.0 USB B	High Speed. Standardní velký USB konektor.
Spotreba	8mA / 5V	Bez pripojeného dalšího zarízení.
Signály sériové	RXD TXD RTS# CTS#	Základní signály sériového rozhraní s rízením toku. Volitelná polarita.
Signály pomocné	CBUS0 až CBUS3	Konfigurovatelné funkce, v továrním nastavení indikace RX a TX a spínání napájení pro externí využití.
Signálové úrovne	TTL/CMOS	VCCIO 1.62V až 3.63V, 5V tolerantní vstupy.
Rízení toku	Nastavitelné	Možno nastavit HW i SW rízení toku dat.
Režim spánku	Ano	Spínac napájení pro externí použití.
Rozmery	61x31x18mm	Výška nad základnou



# 2. Popis konstrukce

### 2.1. Úvodem

Standardní sériový port RS232 se stal vzácnou relikvií minulých casu. V soucasné dobe vetšina zarízení (mikroprocesoru, obvodu SoC, vestavených pocítacu a podobne) používá sériovou komunikaci stejne jako v minulosti, ale vyvedené signály obvykle pracují s TTL ci CMOS úrovnemi napetí.

Použitý prevodník USB pro sériovou komunikaci podporuje signály s napet ovými úrovnemi pro CMOS/TTL logiku s úrovnemi 1.8V až 3.3V s tím, že vstupy jsou 5V tolerantní. Obvod generuje pomocné napetí 3.3V, které lze prímo použít pro napájení IO.

#### Duležité upozornení - podivné chování obvodu

Když se obvod FT230X pripojí k USB, ale **nemá** privedeno napájení IO vývodu (VCCIO), nedojde ke správné inicializaci IO vývodu a obvod pak nekomunikuje i když ze strany USB funguje normálne. Dodatecné pripojení VCCIO nepomuže.

Když inicializace probehne správne (byly obe napájení prítomné, lze obvod odpojit od USB nebo od VCCIO a po opetovném pripojení chybejícího napetí funguje normálne.

Toto chování není podchyceno v Errata dokumentaci obvodu, ani v katalogovém listu. VCCIO není dostatecne nezávislé na hlavním napájení obvodu. Dle chování obvodu se lze domnívat, že se neprovede inicializace IO bunek obvodu.

Dalším prekvapením je to, že výstup TXLED# se aktivuje pri príjmu sériových dat a RXLED# pri odesílání sériových dat (je to opacne, než je logické a než to mají starší obvody FTDI). Náprava je snadná, preprogramováním konfigurace v EEPROM obvodu.

### 2.2. Obvod FT230X

Jedná se o novejší obvod, nástupce populárního obvodu FT232R. Je menší a podstatne levnejší. Existuje nekolik clenu v rade X s ruznými rozhraními (sériové RS232 s RTS#/CTS#, sériové RS232 s plným poctem rádících signálu, s rozhraním SPI, s rozhraním I2C slave).

Hlavní vlastnosti obvodu lze shrnout v techto bodech:

- USB 2.0 s prenosem 300Bd až 3MBd s obvyklými nastaveními (7 nebo 8 bitu, parita, ...)
- FIFO pro príjem i vysílání, 2x512 bajtu
- Podpora rízení prenosu SW i HW (jen RTS#/CTS# u tohoto obvodu)
- Podpora ve všech bežných OS drivery od výrobce
- Programovatelné polarity signálu, pomocné signály
- Podpora úsporných režimu
- Nízká cena
- Minium externích soucástek, nepotrebuje krystal
- Konfiguracní pamet EEPROM je integrovaná uvnitr obvodu



## 2.3. Zapojení modulu

Zapojení vychází z katalogu soucástky a príslušných aplikacních poznámek.

Obvod FT230X má vestavený vnitrní stabilizátor 3.3V pro buzení USB signálu (jádro má další vnitrní sabilizátor, který ale není vyveden). Napetí 3.3V je vyvedeno na konektor J3 a lze jej využít pro napájení IO vývodu (VCCIO). Dále jej lze využít pro napájení dalších obvodu, zatížitelnost je až 50mA.

Propojkou na konektoru J3 lze zvolit VCCIO (napájení vstupne-výstupních budicu) z vnitrního stabilizátoru 3.3V, nebo z vnejšího zdroje z konektoru J5. Rozsah podporovaných napetí je 1.62V až 3.63V, vstupy jsou 5V tolerantní. Pri napetí VCCIO cca 1V obvod odpojí budice.

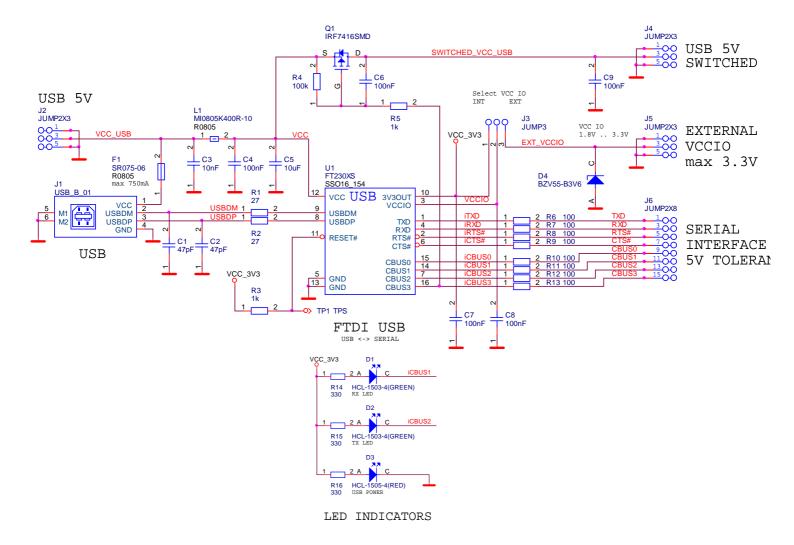
Chování obvodu vzhledem k VCCIO je zmíneno v poznámce na zacátku dokumentu, protože je to vec duležitá (zejména pro návrh nového hardwaru). Nespoléhejte na nezávislost VCCIO a vnitrního napájení obvodu.

Tranzistor Q1 spíná napetí USB 5V na konektor J4. Toto napetí se automaticky vypne, když pocítac prejde do režimu spánku. Pro tuto funkci se musí nakonfigurovat v pameti EEPROM obvodu na vývod C3 (CBUS3) funkce PWREN#.

LED diody indikují RX a TX aktivitu. Funkci vývodu je možno zmenit modifikací obsahu EEPROM. Na vývod C1 (CBUS1) je defaultne nastavena funkce RXLED# a na vývod C2 (CBUS2) je defaultne nastavena funkce TXLED#.

Kupodivu funkce RXLED# bliká pri vysílání dat na sériovou linku a funkce TXLED# bliká pri príjmu dat ze sériové linky. Je to nelogické a opacné než u obvodu FT232R, ale dá se to snadno napravit naprogramováním EEPROM soucástky. Viz konfigurace obvodu v sekci konfigurace.





### 2.4. Mechanická konstrukce

Prevodník je navržen v podobe standardního modulu stavebnice MLAB. V rozích je opatren upevnovacími šrouby se sloupky.





Reference	Název	Pouzdro		
Odpory				
R1, R2	27	R0805		
R6, R7, R8, R9, R10, R11, R12, R13	100	R0805		
R14, R15, R16	330	R0805		
R3, R5	1k	R0805		
R4	100k	R0805		
Keramické kondenzátory				
C1, C2	47pF	C0805		
C3	10nF	C0805		
C4, C6, C7, C8, C9	100nF	C0805		
C5	10uF	C0805		
Indukcnosti				
L1	MI0805K400R-10	R0805		
Diody				
D1, D2	HCL-1503-4 (GREEN)	LED1206REV		
D3	HCL-1505-4 (RED)	LED1206REV		
D4	BZV55-B3V6	MINIMELF		

Reference	Název	Pouzdro
Tranzistory	-	
Q1	IRF7416SMD	SO8_FET
Integrované ol	bvody	·
U1	FT230XS	SSO16_154
Pojistka		
F1	SR075-06	R0805
Mechanické so	pucástky	
J1	USB_B_01	USB_B_01
Ј3	JUMP3	JUMP3
J2, J4, J5	JUMP2X3	JUMP2X3
J6	JUMP2X8	JUMP2X8
Konstrukcní so	pucásti	
1ks	JUMPER	Propojka
4ks	Šroub M3x12	Šroub pozinkovaný
4ks	Podložka M3	Podložka pozinkovaná
4ks	Sloupek M3x5	Sloupek
1ks	PCB	Plošný spoj

# 3. Osazení a oživení

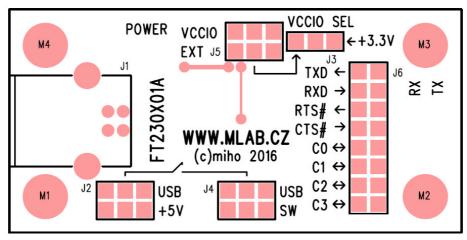
# 3.1. Osazení

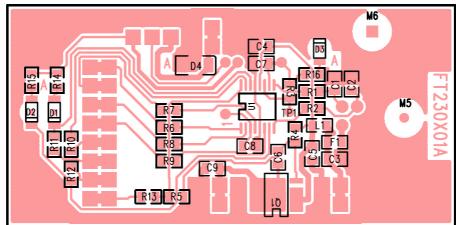
Nejprve osazujeme SMD soucástky. Zacneme obvodem U1 aby nám neprekážely ostatní soucástky. Je treba použít pastového tavidla a minimum pájky. Mikropájecka je nezbytností.

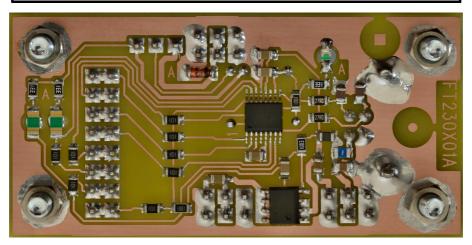
Na strane soucástí nezapomente osadit 2 drátové propojky. Polarita LED diod je oznacena (A jako anoda v motivu plošného spoje).

Diody LED jsou osazovány reverzne (koukají do díry v plošném spoji)!









## 3.2. Oživení

Peclive zkontrolujeme pripájení soucástek (prerušení a zkraty). Pripojíme zdroj +5V na konektor J2 (spotreba bude cca 5mA) a zkontrolujeme napetí +3.3V na konektoru J3 na vývodu 1. Indikacní dioda D3 by mela svítit. Spojíme J3.2 a J3.1 (interní napájení VCCIO pripojíme na interní napetí +3.3V).



Pripojíme na USB a pockáme, až se spustí ovladace (nové systémy je už mají pripravené automaticky, starší budou chtít instalacní soubory). Spustíme terminálový program (napríklad PuTTY) a vyzkoušíme funkcnost. Když propojíme RX a TX propojkou budou blikat obe indikacní LED a odesílané znaky se budou na terminálu opakovat.

## 3.3. Konfigurace

### 3.3.1. Provoz bez konfigurace

Obvod funguje i bez jakékoli konfigurace. Díky chybe v obvodu budou prohozené ledky indikující RX a TX aktivitu. Dále nebude správne fungovat spínání napájení tranzistorem Q1 pri uspání pocítace.

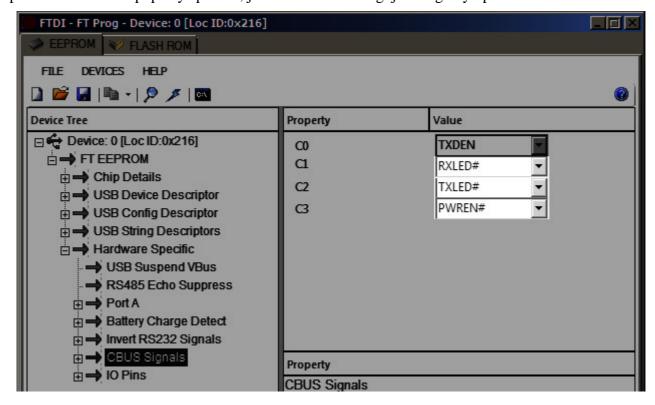
### 3.3.2. Konfigurace

Konfigurace obvodu se zapisuje do interní pameti EEPROM. K nastavování konfigurace je k dispozici program FT Prog, který je urcen pro Windows. Nalezneme jej na webu FTDI tady:

#### http://www.ftdichip.com/Support/Utilities.htm#FT\_PROG

Pro správnou funkci spínacího tranzistoru Q1 je treba vývodu C3 (CBUS3) priradit funkci PWREN#. Uvedené nastavení funguje tak, že v prípade uspání pocítace (s aktivním USB portem) vypne tranzistor Q1 výstupní napetí 5V (z USB) na konektoru J4 a tím vypne spotrebu cílové aplikace.

Dále je treba prohodit funkce TXLED# a RXLED# na vývodech C1 a C2 aby funkce odpovídala potisku. Modul má popisky správne, jen obvod FTDI funguje nelogicky opacne.





Dále lze nastavit jméno a identifikaci zarízení, prípadne jeho sériové císlo. Pri zmene položek VendorID/DeviceID je nezbytné zmenit tyto parametry i v INF souborech driveru (aby se správne priradily) a prípadne drivery nechat znovu podepsat (novejší systémy Windows).

Dále se konfigurují provozní parametry soucástky (režim napájení a spotreba, polarita signálu, síla a rychlost budicu).

Konfiguraci je možné uložit do souboru a ten pak opakovane použít. Vzor je uložen v adresári EEPROM.

# 4. Programové vybavení – drivery

Drivery, programy a originální dokumentace na stránkách výrobce cipu <a href="http://www.ftdichip.com">http://www.ftdichip.com</a>. Aplikacní poznámky si zaslouží alespon zbežné prostudování.

### 4.1. Instalace driveru

Pri prvním pripojení prevodníku k USB portu si systém vyžádá adresár s drivery, u novejších systému si je najde sám. Základní chování je takové, že se pro prevodník spustí drivery pro obsluhu zarízení se dvema aplikacními rozhraními.

Zarízení je podporováno všemi novými operacními systémy (Windows, Linux, Android, tablety, mobily, RaspberryPI a podobne). Pro programátory jsou pripravené knihovny pro vlastní použití (jak pro Windows, tak i pro Linux, statické i dynamické) s prehlednou dokumentací.

#### 4.1.1. Rozhraní Virtual COM Port

Jedná se o režim emulovaného sériového portu. Zprístupnení tohoto rozhraní je možné zakázat v konfiguraci soucástky (v pameti EEPROM) nebo v konfiguraci driveru (v príslušném INI souboru).

Ke komunikaci je možné použít vhodný terminálový program, oblíbená volba je program PuTTY. Spojení se pri odpojení USB kabelu bohužel preruší.

V systému Windows se po pripojení k pocítaci zarízení najde a spustí se pro nej príslušné drivery a v systému se zjeví nový COM port (jeho císlo se dozvíme ve správci zarízení v sekci porty). Aplikace mohou se zarízením komunikovat prostrednictvím rozhraní Win32 COM API jako se standardním sériovým portem.

V sytému Linux se po pripojení v systému zjeví nové zarízení /dev/ttyUSB0 (nebo tak nejak dle konkrétní distribuce) a funguje jako nový sériový port. Jméno zarízení lze snadno zjistit príkazem dmesg.

#### 4.1.2. Rozhraní D2XX API

Toto rozhraní je proprietární rozhraní firmy FTDI a slouží pro komunikaci s obvody FTDI vcetne ovládání jejich speciálních funkcí (programování pameti EEPROM, prímé ovládání vstupu a výstupu). K prístupu k tomuto rozhraní je k dispozici knihovna (jako dynamická, tak i statická) opet pro všechny systémy.



## 4.2. Základy USB (pro verzi USB 2.0)

Podrobnosti na <a href="http://www.usb.org">http://www.usb.org</a>. Zde je k dispozici specifikace USB.

### 4.2.1. Úplné základy

Rychlost na USB se casto plete:

- Full Speed 480Mbit/s pouze USB 2.0, používají napríklad USB disky, nutné lepší kabely
- High Speed 12MBit/s bežná zarízení (*i náš prevodník*)
- Low Speed 1.5Mbit/s zarízení typu HID (klávesnice, myši)

#### Napájení:

- Napájecí napetí 5V, k dispozici zarucene minimálne 100mA, maximálne 500mA pokud to zdroj v pocítaci nebo HUBu umožnuje
- Zarízení po zastrcení do USB nesmí mít spotrebu vetší než 100mA
- Signály jsou 3.3V, diferenciální pár
- Teoreticky má být napájení jišteno ale u nekterých zarízení není

#### Prenos dat:

- Isochronní zabraná šírka pásma napríklad pro prenos zvuku
- Interrupt prenosy pro interaktivní prenosy napríklad klávesnice, signalizace a podobne
- Bulk prenosy prenosy velkého množství dat disky a podobne (*i náš prevodník*)
- Rídící prenosy pro rízení USB zarízení

Komunikace po USB probíhá v rámcích, které se prenášejí vždy po 1 milisekunde (u zarízení Low Speed nebo High Speed). Do každého rámce se snaží obslužné programy (drivery USB) nacpat co nejvíce prenosu. Prednost mají isochronní prenosy (napríklad pro reproduktory), pak data související s interaktivním prenosem (ocuchávání klávesnice, prenos prerušení) a teprve zbytek kapacity je vyplnen hromadnými prenosy. Prevodník využívá hromadné (Bulk) prenosy.

V žádném prípade nelze spoléhat na casování prenosu. Data se prenášejí po paketech a na strane driveru i v obvodu FTDI jsou vyrovnávací pameti pro odesílaná a pro prijímaná data. Jediná správná cesta bezchybného prenosu spocívá ve využití rízení prenosu bud HW signály (RTS#/CTS#), nebo znaky XON/XOFF (SW rízení prenosu).

#### 4.2.2. Prenos dat u obvodu FTDI

Data se prenášejí po paketech o délce až 64B. 2 bajty se použijí pro prenos stavu rídících signálu a zbytek jsou sériová data. Prenos dat probíhá pouze pokud se zaplní vyrovnávací pamet o délce 64B nebo pokud od posledního prenosu ubehla dostatecne dlouhá doba (vyprší Latency Timer s prednastavenou dobou 16ms).

Pokud se zmení stav nekterého z rídících signálu dojde k prenosu v nejbližším milisekundovém rámci. Totéž platí i pro prípad prenosu nekterého znaku pro rízení prenosu (obvykle znaky XON a XOFF).