# TIME MEASUREMENT: INTERPRETATION AND CONCLUSIONS

#### José Miguel Morán Echeverría

## **ÍNDICE**

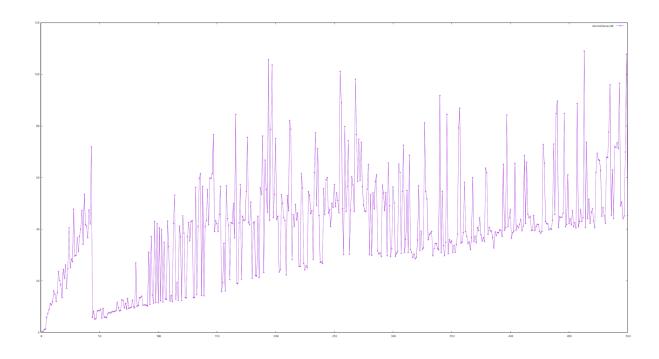
CPU USADA (USED CPU):	3
GRÁFICA #1: Uso de AtomicInteger. (GRAPH #1: Use of AtomicInteger)	4
GRÁFICA #2: Uso de Synchronize. (GRAPH #1: Use of Synchronize)	4
GRÁFICA #3: Uso de Lock. (GRAPH #1: Use of Lock)	5

#### José Miguel Morán Echeverría

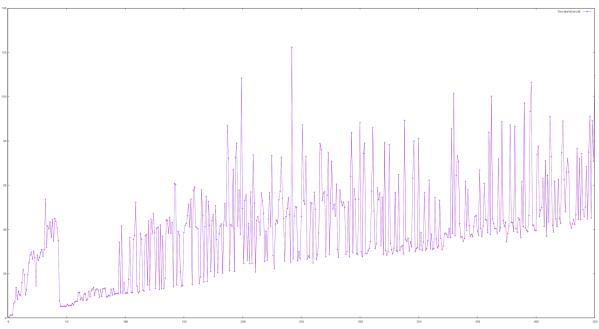
## CPU USADA (USED CPU):

Essentials	Export specifications
Product Collection	9th Generation Intel® Core™ i7 Processors
Code Name	Products formerly Coffee Lake
Vertical Segment	Desktop
Processor Number 😯	i7-9700F
Status	Launched
Launch Date 🔞	Q2'19
Lithography ?	14 nm
Use Conditions ②	PC/Client/Tablet
Recommended Customer Price ?	\$298.00 - \$308.00
CPU Specifications	
# of Cores ?	8
# of Threads ②	8
Processor Base Frequency ?	3.00 GHz
Max Turbo Frequency 😯	4.70 GHz
Cache ?	12 MB Intel® Smart Cache
Bus Speed 🔞	8 GT/s
Intel® Turbo Boost Technology 2.0 Frequency‡ 🔞	4.70 GHz
TDP ②	65 W

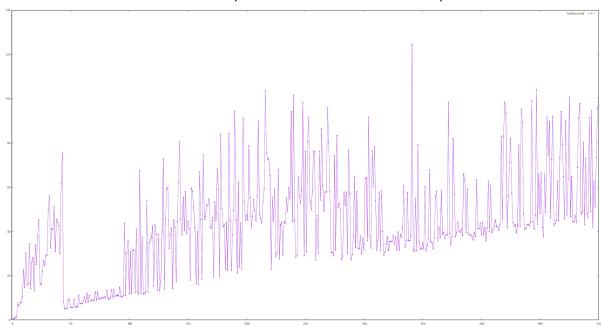
## GRÁFICA #1: Uso de AtomicInteger. (GRAPH #1: Use of AtomicInteger)



## GRÁFICA #2: Uso de Synchronize. (GRAPH #2: Use of Synchronize)



#### GRÁFICA #3: Uso de Lock. (GRAPH #3: Use of Lock)



#### CONCLUSIONES (CONCLUSIONS):

Las 3 gráficas se han medido con el mismo número de hilos, y aunque éstas sean similares, podemos decir que la menos eficiente es la primera con el uso de *AtomicInteger* aunque no alcanza picos más altos de 120 milisegundos en ningún momento entre 0 y 500 hilos, se puede observar que su rango de "estabilidad" dura menos que las otras dos técnicas empleadas. Viendo que la que genera menos altibajos es la tercera con el uso de *Lock* mientras que la gráfica de la técnica de *Synchronize* genera muchos más picos.