

## Examen Febrero 2019 Resuelto - @Zukii

Perdonad la letra en la resolución, pero hice cuatro exámenes en un día y no podía más xD.

Espero que os sirva <3.

Enunciado:

### NOMBRE Y APELLIDOS :

**MUY IMPORTANTE:** No olvide poner siempre las **unidades a sus resultados finales** (se restará 0,25 puntos por cada resultado cuyas unidades no sean correctas). Debe poner su nombre y apellidos en **cada hoja** del examen. Las preguntas tipo test incorrectas restan por lo que la calificación obtenida en el examen podría incluso ser negativa.

**1.- (3 puntos)** Responda a las siguientes afirmaciones indicando V (verdadero) o F (falso) **en la tabla que aparece al final del examen**. Si encuentra alguna pregunta ambigua, responda con un asterisco "\*" en dicha tabla y conteste la pregunta en la parte interior del examen. **(0,2 puntos por respuesta correcta, -0,2 puntos por respuesta incorrecta, 0 puntos si no se contesta):**

- a) Las unidades SSD tienen mayor latencia que los discos duros debido a que no tienen que esperar a que el cabezal se posicione sobre la pista a leer/escribir. **F**
- b) Bajo ningún concepto se puede hacer referencia a una fabricación o una procedencia determinada cuando se especifican los componentes a instalar o suministrar en un pliego de prescripciones técnicas. **F**
- c) Las pistas en una placa base están normalmente hechas de cobre rodeadas de láminas de un sustrato no conductor. **V**
- d) El número medio de trabajos en un servidor es la suma de los números medios de trabajos en cada uno de sus componentes. **F → V**
- e) Las unidades SSD son capaces de alcanzar anchos de banda superiores a los que el protocolo SATA-3 puede proporcionar. **V**
- f) Los códigos CPV deben figurar obligatoriamente en todos los pliegos de prescripciones técnicas. **F**
- g) En los paneles traseros de las placas de servidores los conectores de red son de bajas prestaciones. **F**
- h) En un test ANOVA, si Fexp es menor que el grado de significatividad rechazamos la hipótesis nula y concluiremos que el factor a considerar sí que influye en la variable respuesta. **F**
- i) Con "sar -u" iremos obteniendo la información de la utilización del procesador desde el momento actual en adelante. **F**
- j) El puente sur del chipset se encarga de la comunicación con la RAM. **F**
- k) La productividad de un servidor nunca podrá ser superior a 1/D. **F**
- l) Intel Xeon es la familia de microprocesadores de Intel especializada en servidores. **V**
- m) Los procesadores AMD Opteron Serie A están basados en microprocesadores de ARM. **V**
- n)  $\lambda_i = Q_i / W_i$ . **V**
- o) Si  $\sum_{i=1}^k U_i > 1$  el servidor está saturado. **F**

**2.- (0,75 puntos)** Una mejora en un sitio web ha permitido rebajar de 25 a 21 segundos el tiempo medio de descarga de sus páginas. Si la mejora ha consistido en reemplazar el subsistema de discos que almacena las páginas del servidor por otro un 40% más rápido, ¿qué tanto por ciento **del tiempo medio de descarga mejorado** dedica **ahora** (=tras la mejora) el sitio web a acceder al subsistema de discos?

**3.- (0,75 puntos)** Después de instrumentar un programa escrito en C con la herramienta gprof el resultado obtenido ha sido el siguiente (nótese que hay información no disponible):

%time	cumulative seconds	self seconds	calls	self s/call	total s/call	name
xxx	xxx	xxx	2	8	xxx	reduce
xxx	xxx	12	xxx	2	xxx	invierte
xxx	xxx	xxx	24	0,2	0,2	calcula

Teniendo en cuenta que el grafo de dependencias muestra que **invierte** es llamado únicamente desde el procedimiento **reduce**, que **calcula** es llamado únicamente desde **invierte** y que podemos despreciar el tiempo propio de **main**, dibuje un diagrama en donde se vea claramente qué procedimiento llama a qué otro y el número de veces que lo hace de media. A partir de ese diagrama, calcule **de forma razonada** cuánto se tarda, de media, en ejecutar una llamada al procedimiento **reduce** incluyendo los procedimientos a los que éste llama.

WUOLAH

**4.- (1,2 puntos)** Considere los tiempos de ejecución, en segundos, obtenidos en los computadores *Ref* (referencia), *A* y *B* para un conjunto de cuatro programas de un benchmark:

Programa	Ref(s)	A (s)	B (s)
P1	1200	300	250
P2	2400	900	1200
P3	3600	700	1200
P4	1200	600	1000

- Calcule, a la manera de SPEC, un índice de rendimiento para *A* y *B* utilizando *Ref* como máquina de referencia, y compare el rendimiento de ambas máquinas usando este índice. ¿Qué máquina es más rápida según ese índice? Justifique la respuesta. **(0,5 puntos)**
- Determine ahora si existen diferencias significativas, para un nivel de confianza del 95%, en el rendimiento de los computadores *A* y *B*. Justifique la respuesta indicando claramente cuál es la hipótesis de partida. DATOS:  $|t_{0,025, 3}| = 3,18$ ;  $|t_{0,025, 4}| = 2,78$ ;  $|t_{0,05, 3}| = 2,35$ ;  $|t_{0,05, 4}| = 2,13$ . **(0,7 puntos)**

**5.- (2,5 puntos)** Un servidor web recibe, por término medio, 4 peticiones de páginas web por segundo. Los valores medios de los tiempos de servicio y de las utilizaciones de los dispositivos que más influyen en el rendimiento de este servidor web se indican en la siguiente tabla:

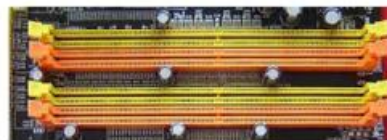
Dispositivo	Tiempo de servicio (ms)	Utilización (%)
CPU	10	32
Disco A	40	64
Disco B	30	36

A partir de la información anterior:

- Calcule los valores medios de las razones de visita y de las demandas de servicio de cada dispositivo. **(0,5 puntos)**.
- ¿Qué valor tendría que tener la tasa de llegadas para que el cuello de botella fuese otro dispositivo diferente del actual? Justifique la respuesta. **(0,25 puntos)**.
- ¿Qué tiempo de servicio debería tener el dispositivo cuello de botella para multiplicar por dos la productividad máxima del servidor? Demuestre numéricamente la respuesta. **(0,5 puntos)**.
- Calcule la pérdida en prestaciones en  $R_{0min}$  y en  $X_{0max}$  del servidor si eliminásemos el Disco A e hiciéramos, por tanto, que todos los accesos a disco se tuvieran que hacer al Disco B (basta con que indique los valores de  $R_{0min}$  y  $X_{0max}$  antes y después del cambio). **(0,75 puntos)**.
- Suponiendo que  $W_i = N_i \times S_i$ , encuentre, indicando de forma explícita el nombre de las leyes operacionales que necesite, una expresión que permita calcular el tiempo medio de respuesta de una estación de servicio en función de su tiempo de servicio y de su utilización. **(0,5 puntos)**.

**6.- (1,8 puntos)** Cuestiones cortas (cada una vale 0,2 puntos).

- ¿Qué tipo de conectores son los que aparecen en la figura de la derecha? ¿Proporcionan una conexión full-duplex con el procesador o half-duplex?
- En el contexto del análisis de rendimiento basado en experimentos, ¿qué diferencia hay entre los conceptos de "factor" y de "nivel"?
- ¿Por qué si PCIe 3.0 alcanza un ancho de banda de 8GT/s por cada LANE y cada sentido, dicho ancho de banda medido en bytes de información transmitida es de aproximadamente 1GB/s?
- Indique las principales características de *perf*.
- ¿Qué diferencia hay entre un banco de memoria y un rango de memoria?
- ¿Por qué el *hot-swapping* mejora la disponibilidad de un servidor?
- ¿A qué nos referimos como *free-cooling* cuando hablamos de ingeniería de servidores?
- ¿A qué nos referimos cuando hablamos de memorias con ECC?
- Cite al menos tres diferencias entre SRAM y DRAM.



Respuestas cuestiones Verdadero/Falso:

a)	b)	c)	d)	e)
f)	g)	h)	i)	j)
k)	l)	m)	n)	o)

Resolución:

Feb 2019

a	b	c	d	e	f	g	h	i	j	k	l	m	n	o
F	F	V	V	V	F	F	F	F	F	F	V	V	V	F
✓	✓	X	X	✓	✓	✓	✓	✓	✓	(DB)	✓	✓	✓	✓

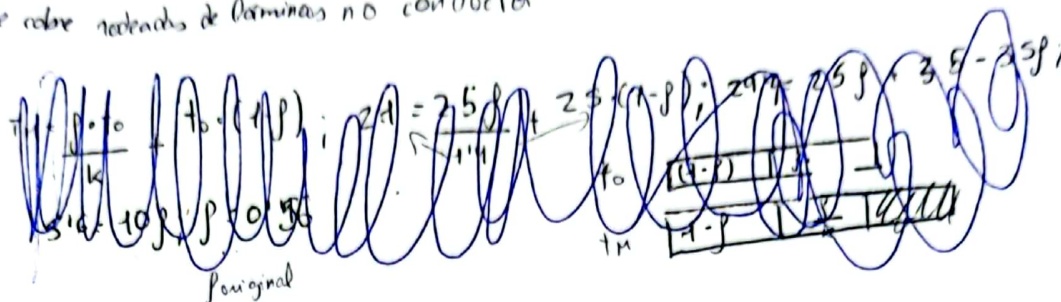
$N = N_1 + N_2 + N_3$

indigenous  
EoS

## 2 - Tema 1

$$T_M = 2.10$$
$$k = 14$$

% al que  $x$  aplicó  $K$  ahora



$$T_H = (1 - \beta_m) \cdot t_m + \beta_m \cdot t_H$$

$$\begin{aligned} T_H &= (1 - f_H) \cdot t_m + f_H \cdot t_H \\ \left[ t_0 &= (1 - f_H) \cdot t_m + f_H \cdot t_m \cdot K \right]; \quad ZS = (1 - f_H) \cdot Zt + f_H \cdot Zt \cdot t^{14}; \\ ZS &= Zt - Zt f_H + Zt^{14} f_H; \quad 4 = 8.4 f_H; \quad f_H = \frac{4}{8.4} = 0.48 \end{aligned}$$

$$25 = 21 - 21\beta_H + 29.4\beta_H; \quad 4 = 8.4\beta_H; \quad \beta_H = \frac{4}{8.4} = 0.48$$

### 3 - Tema 3

1) call =  $\frac{\text{self\_second}}{\text{self\_s/call}}$ ; self\\_second = call \* self\\_s/call

5 mo

time	cumulative records	self records	call	self s/call	total s/call	name
16 : 0:100						
32'8			2	8	1'9-3'8	reduze
72' : 100	16'32	16	6	2	0'2-4'12	invierte
32'8						
99' : 100	16+12	12	24	0'2	0'2	calcula
32'8						
	16+12+4'8	4'8				
	32'8					

resultado

tiempo en llamada a y los que

main  
12  
reduce 6/2 = 3  
1 (3 veces cada vez)  
invente  
1 24/6 = 4 veces cada 1  
vece cada  
Bama

#### 4 - Tema 4

	$Ref(s)$	$A(s)$	$B(s)$
$P_1$			
$P_2$			
$P_3$			
$P_4$			

= que en feb 2020



# 5 - Tema 5 $\lambda_0 = 4 \text{ t/s}$

Disq	$S_i (\text{ms})$	$U_i$	$X_0$ en EBF
CPU	10	0.32	
Disco A	40	0.64	
Disco B	30	0.36	

a)  $V_i = \frac{C_i}{C_0} = \frac{D_i}{S_i}$

Relación U1-Demanda

$D_i = \frac{B_i}{C_0} = V_i \cdot S_i = \frac{U_i}{X_0}$

$D_{CPU} = \frac{0.32}{4} = 0.08$

$D_A = \frac{0.64}{4} = 0.16$

$D_B = \frac{0.36}{4} = 0.09$

$V \leftarrow \begin{matrix} CPU \rightarrow \frac{0.08}{0.01} = 8 \\ A \rightarrow \frac{0.16}{0.04} = 4 \\ B \rightarrow \frac{0.09}{0.03} = 3 \end{matrix}$

a)  $V_i$  y  $D_i$

b)  $\lambda_0$  para que dio el sea CDB

c) Si de CDB para  $X_0^{max}$  el doble

d) Aferencias  $R_0^{min}$  y  $X_0^{max}$  actual y al quitar servicio ( $U_i = \lambda_0 \cdot D_i$ )

e)  $W_i = N_i \cdot S_i \rightarrow R_i = \frac{S_i}{1 - U_i}$

d)  $X_0^{max} = 6.25$   $R_0^{min} = 0.08 + 0.16 + 0.09 = 0.33$

$X_0^{nuevo} \geq 12.5$ ;  $\frac{1}{D_{nueva}} \geq 12.5$ ;  $D_{nueva} > 0.08$

$V_B = V_A + V_{Borig} = 7$

B sería CDB

Como  $S_i = \frac{D_{nueva}}{V_i}$ ;  $S_i \geq \frac{0.08}{4} = 0.02$

$D_B = 0.09 \cdot 7 = 0.63$  y  $X_0^{max} = \frac{1}{0.63} = 1.58$  si  $S_i \geq 0.02 \rightarrow U_A = 0.08 \cdot 4 = 0.32 \rightarrow B$  sería CDB

$R_0^{min} = 0.33 + 0.08 = 0.41$

$\Delta R_0^{min} = R_0 - R_{0ini} = 0.41 - 0.33 = 0.08$  (menos)

$\Delta X_0^{max} = X_0 - X_{0ini} = 1.58 - 6.25 = -4.67$  (saturantes)

## 6) Cuestiones

a) Carreteras en pantalla. Full o half?

b) Dif entre factor y nivel

c) Por qué PCI 3.0  $\rightarrow$  8GT/s por LANE y ancho

d)  $\Delta \text{lat} - \text{swap} > \text{disq}$   $\rightarrow$  1GBPS?

e) ref

f) Banco vs rango?

g) ¿Qué es free coding?

h) ¿Qué es mem con ECC?

i) Tres dif SRAM y DRAM Puede analizar una hebra, un proceso y sus hijos, procesos de una CPU del o procesos de todo el sistema

j) Banco: grupo de módulos de mem que comparten canal

Rango: grupo de chips del módulo de mem que proporciona una palabra de mem.

Es como tener un "sub-banco" en la mem

i) SRAM < latencia que DRAM

- SRAM > costo que "no tiene condensador, DRAM sí"

- "no tiene condensador, DRAM sí"

(SRAM no requiere refresh, DRAM sí)

a) Half-Duplex. ~~Compartido~~ de memoria DRAM de tipo DIMM

$R_i = W_i + S_i = N_i \cdot S_i + S_i$

$N_i = X_i \cdot R_i \rightarrow \text{Little}$

$X_i \cdot R_i \cdot S_i + S_i = R_i$ ;  $R_i(1 - X_i \cdot S_i) = S_i$

$R_i = \frac{S_i}{1 - X_i \cdot S_i} = \frac{S_i}{1 - W_i}$

Leg ut

b) Otro ex (enero 2019)

c) La codig es 128/130b, la mayoría de transferencias son de datos y haciendo cálculos, 8GT/s de 1 Gbps

d) Disponibilidad se refiere al tiempo que un servicio está operativo. Por tanto, si es hot swap, no hace falta reiniciar el equipo para incorporar al componente reduce el tiempo que no está en op

g) se refiere a la refrigeración pasiva gracias a utilización de bajas temp exteriores gracias a la ubicación o clima donde se sitúa el servidor

h) ~~Enon~~ Enon Connecting Code. Lo tienen algunos tipos de memoria DIMM para reducir la prob de fallo al leer un dato gracias a bits de redundancia (8 por cada 64) ~~pero~~

- SRAM está en microprocesador (formando los cachés) y DRAM está en placa, pinchada en la placa