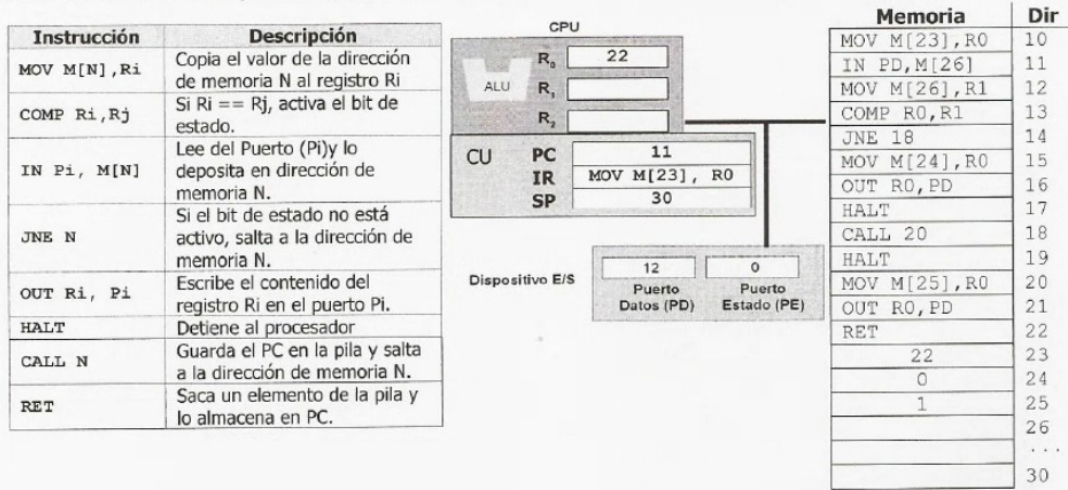


# EJERCICIO (grupo 9)

Sea un ordenador elemental con una arquitectura tal y como se muestra en la figura, es decir, tres registros de propósito general, registro contador de programa (PC), registro de instrucción (IR) y registro de pila (SP). Describid lo que sucede desde el estado actual hasta que finalice la ejecución del programa. La instrucción actual ya se ha ejecutado.



PC	IR	R0	R1	R2	SP	PD	PE
11	MOV M[23],R0	22			30	12	0
12	IN PD, M[26]	22			30	12	0
13	MOV M[26,], R1	22	12		30	12	0
14	COMP R0, R1	22	12		30	12	0
15/ 18	JNE 18	22	12		30	12	0
19/ 20	CALL 20	22	12		29	12	0
21	MOV M[25], R0	1	12		29	12	0
22	OUT R0, PD	1	12		29	1	0
23-/ 19	RET	1	12		30	1	0
20	HALT	1	12		30	1	0

MEMORIA	DIR
	...
	22
22	23
0	24
1	25
12	26
	27
	28