Reservados todos los derechos. No se permite la explotación económica ni la transformación de esta obra. Queda permitida la impresión en su totalidad.

Tema 2 Prueba Evaluación Continua

Universidad de Granada - Grado en Ingeniería Informática Arquitectura de Computadores



Nota:

En un multicomputador con 4 procesadores (P0 a P3), mediante la 1 comunicación de recorrido (scan) prefijo paralelo, el procesador P2 recibe V/F información solo del procesador P3 y del propio P2

Usu aria Profesores

F

En un multicomputador con 4 procesadores (P0 a P3), mediante la 2 comunicación de recorrido (scan) prefijo paralelo, el procesador P2 recibe V/F información de los procesadores P0, P1, y del propio P2 (aparte de otras posibles comunicaciones) Tp.8+ Tp.P.(1-8)

Usu ari Profesores

V

La expresión para la ley de Gustafson es S=f+p*(1-f), donde f es la fracción no paralelizable del tiempo de ejecución paralelo y p es el número de V/F procesadores que intervienen.

Usu ari Profesores

V

Un programa paralelo tarda 200 ns. Durante 50 ns solo puede ser ejecutado 4 por un procesador y durante los otros 150 ns intervienen 4 procesadores V/F (todos ellos igual de cargados). La sobrecarga se considera despreciable. El valor de la ganancia de velocidad es menor que 3.

Usu ari Profesores

650 = 3.25 > 3

F

Un programa paralelo tarda 20 ns. Durante 10 ns solo puede ser ejecutado por 5 t 10 5 (t d



SWAD: plataforma de apoyo a la docencia / UGR / 5 un procesador y durante los otros 10 ns intervienen 5 procesadores (todos V/F ellos igual de cargados). El valor de la f de la ley de Gustafson es 0.5 Usu ari Profesores Ø V

El tiempo de sobrecarga u overhead de un programa paralelo se debe únicamente al tiempo de comunicación entre los procesadores V/F Usu ari Profesores

F

La ganancia de velocidad que consiguen p procesadores en un código secuencial que tarda un tiempo Ts en ejecutarse en un procesador, con un a V/F fracción no paralela de Ts igual a 0, un grado de paralelismo igual a n y un tiempo de overheadigual a 0 es igual a p para p<n

Usu ari Profesores

Ø

V Ø

En un computador MIMD no se puede utilizar el modo de programación SPMD 8 (Single Program Multiple Data) V/F

Usu ari Profesores

F

En la asignación estática de tareas a procesos/hebras, distintas ejecuciones pueden asignar distintas tareas a un procesador o núcleo V/F

Usu ari Profesores

F

Ø

Dado el bucle 10

```
for (i=0;i<lter;i++) {
      código para i
Mediante
for (i=idT^*(Iter/nT); i<((idT+1)^*(Iter/nT);i++)  {
código para i
}
```

Se consigue la distribución estática round-robin de las lter iteraciones del bucle entre nT hebras, cuyo identificador es idT (idT=0,1,...,nT-1) (Nota: Iter es múltiplo de nT)

Usu ari Profesores

F





La nota del examen era de 10. Así que están todas perfectas

