



Pase de spa para 2 personas en YO10

dto 63% desde **9€** 





## EXAMEN TEMA 1 Y 2, BUENAVENTURA



 Suponga una máquina (imaginaria) que direcciona por palabras de 32 bits. Su memoria principal está organizada en 256 marcos de página y cada marco es de 1KB. Por otra parte, las instrucciones máquina usan 8 bits para el código de instrucción. En este supuesto: a) ¿cuántos bits serían necesarios para un acceso a memoria?, b) ¿cuántas instrucciones máquina puede tener implementadas como máximo ese procesador?



 Diferencias entre lenguaje máquina, lenguaje ensamblador y lenguaje de alto nivel (de 3ª generación).



3.- a) Enumere los componentes principales de la arquitectura (básica) de un sistema de computación. b) Describa la funcionalidad de los diversos tipos de registros del procesador.



4.- Ciclo de instrucción en una E/S dirigida por interrupciones.



Diferencias entre monoprogramación, multiprogramación y tiempo compartido.



6.- Diferencias entre el modo supervisor y el modo usuario en la ejecución de instrucciones máquina.



7.- En el contexto de los modos de ejecución de instrucciones, a) ¿qué se entiende por "trampa"?, b) ¿qué acciones deben llevarse a cabo en una "trampa"?



8.- Concepto de: a.1) programa, a.2) proceso, a.3) hebra. b) ¿Qué información debe contener al menos el Bloque de Control de Procesos (PCB)?



Describa de forma breve, pero completa, el Modelo de Cinco Estados de los procesos.

Tus salud

Pasos seguidos durante un cambio de contexto de ejecución.



11.- a) ¿Qué es la carga absoluta? b) ¿Qué es la reubicación (en general)? c) ¿Qué es la reubicación estática? d) ¿Qué es la reubicación dinámica?



12.- Describa brevemente los siguientes conceptos: a) paginación, marco y página de memoria, b) esquema de traducción de direcciones en paginación., c) segmentación y segmento de memoria, d) esquema de traducción de direcciones en segmentación.

