

Universidad de Costa Rica

Facultad de Ingeniería

Escuela de Ingeniería Eléctrica

IE0624 – Laboratorio I

III ciclo 2023

Título: Introducción a microcontroladores y manejo de
GPIOs

Estudiante: Josué Salmerón Córdoba

Grupo 1

Profesor: Marco Villalta

10 de enero de 2024

Índice

1. Resumen	1
2. Nota teórica	2
3. Desarrollo/Análisis	12
4. Conclusiones y recomendaciones	16
5. Anexos	18

Índice de figuras

1.	MC PIC12F675. Tomado de [1]	2
2.	Pines del PIC12F765. Tomado de [2]	3
3.	Diagrama de bloques del PIC12F765. Tomado de [2]	3
4.	Registros 9-1. Tomado de [2].	5
5.	Representación de los 7 segmentos. Tomado de [3]	6
6.	Otros pines del display de 7 segmentos.	6
7.	Decodificador CD4511BE. Tomado de [1]	7
8.	Decodificador de SimulIDE.	7
9.	Botón. Tomado de [1]	8
10.	Control del efecto rebote. Tomado de [4]	8
11.	Inversor/Compuerta not. Tomado de [1]	9
12.	Inversor. Elaboración propia.	9
13.	Filtro RC para evitar rebote.	10
14.	Protección de los LEDs	10
15.	Conexión del BCD.	11
16.	Circuito del bingo.	11
17.	Diagrama de bloques juego bingo.	12
18.	Nueva modificación del circuito	13
19.	Números en la tombola.	13
20.	Corriente eléctrica en los 7S.	13
21.	Resultados del nuevo circuito.	13
22.	Diagrama de bloques mostrar número aleatorio.	14
23.	Diagrama de bloques mostrar combinaciones de números.	15
24.	Primer número	15
25.	Segundo número	15
26.	Tercer número	15
27.	Cuarto número	15
28.	Conclusión del juego.	16

Índice de tablas

1.	Registros importantes	4
2.	Lista de equipos	9

1. Resumen

En el presente trabajo se diseñó un bingo circuito que consiste en una tombola que simula el juego de bingo mediante el uso de un microcontrolador PIC12F12675, un decodificador BCD de 7 segmentos, dos displays de 7 segmentos, un switch y un filtro RC para atenuar el efecto rebote que generan los botones, esto ayudó a crear el juego que al presionar 10 veces el botón los displays muestran números aleatorios y una vez alcanzado el límite se muestra un 99 por 3 veces indicando que el juego se reiniciará, cumpliendo satisfactoriamente la lógica del juego planteado.

2. Nota teórica

Con base a lo sugerido en el enunciado del laboratorio, en esta sección se muestran los componentes que se usarán en el diseño de la tombola de bingo.

Microcontrolador PIC12F675



Figura 1: MC PIC12F675. Tomado de [1]

Se trata de un microcontrolador CMOS de 8 bits que tiene 8 pines fabricado por Microchip. Con arquitectura RISC usa 35 instrucciones para aprender, tiene una Flash de 8 bits contenido en 8 pines, presenta 4 canales para el conversor análogo-digital de 10 bits, 1 comparador análogo y una memoria EEPROM de 128 bytes [5]. Ahora, se mostrarán más detalles de este microcontrolador y así conocer funciones más específicas de éste.

Características generales

La mayoría de los pines en un microcontrolador son GPIOs, solo que para el caso del PIC12F675, los pines V_{dd} y V_{ss} (y otros como entradas de reloj) no lo son. Así, detallando un poco más las funciones de los pines se tiene lo siguiente.

- Pin GP0/AN0/CIN+: funciona como entrada o salida, es una entrada análoga para el A/D y para el comparador.
- Pin GP1/AN1/CIN-/Vref: funciona como entrada o salida, es una entrada análoga para el A/D y para el comparador. Se le puede configurar un voltaje de referencia para el A/D.
- GP2/AN2/T0CKI/INT/COOUT: funciona como entrada o salida, es una entrada análoga para el A/D, es un entrada de reloj para el TMRO. Activa una interrupción por un flanco externo, es una salida digital para el comparador.
- GP3/ \overline{MCLR} /VPP: solo puede funcionar como entrada y como **Master Clear Reset**.
- GP4/AN3/ $\overline{T1G}$ /OSC2/CLKOUT: funciona como entrada o salida, es una entrada para el A/D, el TMR1 es una compuerta de entrada, se puede conectarle un cristal resonante, es una salida del reloj.
- GP5/T1CKI/OSC1/CLKIN: funciona como entrada o salida, el TMR1 es un entrada de reloj, se puede conectarle un cristal resonante, es una entrada del reloj.

Los pines de este microcontrolador se muestran en la figura 2.

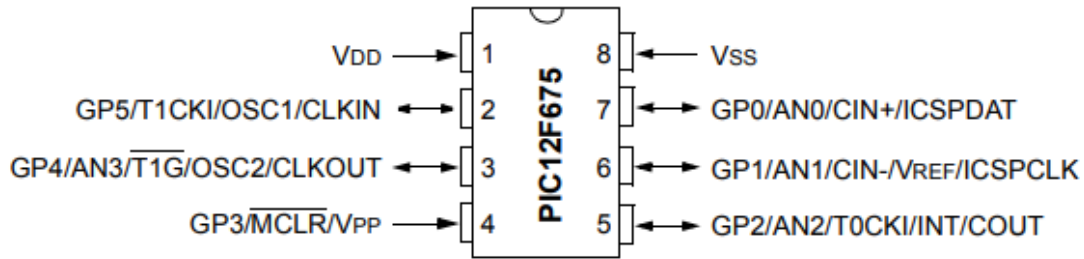


Figura 2: Pines del PIC12F675. Tomado de [2]

El siguiente diagrama de bloques de la figura 3 se muestran los elementos más relevantes de este microcontrolador tales como la memoria flash, el contador, la frecuencia de oscilación, una ALU, el convertidor A/D, comparador, los temporizadores.

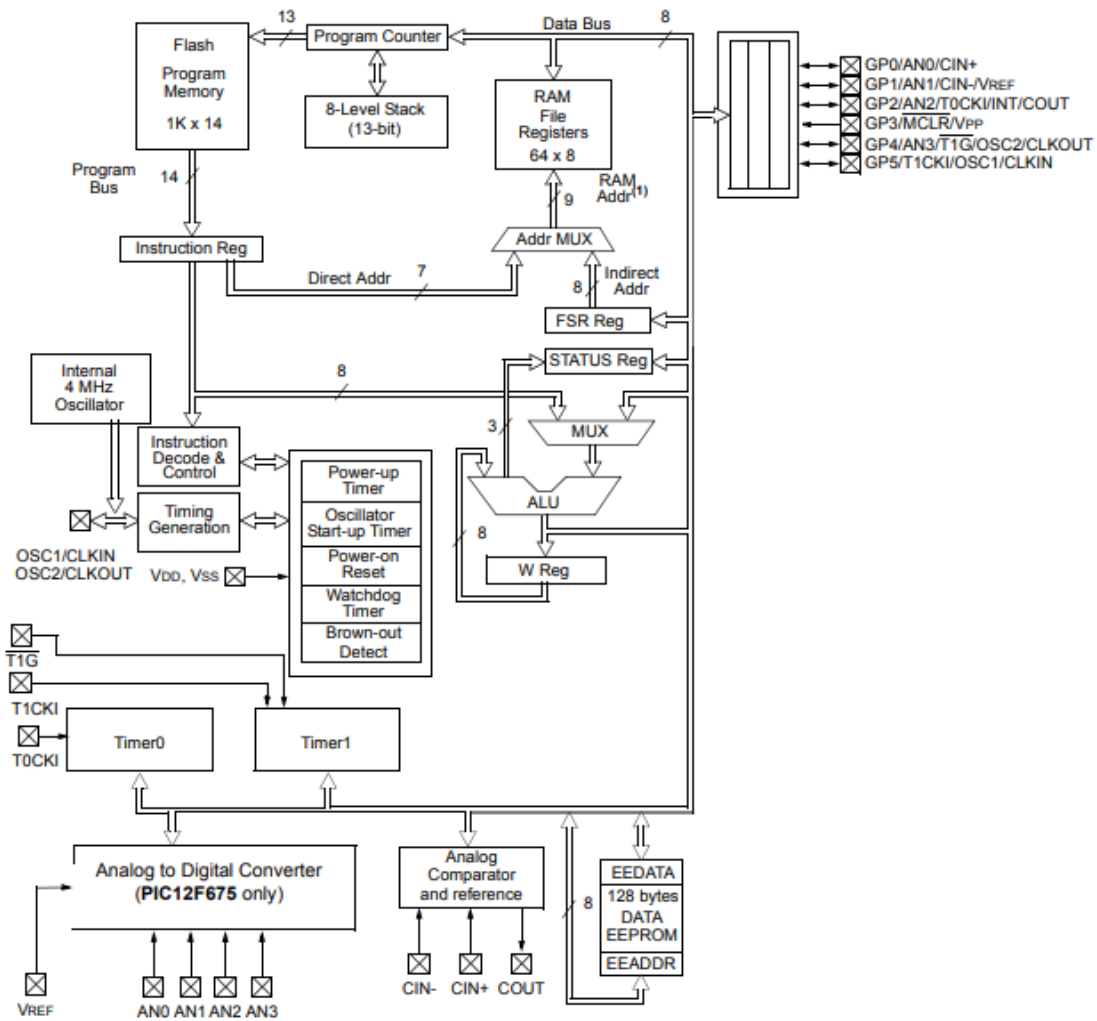


Figura 3: Diagrama de bloques del PIC12F675. Tomado de [2]

Este microcontrolador tiene 32 registros para funciones especiales, algunos registros relevantes son: GPIO pines generales, TRISIO dice si un pin es entrada o salida, ANSEL indica si

una señal es analógica o digital, **CMCON** trabaja con los comparadores, **VRCON**, deshabilita la referencia interna de la tensión eléctrica.

Tabla 1: Registros importantes

Nombre	Bit 7	Bit 6	Bit 5	Bit 4	Bit 3	Bit 2	Bit 1	Bit 0
GPIO	-	-	GPIO5	GPIO4	GPIO3	GPIO2	GPIO1	GPIO0
TRISIO	-	-	TRISIO5	TRISIO4	TRISIO3	TRISIO2	TRISIO1	TRISIO0
ANSEL	-	ADCS2	ADCS1	ADCS0	ANS3	ANS2	ANS1	ANS0
CMCON	-	COUT	-	CINV	CIS	CM2	CM1	CM0
VRCON	VREN	-	VRR	-	VR3	VR2	VR1	VR0

Periféricos utilizados

En cuanto a registros utilizados es importante inhabilitarlos porque el programa no este respondiendo como se debe, así, registros como el **WDTE** y **MCLRE** debe estar en **OFF**, tal como se vió en clase esto se hace usando un **typedef** al inicio del programa de C. Estos registros de interés se muestran en la figura 4.

REGISTER 9-1: CONFIG: CONFIGURATION WORD (ADDRESS: 2007h)

R/P-1	R/P-1	U-0	U-0	U-0	R/P-1	R/P-1	R/P-1	R/P-1	R/P-1	R/P-1	R/P-1	R/P-1	R/P-1
BG1	BG0	—	—	—	CPD	CP	BODEN	MCLRE	PWRT	WDTE	FOSC2	FOSC1	FOSC0
bit 13													bit 0

Legend:

P = Programmed using ICSP™

R = Readable bit

W = Writable bit

U = Unimplemented bit, read as '0'

-n = Value at POR

1 = bit is set

0 = bit is cleared

x = bit is unknown

bit 13-12	BG1:BG0: Bandgap Calibration bits for BOD and POR voltage ⁽¹⁾ 00 = Lowest bandgap voltage 11 = Highest bandgap voltage
bit 11-9	Unimplemented: Read as '0'
bit 8	CPD: Data Code Protection bit ⁽²⁾ 1 = Data memory code protection is disabled 0 = Data memory code protection is enabled
bit 7	CP: Code Protection bit ⁽³⁾ 1 = Program Memory code protection is disabled 0 = Program Memory code protection is enabled
bit 6	BODEN: Brown-out Detect Enable bit ⁽⁴⁾ 1 = BOD enabled 0 = BOD disabled
bit 5	MCLRE: GP3/MCLR Pin Function Select bit ⁽⁵⁾ 1 = GP3/MCLR pin function is MCLR 0 = GP3/MCLR pin function is digital I/O, MCLR internally tied to VDD
bit 4	PWRT: Power-up Timer Enable bit 1 = PWRT disabled 0 = PWRT enabled
bit 3	WDTE: Watchdog Timer Enable bit 1 = WDT enabled 0 = WDT disabled
bit 2-0	FOSC2:FOSC0: Oscillator Selection bits 111 = RC oscillator: CLKOUT function on GP4/OSC2/CLKOUT pin, RC on GP5/OSC1/CLKIN 110 = RC oscillator: I/O function on GP4/OSC2/CLKOUT pin, RC on GP5/OSC1/CLKIN 101 = INTOSC oscillator: CLKOUT function on GP4/OSC2/CLKOUT pin, I/O function on GP5/OSC1/CLKIN 100 = INTOSC oscillator: I/O function on GP4/OSC2/CLKOUT pin, I/O function on GP5/OSC1/CLKIN 011 = EC: I/O function on GP4/OSC2/CLKOUT pin, CLKIN on GP5/OSC1/CLKIN 010 = HS oscillator: High speed crystal/resonator on GP4/OSC2/CLKOUT and GP5/OSC1/CLKIN 001 = XT oscillator: Crystal/resonator on GP4/OSC2/CLKOUT and GP5/OSC1/CLKIN 000 = LP oscillator: Low-power crystal on GP4/OSC2/CLKOUT and GP5/OSC1/CLKIN

Figura 4: Registros 9-1. Tomado de [2].

Componentes electrónicos complementarios

Display de 7 segmentos

Es un arreglo de 7 LEDs y otro LED para el punto decimal, permite mostrar números del 0-9 y letras A-F [3], tal como se muestra en la figura 5. Con ayuda de dos de estos componentes será posible mostrar los números del 00 al 99. Con ayuda del simulador SimulIDE fue posible configurarlo para añadir otra pantalla, ahora, note que posee 10 pines, los 7 de la izquierda representan las letras a-g y los otros pines que están en la parte de abajo son los cátodos (con signos -) y el punto decimal, esto se presenta en la figura 6.

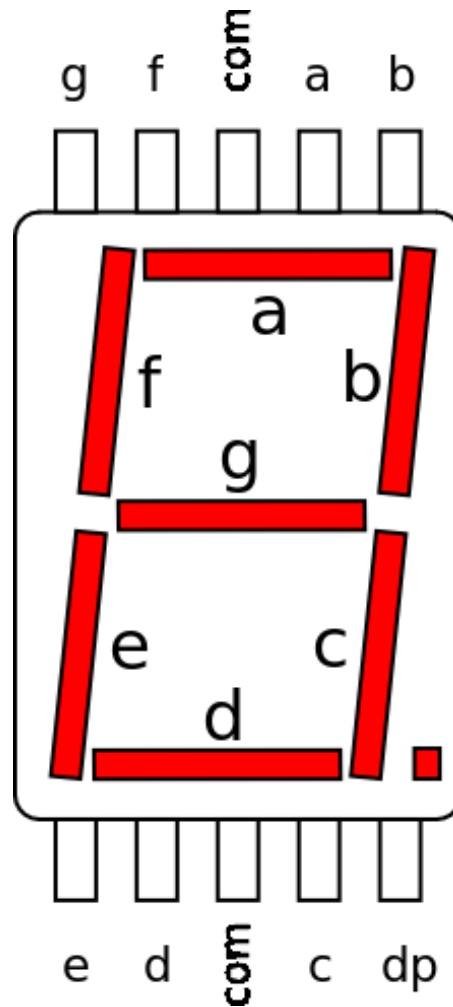


Figura 5: Representación de los 7 segmentos. Tomado de [3]

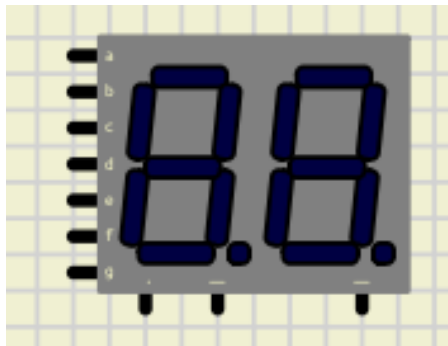


Figura 6: Otros pines del display de 7 segmentos.

Dos detalles importantes a tener en cuenta son: saber como escribir los números y la protección de los LEDS de cada segmento. En cuanto a la escritura basta con saber que para lograr esto alguna de las letras debe estar en alto, así realizando la combinación respectiva se logra mostrar el número deseado. El otro detalle es que el display del simulador dice que la corriente máxima es de 0,02 A, más adelante en la sección de diseño se mostrarán estos cálculos.

Decodificador BCD 7S



Figura 7: Decodificador CD4511BE. Tomado de [1]

Si bien es cierto el PIC12F675 tiene muy pocos pines, y no es posible conectarle un display de 7 segmentos, por tanto, hay que usar un decodificador BCD de 7 segmentos. Este componente proporciona las funciones de un latch de almacenamiento de 4 bits, un decodificador 8421 BCD a siete segmentos y una capacidad de unidad de salida [6]. En realidad, para hacer la cotización de los componentes se usó este modelo, no obstante para cuestiones de la simulación en SimulIDE se usó el siguiente:

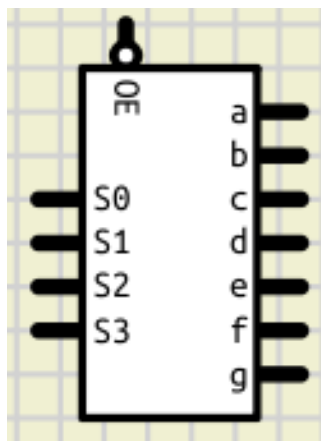


Figura 8: Decodificador de SimulIDE.

Esto porque el BCD de la figura 8 solo tiene una entrada OE, basta con colocarla a tierra para el buen funcionamiento, mientras que el CD4511BE tiene 3 entradas adicionales que requiere una lectura detallada de la hoja del fabricante para hacer las conexiones pertinentes.

Botón

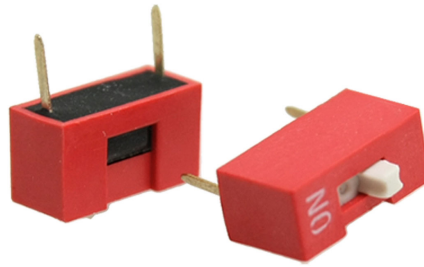


Figura 9: Botón. Tomado de [1]

También conocido como switch, será de gran utilidad porque a la hora de presionarlo el circuito (o la tombola) mostrará los números aleatorios. Esto es un componente mecánico y eléctrico, se estudió en clase que a la hora de presionarlo tiene un efecto de rebote, esta acción hace que se generen lecturas falsas, por lo que se tienen que filtrar, en ese sentido hay que considerar la frecuencia de oscilación del microcontrolador en uso, para este caso corresponde a 4 MHz. Y realizar la siguiente conexión es posible evitar este efecto.

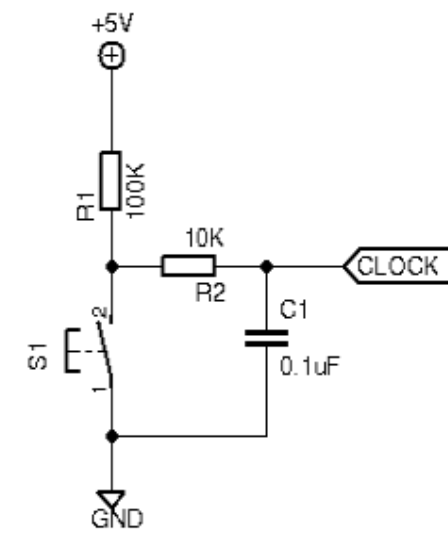


Figura 10: Control del efecto rebote. Tomado de [4]

Al tener en cuenta esta conexión el microcontrolador no se verá forzado a esperar 50 ms para que se eliminen los rebotes y continuar con el programa, realmente no es una buena práctica pues mantiene el microcontrolador esperando que pase el delay [4]. En ese sentido, sabiendo la frecuencia de oscilación hay que considerar las magnitudes de las resistencias y el de la capacitancia para evitar estos rebotes. Esto se detallará en la sección de diseño.

Inversor



Figura 11: Inversor/Compuerta not. Tomado de [1]

Es intuitivo pensar que este componente lo que hará es ver el estado actual de una señal y aplicarle su inversa, es decir, si está en bajo, ahora estará en alto y viceversa. La idea de hacer uso de esta compuerta lógica en los cátodos del display es para darle sentido a los números que se mostrarán, es decir, que se encienda uno a la vez.

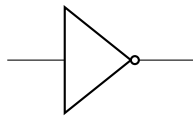


Figura 12: Inversor. Elaboración propia.

Lista de componentes

La tabla 2 resume el costo de cada componente a usar para el diseño del bingo.

Tabla 2: Lista de equipos

Componente	Cantidad	Precio
PIC12F675	1	4.95\$
Batería 5 V	1	0.25\$
Capacitor 10 pF	1	0.18\$
BCD 7 segmentos	1	1.30\$
Switch	1	0.65\$
Inversor	1	1.50\$
Display de 7 segmentos	2	4.40\$
Potenciómetros $0\ \Omega$ - $100\ \Omega$	2	2\$
Total		15.23\$

Los componentes mostrados anteriormente se pueden comprar en la tienda MicroJpm, disponible en [1].

Diseño del circuito

Inicialmente se construyó el filtro RC mostrado en la figura 10, esto para evitar el efecto rebote en el circuito, por este motivo se consideró la frecuencia de oscilación de 40 MHz, así:

$$\tau = R \cdot C = 40 \cdot 20 \cdot 10 \times 10^{-12} = 8 \text{ ns} \quad (1)$$

Con base al resultado de la ecuación 1, es posible evitar las lecturas falsas en el circuito. Esta sección del circuito se aprecia en la figura 13

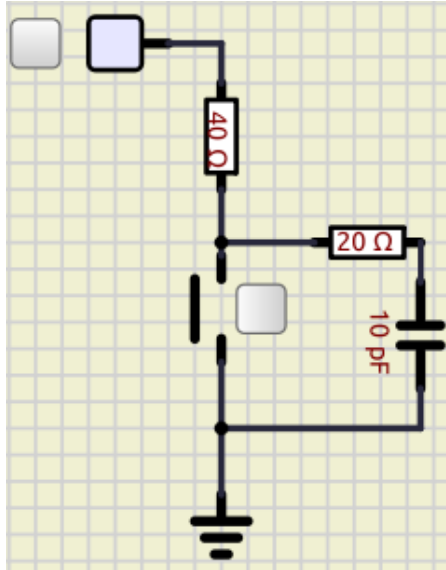


Figura 13: Filtro RC para evitar rebote.

Lo siguiente que se hizo fue revisar las especificaciones del display de 7 segmentos que brinda SimulIDE, en especial la corriente máxima que este componente posee, que es de 0,02 A, entonces al conectarle una fuente de alimentación de 5 V, y una resistencia eléctrica de 175 Ohm, note que los LEDs del display le están llegando la corriente adecuada tal como se muestra en la figura 14.

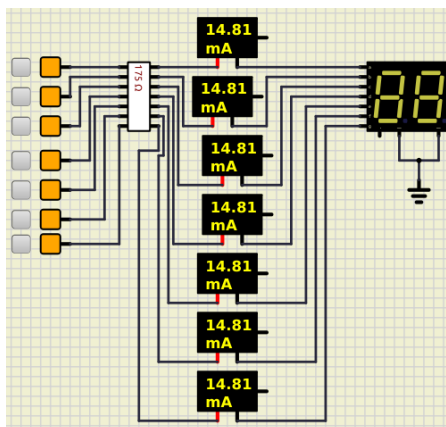


Figura 14: Protección de los LEDs

Ahora, conectando el decodificador al avance que se tiene del circuito se tiene lo siguiente.

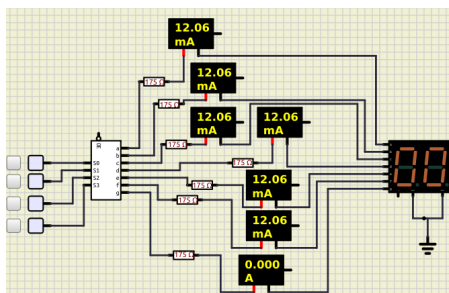


Figura 15: Conexión del BCD.

En efecto, se tiene una corriente eléctrica de 12,06 mA.

Hecho lo anterior, además de conectar la señal OE a tierra, el siguiente paso es conectar las entradas P0, P1, P2 y P4, a las entradas S0, S1, S2 y S3, del PIC12F675 al BCD respectivamente, mientras que la señal P3 se conectará al filtro creado previamente mostrado en la figura 13. Por tanto, el circuito que simula un juego de bingo queda de la siguiente forma:

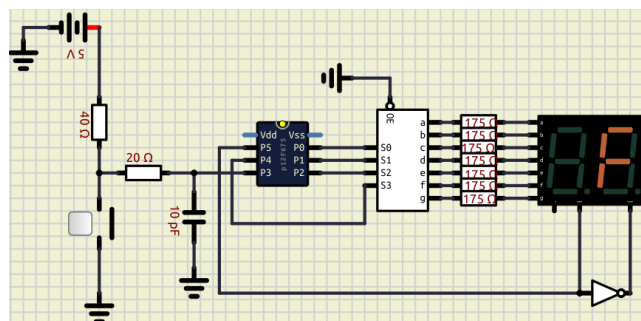


Figura 16: Circuito del bingo.

En la sección de desarrollo se mostrará la corriente eléctrica que le están llegando a algunos de los segmentos, pero lo mostrado en la figura 16 es una optimización del circuito general. Claramente, no muestra ningún resultado pertinente porque aún no tiene el archivo `.hex` en el firmware del microcontrolador. Ahora, se espera que se muestren números aleatorios, y según lo visto en clase, la función `sran` no está disponible para microcontroladores, por tanto, hay otros métodos para lograr esto tales como: RNG, lectura de convertidores A/D, lfsr, algoritmo Blum-Blum-Shub y por medio de contadores.

3. Desarrollo/Análisis

A continuación, se muestra el diagrama de flujo que se utilizó para crear la simulación del bingo.

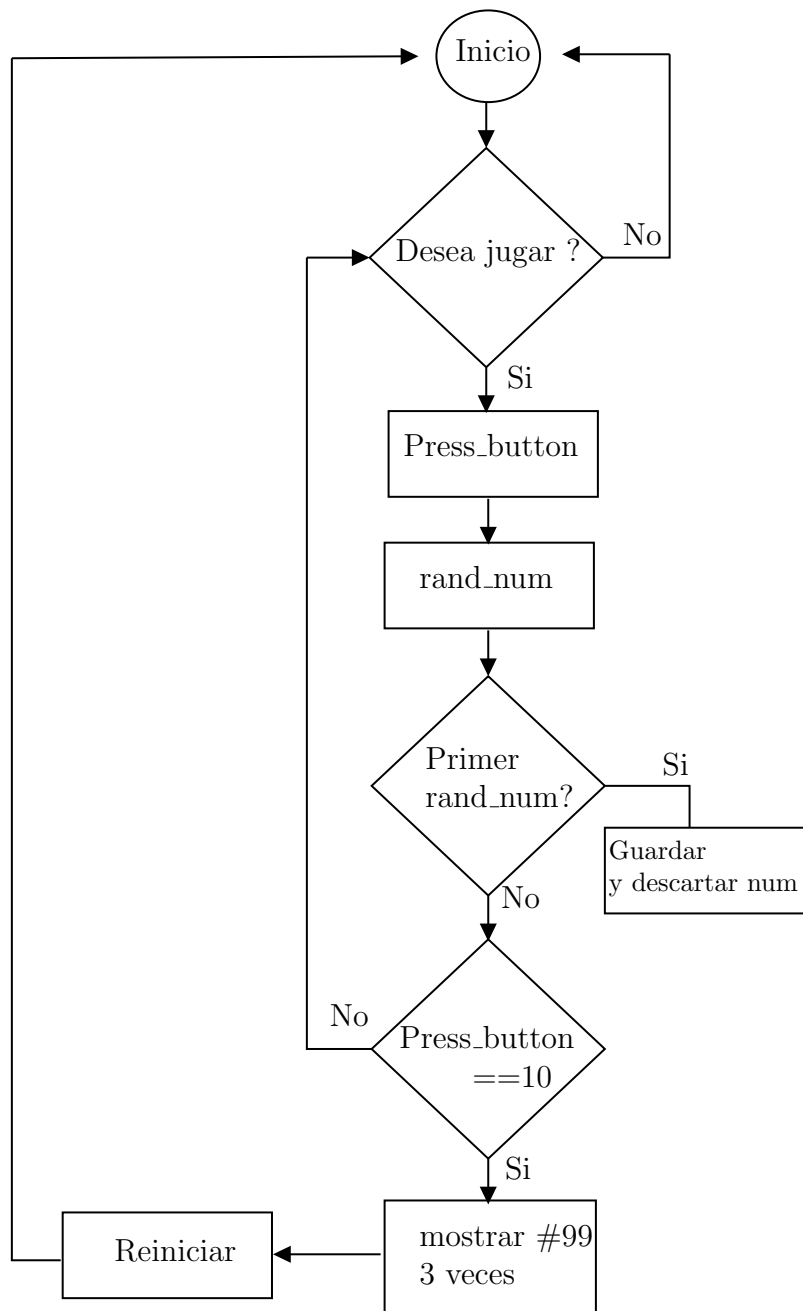


Figura 17: Diagrama de bloques juego bingo.

Ya con el código listo se realizaron algunas pruebas para mostrar resultados consistentes en esta sección. Lo primero es que se tuvo que eliminar las resistencias del primer diseño creado, por lo que el circuito queda de la siguiente manera:

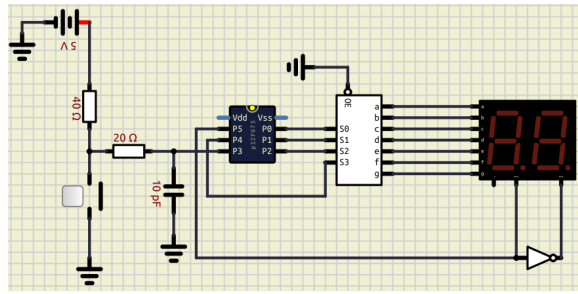


Figura 18: Nueva modificación del circuito

Esto porque se notó que la corriente eléctrica que estaba llegando a los LEDs era muy baja y por tanto éstos casi no se encendían, de tal forma que costaba identificar los números que se mostraban en la tombola, esto se muestra en la figura 19 y 20.

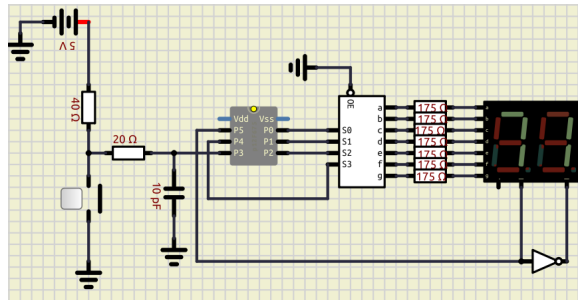


Figura 19: Números en la tombola.

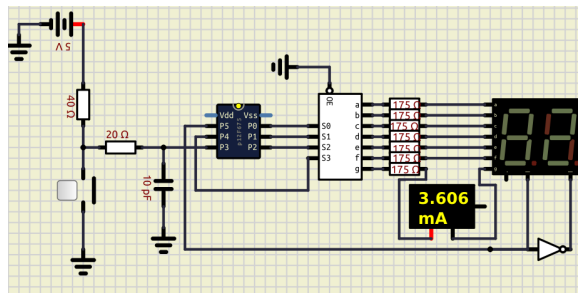


Figura 20: Corriente eléctrica en los 7S.

La figura 19 muestra un número distinguible, es un 71, no obstante, el de la figura 20 cuesta trabajo identificarlo (se probó con diferentes colores y el resultado no se mejoraba), y esto tiene sentido por la baja corriente que le está llegando a los 7 segmentos, por este motivo es que se decidió quitar los resistores conectados al display. Realizando una prueba con el diseño mostrado en la figura 18, se obtiene una mejora.

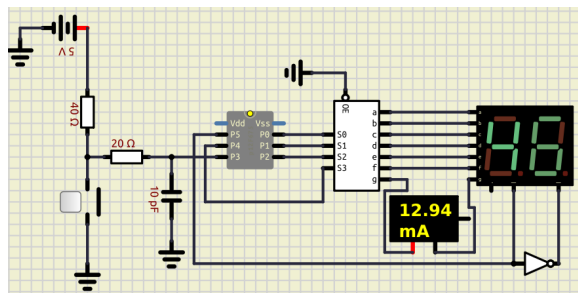


Figura 21: Resultados del nuevo circuito.

Con este nuevo diseño se aprecia una mejora en la corriente (12,94 mA) que le está llegando a los segmentos encargados de mostrar el número 46, pues ahora es cercana a 20 mA, y los LEDs presentan una mejor iluminación en los segmentos. Ya con el buen funcionamiento de la tombola, se muestra un pequeño diagrama de bloques por cada vez que se presionaba el botón.

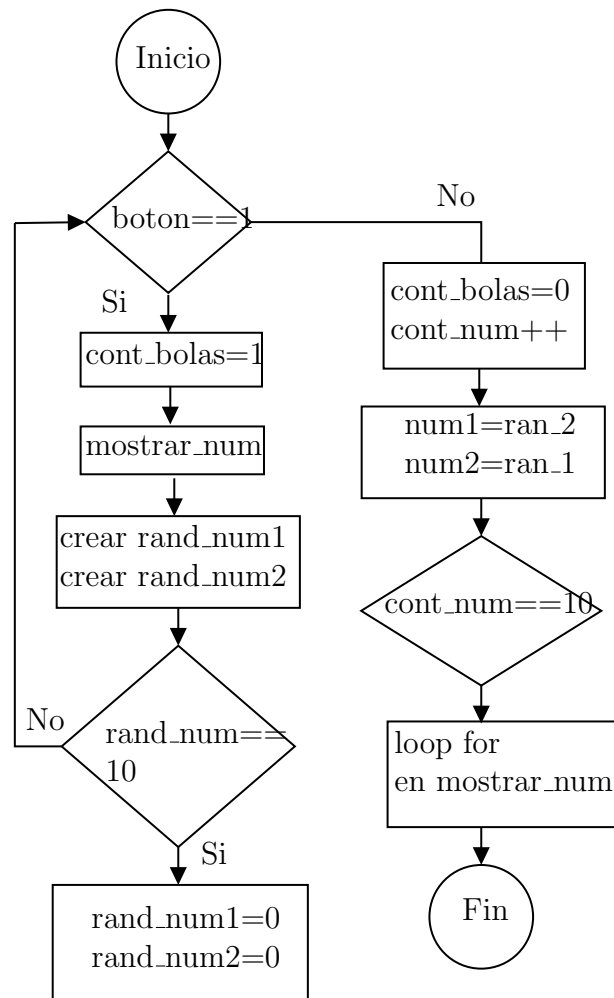


Figura 22: Diagrama de bloques mostrar número aleatorio.

En el último cuadro donde hay un **loop for** junto con la función **mostrar_num** esto fue importante para lograr las transiciones del número 99, es decir, el parpadeo solicitado, ya después se reinicia el programa. El diagrama de bloques para la función **mostrar_num** es un simple **case** tal como se muestra en la figura 23.

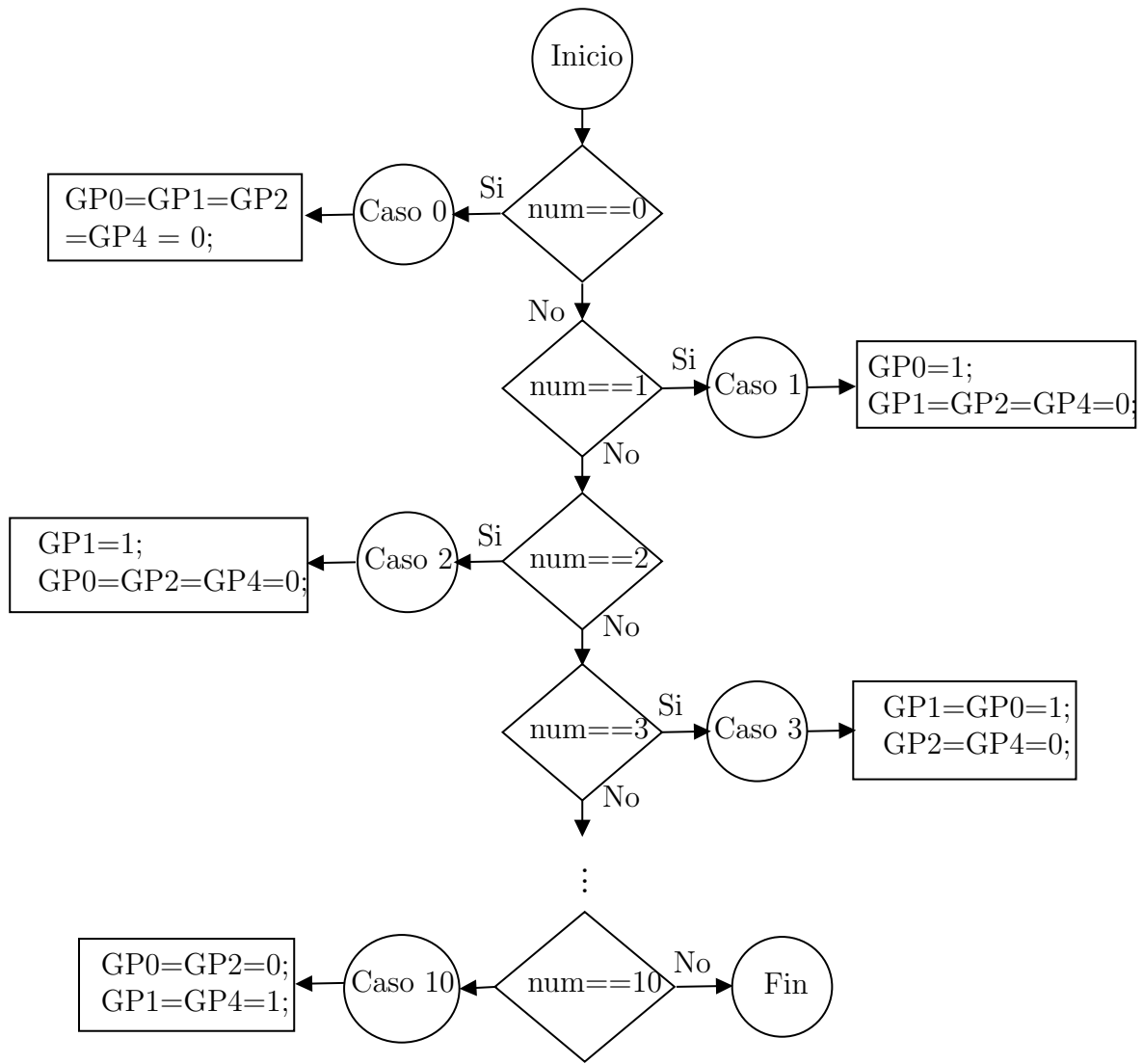


Figura 23: Diagrama de bloques mostrar combinaciones de números.

De esta manera, los resultados de la tombola del bingo se muestran en las siguientes imágenes.

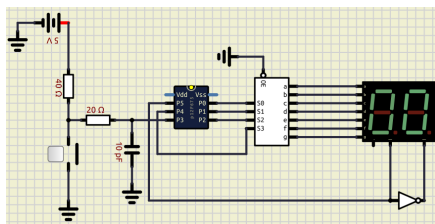


Figura 24: Primer número

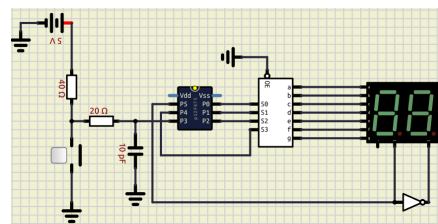


Figura 25: Segundo número

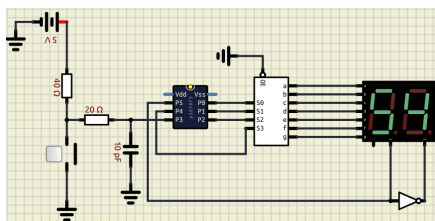


Figura 26: Tercer número

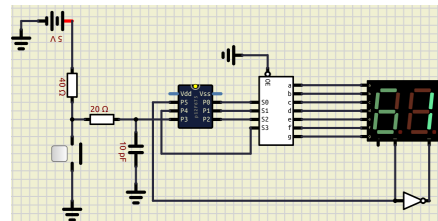


Figura 27: Cuarto número

Estos resultados demuestran que los números no se repiten, quiere decir que la función implementada está correcta. Por último, cuando aparece el número 99 el programa sabe que ya el sorteo terminó, entonces aparecerá este mismo número por 3 veces y se reinician los displays junto con los contadores.

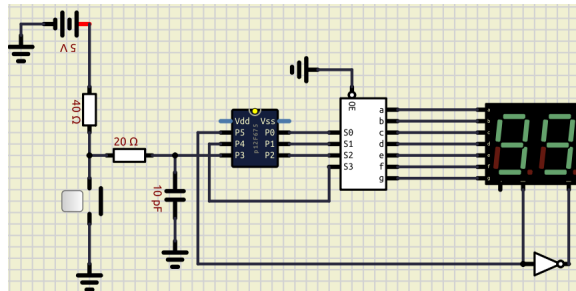


Figura 28: Conclusión del juego.

4. Conclusiones y recomendaciones

A modo de conclusión, el bingo circuito funciona correctamente ya que muestra solo 10 números de manera aleatoria y cuando se llega al límite de pulsaciones el juego se reinicia, esto demuestra lo solicitado para este reporte. En cuanto a la incandescencia de los displays se notó que para ciertos números era muy buena, en cambio para otros no tanto pues hay que realizar cierto esfuerzo para identificar el número, por este motivo se quitaron las resistencias del circuito previamente diseñado y los resultados en los displays mejoró, claramente siempre respetando la corriente eléctrica máxima de los displays.

Como recomendaciones,

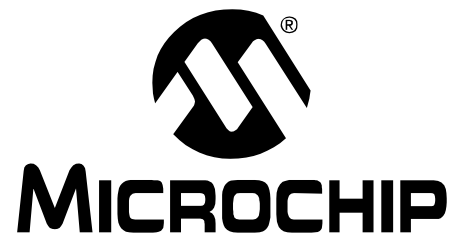
- Leer cuidadosamente los detalles de las hojas del fabricante, éstas pueden ser muy extensas sin embargo, dependiendo de las necesidades de diseño serán detalles muy específicos que se ocuparán.
- El circuito armado en SimulIDE no funcionará si no tiene un archivo **.hex** en su firmware, por lo que es posible que en los display muestre un valor por defecto siempre y cuando esté encendido, caso contrario no se verá nada.
- Estar comprobando siempre que los componentes le está llegando la corriente eléctrica adecuada sino se tendrá dificultades, y es una buena práctica hacerlo porque al trabajar con componentes físicos se tendrá el cuidado de éstos en todo momento.
- Aplicar y consultar la teoría de los conceptos explicados en clase para el desarrollo de las tareas asignadas, por ejemplo, el efecto rebote para evitar falsas lecturas a la hora de presionar el botón.

Referencias

- [1] MicroJpm. Tienda de componentes. All about Circuits <https://www.microjpm.com/search/?x=15&y=12&text=>, octubre 2017. Accedido en enero de 2024.
- [2] Microchip. Pic12f675 datasheet (pdf) download - microchip technology. ALLDATASHEET.COM, <https://pdf1.alldatasheet.com/datasheet-pdf/download/348702/MICROCHIP/PIC12F675.html>, Agosto 2003. Accedido en enero de 2024.
- [3] Paul Nicholls. 7 segment displays. Electronics resources, <https://pfnicholls.com/Electronics/LEDDisplays.html>, Mayo 2019. Accedido en enero de 2024.
- [4] Jens Christoffersen. Switch bounce and how to deal with it. All about Circuits <https://www.allaboutcircuits.com/technical-articles/switch-bounce-how-to-deal-with-it/>, setiembre 2015. Accedido en enero de 2024.
- [5] Sigma. Sigma electrónica. Sigma, <https://www.sigmaelectronica.net/producto/pic12f675-ip/>, Agosto 2017. Accedido en enero de 2024.
- [6] Fairchild semiconductor. Bcd-to-7 segment latch/decoder/driver. ALLDATASHEET.ES, <https://www.alldatasheet.es/datasheet-pdf/pdf/50863/FAIRCHILD/CD4511BC.html>, Junio 1987. Accedido en enero de 2024.

5. Anexos

Aquí van las hojas del fabricante de los componentes usados para este laboratorio.



PIC12F629/675

Data Sheet

8-Pin, Flash-Based 8-Bit
CMOS Microcontrollers



PIC12F629/675

8-Pin Flash-Based 8-Bit CMOS Microcontroller

High-Performance RISC CPU:

- Only 35 Instructions to Learn
 - All single-cycle instructions except branches
- Operating Speed:
 - DC – 20 MHz oscillator/clock input
 - DC – 200 ns instruction cycle
- Interrupt Capability
- 8-Level Deep Hardware Stack
- Direct, Indirect, and Relative Addressing modes

Special Microcontroller Features:

- Internal and External Oscillator Options
 - Precision Internal 4 MHz oscillator factory calibrated to $\pm 1\%$
 - External Oscillator support for crystals and resonators
 - 5 μ s wake-up from Sleep, 3.0V, typical
- Power-Saving Sleep mode
- Wide Operating Voltage Range – 2.0V to 5.5V
- Industrial and Extended Temperature Range
- Low-Power Power-on Reset (POR)
- Power-up Timer (PWRT) and Oscillator Start-up Timer (OST)
- Brown-out Detect (BOD)
- Watchdog Timer (WDT) with Independent Oscillator for Reliable Operation
- Multiplexed $\overline{\text{MCLR}}$ /Input Pin
- Interrupt-on-Pin Change
- Individual Programmable Weak Pull-ups
- Programmable Code Protection
- High Endurance Flash/EEPROM Cell
 - 100,000 write Flash endurance
 - 1,000,000 write EEPROM endurance
 - Flash/Data EEPROM Retention: > 40 years

Low-Power Features:

- Standby Current:
 - 1 nA @ 2.0V, typical
- Operating Current:
 - 8.5 μ A @ 32 kHz, 2.0V, typical
 - 100 μ A @ 1 MHz, 2.0V, typical
- Watchdog Timer Current
 - 300 nA @ 2.0V, typical
- Timer1 Oscillator Current:
 - 4 μ A @ 32 kHz, 2.0V, typical

Peripheral Features:

- 6 I/O Pins with Individual Direction Control
- High Current Sink/Source for Direct LED Drive
- Analog Comparator module with:
 - One analog comparator
 - Programmable on-chip comparator voltage reference (CVREF) module
 - Programmable input multiplexing from device inputs
 - Comparator output is externally accessible
- Analog-to-Digital Converter module (PIC12F675):
 - 10-bit resolution
 - Programmable 4-channel input
 - Voltage reference input
- Timer0: 8-Bit Timer/Counter with 8-Bit Programmable Prescaler
- Enhanced Timer1:
 - 16-bit timer/counter with prescaler
 - External Gate Input mode
 - Option to use OSC1 and OSC2 in LP mode as Timer1 oscillator, if INTOSC mode selected
- In-Circuit Serial Programming™ (ICSP™) via two pins

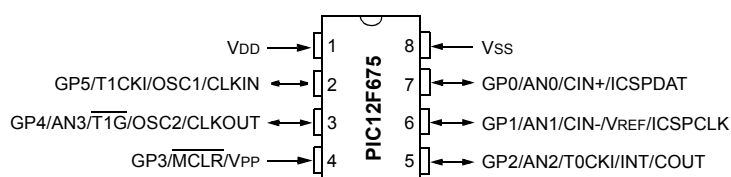
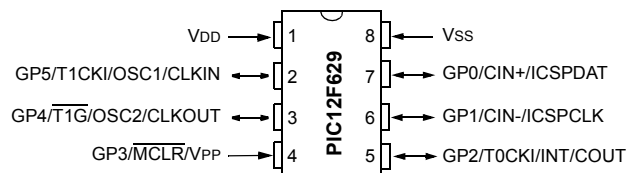
Device	Program Memory	Data Memory		I/O	10-bit A/D (ch)	Comparators	Timers 8/16-bit
	Flash (words)	SRAM (bytes)	EEPROM (bytes)				
PIC12F629	1024	64	128	6	—	1	1/1
PIC12F675	1024	64	128	6	4	1	1/1

* 8-bit, 8-pin devices protected by Microchip's Low Pin Count Patent: U.S. Patent No. 5,847,450. Additional U.S. and foreign patents and applications may be issued or pending.

PIC12F629/675

Pin Diagrams

8-pin PDIP, SOIC, DFN-S, DFN



PIC12F629/675

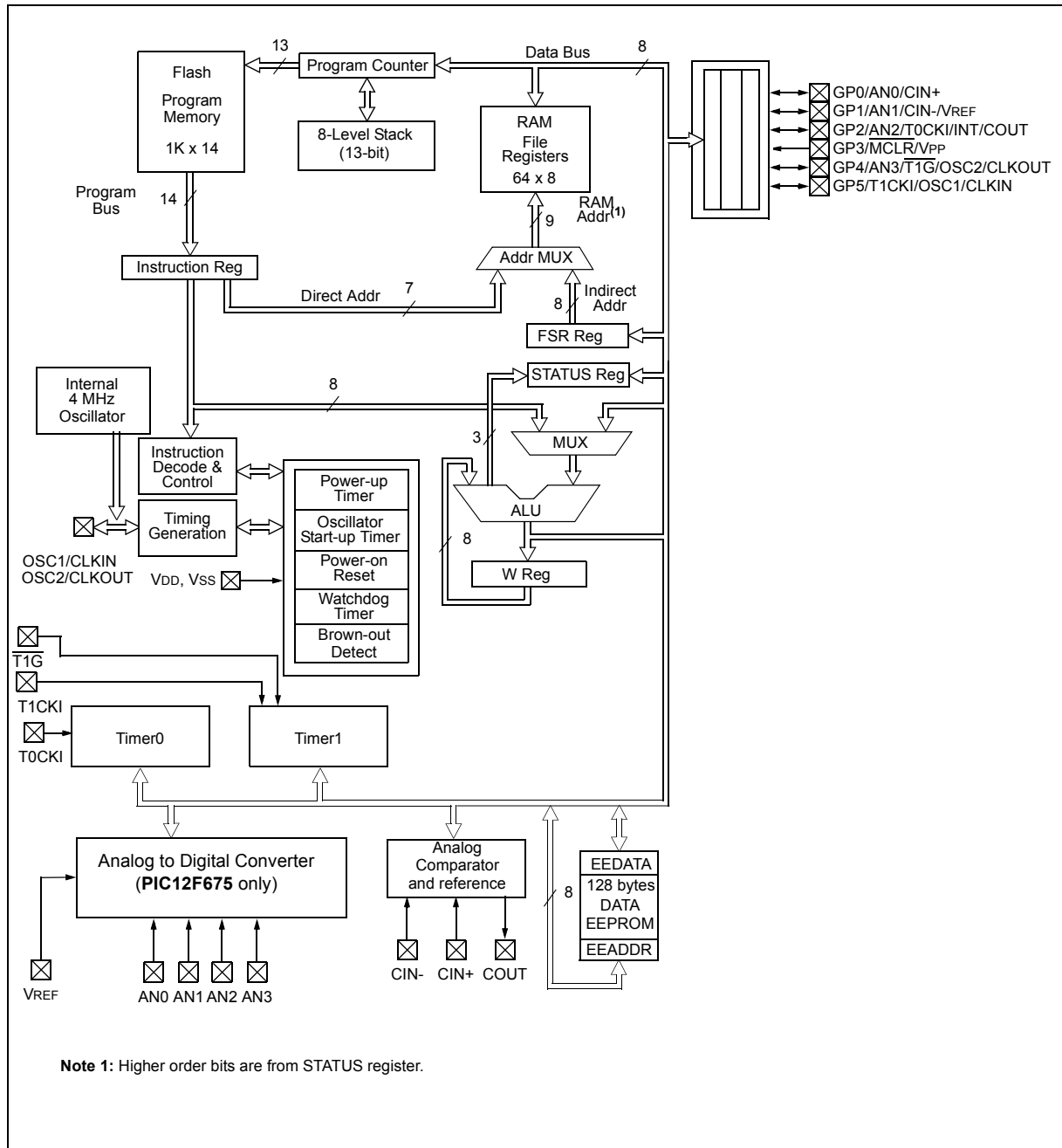
1.0 DEVICE OVERVIEW

This document contains device specific information for the PIC12F629/675. Additional information may be found in the PIC® Mid-Range Reference Manual (DS33023), which may be obtained from your local Microchip Sales Representative or downloaded from the Microchip web site. The Reference Manual should be considered a complementary document to this Data

Sheet, and is highly recommended reading for a better understanding of the device architecture and operation of the peripheral modules.

The PIC12F629 and PIC12F675 devices are covered by this Data Sheet. They are identical, except the PIC12F675 has a 10-bit A/D converter. They come in 8-pin PDIP, SOIC, MLF-S and DFN packages. Figure 1-1 shows a block diagram of the PIC12F629/675 devices. Table 1-1 shows the pinout description.

FIGURE 1-1: PIC12F629/675 BLOCK DIAGRAM



PIC12F629/675

TABLE 2-1: SPECIAL FUNCTION REGISTERS SUMMARY

Address	Name	Bit 7	Bit 6	Bit 5	Bit 4	Bit 3	Bit 2	Bit 1	Bit 0	Value on POR, BOD	Page
Bank 0											
00h	INDF ⁽¹⁾	Addressing this Location uses Contents of FSR to Address Data Memory								0000 0000	20,61
01h	TMR0	Timer0 Module's Register								xxxx xxxx	29
02h	PCL	Program Counter's (PC) Least Significant Byte								0000 0000	19
03h	STATUS	IRP ⁽²⁾	RP1 ⁽²⁾	RP0	\overline{TO}	\overline{PD}	Z	DC	C	0001 1xxx	14
04h	FSR	Indirect Data Memory Address Pointer								xxxx xxxx	20
05h	GPIO	—	—	GPIO5	GPIO4	GPIO3	GPIO2	GPIO1	GPIO0	--xx xxxx	21
06h	—	Unimplemented								—	—
07h	—	Unimplemented								—	—
08h	—	Unimplemented								—	—
09h	—	Unimplemented								—	—
0Ah	PCLATH	—	—	—	Write Buffer for Upper 5 bits of Program Counter					---0 0000	19
0Bh	INTCON	GIE	PEIE	T0IE	INTE	GPIE	T0IF	INTF	GPIF	0000 0000	15
0Ch	PIR1	EEIF	ADIF	—	—	CMIF	—	—	TMR1IF	00-- 0--0	17
0Dh	—	Unimplemented								—	—
0Eh	TMR1L	Holding Register for the Least Significant Byte of the 16-bit Timer1								xxxx xxxx	32
0Fh	TMR1H	Holding Register for the Most Significant Byte of the 16-bit Timer1								xxxx xxxx	32
10h	T1CON	—	TMR1GE	T1CKPS1	T1CKPS0	T1OSCEN	T1SYN \overline{C}	TMR1CS	TMR1ON	-000 0000	35
11h	—	Unimplemented								—	—
12h	—	Unimplemented								—	—
13h	—	Unimplemented								—	—
14h	—	Unimplemented								—	—
15h	—	Unimplemented								—	—
16h	—	Unimplemented								—	—
17h	—	Unimplemented								—	—
18h	—	Unimplemented								—	—
19h	CMCON	—	COU \overline{T}	—	CINV	CIS	CM2	CM1	CM0	-0-0 0000	38
1Ah	—	Unimplemented								—	—
1Bh	—	Unimplemented								—	—
1Ch	—	Unimplemented								—	—
1Dh	—	Unimplemented								—	—
1Eh	ADRESH ⁽³⁾	Most Significant 8 bits of the Left Shifted A/D Result or 2 bits of the Right Shifted Result								xxxx xxxx	44
1Fh	ADCON0 ⁽³⁾	ADFM	VCFG	—	—	CHS1	CHS0	GO/ \overline{DONE}	ADON	00-- 0000	45,61

Legend: — = unimplemented locations read as '0', u = unchanged, x = unknown, q = value depends on condition, shaded = unimplemented

Note 1: This is not a physical register.

2: These bits are reserved and should always be maintained as '0'.

3: PIC12F675 only.

PIC12F629/675

TABLE 2-1: SPECIAL FUNCTION REGISTERS SUMMARY (CONTINUED)

Address	Name	Bit 7	Bit 6	Bit 5	Bit 4	Bit 3	Bit 2	Bit 1	Bit 0	Value on POR, BOD	Page
Bank 1											
80h	INDF ⁽¹⁾	Addressing this Location uses Contents of FSR to Address Data Memory								0000 0000	20,61
81h	OPTION_REG	GPPU	INTEDG	T0CS	T0SE	PSA	PS2	PS1	PS0	1111 1111	14,31
82h	PCL	Program Counter's (PC) Least Significant Byte								0000 0000	19
83h	STATUS	IRP ⁽²⁾	RP1 ⁽²⁾	RP0	T0	PD	Z	DC	C	0001 1xxx	14
84h	FSR	Indirect Data Memory Address Pointer								xxxx xxxx	20
85h	TRISIO	—	—	TRISIO5	TRISIO4	TRISIO3	TRISIO2	TRISIO1	TRISIO0	--11 1111	21
86h	—	Unimplemented								—	—
87h	—	Unimplemented								—	—
88h	—	Unimplemented								—	—
89h	—	Unimplemented								—	—
8Ah	PCLATH	—	—	—	Write Buffer for Upper 5 bits of Program Counter				---	0 0000	19
8Bh	INTCON	GIE	PEIE	T0IE	INTE	GPIE	T0IF	INTF	GPIF	0000 0000	15
8Ch	PIE1	EEIE	ADIE	—	—	CMIE	—	—	TMR1IE	00-- 0--0	16
8Dh	—	Unimplemented								—	—
8Eh	PCON	—	—	—	—	—	—	POR	BOD	---- --0x	18
8Fh	—	Unimplemented								—	—
90h	OSCCAL	CAL5	CAL4	CAL3	CAL2	CAL1	CAL0	—	—	1000 00--	18
91h	—	Unimplemented								—	—
92h	—	Unimplemented								—	—
93h	—	Unimplemented								—	—
94h	—	Unimplemented								—	—
95h	WPU	—	—	WPU5	WPU4	—	WPU2	WPU1	WPU0	--11 -111	21
96h	IOC	—	—	IOC5	IOC4	IOC3	IOC2	IOC1	IOC0	--00 0000	23
97h	—	Unimplemented								—	—
98h	—	Unimplemented								—	—
99h	VRCON	VREN	—	VRR	—	VR3	VR2	VR1	VR0	0-0- 0000	42
9Ah	EEDATA	Data EEPROM Data Register								0000 0000	49
9Bh	EEADR	—	Data EEPROM Address Register							-000 0000	49
9Ch	EECON1	—	—	—	—	WRERR	WREN	WR	RD	---- x000	50
9Dh	EECON2 ⁽¹⁾	EEPROM Control Register 2								---- ----	50
9Eh	ADRESL ⁽³⁾	Least Significant 2 bits of the Left Shifted A/D Result of 8 bits or the Right Shifted Result								xxxx xxxx	44
9Fh	ANSEL ⁽³⁾	—	ADCS2	ADCS1	ADCS0	ANS3	ANS2	ANS1	ANS0	-000 1111	46,61

Legend: — = unimplemented locations read as '0', u = unchanged, x = unknown, q = value depends on condition, shaded = unimplemented

Note 1: This is not a physical register.

2: These bits are reserved and should always be maintained as '0'.

3: PIC12F675 only.

PIC12F629/675

3.3 Pin Descriptions and Diagrams

Each GPIO pin is multiplexed with other functions. The pins and their combined functions are briefly described here. For specific information about individual functions such as the comparator or the A/D, refer to the appropriate section in this Data Sheet.

3.3.1 GP0/AN0/CIN+

Figure 3-1 shows the diagram for this pin. The GP0 pin is configurable to function as one of the following:

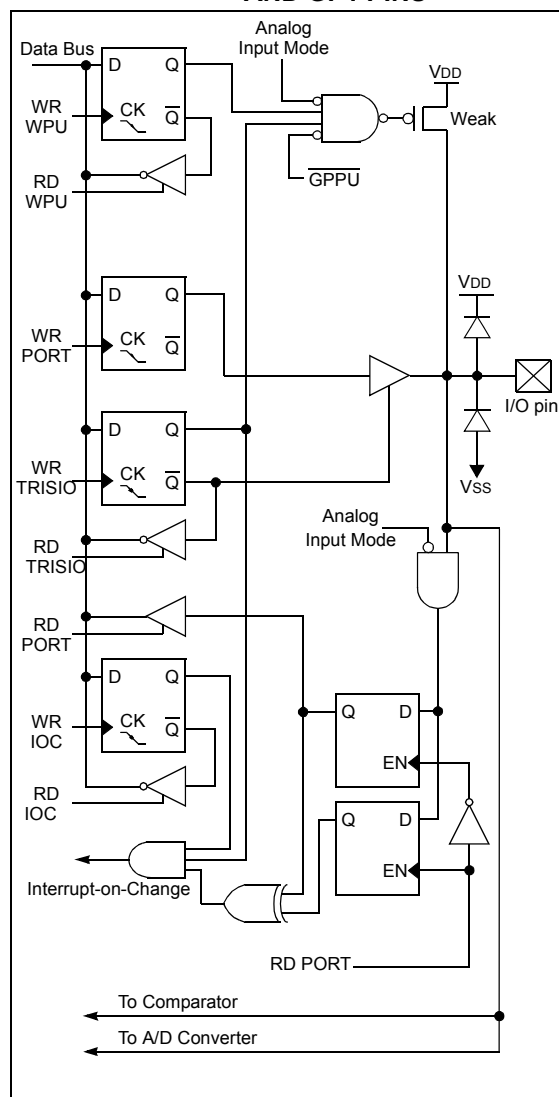
- a general purpose I/O
- an analog input for the A/D (PIC12F675 only)
- an analog input to the comparator

3.3.2 GP1/AN1/CIN-/VREF

Figure 3-1 shows the diagram for this pin. The GP1 pin is configurable to function as one of the following:

- as a general purpose I/O
- an analog input for the A/D (PIC12F675 only)
- an analog input to the comparator
- a voltage reference input for the A/D (PIC12F675 only)

FIGURE 3-1: BLOCK DIAGRAM OF GP0 AND GP1 PINS

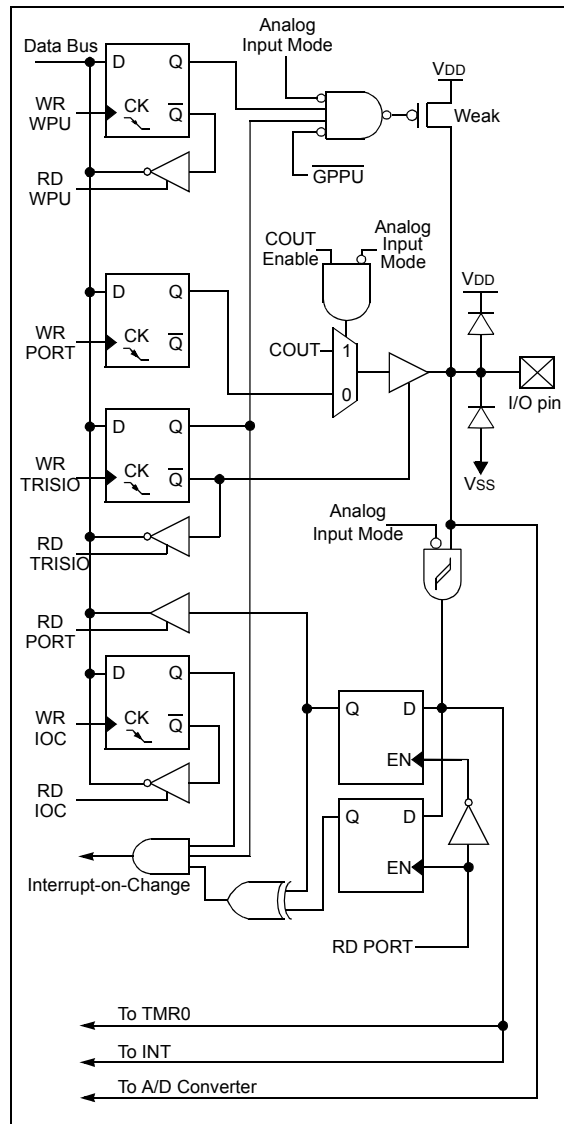


3.3.3 GP2/AN2/T0CKI/INT/COUT

Figure 3-2 shows the diagram for this pin. The GP2 pin is configurable to function as one of the following:

- a general purpose I/O
- an analog input for the A/D (PIC12F675 only)
- the clock input for TMR0
- an external edge triggered interrupt
- a digital output from the comparator

FIGURE 3-2: BLOCK DIAGRAM OF GP2

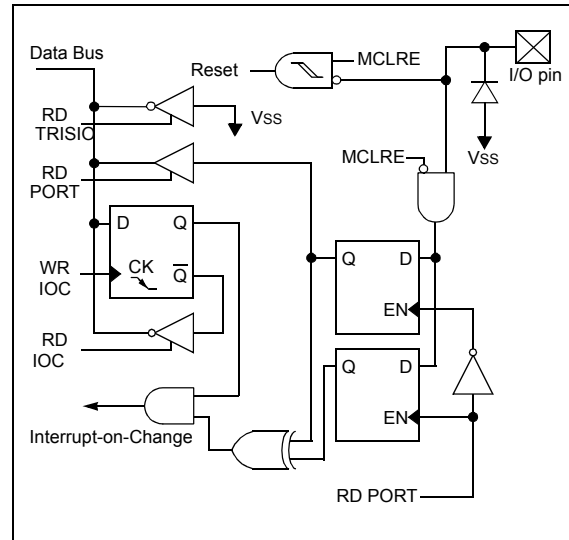


3.3.4 GP3/MCLR/VPP

Figure 3-3 shows the diagram for this pin. The GP3 pin is configurable to function as one of the following:

- a general purpose input
- as Master Clear Reset

FIGURE 3-3: BLOCK DIAGRAM OF GP3



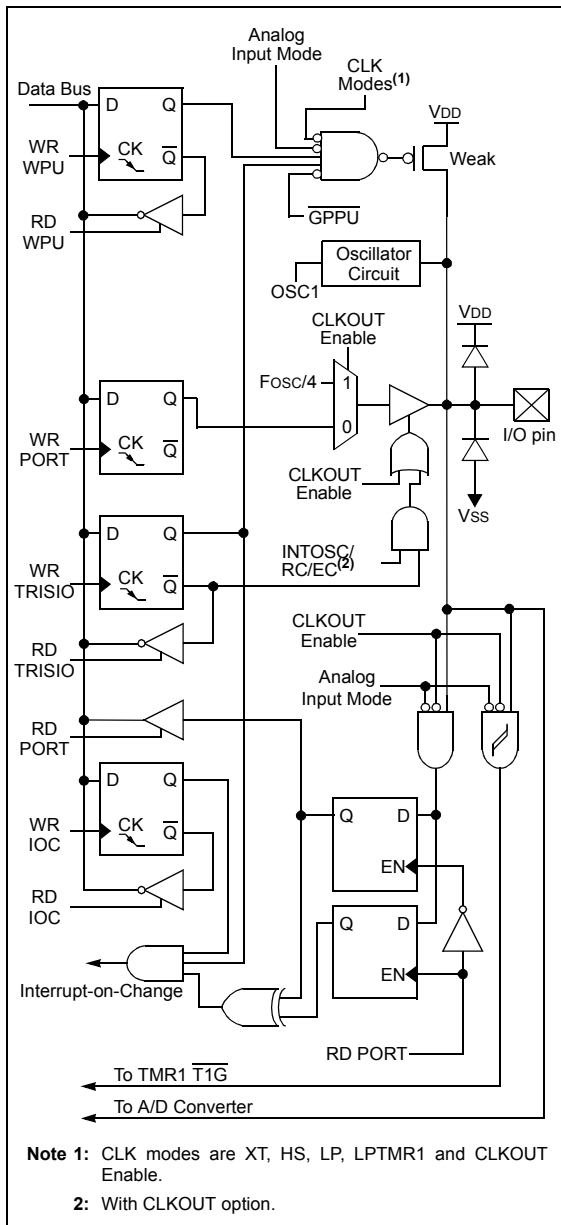
PIC12F629/675

3.3.5 GP4/AN3/T1G/OSC2/CLKOUT

Figure 3-4 shows the diagram for this pin. The GP4 pin is configurable to function as one of the following:

- a general purpose I/O
- an analog input for the A/D (PIC12F675 only)
- a TMR1 gate input
- a crystal/resonator connection
- a clock output

FIGURE 3-4: BLOCK DIAGRAM OF GP4

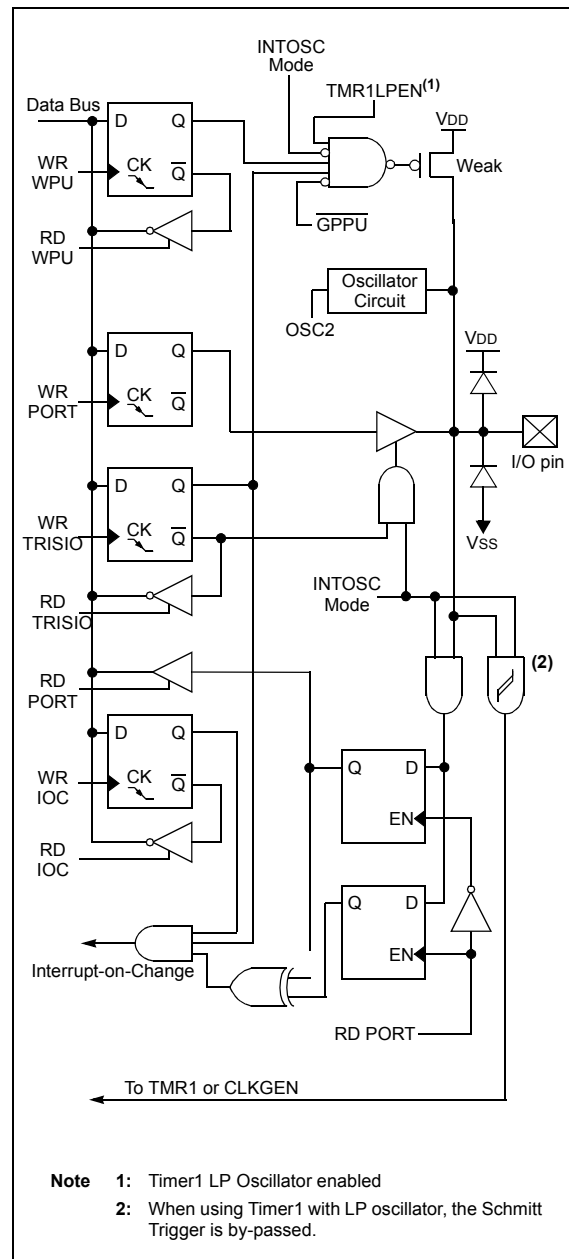


3.3.6 GP5/T1CKI/OSC1/CLKIN

Figure 3-5 shows the diagram for this pin. The GP5 pin is configurable to function as one of the following:

- a general purpose I/O
- a TMR1 clock input
- a crystal/resonator connection
- a clock input

FIGURE 3-5: BLOCK DIAGRAM OF GP5



CD4511B Types

CMOS BCD-to-7-Segment Latch Decoder Drivers

High-Voltage Types (20-Volt Rating)

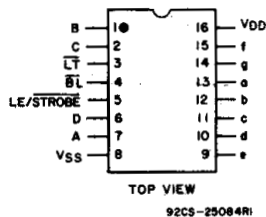


■ CD4511B types are BCD-to-7-segment latch decoder drivers constructed with CMOS logic and n-p-n bipolar transistor output devices on a single monolithic structure. These devices combine the low quiescent power dissipation and high noise immunity features of RCA CMOS with n-p-n bipolar output transistors capable of sourcing up to 25 mA. This capability allows the CD4511B types to drive LED's and other displays directly.

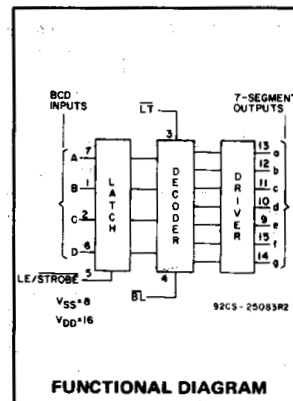
Lamp Test (LT), Blanking (BL), and Latch Enable or Strobe inputs are provided to test the display, shut off or intensity-modulate it, and store or strobe a BCD code, respectively. Several different signals may be multiplexed and displayed when external multiplexing circuitry is used.

The CD4511B types are supplied in 16-lead hermetic dual-in-line ceramic packages (F3A suffix), 16-lead dual-in-line plastic packages (E suffix), 16-lead small-outline packages (NSR suffix), and 16-lead thin shrink small-outline packages (PW and PWR suffixes).

These devices are similar to the type MC14511.



**CD4511B
TERMINAL ASSIGNMENT**



Features:

- High-output-sourcing capability up to 25 mA
- Input latches for BCD Code storage
- Lamp Test and Blanking capability
- 7-segment outputs blanked for BCD input codes > 1001
- 100% tested for quiescent current at 20 V
- Max. input current of 1 μ A at 18 V, over full package-temperature range, 100 nA at 18 V and 25°C
- 5-V, 10-V, and 15-V parametric ratings

Applications:

- Driving common-cathode LED displays
- Multiplexing with common-cathode LED displays
- Driving incandescent displays
- Driving low-voltage fluorescent displays

MAXIMUM RATINGS, Absolute-Maximum Values:

DC SUPPLY-VOLTAGE RANGE, (V_{DD})

Voltages referenced to V_{SS} Terminal) -0.5V to +20V
INPUT VOLTAGE RANGE, ALL INPUTS -0.5V to V_{DD} +0.5V
DC INPUT CURRENT, ANY ONE INPUT \pm 10mA

POWER DISSIPATION, PER PACKAGE (P_D):

For T_A = -55°C to +100°C 500mW
For T_A = +100°C to +125°C Derate Linearly at 12mW/°C to 200mW

DEVICE DISSIPATION PER OUTPUT TRANSISTOR

FOR T_A = FULL PACKAGE-TEMPERATURE RANGE (All Package Types) 100mW

OPERATING-TEMPERATURE RANGE (T_A) -55°C to +125°C

STORAGE TEMPERATURE RANGE (T_{stg}) -65°C to +150°C

LEAD TEMPERATURE (DURING SOLDERING):

At distance 1/16 \pm 1/32 inch (1.59 \pm 0.79mm) from case for 10s max +265°C

OPERATING CONDITIONS AT T_A = 25°C Unless Otherwise Specified

For maximum reliability, nominal operating conditions should be selected so that operation is always within the following ranges

Characteristic	V _{DD}	Min.	Max.	Units
Supply Voltage Range (T _A): (Full Package-Temperature Range)	—	3	18	V
Set-Up Time (t _S)	5	150	—	ns
	10	70	—	ns
	15	40	—	ns
Hold Time (t _H)	5	0	—	ns
	10	0	—	ns
	15	0	—	ns
Strobe Pulse Width (t _W)	5	400	—	ns
	10	160	—	ns
	15	100	—	ns

CD4511B Types

STATIC ELECTRICAL CHARACTERISTICS

CHARACTERISTIC	TEST CONDITIONS				LIMITS AT INDICATED TEMPERATURES (°C)							Units
	I _{OH} (mA)	V _O (V)	V _{IN} (V)	V _{DD} (V)	-55	-40	+85	+125	+25			
									Min.	Typ.	Max.	
Quiescent Device Current: I _{DD} Max.	—	—	—	5	5	5	150	150	—	0.04	5	μA
	—	—	—	10	10	10	300	300	—	0.04	10	
	—	—	—	15	20	20	600	600	—	0.04	20	
	—	—	—	20	100	100	3000	3000	—	0.08	100	
Output Voltage:												
Low-Level V _{OL} Max.	—	—	0.5	5	0.05				—	0	0.05	V
	—	—	0.10	10	0.05				—	0	0.05	
	—	—	0.15	15	0.05				—	0	0.05	
High-Level V _{OH} Min.	—	—	0.5	5	4	4	4.2	4.2	4.1	4.55	—	V
	—	—	0.10	10	9	9	9.2	9.2	9.1	9.55	—	
	—	—	0.15	15	14	14	14.2	14.2	14.1	14.55	—	
Input Low Voltage, V _{IL} Max.	—	0.5,3.8		5	1.5				—	—	1.5	V
	—	1.8,8	—	10	3				—	—	3	
	—	1.5,13.8	—	15	4				—	—	4	
Input High Voltage, V _{IH} Min.	—	0.5,3.8		5	3.5				3.5	—	—	V
	—	1.8,8	—	10	7				7	—	—	
	—	1.5,13.8	—	15	11				11	—	—	
Output Drive Voltage: High Level V _{OH} Min.	0			5	4.0	4.0	4.20	4.20	4.10	4.55	—	V
	5	—			—	—	—	—	—	4.25	—	
	10	—			3.80	3.80	3.90	3.90	3.90	4.10	—	
	15	—			—	—	3.50	3.50	—	3.95	—	
	20	—			3.55	3.55	3.30	—	3.40	3.75	—	
	25	—			3.40	3.40	—	—	3.10	3.55	—	
	0	—	—	10	9.0	9.0	9.20	9.20	9.10	9.55	—	V
	5	—			—	—	—	—	—	9.25	—	
	10	—			8.85	8.85	9.00	9.00	9.00	9.15	—	
	15	—			—	—	—	—	—	9.05	—	
	20	—	—		8.70	8.70	8.40	8.40	8.60	8.90	—	
	25	—	—		8.60	8.60	—	—	8.30	8.75	—	
	0	—	—	15	14.0	14.0	14.20	14.20	14.10	14.55	—	V
	5	—			—	—	—	—	—	14.30	—	
	10	—			13.90	13.90	14.0	14.0	14.0	14.20	—	
	15	—			—	—	—	—	—	14.10	—	
	20	—	—		13.75	13.75	13.50	13.50	13.70	13.95	—	
	25	—	—		13.65	13.65	—	—	13.50	13.80	—	
Output Low (Sink) Current, I _{OL} Min.	—	0.4	0.5	5	0.64	0.61	0.42	0.36	0.51	1	—	mA
	—	0.5	0.10	10	1.6	1.5	1.1	0.9	1.3	2.6	—	
	—	1.5	0.15	15	4.2	4	2.8	2.4	3.4	6.8	—	
Input Current, I _{IN} Max.	—	0.18	0.18	18	±0.1	±0.1	±1	±1	—	±10 ⁻⁵	±0.1	μA

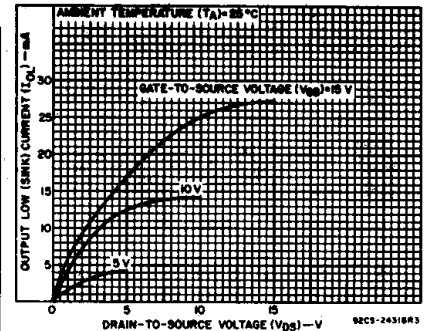


Fig. 1 — Typical output low (sink) current characteristics.

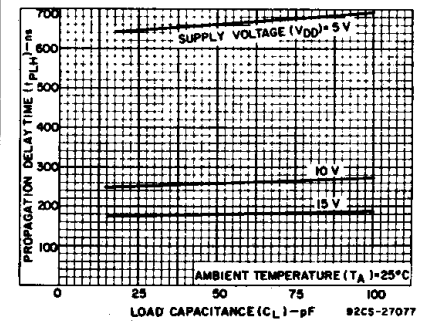


Fig. 2 — Typical data-to-output, low-to-high-level propagation delay time as a function of load capacitance.

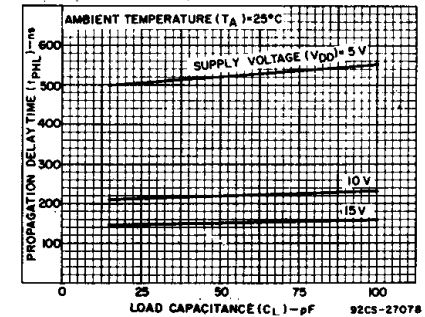


Fig. 3 — Typical data-to-output, high-to-low-level propagation delay time as a function of load capacitance.

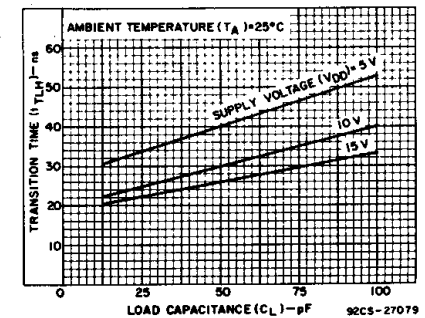


Fig. 4 — Typical low-to-high-level transition time as a function of load capacitance.

CD4511B Types

DYNAMIC ELECTRICAL CHARACTERISTICS at $T_A = 25^\circ\text{C}$, Input $t_r, t_f = 20\text{ ns}$,
 $C_L = 50\text{ pF}$, $R_L = 200\text{ k}\Omega$

CHARACTERISTIC	Test Conditions	LIMITS All Packages			UNITS
	V_{DD} Volts	Min.	Typ.	Max.	
Propagation Delay Time: (Data) High-to-Low Level, t_{PHL}	5 10 15	— — —	520 210 150	1040 420 300	ns
Low-to-High Level, t_{PLH}	5 10 15	— — —	660 260 180	1320 520 360	ns
Propagation Delay Time: (BL) High-to-Low Level, t_{PHL}	5 10 15	— — —	350 175 125	700 350 250	ns
Low-to-High Level, t_{PLH}	5 10 15	— — —	400 175 150	800 350 300	ns
Propagation Delay Time: (LT) High-to-Low Level, t_{PHL}	5 10 15	— — —	250 125 85	500 250 170	ns
Low-to-High Level, t_{PLH}	5 10 15	— — —	150 75 50	300 150 100	ns
Transition Time: Low-to-High Level, t_{TLH}	5 10 15	— — —	40 30 25	80 60 50	ns
High-to-Low Level, t_{THL}	5 10 15	— — —	125 75 65	310 185 160	ns
Minimum Set-Up Time, t_S	5 10 15	150 70 40	75 35 20	— — —	ns
Minimum Hold Time, t_H	5 10 15	0 0 0	-75 -35 -20	— — —	ns
Strobe Pulse Width, t_W	5 10 15	400 160 100	200 80 50	— — —	ns
Input Capacitance, C_{IN}		—	5	7.5	pF

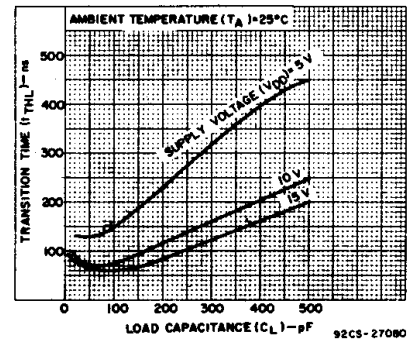


Fig. 5 – Typical high-to-low transition time as a function of load capacitance.

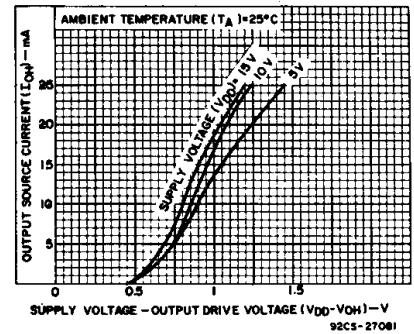


Fig. 6 – Typical voltage drop (V_{DD} to output) vs. output source current as a function of supply.

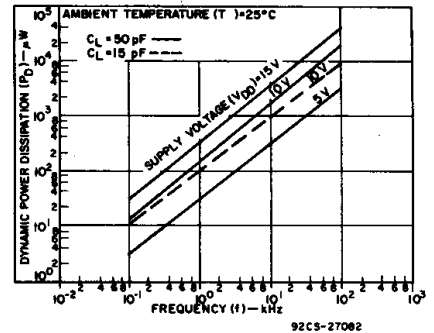


Fig. 7 – Typical dynamic power dissipation characteristics.

CD4511B Types

CMOS BCD-to-7-Segment Latch Decoder Drivers

High-Voltage Types (20-Volt Rating)

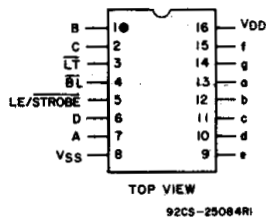


■ CD4511B types are BCD-to-7-segment latch decoder drivers constructed with CMOS logic and n-p-n bipolar transistor output devices on a single monolithic structure. These devices combine the low quiescent power dissipation and high noise immunity features of RCA CMOS with n-p-n bipolar output transistors capable of sourcing up to 25 mA. This capability allows the CD4511B types to drive LED's and other displays directly.

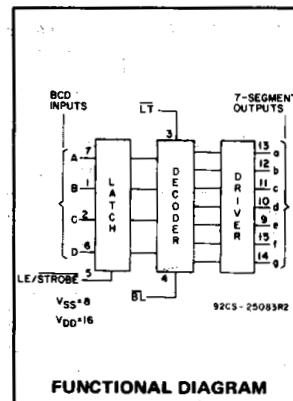
Lamp Test (LT), Blanking (BL), and Latch Enable or Strobe inputs are provided to test the display, shut off or intensity-modulate it, and store or strobe a BCD code, respectively. Several different signals may be multiplexed and displayed when external multiplexing circuitry is used.

The CD4511B types are supplied in 16-lead hermetic dual-in-line ceramic packages (F3A suffix), 16-lead dual-in-line plastic packages (E suffix), 16-lead small-outline packages (NSR suffix), and 16-lead thin shrink small-outline packages (PW and PWR suffixes).

These devices are similar to the type MC14511.



**CD4511B
TERMINAL ASSIGNMENT**



Features:

- High-output-sourcing capability up to 25 mA
- Input latches for BCD Code storage
- Lamp Test and Blanking capability
- 7-segment outputs blanked for BCD input codes > 1001
- 100% tested for quiescent current at 20 V
- Max. input current of 1 μ A at 18 V, over full package-temperature range, 100 nA at 18 V and 25°C
- 5-V, 10-V, and 15-V parametric ratings

Applications:

- Driving common-cathode LED displays
- Multiplexing with common-cathode LED displays
- Driving incandescent displays
- Driving low-voltage fluorescent displays

MAXIMUM RATINGS, Absolute-Maximum Values:

DC SUPPLY-VOLTAGE RANGE, (V _{DD})	-0.5V to +20V
Voltages referenced to V _{SS} Terminal)	
INPUT VOLTAGE RANGE, ALL INPUTS	-0.5V to V _{DD} +0.5V
DC INPUT CURRENT, ANY ONE INPUT	±10mA
POWER DISSIPATION, PER PACKAGE (P _D):	
For T _A = -55°C to +100°C	500mW
For T _A = +100°C to +125°C	Derate Linearly at 12mW/°C to 200mW
DEVICE DISSIPATION PER OUTPUT TRANSISTOR	
FOR T _A = FULL PACKAGE-TEMPERATURE RANGE (All Package Types)	100mW
OPERATING-TEMPERATURE RANGE (T _A)	-55°C to +125°C
STORAGE TEMPERATURE RANGE (T _{stg})	-65°C to +150°C
LEAD TEMPERATURE (DURING SOLDERING):	
At distance 1/16 ± 1/32 inch (1.59 ± 0.79mm) from case for 10s max	+265°C

OPERATING CONDITIONS AT T_A = 25°C Unless Otherwise Specified

For maximum reliability, nominal operating conditions should be selected so that operation is always within the following ranges

Characteristic	V _{DD}	Min.	Max.	Units
Supply Voltage Range (T _A): (Full Package-Temperature Range)	—	3	18	V
Set-Up Time (t _S)	5	150	—	ns
	10	70	—	ns
	15	40	—	ns
Hold Time (t _H)	5	0	—	ns
	10	0	—	ns
	15	0	—	ns
Strobe Pulse Width (t _W)	5	400	—	ns
	10	160	—	ns
	15	100	—	ns

CD4511B Types

STATIC ELECTRICAL CHARACTERISTICS

CHARACTERISTIC	TEST CONDITIONS				LIMITS AT INDICATED TEMPERATURES (°C)							Units
	I _{OH} (mA)	V _O (V)	V _{IN} (V)	V _{DD} (V)								
					-55	-40	+85	+125	+25			
									Min.	Typ.	Max.	
Quiescent Device Current: I _{DD} Max.	—	—	—	5	5	5	150	150	—	0.04	5	μA
	—	—	—	10	10	10	300	300	—	0.04	10	
	—	—	—	15	20	20	600	600	—	0.04	20	
	—	—	—	20	100	100	3000	3000	—	0.08	100	
Output Voltage:												
Low-Level V _{OL} Max.	—	—	0.5	5	0.05				—	0	0.05	V
	—	—	0.10	10	0.05				—	0	0.05	
	—	—	0.15	15	0.05				—	0	0.05	
High-Level V _{OH} Min.	—	—	0.5	5	4	4	4.2	4.2	4.1	4.55	—	V
	—	—	0.10	10	9	9	9.2	9.2	9.1	9.55	—	
	—	—	0.15	15	14	14	14.2	14.2	14.1	14.55	—	
Input Low Voltage, V _{IL} Max.	—	0.5,3.8		5	1.5				—	—	1.5	V
	—	1.8,8	—	10	3				—	—	3	
	—	1.5,13.8	—	15	4				—	—	4	
Input High Voltage, V _{IH} Min.	—	0.5,3.8		5	3.5				3.5	—	—	V
	—	1.8,8	—	10	7				7	—	—	
	—	1.5,13.8	—	15	11				11	—	—	
Output Drive Voltage: High Level V _{OH} Min.	0			5	4.0	4.0	4.20	4.20	4.10	4.55	—	V
	5	—			—	—	—	—	—	4.25	—	
	10	—			3.80	3.80	3.90	3.90	3.90	4.10	—	
	15	—			—	—	3.50	3.50	—	3.95	—	
	20	—			3.55	3.55	3.30	—	3.40	3.75	—	
	25	—		3.40	3.40	—	—	3.10	3.55	—	V	
	0	—	—	9.0	9.0	9.20	9.20	9.10	9.55	—		
	5	—	—	—	—	—	—	—	9.25	—		
	10	—	—	8.85	8.85	9.00	9.00	9.00	9.15	—		
	15	—	—	—	—	—	—	—	9.05	—		
	20	—	—	8.70	8.70	8.40	8.40	8.60	8.90	—		
	25	—	—	8.60	8.60	—	—	8.30	8.75	—	V	
	0	—	—	14.0	14.0	14.20	14.20	14.10	14.55	—		
	5	—	—	—	—	—	—	—	14.30	—		
	10	—	—	13.90	13.90	14.0	14.0	14.0	14.20	—		
	15	—	—	—	—	—	—	—	14.10	—		
	20	—	—	13.75	13.75	13.50	13.50	13.70	13.95	—		
	25	—	—	13.65	13.65	—	—	13.50	13.80	—		
Output Low (Sink) Current, I _{OL} Min.	—	0.4	0.5	5	0.64	0.61	0.42	0.36	0.51	1	—	mA
	—	0.5	0.10	10	1.6	1.5	1.1	0.9	1.3	2.6	—	
	—	1.5	0.15	15	4.2	4	2.8	2.4	3.4	6.8	—	
Input Current, I _{IN} Max.	—	0.18	0.18	18	±0.1	±0.1	±1	±1	—	±10 ⁻⁵	±0.1	μA

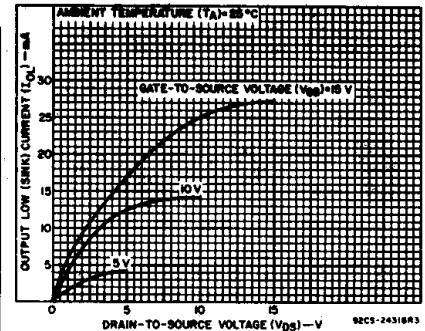


Fig. 1 — Typical output low (sink) current characteristics.

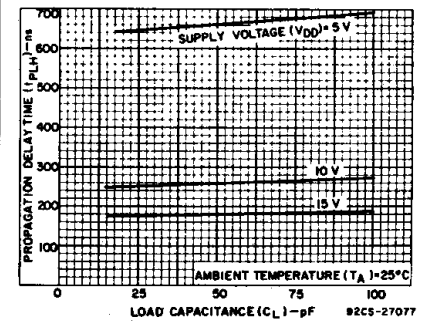


Fig. 2 — Typical data-to-output, low-to-high-level propagation delay time as a function of load capacitance.

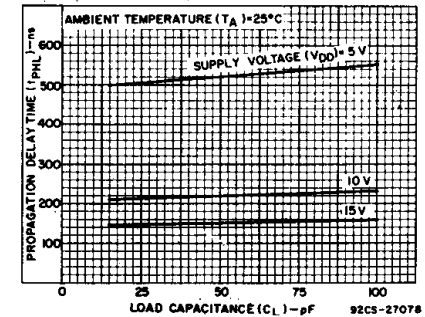


Fig. 3 — Typical data-to-output, high-to-low-level propagation delay time as a function of load capacitance.

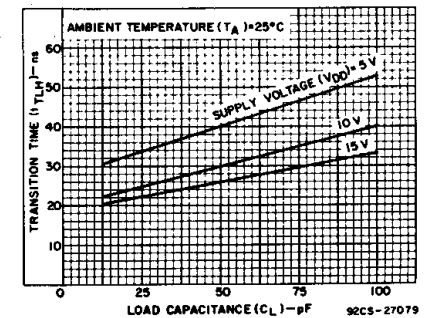


Fig. 4 — Typical low-to-high-level transition time as a function of load capacitance.

CD4511B Types

DYNAMIC ELECTRICAL CHARACTERISTICS at $T_A = 25^\circ\text{C}$, Input $t_r, t_f = 20\text{ ns}$,
 $C_L = 50\text{ pF}$, $R_L = 200\text{ k}\Omega$

CHARACTERISTIC	Test Conditions	LIMITS All Packages			UNITS
	V_{DD} Volts	Min.	Typ.	Max.	
Propagation Delay Time: (Data) High-to-Low Level, t_{PHL}	5	—	520	1040	ns
	10	—	210	420	
	15	—	150	300	
Low-to-High Level, t_{PLH}	5	—	660	1320	ns
	10	—	260	520	
	15	—	180	360	
Propagation Delay Time: (BL) High-to-Low Level, t_{PHL}	5	—	350	700	ns
	10	—	175	350	
	15	—	125	250	
Low-to-High Level, t_{PLH}	5	—	400	800	ns
	10	—	175	350	
	15	—	150	300	
Propagation Delay Time: (LT) High-to-Low Level, t_{PHL}	5	—	250	500	ns
	10	—	125	250	
	15	—	85	170	
Low-to-High Level, t_{PLH}	5	—	150	300	ns
	10	—	75	150	
	15	—	50	100	
Transition Time: Low-to-High Level, t_{TLH}	5	—	40	80	ns
	10	—	30	60	
	15	—	25	50	
High-to-Low Level, t_{THL}	5	—	125	310	ns
	10	—	75	185	
	15	—	65	160	
Minimum Set-Up Time, t_S	5	150	75	—	ns
	10	70	35	—	
	15	40	20	—	
Minimum Hold Time, t_H	5	0	-75	—	ns
	10	0	-35	—	
	15	0	-20	—	
Strobe Pulse Width, t_W	5	400	200	—	ns
	10	160	80	—	
	15	100	50	—	
Input Capacitance, C_{IN}		—	5	7.5	pF

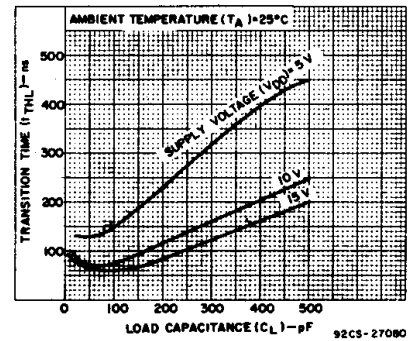


Fig. 5 — Typical high-to-low transition time as a function of load capacitance.

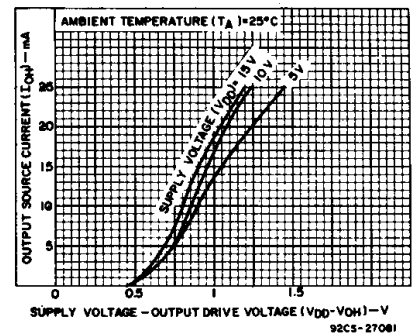


Fig. 6 — Typical voltage drop (V_{DD} to output) vs. output source current as a function of supply.

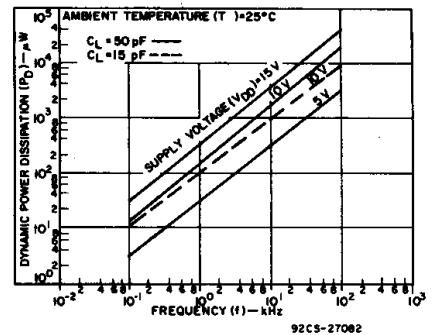
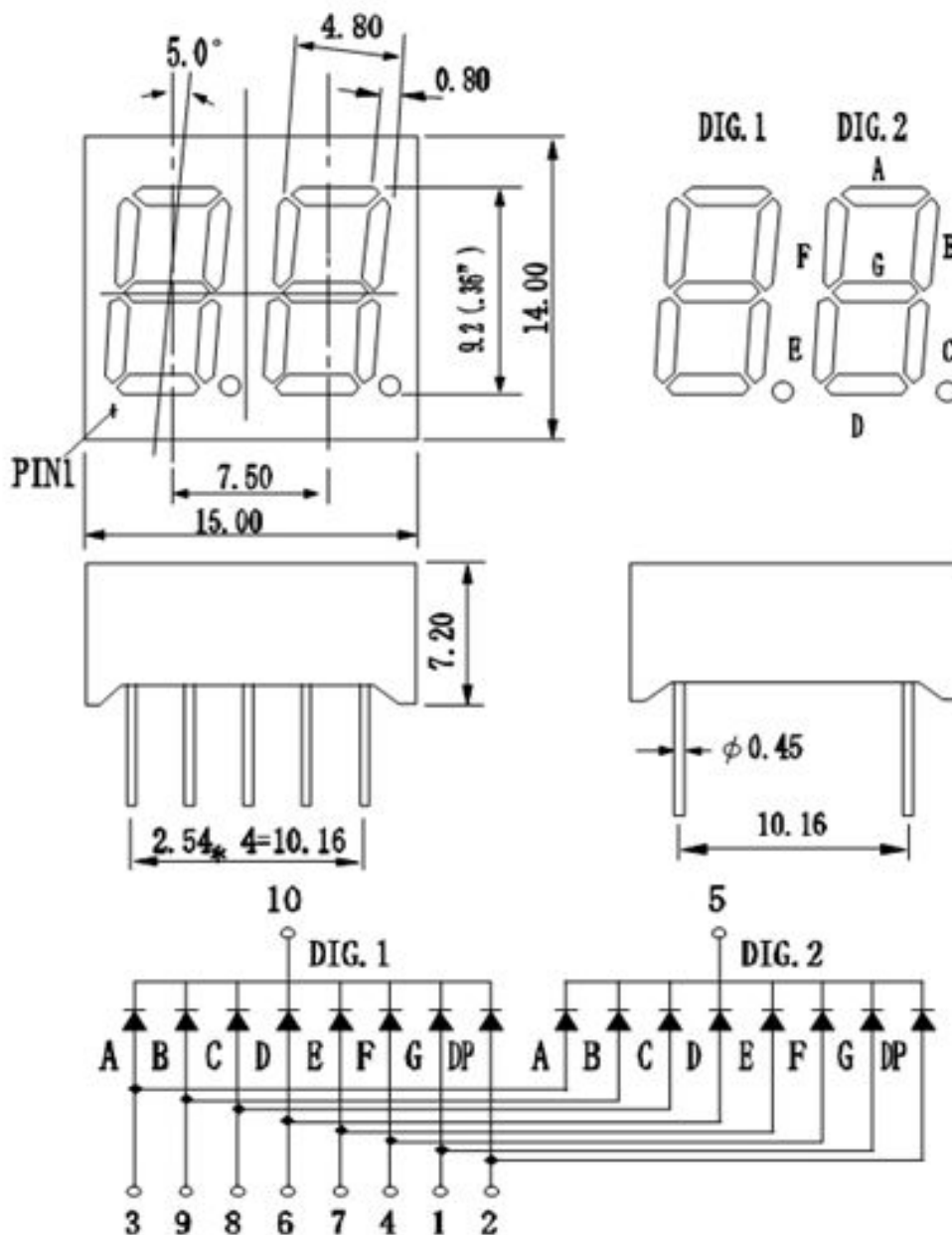


Fig. 7 — Typical dynamic power dissipation characteristics.

PACKAGE DIMENSIONS



Note:

1. All Dimensions are in millimeters.
2. Tolerance is $\pm 0.25\text{mm}$ (0.010 ") Unless otherwise specified.



0.36 Inch DUAL Digit Display

ESD-036UW2BW-CCS1

REV:A / 0

■ 产品特征 FEATURES :

- 高可靠性和高稳定性

High intensity and reliability

- 高品质、和低功耗、低成本

High quality, Low power requirement and low cost

- IC 易兼容、易装配

IC compatible , Easy assembly

- 符合 RoHS 指令要求

Meet RoHS EU Directive

- 静电承受能力 200V

ESD 200V

■ 产品描述 DESCRIPTION :

- 0.36 英寸双位数码管

0.36 Inch DUAL Digit Display

- 极性共阴

Common Cathode

- 黑面，黄胶

Black face, Yellow segment

- 发光颜色

Luminous Color :

白色 white

- 晶片材质

Chips Materials

1、InGaN



0.36 Inch DUAL Digit Display

ESD-036UW2BW-CCS1

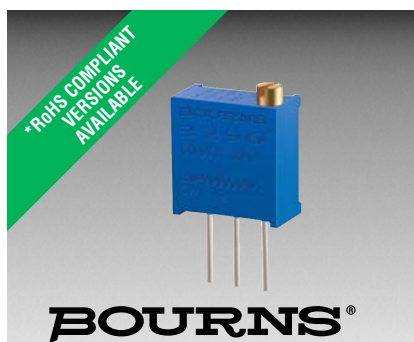
REV:A / 0

产品最大绝对参数值 (Ta : 25℃) ABSOLUTE MAXIMUM RATINGS AT Ta=25℃ :

PARAMETER 项 目	SYMBOL 符 号	白色 white	UNIT 单 位
Power Dissipation Per Segment 功 耗	PAD	100	mw
Reverse Voltage Per Segment 反 向 耐 压	VR	5	V
Continuous Forward Current Per Segment 最 大 使 用 电 流	IAF	20	mA
Peak Forward Current Per Segment(Duty-0.1,1KHz) 最 大 峰 值 电 流	IPF	100	mA
Operating Temperature Range 工 作 温 度	TOPr	-20℃ to 80℃	
Storage Temperature Range 贮 藏 温 度	Tstg	-30℃ to 85℃	
Lead Soldering Temperature 260℃ at 1.6mm From Body for 3 second 焊接温度 260℃/3 秒 距离胶体 1.6mm 以上			

产品光电参数值 (Ta : 25℃) ELECTRICAL/OPTICAL CHARACTERISTICS AT Ta=25℃ :

PARAMETER 项 目	SYMBOL 符 号	TEST CONDITION 测 试 条 件	Color 颜色	MIN 最小值	TYP 标准值	MAX 最大值	UNIT 单位
Forward Voltage ,Per Segment 正 向 压 降	VF	IF=20mA	白色 white	2.8	3.2	3.5	V
Reverse Current , Per Segment 反 向 漏 电 流	IR	VR=5V	白色 white			50	μA
Peak Emission Wavelength 峰 值 波 长	λp	IF=20mA	白色 white				nm
Luminous Intensity Per Segment 法 向 光 强	IV	IF=20mA	白色 white	70	80	100	mcd



Features

- Multiturn / Cermet / Industrial / Sealed
- 5 terminal styles
- Tape and reel packaging available
- Chevron seal design
- Listed on the QPL for style RJ24 per MIL-R-22097 and RJR24 per High-Rel Mil-R-39035
- Mounting hardware available (H-117P)
- RoHS compliant* version available
- For trimmer applications/processing guidelines, [click here](#)

3296 - 3/8" Square Trimpot® Trimming Potentiometer

Electrical Characteristics

Standard Resistance Range	10 ohms to 2 megohms (see standard resistance table)
Resistance Tolerance	±10 % std. (tighter tolerance available)
Absolute Minimum Resistance	1 % or 2 ohms max. (whichever is greater)
Contact Resistance Variation	1.0 % or 3 ohms max. (whichever is greater)
Adjustability	
Voltage	±0.01 %
Resistance	±0.05 %
Resolution	Infinite
Insulation Resistance	500 vdc. 1,000 megohms min.
Dielectric Strength	
Sea Level	900 vac
70,000 Feet	350 vac
Effective Travel	25 turns nom.

Environmental Characteristics

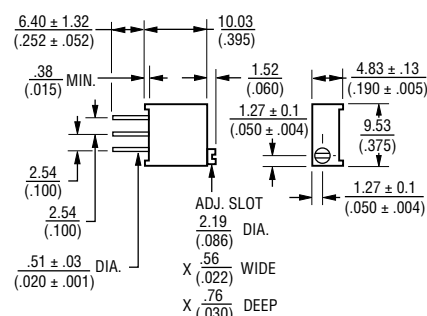
Power Rating (300 volts max.)	
70 °C	0.5 watt
125 °C	0 watt
Temperature Range	-55 °C to +125 °C
Temperature Coefficient	±100 ppm/°C
Seal Test	85 °C Fluorinert†
Humidity	MIL-STD-202 Method 103 96 hours
	(2 % ΔTR, 10 Megohms IR)
Vibration	20 G (1 % ΔTR; 1 % ΔVR)
Shock	100 G (1 % ΔTR; 1 % ΔVR)
Load Life	1,000 hours 0.5 watt @ 70 °C (3 % ΔTR; 3 % or 3 ohms, whichever is greater, CRV)
Rotational Life	200 cycles (4 % ΔTR; 3 % or 3 ohms, whichever is greater, CRV)

Physical Characteristics

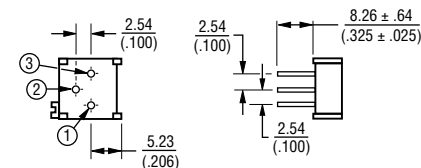
Torque	3.0 oz-in. max.
Mechanical Stops	Wiper idles
Terminals	Solderable pins
Weight	0.03 oz.
Marking	Manufacturer's trademark, resistance code, wiring diagram, date code, manufacturer's model number and style
Wiper	50 % (Actual TR) ±10 %
Flammability	U.L. 94V-0
Standard Packaging	50 pcs. per tube
Adjustment Tool	H-90

Product Dimensions

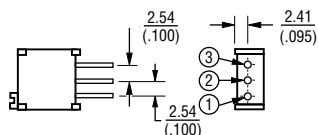
Common Dimensions



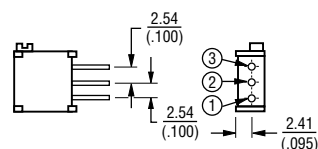
3296P



3296W



3296X

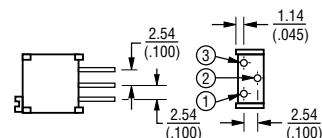


How To Order

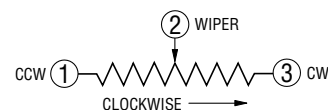
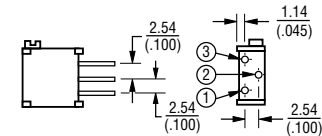
Model	3296
Style	W
Standard or Modified	-1
Product Indicator	-1 = Standard Product
Resistance Code	103
Packaging Designator	LF
Terminations	
LF	100 % Tin-plated (RoHS compliant)
Blank	90 % Tin / 10 % Lead-plated (Standard)

Consult factory for other available options.

3296Y



3296Z



DIMENSIONS: $\frac{\text{MM}}{(\text{INCHES})}$

TOLERANCES: ± $\frac{0.25}{(.010)}$ EXCEPT WHERE NOTED

Standard Resistance Table

Resistance (Ohms)	Resistance Code
10	100
20	200
50	500
100	101
200	201
500	501
1,000	102
2,000	202
5,000	502
10,000	103
20,000	203
25,000	253
50,000	503
100,000	104
200,000	204
250,000	254
500,000	504
1,000,000	105
2,000,000	205

Popular values listed in boldface. Special resistances available.

†"Fluorinert" is a registered trademark of 3M Co.

*RoHS Directive 2002/95/EC Jan. 27, 2003 including annex and RoHS Recast 2011/65/EU June 8, 2011.

Specifications are subject to change without notice.

The device characteristics and parameters in this data sheet can and do vary in different applications and actual device performance may vary over time.

Users should verify actual device performance in their specific applications.