



TRABAJO FIN DE GRADO

DISEÑO E IMPLEMENTACIÓN SOBRE FPGA DE UN PEDAL DE EFECTOS DIGITAL

UNIVERSIDAD POLITÉCNICA DE MADRID

ESCUELA TÉCNICA SUPERIOR DE INGENIEROS DE
TELECOMUNICACIÓN

GRADO DE INGENIERÍA EN TECNOLOGÍAS Y SERVICIOS
DE TELECOMUNICACIÓN

JAVIER OTERO MARTÍNEZ

2019