3/4 (1. Halbtag) | Transistor und Transistorverstärker

Angelo Brade*1 and Jonas Wortmann $^{\dagger 1}$ 1 Rheinische Friedrich–Wilhelms–Universität Bonn

4. September 2024

^{*}s72abrad@uni-bonn.de †s02jwort@uni-bonn.de

Inhaltsverzeichnis

2	The	ec	ori	ie																										
	Vor	a	uí	fga	ab	er	ı																							
	3.1		A																							 			 	
	3.2																													
	3.3		\mathbf{C}																							 			 	
	3.4		D																							 			 	
	3.5																													
	3.6		\mathbf{F}	W	ΤF	S	ch	alt	kı	ei	\mathbf{s}															 			 	

3 VORAUFGABEN 1

1 Einleitung

In diesem Versuch werden bipolare und Feldeffekttransistoren behandelt; ihr Aufbau, physikalische Funktionsweise und Integration in Schaltungen werden verstanden. Konkreter soll die Ausgangskennlinie sowie Arbeitsgerade und Arbeitspunkt einen npn-Transistors und FETs mit Hilfe eines Kennlinienschreibers und Oszillographen vermessen werden.

2 Theorie

Es gibt zwei verschiedene Arten von Transistoren; Bipolar– und Feldeffekttransistor. Der Bipolartransistor

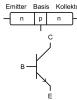


Abbildung 1: Schaltbild und Aufbau eines Bipolartransistors; Abbildung 3/4.1 a) [1]

ist aufgebaut aus zwei n
–dotierten Materialien (Emitter und Kollektor), wobei der Emitter deutlich stärker
 n
–dotiert ist als der Kollektor. Die Basis ist nur sehr dünn und leicht p
–dotiert.

Wird nun an der Basis ein geringer Strom angeschlossen und es herrscht eine Spannung zwischen Emitter und Kollektor, so fließen Elektronen aus dem Emitter in die Basis und füllen dort die p-Löcher auf. Da die Basis allerdings nicht alle Elektronen des Emitters aufnehmen kann, und eine Spannung zwischen Emitter und Kollektor anliegt, fließen die Elektronen des Emitters direkt weiter in den Kollektor. Obwohl zwischen Basis und Kollektor die Sperrichtung ist, fließen die Elektronen trotzdem, da die Sperrung bereits durch den Strom aus dem Emitter in die Basis aufgehoben worden ist. Zudem wirkt eine Kraft auf die Elektronen in Richtung Kollektor durch das starke Feld zwischen Basis und Kollektor.

Der FET (Feldeffekttransistor) ist ein Transistor der ein elektrisches Feld als Analogon zum Basisstrom des Bipolartransistors verwendet. Er ist Aufgebaut aus Source, Drain, Gate und Bulk. Source und Drain sind beide n-dotiert und Bulk ist p-dotiert.

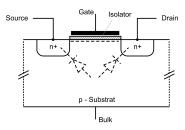


Abbildung 2: Aufbau eines FET; Abbildung 3/4.8 [1]

Zwischen Gate und Bulk ist eine dünne isolierende Schicht, welche den Transistor vor der am Gate anliegenden Spannung isoliert. Die Spannung am Gate sort dafür, dass ein Feld zwischen Source und Drain entsteht, welches die Elektronen dicht unterhalb der Isolierschicht passieren lässt. So kann durch Regulation der Gatespannung der Stromfluss kontrolliert werden. FET mit typischem Isolierschichtmaterial Metall-Oxid-Silizium werden MOS-FET genannt.

Sowohl der Bipolartransistor als auch der FET sind beide fähig den Stromfluss zu verstärken (über Basisstrom und Gatespannung), sowie ein- und auszuschalten.

3 Voraufgaben

3.1 A

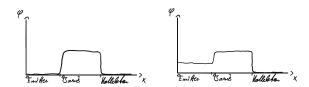


Abbildung 3: Potentialverlauf ohne (links) und mit (rechts) äußerer Spannung

3.2 B

Im Emitter ist eine hohe Elektronendichte; in der Basis ist nur eine geringe Löcherdichte; im Kollektor ist eine weniger starke Elektronendichte als im Emitter.

3.3 C

Es gilt

$$I_E = I_B + I_C$$
 $\beta = \frac{\mathrm{d}I_C}{\mathrm{d}I_B}$ $\alpha = \frac{\mathrm{d}I_C}{\mathrm{d}I_E}$ $\gamma = \frac{\mathrm{d}I_E}{\mathrm{d}I_B}$. (1)

4 AUSWERTUNG 2

Leitet man nach I_B ab folgt

$$\frac{\mathrm{d}I_E}{\mathrm{d}I_B} = \frac{\mathrm{d}I_B}{\mathrm{d}I_B} + \frac{\mathrm{d}I_C}{\mathrm{d}I_B} \tag{2}$$

 $\Leftrightarrow \qquad \gamma = 1 + \beta. \tag{3}$

Leitet man nach I_E ab folgt

$$\frac{\mathrm{d}I_E}{\mathrm{d}I_E} = \frac{\mathrm{d}I_B}{\mathrm{d}I_E} + \frac{\mathrm{d}I_C}{\mathrm{d}I_E}$$

$$\Leftrightarrow \qquad 1 = \frac{1}{\gamma} + \alpha$$

$$\Leftrightarrow \qquad \frac{1}{1 - \alpha} = \gamma$$

$$\Leftrightarrow \qquad \frac{1}{1 - \alpha} - 1 = \beta$$

$$\Leftrightarrow \qquad \frac{\alpha}{1 - \alpha} = \beta.$$
(5)

3.4 D

Ein vereinfachtes Schaltbild zum Kennlinienschreiber könnte sein

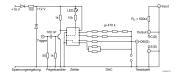


Abbildung 4: Schaltbild Kennlinienschreiber; Abbildung 3.1 [1]

Abbildung 5: Vereinfachtes Schaltbild Kennlinienschreiber

Die 16 verschiedenen Basisströme erhält man aus den vier verschiedenen Widerständen, mit denen binär gezählt wird.

Um die Kennlinie eines Feldeffekttransistors zu vermessen muss nach dem Hochpass eine variable Spannung anliegen, die mit einem Potentiometer erreicht werden kann. Da der Aufbau des Feldeffekttransistors analog zu dem des Bipolartransistors ist, lässt sich hier Basis durch Gate, Emitter durch Source und Kollektor durch Drain einfach tauschen.

3.5 E

Z
t
$$U_B=U_0\frac{R_2}{R_1+R_2}-I_B\frac{R_1R_2}{R_1+R_2}.$$
Nach Maschen– und Knotenregel: $U_0=U_1+U_B$ und

$$I_{1} = I_{B} + I_{2}$$

$$U_{B} = U_{0} - U_{1}$$

$$\Leftrightarrow \qquad U_{B} = U_{0} - R_{1}I_{1}$$

$$\Leftrightarrow \qquad U_{B} = U_{0} - (I_{B} + I_{2})R_{1}$$

$$(6)$$

$$\Leftrightarrow \qquad U_B = U_0 - I_B R_1 - R_1 \frac{U_B}{R_2}$$

$$\Leftrightarrow R_{2}U_{B} = U_{0}R_{2} - I_{B}R_{1}R_{2} - R_{1}U_{B}$$

$$\Leftrightarrow U_{B} = U_{0}\frac{R_{2}}{R_{1} + R_{2}} - I_{B}\frac{R_{1}R_{2}}{R_{1} + R_{2}}.$$
(7)

3.6 F WIP Schaltkreis

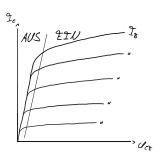


Abbildung 6: Ausgangskennlinienfeld Bipolartransistor mit EIN und AUS Schaltung

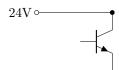


Abbildung 7: Schaltkreis zum Steuern einer Lampe

4 Auswertung

4.1 Kennlinien und Arbeitspunkt

Um die Kennlinien eines Bipolartransistors und FETs zu erhalten, wird zuerst ein Kennlinienschreiber auf einem Schaltbrett nach Abb. 8 verkabelt.

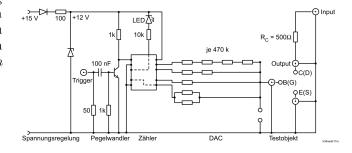


Abbildung 8: Schaltbild Kennlinienschrieber

4 AUSWERTUNG 3

Die genaue Verschaltung lässt sich unter 3.1.2 Kennlinien und Arbeitspunkt[1] inder Praktikumsanleitung nachlesen. Kurzgefasst, benutzen wir Wechselspannung, um ein Bereich der Kollektor-Spannung für verschiedene Basis-Ströme, welchen wir mithilfe eines Binär-Zählers der einen DAC durchschaltet variieren, abzutasten. Aus den Oszillogrammen aus Abb. 9, 10, 11 und 12 lassen sich die Kollektorströme ablesen und sind in Tab. 1 dargestellt. Diese müssen noch mit 20 mA/15 V umgewandelt werden.

#	$\mathrm{d}I_C$
1	1.67 V = 2.23 mA
2	1.67 V = 2.23 mA
3	1.60 V = 2.13 mA
4	1.60 V = 2.13 mA

Tabelle 1: Differenzen der Kollektorströme.

Gemittelt erhalten wir 2.19(8) mA, wobei die Standartabweichung 0.047 A beträgt, diese aber kleine ist, als die geschätzten 0.06 V $\hat{=}$ 0.08 mA Messunsicherheit. Somit folg

$$\beta = \frac{dI_C}{dI_B} = 2.7(1) \cdot 10^4 \qquad \text{mit } dI_B = 6 \text{ μA}$$

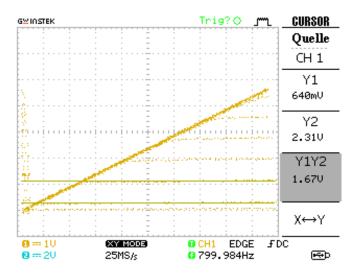


Abbildung 9: Oszillogramm für #=1

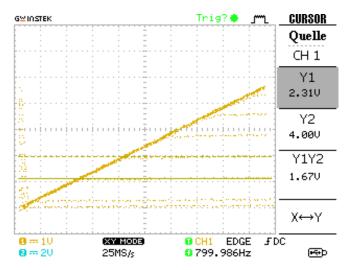


Abbildung 10: Oszillogramm für #=2

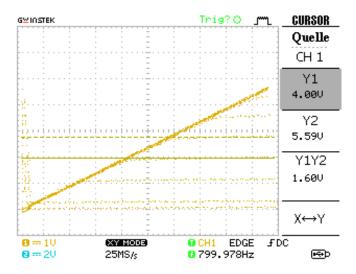


Abbildung 11: Oszillogramm für # = 3

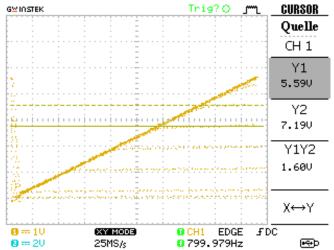
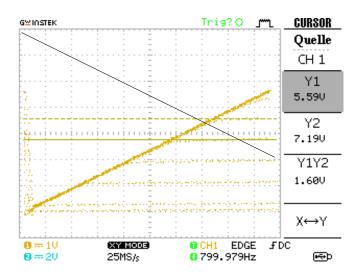


Abbildung 12: Oszillogramm für # = 4

4 AUSWERTUNG 4



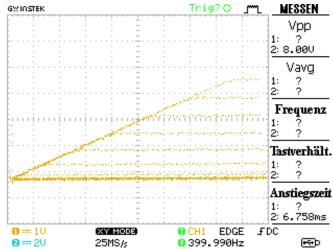


Abbildung 13: Oszillogramm für #=4

Abbildung 14: Oszillogramm für #=1

2

LITERATUR 5

Abbildungsverzeichnis

1	Schaltbild und Aufbau eines Bipolartransistors; Abbildung 3/4.1 a) [1]
2	Aufbau eines FET; Abbildung 3/4.8 [1]
3	Potentialverlauf ohne und mit äußerer Spannung
4	Schaltbild Kennlinienschreiber; Abbildung 3.1 [1]
5	Vereinfachtes Schaltbild Kennlinienschreiber
6	Ausgangskennlinienfeld Bipolartransistor mit EIN und AUS Schaltung
7	Schaltkreis zum Steuern einer Lampe
8	Schaltbild Kennlinienschrieber
9	Oszillogramm für $\#=1$
10	Oszillogramm für $\#=2$
11	Oszillogramm für $\#=3$
12	Oszillogramm für $\#=4$
13	Oszillogramm für $\#=4$
14	Oszillogramm für # = 1
7 1	
Tabe	ellenverzeichnis
1	Differenzen der Kollektorströme.

Literatur

[1] Fabian Hügging. Elektronik–Praktikum Versuchsanleitung. Universität Bonn, kurs b edition, 2024.