

4. HW/SW Entwurfssprachen am Beispiel System-C

Vortrag:

Lernunterlagen:

- Was ist das besondere daran, im Unterschied zu „normalen“ Programmiersprachen wie C und zu „normalen“ Hardwarebeschreibungssprachen wie VHDL? Welche Vorteile bringen sie
- Wie sind sie aufgebaut? Bringen Sie geeignete Codebeispiele, idealerweise C vs SysC vs VHDL..
- Welche Tools existieren bereits? Wie kann das Partitioning automatisiert werden? Funktioniert das tatsächlich? Welche Schwächen haben sie?
- Wer verwendet sie wirklich (Beispiele für Firmen und konkrete Designs)?

Abstimmung Inhalt: spätestens 1 Woche vor dem Vortrag (rechtzeitig Termin vereinbaren!)

Abgabe Folien zur Freigabe: spätestens 8:00 am Mo vor dem Vortrag an steininger@ecs.tuwien.ac.at