

下半学期学习内容:

6.6、6.7 算数逻辑电路: 数值比较、奇偶校验、加法器减法器

6.8 算术逻辑单元 不考

8 时序逻辑电路的分析与设计 同步分析、异步分析、同步设计 重点, 8.5.2 异步设计 不考

9 常用的时序逻辑电路模块 寄存器、计数器、序列信号发生器 重点

10 存储器 RAM、ROM、扩展 重点是单位、扩展方式

11 可编程逻辑器件 PLA、PAL、GAL 重点是 PLA、PAL 的电路设计与分析, CPLD、FPGA 了解即可

12 数模与模数转换 AD DA 方案、技术指标 重点, 集成电路 了解即可

13 14 不考