Job Un 1 2	7 15	e CPU																																																	
3	12		-																																																
5	9																																																		
	Llegada	CPU	Prioridad	-		٠.		_	٠.	5 6	7	, ,	9	10	11	12	13	14	15	16	17	18	19	20	24 4	22 2	3 2	4 25	- 20	27	20	29	20	31	22	33	34	35	36	37	38	39	40	41	42	43	44	45	46	7.0	R TE
P1	Liegada	OPU	7 -	>1	2	1	2 3	- 4	_	5 7<	-	-	9	10	- 11	12	13	14	15	16	17	10	19	20	21 /		3 2	4 2	20	21	20	29	30	31	32	- 33	34	35	36	3/	30	39	40	41	42	43	44	45	40	-	7 0
P2	1	0	15 -		+	+	, 4	- 3	 '	1/	1	1 2	3	4	5	6	7	8	9	10	11	12	13	14 15	_	_	+			1	 				-		-+		_	-	_	+	_		\dashv	\rightarrow	_	-+		2	
P3		0	12 -	>					<u> </u>	+	†	Ť	Ĭ	- 1					-						_	1	2 :	3 4	1 5	6	7	8	9	10	11	12<				_	-	\pm				\dashv				34	1 22
P4		-	4 -	>					 	+										_	_				_	1			-	1	_					-	1	2	3 4	<		_			\neg	\neg				31	4 22 3 34 7 38 6 20.2
P5		0	9 -	>						1																													-		1	2	3	4	5	6	7	8 9	9<	4	7 38
FCFS			Queue	-	1 2	: 2	3 4	5		\top										\neg	\top				\top	\top								\neg						\neg										29.0	3 20.2
	Llegada	CPU	Prioridad) 1	1	2 3	4	_	5 6	3 7	7 8	9		11	12	13	14	15	16	17	18	19	20	21 2	22 2	3 2	4 25	26	27	28	29	30	31	32	33	34	35	36	37	38	39	40	41	42	43	44	45	46		R TE
P1			7	>		1		1	2	2 3	3 4	1 5	6	7<													1													_		_			_	_				1	
P2			15	>					_	_										_	_										_				1	2	3	4	5	6	7	8	9	10	11	12	13	14	15<	4	
P3			12	>						_														1	2	3 -	4 :	5 6	3 7	8	9	10	11	12<								_			_	_				33	
P4			4	>1	2	3	3 4<		₩	+	-	-					_	_	_	\rightarrow	_	_		_	_	_	+			-	-			_	-		_			-	_	_	_	_	-	-	_	_			4 0
P5 SJF			9	>		<u> </u>		_	-	+	-	-			1	2	3	4	5	6	7	8 9-	<	_			_			-	-			_	\rightarrow		_			\rightarrow	\rightarrow	_	_	_	-	\rightarrow	_	_		20	11
SJF		_	Queue	+ -	1 2	- 6	3 4	- 5	-	+					_	_	_	_	_	_	_	_		_	_		-		_	-	_			_	_		_		_	_	_	_	_	_	_	-	_	_		22.8	3 13.4
Proceso	Llegada	CPU	Prioridad		_	_	_	4		5 6	3 7	7 8	9	10	11	12	13	14	15	16	17	18	19	20		22 2	3 2	4 25	26	27	28	29	30	31	32	33	34	35	36	37	38	39	40	41	42	43	44	45	46	TF	R TE
P1			7	>1	2	3	3 4		_															5	6 7<																				_					2:	3 16
P2			15	>				1	2	2 3	3 4	1								_	_						5								6	7	8	9		_	_	_		10	11	12	13	14	15<	4	TE 3 16 7 32 28 6 12
P3			12	>								1	2	3	4					_								5 6	3 7	8									9	10	11 12	!<				_				40	28
P4			4	>	-	ļ			<u> </u>	_	-					1	2	3 4	<	_	_	_		_			-			-	<u> </u>				_		_		_	_	_	-			_	-	_	_		10	3 12
P5			9	>		<u> </u>		_	-						_	_		_	_	1	2	3	4	_			_			-	5	6	7	- 8	\rightarrow		_			\rightarrow	_	94	:	_	-	\rightarrow	_	_		4	1 32
RR-TF Q=4			Queue	-	1 2	: -	3 4	5	1 -	1 2	2 3	3 5	2	3	5	2	2	_	_	_	_				_				_	_	_								_	_	_	_	_		_	_	_			33.4	24
Proceso	Llegada	CPU	Prioridad	(_	_	2 3	4		5 6	5 7	7 8	9	10	11	12	13	14	15	16	17	18	19			22 2	3 2	4 25	26	27	28	29	30	31	32	33	34	35	36	37	38	39	40	41	42	43	44	45	46	TF	R TE
P1			7	>1	2	3	3 4																	5	6 7<																									2:	3 16 7 32
P2			15	>				1	2	2 3	3 4	1															5 (6 7	7 8	_								9	10	11	12						13	14	15<	4	7 32
P3			12	>					_			1	2	3	4															5	6	7	8									9	10	11 12	2<						3 31
P4			4	>		1			_	_						1	2	3 4	<		\perp				\perp		_															\perp				_				16	3 12
P5			9	>	_	1	_		_	_	_	1						\perp	\perp	1	2	3	4	\perp	\perp		\perp			_	_			5	6	7	8			\perp	\perp	\perp	_		9)<				4	35 25.2
RR-TV Q=4	1		Queue	1 4	1 2		4	5	4	4 2	₂l a	3 5	2	3	5	2		- 1	- 1	- 1			- 1	- 1	- 1	- 1	1	1	1	1	1	1			- 1	- 1	- 1	- 1	- 1				- 1	- 1	- 1			- 1	1	34.6	25.2