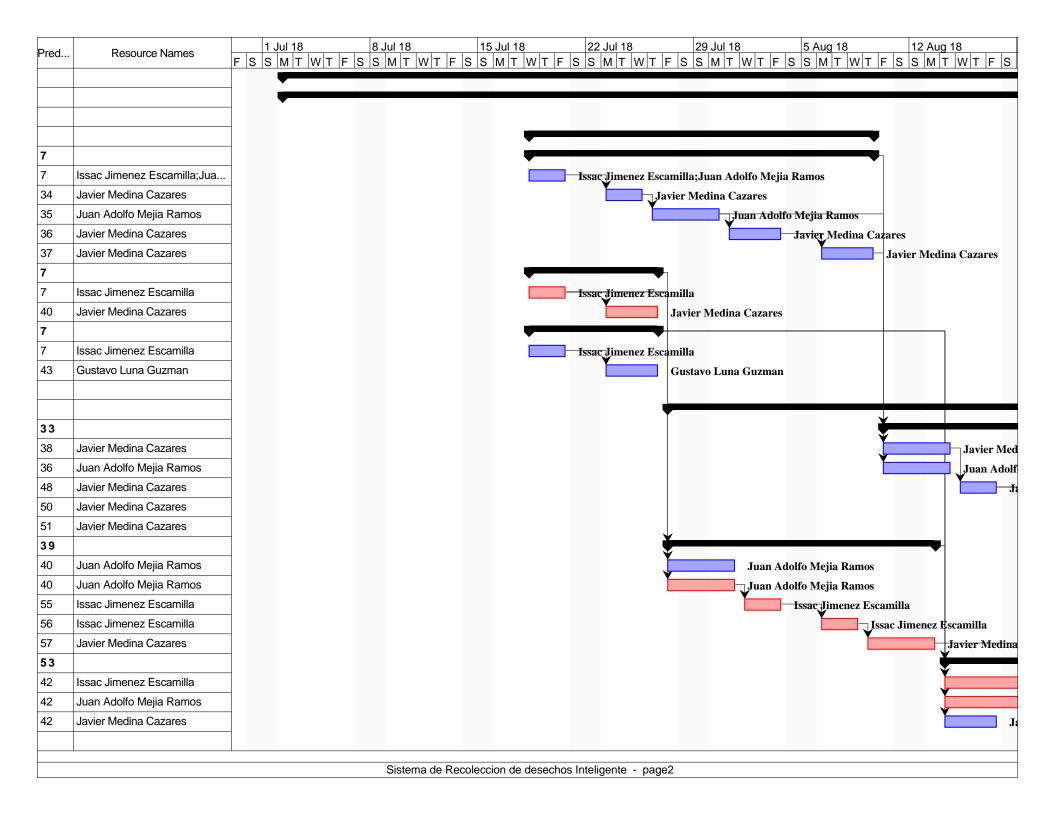
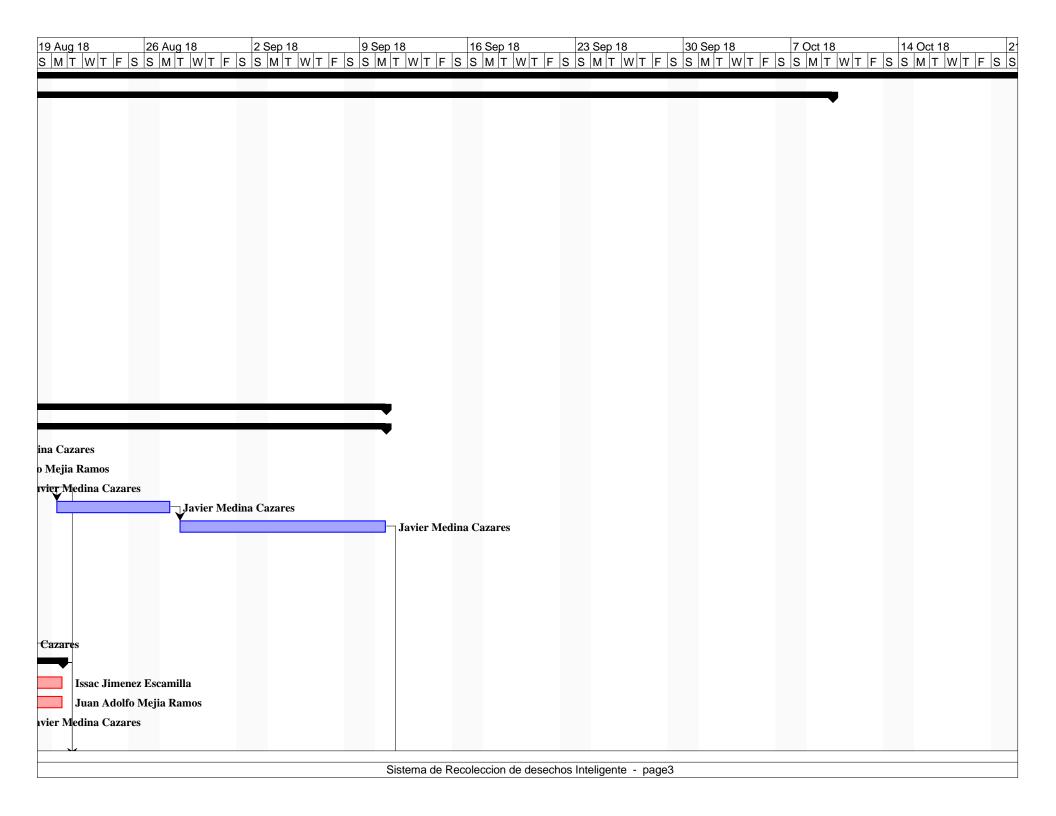
	(A)	Name	Duration	Start	Finish
1		Sistema de Recoleccion de desechos inteligente	98 days?	7/2/18 8:00 AM	11/14/18 5:00 PM
2		Project Management	72 days?	7/2/18 8:00 AM	10/9/18 5:00 PM
22		Concentualización	17 days	7/49/49 9.00 AM	9/0/49 F.00 DM
32		Conceptualización		7/18/18 8:00 AM	8/9/18 5:00 PM
33		Dispositivo de sensado		7/18/18 8:00 AM	8/9/18 5:00 PM
34		Descripción de requisitos funcionales y no funcionales		7/18/18 8:00 AM	7/20/18 5:00 PM
35		Evaluación y elección de protocolo de red inalámbrico a utilizar.		7/23/18 8:00 AM	7/25/18 5:00 PM
36		Evaluación de tecnologías que trabajen con el protocolo elegido.		7/26/18 8:00 AM	7/30/18 5:00 PM
37		Evaluación de sensores de medición en el Mercado.		7/31/18 8:00 AM	8/3/18 5:00 PM
38		Evaluación de Microcontroladores en el Mercado.		8/6/18 8:00 AM	8/9/18 5:00 PM
39		Gateway (Administrador de dispositivos).		7/18/18 8:00 AM	7/26/18 5:00 PM
40		Descripción de requisitos funcionales y no funcionales		7/18/18 8:00 AM	7/20/18 5:00 PM
41		Evaluación de gateways en el Mercado de acuerdo con el radio elegido.	4 days	7/23/18 8:00 AM	7/26/18 5:00 PM
42		Software Sistema de recoleccion	7 days	7/18/18 8:00 AM	7/26/18 5:00 PM
43		Descripción de requisitos funcionales y no funcionales	3 days	7/18/18 8:00 AM	7/20/18 5:00 PM
44		arquitectura de sitema	4 days	7/23/18 8:00 AM	7/26/18 5:00 PM
46		Elaboración	32 days	7/27/18 8:00 AM	9/10/18 5:00 PM
47		Dispositivo de sensado	22 days	8/10/18 8:00 AM	9/10/18 5:00 PM
48		Diseño y análisis de Hardware del dispositivo a nivel de bloques.	3 days	8/10/18 8:00 AM	8/14/18 5:00 PM
49		Diagrama a bloques de periféricos en el Firmware.	3 days	8/10/18 8:00 AM	8/14/18 5:00 PM
50		Diseño de Maquina de estados de Firmware de dispositivos.	3 days	8/15/18 8:00 AM	8/17/18 5:00 PM
51		Diseño de esquemático eléctrico de dispositivo	6 days	8/20/18 8:00 AM	8/27/18 5:00 PM
52		Diseño de Layout del dispositivo.	10 days	8/28/18 8:00 AM	9/10/18 5:00 PM
53		Gateway (Administrador de dispositivos).	12 days	7/27/18 8:00 AM	8/13/18 5:00 PM
54		Diagrama de topologia de red	3 days	7/27/18 8:00 AM	7/31/18 5:00 PM
55		Diagrama de flujo para script de administración de la red.	3 days	7/27/18 8:00 AM	7/31/18 5:00 PM
56		Diagrama de flujo script para la comunicacion entre clientes de server con dispo	3 days	8/1/18 8:00 AM	8/3/18 5:00 PM
57		Diagrama de flujo script para la actualización de firmware de dispositivos finales.	3 days	8/6/18 8:00 AM	8/8/18 5:00 PM
58		Diagrama de fujo script para la actualización remota de scripts en Gateway.	3 days	8/9/18 8:00 AM	8/13/18 5:00 PM
59		Software Sistema de Recoleccion	5 days	8/14/18 8:00 AM	8/20/18 5:00 PM
60		Diseño de BD	5 days	8/14/18 8:00 AM	8/20/18 5:00 PM
61		Diseño de Software	5 days	8/14/18 8:00 AM	8/20/18 5:00 PM
62		Diseño de Interfaces de comunicaciones	4 days	8/14/18 8:00 AM	8/17/18 5:00 PM

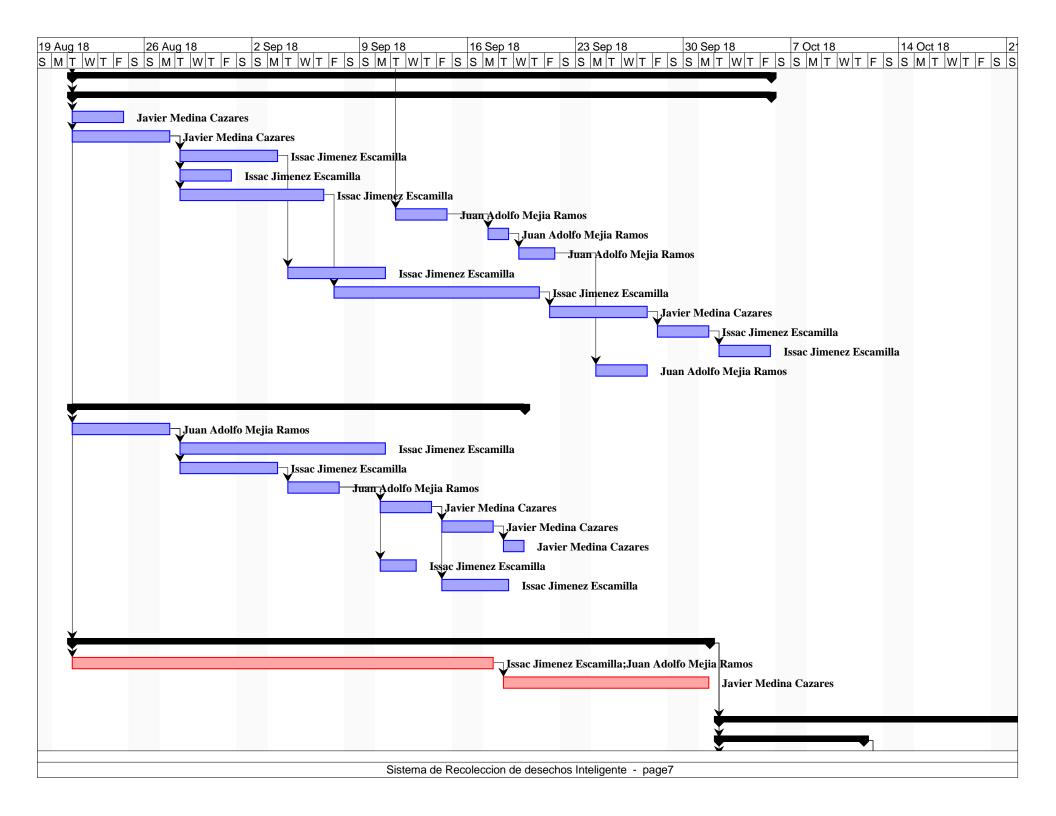




Oct 18	28	3 Oct 18	4	Nov 18		11	Nov 18		18	Nov 18		25	5 Nov 18		2 D	Dec 18	9	Dec 18	
MTWTF	SS	MTWT	F S S	MITW	TF	s s	M T W T	F S	S	M T W T	F S	ss	MTWT	F S	S	M T W T F	s s	M T W	/TF
1 1 1 1 1 1 1 1 1	, - , 5	1 1 1 1 1 1 1 1			1. 1.	- 10		1. 19							. — 1	1 - 1 1 - 1 -			1 - 1 -
							•												
					Siste	ema d	e Recolecc	cion de d	dese	echos Inteliç	gente	- pa	age4						

	®	Name	Duration	Start	Finish
64		Construccion	34 days	8/21/18 8:00 AM	10/5/18 5:00 PM
65		Dispositivo de sensado	34 days	8/21/18 8:00 AM	10/5/18 5:00 PM
66		Simulacion electrica de circuito.	4 days	8/21/18 8:00 AM	8/24/18 5:00 PM
67		Diagramas de flujo de funciones de Firmware.	5 days	8/21/18 8:00 AM	8/27/18 5:00 PM
68		Desarrollo de funciones del fimware	5 days	8/28/18 8:00 AM	9/3/18 5:00 PM
69		Implementacion de modos de bajo consumo en Microcontrolador.	4 days	8/28/18 8:00 AM	8/31/18 5:00 PM
70		Desarrollo de bootloader en Microcontrolador.	8 days	8/28/18 8:00 AM	9/6/18 5:00 PM
71		Diseño de molde para el dispositivo.	4 days	9/11/18 8:00 AM	9/14/18 5:00 PM
72		Simulaciones de diseño del molde.	2 days	9/17/18 8:00 AM	9/18/18 5:00 PM
73		Impresión en 3D de molde para dispositivo.	3 days	9/19/18 8:00 AM	9/21/18 5:00 PM
74		Pruebas funcionales de Firmware.	5 days	9/4/18 8:00 AM	9/10/18 5:00 PM
75		Testing de firmware.	10 days	9/7/18 8:00 AM	9/20/18 5:00 PM
76		Correccion de Bugs.	5 days	9/21/18 8:00 AM	9/27/18 5:00 PM
77		Pruebas de comunicacion entre radio local en pc hacia radio remoto.	2 days	9/28/18 8:00 AM	10/1/18 5:00 PM
78		Pruebas funcionales de firmware remotamente	4 days	10/2/18 8:00 AM	10/5/18 5:00 PM
79		Unión de molde con los componentes.	4 days	9/24/18 8:00 AM	9/27/18 5:00 PM
81		Gateway (Administrador de Dispositivos)	22 days	8/21/18 8:00 AM	9/19/18 5:00 PM
82		Dessarrollo de flujo para script de administración de la red.	5 days	8/21/18 8:00 AM	8/27/18 5:00 PM
83		Desarrollo de flujo script para la comunicacion entre clientes de server con dispo.	10 days	8/28/18 8:00 AM	9/10/18 5:00 PM
84		Desarrollo de flujo script para la actualización de firmware de dispositivos finales.	5 days	8/28/18 8:00 AM	9/3/18 5:00 PM
85		Desarrollo de fujo script para la actualización remota de scripts en Gateway.	4 days	9/4/18 8:00 AM	9/7/18 5:00 PM
86		Pruebas del rango de alcance, con dispositivos finales.	4 days	9/10/18 8:00 AM	9/13/18 5:00 PM
87		Pruebas de comunicación en ambiente urbano con línea de vista.	2 days	9/14/18 8:00 AM	9/17/18 5:00 PM
88		Pruebas de comunicación en ambiente urbano sin línea de vista.	2 days	9/18/18 8:00 AM	9/19/18 5:00 PM
89		Pruebas de actualización de firmware remoto.	3 days	9/10/18 8:00 AM	9/12/18 5:00 PM
90		Pruebas de comunicacion entre múltiples dispositivos finales.	3 days	9/14/18 8:00 AM	9/18/18 5:00 PM
03		Coffinare Cistemes de Decelesción	20 4	0/24/40 0.00 AM	40/4/49 5:00 DM
93		Software Sistemas de Recolección		8/21/18 8:00 AM	10/1/18 5:00 PM
94		Desarrollo de sistema	<u>-</u>	8/21/18 8:00 AM	9/17/18 5:00 PM
95		Pruebas	10 days	9/18/18 8:00 AM	10/1/18 5:00 PM
97		Transicion	32 days	10/2/18 8:00 AM	11/14/18 5:00 PM
98		Dispositivo de sensado	8 days	10/2/18 8:00 AM	10/11/18 5:00 PM

Pred	Resource Names		1 Jul 1	8		Jul 18	1:	5 Jul 18	22	2 Jul 18	2	29 Jul 18		5 Au	g 18	12	Aug 18	
	resource names	F S	SM	T WT F	S S	M T W	T F S S	M T W T	F S S	M T W T	FSS	S M T	W T F	SSN	1 T WT	F S S	M T W	T F S
59		4																
59		4 1																
59	Javier Medina Cazares																	
50	Javier Medina Cazares																	
67	Issac Jimenez Escamilla	4																
67	Issac Jimenez Escamilla																	
67	Issac Jimenez Escamilla																	
52	Juan Adolfo Mejia Ramos																	
71	Juan Adolfo Mejia Ramos																	
72	Juan Adolfo Mejia Ramos																	
68	Issac Jimenez Escamilla																	
70	Issac Jimenez Escamilla																	
75	Javier Medina Cazares																	
76	Issac Jimenez Escamilla																	
77	Issac Jimenez Escamilla																	
73	Juan Adolfo Mejia Ramos																	
58	Juan Adolfo Mejia Ramos																	
82	Issac Jimenez Escamilla																	
82	Issac Jimenez Escamilla	7																
84	Juan Adolfo Mejia Ramos	7																
85	Javier Medina Cazares	7																
86	Javier Medina Cazares																	
87	Javier Medina Cazares																	
85	Issac Jimenez Escamilla																	
86	Issac Jimenez Escamilla																	
		1																
59																		
59	Issac Jimenez Escamilla;Jua																	
94	Javier Medina Cazares																	
-																		
93																		
93																		
						Sistema	de Recolec	cion de dese	chos Intel	igente - pa	ge6							



Oct 18 28 Oct 18				4 1	4 Nov 18									18 Nov 18 25 Nov 18							Dec 18	 8		9 [9 Dec 18				
MTWTF	SS	M	T W	TF	SS	МТ	WT	F	SS	М	Γ \\\/\	TF	SS	М	- W/ T	F	SS	МТ	WT	F	3 5	МТ	W/ T	F	SS	МТ	WT	F	
	U U	. 171	. ۷ ۷	.	<u> </u>	1141 1	14411		J J		4 4	. '	J J	I I I		1.	<u> </u>	I I	• • 1	1. 10	, 10	1.4. 1	1 4 4 1 1	•	<u> </u>	1441 1	* * 1	<u>. </u>	
																												—	
								Sista	ma 1	de Re	ഹിമറ	cion c	le dec	echo	s Inteli	nenta	- n	aueg										_	
								J.510	Ja (~	,55100	JIJII C		-50110	- michi	901110	, P	agou											

	®	Name	Duration	Start	Finish
99		Release de Producto versión 1.0	3 days	10/2/18 8:00 AM	10/4/18 5:00 PM
100		Documentación de código de Firmware.	5 days	10/5/18 8:00 AM	10/11/18 5:00 PM
101		Documentación de hardware.	5 days	10/5/18 8:00 AM	10/11/18 5:00 PM
102		Documentación de diseño de molde.	5 days	10/5/18 8:00 AM	10/11/18 5:00 PM
103		Gateway (Administrador de dispositivos).	9 days	10/12/18 8:00 AM	10/24/18 5:00 PM
104		Release de Producto versión 1.0	1 day	10/12/18 8:00 AM	10/12/18 5:00 PM
105		Documentación de scripts.	4 days	10/15/18 8:00 AM	10/18/18 5:00 PM
106		Documentación de resultado de pruebas.	4 days	10/19/18 8:00 AM	10/24/18 5:00 PM
107		Software Sistema de Reoleccion	15 days	10/25/18 8:00 AM	11/14/18 5:00 PM
108		Iniciar proceso de patente de producto	15 days	10/25/18 8:00 AM	11/14/18 5:00 PM

red	Resource Names	F S	1 Jul	I 18 1 T W	T F S	8 Ju	I 18 И Т W Т	15 F S S	5 Jul 18 M T W	T F S	22 Jul 1 S M T	8 W T F	29 S	Jul 18 M T W	T F S	5 Au S S N	g 18 I T W	T F	12 A S S N	ug 18 I T W 7	FS
93	Issac Jimenez Escamilla																				
99	Issac Jimenez Escamilla																				
99	Javier Medina Cazares																				
99	Juan Adolfo Mejia Ramos																				
8																					
98	Javier Medina Cazares																				
104	Javier Medina Cazares																				
105	Juan Adolfo Mejia Ramos	1																			
103																					
103	Gustavo Luna Guzman;Javie																				
						0	istomo do P		sion do docu	ochos late	sliganta	page11									
						5	stema de R	ecolecc	ion de des	ecnos inte	engente	- page10	J								

