UNIVERSIDAD AUTÓNOMA DE GUADALAJARA



ADMINISTRACIÓN DE PROYECTOS

Integrantes:

Javier Medina Cazares 2600752

Gustavo Luna Guzmán 3269439

Issac Jiménez Escamilla 3116719

Juan Adolfo Mejía Ramos 3108514

**Diagrama a bloques de Hardware del dispositivo**

**1.- INTRODUCCION**

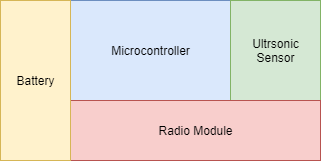
* 1. **Objetivo**

El siguiente documento tiene como objetivo representar a nivel de bloques la arquitectura del hardware, con el fin de hacer una representación abstracta de los módulos que constituirían la solución del dispositivo que medirá la cantidad de desechos en el contenedor, así como una breve descripción del concepto de cada módulo de hardware.

**1.2 Historial de revisión**

|  |  |  |  |
| --- | --- | --- | --- |
| Autor | Versión | Acción | Fecha |
| Javier Medina C | 1.0 | Versión Inicial |  |
| Javier Medina C | 1.1 | Descripción Módulos |  |
|  |  |  |  |
|  |  |  |  |

**2.- Diagrama a bloques de módulos de hardware.**



**2.1 Descripción de módulos de Hardware**

**Microcontrolador:** Circuito integrado programable que contendrá la aplicación principal, con la capacidad de trabajar en modos de bajo consumo, al detectar un cambio de nivel el microcontrolador enviará la información por el módulo del radio hacia el Gateway.

**Sensor Ultrasónico:** Detector de proximidad con el fin de medir el nivel de basura recolectado.

**Batería:** Suministro de energía del dispositivo, debido a que el microcontrolador estará en modo de bajo consumo y el módulo de radio trabaja con una tecnología de bajo consumo, la vida de la batería se verá prolongada a más de 5 años.

**Módulo de radio:** Modulo que enviara la información recolectada por el sensor, con destinatario al Gateway.