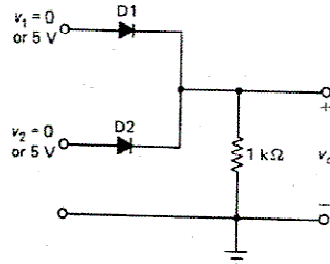


EXAMEN PARCIAL DE ELECTRÓNICA. 10 DE DICIEMBRE. 2º CURSO DE INGENIERÍA INFORMÁTICA.

- El circuito de la figura se comporta como una puerta lógica de dos entradas y una salida. Suponiendo se utilizan como niveles lógicos 0 V y 5 V, determinar los niveles de salida en función de las cuatro combinaciones de voltaje posibles a la entrada. Determinar la función lógica desarrollada por el circuito. Considérese que el voltaje umbral de los diodos es de 0.7 V.



- Determinar la ganancia de voltaje A_v de los circuitos (a) y (b) de la figura siguiente. Hallar las corrientes (indicadas en la figura) y tensiones (respecto a tierra) en los nodos (puntos negros).

