Control intermedio I de CIRCUITOS ELECTRÓNICOS, 2º CURSO DEL GRADO EN ING. INFORMÁTICA Curso 2012-2013, Grupo 121

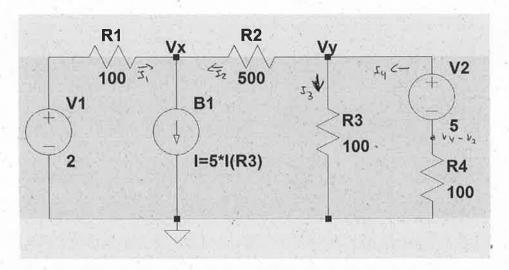
Nombre y apellidos:	Salcedo	Valderrama	s **	2 T1 = X
---------------------	---------	------------	------	----------

1.- Calcular

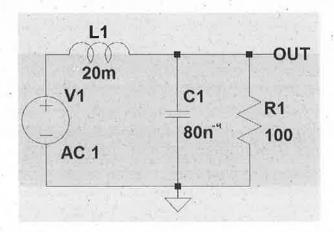
a) el valor de las tensiones V_x y V_y (3 ptos).

b) la corriente que circula por la resistencia R4 (1.5 ptos).

(NOTA: los voltajes de las fuentes de tensión se dan en voltios y los valores de las resistencias en ohmios).



2.- a) Obtener los valores de las impedancias asociadas al condensador y la bobina en el siguiente circuito para una $\omega=4000\pi$ rad/s (1 pto).

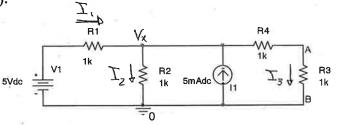


- b) Determinar el módulo y la fase de la tensión de salida Vout para una señal V1(t) = $\cos(\omega t)$ [V] donde ω =4000 π rad/s (2 ptos).
- c) Obtener la impedancia equivalente vista desde el terminal de salida para la misma ω (1.5 ptos).
- d) Deducir el tipo de filtro a partir del comportamiento de las impedancias a bajas y a altas frecuencias (1 pto).
- (NOTA: la inductancia se da en henrios, la capacidad en faradios y la resistencia en ohmios).

Control intermedio I de CIRCUITOS ELECTRÓNICOS 2º CURSO DEL GRADO EN ING. INFORMÁTICA y DOBLE GRADO ING. INFORMÁTICA/MATEMÁTICAS

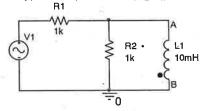
Curso 2012-2013

Grupos 121 (ING. INF.) Y 120 (DOBLE GRADO)

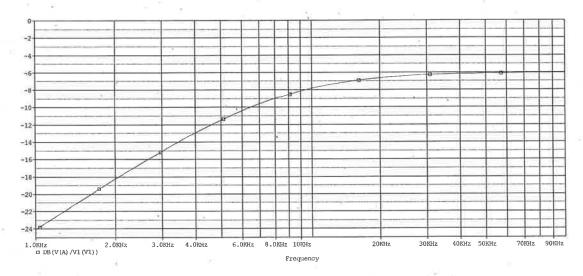


b) Determinar la resistencia de carga que habría que poner entre los terminales A y B para maximizar la transferencia de potencia a una 2ª etapa.

2.- (5 ptos) a) Calcula el módulo y la fase de la onda entre los puntos A(+) y B(-) para una señal de entrada igual a V1(t)= $2\sin(2\pi \cdot 3000t)$ [V].



b) La figura siguiente muestra el diagrama de Bode del módulo de la función VAB/ V1. Identificar el valor máximo de dicha función en decibelios y en escala lineal, y estimar la frecuencia de corte. ¿De qué tipo de filtro se trata?



$$\Rightarrow 10 = (1 + 1 + 1/2) \vee_{x} \Rightarrow 10 = \frac{5}{2} \vee_{x} \Rightarrow \sqrt{x} = 4 \vee$$

$$V_{Th} = V_{AB} = V_A - V_B^0$$
; $V_{AB} = \overline{V_A} - V_B^0$; $V_{AB} = \overline{V_A} - \overline{V_B} = \overline{V_A} - \overline{V_B}$

Reg =
$$\frac{3}{5}$$
 K Ω ; $I_N = \frac{V_{Hh}}{Reg} = \frac{2V}{3/5}$ K Ω = $\frac{10}{3}$ m $\Lambda = I_N$ a partir de todos. los resistencios de arau

VAB = Vi. (1K1160mi) + 1K =

 $= V_{i} \cdot \frac{60\pi K_{i}}{1 \times 1000} + 1 \times \frac{60\pi K_{i}}{1 \times 1000} = \frac{60\pi K_{i}}{60\pi K_{i}} + 1 \times \frac{60\pi K_{i}}{1 \times 1000}$

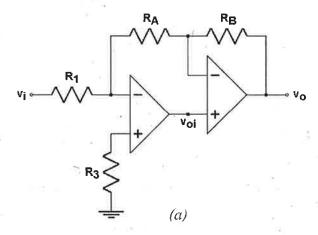
$$|V_{AB}| = |V_i| \frac{60\pi \cdot 10^3}{\sqrt{10^{12} + (120\pi)^2 \cdot 10^3}}$$

b)
$$20 \log \frac{V_{AB}}{V_i} = -6$$
 $\Rightarrow \log \frac{V_{AB}}{V_i} = \frac{6}{20} \Rightarrow 10^{-\frac{6}{20}} = \frac{V_{AB}}{V_i}$

Control intermedio I de CIRCUITOS ELECTRÓNICOS 2º CURSO DEL GRADO EN ING. INFORMÁTICA y DOBLE GRADO ING. INFORMÁTICA/MATEMÁTICAS

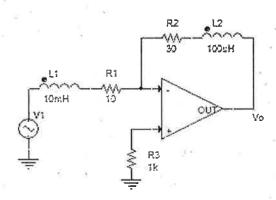
Curso 2012-2013 Grupos 121 (ING. INF.) Y 120 (DOBLE GRADO)

EJERCICIO1



- a) Deducir la expresión de voi y vo en función de vi en el circuito de la figura (a).
- b) Determinar los valores máximos y mínimos de v_i que aseguran que ninguno de los AOs satura. Para este apartado, considerar que la tensión de saturación (V_{sat}) es igual a la tensión de alimentación (V_{cc}) de los AOs de valor ±12V.
- c) Si conectásemos un diodo entre la salida v_o y masa, y éste operase siguiendo el modelo ideal "interruptor", ¿para qué valores de v_i conduciría corriente?
 Datos: R_A=R_B=1kΩ, R₁=1.5kΩ, R₃=2kΩ

EJERCICIO2



- a) Calcular la función Vo/V_1 en el circuito de la figura y determinar su módulo y su fase.
- b) Estudiar el comportamiento asintótico del módulo y la fase cuando $\omega \rightarrow 0$ y $\omega \rightarrow \infty$.
- c) Dar los valores asintóticos del módulo cuando ω→0 y ω→∞ en decibelios.
- d) Dibujar esquemáticamente el diagrama de Bode.

Grado en Ingeniería Informática y Doble Grado en Ingeniería Informática/Matemáticas Circuitos Electrónicos – Curso 2012/13 – Examen final – 17 de Enero de 2013

Apellidos Yunth LOPEZ	Nombre_SPRGIO
	Grupo (0)

CUESTIONES

C-1. (1 punto) Dada una tensión V_i de 15mV, calcular el valor de R_2 para obtener a la salida una tensión V_o de 1V en el circuito con amplificador operacional ideal del esquema. Datos: R_1 =100 Ω , R_3 =100 Ω .

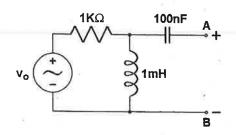
$$V_1 \longrightarrow V_2 \longrightarrow V_3 \longrightarrow V_4 \longrightarrow V_6 \longrightarrow V_6$$

- C-2. (1 punto) Representar las curvas características de un diodo rectificador de silicio y de un diodo Zener, especificando las regiones de funcionamiento e indicando los parámetros característicos de sus modelos lineales.
- C-3. (1 punto) Dado el siguiente transistor bipolar de unión de tipo npn, con ganancia de corriente β:
 - a) ¿Cuál es la condición que ha de verificarse para que el transistor no esté en corte, sino que esté en conducción?
 - b) Supuesto que el transistor está en conducción, ¿qué caracteriza que el transistor esté bien en activa o bien en saturación?

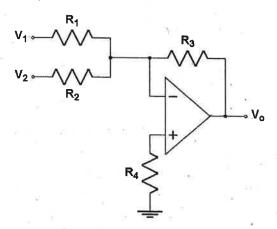
PROBLEMAS

P-1. (3 puntos) Obtener los circuitos equivalentes de Thévenin y Norton entre A y B, siendo $v_o=5V \cdot cos(2\pi \cdot 100 \cdot t)$. (Nota: $2\pi \cdot 100$ tiene unidades de rad s⁻¹).

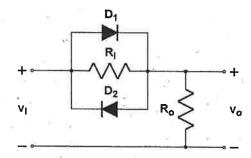
A partir de uno de los dos circuitos equivalentes anteriores, calcular el módulo y la fase de la corriente que circularía por una resistencia de $1K\Omega$ conectada entre A y B.



- P-2. (2 puntos) Dado el circuito de la figura, en el que el amplificador operacional es ideal:
 - a) Obtener la tensión de salida en función de las tensiones de entrada.
 - b) Calcular la relación entre las resistencias para que la tensión de salida sea la media aritmética de las tensiones de entrada.



P-3. (2 puntos) Suponiendo que los diodos rectificadores (de unión) del siguiente circuito son iguales, con tensión umbral de conducción V_V >0 y resistencia dinámica (de conducción directa) R_d≈0, deducir la característica de transferencia, (v₀ en función de v¡), para todo el rango posible de valores de v¡ (-∞, +∞). Dato: R₀=4R¡.



Ejercicios entregados: C1 C2 C3 P1 P2 P3 (marcar con una X)

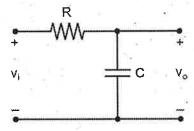
Grado en Ingeniería Informática y Doble Grado en Ingeniería Informática/Matemáticas Circuitos Electrónicos – Curso 2012/13 – Examen final – 22 de junio de 2013

Apellidos		Nombre	

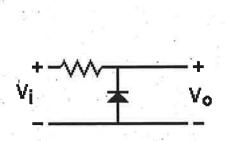
Grupo_____

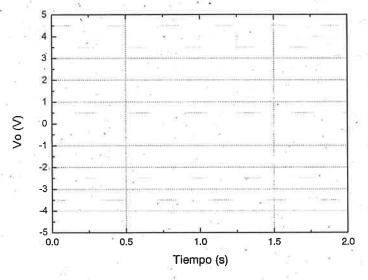
CUESTIONES

C-1.- (1 punto) Encontrar la capacidad del condensador C del circuito de la figura para que la frecuencia de corte del filtro sea $f_c=4~kHz$, si la resistencia toma el valor $R=1~k\Omega$.



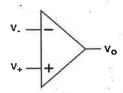
C-2.- (1 punto) Representar en función del tiempo <u>y justificar</u> la tensión de salida v_o para una tensión de entrada $v_i=3\cdot sen(\omega t)$ [en voltios], con $\omega=2\pi$ rad/s, una tensión umbral de diodo $V_V=0.7V$ y una resistencia interna nula.





C-3.- (1 punto) Dado un amplificador operacional (AO) ideal, alimentado simétricamente con tensiones $\pm V_{cc}$, representar su característica de transferencia, v_o en función de v_d donde v_o es la tensión en su terminal de salida y v_d es la tensión diferencial de entrada (tensión en su terminal de entrada no inversor, v_+ , menos tensión en su terminal de entrada inversor, v_-): $v_d = v_+ - v_-$

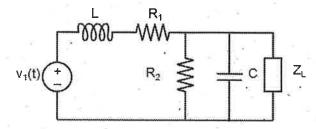
Suponiendo que las tensiones de saturación del AO son prácticamente las mismas que las de alimentación, deducir los valores de v_d para los que el amplificador se satura.



PROBLEMAS

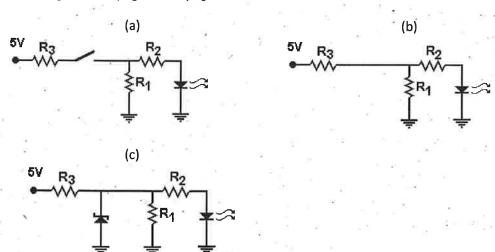
P-1. (2.5 puntos) Calcular el valor de la impedancia Z_L para que absorba la máxima potencia proporcionada por el circuito al que está conectada. Una vez obtenida la resistencia, calcular el módulo y la fase del voltaje entre los bornes de Z_L .

Datos: $R_1 = 1\Omega$; $R_2 = 4\Omega$; L = 10mH; C = 2.5mF $v_1(t) = V_1 \cdot \cos(\omega t + \phi)$; $V_1 = \sqrt{2}$ V; $\omega = 100$ rad/s; $\phi = \pi/4$ rad.

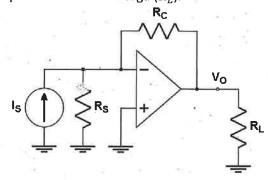


- P-2. (2.5 puntos) Determinar en el circuito de la figura el estado (conducción o corte) del diodo electroluminiscente (tensión umbral = 1.5 V, resistencia interna nula), así como las corrientes que circulan por el mismo y por la resistencia R₁ cuando:
 - a) el interruptor está abierto
 - b) el interruptor está cerrado
 - c) el interruptor está cerrado y colocamos un diodo zener con V_z =3V y R_z =0 Ω para protegerlo frente a pulsos de tensión transitorios.

Datos: $R_1 = 100 \text{ k}\Omega$, $R_2 = 100 \Omega$, $R_3 = 30 \Omega$



- P-3. (2 puntos) En el circuito del esquema adjunto, suponiendo que el amplificador operacional (AO) es ideal, y que su salida no llega a saturarse, obtener:
 - a) La expresión de la tensión de salida (V_o) en función de la corriente nominal de la fuente independiente (I_s) y de los valores nominales de las resistencias (R_s , R_c , R_L);
 - b) La corriente que suministra el AO a través de su terminal de salida (I_o , hacia el exterior del AO) para un valor dado de resistencia de carga (R_L).
 - c) La potencia disipada por resistencia de carga (R_L) .



Apellidos	ORTEGA	HERREROS	Nombre ELENA

CUESTIONES

C-1. (1 punto) Dada una tensión V_i de 15mV, calcular el valor de R_2 para obtener a la salida una tensión V_o de 1V en el circuito con amplificador operacional ideal del esquema. Datos: R_1 =100 Ω , R_3 =100 Ω .

$$V_1$$
 V_2 V_3 V_4 V_4 V_5 V_6 V_6 V_6 V_6 V_6 V_7 V_8 V_8

Grupo_

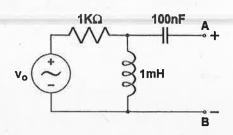
- C-2. (1 punto) Representar las curvas características de un diodo rectificador de silicio y de un diodo Zener, especificando las regiones de funcionamiento e indicando los parámetros característicos de sus modelos lineales.
 - C-3. (1 punto) Dado el siguiente transistor bipolar de unión de tipo npn, con ganancia de corriente β :
 - a) ¿Cuál es la condición que ha de verificarse para que el transistor no esté en corte, sino que esté en conducción?
 - b) Supuesto que el transistor está en conducción, ¿qué caracteriza que el transistor esté bien en activa o bien en saturación?

CONTINÚA →

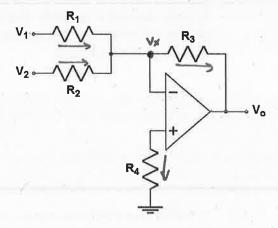
PROBLEMAS

P-1. (3 puntos) Obtener los circuitos equivalentes de Thévenin y Norton entre A y B, siendo $v_0=5V\cdot\cos(2\pi\cdot100\cdot t)$. (Nota: $2\pi\cdot100$ tiene unidades de rad s⁻¹).

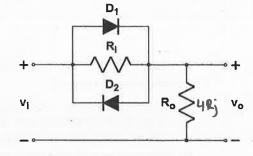
A partir de uno de los dos circuitos equivalentes anteriores, calcular el módulo y la fase de la corriente que circularía por una resistencia de $1 \mathrm{K}\Omega$ conectada entre A y B.



- P-2. (2 puntos) Dado el circuito de la figura, en el que el amplificador operacional es ideal:
 - a) Obtener la tensión de salida en función de las tensiones de entrada.
 - b) Calcular la relación entre las resistencias para que la tensión de salida sea la media aritmética de las tensiones de entrada.



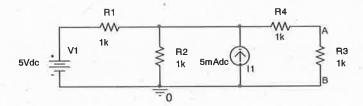
P-3. (2 puntos) Suponiendo que los diodos rectificadores (de unión) del siguiente circuito son iguales, con tensión umbral de conducción V_v >0 y resistencia dinámica (de conducción directa) R_d≈0, deducir la característica de transferencia, (v₀ en función de vᵢ), para todo el rango posible de valores de vᵢ (-∞, +∞). Dato: R₀=4Rᵢ.



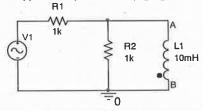
Control intermedio I de CIRCUITOS ELECTRÓNICOS 2º CURSO DEL GRADO EN ING. INFORMÁTICA y DOBLE GRADO ING. INFORMÁTICA/MATEMÁTICAS Curso 2012-2013

Grupos 121 (ING. INF.) Y 120 (DOBLE GRADO)

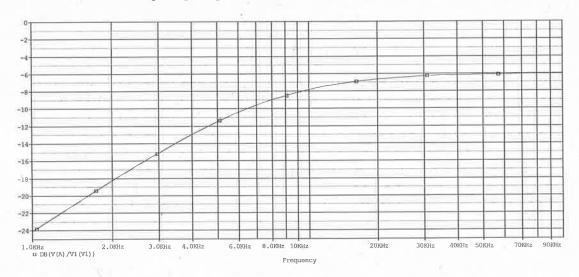
1.- (5 ptos) a) Calcula los circuitos equivalentes de Thevenin y de Norton entre los puntos A(+) y B(-):



- b) Determinar la resistencia de carga que habría que poner entre los terminales A y B para maximizar la transferencia de potencia a una 2ª etapa.
- 2.- (5 ptos) a) Calcula el módulo y la fase de la onda entre los puntos A(+) y B(-) para una señal de entrada igual a V1(t)= $2\sin(2\pi \cdot 3000t)$ [V].



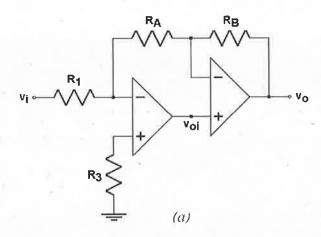
b) La figura siguiente muestra el diagrama de Bode del módulo de la función VAB/V1. Identificar el valor máximo de dicha función en decibelios y en escala lineal, y estimar la frecuencia de corte. ¿De qué tipo de filtro se trata?



Control intermedio I de CIRCUITOS ELECTRÓNICOS 2º CURSO DEL GRADO EN ING. INFORMÁTICA y DOBLE GRADO ING. INFORMÁTICA/MATEMÁTICAS Curso 2012-2013

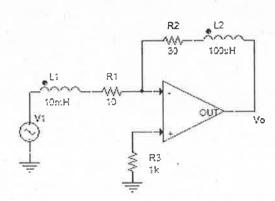
Grupos 121 (ING. INF.) Y 120 (DOBLE GRADO)

EJERCICIO1



- a) Deducir la expresión de voi y vo en función de vi en el circuito de la figura (a).
- b) Determinar los valores máximos y mínimos de v_i que aseguran que ninguno de los AOs satura. Para este apartado, considerar que la tensión de saturación (V_{sat}) es igual a la tensión de alimentación (V_{cc}) de los AOs de valor ±12V.
- c) Si conectásemos un diodo entre la salida v_o y masa, y éste operase siguiendo el modelo ideal "interruptor", ¿para qué valores de v_i conduciría corriente?
 Datos: R_A=R_B=1kΩ, R₁=1.5kΩ, R₃=2kΩ

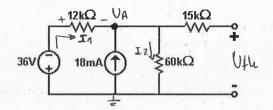
EJERCICIO2



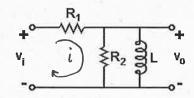
- a) Calcular la función Vo/V₁ en el circuito de la figura y determinar su módulo y su fase.
- b) Estudiar el comportamiento asintótico del módulo y la fase cuando $\omega \rightarrow 0$ y $\omega \rightarrow \infty$.
- c) Dar los valores asintóticos del módulo cuando $\omega \rightarrow 0$ y $\omega \rightarrow \infty$ en decibelios.
- d) Dibujar esquemáticamente el diagrama de Bode.

Control intermedio I de CIRCUITOS ELECTRÓNICOS 2º CURSO DEL GRADO EN INGENIERÍA INFORMÁTICA Curso 2010-2011 Grupo 121

1.- (5 ptos) Calcula los circuitos equivalentes de Thevenin y de Norton para el siguiente circuito:



- 2.- (5 ptos) a) Calcula el módulo y la fase de la función ganancia de tensión $(A_v=v_o/v_i)$ para el siguiente filtro.
- b) Determina el comportamiento asintótico de ambos cuando $\omega \rightarrow 0$ y cuando $\omega \rightarrow \infty$. ¿De qué tipo de filtro se trata?
- c) Calcula las frecuencias de corte y su ancho de banda.



2.
$$\sigma_i = i \left(R_1 + \left(R_2 || \chi_L \right) \right)$$

$$\frac{\sigma_0}{\sigma_i} = \frac{\left(R_2 || \chi_L \right)}{R_1 + \left(R_2 || \chi_L \right)} = \frac{j \omega L R_2}{R_1 + \left(R_2 || \chi_L \right)}$$

$$\frac{r_1 \left(R_2 || \chi_L \right)}{R_1 \left(R_2 + j \omega_L \right) + j \omega L R_2}$$

$$|Av| = \frac{\omega \sqrt{R_2}}{\sqrt{\sqrt{\sqrt{\frac{\omega L(R_1+R_2)}{R_1R_2}}}}}$$

el módulo. de un término Salamente émaginario

$$\theta = \frac{\pi}{2} - \operatorname{arctg}\left(\frac{\operatorname{wL}(R_1 + R_2)}{R_1 R_2}\right)$$

(1) Peal w

$$a + jb / \Phi = arctg \frac{b}{a}$$

$$jb \rightarrow \Phi = \frac{77}{2}$$

$$-jb \rightarrow \Phi = -\frac{77}{2}$$

$$Q + jb / \Theta = \text{arctg} \frac{b}{a}$$

$$AU = \frac{\omega L}{RI} = \frac{\omega L$$

Comportamiento asiutótico

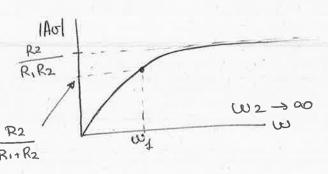
particulate assurbtice
$$W \rightarrow 0 / W \rightarrow 0$$

$$|Av| \rightarrow 0 / |Av| \rightarrow \frac{1/R_1}{R_1 + R_2} = \frac{R_2}{R_1 R_2}$$

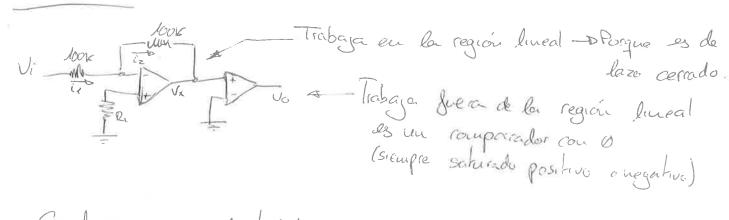
$$\theta \rightarrow \sqrt[4]{2} \quad \theta \rightarrow 0$$

$$\Delta = \omega_2 - \omega_1 = \infty - \omega_c = \infty$$

$$|Au|_{\text{wax}} = \frac{R_2}{R_1 + R_2}$$



Ejercicio 6



Condiciones de idealidad

Ejercico Z

Un diference dor modificade.

$$Z_{z} = \left(\frac{1}{R_{z}} - \sqrt{3} \sqrt{c_{z}}\right)^{-1}$$

$$V_{+} = 0 \Rightarrow V_{-} = 0$$

$$V_{+} = 0 \Rightarrow V_{-} = 0$$

$$V_{0} = 0 \Rightarrow V_{-} = 0$$

$$V_{0} = 0 \Rightarrow V_{0} = 0 \Rightarrow V_{0} = 0 \Rightarrow V_{0} = 0$$

$$Z_{1} = R_{1} + \frac{1}{\sqrt{3} \sqrt{c_{z}}}$$

$$Z_{1} = R_{1} + \frac{1}{\sqrt{3} \sqrt{c_{z}}}$$

Ejercico	7	cont
----------	---	------

· Chando A ~ Jup Resp Chardes prevalezca el termino Ri + Jug -0

$$W \ll \frac{1}{\sqrt{c_i c_2}}$$

Ejercio Z cont

Frequenca para que se comporte como unfilho paso baso. (se resuelbe ignal que el del dia anterior)



$$C_{1} = P_{A} = C_{B}$$

$$V_{-1} = V_{+g} = 0$$

$$V_{-2} = V_{+2} = V_{0}$$

$$V_{-1} = V_{+g} = 0$$

$$V_{-2} = V_{+z} = V_{0}$$

$$V_{-1} = V_{+z} = V_{0}$$

$$V_{-1} = V_{+z} = V_{0}$$

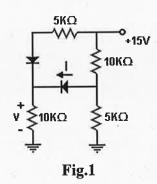
$$\frac{\sqrt{V_i}}{R_i} = \frac{V_0}{R_0}$$

$$-\frac{V_0i}{R_A} = \frac{V_0i - V_0}{R_0}$$

$$-\frac{V_0i}{R_0} = \frac{V_0i - V_0}{R_0}$$

Control intermedio III de CIRCUITOS ELECTRÓNICOS 2º CURSO DEL GRADO EN INGENIERÍA INFORMÁTICA, Curso 2010-2011 Grupo 121

1.- Suponiendo que los diodos del circuito de la Fig. 1 tienen una tensión umbral V_{γ} =0.7V y una resistencia dinámica despreciable, calcular los valores de I y V.



2.- Dado el circuito de la Fig. 2:

a) Determinar la característica de salida vo en función de vin.

b) Dibujar la tensión de salida v_o si la fuente v_{in} suministra una tensión sinusoidal de amplitud 15V.

(Datos de los diodos: tensión umbral V_{γ} =0.7V, resistencia dinámica r_d =0 Ω , tensión zéner V_z =9.4V, resistencia zéner r_z =10 Ω)

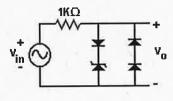
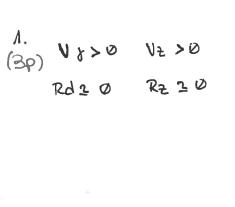
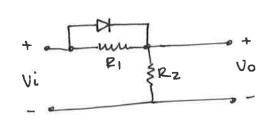
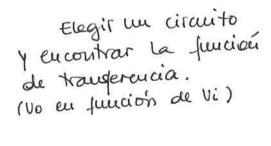
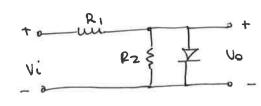


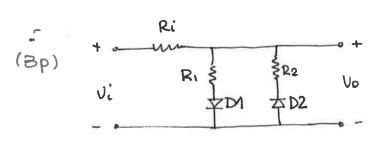
Fig.2



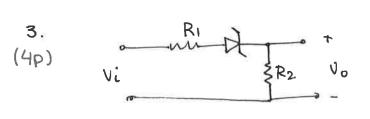








Eucontrar la junc. de transferencia. Hacer supuestos



Eucontrar func. de transferencia