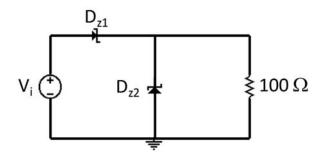
Grado en Ingeniería Informática y Doble grado en Ing. Informática y Matemáticas – Curso 2016/2017 Circuitos electrónicos – 3ª Prueba Intermedia – 22 de diciembre de 2016

Apellidos	Nombre	

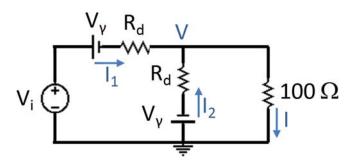
Grupo____

1.- (4 puntos) Si en el circuito de la figura V_i es una función sinusoidal y los diodos zener son iguales con $V_{\gamma}=0.6~V$, $R_d=1~\Omega$, $V_z=4~V$ y $R_z=10~\Omega$.

- a) ¿Puede D_{z2} conducir en directa o en inversa si D_{z1} está en corte? Justifique la respuesta.
- b) Demuestre que los dos diodos no pueden estar simultáneamente en directa.



- a) Para que un diodo conduzca debe estar alimentando por una fuente. Si el diodo D_{z1} está en corte, el diodo D_{z2} no está alimentado y por lo tanto no puede conducir ni en directa ni en directa.
- b) Si ambos diodo están en directa tenemos el siguiente circuito:



$$I_{1} + I_{2} = I$$

$$\frac{V_{i} - V_{\gamma} - V}{R_{d}} + \frac{-V_{\gamma} - V}{R_{d}} = \frac{V}{R}$$

$$100 \cdot (V_{i} - 2V_{\gamma} - 2V) = V$$

$$V = \frac{100 \cdot (V_{i} - 2V_{\gamma})}{201}$$

Por tanto:

$$I_1 = V_i - V_{\gamma} - \frac{100 \cdot (V_i - 2V_{\gamma})}{201} \ge 0$$
$$201 \cdot (V_i - V_{\gamma}) - 100 \cdot (V_i - 2V_{\gamma}) \ge 0$$
$$101V_i - V_{\gamma} \ge 0$$

$$V_i \ge V_{\gamma}/101$$

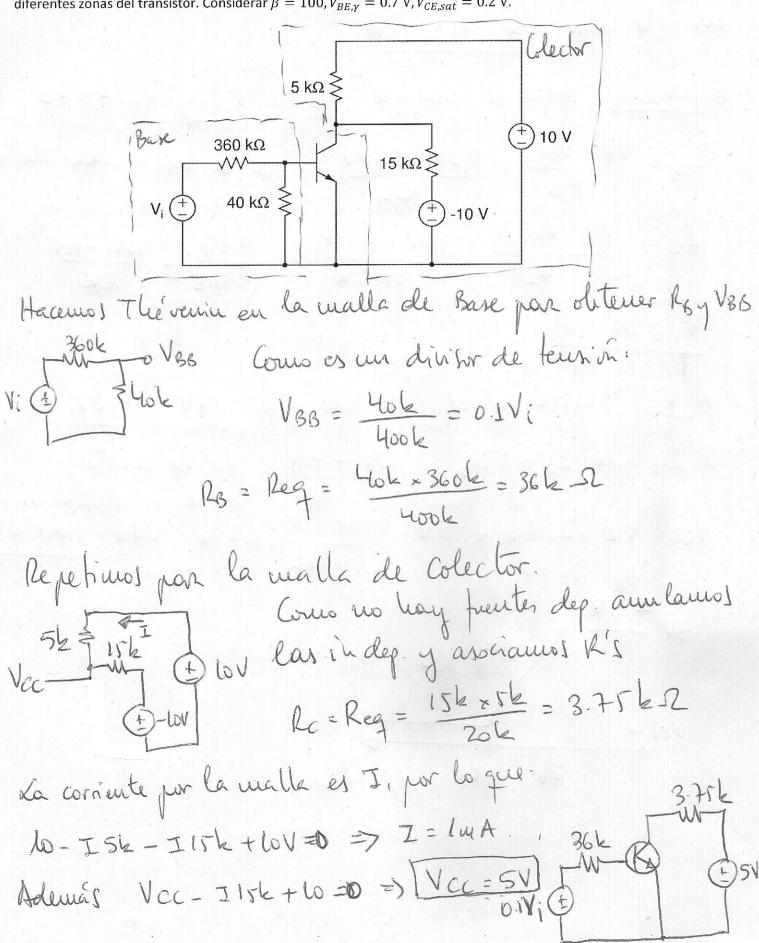
Y:

$$I_{2} = -V_{\gamma} - \frac{100 \cdot (V_{i} - 2V_{\gamma})}{201} \ge 0$$
$$-201 \cdot V_{\gamma} - 100 \cdot (V_{i} - 2V_{\gamma}) \ge 0$$
$$-V_{\gamma} - 100V_{i} \ge 0$$
$$V_{i} \le -V_{\gamma}/101$$

Llegamos a una contradicción, por tanto, los dos diodos no pueden estar simultáneamente en directa.

Grado en Ingeniería Informática y Doble grado en Ing. Informática y Matemáticas – Curso 2016/2017 Circuitos electrónicos – 3ª Prueba Intermedia – 22 de diciembre de 2016

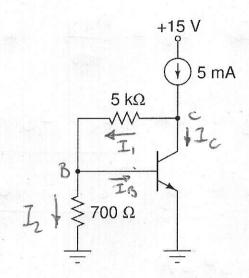
2.- (4 puntos) Esbozar la característica de transferencia V_{CE} en función de V_i para el circuito de la figura, indicando las diferentes zonas del transistor. Considerar $\beta=100, V_{BE,Y}=0.7 \text{ V}, V_{CE,Sat}=0.2 \text{ V}.$



Estadiamos las distintes regimes del transister · Corte: enaudo V65 L0.7V => 0.1V; C0.7V => [Vic7V] Eu este caso [Væ=Vcc=5V] · Intuación: Aquí se ample [VE=0.2V] y Ic 45 IB IB = $\frac{V_{66}-V_{6}=r}{R_6} = \frac{0.1V_i-0.7V}{36k}$ y de la malla de wlecht $I_{c} = \frac{Vcc - VcE_{sht}}{lc} = \frac{5V - 0.2V}{3.75k} \Rightarrow \frac{4.8V}{3.75k} \leq \frac{10Vi - 70V}{36k}$ (Vi > 11.6V) · Activa: Ourre en el juteronlo enter [0:7V y 11.6V] 4 Se aunque Ic = 6 Is = lovi-tor. Por la tauta, VŒ = Vœ - IcRc = 5V - [lovi-70V3.75k] => [VŒ=-1.04Vit2.3V] Achira pand= 1.04 0.21

Grado en Ingeniería Informática y Doble grado en Ing. Informática y Matemáticas – Curso 2016/2017 Circuitos electrónicos – 3ª Prueba Intermedia – 22 de diciembre de 2016

- 3.- (4 puntos) Para el circuito de la figura considerar $\beta = 99$, $V_{BE,\gamma} = 0.7$ V, $V_{CE,sat} = 0.2$ V.
 - c) ¿Puede estar el transistor en la región de saturación? Demostrarlo.
 - d) Obtener el punto de trabajo del transistor.



a) Si entwierz eu sa turn ción VCE = VCEsat = 0.2V y VEE = 0.7V

VE- IIX5k - VBEY = 0 => II = 0.2-0.7 = -0.5V = -0.1MA

Pero: I2 = V6EY = 0.7V = 1 mA

Por la que en el mode de base: I, = 7s+ Iz, de dude

IB= I1-I2= -0.1mA-1mA=-1.1mA Lo => +rt. Us

puede estre en saturain.

b) Como tenemos corriente circulando por el colector, el transistor no estra en corte, por lo que estra en activa => $Z_c = \beta Z_b$ $V_{EE} = 0.7V$ En los modos de base y colector tenemos B I,= Is+ I2 @ 5 mA = 1, + Ic Al ignal que auter I2 = VEXY = lui A => I,= I6+ lui A lu @ 5 mA = Is + lu A + Ic = Is(1+6) + lu A => Is = 4 mA loo [IB=40µA] por loque [Zc=3.96mA]. De donde I = 1.04 mA Alion recorremos la malla de san per obtener Va VCE- I, x 5k - VBEY = 0 -> VCE = 1.04mAx 5k + 0.7V VE = 5-9V