

Ejercicios UT 5

1. Esquema de asignación de memoria no contigua.
2. Explicar la memoria contigua y no contigua.
3. Estructura de un programa compilado para memoria dinámica.
4. Diferencias entre paginación interna y paginación externa.
5. Explicar las estrategias de colocación en memoria dinámica.
6. Explicar la jerarquía de la memoria.
7. Explicar paginación.
8. Explicar Segmentación.
9. Explicar Segmentación paginada.
10. Explicar los siguientes conceptos o siglas: PCB, memoria CACHÉ, memoria SHADOW, MEMORIA CONVENCIONAL, memoria HIGH, UMB, memoria UMS, memoria extendida, memoria expandida, memoria virtual, SWAPPING, Compactación de memoria.