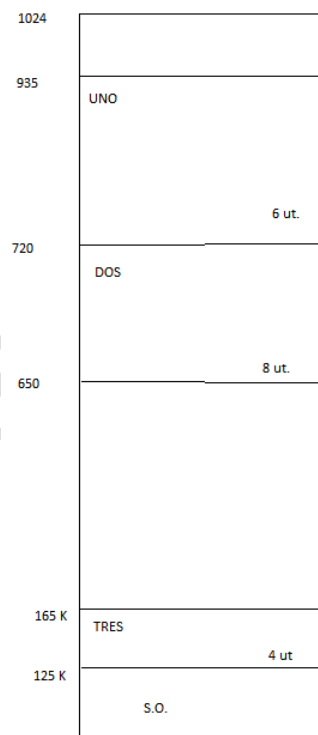


Ejercicio 2

Planificación de memoria Dinámica, a partir de la siguiente tabla de entradas en la memoria

PROCESO	LLEGADA	TAMAÑO	Tcpu
A	0	450k	8 ut.
B	0	150k	12 ut.
C	0	45k	20 ut.
D	1	25k	4 ut.
E	2	35k	6 ut.
F	3	80k	3 ut.
G	6	410k	4 ut.
H	8	145k	9 ut.
I	9	4k	8 ut.
J	16	18k	12 ut.
K	25	225 k	6 ut.

Tenemos inicialmente la siguiente disposición de memoria:



Realizar la representación gráfica de la evolución en tiempo de los siguientes ajustes:

- a) Primer Ajuste
- b) Segundo Ajuste
- c) Peor Ajuste