



Juan Vicente Montilla Cabrera <juanvmontillac@gmail.com>

## ProyectoPCB\_CESE\_MONTILLA

Diego Brengi <diego.brengi@gmail.com>

30 de noviembre de 2016, 21:10

Para: Juan Vicente Montilla Cabrera <juanvmontillac@gmail.com>

Hola:

Te mando una primera corrección (parcial).

Saludos.

NOMBRE		Juan Vicente Montilla Cabrera
EMAIL		<a href="mailto:juanvmontillac@gmail.com">juanvmontillac@gmail.com</a>
PROYECTO		Antena PCB - Poncho
REPO		<a href="https://github.com/Juanvmont/Poncho-EDU-CIAA-NXP-RF-2.4GHz-Antena-PCB.git">https://github.com/Juanvmont/Poncho-EDU-CIAA-NXP-RF-2.4GHz-Antena-PCB.git</a>
CORRECCION (Fecha)		30/11/16
Documentación	Archivo hoja de proyecto en /doc	Fuera de doc, en el raíz.
	Archivos de revisiones en /doc	Todavía no.
	Revisor designado	???
Esquemático	Bibliotecas	Quitar las bibliotecas
	Rótulo	ORIGINAL SIN EDITAR
	Jerarquía	Hoja conectores vacía (borrar si no se utiliza)
	Campos KiCost	SI
	Prolijidad conexiones	Faltan terminar
	Referencias	INCOMPLETAS
	Comentarios	Licencia mal aplicada.
		Que son estos archivos cc2591.SchLib y cc2591.PcbLib? si son cosas de altium colocarlo en un subdirectorío junto con una nota para saber de que se trata y porqué esta ahí.
		Archivo gitignore debe borrarse, el que funciona es el que comienza con . (.gitignore)
	ERC	NO. Falta numerar. Cosas desconectadas.
Asociación	Configuración bibliotecas	Bibliotecas con rutas absolutas: /home/juanv/Desktop/ubertooth-master/ y /home/juanv/Desktop/Ej1/juanvmont. Armar una biblioteca local dentro del proyecto con todos los footprints utilizados, y dejar solo esa

		como biblioteca activa.
<b>PCB</b>	Notas en PCB: Grila pos, ruteo. Pista min, Vía min, aguj. min, capas, terminación superficial.	FALTA
	Rótulo	FALTA
	Encapsulados	
	Borde del PCB	
	Ancho de pistas	
	DRC	
	Ruteo	
	Fiduciales	
	Placement	
	Serigrafía	
	Dimensiones	
	Fijación	
	Belleza/Alineación	
	Vista 3D	
	Areas de cobre	

[El texto citado está oculto]