



Juan Vicente Montilla Cabrera <juanvmontillac@gmail.com>

## CESE - PCB - TP FINAL - Revisión

Diego Brengi <diego.brengi@gmail.com>

19 de diciembre de 2016, 22:49

Para: Juan Vicente Montilla Cabrera <juanvmontillac@gmail.com>

Hola:

Te mando una segunda revisión.

Lamentablemente veo que falta mucho del PCB y esta igual que la última vez que lo corregí.

En pocos días ya haré la corrección final.

Saludos.

NOMBRE		Juan Vicente Montilla Cabrera
EMAIL		<a href="mailto:juanvmontillac@gmail.com">juanvmontillac@gmail.com</a>
PROYECTO		Antena PCB - Poncho
REPO		<a href="https://github.com/Juanvmont/Poncho-EDU-CIAA-NXP-RF-2.4GHz-Antena-PCB.git">https://github.com/Juanvmont/Poncho-EDU-CIAA-NXP-RF-2.4GHz-Antena-PCB.git</a>
CORRECCION (Fecha)		18/12/16
Curso CESE - PCB	Docente	Diego Brengi
Documentación	Archivo hoja de proyecto en /doc	OK
	Archivos de revisiones en /doc	FALTAN
	Revisor designado	FALTA MECIONAR
Esquemático	Bibliotecas	Quitar todas las bibliotecas
	Rótulo	Agregar revisor. Se podría sacar la dirección de repo si falta un renglón.
	Jerarquía	Ok
	Campos KiCost	SI. Cuidado: C15 y C16 figuran como obsoletos en Digikey y se muestran los reemplazos.
	Prolijidad conexiones	OK
	Referencias	OK
	Comentarios	En la página principal, se ven los campos de footprint del conector. Colocar como invisibles.
		Quitar los textos debajo de la URL del proyecto CIAA, son de ayuda para los templates, pero aquí ya no sirven.
		En A1, colocar algún texto que de algo de información sobre que se trata de una antena, datos estimados de la misma, etc.

		Para facilidad de lectura, cablear las señales PAEN, EN y HGM. Se pueden dejar las etiquetas, pero aporta claridad si se dibujan las líneas de conexión en forma prolija.
	ERC	OK
<b>Asociación</b>	Configuración bibliotecas	Bibliotecas con rutas absolutas: /home/juanv/Desktop/ubertooth-master/ y /home/juanv/Desktop/Ej1/juanvmont. Armar una biblioteca local dentro del proyecto con todos los footprints utilizados, y dejar solo esa como biblioteca activa.
<b>PCB</b>	Notas en PCB: Grila pos, ruteo. Pista min, Vía min, aguj. min, capas, terminación superficial.	FALTA
	Rótulo	OK
	Encapsulados	INCOMPLETO
		INCOMPLETO
		INCOMPLETO
	Borde del PCB	INCOMPLETO
	Ancho de pistas	INCOMPLETO
	DRC	INCOMPLETO
	Ruteo	INCOMPLETO
		INCOMPLETO
		INCOMPLETO
		INCOMPLETO
	Fiduciales	INCOMPLETO
	Placement	INCOMPLETO
	Serigrafía	INCOMPLETO
		INCOMPLETO
	Textos en cobre o en serigrafía, logos	INCOMPLETO
		INCOMPLETO
	Dimensiones	INCOMPLETO
	Fijación	INCOMPLETO
	Belleza/Alineación	INCOMPLETO
	Vista 3D	INCOMPLETO
	Areas de cobre	INCOMPLETO