



## Experiência No. 2 – Memória Externa e Expansão Mapeada em Memória

- 1- Monte o circuito da Figura 1 no Proteus.

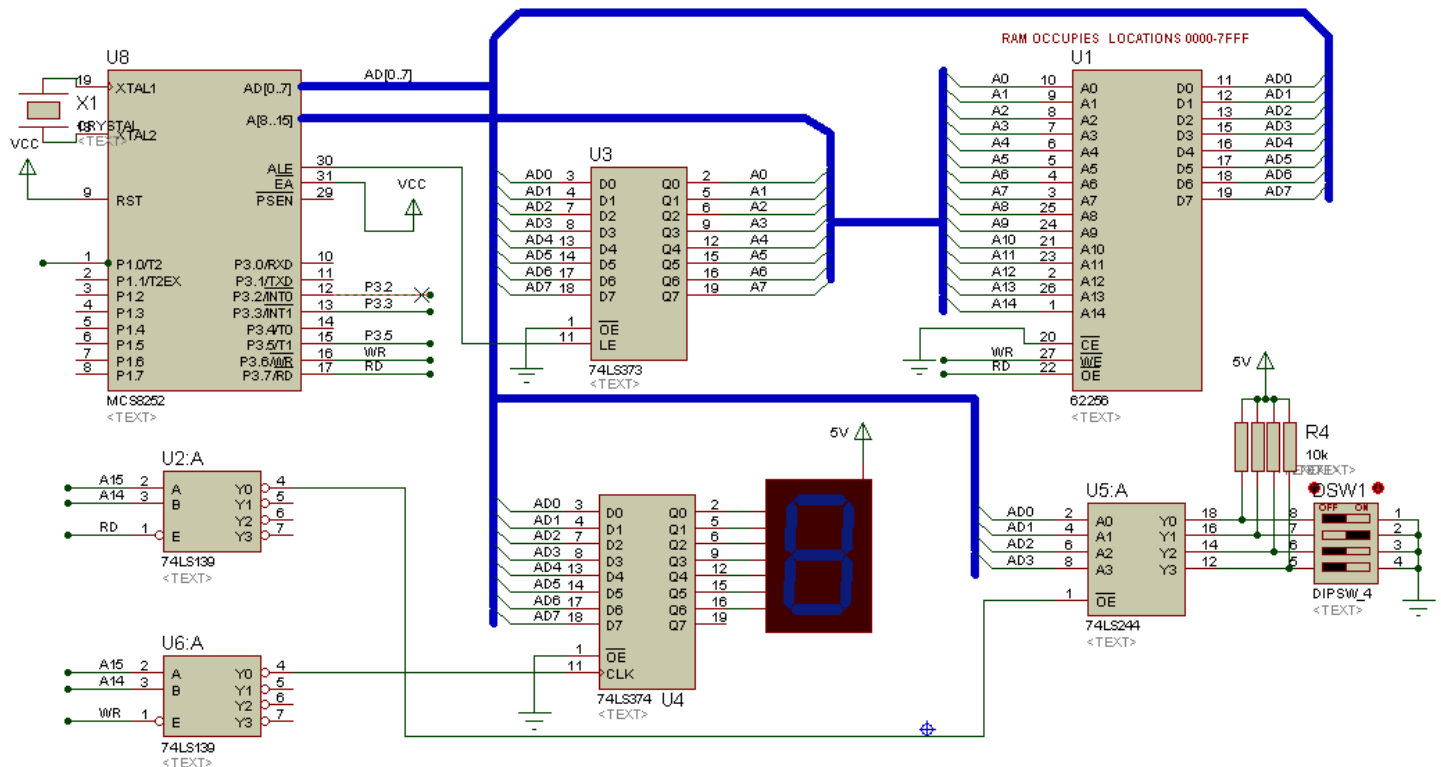


Figura 1

- 2- Determine possíveis endereços que podem ser utilizados para acesso a memória RAM externa, porta de saída (DISPLAY 7SEG), e porta de entrada (SW1).
- 3- Escreva um programa em assembly capaz de ler a informação binária presente na porta de entrada (SW1) e escreva o valor lido na porta de saída (DISPLAY).
- 4- Modifique o código do item anterior de forma que seja possível armazenar na RAM externa todos os valores alterados na porta de entrada desde o reset;
- 5- Faça uma expansão no sistema de forma que seja possível a leitura da chave SW1 para valores até 0Fh.