Universidade de Fortaleza Laboratório de Microprocessadores Prof. Reinaldo Imbiriba

Experiência No. 8 - Medidor de Largura de Pulso

1- Monte o circuito da Figura 1 no simulador.

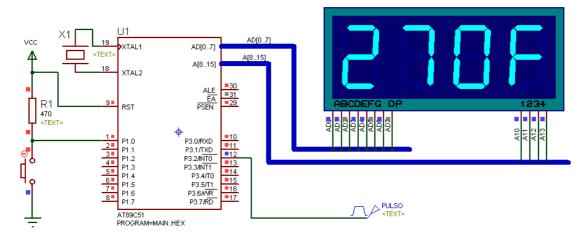


Figura 1

2- Escreve o código abaixo:

```
1 PULSO
                  REG
                         P3.2
2 BUTTON
                   REG
                          P1.0
          .chip 8051
 4
 5
          org
 6
          mov
                  sp, # (128-15)
 7
          MOV
                  IE,#10000000b
                                          ;Habilita interrupção Timer 0
                  TL0,#0
 8
          mov
                                          ;Inicializa TIMERO (byte baixo)
 9
          mov
                  TH0,#0
                                           ;Inicializa TIMERO (byte alto)
10
          mov
                  TMOD, #00000001b
                                           ;Configura timer 0 e 1
11 ;-----
12 inicio:
13
        CALL
                  AT DISPLAY
                  BUTTON, inicio
         JΒ
14
                  BUTTON, $
        JNB
15
16
        MOV
                  TL0,#0
17
        MOV
                  TH0,#0
                  AT DISPLAY
18 ;
        CALL
                  PULSO, $-3
         JNB
19
20
         SETB
                  TR0
         JΒ
                  PULSO, $
21
22
         CLR
                  TR0
         SJMP
                  inicio
23
```



Universidade de Fortaleza Laboratório de Microprocessadores Prof. Reinaldo Imbiriba

3- Adicione a rotina AT_DISPLAY da experiência passada e modifique os registros de entrada para TL0 e TH0 renomeie as sub-rotinas introduzindo o nome dos registros TL0 e TH0. Adicione a rotina de Delay com R7 igual a 1.

```
47 AT DPY THO:
25 AT DISPLAY:
                              48 mov
                                           a,THO
26 mov
            p2,#00
                                     call
                              49
                                           convert
      CALL AT DPY TLO
27
                             50
                                     clr
                                           p2.4
      CALL AT_DPY_TH0
28
                             51
                                     mov
                                           p0,a
            p2,#00
29
       mov
                             52
                                     setb p2.3
      RET
30
                             53
                                     call
                                           delay
                              54
                                     mov
                                            a,THO
32 AT DPY TLO:
                                          a
                             55
                                     swap
            a,TL0
       mov
                             56
                                     call convert
       call convert
34
                             57
                                     clr
                                           p2.3
      setb p2.5
35
                             58
                                     mov
                                           p0,a
            p0,a
      mov
                             59
                                     setb p2.2
37
            delay
      call
                                     call
                             60
                                            delay
38
       mov
             a,TL0
                             61
39
      swap
             а
                             62 ;-----
40
      call
           convert
                             63 convert:anl
                                          a,#0Fh
            p2.5
41
      clr
                                           dptr,#table
                             64 mov
             p0,a
42
      mov
                             65
                                     movc a,@a+dptr
43
       setb
             p2.4
                             66
                                     cpl
44
       call
             delay
                              67
                                     ret.
       ret
```

- 4- Configure o PULSO de entrada a ser medido com amplitude de 0 a 5V e largura de 10mS com frequência de 1 Hz. Rode a simulação. A largura do pulso do sinal aplicado deve ser mostrada no display no formato Hexadecimal;
- 5- Altere a largura do pulso e observe o display.