# Universidade de Fortaleza Laboratório de Microprocessadores Prof. Reinaldo Imbiriba

# Experiência No. 7 – Frequencímetro Digital

1- Monte o circuito da Figura 1 no simulador.

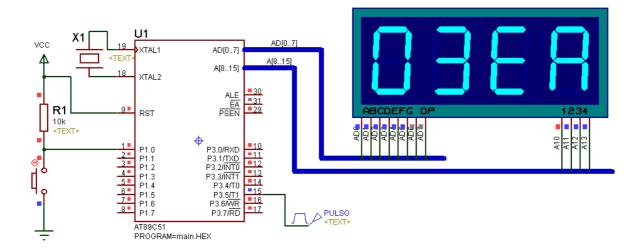


Figura 1

### 2- Escreve o código abaixo:

```
1 MILISEGUNDOS
                  EQU
                         0Ah
2 TIMERO COUNTER EQU
                          65536-50000
3 FLAG 1S
                  REG
                          20h.0
4 PULSO
                  REG
5
          .chip 8051
7
          org
8
          sjmp
                  init
9
          org
                  0Bh
10
                  TIME 1S
         1jmp
                 sp,#(128-15)
11 init: mov
12
         MOV
                 IE,#10000010b
                                        ;Habilita interrupção Timer 0
                 TLO, #<TIMERO_COUNTER ;Inicializa TIMERO (byte baixo)
13
         mov
                 THO, #>TIMERO COUNTER ;Inicializa TIMERO (byte alto)
14
         mov
                 TMOD, #01010001b
15
          mov
                                         ;Configura timer 0 e 1
          MOV
                  TL1,#0
16
          MOV
                 TH1,#0
17
         mov MILISEGUNDOS, #20
clr FLAG_1S
19
20
```



# Universidade de Fortaleza Laboratório de Microprocessadores Prof. Reinaldo Imbiriba

```
22 inicio:
23 CALL
            AT DISPLAY
                                    58 AT DPY TH1:
                                    59 mov
             PULSO, inicio
                                                 a,TH1
      JВ
24
      JNB
                                           call convert
25
             PULSO, $
                                    60
      MOV
             TL1,#0
26
                                    61
                                           clr p2.4
      MOV
27
             TH1,#0
                                           mov p0,a
                                    62
     SETB TR1
SETB TR0
CALL AT_DISPLAY
JNB FLAG_1S, $-3
CLR TR1
CLR FLAG_1S
                                           setb p2.3
28
                                    63
                                           call delay
29
                                    64
                                                 a,TH1
30
                                    65
                                           mov
31
                                    66
                                           swap a
                                    67
                                           call convert
33
                                    68
                                           clr
                                                 p2.3
      SJMP inicio
                                                 p0,a
34
                                    69
                                           mov
35 :-----
                                    70
                                           setb p2.2
36 AT DISPLAY:
                                    71
                                           call delay
37 mov p2,#00
38 CALL AT_DPY_TL1
39 CALL AT_DPY_TH1
                                    72
                                           ret
                                    73 ;-----
                                    74 convert:anl a,#0Fh
      mov p2,#00
40
                                    75 mov
                                                 dptr,#table
41
      RET
                                    76
                                           movc a,@a+dptr
                                           cpl
42 :-----
                                    77
43 AT DPY TL1:
                                           ret
                                    78
           a,TL1
44
   mov
                                    79 ;-----
       call convert
                                    80 delay: mov r7, #255
45
                                           djnz r7,$
       setb p2.5
                                    81
      mov p0,a
call delay
                                           ret
47
                                    82
48
      mov a, TL1
49
      swap a
50
51
      call convert
      clr
             p2.5
52
             p0,a
      mov
53
54
      setb p2.4
      call delay
55
56
       ret
```

;------TRATAMENTO DA INTERRUPÇÃO------

```
TIME_1S:mov TL0, #<TIMERO_COUNTER ;Inicializa TIMERO (byte baixo)

mov TH0, #>TIMERO_COUNTER ;Inicializa TIMERO (byte alto)

B6 DJNZ MILISEGUNDOS, EXIT

mov MILISEGUNDOS, #20

88 SETB FLAG_1S

CLR TR0

EXIT: RETI
```



# Universidade de Fortaleza Laboratório de Microprocessadores Prof. Reinaldo Imbiriba

```
92 ; Tabela de conversão dos valores binários (0-A) em 7 segmentos
93 ;-----
94 table: DB
                 00111111b
                              ; 0
                                                                      a=d0
95
          DB
                 00000110b
                              ; 1
                                                                      b=d1
96
          DB
                 01011011b
                             ; 2
                                                                      c=d2
          DB
                 01001111b ; 3
97
                                                                      d=d3
                 01100110b ; 4
          DB
98
                                                                      e=d4
                 01101101b ; 5
99
          DB
                                                                      f=d5
                            ; 6
          DB
                 01111101b
100
                                                                      g=d6
101
          DB
                 00000111b
                            ; 7
                                                                      h=d7
          DB
                 01111111b
102
                             ; 8
                 01101111b
103
          DB
                             ; 9
104
          DB
                 01110111b
                            ; Ah = (A)
                 01111100b ; Bh = (B)
105
          DB
                 00111001b ; Ch = (C)
          DB
106
                 01011110b
107
          DB
                             ; Dh = (D)
108
          DB
                 01111001b
                            ; Eh = (E)
                 01110001b
109
          DB
                             Fh = (F)
110 ;
          END
111
```

- 3- Configure o PULSO de entrada a ser medido com amplitude de 0 a 5V e frequência de 100Hz. Rode a simulação. A frequência do sinal aplicado deve ser mostrada no display no formato Hexadecimal.
- 4- Altere a frequência do sinal gerado e observe o display.