

Componentes de HARDWARE

DESCRIÇÃO

A importância e a utilização dos componentes de hardware dos computadores.

PROPÓSITO

Aprender que um sistema de computação é um conjunto interconectado e inter-relacionado de componentes principais e subcomponentes.

OBJETIVOS

MÓDULO 1

Identificar a estrutura básica de um computador

MÓDULO 2

Examinar os princípios básicos dos subsistemas de processamento, memória e entrada e saída

MÓDULO 3

Registrar o essencial sobre o sistema operacional

MÓDULO 1

🕒 Identificar a estrutura básica de um computador

SISTEMAS DE COMPUTAÇÃO

A área conhecida como **implementação de computadores** se relaciona, em geral, à abordagem de aspectos que são desnecessários ao programador. Por exemplo, a tecnologia usada na construção da memória, a frequência do relógio, sinais de controle para iniciar as micro-operações etc.

A implementação de computadores difere do conceito de **arquitetura de computadores**, cujo termo se relaciona, em geral, ao tratamento de pontos que são de interesse do programador, a saber, conjunto de instruções do processador, tamanho da palavra, modos de endereçamento de instruções, entre outros. A implementação de computadores e a arquitetura de computadores estão inseridas no domínio mais geral dos **sistemas** de computação.

SISTEMAS

Conjuntos de partes coordenadas que concorrem para a realização de um determinado objetivo.

(MONTEIRO, 2007)

★ EXEMPLO

Exemplos de sistemas incluem:

Sistema jurídico;

Sistema nervoso;

Sistema de informação;

Sistema familiar;

Sistema social;

A DEFINIÇÃO DE COMPUTAÇÃO PODE SER ENTENDIDA COMO A REALIZAÇÃO DE CÁLCULOS DE FORMA ORDENADA OU APENAS A MANIPULAÇÃO DE VALORES.

LOGO, COMO VOCÊ DEFINIRIA UM SISTEMA DE COMPUTAÇÃO?

RESPOSTA

Um sistema de computação é um conjunto de partes coordenadas que concorrem para a

realização do objetivo de computar (dados).

Antes de avançarmos, é necessário que você conheça algumas definições de termos importantes:

DADOS

Constituem um conjunto de fatos em estado bruto a partir dos quais conclusões podem ser tiradas.

INFORMAÇÃO

É a inteligência e o conhecimento derivados dos dados.



O processamento de **DADOS** (*data processing*) consiste em uma série de atividades ordenadamente realizadas (receita de bolo), com o objetivo de produzir um arranjo determinado de **INFORMAÇÕES** a partir de outras obtidas inicialmente.

Veja a seguir as etapas de um processamento de dados:

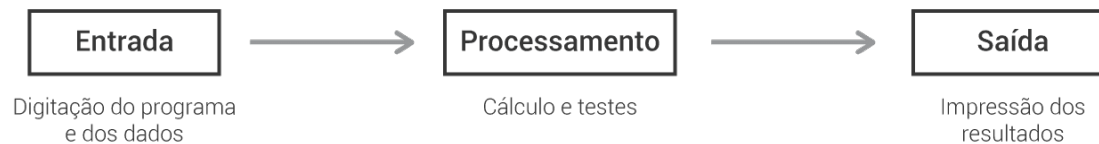


Imagem: MONTEIRO, 2007, p. 9

📷 Etapas do processamento de dados.

LINGUAGEM DE PROGRAMAÇÃO

Um **algoritmo** pode ser formalizado em **comandos de uma linguagem de programação**, entendida pelo sistema de computação. Por exemplo, um algoritmo para soma de 100 números (1 a 100) está exemplificado na tabela a seguir:

1. Escrever e guardar $N = 0$ e $SOMA = 0$;
2. Ler número da entrada;
3. Somar valor do número ao de $SOMA$ e guardar resultado como $SOMA$;
4. Somar 1 ao valor de N e guardar resultado como novo N ;
5. Se valor de N for menor que 100, então passar para item 2;
6. Se não, imprimir valor de $SOMA$;
7. Parar.

Imagem: MONTEIRO, 2007, p. 9

📷 Algoritmo para somar 100 números.

TIPOS DE LINGUAGENS

Um programa pode ser escrito em diferentes tipos de linguagens, por exemplo, Assembly, Pascal, C, Cobol, Basic etc.

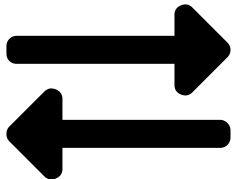
Uma linguagem de máquina (código de máquina) é formada por sequências de bits que representam as operações.

MNEMÔNICOS

Mnemônicos são sintaxes que designam as instruções de operações.

LINGUAGEM DE BAIXO NÍVEL DE ABSTRAÇÃO

Usa os chamados **mnemônicos** ao invés de bits. Está relacionada diretamente à arquitetura do processador. Pode ser conhecida como **linguagem de montagem** e **Assembly**.



LINGUAGEM DE ALTO NÍVEL DE ABSTRAÇÃO

Possui um nível de abstração relativamente elevado, mais afastado da linguagem de montagem e mais próximo à linguagem humana. Exemplos: Pascal, Fortran, C++, Delphi.

ORGANIZAÇÃO DE UM SISTEMA DE COMPUTAÇÃO

A organização funcional de um sistema de computação (S.C.) possui os seguintes componentes:

Dispositivo de entrada;

Dispositivo de saída;

Processador;

Memória principal (primária);

Memória secundária.

Veja na figura a seguir qual é a relação de funcionamento entre estes componentes:

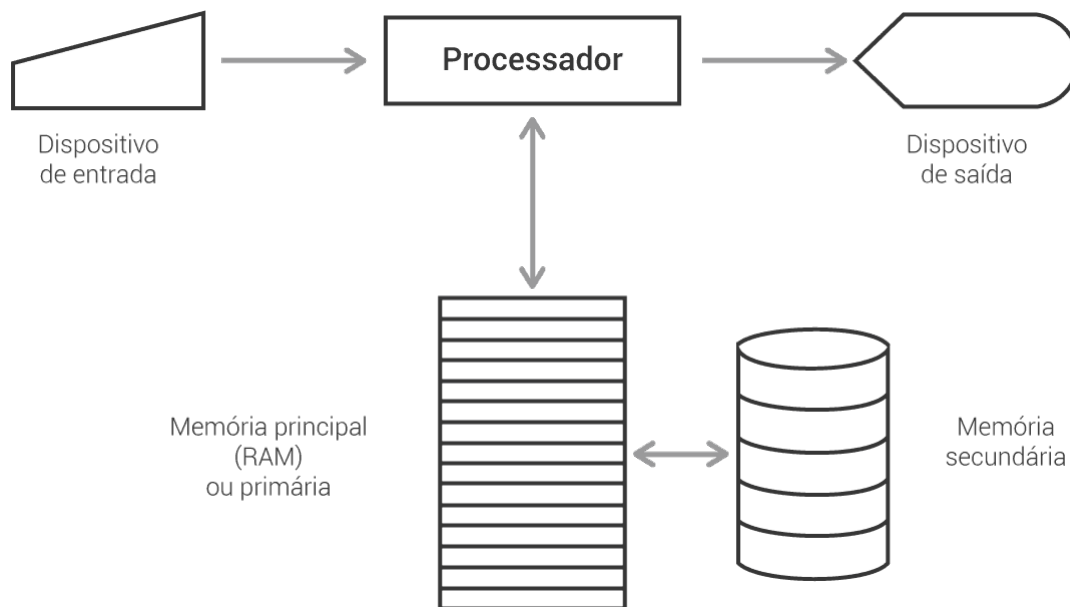


Imagem: MONTEIRO, 2007, p. 32

📷 Componentes de um sistema de computação.

A **Arquitetura de John von Neumann** (pronuncia-se *fon Noiman*) foi concebida a partir de 1946, precursora da arquitetura que conhecemos hoje. Ela possibilita a uma máquina digital **armazenar seus programas no mesmo espaço de memória que os dados**, permitindo, assim, a manipulação de tais programas.

John von Neumann (1903-1957) foi um matemático húngaro, considerado um dos grandes gênios da humanidade. Possui contribuições em diversas áreas do conhecimento, desde a Economia, Teoria dos Jogos, Computação até a Física Nuclear.



Foto: Wikimedia Commons

📷 John von Neumann.

A arquitetura a seguir é um projeto modelo de um computador digital de programa armazenado que utiliza uma unidade de processamento (CPU) e uma de armazenamento (*memória*) para comportar, respectivamente, instruções e dados, conforme ilustrado.

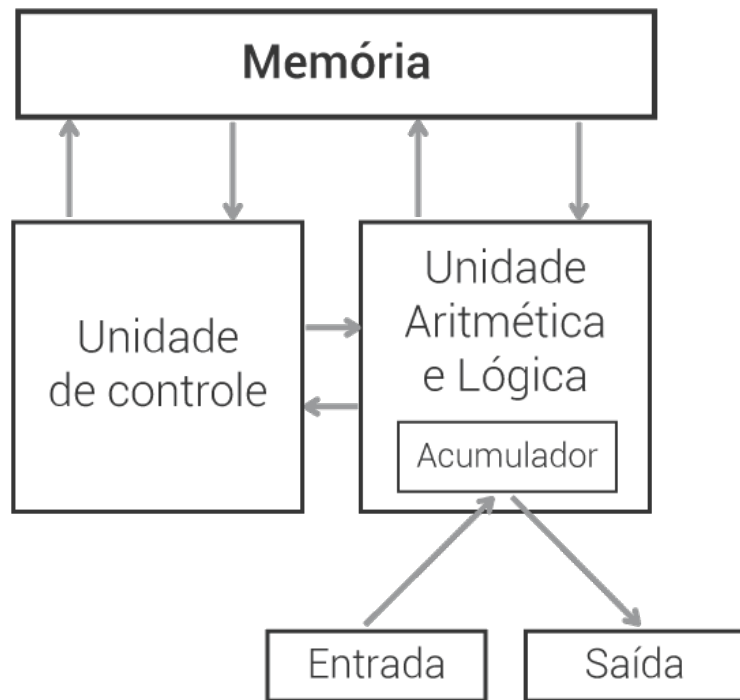


Imagem: Wikimedia Commons

📷 Projeto modelo de um computador digital.

BARRAMENTO

Fundamentalmente, todo sistema de computação (computador) é organizado (funcionalmente) em três grandes módulos ou subsistemas:

1

PROCESSADOR

2

MEMÓRIA

3

ENTRADA/SAÍDA (E/S)

Como se trata de componentes eletrônicos, a comunicação e controle entre eles é realizada por sinais elétricos, que percorrem fios. Estes fios são chamados, em conjunto, de **barramento**.

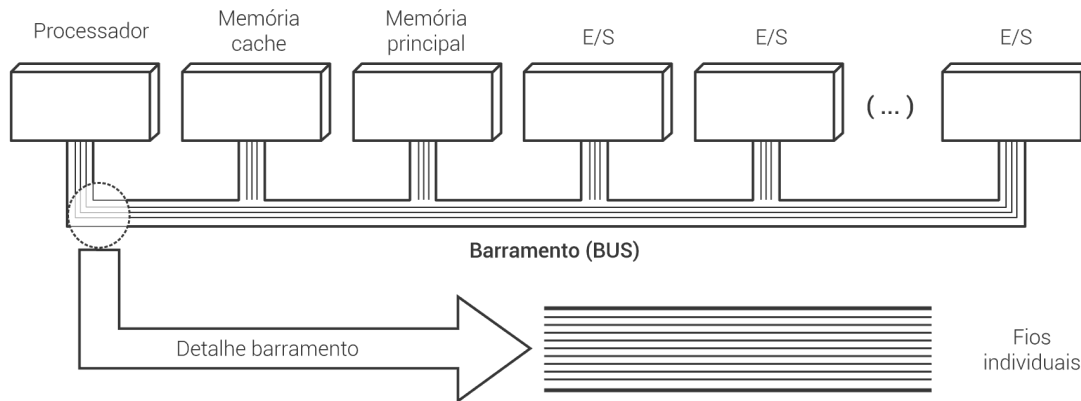


Imagem: MONTEIRO, 2007, p. 39

📷 Organização funcional de um S.C.

VOCÊ SABE DEFINIR QUAL É A FUNÇÃO DO BARRAMENTO?

RESPOSTA

Barramento é um conjunto de fios que têm por função transportar **sinais de informação** e **sinais de controle e comunicação** entre os componentes interligados.

SINAIS DE INFORMAÇÃO

São bits, transportados entre o processador e demais componentes (memória ou periféricos), vice-versa.

SINAIS DE CONTROLE E COMUNICAÇÃO

Pulsos, que surgem em duração e intervalo de tempo distintos conforme sua função. Cada um deles serve a um propósito diferente.

Veja a seguir os tipos de barramento:

BARRAMENTOS DE DADOS (BD)

São bidirecionais, transportam bits de **dados** entre o processador e outro componente, vice-versa.

BARRAMENTOS DE ENDEREÇOS (BE)

São unidirecionais, transportam bits de um **endereço de acesso** de memória ou de um dispositivo de E/S, do processador para o controlador do barramento.

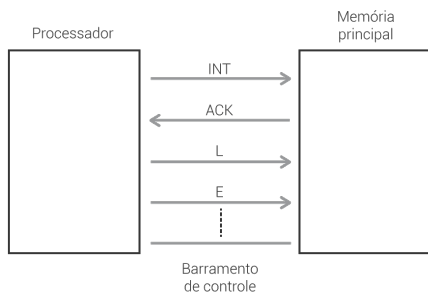
BARRAMENTOS DE CONTROLE (BC)

Possuem fios que enviam sinais específicos de **controle e comunicação** durante uma determinada operação.

A soma dos fios do BC, do BD e do BE é igual ao total de pinos do processador ou total de furos do soquete, ou seja:

Totalpinos = BD + BE + BC.

Em uma operação de transferência ou acesso (seja para leitura ou para escrita, exemplificado na figura 1, o barramento é único, embora dividido em **grupos de fios** que realizam funções diferentes (figura 2):



LEGENDA:
 INT - interrogação
 ACK - OK
 L - Sinal de leitura (read)
 E - Sinal de escrita (write)

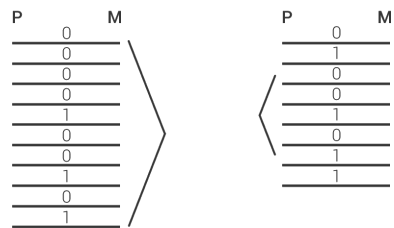


Imagem: MONTEIRO, 2007, p. 42

📷 Figura 1: Uma operação de acesso do processador à memória principal.

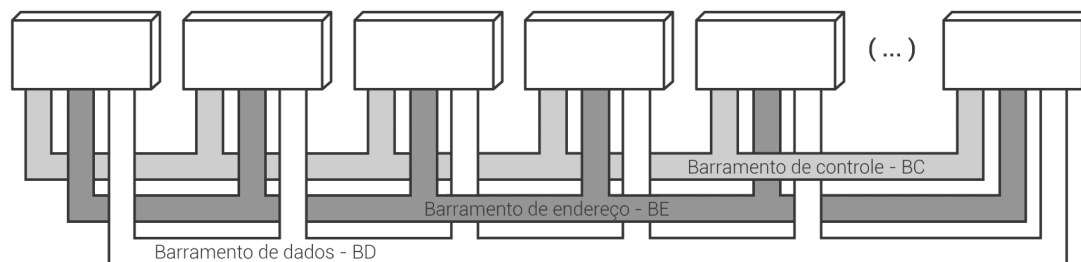
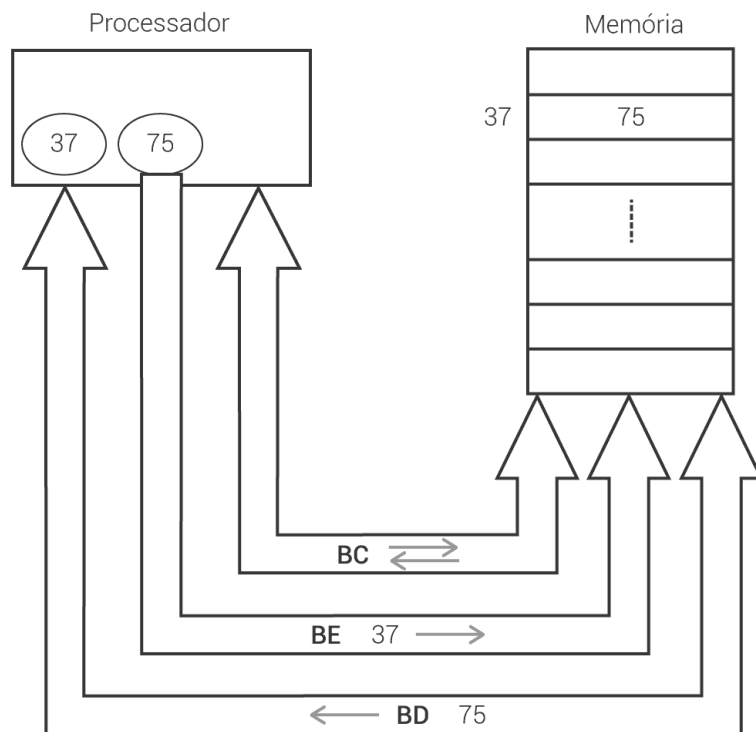


Imagem: MONTEIRO, 2007, p. 40

📷 Figura 2: Divisão do barramento em grupos de fios com funções diferentes.

Se o processador precisar de um dado específico ao longo da execução de uma instrução, ele saberá o endereço dele, que, por exemplo, é o endereço 37 em decimal, 0000100101 em binário [com o barramento de endereços (BE) possuindo 10 fios]. Ao acessar o endereço especificado através do barramento de endereços, o processador, então, realizará uma **operação de leitura**, transferindo o dado, por exemplo, 7510, que se encontra no interior da célula de memória, pelo barramento de dados (BD). O barramento de controle (BC) será responsável pelos sinais de controle (exemplificados a seguir).

Após o dado chegar ao processador e ser processado, um dado resultante desse processamento poderá agora seguir pelo BD, para ser armazenado em um endereço de memória, em uma operação denominada **operação de escrita**. O exemplo aqui descrito encontra-se ilustrado na figura a seguir:



📺 Funcionamento dos BE, BD e BC.

Assista a uma breve explanação das características de cada um dos tipos de barramentos.

Para assistir a um vídeo sobre o assunto, acesse a versão online deste conteúdo.



PROCESSADORES

Os **processadores** são projetados com a capacidade de realizarem diretamente (pelo hardware) pequenas e simples (primitivas) **operações**, tais como:

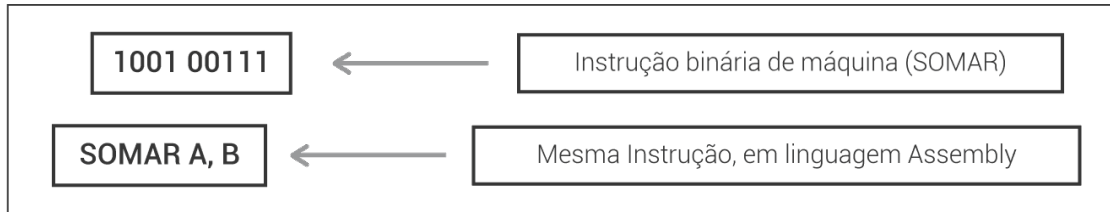
Executar operações aritméticas com 2 números (somar, subtrair, multiplicar, dividir);

Mover um número (dado) de um local para outro;

Mover um número (dado) de dispositivo de entrada ou de saída;

Desviar a sequência de controle.

A execução de um comando em linguagem de alto nível (por exemplo, Pascal), como $X = A + B$ requer, primeiro, sua conversão para instruções de máquina e, em seguida, sua execução propriamente dita (figura), ou seja, **somar** o valor indicado por A com o valor indicado por B e armazenar o resultado no local indicado por A.



📷 Uma mesma instrução em linguagens diferentes.

Os processadores, então:

Interpretam o que fazer (qual a operação – no exemplo anterior, a operação era SOMAR);

Executam a operação (como fazer– algoritmo para completar a operação propriamente dita).

Uma **instrução de máquina** consiste no conjunto de bits que identifica uma determinada **operação primitiva** a ser realizada diretamente pelo hardware, por exemplo, 1001 00111 00001.

Exemplos de operações primitivas são:

Operações aritméticas– Somar, subtrair, multiplicar e dividir;

Operações lógicas– AND, OR, XOR;

Operações de entrada e saída de dados;

Operações de desvio de controle;

Operações de movimentação de dados.

SAIBA MAIS

Ações que podem ser realizadas por meio de instruções de máquina:

Transferir uma palavra de acordo de uma célula para outra;

Efetuar a soma entre dois operandos, guardando o resultado em um deles ou em um terceiro operando;

Desviar incondicionalmente para outro endereço fora da sequência;

Testar uma condição. Se o teste for verdadeiro, então desviar para outro endereço fora da sequência;

Realizar uma operação lógica AND entre dois valores;

Parar a execução de um programa;

Adicionar 1 ao valor de um operando;

Transferir um byte de dados de uma porta de E/S para a MP;

Transferir um byte de dados da MP para uma porta de E/S;

Substituir o operando por seu valor absoluto.

(MONTEIRO, 2007, p. 181)

CICLO DE INSTRUÇÕES

Você sabe a diferença entre conjunto de instrução e ciclo de instrução?

Conjunto de instruções são todas as possíveis instruções que podem ser interpretadas e executadas por um processador. Por exemplo, o Intel 8080 tinha 78 instruções de máquina, o Pentium 4 tinha 247;

Ciclo de instruções é um conjunto de instruções de máquina sequencialmente organizadas para a execução de um programa.

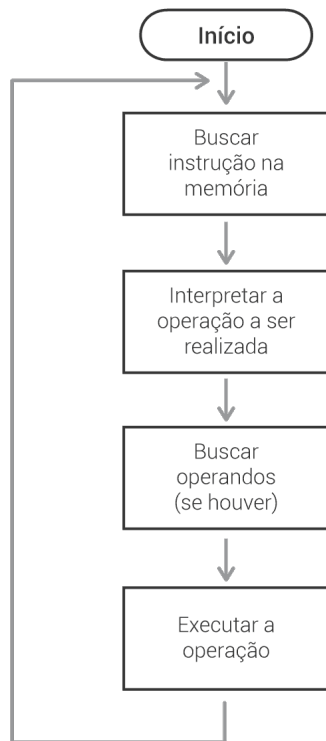


Imagem: MONTEIRO, 2007, p. 37

📷 Ciclo de instrução.

O formato básico de uma instrução de máquina é constituído de duas partes (figura):

Código de operação (C.Op.): Identificação da operação a ser realizada;

Operando(s) (Op.): Pode ter 1, 2 ou 3.



Imagem: Adaptada de MONTEIRO, 2007, p. 275

📷 Instruções de máquina com um, dois e três operandos.

TENDÊNCIAS

Desde a sua criação, o progresso tecnológico da computação foi um dos fatos mais extraordinários da humanidade. Hoje, por menos de R\$1.000,00 é possível comprar um telefone celular com um desempenho equivalente ao computador mais rápido do mundo comprado em 1993 por US\$50 milhões. Esse rápido progresso veio dos avanços na tecnologia usada para construir computadores e das inovações no design de computadores.

Refleta sobre o que virá no futuro, e sobre que tipos de conhecimentos devem ser adquiridos para almejar a vanguarda da atuação na área de computação.



Imagem: haroldguevara / Shutterstock

VEM QUE EU TE EXPLICO!

Os vídeos a seguir abordam os assuntos mais relevantes do conteúdo que você acabou de estudar.

Organização de um sistema de computação Explicar os componentes e suas funções.

Processadores Falar sobre sua função e as operações fundamentais que todo processador deve implementar.

VERIFICANDO O APRENDIZADO

1. A SEQUÊNCIA BÁSICA DE EXECUÇÃO DE OPERAÇÕES PRIMITIVAS É A DEFINIÇÃO DE:

- A)** Instrução de máquina.
- B)** Conjunto de instruções.
- C)** Ciclo de instrução.
- D)** Mnemônico.

2. UM SISTEMA DE COMPUTAÇÃO (S.C.) POSSUI UM PROCESSADOR QUE ENDEREÇA 4 MEGA (M) DE ENDEREÇOS DE MEMÓRIA PRINCIPAL NO MÁXIMO. QUAL É A LARGURA DE SEU BARRAMENTO DE ENDEREÇOS (BE) EM BITS?

- A)** 4096 bits.
- B)** 512 bits.
- C)** 32.768 bits.
- D)** 22 bits.

GABARITO

1. A sequência básica de execução de operações primitivas é a definição de:

A alternativa "**C**" está correta.

As etapas básicas de um ciclo de instrução podem ser simplificadas para o acrônimo BDE: Buscar instrução na memória. Decodificar a operação a ser realizada e buscar operando, se houver. Executar a operação.

2. Um sistema de computação (S.C.) possui um processador que endereça 4 Mega (M) de endereços de memória principal no máximo. Qual é a largura de seu barramento de endereços (BE) em bits?

A alternativa "**D**" está correta.

A quantidade de endereços de memória a serem endereçados pelo barramento de endereços é obtida da seguinte forma: $N = 2^L$

Sendo:

N = Quantidade de endereços.

L = Largura (quantidade) de bits do BE ou de cada endereço.

Temos:

N = 4 Mega endereços (não estamos considerando o conteúdo de cada célula, apenas a quantidade de células existentes).

Cálculo de L:

A tabela a seguir expressa alguns prefixos usados para abreviar valores em computação, nos valores em potência de 2 e em potência de 10.

Unidade	Valor em potência de 2	Valor unitário	Valor em potência de 10	Valor unitário
---------	---------------------------	----------------	----------------------------	----------------

Unidade	Valor em potência de 2	Valor unitário	Valor em potência de 10	Valor unitário
1k (quilo)	2^{10}	1024	10^3	1.000
1M (mega)	2^{20}	1.048.576	10^6	1.000.000
1G (giga)	2^{30}	1.073.741.824	10^9	1.000.000.000
1T (tera)	2^{40}	1.099.511.627.776	10^{12}	1.000.000.000.000

 **Atenção!** Para visualização completa da tabela utilize a rolagem horizontal

Desmembrando o valor 4 do prefixo **M**, podemos escrever o valor 4 da seguinte maneira: $2^2 = 4$

Podemos escrever o prefixo **Mega (M)** da seguinte maneira: $2^{20} = \text{Mega}$

Juntando: 4 Mega endereços = $2^2 \times 2^{20}$

Repetindo a base e somando os expoentes: 2^{22}

Assim: 4 M = $2^{22} = 22$ bits

MÓDULO 2

🕒 **Examinar os princípios básicos dos subsistemas de processamento, memória e entrada e saída**

SUBSISTEMAS DE PROCESSAMENTO

Um processador ou Unidade Central de Processamento – UCP (*Central Process Unit* – CPU) possui basicamente duas funções principais:

FUNÇÃO PROCESSAMENTO

Responsável pelo processamento dos dados.

FUNÇÃO CONTROLE

É a parte funcional que realiza as atividades de buscar a instrução; interpretar as ações; gerar os sinais de controle para ativar as atividades requeridas (dentro ou fora do processador).

Veja a seguir um vídeo que fala mais detalhadamente sobre os componentes dessas funções de processamento:

Para assistir a um vídeo sobre o assunto, acesse a versão online deste conteúdo.



MEMÓRIA

A MEMÓRIA É UM SISTEMA CONSTITUÍDO DE VÁRIOS COMPONENTES, CADA UM COM VELOCIDADES, CUSTOS E CAPACIDADES DIFERENTES. TODOS, NO ENTANTO, COM MESMA FUNÇÃO- ARMAZENAR E RECUPERAR VALORES, QUANDO DESEJADO.

Existem diferentes tipos de memória, para diferentes finalidades, no que é conhecido como **hierarquia de memórias**:

Registradores;

Memória Cache;

Memória Principal- MP (ex.: RAM);

Memória Secundária (ex.: HDs, Pendrive);

Memória Virtual.

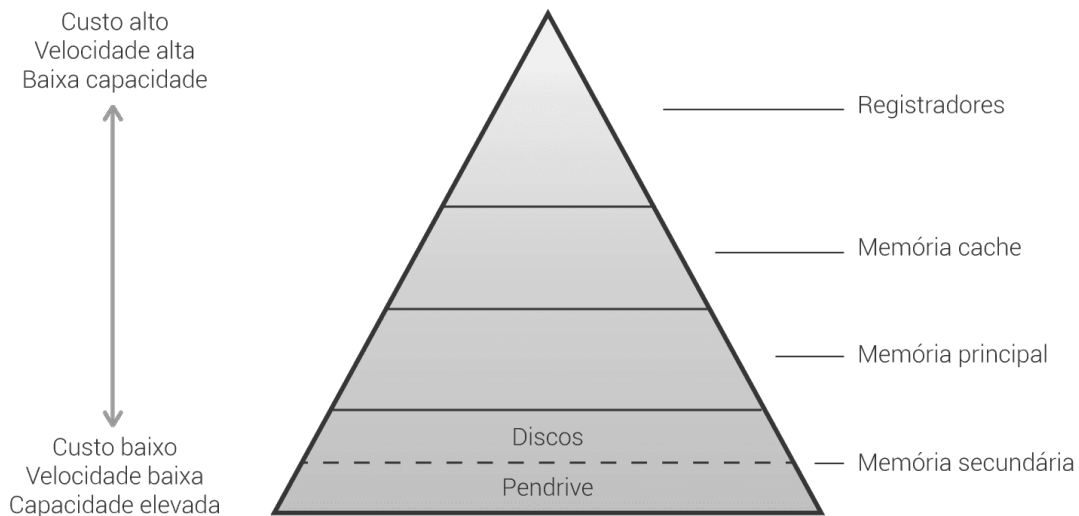


Imagem: MONTEIRO, 2007, p. 86

📷 Hierarquia de memórias.

REGISTRADORES

ATENÇÃO

Os registradores são memórias com as características do topo da pirâmide, localizadas dentro do processador.

Existem:

REGISTRADORES DE DADOS

Armazenam os dados que serão processados pelas unidades de cálculo, separados em unidades para números inteiros e números de ponto flutuante.

REGISTRADOR DE DADOS DE MEMÓRIA - RDM (*MEMORY BUFFER REGISTER – MBR*)

Para transferências externas de dados.

REGISTRADOR DE ENDEREÇO - REM (*MEMORY ADDRESS REGISTER – MAR*)

Para transferências externas de endereços de memória.

CONTADOR DE INSTRUÇÃO OU CONTADOR DE PROGRAMA - CI (*PROGRAM COUNTER – PC*)

Para buscar a próxima instrução.

REGISTRADOR DE INSTRUÇÃO - RI (*INSTRUCTION REGISTER – IR*)

Armazena instrução.

SEGMENTOS

Para armazenar endereços de Segmentos [apontam para determinados segmentos (programa, dados, pilha, etc.)].

FLAGS

Podem ser usadas para indicar o resultado de certas instruções.

MEMÓRIA CACHE

A **memória cache** é uma memória de pequena capacidade, situada entre a memória principal (MP) e o processador. Essa memória armazena uma certa quantidade dos dados que estão sendo utilizados no momento, e que são transferidos para o processador em alta velocidade.

UMA PERGUNTA QUE MUITOS PODEM FAZER É:

POR QUE MUITAS MEMÓRIAS E NÃO APENAS UMA?

O ideal seria haver apenas uma memória nos computadores, com os seguintes requisitos:

Tempo de acesso muito curto (semelhante ao do processador);

Grande capacidade de armazenamento;

Armazenamento permanente (não volátil);

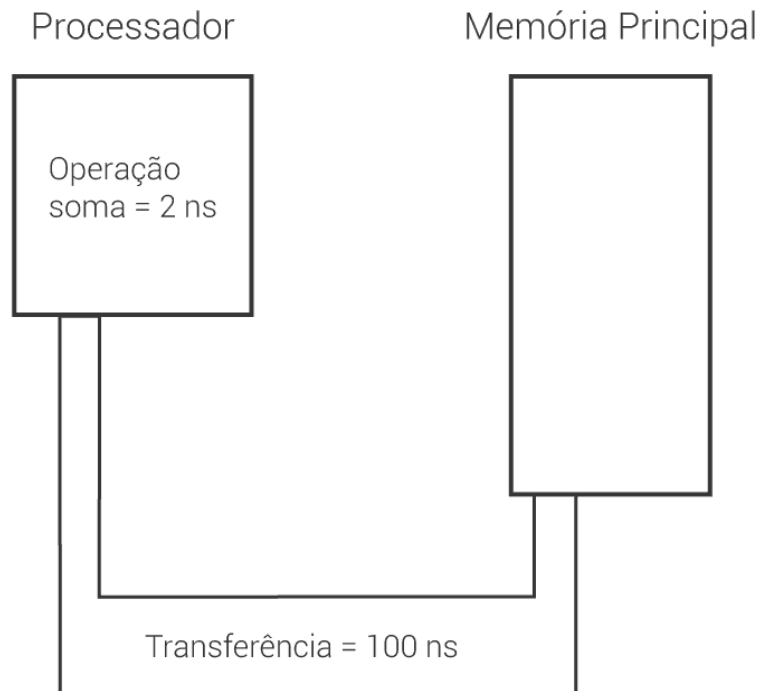
Baixo custo.

Como, em termos práticos, hoje ainda não é possível a existência desse tipo de memória, faz-se necessária a adoção de soluções mais viáveis para compensar a diferença de velocidades que existe entre o processador e a MP.

A figura a seguir ilustra a comparação de velocidades que existem entre o processador e a MP (apenas processador e MP).

Há uma grande diferença de tempo entre a transferência da MP para o processador e este usar os dados.

No exemplo, o processador gasta 2 nanosegundos para somar e espera 100 nanosegundos para receber novos dados.



PRINCÍPIO DA LOCALIDADE

O **Princípio da localidade** é um princípio de programação que determina o modo como as instruções são executadas (em sequência, durante um certo tempo).

Nele, os programas são organizados de modo que as linhas de código costumam ser executadas em sequência.

Apenas em alguns momentos a sequência é interrompida e o processo desvia da sequência, sendo esta retomada em seguida.

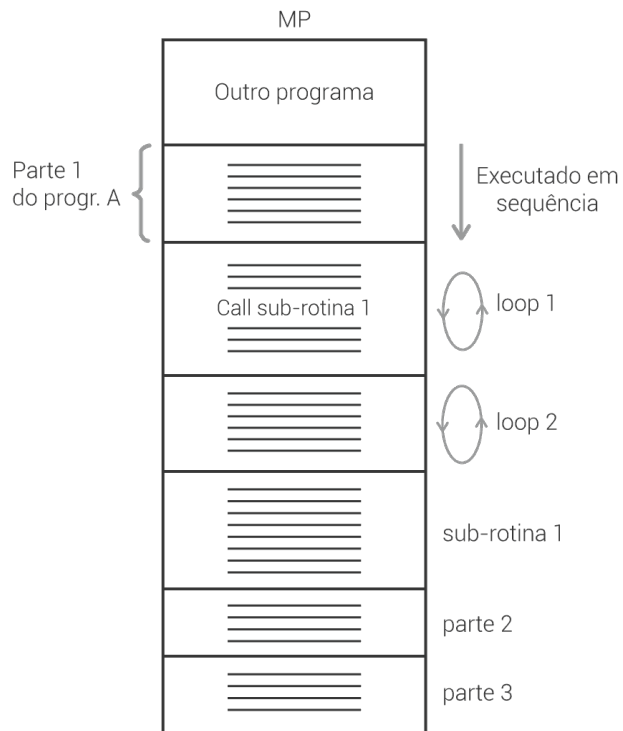


Imagem: MONTEIRO, 2007, p. 122

📷 O modo como as instruções são executadas na MP.

O **Princípio da localidade** é dividido em:

LOCALIDADE ESPACIAL

Sempre que o processador realiza um acesso a um endereço de memória, é muito provável que o próximo acesso seja ao endereço contíguo seguinte.

LOCALIDADE TEMPORAL

Sempre que o processador realiza um acesso a um endereço de memória, é muito provável que, em curto tempo, ele acesse novamente o mesmo endereço.

DEVIDO AO PRINCÍPIO DA LOCALIDADE (ESPACIAL), É POSSÍVEL INCLUIR UMA MEMÓRIA DE PEQUENA CAPACIDADE, CHAMADA MEMÓRIA CACHE, ENTRE A MP E O PROCESSADOR.

A figura a seguir ilustra novamente a comparação de velocidades que existem entre o processador e a MP, mas, agora, utilizando memória cache como intermediária.

Caso seja usada uma memória intermediária de alta velocidade entre a MP e o processador (que armazena uma cópia dos dados sendo imediatamente usados), este irá esperar 2 nanosegundos pelos dados, ao invés de 100 nanosegundos.

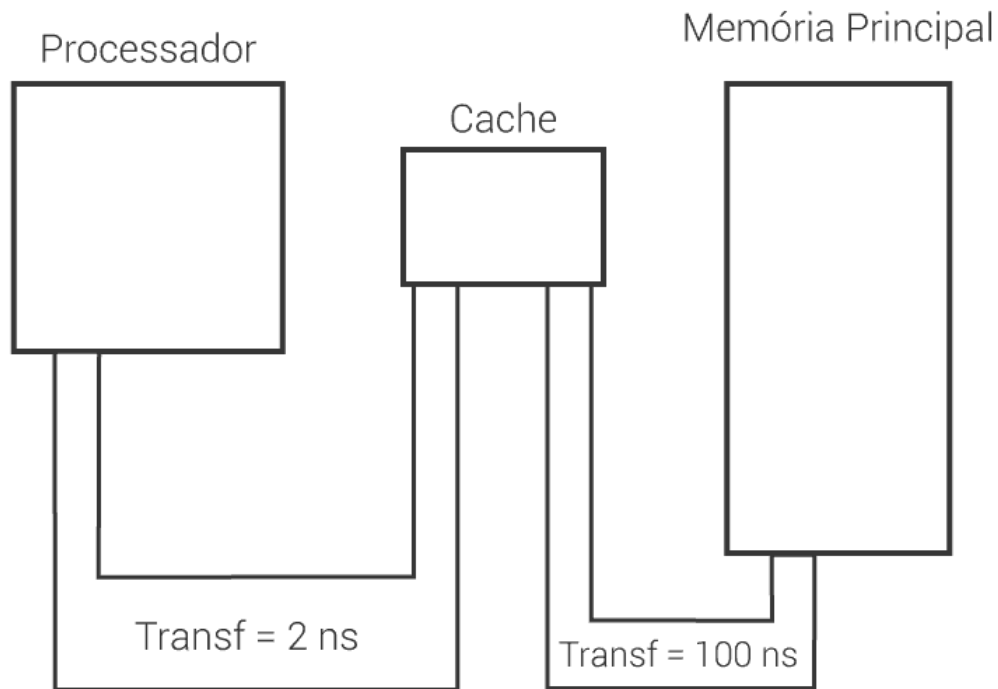


Imagem: Adaptada de MONTEIRO, 2007, p. 121

📷 Comparação de velocidades entre o processador e a MP usando a memória cache intermediária.

MEMÓRIA PRINCIPAL (MP)

A **memória principal (MP)** é a memória básica, na qual o programa que será executado e seus dados são armazenados, para que o processador busque cada instrução ao longo do tempo de processamento.

Memórias muito antigas usavam o método de acesso sequencial, em que o endereço de cada acesso era sempre relativo ao endereço inicial. Exemplo de acesso sequencial é o dos sistemas VHS (videocassete) e das fitas magnéticas.

SAIBA MAIS

Em 1968, um cientista da IBM criou uma memória constituída apenas de componentes eletrônicos e cujo acesso dependia apenas de seu endereço, sendo independente dos demais. Por isso, ele chamou-a de **memória de acesso aleatório** ou **RAM** (*Random-Access Memory*). Estas memórias (logo chamadas de DRAM, cujo D vem da palavra **dinâmica**) passaram progressivamente a ser o tipo usado para acesso pelo processador e, daí, tornaram-se a memória principal de praticamente todos os sistemas de computação.

A memória principal (RAM) permite a realização de duas operações:

Escrita (armazenar): O dado anteriormente armazenado é apagado;

Leitura (recuperar): Normalmente se recupera uma cópia do dado.

A memória é organizada como um conjunto de **N partes** iguais, com cada parte possuindo um conteúdo fixo de **M bits**.

O valor de M depende do tipo de memória. Usualmente é 8 bits (1 Byte) nas memórias RAM, mas existem valores maiores para outras memórias.

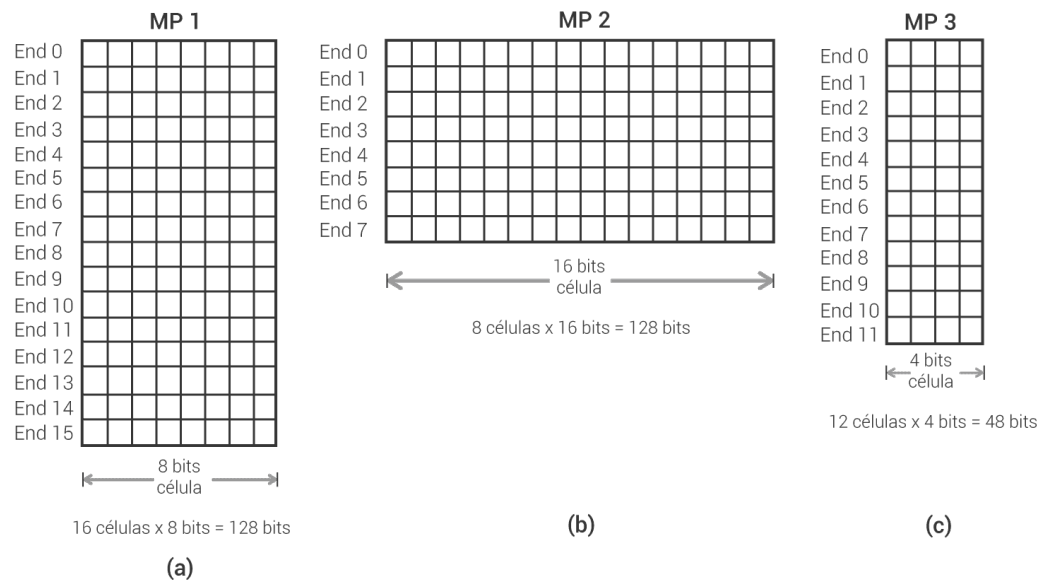


Imagem: MONTEIRO, 2007, p. 107

📷 Diferentes tamanhos de memórias.

Cada parte (chama-se **célula** ou, em alguns casos, **palavra** nas memórias RAM, **linha** nas memórias cache, **setor** nos HDs etc.) é identificada por um número, chamado **endereço**. Todos os **N** endereços têm mesma **largura de endereço**, de **E** bits.

Exemplo: Para o endereço 1011101, a largura de endereço **E** será 7 bits.

Uma memória com N partes também possui N endereços.

O cálculo de N no endereçamento pode ser realizado da seguinte maneira: $2^E = N$

Onde:

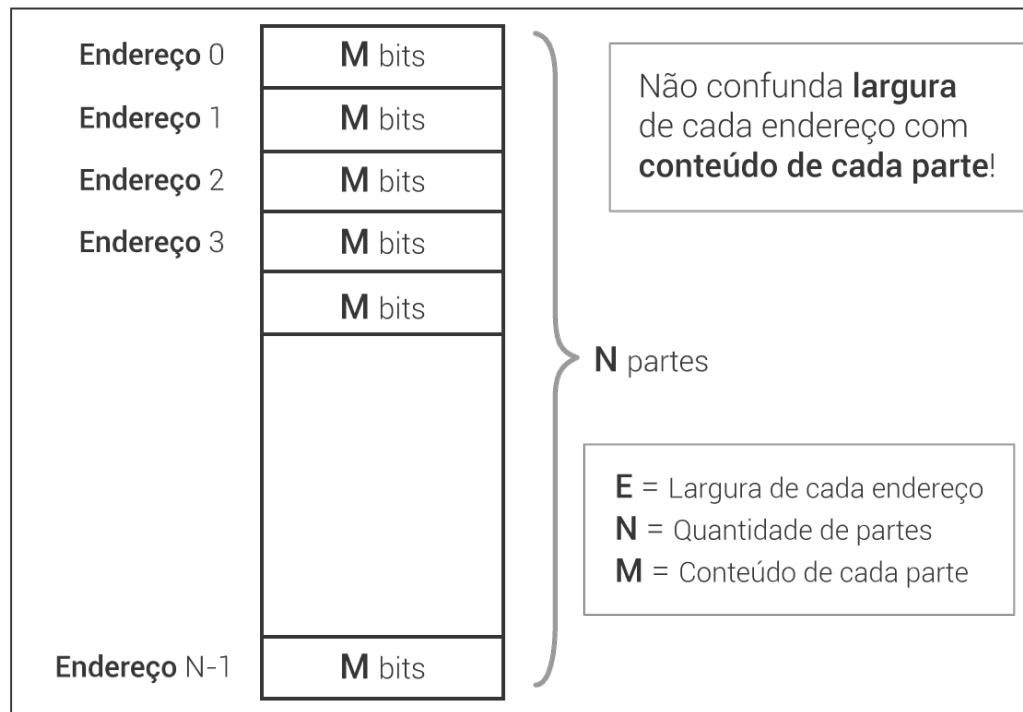
E = Largura de cada endereço;

N = Quantidade de endereços (partes endereçáveis).

Exemplo:

Se a largura de endereços é igual a 6 bits, a quantidade de endereços **N** será: $2^6 = 64$ endereços

Esta figura esquematiza simplificada os termos apresentados anteriormente:



📷 Organização básica de uma memória.

As memórias eletrônicas que empregam o acesso aleatório podem ser fabricadas para permitir duas aplicações:

Para leitura e escrita (*Read/Write* – **R/W**);

Somente para leitura (*Read Only Memory* – ROM).

R/W

O termo R/W nunca foi adotado, usa-se RAM para representar memórias voláteis para leitura e escrita, e ROM para representar memórias não voláteis somente para leitura.

As memórias RAM são constituídas de dois tipos:

SRAM (*STATIC RANDOM-ACCESS MEMORY*):

Cada bit é constituído de 5 a 7 transístores;

Não requer recarregamento, sendo, por isso, mais rápidas, mas ocupam mais espaço e são mais caras;

Usadas como memória cache.

DRAM (*DYNAMIC RANDOM-ACCESS MEMORY*):

Cada bit é constituído por 1 capacitor e 1 transístor;

O capacitor serve para representar o valor do bit e o transístor para ser usado nas leituras/escritas;

Como o capacitor se descarrega, é preciso recarregar periodicamente (sinal de refresh – gasta tempo);

Usadas como memória principal.

As memórias dinâmicas podem ser:

Memórias Dinâmicas Assíncronas: Não são sincronizadas com o processador, por exemplo, Dynamic RAM (DRAM), Fast Page Mode (FPM), Extended Data Out DRAM (EDO), Burst Extended Data Out DRAM (BEDO);

Memórias Dinâmicas Síncronas: Sincronizadas com o processador, evitam que o processador espere os dados, por exemplo, Synchronous DRAM (SDRAM), Double Data Rate (DDR), Double Data Rate 2 (DDR2).

COMENTÁRIO

Hoje em dia, é comum o uso de memórias DDR SDRAM, pois:

As memórias Single Data Rate (SDRAM) só transferem dados na subida do sinal de clock;

Já as memórias Double Data Rate (DDR-SDRAM) transferem dados na subida e na descida do sinal de clock, dobrando a taxa de transferência de dados (data rate);

Assim, uma memória DDR-SDRAM operando num clock de 100MHz (real) consegue desempenho equivalente a 200MHz

(efetivo).

Também existe a classificação quanto ao tipo de encapsulamento das memórias (formatos dos módulos):

SIMM (SINGLE IN LINE MEMORY MODULE)

O contato elétrico de um lado é igual ao do outro lado.

DIMM (DUAL IN LINE MEMORY MODULE):

Os contatos dos dois lados são independentes.

MEMÓRIA SECUNDÁRIA

Terminando a pirâmide da hierarquia de memória, a **memória secundária** objetiva o armazenamento persistente (permanente) aos programas de usuário e seus dados.

O emprego de diferentes tecnologias para compor os diferentes tipos de memórias da hierarquia pode ser feito através de parâmetros para análise, tais como:

1. Tempo de acesso: Também conhecido como tempo de acesso para leitura ou tempo de leitura;

- 2. Ciclo de memória:** É outro parâmetro (apenas para memórias eletrônicas), indica o tempo entre 2 operações sucessivas de leitura ou escrita;
- 3. Capacidade;**
- 4. Volatilidade;**
- 5. Tecnologia de fabricação:** Memórias de semicondutores, memórias de meio magnético, memória de meio óptico;
- 6. Temporariedade:** Permanente, transitório;
- 7. Custo.**

Para os tipos de memória da hierarquia, podem ser exemplificados alguns parâmetros de análise, conforme exibido na tabela:

	Internamente no processador			Na placa-mãe	Externa
	Registrador(es)	Cache L1	Cache L2	Memória Principal (RAM)	Memória Secundária (pendrives, discos etc.)
Tecnologia de fabricação	Eletrônica	Eletrônica	Eletrônica	Eletrônica	Várias tecnologias (ótica, magnética, eletrônica)

	Internamente no processador			Na placa-mãe	Externa
Volatilidade	Volátil	Volátil	Volátil	Volátil (parte é não volátil–ROM)	Não Volátil
Tempo de acesso	Ex.: 1 a 2ns	Ex.: 2 a 6ns	Ex.: 5 a 10ns	Ex.: 5 a 10ns	Ex.: de 8ns até alguns segundos
Capacidade	32 ou 64 bits	8KB, 256KB, ...	2MB, 8MB, ...	4GB, 8GB, ...	Depende da mídia

▣ Parâmetros de análise das memórias.

ⓘ **Atenção!** Para visualização completa da tabela utilize a rolagem horizontal

A sequência de transferência de dados realizada entre o processador e as memórias em um sistema computacional é hierárquica, conforme mostrado na figura a seguir.

Ou seja, grosso modo, em uma operação de leitura, o processador:

Irá verificar primeiro se o dado está localizado na cache L1;

Caso não esteja, verificará se o dado se encontra na cache L2 e L3 (se houver);

Finalmente, irá buscar o dado na memória principal, caso o dado não esteja localizado em nenhuma das memórias cache consultadas.

O mesmo raciocínio pode ser aplicado na operação de escrita, na qual o processador escreverá sempre na cache mais próxima dele, mas o dado precisa estar atualizado na memória principal (RAM) para, em seguida, ser armazenado na memória permanente (HD, por exemplo).

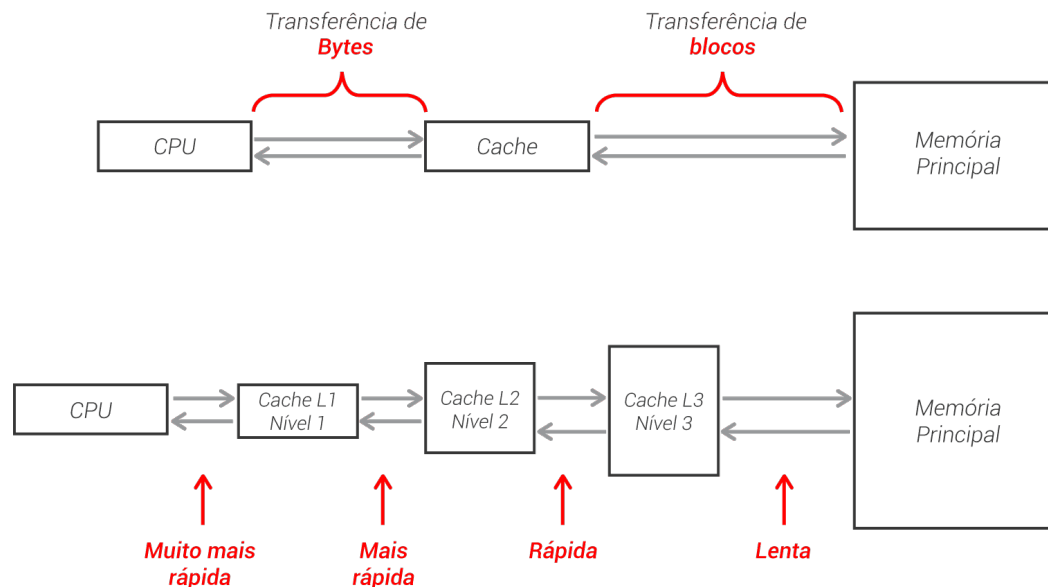


Imagem: Adaptado de MONTEIRO, 2007, p. 125

📷 Diferentes tamanhos de memórias.

No vídeo a seguir o professor retoma, com mais detalhes, os conceitos apresentados neste tópico:

Para assistir a um vídeo sobre o assunto, acesse a versão online deste conteúdo.



SUBSISTEMA DE ENTRADA E SAÍDA (E/S)

O subsistema de Entrada e Saída (E/S) tem por função interligar o mundo exterior (o nosso mundo) ao mundo interior (processador-memória). Os dispositivos de entrada e saída também são chamados **periféricos**, pois estão na periferia do núcleo processador/memória principal.

São funções do subsistema de E/S:

Receber ou enviar informações do/para o meio exterior;

Converter as informações (de entrada ou de saída) em uma forma inteligível para a máquina (se estiver recebendo) ou para o operador (se estiver recebendo).

DISPOSITIVO E INTERFACE.

Todo componente de E/S é constituído de 2 partes:

O **dispositivo** propriamente dito;

Um componente denominado **Interface**.

★ EXEMPLO

Monitor de vídeo (dispositivo) e placa de vídeo (interface); disco magnético (composto pelo dispositivo Hard Disk e pelo controlador ou interface).

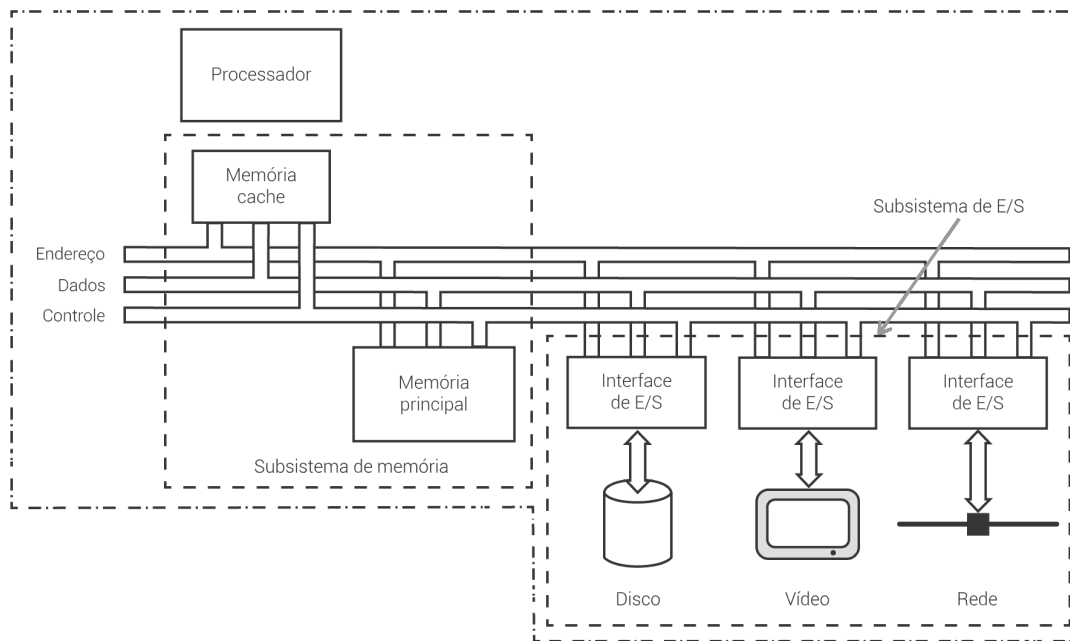


Imagem: MONTEIRO, 2007, p. 339

📷 Como o subsistema de E/S se comunica dentro de um Sistema de Computação.

A **Interface** ou **controlador**, serve para compatibilizar as diferentes características entre o processador/memória e o dispositivo que controla, bem como controlar o funcionamento do referido dispositivo.

★ EXEMPLO

A placa de vídeo é interface do monitor, assim como a placa controladora de um HD.

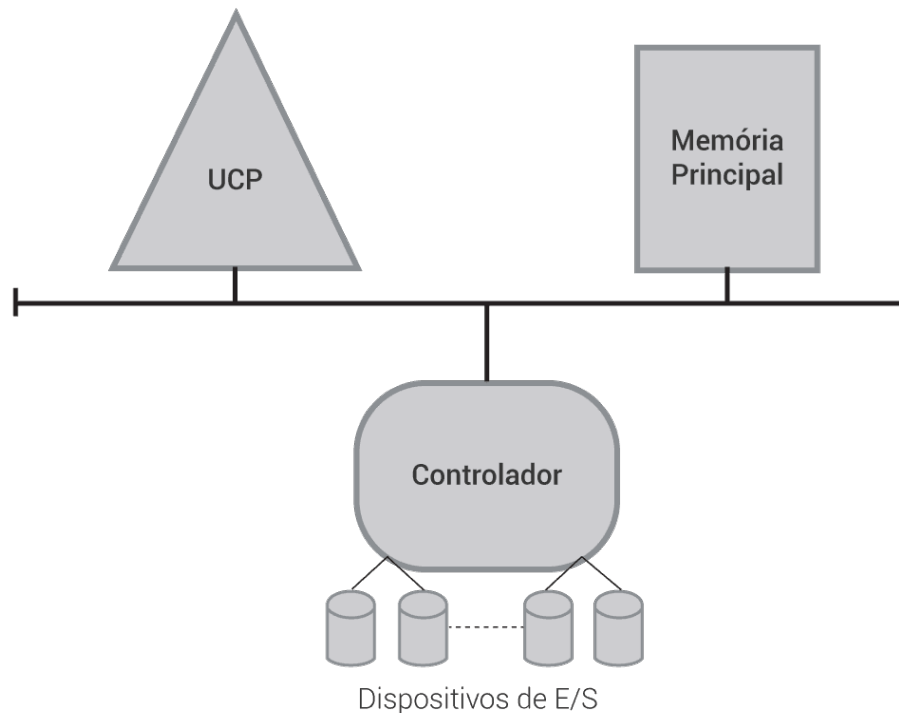


Imagem: MACHADO, 2007, p. 44

📷 Esquema ilustrativo da localização do controlador.

A necessidade do emprego de interfaces tem origem em diversos fatores:

- 1.** Cada dispositivo possui suas próprias características. Exemplo: Velocidade de transferência de dados, quantidade de bits enviados em cada instante, formato do dado a ser transferido etc.;
- 2.** As atividades de E/S são assíncronas, isto é, não são sincronizadas pelos pulsos do relógio interno. Nunca se sabe quando uma tecla será pressionada no teclado, nem quando termina o movimento de braço de leitura e gravação dentro de um disco rígido. Há necessidade de um acordo para a comunicação fluir corretamente;
- 3.** Podem ocorrer ruídos e outras interferências, pois os fios externos (geralmente cabos) têm comprimento apreciável.

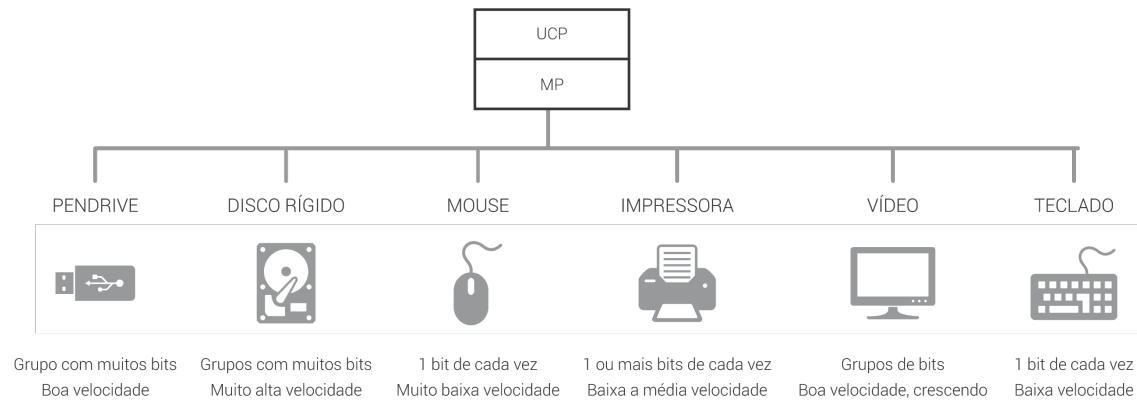


Imagem: Adaptado de MONTEIRO, 2007, p. 342

Cada dispositivo de E/S possui suas próprias características.

Exemplos de **dispositivos** ou **periféricos** são:

DISPOSITIVOS DE ENTRADA

Teclado, mouse, mesa digitalizadora, scanner etc.

Exemplo: O teclado possui o seguinte processo de funcionamento:

Detecção do pressionamento de uma tecla;

Confirmação do pressionamento;

Geração do código de identificação da tecla;

Sinal de interrupção (grosso modo, incluir o pedido de processamento da tecla no meio de outras execuções que estão sendo realizadas);

O programa de controle (BIOS) processa o significado daquela tecla (por exemplo, um caractere), e envia o resultado para a aplicação que está em execução; utilizará o resultado desse processamento.

DISPOSITIVOS DE SAÍDA

Impressora, caixa de som, monitor.

Exemplo: A impressora pode ser dos tipos:

Impacto (esfera, matricial);

Sem impacto (jato de tinta, laser, sublimação de tinta).

DISPOSITIVOS DE ENTRADA E SAÍDA

Disco magnético, pen drive, SD Card, disco SSD etc.

DISCO MAGNÉTICO

UM DISCO MAGNÉTICO É COMPOSTO POR UM PRATO CIRCULAR CONSTRUÍDO DE MATERIAL NÃO MAGNÉTICO, CHAMADO SUBSTRATO, REVESTIDO COM UM MATERIAL MAGNETIZÁVEL.

Os dados são gravados e posteriormente recuperados do disco por meio de uma bobina condutora chamada **cabeça**. Em muitos sistemas, existem duas cabeças, uma de leitura e uma de gravação. Durante uma operação de leitura ou gravação, o cabeçote fica parado enquanto o prato gira embaixo dele.

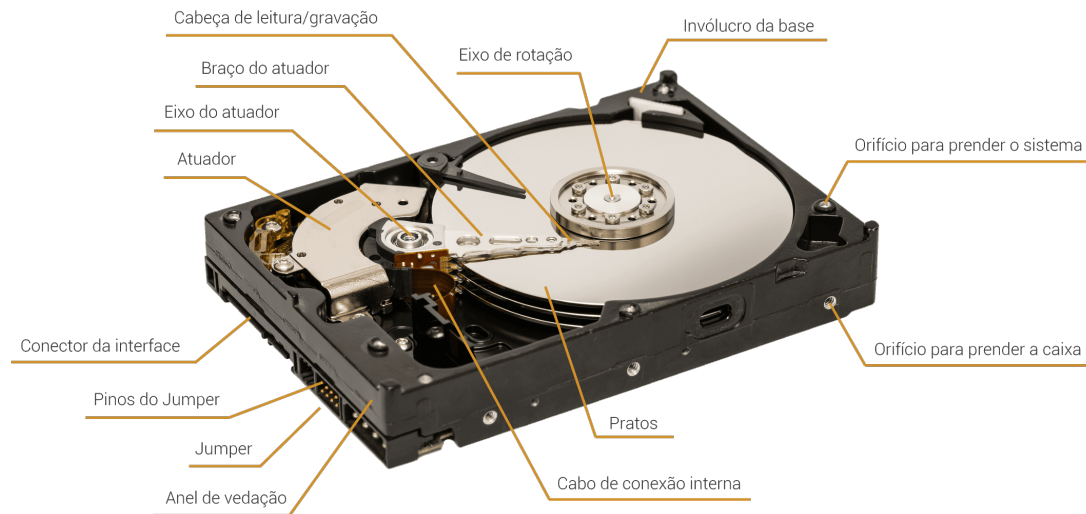


Imagem: MONTEIRO, 2007, p. 319

📷 Disco magnético ou Hard Disk.

A organização dos dados no prato é feita em um conjunto concêntrico de anéis, chamados **trilhas**. As trilhas adjacentes são separadas por **intervalos**. Isso impede ou minimiza erros devido ao desalinhamento da cabeça ou simplesmente interferência de campos magnéticos.

📢 ATENÇÃO

Os dados são transferidos para o disco em setores. Normalmente, existem centenas de setores por faixa, e estes podem ter

comprimento fixo ou variável.

Algumas unidades de disco acomodam vários pratos empilhados verticalmente com uma fração de polegada de distância. Os discos de múltiplos pratos empregam uma cabeça móvel, com uma cabeça de leitura e gravação por superfície do prato.

Todas as cabeças são fixadas mecanicamente, para que todas fiquem à mesma distância do centro do disco e se movam juntas. Assim, a qualquer momento, todas as cabeças são posicionadas sobre trilhos que estão a uma distância igual do centro do disco. O conjunto de todas as faixas na mesma posição relativa no prato é chamado de **cilindro**.

A figura mostra alguns dos elementos da estrutura de um disco magnético:

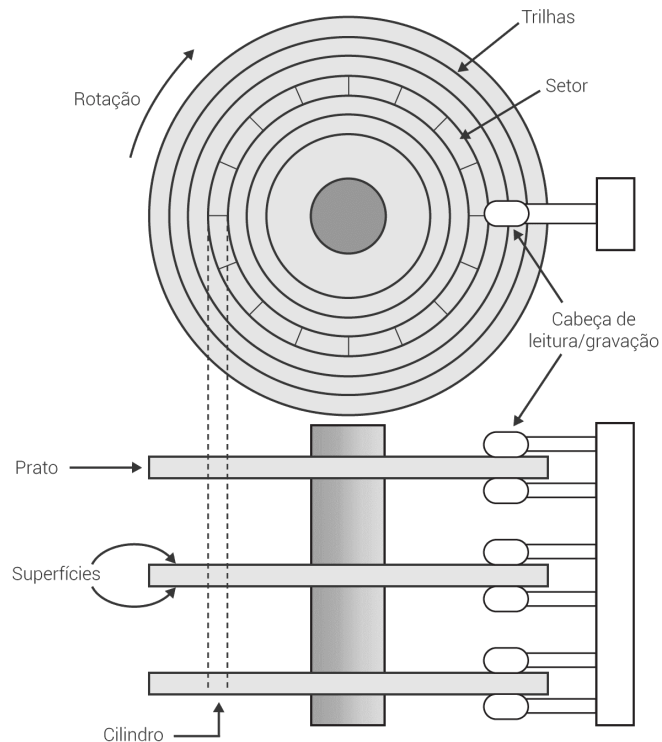


Imagem: MONTEIRO, 2007, p. 318

📷 Estrutura de um disco magnético.

Nos primeiros Sistemas de Computação, a CPU e os periféricos se comunicavam por **instruções de E/S** executadas **pelo**

próprio processador. Essas instruções continham detalhes específicos de cada periférico, por exemplo, em qual trilha e em qual setor de um disco deveria ser lido ou gravado um bloco de dados. Existia uma forte dependência entre processador e dispositivos de E/S.

Com o surgimento do controlador ou interface, estes passaram a agir independentemente dos dispositivos. Uma técnica de ação se chama **E/S controlada por programa**, no qual o processador fica ocupado até o término da operação de E/S. Outra técnica é denominada **E/S controlada por interrupção**, na qual o processador permanece livre para processar outras tarefas.

A técnica de E/S controlada por interrupção é bem eficiente, porém, na ocorrência da transferência de um grande volume de dados, o processador tem que intervir mais vezes. A solução adotada para isso veio na forma da técnica conhecida como **DMA (*Direct Access Memory*)**.

⊕ SAIBA MAIS

No DMA, um bloco de dados pode ser transferido entre a memória principal e dispositivos de E/S sem a intervenção do processador, exceto no início e no final da transferência.

DRIVER DE DISPOSITIVO

Cada dispositivo de E/S ligado ao computador precisa de algum **código específico** do dispositivo para controlá-los. A esse código dá-se o nome de **driver de dispositivo**. Por exemplo:

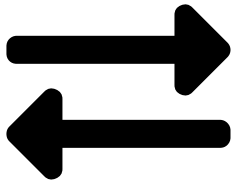
Um driver de disco deve saber sobre setores, trilhas, cilindros, cabeçotes, movimento do braço etc.;

Um driver de mouse deve aceitar informações dizendo o quanto se moveu e qual botão foi pressionado.

Os dispositivos podem transmitir dados em grupos de bits (**paralela**) ou bit por bit em série (ou **serial**):

TRANSMISSÃO PARALELA

Na transmissão paralela, um grupo de bits é transmitido de cada vez, cada um sendo enviado por uma linha separada de transmissão.



TRANSMISSÃO SERIAL

Na transmissão serial, o periférico é conectado ao dispositivo controlador por uma única linha de transmissão de dados, um bit de cada vez.

A transmissão em série utiliza menos condutores e, por isso, tem menor custo que a paralela. A transmissão paralela foi usada muito tempo para conexão de periféricos (vídeo, impressoras etc.) ao processador/memória. No entanto, ela possui

um problema chamado **deslizamento** (em altas taxas). Isso significa que, se houver um mínimo atraso em qualquer um dos sinais enviados simultaneamente pelas várias linhas, o receptor não captará o dado. Hoje em dia a maioria das transmissões paralelas foram substituídas por serial, tais como USB, SATA etc. A transmissão paralela é usada apenas nas conexões internas do processador e placas-mãe para a ligação entre processador, cache e memória principal.

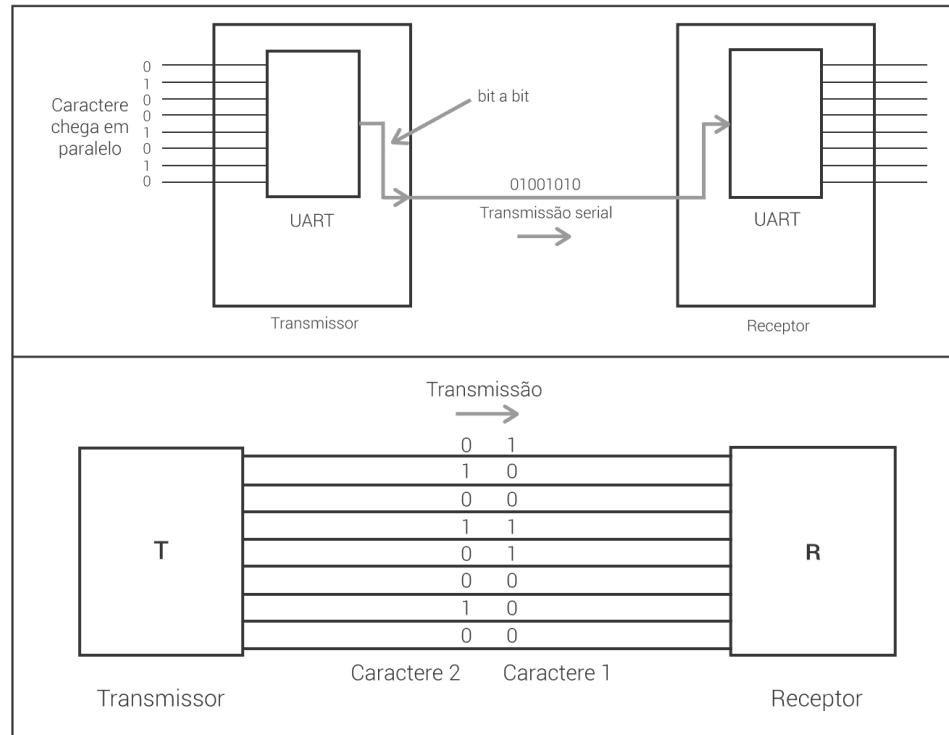


Imagem: MONTEIRO, 2007, pp. 347 e 350

📷 Transmissão serial e transmissão paralela.

No vídeo a seguir o professor apresenta mais detalhes sobre os conceitos trabalhados neste tópico:

Para assistir a um vídeo sobre o assunto, acesse a versão online deste conteúdo.



TENDÊNCIAS

Segundo Patterson (2011), no que tange aos futuros processadores, eles incluirão vários núcleos específicos de domínio, que executam apenas uma classe de cálculos, mas o fazem notavelmente melhor do que os núcleos de uso geral, visando a melhoria do custo de desempenho energético. É a especialização.

Quanto às memórias, em todas as camadas da pirâmide de hierarquia de memória, temos significativos avanços ocorridos:

A memória cache possui velocidades e tamanhos cada vez maiores, que auxiliam no desempenho dos processadores;

As memórias DDR SDRAM possuem latência (atraso que existe para que o dado seja acessado pelo processador na memória) cada vez menor e maior capacidade de armazenamento, sendo utilizadas inclusive em placas gráficas de alto desempenho;

Os dispositivos de memória secundária, principalmente discos, estão sendo fabricados com novas tecnologias

diferentes da tecnologia dos antigos discos rígidos, por exemplo, Solid State Disks (SSDs), o que confere uma maior velocidade de acesso aos dados.

Além disso, cabe ressaltar o uso de serviços de recursos remotos, ou seja, em nuvem, que empregam recursos compartilhados com alta disponibilidade, capacidade e qualidade de experiência para os usuários.

VEM QUE EU TE EXPLICO!

Os vídeos a seguir abordam os assuntos mais relevantes do conteúdo que você acabou de estudar.

Hierarquia de Memória Falar falar da relação velocidade/tamanho e custo energético.

Discos Magnéticos Explicar como a informação é armazenada no HD e as diferenças para memória principal.

VERIFICANDO O APRENDIZADO

1. QUAL É E EM QUE ÁREA DA UCP (PROCESSADOR) SE LOCALIZA O REGISTRADOR CUJO CONTEÚDO CONTROLA A SEQUÊNCIA DE PROCESSAMENTO DAS INSTRUÇÕES DE UM PROGRAMA?

A) Unidade de Controle- UC.

- B)** Registrador de Instrução- RI.
- C)** Contador de Instrução- CI.
- D)** Registrador de Dados de Memória- RDM.

2. QUAL É A FUNÇÃO DOS REGISTRADORES DE DADOS?

- A)** Realizar as operações aritméticas e lógicas existentes no conjunto de instruções do processador.
- B)** Armazenar os dados a serem manipulados pelas unidades de cálculo.
- C)** Realizar a movimentação de dados e de instruções de E para o processador.
- D)** Determinar o período de duração de cada uma de suas atividades e controlar o sincronismo entre elas.

GABARITO

1. Qual é e em que área da UCP (processador) se localiza o registrador cujo conteúdo controla a sequência de processamento das instruções de um programa?

A alternativa "**C** " está correta.

O registrador é o CI, Contador de Instruções, que armazena o endereço da próxima instrução a ser executada. Fica localizado na área de controle.

2. Qual é a função dos Registradores de Dados?

A alternativa "**B**" está correta.

Não confunda armazenamento dos dados a serem manipulados pelas unidades de cálculo com armazenamento da instrução a ser executada (ex.: ADD).

MÓDULO 3

⦿ Registrar o essencial sobre o sistema operacional

SISTEMA OPERACIONAL

UM SISTEMA OPERACIONAL (SO) É UM CONJUNTO DE ROTINAS, ASSIM COMO UM PROGRAMA, PORÉM FUNCIONA DE MANEIRA DIFERENTE DE PROGRAMAS TRADICIONAIS, ATUANDO COMO INTERMEDIÁRIO ENTRE O USUÁRIO E O HARDWARE DE UM COMPUTADOR, TORNANDO SUA UTILIZAÇÃO MAIS SIMPLES, RÁPIDA E SEGURA.

O Sistema Operacional é:

O único programa executado em modo **Núcleo (kernel)**, possuindo acesso completo ao hardware e execução de qualquer instrução possível;

Um programa de controle comanda a execução dos programas do usuário e as operações dos dispositivos de E/S;

Um gerenciador de recursos (hardware) dirige e aloca as partes de todo um sistema complexo.

O computador pode ser compreendido como uma **máquina de níveis** ou **máquina de camadas**, onde existem inicialmente duas camadas:

Hardware: É a camada física, refere-se aos componentes físicos, tais como placas, fios, componentes eletrônicos;

Software: É a camada lógica, refere-se a todas as abstrações do sistema de computação, tais como aplicativos e os dados dos aplicativos.

O usuário interage diretamente com o sistema operacional, como se o hardware não existisse. Diz-se, então, que a visão do usuário é **modular** e **abstrata**. Na verdade, não existem somente duas camadas, mas tantas quantas forem necessárias.

Nos primeiros computadores, a programação era feita através de painéis, tinha-se um maior conhecimento do hardware, porém a complexidade era muito grande.

O hardware em si deve ter pouca utilidade para o usuário, já o software permite oferecer melhor os serviços, e isso foi uma das motivações para o surgimento do Sistema Operacional.

NÚCLEO (KERNEL)

O **núcleo (kernel)** consiste no **conjunto de rotinas** que oferece serviços aos usuários, às suas aplicações e também ao próprio sistema.

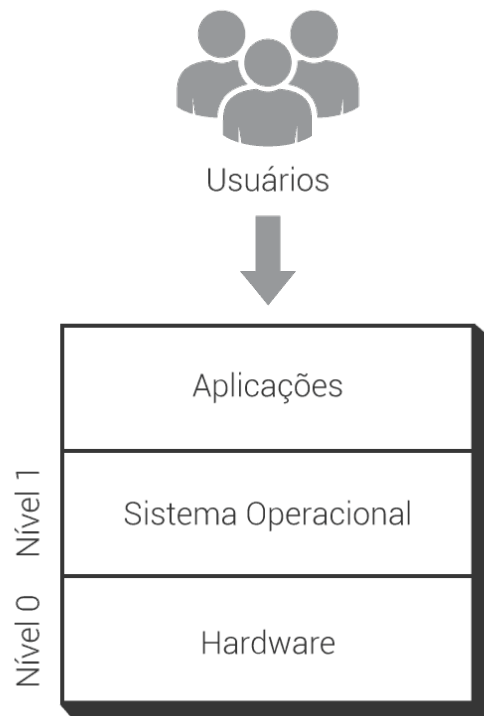


Imagem: MACHADO, 2007, p. 6

📷 Máquina de camadas.

- Os **Usuários** são as pessoas, máquinas, outros computadores.
- Os **Aplicativos** definem as maneiras como os recursos são usados, para resolver os problemas de computação dos usuários. Exemplo: Compiladores, BDs, videogames, programas comerciais.
- O **Sistema operacional** controla e coordena o uso do hardware entre os vários programas de aplicação, para os diversos usuários.
- O **Hardware** fornece recursos básicos de computação CPU, memória, dispositivos de E/S.

TIPOS DE SISTEMAS OPERACIONAIS

Os sistemas operacionais podem ser enquadrados nos seguintes **tipos**:

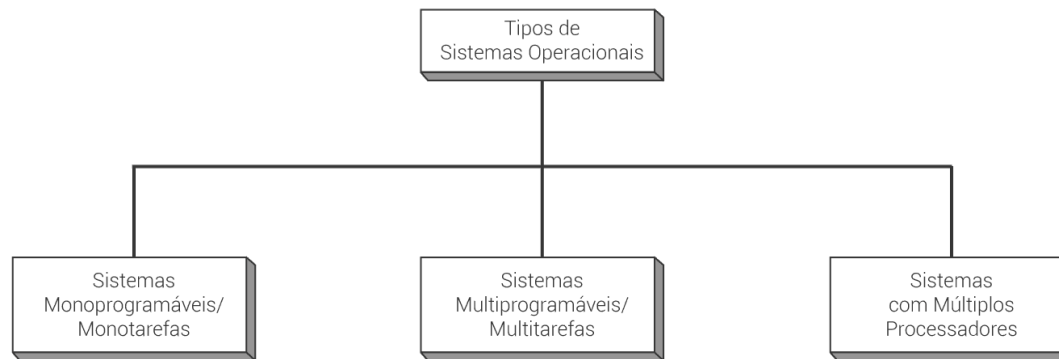


Imagem: MACHADO, 2007, p. 15

📷 Tipos de sistemas operacionais.

SISTEMAS MONOPROGRAMÁVEIS/MONOTAREFAS

O processador, memória e periféricos permanecem dedicados exclusivamente à execução de somente um programa. Um exemplo é o MS-DOS.

SISTEMAS MULTIPROGRAMÁVEIS/MULTITAREFAS

Os recursos computacionais são compartilhados entre os diversos usuários e aplicações. Exemplos são Windows, Linux, macOS.

SISTEMAS COM MÚLTIPLOS PROCESSADORES

Possuem duas ou mais UCPs (CPUs) interligadas e trabalhando em conjunto. Sistemas como Linux e Windows oferecem esse suporte.

Vantagens de sistemas com múltiplos processadores:

- Escalabilidade;

Disponibilidade;

Balanceamento de carga.

SISTEMAS MULTIPROGRAMÁVEIS / MULTITAREFAS

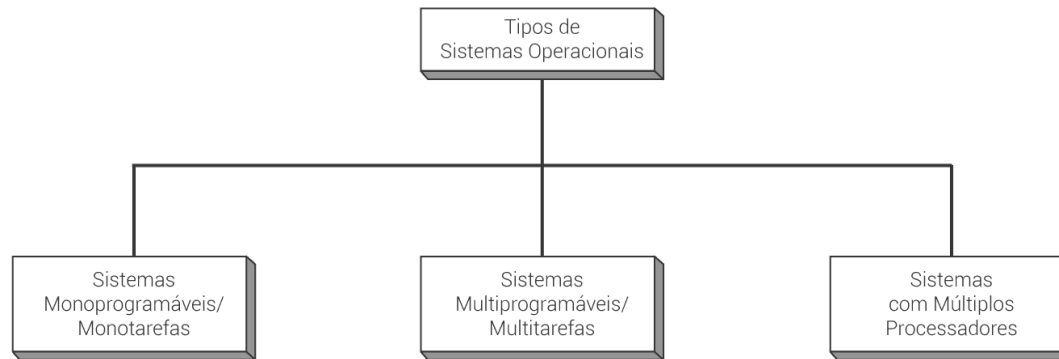


Imagem: Shutterstock.com

📷 Tipos de sistemas multiprogramáveis/multitarefas.

SISTEMAS BATCH

Processam tarefas de rotina sem a presença interativa do usuário. Exemplo: Processamento de apólices de companhia de seguro; relatório de vendas de uma cadeia de lojas.

SISTEMAS DE TEMPO COMPARTILHADO

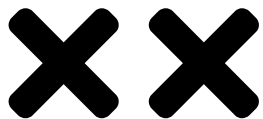
Permitem que múltiplos usuários remotos executem suas tarefas simultaneamente no computador. Exemplo: Realização de consultas a um banco de dados.

SISTEMAS EM TEMPO REAL

Possuem o tempo como parâmetro fundamental. Exemplo: Linha de montagem de um carro.

Veja a seguir a diferença entre sistemas forte e fracamente acoplados:

Nos **sistemas fortemente acoplados**, existem vários processadores compartilhando uma única memória física e dispositivos de E/S sendo gerenciados por apenas um Sistema Operacional.



Nos **sistemas fracamente acoplados**, existem dois ou mais sistemas computacionais conectados através de linhas de comunicação.

+ SAIBA MAIS

Antigamente, os sistemas fortemente acoplados eram restritos aos sistemas de grande porte, mas hoje em dia os computadores pessoais e estações de trabalho possuem múltiplos processadores, com suporte dos respectivos sistemas operacionais.

Um exemplo típico de sistema fracamente acoplado atual é o modelo de redes de computadores.

Em um sistema operacional distribuído, todos os terminais na rede são tratados como um sistema único. Já um cluster é constituído de servidores interligados de modo transparente ao usuário, na web, por exemplo.

Veja mais detalhes sobre os sistemas operacionais no vídeo a seguir:

Para assistir a um vídeo sobre o assunto, acesse a versão online deste conteúdo.



TENDÊNCIAS

Sistemas operacionais tendem a ser virtualizados (disponibilizados na web, sem necessidade de instalação de software) e

oferecidos para os usuários usarem em uma infraestrutura na nuvem.

A virtualização de servidores reproduz um computador inteiro em software, que executa um sistema operacional inteiro. O sistema operacional executa um aplicativo.

Já os contêineres, conforme a IBM (2020), adotam uma abordagem alternativa. Eles compartilham um kernel do SO subjacente (ou seja, o núcleo), executando apenas o aplicativo e tudo o que dele depende, como bibliotecas de software e variáveis de ambiente. Isso os torna menores e mais rápidos de implantar.

VEM QUE EU TE EXPLICO!

Os vídeos a seguir abordam os assuntos mais relevantes do conteúdo que você acabou de estudar.

Sistema Operacional Explicar o que é e suas funções.

Sistemas de Tempo Compartilhado O que é e como funciona?

VERIFICANDO O APRENDIZADO

1. NA LITERATURA, ENCONTRAM-SE DIVERSAS CLASSIFICAÇÕES DE SISTEMAS OPERACIONAIS (SO). UMA DELAS CLASSIFICA OS SO NOS SEGUINTE TIPOS: EM LOTES (BATCH), DE TEMPO COMPARTILHADO (TIME SHARING) E DE TEMPO REAL (REAL TIME). SOBRE ESSE ASSUNTO,

CONSIDERE AS ASSERTIVAS ABAIXO:

I. SISTEMAS OPERACIONAIS DE TEMPO COMPARTILHADO E TEMPO REAL SÃO DEPENDENTES DO TEMPO DE EXECUÇÃO DE CADA PROGRAMA, PORÉM SE BASEIAM EM DIFERENTES PARÂMETROS DE EFICIÊNCIA.

II. SISTEMAS DO TIPO LOTE (BATCH) PODEM SER MULTITAREFA.

III. SISTEMAS OPERACIONAIS DE TEMPO REAL SÃO MAIS ADEQUADOS PARA EXECUTAR ROTINAS DO TIPO LOTE (BATCH), SE FOR DESEJADO OBTER RESULTADOS NO TEMPO MAIS CURTO POSSÍVEL.

IV. AO EXECUTAR UM PROGRAMA DO TIPO BATCH, UM SISTEMA OPERACIONAL DE TEMPO COMPARTILHADO SE COMPORTA COMO UM SISTEMA MONOTAREFA, DESATIVANDO AS ROTINAS DE ALTERNÂNCIA DE PROGRAMAS EM EXECUÇÃO.

ESTÃO CORRETAS AS ASSERTIVAS:

A) I e IV.

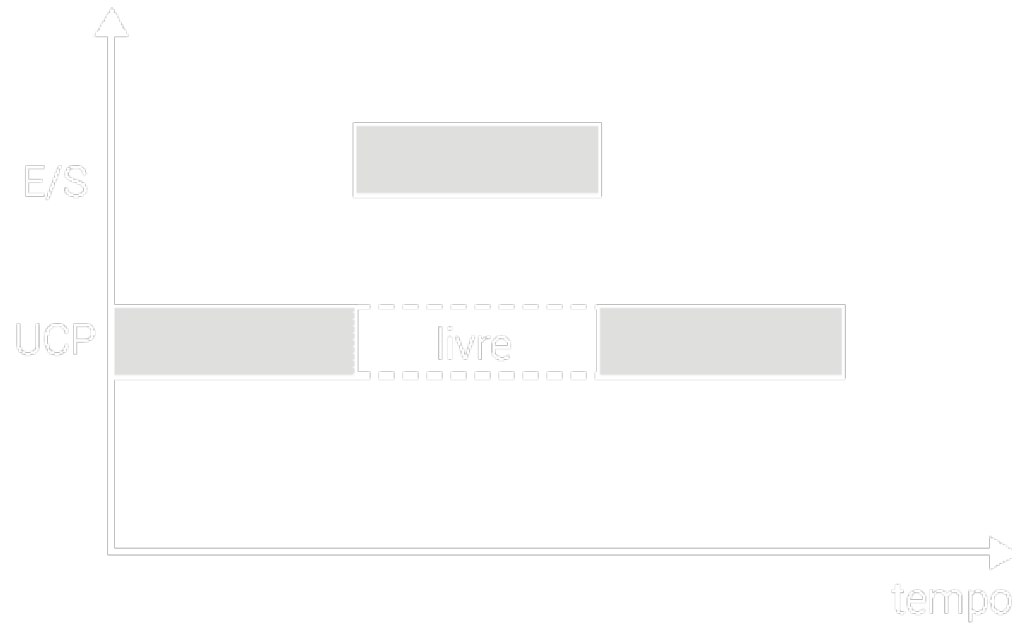
B) II, somente.

C) III, somente.

D) I, II, III e IV.

2. A ILUSTRAÇÃO GRÁFICA A SEGUIR REPRESENTA UM SISTEMA QUE UTILIZA UMA TÉCNICA

NA QUAL AS SOLICITAÇÕES DE ENTRADA OU SAÍDA DE DADOS E A EXECUÇÃO DE UMA ÚNICA TAREFA DEVEM SER EXECUTADAS PELA CPU EM ALTERNÂNCIA DE TEMPO. APENAS UMA TAREFA PODE UTILIZAR OS RECURSOS DISPONÍVEIS ATÉ QUE ELA SEJA ENCERRADA, DANDO LUGAR A OUTRA TAREFA.



ESSA TÉCNICA É CONHECIDA COMO:

- A)** Multiprogramação.
- B)** Monousuário.

C) Multiusuário.

D) Monoprogramação.

GABARITO

1. Na literatura, encontram-se diversas classificações de Sistemas Operacionais (SO). Uma delas classifica os SO nos seguintes tipos: Em lotes (batch), de tempo compartilhado (time sharing) e de tempo real (real time). Sobre esse assunto, considere as assertivas abaixo:

I. Sistemas operacionais de tempo compartilhado e tempo real são dependentes do tempo de execução de cada programa, porém se baseiam em diferentes parâmetros de eficiência.

II. Sistemas do tipo lote (batch) podem ser multitarefa.

III. Sistemas operacionais de tempo real são mais adequados para executar rotinas do tipo lote (batch), se for desejado obter resultados no tempo mais curto possível.

IV. Ao executar um programa do tipo batch, um sistema operacional de tempo compartilhado se comporta como um sistema monotarefa, desativando as rotinas de alternância de programas em execução.

Estão corretas as assertivas:

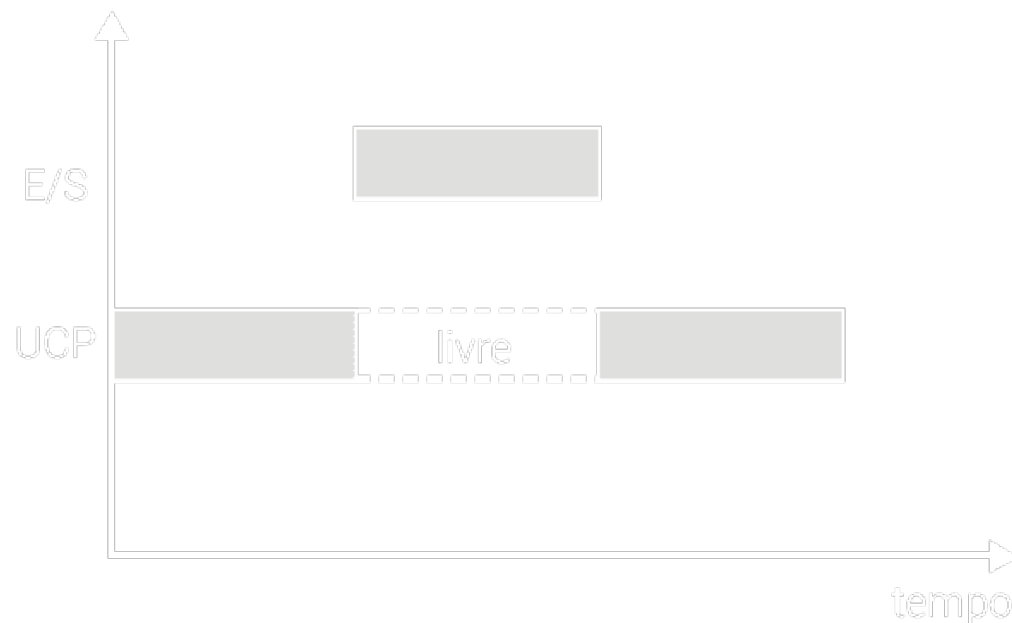
A alternativa "**B** " está correta.

Sistemas de tempo compartilhado permitem que múltiplos usuários remotos executem suas tarefas simultaneamente no computador. Sistemas de tempo real possuem o tempo como parâmetro fundamental.

III: O sistema de processamento em lote (batch) processa tarefas de rotina sem a presença interativa do usuário, independentemente do tipo de sistema operacional que o executa.

IV: A afirmação da execução do sistema operacional de tempo compartilhado não procede.

2. A ilustração gráfica a seguir representa um sistema que utiliza uma técnica na qual as solicitações de entrada ou saída de dados e a execução de uma única tarefa devem ser executadas pela CPU em alternância de tempo. Apenas uma tarefa pode utilizar os recursos disponíveis até que ela seja encerrada, dando lugar a outra tarefa.



Essa técnica é conhecida como:

A alternativa "**D** " está correta.

Nos Sistemas monoprogramáveis, o processador, memória e periféricos permanecem dedicados exclusivamente à execução de um programa.

CONCLUSÃO

CONSIDERAÇÕES FINAIS

Continuando com os estudos em organização e arquitetura de computadores, o estudante aqui pôde aprender sobre os componentes *vitais* de um computador, que são o processador, a memória e os dispositivos de entrada e saída.

Se o estudante quiser realizar uma grosseira aproximação com a *máquina humana*, o processador seria a parte do cérebro que *executa tarefas*, a memória seria a parte do cérebro que *guarda as informações* e os dispositivos de entrada e saída seriam os diversos órgãos que possibilitam captar recursos externos e oferecer um *resultado* após a transformação no interior do corpo.

Essa analogia, apesar de um tanto simplista e até discutível, serve para uma primeira tentativa de aproximação da premissa

de que podemos extrair melhores resultados e expandir suas possibilidades ao conhecermos melhor como são e como funcionam tanto a nossa *máquina*, de *carne e osso*, quanto a máquina que constitui um sistema de computação.

Para ouvir um *podcast* sobre o assunto, acesse a versão online deste conteúdo.



AValiação do Tema:

REFERÊNCIAS

HARRIS, D.; HARRIS, S. **Digital Design and Computer Architecture**. 2. ed. San Francisco: Morgan Kaufmann, 2012.

HENNESSY, JOHN L. **Organização e projeto de computadores: A interface hardware/software**. 2. ed. Rio de Janeiro: LTC, 2000.

IBM. **What is Virtualization?** In: IBM.com. Consultado em meio eletrônico em: 18 mar. 2020.

MACHADO, F. B.; MAIA, L. P. M. **Arquitetura de sistemas operacionais**. 4. ed. Rio de Janeiro: LTC, 2007.

MONTEIRO, M. **Introdução à organização de computadores**. 5. ed. Rio de Janeiro: LTC, 2007.

MURDOCCA, M. J.; HEURING, V. P. **Introdução à Arquitetura de Computadores**. Rio de Janeiro: Campus, 2000.

PATTERSON, D. A. *et al.* **Computer Architecture**, a quantitative approach. 5. ed. San Francisco: Morgan Kaufmann, 2011.

PATTERSON, D. A. *et al* **Organização e projeto de computadores**. 2. ed. Rio de Janeiro: LTC, 2000.

POUNDSTONE, William. **John von Neumann** – Biography, Accomplishments, Inventions & Facts. *In*: Britannica.com.
Consultado em meio eletrônico em: 18 mar. 2020.

STALLINGS, W. **Arquitetura e organização de computadores**. 8. ed. São Paulo: Pearson Prentice Hall, 2010.

TANENBAUM, A. S. **Organização estruturada de computadores**. 5. ed. Rio de Janeiro: LTC, 2007.

TANENBAUM, A. S.; BOS, H. **Sistemas Operacionais Modernos**. 3. ed. São Paulo: Pearson, 2010.

EXPLORE+

Para reforçar os conhecimentos adquiridos neste tema, realize mais **exercícios**.

CONTEUDISTA

Fabio Henrique Silva

