DOCUMENTATION TECHNIQUE

Projet

Projet	Projet
Concepteur	
Application	PERCEUSE.stu
Version logicielle	Control Expert V14.0
Date de création	06/12/2024 15:31:29
Date de dernière modification	06/12/2024 15:44:27
Automate cible	BMX P34 2020 02.70CPU 340-20 Modbus Ethernet

Auteur :		Imprimé le 06/12/2024
Service :	1 Page de titre	
Projet :		Page : 1/83

Sommaire

1 Page de titre	1
2 Sommaire	2
3 Configuration	4
3.1 0 : Bus automate	
3.1.1 0 : BMX XBP 0800	
3.1.1.1 0 : BMX P34 2020	
3.1.1.2 1 : BMX NOC 0401	
3.1.1.3 2 : BMX DDI 1602	
3.1.1.4 3 : BMX DDO 1602	
3.1.1.5 4 : BMX DRA 1605	
3.1.1.6 5 : BMX AMI 0410	
3.1.1.7 6 : BMX AMO 0210	
4 Types données dérivés	12
5 Types FB dérivés	13
5.1 VERIN	
5.1.1 Sections	
5.1.1.1 GESTION_VERIN	
6 Variables et instances FB	16
7 Structure du projet	27
8 Communication	29
8.1 Réseaux	
8.1.1 Ethernet_1	
9 Programmes	31
9.1 Tâches	
9.1.1 MAST	
9.1.1.1 Logique	
9.1.1.1.1 SIMUL	
9.1.1.1.2 REGISTRES	
9.1.1.1.3 COMBINATOIRE	
9.1.1.1.4 COMPTEURS	
9.1.1.1.5 G7_CYCLE	
9.1.1.5.1 Chart	
9.1.1.5.2 Transitions	
9.1.1.1.5.2.1 x0_x1	
9.1.1.1.5.2.2 x1_x2_x5_x10	
9.1.1.1.5.2.3 x2_x3	
9.1.1.1.5.2.4 x3_x4	
9.1.1.1.5.2.5 x5_x6	

Auteur :		Imprimé le 06/12/2024
Service :	2 Sommaire	
Projet :		Page : 2/83

Sommaire

	Total:	83 pages
L3	Références croisées	73
		72
12	11.1 Ecran Mouvement	72
LΊ	Ecrans d'exploitation	71
	10.1 Table	74
ΤO	Tables d'animation	70
	9.1.1.1.7 Modbus_MastSlav	70
	9.1.1.1.6 SORTIES	
	9.1.1.5.2.24 x20_x4	
	9.1.1.1.5.2.23 X100_X14	
	9.1.1.5.2.22 x50_x9	
	9.1.1.5.2.21 x100_x10	
	9.1.1.5.2.20 x50_x5	
	9.1.1.1.5.2.19 x20_x2	
	9.1.1.1.5.2.18 x17_x1	
	9.1.1.1.5.2.17 x17_x0	
	9.1.1.1.5.2.16 x4_x9_x14_x17	
	9.1.1.1.5.2.15 X13_X14	
	9.1.1.1.5.2.14 X16_X13	
	9.1.1.1.5.2.13 X12_X13	
	9.1.1.1.5.2.12 x15_x16	
	9.1.1.1.5.2.11 X11_X12	
	9.1.1.1.5.2.10 X10_X15	
	9.1.1.1.5.2.9 X10_X11	
	9.1.1.1.5.2.8 X8_X9	
	9.1.1.5.2.7 x7_x8	
	9.1.1.1.5.2.6 X6_X7	

Auteur : Service : Imprimé le 06/12/2024 2 Sommaire Projet :

Ce document est la propriété de Schneider Electric et ne peut être reproduit ou diffusé sans autorisation préalable. Page : 3/83

0: BMX XBP 0800

Emplacement	Famille	Référence
(P)	Alimentation	BMX CPS 2000
0	Modicon M340	BMX P34 2020
1	Communication	BMX NOC 0401
2	TOR	BMX DDI 1602
3	TOR	BMX DDO 1602
4	TOR	BMX DRA 1605
5	Analogique	BMX AMI 0410
6	Analogique	BMX AMO 0210

Auteur :	3.1 0 : Bus automate	Imprimé le 06/12/2024
Service :	3.1.1 0: BMX XBP 0800	
Projet :		Page : 4/83

0.0: BMX P34 2020

Identification du module:

Réf. commerciale : BMX P34 2020 Désignation : CPU 340-20 Modbus Ethernet

Adresse : 0.0 Symbole :

Mode de marche

Entrée Run/Stop : Non
Protection mémoire : Non
Démarrage Auto/Run : Non
RAZ MWi : Oui
Démarrage à froid uniquement : Non

Données

Vision des E/S : Topologique

Nombre de bits : 512
Nombre de mots : 1024
Nombre de constantes : 256
Nombre de bits système : 128
Nombre de mots système : 168

Voie 0:

Fonction métier : Liaison Modbus Type de voie : Voie intégrée Tâche : MAST

Type : Esclave

Vitesse de transmission : 19 200 bits/s Données : 8 bits Stop : 1 bit Parité : Paire

Délai inter-trames : 2 ms Numéro d'esclave : 2 Ligne physique : RS485

Voie 3:

Fonction métier : ETH TCP IP
Type de voie : Voie intégrée
Lien réseau : Ethernet_1
Tâche : MAST

	1 0:BMX XBP 0800	Imprimé le 06/12/2024
Service: 3.1.	.1 0: BMX P34 2020	
Projet :		Page : 5/83

0.1: BMX NOC 0401

<u>Identification du module :</u>

Réf. commerciale : BMX NOC 0401 Désignation : 4 port Ethernet RJ45 10/100

Adresse : 0.1 Symbole :

Voie 0:

Fonction métier : Ethernet Tâche : MAST

Nom du projet M_NOC0401

Zone d'entrée :

Index %MW entrée: 0 Taille réelle des entrées: 32 - Taille max. des entrées: 16

Zone de sortie :

Index %MW sortie: 16 Taille réelle des sorties: 32 - Taille max. des sorties: 16

Auteur :	3.1.1 0 : BMX XBP 0800	Imprimé le 06/12/2024
Service :	3.1.1.2 1 : BMX NOC 0401	
Projet :		Page : 6/83

0.2: BMX DDI 1602

<u>Identification du module :</u>

Réf. commerciale : BMX DDI 1602 Désignation : Dig 16I 24 Vdc Sink

Adresse : 0.2 Symbole :

Paramètres communs [0-7]

Surveillance alimentation : Actif
Tâche : MAST
I/O Vision : Topologique

Paramètres de voie d'entrée [0-7]

Voie	Adresse	Symbole
0	%I0.2.0.0	-
1	%I0.2.1.0	
2	%I0.2.2.0	
3	%I0.2.3.0	
4	%I0.2.4.0	
5	%I0.2.5.0	
6	%I0.2.6.0	
7	%I0.2.7.0	

Paramètres communs [8-15]

Surveillance alimentation : Actif
Tâche : MAST
I/O Vision : Topologique

Paramètres de voie d'entrée [8-15]

I WI WIII	ceres de tote d	cherce o re
Voie	Adresse	Symbole
8	%I0.2.8.0	
9	%I0.2.9.0	
10	%I0.2.10.0	
11	%I0.2.11.0	
12	%I0.2.12.0	
13	%I0.2.13.0	
14	%I0.2.14.0	
15	%I0.2.15.0	

Auteur :	3.1.1 0 : BMX XBP 0800	Imprimé le 06/12/2024
Service :	3.1.1.3 2 : BMX DDI 1602	
Projet :		Page: 7/83

0.3: BMX DDO 1602

Identification du module:

Réf. commerciale : BMX DDO 1602 Désignation : Dig 16Q Trans Source 0,5A

Adresse : 0.3 Symbole :

Paramètres communs [0-7]

Tâche: MASTSurveillance alimentation: ActifRéarmement: ProgramméMode de repli: RepliI/O Vision: Topologique

Paramètres de voie de sortie [0-7]

Voie	Adresse	Symbole	Valeur de repli
0	%Q0.3.0.0	•	0
1	%Q0.3.1.0		0
2	%Q0.3.2.0		0
3	%Q0.3.3.0		0
4	%Q0.3.4.0		0
5	%Q0.3.5.0		0
6	%Q0.3.6.0		0
7	%Q0.3.7.0		0

Paramètres communs [8-15]

Tâche: MASTSurveillance alimentation: ActifRéarmement: ProgramméMode de repli: RepliI/O Vision: Topologique

Paramètres de voie de sortie [8-15]

Voie	Adresse	Symbole	Valeur de repli
8	%Q0.3.8.0		0
9	%Q0.3.9.0		0
10	%Q0.3.10.0		0
11	%Q0.3.11.0		0
12	%Q0.3.12.0		0
13	%Q0.3.13.0		0
14	%Q0.3.14.0		0
15	%Q0.3.15.0		0

Auteur :	3.1.1 0 : BMX XBP 0800	Imprimé le 06/12/2024
Service :	3.1.1.4 3 : BMX DDO 1602	
Projet :		Page: 8/83

0.4: BMX DRA 1605

<u>Identification du module :</u>

Réf. commerciale : BMX DRA 1605 Désignation : Dig 16Q Relays

Adresse : 0.4 Symbole :

Paramètres communs [0-7]

Tâche : MAST Mode de repli : Repli I/O Vision : Topologique

Paramètres de voie de sortie [0-7]

Voie	Adresse	Symbole	Valeur de repli
0	%Q0.4.0.0		0
1	%Q0.4.1.0		0
2	%Q0.4.2.0		0
3	%Q0.4.3.0		0
4	%Q0.4.4.0		0
5	%Q0.4.5.0		0
6	%Q0.4.6.0		0
7	%Q0.4.7.0		0

Paramètres communs [8-15]

Tâche : MAST Mode de repli : Repli I/O Vision : Topologique

Paramètres de voie de sortie [8-15]

Voie	Adresse	Symbole	Valeur de repli
8	%Q0.4.8.0	-	0
9	%Q0.4.9.0		0
10	%Q0.4.10.0		0
11	%Q0.4.11.0		0
12	%Q0.4.12.0		0
13	%Q0.4.13.0		0
14	%Q0.4.14.0		0
15	%Q0.4.15.0		0

Auteur :	3.1.1 0 : BMX XBP 0800	Imprimé le 06/12/2024
Service :	3.1.1.5 4 : BMX DRA 1605	
Projet :		Page : 9/83

0.5: BMX AMI 0410

<u>Identification du module :</u>

Désignation Symbole Réf. commerciale :BMX AMI 0410 : 4 Entrees Ana HN Isol Rapides

Adresse :0.5

Paramètres communs

Cycle : Normal I/O Vision : Topologique

Paramètre de voie

Voie	Adresse	Symbole	Gamme	Echelle
0	%IW0.5.0.0		+/- 10 V	%
1	%IW0.5.1.0		+/- 10 V	%
2	%IW0.5.2.0		+/- 10 V	%
3	%IW0.5.3.0		+/- 10 V	%

Actif	Dépassements	Actifige	Tâche	Utilisé	Dépasse	ment pa	r valeur infé	rieure
0	-10000 10000	0	MAST	Oui	-11000	Oui	11000	Oui
1	-10000 10000	0	MAST	Oui	-11000	Oui	11000	Oui
2	-10000 10000	0	MAST	Oui	-11000	Oui	11000	Oui
3	-10000 10000	0	MAST	Oui	-11000	Oui	11000	Oui

Auteur :	3.1.1 0 : BMX XBP 0800	Imprimé le 06/12/2024
Service :	3.1.1.6 5 : BMX AMI 0410	
Projet :		Page: 10/83

0.6: BMX AMO 0210

Identification du module :

Réf. commerciale : BMX AMO 0210 Désignation : 2 Sorties ana U/I isol

Adresse : 0.6 Symbole :

Paramètres communs

TYPE : Sorties I/O Vision : Topologique

Paramètre de voie

Voie	Adresse	Symbole	Gamme	Min.	Max.
0	%QW0.6.0.0		+/- 10 V	-10000	10000
1	%QW0.6.1.0		+/- 10 V	-10000	10000

Tâche	Repli/Ma	intie mar v	val₁CTRL câ	blage	Actif	Dépassements	Actif
0	-11000	Oui	11000	Oui	MAST	0	Non
1	-11000	Oui	11000	Oui	MAST	0	Non

Auteur :	3.1.1 0 : BMX XBP 0800	Imprimé le 06/12/2024
Service :	3.1.1.7 6 : BMX AMO 0210	
Projet :		Page : 11/83

Types données dérivés

Nom	Туре	Commentaire
ADDM_TYPE		Common array for communication EF Mid-Range
_	OF INT	
Para_FGEN	<struct></struct>	Parameter block for function generator
func_no	INT	
amplitude	REAL	
halfperiod	TIME	
t_off	TIME	
t_rise	TIME	
t_acc	TIME	
unipolar	BOOL	
T_M_NOC040	<struct></struct>	
1_IN		
HEALTH_BIT		
	OF BYTE	
T_M_NOC040	<struct></struct>	
1_OUT		
CONTROL_B		
ITS_OUT	OF BYTE	

Auteur :		Imprimé le 06/12/2024
Service :	4 Types données dérivés	
Projet :		Page : 12/83

Types FB dérivés

Nom	Version	Date
VERIN	0.07	06/12/2024 14:46:22

Auteur :		Imprimé le 06/12/2024
Service :	5 Types FB dérivés	
Projet :		Page: 13/83

VERIN

Propriétés: Version:0.07

Description fichier:

<entrées>:

Nom	Туре	Valeur	Commentaire
CDE_TRV	EBOOL		
CDE_REP	EBOOL		
PT TPO	TIME		

<sorties>:

Nom	Туре	Valeur	Commentaire
CAPT_REP	EBOOL		
CAPT TRV	EBOOL		

<entrées/sorties>:

Aucun

<public>:

Aucun

Auteur :	5 Types FB dérivés	Imprimé le 06/12/2024
Service :	5.1 VERIN	
Projet :		Page: 14/83

GESTION_VERIN < DFB> : [VERIN]

Auteur :	5.1.1 Sections	Imprimé le 06/12/2024
Service :	5.1.1.1 GESTION_VERIN	
Projet :		Page : 15/83

ADDM TYPE

Nom	Const	Adresse	Commentaire	Utilisé
ADRRTab	NON			2

ARRAY[0..0] OF INT

Nom	Const	Adresse	Commentaire	Utilisé
RECEP_Slave	NON			3
RECEP Slave[0]	NON			

ARRAY[0..3] OF INT

Nom	Const	Adresse	Commentaire	Utilisé
PARAM_GEST	NON			4
PARAM_GEST[0]	NON			
PARAM_GEST[1]	NON			
PARAM_GEST[2]	NON			
PARAM_GEST[3]	NON			
REG_COULEURS	NON	%MW340		36
REG_COULEURS[0]	NON	%MW340		
REG_COULEURS[1]	NON	%MW341		
REG_COULEURS[2]	NON	%MW342		
REG_COULEURS[3]	NON	%MW343		

ARRAY[0..10] OF DINT

Nom	Const	Adresse	Commentaire	Utilisé
CPT_COULEURS	NON	%MW300		17
CPT_COULEURS[0]	NON	%MW300		
CPT_COULEURS[1]	NON	%MW302		
CPT_COULEURS[2]	NON	%MW304		
CPT_COULEURS[3]	NON	%MW306		
CPT_COULEURS[4]	NON	%MW308		
CPT_COULEURS[5]	NON	%MW310		
CPT_COULEURS[6]	NON	%MW312		
CPT_COULEURS[7]	NON	%MW314		
CPT_COULEURS[8]	NON	%MW316		
CPT_COULEURS[9]	NON	%MW318		
CPT_COULEURS[10]	NON	%MW320		

BOOL

Nom	Const	Adresse	Commentaire	Valeur	Utilisé	DG
AR_CHARG_1D	NON	%MW200.13			4	NO N
AR_EVAC_5D	NON	%MW200.0			4	NO N
AR_SERRAGE_2D	NON	%MW200.1			4	NO N
AV_CHARG_1D	NON	%MW200.2			4	NO N
AV_EVAC_5D	NON	%MW200.3			4	NO N
AV_SERRAGE_2D	NON	%MW200.4			4	NO N
BP_ACY	NON	%MW100.0			2	NO N
BP_DCY	NON	%MW100.1			2	NO N
BP_RAZ_CPT	NON	%MW100.2			2	NO N

Auteur :		Imprimé le 06/12/2024
Service :	6 Variables et instances FB	
Projet :		Page : 16/83

Nom	Const	Adresse	Commentaire	Valeur	Utilisé	DG
BP_RAZ_G7	NON	%MW100.3			8	NO N
BP_S8	NON	%MW100.4			5	NO N
BP_VIDAGE	NON	%MW100.5			3	NO N
CDE_PERCEUSE_ KM1	NON	%MW200.14			3	NO N
COND_INIT	NON	%MW100.6			5	NO N
DDE_ACY	NON	%MW100.7			4	NO N
DDE_VIDAGE	NON	%MW100.8			7	NO N
DESC_PERCEUSE 3D	NON	%MW200.5			4	NO N
DESC_TEST_4D	NON	%MW200.6			5	NO N
FM_X2	NON				2	NO N
FM_X16	NON				2	NO N
H1_VERT	NON	%MW200.7			2	NO N
H2_JAUNE	NON	%MW200.8			2	NO N
H3_ROUGE	NON	%MW200.9			2	NO N
H5_BUZZER	NON	%MW200.10			3	NO N
MONT_PERCEUS E 3D	NON	%MW200.11			4	NO N
PCE_CHARG	NON	%MW110.7			3	NO N
PCE_EVAC	NON	%MW110.8			4	NO N
PCE_OUT	NON	%MW110.9			6	NO N
PCE_PERCEUSE	NON	%MW110.10			3	NO N
PLATEAU_VIDE	NON				3	NO N
PP	NON	%MW100.10			10	NO N
PS	NON	%MW100.11			7	NO N
ROT_PLATEAU_6 D	NON	%MW200.12			6	NO N
S20	NON	%MW100.12			9	NO N
S21	NON	%MW100.13			9	NO N
S22	NON	%MW100.14			7	NO N
S23	NON	%MW100.15			8	NO N
S24	NON	%MW110.0			8	NO N
S25	NON	%MW110.1			8	NO N

Auteur :		Imprimé le 06/12/2024
Service :	6 Variables et instances FB	
Projet :		Page: 17/83

Nom		Adresse	Commentaire	Valeur	Utilisé	DG
S26	NON	%MW110.2			10	NO N
S27	NON	%MW110.3			11	NO N
S28	NON	%MW110.4			9	NO N
S29	NON	%MW110.5			9	NO N
S30	NON	%MW110.6			11	NO N
TJS_0	NON				2	NO N
TJS_1	NON				3	NO N
VFM_X2	NON				2	NO N
VFM_X16	NON				2	NO N
X0_X1	NON				2	NO N
X1_X2_X5_X10	NON				2	NO N
X2_X3	NON				2	NO N
X3_X4	NON				2	NO
X4_X9_X14_X17	NON				2	N NO N
X5_X6	NON				2	NO N
X6_X7	NON				2	NO N
X7_X8	NON				2	NO N
X8_X9	NON				2	NO N
X10_X11	NON				2	NO N
X10_X15	NON				2	NO
X11_X12	NON				2	N NO
X12_X13	NON				2	N NO
X13_X14	NON				2	N NO N
X15_X16	NON				2	NO N
X16_X13	NON				2	NO N
X17_X0	NON				2	NO N
X17_X1	NON				2	NO N
X20_X2	NON				2	NO
X20_X4	NON				2	N NO
X50_X5	NON				2	N NO N

Auteur :		Imprimé le 06/12/2024
Service :	6 Variables et instances FB	
Projet :		Page : 18/83

Nom	Const	Adresse	Commentaire	Valeur	Utilisé	DG
X50_X9	NON				2	NO N
X100_X10	NON				2	NO N
X100_X14	NON				2	NO N

DINT

Nom	Const	Adresse	Commentaire	Valeur	Utilisé	DG
PCES_A_PRODUI	NON	%MW700			2	NO
RE						N

EBOOL

Nom	Const	Adresse	Commentaire	Valeur	Utilisé	DG
FM_PCE_OUT	NON				2	NO N
FM_PP	NON				3	NO N
FM_ROT_PLATEA U 6D	NON				1	NO N
FM_S30	NON				2	NO N
VFM_PCE_OUT	NON				2	NO N
VFM_PP	NON				2	NO N
VFM_ROT_PLATE AU 6D	NON				2	NO N
VFM_S30	NON				2	NO N

FGEN

Nom	Commentaire	Valeur	Utilisé	DG
FGEN 1			0	
<entrées></entrées>				
R	1: Manual reset			
START	1: Start function gen.			
PARA	Parameters			
func_no				
amplitude				
halfperiod				
t off				
t rise				
t acc				
unipolar				
YOFF	Offset for Y			
<sorties></sorties>				
Y	Function generator output			
ACTIVE	1: Function gen. is active			
N	No. of intervals since start			
FGEN 2			0	
<entrées></entrées>				
R	1: Manual reset			
START	1: Start function gen.			
PARA	Parameters			
func no				
amplitude				
halfperiod				
t off				

Auteur :		Imprimé le 06/12/2024
Service :	6 Variables et instances FB	
Projet :		Page : 19/83

Nom	Commentaire	Valeur	Utilisé	DG
t rise				
t acc				
unipolar				
YOFF	Offset for Y			
<sorties></sorties>				
Y	Function generator output			
ACTIVE	1: Function gen. is active			
N	No. of intervals since start			-
FGEN 3			0	
<entrées></entrées>				
R	1: Manual reset			
START	1: Start function gen.			
PARA	Parameters			
func no				
amplitude				
halfperiod				_
t off				
t rise				
t acc				
unipolar				
YOFF	Offset for Y			
<sorties></sorties>	O II Set 101 1			
Y	Function generator output			
ACTIVE	1: Function gen. is active			
N	No. of intervals since start			
FGEN RDM	140. Of file vals since start		0	_
<entrées></entrées>				
R	1: Manual reset			
START	1: Start function gen.			
PARA	Parameters			
func no	I WINIDO			_
amplitude				
halfperiod				
t off				-
t rise				_
t acc				-
unipolar				_
YOFF	Offset for Y			
<sorties></sorties>	Onset for 1			
Y	Function generator output			_
ACTIVE	1: Function gen. is active			-
N	No. of intervals since start			_
11	INO. OI IIIICIVAIS SIIICE STAFT			

INT

Nom	Const	Adresse	Commentaire	Valeur	Utilisé	DG
i	NON				6	NO N
PANNES	NON	%MW600			34	NO N
PS_CURSEUR	NON	%MW120			2	NO N
RDM_NB_INT	NON				2	NO N
REG_PLATEAU	NON				21	NO N

Para FGEN

Nom	Const	Adresse	Commentaire	Utilisé
RDM_PARAM	NON			4

Auteur :		Imprimé le 06/12/2024
Service :	6 Variables et instances FB	
Projet :		Page: 20/83

Nom	Const	Adresse	Commentaire	Utilisé
func_no	NON			
amplitude	NON			
halfperiod	NON			
t_off	NON			
t_rise	NON			
t_acc	NON			
unipolar	NON			

REAL

Nom	Const	Adresse	Commentaire	Valeur	Utilisé	DG
RDM_NB_OUTPU	NON	%MW330			5	NO
T						N
RDM NB START	NON				1	NO
						N

SFCCHART STATE

Nom	Const	Adresse	Commentaire	Utilisé
G7 CYCLE	NON			1

SFCSTEP STATE

Nom	Const	Adresse	Commentaire	Utilisé
X0	NON			7
t	NON			
X	NON			
tminErr	NON			
tmaxErr	NON			
X1	NON			1
t	NON			
X	NON			
tminErr	NON			
tmaxErr	NON			
X2	NON			4
t	NON			
X	NON			
tminErr	NON			
tmaxErr	NON			
X3	NON			2
t	NON			
X	NON			
tminErr	NON			
tmaxErr	NON			
X4	NON			1
t	NON			
X	NON			
tminErr	NON			
tmaxErr	NON			
X5	NON			2
t	NON			
X	NON			
tminErr	NON			
tmaxErr	NON			
X6	NON			3
t	NON			
X	NON			
tminErr	NON			
tmaxErr	NON			
X7	NON			3
t	NON			

Auteur :		Imprimé le 06/12/2024
Service :	6 Variables et instances FB	
Projet :		Page : 21/83

Nom	Const	Adresse	Commentaire	Utilisé
X	NON			
tminErr	NON			
tmaxErr	NON			
X8	NON			2
t	NON			-
X	NON			
tminErr	NON			
tmaxErr	NON			
X9	NON			1
t	NON			
X	NON			
tminErr	NON			
tmaxErr	NON			
X10	NON			3
t	NON			
X	NON			
tminErr	NON			
tmaxErr	NON			
X11	NON			1
t	NON			1
X	NON			
tminErr	NON	+		
tmaxErr	NON			
X12	NON			2
t	NON			
X	NON			
tminErr	NON			
tmaxErr	NON		+	
X13	NON		+	2
	NON			<u>Z</u>
t x	NON			
tminErr	NON			
tmaxErr	NON NON			
	NON			1
X14				1
t	NON			
X	NON			
tminErr	NON			
tmaxErr	NON			1
X15	NON			1
t	NON			
X	NON			
tminErr	NON			
tmaxErr	NON			
X16	NON			6
t	NON			
X	NON			
tminErr	NON			
tmaxErr	NON			
X17	NON			2
t	NON	-		
X	NON	-		
tminErr	NON	-		
tmaxErr	NON			
X20	NON			1
t	NON			
X	NON			
tminErr	NON			
tmaxErr	NON			
X50	NON			1

Auteur :		Imprimé le 06/12/2024
Service :	6 Variables et instances FB	
Projet :		Page : 22/83

Nom	Const	Adresse	Commentaire	Utilisé
t	NON			
X	NON			
tminErr	NON			
tmaxErr	NON			
X100	NON			1
t	NON			
X	NON			
tminErr	NON			
tmaxErr	NON			

T M NOC0401 IN

Nom C	Tomat	A dwagga	Commontoire	Utilisé
			Commentaire	
		%MW0		0
		%MW0		
		%MW0		
		%MW0		
	NON	%MW1		
		%MW1		
		%MW2		
	ION	%MW2		
	NON	%MW3		
		%MW3		
HEALTH BITS IN[8] N		%MW4		
HEALTH BITS IN[9] N		%MW4		
HEALTH BITS IN[10] N		%MW5		
HEALTH_BITS_IN[11] N		%MW5		
HEALTH BITS IN[12] N		%MW6		
HEALTH_BITS_IN[13] N		%MW6		
HEALTH BITS IN[14] N		%MW7		
HEALTH_BITS_IN[15] N		%MW7		
HEALTH_BITS_IN[16] N		%MW8		
HEALTH_BITS_IN[17] N		%MW8		
HEALTH_BITS_IN[18] N		%MW9		
HEALTH_BITS_IN[19] N		%MW9		
HEALTH_BITS_IN[20] N		%MW10		
HEALTH BITS IN[21] N		%MW10		
HEALTH_BITS_IN[22] N		%MW11		
HEALTH BITS IN[23] N		%MW11		
HEALTH_BITS_IN[24] N		%MW12		
HEALTH BITS IN[25] N		%MW12		
HEALTH BITS IN[26] N		%MW13		
HEALTH_BITS_IN[27] N		%MW13		
HEALTH BITS IN[28] N		%MW14		
HEALTH_BITS_IN[29] N		%MW14		
HEALTH BITS IN[30] N		%MW15		
HEALTH_BITS_IN[31] N	NON	%MW15		

T M NOC0401 OUT

Nom	Const	Adresse	Commentaire	Utilisé
M_NOC0401_OUT	NON	%MW16		0
CONTROL BITS OUT	NON	%MW16		
CONTROL_BITS_OU	NON	%MW16		
T[0]				
CONTROL_BITS_OU	NON	%MW16		
T[1]				
CONTROL_BITS_OU	NON	%MW17		
T[2]				
CONTROL_BITS_OU	NON	%MW17		
T[3]				

Auteur :		Imprimé le 06/12/2024
Service :	6 Variables et instances FB	
Projet :		Page : 23/83

Nom	Const	Adresse	Commentaire	Utilisé
CONTROL_BITS_OU T[4]	NON	%MW18		
	NON	%MW18		
	NON	%MW19		
CONTROL_BITS_OU T[7]	NON	%MW19		
	NON	%MW20		
	NON	%MW20		
CONTROL_BITS_OU T[10]	NON	%MW21		
	NON	%MW21		
	NON	%MW22		
CONTROL_BITS_OU T[13]	NON	%MW22		
	NON	%MW23		
CONTROL_BITS_OU T[15]	NON	%MW23		
	NON	%MW24		
	NON	%MW24		
	NON	%MW25		
CONTROL_BITS_OU T[19]	NON	%MW25		
	NON	%MW26		
CONTROL_BITS_OU T[21]	NON	%MW26		
	NON	%MW27		
CONTROL_BITS_OU T[23]	NON	%MW27		
CONTROL_BITS_OU T[24]	NON	%MW28		
CONTROL_BITS_OU T[25]	NON	%MW28		
	NON	%MW29		
CONTROL_BITS_OU T[27]	NON	%MW29		
CONTROL_BITS_OU T[28]	NON	%MW30		
CONTROL_BITS_OU T[29]	NON	%MW30		
CONTROL_BITS_OU T[30]	NON	%MW31		
CONTROL_BITS_OU T[31]	NON	%MW31		

TON

Nom	Commentaire	Valeur	Utilisé	DG
TPO PCE OUT			2	

Auteur :		Imprimé le 06/12/2024
Service :	6 Variables et instances FB	
Projet :		Page : 24/83

Nom	Commentaire	Vale	ur Utilisé	DG
<entrées></entrées>				
IN	Start delay			
PT	Preset delay time			
<sorties></sorties>				
Q	Delayed output			
ET	Internal time			

VERIN

VERIN	C	¥7-1	T 1431:_ 4	IDC
Nom	Commentaire	Valeur	Utilisé	DG
VERIN_0			0	_
<entrées></entrées>				
CDE_TRV				
CDE_REP				
PT_TPO				
<sorties></sorties>				
CAPT_REP				
CAPT_TRV				
VERIN_1D			1	
<entrées></entrées>				
CDE_TRV				
CDE_REP				
PT_TPO				
<sorties></sorties>				
CAPT_REP				
CAPT_TRV				
VERIN 2D			1	
<entrées></entrées>				
CDE_TRV				
CDE REP				
PT TPO				
<sorties></sorties>				
CAPT REP				
CAPT TRV				
VERIN 3D			1	
<entrées></entrées>				
CDE TRV				
CDE REP				
PT TPO				
<sorties></sorties>				
CAPT REP				
CAPT TRV				
VERIN 4D			1	
<entrées></entrées>			1	
CDE TRV				
CDE REP				
PT_TPO				
<sorties></sorties>				
CAPT REP				
CAPT TRV				
VERIN 5D			1	
<pre><entrées></entrées></pre>			1	
CDE TRV CDE REP				_
PT TPO				
<sorties></sorties>				
CAPT REP				
CAPT_TRV			1	
VERIN_6D			1	_
<entrées></entrées>				

Auteur :		Imprimé le 06/12/2024
Service :	6 Variables et instances FB	
Projet :		Page : 25/83

Nom	Commentaire	V	/aleur	Utilisé	DG
CDE_TRV					
CDE_REP					
PT_TPO					
<sorties></sorties>					
CAPT_REP					
CAPT TRV					

Auteur :		Imprimé le 06/12/2024
Auteur .		IIIIpriille le 00/12/2024
Service :	6 Variables et instances FB	
Projet :		Page : 26/83

Structure du projet

VUE STRUCTURELLE

SEC&TION	CONDITION DE VALIDATION	COMMENTAIRE DE SECTION	MODULE	LANGAGE
SIMUL				ST
REGISTRES				ST
COMBINATOIRE				LD
COMPTEURS				ST
G7 CYCLE				SFC
Chart				SFC
X0 X1				LD
X1 X2 X5 X10				LD
X2 X3				LD
X3 X4				LD
X5 X6				LD
X6 X7				LD
X7 X8				LD
X8 X9				LD
X10 X11				LD
X10 X15				LD
X11 X12				LD
X15 X16				LD
X12 X13				LD
X16 X13				LD
X13 X14				LD
X4 X9 X14 X17				LD
X17 X0				LD
X17 X1				LD
X20 X2				LD
X50 X5				LD
X100 X10				LD
X50_X9				LD
X100_X14				LD
X20 X4				LD
SORTIES				LD
Modbus_MastSlav				LD

Auteur :		Imprimé le 06/12/2024
Service :	7 Structure du projet	
Projet :		Page : 27/83

Structure du projet

CALL TREE Programmes ^¹└─ Tâches \square MAST Logique - SIMUL - REGISTRES - COMBINATOIRE - COMPTEURS -G7_CYCLE - Chart - Transitions $-X0_X1$ -X1_X2_X5_X10 - X2_X3 - X3_X4 - X5_X6 - X6_X7 - X7_X8 - X8_X9 -X10_X11 X10_X15 -X11_X12 X15_X16 X12_X13 X16_X13 -X13_X14 -X4_X9_X14_X17 -X17_X0 -X17_X1 X20_X2 X50_X5 X100 X10X50_X9 X100_X14 X20 X4 **SORTIES** Modbus_MastSlav

Auteur :		Imprimé le 06/12/2024
Service :	7 Structure du projet	
Projet :		Page : 28/83

Type de réseau: Ethernet Famille: Nom: Ethernet_1

Ethernet_Micro_Basic_Embedded_V2

Commentaire:

Réseau associé : OUI Module d'adresse: \0.0\0.0.3

Configuration IP

Configuration adresse IP Configurée

Adresse IP: 192.168.0.45
Masque sous-réseau: 255.255.255.0

Adresse du Gateway: 0.0.0.0

Configuration Ethernet II Ethernet II

Messagerie

Configuration des connexions

Contrôle d'accès: Désactiver

SNMP Ethernet

Adresse IP managers

Adresse IP Manager 1: 0.0.0.0 Adresse IP Manager 2: 0.0.0.0

Agent

Lieu (SysLocation): Contact (SysContact):

SNMP manager: Désactiver

Noms de communauté Set: public

Get: public rrap: public

Sécurité Validation trap Défaut Désactiver

d'authentification:

Bande passante

Information Global Data 0 Global Data estimée(/s)

Informations messagerie 0 Messagerie estimée(/s)

Auteur :	8.1 Réseaux	Imprimé le 06/12/2024
Service :	8.1.1 Ethernet_1	
Projet :		Page : 29/83

E	Λ
Environment Ethernet :	U

Securité

Mise à niveau du micrologiel && Activé FDR (FTP/TFTP):

Accès web (http): Activé

Auteur :	8.1 Réseaux	Imprimé le 06/12/2024
Service :	8.1.1 Ethernet_1	
Projet :		Page: 30/83

MAST

Propriétés spécifiques

Configuration	Cyclique
Période de la tâche	0
Chien de garde	250

Auteur :	9.1 Tâches	Imprimé le 06/12/2024
Service :	9.1.1 MAST	
Projet :		Page : 31/83

SIMUL: [MAST]

```
40|
                                                          50|
                                                                        60|
                                                                                  70|
                                                                                                80|
                                                                                                                      100|
                                                                                                             901
                                                                                                                                   110|
    (* PRESENCE PIECES DANS STOCKEUR *)
    PS := PS_CURSEUR=1;
    (* PIECE CHARGEE SUR PLATEAU *)
    IF PS AND S21 AND NOT S20 OR REG_PLATEAU.O THEN
 6
             PP := TRUE;
    ELSE
             PP := FALSE;
    END_IF;
10
11
     (* CONTROLE TESTEUR OK *)
    12
13
1.5
    (* SIMULATION VERINS *)
VERIN_1D (CDE_TRV := AV_CHARG_1D,
CDE_REP := AR_CHARG_1D OR BP_RAZ_G7,
PT_TPO := T#800ms,
16
18
               CAPT_REP => S20,
CAPT_TRV => S21);
20
21
    23
               CAPT_REP => S22,
CAPT_TRV => S23);
    30
               CAPT_REP => S24,
CAPT_TRV => S25);
33
    VERIN_4D (CDE_TRV := DESC_TEST_4D,
CDE_REP := NOT DESC_TEST_4D,
PT_TPO := T#500ms,
35
36
37
38
               CAPT_REP \Rightarrow S26);
39
    41
42
43
44
45
    47
48
50
     (* GESTION DES PANNES *)
52
    CASE PANNES OF
              1: S20 := FALSE;
2: PS := FALSE;
53
              3: S21 := FALSE;
4: S24 := FALSE;
55
56
              6: S21 := TRUE;
7: S27 := FALSE;
58
59
              8: PS := TRUE;
9: S27 := FALSE;
61
              10: S29 := FALSE;
62
              11: S25 := TRUE;
64
              12: S20 := TRUE;
              13: S26 := FALSE;
65
              14: S23 := FALSE;
67
              15: PP := FALSE;
              16: S29 := TRUE;
68
              17: S25 := FALSE;
70
              18: S23 := TRUE;
71
              19: PP := TRUE;
              20: S28 := FALSE;
21: S24 := TRUE;
22: S30 := FALSE;
72
73
74
              23: BP_S8 := TRUE;
24: S26 := TRUE;
25: S30 := TRUE;
75
76
78
79
              26: S27 := TRUE;
              20: S2/:= TRUE;
27: BP_S8 := FALSE;
28: S22 := TRUE;
(*29: xx := TRUE;
30: xx := TRUE;*)
81
82
    END CASE;
8.4
85
87
```

Auteur :	9.1.1.1 Logique	Imprimé le 06/12/2024
Service :	9.1.1.1.1 SIMUL	
Projet :		Page : 32/83

60| 10| 20| 30| 501 70| 80| 90| 1 | 40| 100| 110|

88 89 90

Auteur : Service : 9.1.1.1 Logique Imprimé le 06/12/2024 9.1.1.1.1 SIMUL Projet : |
Ce document est la propriété de Schneider Electric et ne peut être reproduit ou diffusé sans autorisation préalable. Page: 33/83

REGISTRES: [MAST]

```
701
                                                                                        60 I
                                                                                                                     801
                                                                                                                                    901
                                                                                                                                               1001
                                                                                                                                                               110|
     (* FRONTS MONTANTS/DESCENDANTS *)
     FM ROT PLATEAU 6D := ROT PLATEAU 6D AND NOT VFM_ROT_PLATEAU_6D;
VFM_ROT_PLATEAU_6D := ROT_PLATEAU_6D;
     FM_PP := PP AND NOT VFM_PP;
 6
     VFM_PP := PP;
     FM S30 := S30 AND NOT VFM S30;
 9
     VFM_S30 := S30;
10
      (* GENERATION NOMBRES ALEATOIRE POUR COULEUR PIECES DE 1 A 6 *)
     (* 1=ROUGE, 2=VERT, 3=BLEU, 4=JAUNE, 5=CYAN, 6=VIOLET *)

RDM_NB_START := 1.0; (* 1.0, NOMBRE REFERENCE/BASE POUR NOMBRES ALEATOIRES *)

RDM_PARAM.unipolar := 1; (* 5.0, AMPLITUDE DES NOMBRES ALEATOIRES *)

RDM_PARAM.unipolar := 1; (* 1, NOMBRES ALEATOIRES SEULEMENT DANS LE SENS POSITIF *)

RDM_PARAM.unipolar := 2; (* 2, MODE CENEPARTION NOMBRES ALEATOIRES *)
12
13
     RDM_PARAM.unipolar := 1;
RDM_PARAM.func_no := 8;
1.5
                                                   (* 8, MODE GENERATION NOMBRES ALEATOIRE *)
16
     FM X2 := X2.x AND NOT VFM X2;
18
     VFM X2 := X2.x;
20
     IF FM_X2 THEN
21
                RDM_NB_OUTPUT := RDM_NB_OUTPUT + 1.0;
IF RDM_NB_OUTPUT > RDM_PARAM.amplitude + 1.0 THEN
RDM_NB_OUTPUT := 1.0;
23
24
                 RDM_NB_INT := REAL_TO_INT(RDM_NB_OUTPUT);
     END_IF;
29
     (* REGISTRE PLATEAU *)
30
      (* .0 = PIECE CHARGEE SUR PLATEAU *)
     IF FM_PP THEN
                REG_PLATEAU.0 := TRUE;
     END_IF;
35
36
     (* .1 = PIECE AU POSTE DE PERCAGE *)
38
      (* .2 = PIECE AU POSTE D'EVACUATION *)
     IF BP_S8 THEN
39
              REG_PLATEAU.2 := FALSE;
41
                REG_COULEURS[2] := 0;
42
      (* REGISTRE COULEURS *)
44
     IF FM_PP THEN
45
                REG_COULEURS[0] := RDM_NB_INT;
47
48
49
      (* DECALAGE REGISTRES *)
     IF FM_S30 THEN
50
                 REG PLATEAU := SHL (IN := REG PLATEAU, N := 1);
                 REG_PLATEAU.0 := REG_PLATEAU.3;
REG_PLATEAU := REG_PLATEAU AND 16#0007;
52
53
                REG_COULEURS[2] := REG_COULEURS[1];
REG_COULEURS[1] := REG_COULEURS[0];
REG_COULEURS[0] := 0;
55
56
58
     END IF;
59
     (* AFFICHAGE PIECES SOUS POSTES *)
IF BP_RAZ_G7 THEN
61
                REG_PLATEAU := 0;
62
64
     IF S30 THEN
65
                 PCE_CHARG := REG_PLATEAU.0;
PCE PERCEUSE := REG PLATEAU.1;
67
68
                 PCE EVAC := REG PLATEAU.2;
                 PP := FALSE;
PCE_CHARG := FALSE;
70
                 PCE_PERCEUSE := FALSE;
PCE_EVAC := FALSE;
72
73
     END_IF;
75
76
      (* PIECE EVACUEE DU PLATEAU *)
     IF REG PLATEAU.2 AND S29 AND NOT S28 THEN
                PCE_OUT := TRUE;

PCE_EVAC := FALSE;

REG_PLATEAU.2 := FALSE;

REG_COULEURS[3] := REG_COULEURS[2];

REG_COULEURS[2] := 0;
79
81
82
     END IF;
8.4
     TPO PCE OUT (IN := PCE_OUT, PT := T#1500ms);
85
     IF TPO PCE OUT.Q THEN
                 PCE_OUT := FALSE;
```

Service: 9.1.1.1.2 REGISTRES	2024
CITIE RESIGNATE	
Projet : Page : 34/83	

REGISTRES

1| 10| 20| 30| 40| 50| 60| 70| 80| 90| 100| 110|

88

REG_COULEURS[3] := 0;

89

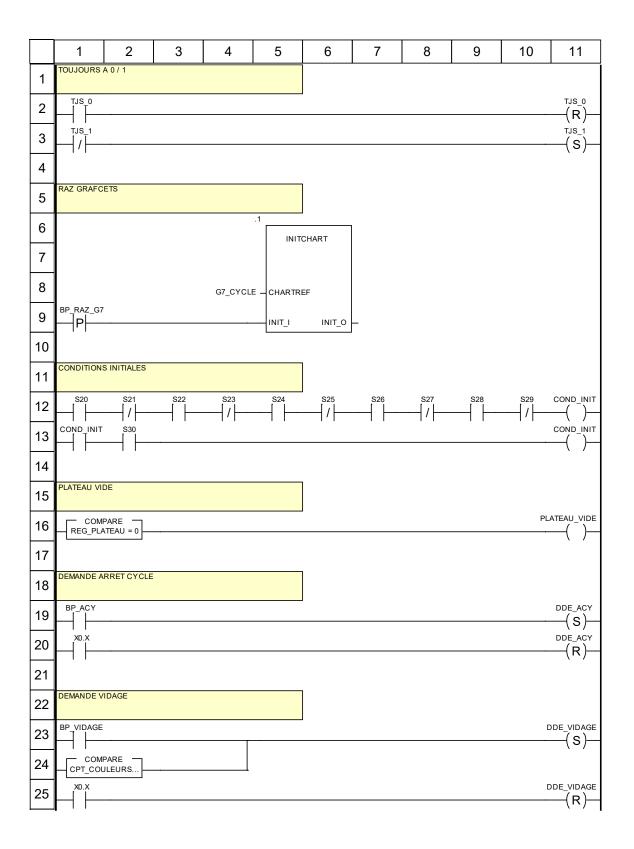
END_IF;

90

91

Auteur :	9.1.1.1 Logique	Imprimé le 06/12/2024
Service :	9.1.1.1.2 REGISTRES	
Projet :		Page : 35/83

COMBINATOIRE: [MAST]



Libellés tronqués:

Libellé	Position(s)
CPT COULEURS[0] >= PCES A PRODUIRE - 2	(1, 24)

Auteur :	9.1.1.1 Logique	Imprimé le 06/12/2024
Service :	9.1.1.1.3 COMBINATOIRE	
Projet :		Page : 36/83

COMPTEURS: [MAST]

```
60| 70|
                                                                      80|
                                                                                 90|
                                                                                        100|
                                                                                                 110|
  (* FRONTS MONTANTS/DESCENDANTS *)
FM_PCE_OUT := PCE_OUT AND NOT VFM_PCE_OUT;
VFM_PCE_OUT := PCE_OUT;
  FM_X16 := X16.x AND NOT VFM_X16;
VFM_X16 := X16.x;
6
7
   (* RAZ COMPTEURS *)
   9
10
         END_FOR;
12
13
   END_IF;
  15
16
18
20
21
  END_FOR;
ELSIF FM_X16 THEN
23
24
          CPT_COULEURS[10] := CPT_COULEURS[10] + 1;
29
30
```

Auteur :	9.1.1.1 Logique	Imprimé le 06/12/2024
Service :	9.1.1.1.4 COMPTEURS	
Projet :		Page: 37/83

G7_CYCLE: [MAST]

Commentaire

Propriétés communes

Module fonctionnel	
Variable utilisée comme condition d'activation	

Propriétés spécifiques

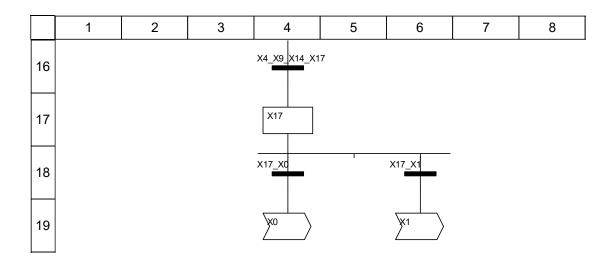
Contrôle opérateur	Non
Numéro de zone	0

Auteur :	9.1.1.1 Logique	Imprimé le 06/12/2024
Service :	9.1.1.1.5 G7_CYCLE	
Projet :		Page : 38/83

Chart : [MAST - G7_CYCLE]

	1	2	3	4	5	6	7	8
1				X0 X0				
2				X0_X1				
3				X1 X1				
4				X1_X2_X5_X10	1			
5		X20	I	X50	I	X100		
6		X20_X2	X20_X4	X50_X5	X50_X9	X100_X10	X100_X14	
7		X2	X4 \rightarrow \ri	X5	X9 \	X10	X14	
8		X2_X3		X5_X6		X10_X11	ı	X10_X15
9		X3		X6		X11		X15
10		X3_X4		X6_X7		X11_X12		X15_X16
11				X7		X12		X16
12				X7_X8		X12_X13		X16_X13
13				X8		X13		
14				X8_X9		X13_X14		
15		X4 X4		X9 X9		X14		

Auteur :	9.1.1.1.5 G7_CYCLE	Imprimé le 06/12/2024
Service :	9.1.1.5.1 Chart	
Projet :		Page : 39/83



Description de l'objet

Etapes:

Auteur :

Service : Projet :

X0 (Etape initiale)	(4, 1)
Temps de contrôle min./max. :	Temps de retard :
Commentaire:	Temps de Teuru .
C OTHER PROPERTY.	
X1	(4,3)
Temps de contrôle min./max.:	Temps de retard :
Commentaire:	
X10	(6, 7)
Temps de contrôle min./max.:	Temps de retard :
Commentaire:	
X100	(6.5)
Temps de contrôle min./max. :	(6, 5) Temps de retard :
Commentaire:	Temps de fetatu.
Commendate.	
X11	(6,9)
Temps de contrôle min./max.:	Temps de retard :
Commentaire:	
X12	(6, 11)
Temps de contrôle min./max.:	Temps de retard :
Commentaire:	
3710	(6.12)
X13	(6, 13)
Temps de contrôle min./max.:	Temps de retard :
Commentaire:	
X14	(6, 15)
Temps de contrôle min./max. :	Temps de retard :
Commentaire:	
X15	(8, 9)
Temps de contrôle min./max.:	Temps de retard :
Commentaire:	
leve a	
X16	(8, 11)
Temps de contrôle min./max.:	Temps de retard :
Commentaire:	

9.1.1.1.5 G7_CYCLE

9.1.1.1.5.1 Chart

Imprimé le 06/12/2024

Page: 40/83

Ce document est la propriété de Schneider E	Electric et ne peut être reproduit ou	ı diffusé sans autorisation préalable.
---	---------------------------------------	--

X17	(4, 17)	
Temps de contrôle min./max. :	Temps de retard :	
Commentaire:	1	
X2	(2, 7)	
Temps de contrôle min./max.:	Temps de retard :	
Commentaire:		
X20	(2, 5)	
Temps de contrôle min./max.:	Temps de retard :	
Commentaire:		
770	(2.0)	
X3	(2, 9)	
Temps de contrôle min./max.:	Temps de retard :	
Commentaire:		
X4	(2, 15)	
Temps de contrôle min./max. :	Temps de retard :	
Commentaire:	Temps de retard.	
Continue C.		
X5	(4,7)	
Temps de contrôle min./max. :	Temps de retard :	
Commentaire:		
X50	(4,5)	
Temps de contrôle min./max.:	Temps de retard:	
Commentaire:		
	Lu as	
X6	(4,9)	
Temps de contrôle min./max.:	Temps de retard :	
Commentaire:		
X7	(4, 11)	
Temps de contrôle min./max. :	Temps de retard :	
Commentaire:	Temps de retard.	
Commentume.		
X8	(4, 13)	
Temps de contrôle min./max. :	Temps de retard :	
Commentaire:	<u> </u>	
Х9	(4, 15)	
Temps de contrôle min./max.:	Temps de retard :	
Commentaire:		

Transitions:

Nom	Type de	Position	Commentaire
	condition		
LD :: X0_X1	Section	(4, 2)	
LD :: X100_X10	Section	(6, 6)	
LD :: X100_X14	Section	(7, 6)	
LD :: X10_X11	Section	(6, 8)	
LD :: X10_X15	Section	(8, 8)	
LD :: X11_X12	Section	(6, 10)	
LD :: X12_X13	Section	(6, 12)	
LD :: X13_X14	Section	(6, 14)	
LD :: X15_X16	Section	(8, 10)	
LD :: X16_X13	Section	(8, 12)	
LD :: X17_X0	Section	(4, 18)	

Auteur :	9.1.1.1.5 G7_CYCLE	Imprimé le 06/12/2024
Service :	9.1.1.1.5.1 Chart	
Projet :		Page : 41/83

LD :: X17_X1	Section	(6, 18)	
LD :: X1_X2_X5_X10	Section	(4,4)	
LD :: X20_X2	Section	(2, 6)	
LD :: X20_X4	Section	(3, 6)	
LD :: X2_X3	Section	(2, 8)	
LD :: X3_X4	Section	(2, 10)	
LD :: X4_X9_X14_X17	Section	(4, 16)	
LD :: X50_X5	Section	(4, 6)	
LD :: X50_X9	Section	(5, 6)	
LD :: X5_X6	Section	(4,8)	
LD :: X6_X7	Section	(4, 10)	
LD :: X7_X8	Section	(4, 12)	
LD :: X8_X9	Section	(4, 14)	

Sauts:

Nom	Position	Commentaire
X0	(4, 19)	
X1	(6, 19)	
X14	(7, 7)	
X4	(3, 7)	
X9	(5, 7)	

Auteur :	9.1.1.1.5 G7_CYCLE	Imprimé le 06/12/2024
Service :	9.1.1.5.1 Chart	
Projet :		Page : 42/83

X0_X1 <Transition> : [MAST - G7_CYCLE]

	1	2	3	4	5	6	7	8	9	10	11
1											
2	BP_DCY ── P	·	COND_INIT								X0_X1 ——()——
3	BP_VIDAGE										

Auteur :	9.1.1.1.5.2 Transitions	Imprimé le 06/12/2024
Service :	9.1.1.1.5.2.1 X0_X1	
Projet :		Page : 43/83

X1_X2_X5_X10 <Transition> : [MAST - G7_CYCLE]

	1	2	3	4	5	6	7	8	9	10	11
1											
2	PS —									· · ·	(1_X2_X5_X10

Auteur :	9.1.1.1.5.2 Transitions	Imprimé le 06/12/2024
Service :	9.1.1.1.5.2.2 X1_X2_X5_X10	
Projet:		Page: 44/83

X2_X3 <Transition> : [MAST - G7_CYCLE]

	1	2	3	4	5	6	7	8	9	10	11
1											
2	S21	\$20 		PP		REG_PLATEA	AU.0				()

Auteur :	9.1.1.1.5.2 Transitions	Imprimé le 06/12/2024
Service :	9.1.1.1.5.2.3 X2_X3	
Projet :		Page: 45/83

X3_X4 <Transition> : [MAST - G7_CYCLE]

	1	2	3	4	5	6	7	8	9	10	11
1											
2	S20	S21 /									()

Auteur :	9.1.1.1.5.2 Transitions	Imprimé le 06/12/2024
Service :	9.1.1.1.5.2.4 X3_X4	
Projet :		Page: 46/83

X5_X6 <Transition> : [MAST - G7_CYCLE]

	1	2	3	4	5	6	7	8	9	10	11
1											
2	S23	S22 									X5_X6 ()

Auteur :	9.1.1.1.5.2 Transitions	Imprimé le 06/12/2024
Service :	9.1.1.1.5.2.5 X5_X6	
Projet :		Page : 47/83

X6_X7 <Transition> : [MAST - G7_CYCLE]

	1	2	3	4	5	6	7	8	9	10	11
1											
2	S25	S24 /									X6_X7 ——()——

Auteur :	9.1.1.1.5.2 Transitions	Imprimé le 06/12/2024
Service :	9.1.1.1.5.2.6 X6_X7	
Projet :		Page: 48/83

X7_X8 <Transition> : [MAST - G7_CYCLE]

	1	2	3	4	5	6	7	8	9	10	11
1											
2	S24	S25	_								X7_X8 ()

Auteur :	9.1.1.1.5.2 Transitions	Imprimé le 06/12/2024
Service :	9.1.1.1.5.2.7 X7_X8	
Projet :		Page: 49/83

X8_X9 <Transition> : [MAST - G7_CYCLE]

	1	2	3	4	5	6	7	8	9	10	11
1											
2	S22	S23									()—

Auteur :	9.1.1.1.5.2 Transitions	Imprimé le 06/12/2024
Service :	9.1.1.1.5.2.8 X8_X9	
Projet :		Page : 50/83

X10_X11 <Transition> : [MAST - G7_CYCLE]

	1	2	3	4	5	6	7	8	9	10	11
1											
2	S27	S26									X10_X11

Auteur :	9.1.1.1.5.2 Transitions	Imprimé le 06/12/2024
Service :	9.1.1.1.5.2.9 X10_X11	
Projet :		Page : 51/83

X10_X15 <Transition> : [MAST - G7_CYCLE]

	1	2	3	4	5	6	7	8	9	10	11
1											
2	S26			PARE ————————————————————————————————————						-	X10_X15

Auteur :	9.1.1.1.5.2 Transitions	Imprimé le 06/12/2024
Service :	9.1.1.1.5.2.10 X10_X15	
Projet :		Page : 52/83

X11_X12 <Transition> : [MAST - G7_CYCLE]

	1	2	3	4	5	6	7	8	9	10	11
1											
2	S26	\$27 /									X11_X12 ——()——
3		TJS_1									

Auteur :	9.1.1.1.5.2 Transitions	Imprimé le 06/12/2024
Service :	9.1.1.1.5.2.11 X11_X12	
Projet :		Page : 53/83

X15_X16 <Transition> : [MAST - G7_CYCLE]

	1	2	3	4	5	6	7	8	9	10	11
1											
2	S26	S27									X15_X16

Auteur :	9.1.1.1.5.2 Transitions	Imprimé le 06/12/2024
Service :	9.1.1.1.5.2.12 X15_X16	
Projet :		Page : 54/83

X12_X13 <Transition> : [MAST - G7_CYCLE]

	1	2	3	4	5	6	7	8	9	10	11
1											
2	S29	S28 /									X12_X13 ——()——

Auteur :	9.1.1.1.5.2 Transitions	Imprimé le 06/12/2024
Service :	9.1.1.1.5.2.13 X12_X13	
Projet :		Page : 55/83

X16_X13 <Transition> : [MAST - G7_CYCLE]

	1	2	3	4	5	6	7	8	9	10	11
1											
2	BP_S8										X16_X13

Auteur :	9.1.1.1.5.2 Transitions	Imprimé le 06/12/2024
Service :	9.1.1.1.5.2.14 X16_X13	
Projet :		Page : 56/83

X13_X14 <Transition> : [MAST - G7_CYCLE]

	1	2	3	4	5	6	7	8	9	10	11
1											
2	S28	S29 /									X13_X14 ——()——

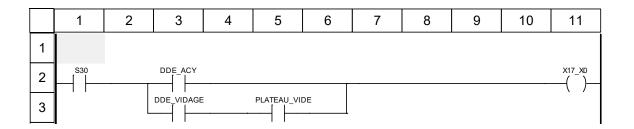
Auteur :	9.1.1.1.5.2 Transitions	Imprimé le 06/12/2024
Service :	9.1.1.1.5.2.15 X13_X14	
Projet :		Page : 57/83

X4_X9_X14_X17 < Transition > : [MAST - G7_CYCLE]

	1	2	3	4	5	6	7	8	9	10	11
1											
2	-									X4	_X9_X14_X17 ()

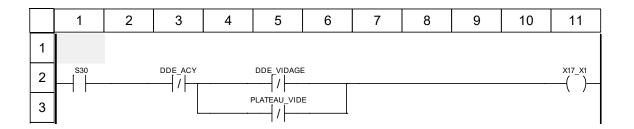
Auteur :	9.1.1.1.5.2 Transitions	Imprimé le 06/12/2024
Service :	9.1.1.1.5.2.16 X4_X9_X14_X17	
Projet :		Page: 58/83

X17_X0 <Transition> : [MAST - G7_CYCLE]



Auteur :	9.1.1.1.5.2 Transitions	Imprimé le 06/12/2024
Service :	9.1.1.1.5.2.17 X17_X0	
Projet :		Page : 59/83

X17_X1 <Transition> : [MAST - G7_CYCLE]



Auteur :	9.1.1.1.5.2 Transitions	Imprimé le 06/12/2024
Service :	9.1.1.1.5.2.18 X17_X1	
Projet :		Page: 60/83

X20_X2 <Transition> : [MAST - G7_CYCLE]

	1	2	3	4	5	6	7	8	9	10	11
1											
2	DDE_VIDAG	E									(

Auteur :	9.1.1.1.5.2 Transitions	Imprimé le 06/12/2024
Service :	9.1.1.1.5.2.19 X20_X2	
Projet :		Page : 61/83

X50_X5 <Transition> : [MAST - G7_CYCLE]

	1	2	3	4	5	6	7	8	9	10	11
1											
2	REG_PLATE	AU.1									X50_X5 ()

Auteur :	9.1.1.1.5.2 Transitions	Imprimé le 06/12/2024
Service :	9.1.1.1.5.2.20 X50_X5	
Projet :		Page : 62/83

X100_X10 <Transition> : [MAST - G7_CYCLE]

	1	2	3	4	5	6	7	8	9	10	11
1											
2	REG_PLATE	AU.2									X100_X10

Auteur :	9.1.1.1.5.2 Transitions	Imprimé le 06/12/2024
Service :	9.1.1.1.5.2.21 X100_X10	
Projet :		Page: 63/83

X50_X9 <Transition> : [MAST - G7_CYCLE]

	1	2	3	4	5	6	7	8	9	10	11
1											
2	REG_PLATE	AU.1									X50_X9 ——()——

Auteur :	9.1.1.1.5.2 Transitions	Imprimé le 06/12/2024
Service :	9.1.1.1.5.2.22 X50_X9	
Projet :		Page : 64/83

X100_X14 <Transition> : [MAST - G7_CYCLE]

	1	2	3	4	5	6	7	8	9	10	11
1											
2	REG_PLATE	AU.2									X100_X14

Auteur :	9.1.1.1.5.2 Transitions	Imprimé le 06/12/2024
Service :	9.1.1.1.5.2.23 X100_X14	
Projet :		Page : 65/83

X20_X4 <Transition> : [MAST - G7_CYCLE]

	1	2	3	4	5	6	7	8	9	10	11
1											
2	DDE_VIDAG	E									X20_X4 ——()——

Auteur :	9.1.1.1.5.2 Transitions	Imprimé le 06/12/2024
Service :	9.1.1.1.5.2.24 X20_X4	
Projet :		Page: 66/83

SORTIES: [MAST]

	1	2	3	4	5	6	7	8	9	10	11
1	VOYANTS / E	BUZZER									
2	X0.x		COND_INIT		%S6						H1_VERT
3	жо.х — / —										
4	DDE_VIDAG	E			%S6	-					H2_JAUNE
5	X16.x				- 1						H3_ROUGE
6	X16.x				%S6						H5_BUZZER
7											
8	1D CHARGE	UR PIECE									
9	X2.x									A\	/_CHARG_1D
10	X3.x									AF	CHARG_1D
11											
12	2D SERRAGI	E PIECE									
13	X5.x									AV_5	SERRAGE_2D
14	X8.x									AR_S	SERRAGE_2D
15											
16	KM1 MOTEUR	R PERCEUSE									
17	X6.x									CDE_PEF	RCEUSE_KM1
18	X7.x										
19											
20	3D DESCEN	TE/MONTEE P	ERCEUSE								
21	X6.x									DESC_PE	RCEUSE_3D
22	X7.x	_								MONT_PE	ERCEUSE_3D
23											
24	4D DESCEN	TE TESTEUR									
25	X10.x									DE	SC_TEST_4D
26											` '
27	5D EVACUA	TION PIECE									

Auteur :	9.1.1.1 Logique	Imprimé le 06/12/2024
Service :	9.1.1.1.6 SORTIES	
Projet :		Page : 67/83

	1	2	3	4	5	6	7	8	9	10	11
28	X12.x									,	AV_EVAC_5D
29	X13.x										AR_EVAC_5D
30											
31	6D ROTATIO	n Plateau									
32	X17.x					-				ROT_I	PLATEAU_6D

Auteur :	9.1.1.1 Logique	Imprimé le 06/12/2024
Service :	9.1.1.1.6 SORTIES	
Projet :		Page : 68/83

Modbus_MastSlav: [MAST]

	1	2	3	4	5	6	7	8	9	10
1										
2										
3										
4								.2 READ_\	/AR	
5								EN	ENO -	
6		.1 ADDM					ADRRTa	b —ADR	RECP _REC	EP_Slave
7		EN EN	NO _				'%MV	V' OBJ		
8	'0.0.0.1	ı' – IN OI	UT _ADRRTa	ıb				52 N UM		
9								1_NB		
10						F	PARAM_GEST	- GEST -	GEST PAR	AM_GEST

Auteur :	9.1.1.1 Logique	Imprimé le 06/12/2024
Service :	9.1.1.1.7 Modbus_MastSlav	
Projet :		Page : 69/83

Tables d'animation

Nom de la table: Table

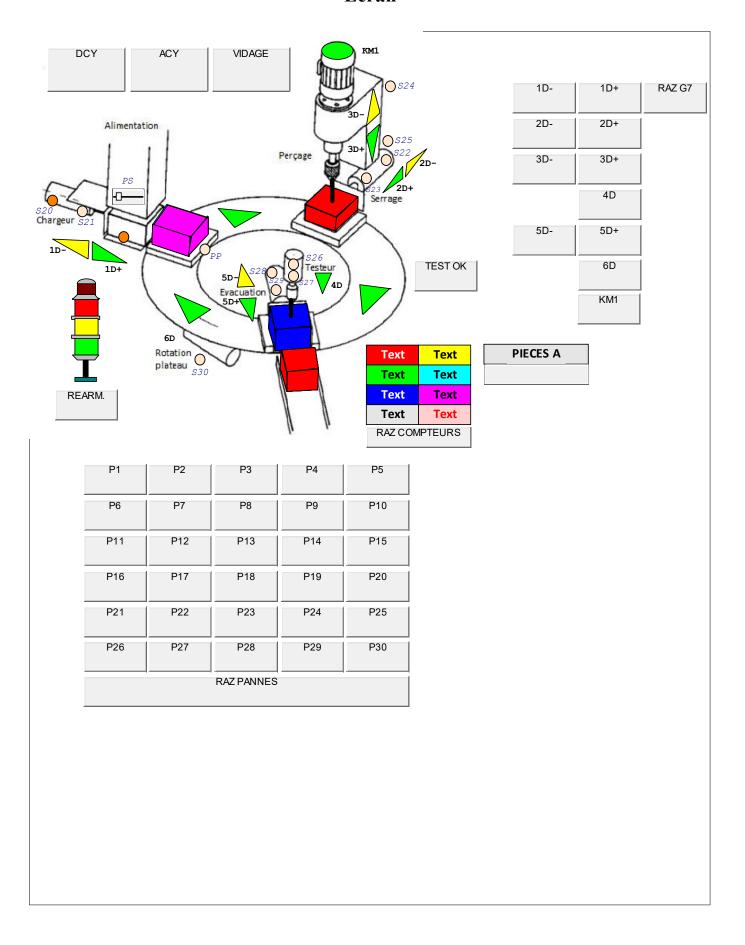
Commentaire de la table:

Module fonctionnel:

Nom	Туре	Commentaire	Adresse	Définir la valeur
PARAM_GEST	ARRAY[03] OF INT			
RECEP Slave	ARRAY[00] OF INT			

Auteur :	10 Tables d'animation	Imprimé le 06/12/2024
Service :	10.1 Table	
Projet :		Page: 70/83

Ecran



Auteur :	11 Ecrans d'exploitation	Imprimé le 06/12/2024
Service :	11.1 Ecran	
Projet :		Page: 71/83
0 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1	1.76 1.77 () () () () () ()	

Axe du mouvement

Auteur :		Imprimé le 06/12/2024
Service :	12 Mouvement	
Projet :		Page : 72/83

Application:

Adresses

Objet	Rattaché à	Localisation	Usage
%MW0	Voie (0.1.0) Ethernet		L\E
	Variables et instances FB	M NOC0401 IN	A
%MW1	(Pas utilisé directement)		
(%MW1.0)	Ecran		L(x1)
			NDEF (x3)
(%MW1.1)	Ecran		L(x1)
			NDEF (x1)
(%MW1.2)	Ecran		L(x1)
			NDEF (x1)
%MW100	(Pas utilisé directement)		
(%MW100.0)	Variables et instances FB	BP ACY	A
(%MW100.1)	Variables et instances FB	BP DCY	A
(%MW100.10)	Variables et instances FB	PP	A
(%MW100.11)	Variables et instances FB	PS	A
(%MW100.12)	Variables et instances FB	S20	A
(%MW100.13)	Variables et instances FB	S21	A
(%MW100.14)	Variables et instances FB	S22	A
(%MW100.15)	Variables et instances FB	S23	A
(%MW100.2)	Variables et instances FB	BP RAZ CPT	A
(%MW100.3)	Variables et instances FB	BP RAZ G7	A
(%MW100.4)	Variables et instances FB	BP S8	A
(%MW100.5)	Variables et instances FB	BP VIDAGE	A
(%MW100.6)	Variables et instances FB	COND INIT	A
(%MW100.7)	Variables et instances FB	DDE ACY	A
(%MW100.8)	Variables et instances FB	DDE VIDAGE	A
%MW110	(Pas utilisé directement)	DDE_VID/IGE	11
(%MW110.0)	Variables et instances FB	S24	A
(%MW110.1)	Variables et instances FB	S25	A
(%MW110.10)	Variables et instances FB	PCE PERCEUSE	A
(%MW110.2)	Variables et instances FB	S26	A
(%MW110.3)	Variables et instances FB	S27	A
(%MW110.4)	Variables et instances FB	S28	A
(%MW110.5)	Variables et instances FB Variables et instances FB	S29	A
(%MW110.6)	Variables et instances FB Variables et instances FB	S30	A
(%MW110.7)	Variables et instances FB	PCE CHARG	A
(%MW110.8)	Variables et instances FB Variables et instances FB	PCE EVAC	A
(%MW110.9)	Variables et instances FB Variables et instances FB	PCE OUT	A
%MW16	Voie (0.1.0) Ethernet	I CE_OUT	L\E
701V1 VV 10	Variables et instances FB	M NOC0401 OUT	
%MW200	(Pas utilisé directement)	M_NOC0401_001	A
(%MW200.0)	Variables et instances FB	AR EVAC 5D	A
(%MW200.1)	Variables et instances FB Variables et instances FB	AR_EVAC_5D AR_SERRAGE 2D	A
(%MW200.10)	Variables et instances FB Variables et instances FB	H5 BUZZER	
(%MW200.10)	Variables et instances FB Variables et instances FB	MONT PERCEUSI	A
(701VI W 200.11)	variables et listances FB	3D	A
(%MW200.12)	Variables et instances FB	ROT PLATEAU 6	1
(/01V1 W 200.12)	variables et histalices l'D	D ROI_PLATEAU_0	A
(%MW200.13)	Variables et instances FB	AR CHARG 1D	A
(%MW200.14)	Variables et instances FB Variables et instances FB	CDE PERCEUSE	A
(/ 01 11 / 200.17)	variables et histaines I'D	KM1	
(%MW200.2)	Variables et instances FB	AV CHARG 1D	A
(%MW200.2)	Variables et instances FB Variables et instances FB	AV EVAC 5D	A
(%MW200.4)	Variables et instances FB Variables et instances FB		
(/01V1 VV ZUU.4)	variables et histalices f d	AV SERRAGE 2D	A

Auteur :		Imprimé le 06/12/2024
Service :	13 Références croisées	
Projet :		Page: 73/83

Objet	Rattaché à	Localisation Us	sage
(%MW200.5)	Variables et instances FB	DESC_PERCEUSE A	
		_3D	
(%MW200.6)	Variables et instances FB	DESC_TEST_4D A	
(%MW200.7)	Variables et instances FB	H1_VERT A	
(%MW200.8)	Variables et instances FB	H2_JAUNE A	
(%MW200.9)	Variables et instances FB	H3_ROUGE A	
%S6	SORTIES : [MAST]	(l: 2, c: 5) L	
		(l: 6, c: 5) L	
		(l: 4, c: 5)	

Variables ou instances FB

Objet	Rattaché à	Localisation	Usage
ADRRTab	Modbus MastSlav: [MAST]	(l: 6, c: 2)	Е
		(l: 4, c: 8)	L
AR CHARG 1D	SIMUL : [MAST]	(l: 18, c: 21)	L
THE STREETS	<ecran>Ecran</ecran>	(110, 0121)	L(x1)
	Lettin Lettin		L\E(x1)
			NDEF (x9)
	SORTIES : [MAST]	(l: 10, c: 11)	E
AR EVAC 5D	SORTIES : [MAST]	(l: 29, c: 11)	E
AK_EVAC_3D	<ecran>Ecran</ecran>	(1. 27, C. 11)	L(x1)
	Colair Leian		L\E(x1)
			NDEF (x3)
	SIMUL : [MAST]	(l: 41, c: 21)	L
AR SERRAGE 2D	SORTIES : [MAST]	(l: 14, c: 11)	E E
AK_SERRAGE_2D	<pre>SORTIES : [MAST] </pre> <pre><ecran>Ecran</ecran></pre>	(1. 14, C. 11)	
	Ecran Ecran		L(xl)
			L\E(x1)
	CD GH D A A CTT	(1.24 21)	NDEF (x3)
AV CHARC ID	SIMUL : [MAST]	(l: 24, c: 21)	L
AV_CHARG_1D	SIMUL : [MAST]	(l: 17, c: 22)	L
	SORTIES : [MAST]	(l: 9, c: 11)	E
	<ecran>Ecran</ecran>		L(x1)
			L\E(x1)
			NDEF (x8)
AV_EVAC_5D	SORTIES : [MAST]	(l: 28, c: 11)	Е
	<ecran>Ecran</ecran>		L(xl)
			L\E (x1)
			NDEF (x3)
	SIMUL : [MAST]	(l: 40, c: 22)	L
AV_SERRAGE_2D	SORTIES : [MAST]	(l: 13, c: 11)	Е
	<ecran>Ecran</ecran>		L(x1)
			L\E (x1)
			NDEF (x13
)
	SIMUL : [MAST]	(l: 23, c: 22)	L
BP_ACY	COMBINATOIRE : [MAST]	(l: 19, c: 1)	L
	<ecran>Ecran</ecran>		L\E (x1)
			NDEF (x1)
BP_DCY	<ecran>Ecran</ecran>		L\E (x1)
			NDEF (x2)
	X0_X1 <transition> : [MAST - G7_CYCLE]</transition>	(l: 2, c: 1)	L
BP_RAZ_CPT	COMPTEURS : [MAST]	(l: 9, c: 4)	L
	<ecran>Ecran</ecran>		L\E (x1)
BP RAZ G7	COMBINATOIRE : [MAST]	(l: 9, c: 1)	L
	REGISTRES : [MAST]	(l: 61, c: 4)	L
	<ecran>Ecran</ecran>		L\E(x1)
	SIMUL : [MAST]	(l: 18, c: 36)	L
		(l: 24, c: 38)	L
		1. 27, 0. 30)	lr.

Auteur :		Imprimé le 06/12/2024
Service :	13 Références croisées	
Projet :		Page: 74/83

Objet	Rattaché à	Localisation	Usage
		(l: 30, c: 41)	L
		(l: 41, c: 35)	L
		(l: 46, c: 40)	L
BP_S8	SIMUL : [MAST]	(l: 75, c: 6)	E
		(l: 79, c: 6)	E
	X16_X13 < Transition>: [MAST - G7_CYCLE]		L
	REGISTRES : [MAST]	(l: 39, c: 4)	L
	<ecran>Ecran</ecran>		L\E (x1) NDEF (x2)
BP VIDAGE	COMBINATOIRE : [MAST]	(l: 23, c: 1)	L NDEF (X2)
BI_VIDAGE	X0 X1 <transition>: [MAST - G7 CYCLE]</transition>	(l: 3, c: 1)	L
	<pre><ecran>Ecran</ecran></pre>	(1. 3, 0. 1)	L\E (x1)
CDE PERCEUSE KM1	<ecran>Ecran</ecran>		L(x1)
EBE_TERCEESE_IRWI	Letan Letan		L\E(x1)
			NDEF (x4)
	SORTIES : [MAST]	(l: 17, c: 11)	E
COND INIT	COMBINATOIRE : [MAST]	(l: 12, c: 11)	Е
		(l: 13, c: 11)	Е
		(l: 13, c: 1)	L
	X0 X1 <transition> : [MAST - G7 CYCLE]</transition>	(l: 2, c: 3)	L
	SORTIES : [MAST]	(l: 2, c: 3)	L
CPT_COULEURS	COMBINATOIRE : [MAST]	(l: 24, c: 1)	L
	COMPTEURS : [MAST]	(l: 11, c: 3)	E
		(l: 19, c: 23)	L
		(l: 19, c: 4)	E
		(l: 20, c: 23)	L
		(l: 20, c: 4)	E
		(l: 25, c: 22)	L
	P. P.	(l: 25, c: 2)	E
	<ecran>Ecran</ecran>		L\E(x8)
DDE ACY	COMDINATOIDE . [MACT]	(l. 10. o. 11)	NDEF (x9)
DDE_ACY	COMBINATOIRE : [MAST]	(l: 19, c: 11) (l: 20, c: 11)	E E
	X17 X1 <transition> : [MAST - G7 CYCLE]</transition>	(l: 20, c: 11)	L
	X17 X1 < Transition >: [MAST - G7 CYCLE]	(l: 2, c: 3)	I
DDE VIDAGE	COMBINATOIRE: [MAST]	(l: 23, c: 11)	E
DDL_VIDAGE	COMBINATORIC [MAST]	(l: 25, c: 11)	E
	X17 X1 < Transition> : [MAST - G7 CYCLE]	(l: 2, c: 5)	L
	X20_X4 < Transition>: [MAST - G7_CYCLE]	(l: 2, c: 1)	L
	X20 X2 < Transition>: [MAST - G7 CYCLE]	(l: 2, c: 1)	L
	X17 X0 < Transition>: [MAST - G7 CYCLE]	(l: 3, c: 3)	L
	SORTIES : [MAST]	(l: 4, c: 1)	L
DESC_PERCEUSE_3D	SIMUL : [MAST]	(l: 29, c: 22)	L
	<ecran>Ecran</ecran>		L(x1)
			L\E (x1)
			NDEF (x2)
	SORTIES : [MAST]	(l: 21, c: 11)	E
DESC_TEST_4D	SORTIES : [MAST]	(l: 25, c: 11)	Е
	<ecran>Ecran</ecran>		L(x1)
			L\E(x1)
	CIMIH DMACTE	(1.25 22)	NDEF (x3)
	SIMUL : [MAST]	(l: 35, c: 22)	L
EM DOE OUT	COMPTELIDE - IMACTE	(l: 36, c: 25)	L
FM_PCE_OUT	COMPTEURS : [MAST]	(l: 2, c: 1)	E
EM DD	DECICTDEC - IMACTI	(l: 16, c: 4)	L
FM_PP	REGISTRES : [MAST]	(l: 5, c: 1)	E L
		(l: 32, c: 4) (l: 45, c: 4)	L L
FM ROT PLATEAU 6D	REGISTRES : [MAST]	(l: 43, c: 4) (l: 2, c: 1)	E
TWI KUI FLAIEAU 0D	[NEOISTNES : [MAST]	(1. ∠, C: 1)	L

Auteur :		Imprimé le 06/12/2024
Service :	13 Références croisées	
Projet :		Page: 75/83

Objet	Rattaché à	Localisation	Usage
FM S30	REGISTRES: [MAST]	(l: 8, c: 1)	Е
		(l: 50, c: 4)	L
FM X16	COMPTEURS : [MAST]	(l: 5, c: 1)	Е
	[(l: 24, c: 7)	L
FM X2	REGISTRES : [MAST]	(l: 18, c: 1)	E
1111_111	Table Trab . [This 1]	(l: 21, c: 4)	L
G7 CYCLE	COMBINATOIRE : [MAST]	(l: 6, c: 5)	L
H1 VERT	<ecran>Ecran</ecran>	(1. 0, 0. 3)	L(x1)
TII_VEKI	SORTIES : [MAST]	(l: 2, c: 11)	E
H2 JAUNE	SORTIES : [MAST]	(l: 4, c: 11)	E
IIZ_JAONE	<ecran>Ecran</ecran>	(1. 4, 6. 11)	L(x1)
III DOLLCE	<ecran>Ecran</ecran>		L(xl)
H3_ROUGE		(1.5. 1.1)	E E
H5 DH777DD	SORTIES : [MAST]	(l: 5, c: 11)	
H5_BUZZER	SORTIES : [MAST]	(l: 6, c: 11)	E
	<ecran>Ecran</ecran>		L(x2)
			NDEF (x1)
MONT_PERCEUSE_3D	SORTIES : [MAST]	(l: 22, c: 11)	E
	<ecran>Ecran</ecran>		L(xl)
			L\E (x1)
			NDEF (x2)
	SIMUL : [MAST]	(l: 30, c: 21)	L
PANNES	<ecran>Ecran</ecran>		L(x2)
			L\E(x31)
	SIMUL : [MAST]	(l: 52, c: 6)	L
PARAM GEST	Modbus MastSlav: [MAST]	(l: 4, c: 8)	L\E
		(l: 4, c: 8)	L\E
PCES A PRODUIRE	COMBINATOIRE : [MAST]	(l: 24, c: 1)	L
TODS_IT_INODONE	<ecran>Ecran</ecran>	(1.21, 0.1)	L\E (x1)
	Telair Letair		NDEF (x2)
PCE CHARG	REGISTRES : [MAST]	(l: 66, c: 2)	E E
TEL_CHARG	ILOISTILS . [WAST]	(l: 71, c: 2)	E
	<ecran>Ecran</ecran>	(1. /1, C. 2)	L(x1)
PCE EVAC	REGISTRES : [MAST]	(l: 68, c: 2)	E E
PCE_EVAC	REGISTRES:[MAST]	(l: 73, c: 2)	E E
			E E
	ID . ID	(l: 79, c: 2)	
DOE OF E	<ecran>Ecran</ecran>	(1.0 1.5)	L(x1)
PCE_OUT	COMPTEURS : [MAST]	(l: 2, c: 15)	L
		(l: 3, c: 16)	L
	REGISTRES : [MAST]	(l: 78, c: 2)	E
		(l: 85, c: 20)	L
		(l: 87, c: 2)	E
	<ecran>Ecran</ecran>		L(x1)
PCE_PERCEUSE	REGISTRES : [MAST]	(l: 67, c: 2)	Е
		(l: 72, c: 2)	Е
	<ecran>Ecran</ecran>		L(x1)
PLATEAU_VIDE	COMBINATOIRE : [MAST]	(l: 16, c: 11)	E
	X17 X1 < Transition >: [MAST - G7 CYCLE]	(l: 3, c: 5)	L
	X17 X0 < Transition > : [MAST - G7 CYCLE]	(l: 3, c: 5)	L
PP	REGISTRES : [MAST]	(l: 5, c: 10)	L
	[]	(l: 6, c: 11)	L
		(l: 70, c: 2)	E
	<ecran>Ecran</ecran>	(1. 70, 0.2)	L(x2)
	SIMUL : [MAST]	(l: 6, c: 2)	E (X2)
	SHVIOL . [IVIAST]	(l: 8, c: 2)	E E
			E E
		(l: 67, c: 6)	
	VA VA ZE V > DAAGE OF OVOLET	(l: 71, c: 6)	E
DG.	X2_X3 < Transition > : [MAST - G7_CYCLE]	(1: 2, c: 4)	L
		(1.0. 1)	т
PS	X1_X2_X5_X10 < Transition> : [MAST - G7 CYCLE]	(l: 2, c: 1)	L

Auteur :		Imprimé le 06/12/2024
Service :	13 Références croisées	
Projet :		Page: 76/83

Objet	Rattaché à	Localisation	Usage
	<ecran>Ecran</ecran>		L(x2)
	SIMUL : [MAST]	(l: 2, c: 1)	E
		(l: 5, c: 4)	L
		(l: 54, c: 5)	Е
		(l: 60, c: 5)	Е
PS CURSEUR	<ecran>Ecran</ecran>		L\E(x1)
			NDEF (x2)
	SIMUL : [MAST]	(l: 2, c: 7)	L
RDM NB INT	REGISTRES : [MAST]	(l: 27, c: 2)	Е
		(l: 46, c: 21)	L
RDM NB OUTPUT	REGISTRES : [MAST]	(l: 22, c: 19)	L
	[]	(l: 22, c: 2)	E
		(l: 23, c: 5)	L
		(l: 24, c: 3)	E
		(l: 27, c: 28)	L
RDM NB START	REGISTRES : [MAST]	(l: 13, c: 1)	E
RDM_NB_START	REGISTRES: [MAST]	(l: 14, c: 1)	E
INDIVI_I AIVAIVI	MEODITED . [MADI]	(l: 14, c: 1) (l: 15, c: 1)	E
		(l: 15, c: 1) (l: 16, c: 1)	E
DECED Cl.	M. H M. (CL. DAACTE	(l: 23, c: 21)	L
RECEP_Slave	Modbus MastSlav : [MAST]	(l: 4, c: 8)	E
REG_COULEURS	COMPTEURS : [MAST]	(l: 18, c: 6)	L
	REGISTRES : [MAST]	(l: 41, c: 2)	E
		(l: 46, c: 2)	E
		(l: 55, c: 21)	L
		(l: 55, c: 2)	Е
		(l: 56, c: 21)	L
		(l: 56, c: 2)	E
		(l: 57, c: 2)	E
		(l: 81, c: 21)	L
		(l: 81, c: 2)	E
		(l: 82, c: 2)	Е
		(l: 88, c: 2)	E
	<ecran>Ecran</ecran>		L\E(x24)
REG PLATEAU	X2_X3 < Transition> : [MAST - G7_CYCLE]	(l: 2, c: 6)	L
_	COMBINATOIRE : [MAST]	(l: 16, c: 1)	L
	X50 X5 < Transition> : [MAST - G7 CYCLE]	(l: 2, c: 1)	L
	X100 X14 < Transition > : [MAST -	(l: 2, c: 1)	L
	G7 CYCLE]	, ,	
	X50 X9 < Transition > : [MAST - G7 CYCLE]	(l: 2, c: 1)	L
	X100 X10 < Transition> : [MAST -	(l: 2, c: 1)	L
	G7_CYCLE]	(,,	
	REGISTRES : [MAST]	(l: 33, c: 2)	Е
		(l: 40, c: 2)	E
		(l: 51, c: 28)	L
		(l: 51, c: 2)	E
		(l: 51, c: 2) (l: 52, c: 19)	L
		(l: 52, c: 2)	E
		(l: 52, c: 2) (l: 53, c: 17)	L
		(l: 53, c: 17)	E E
			E E
		(l: 62, c: 2)	
		(l: 66, c: 15)	L
		(l: 67, c: 18)	L
		(l: 68, c: 14)	L
		(l: 77, c: 4)	L
		(l: 80, c: 2)	E
	SIMUL : [MAST]	(l: 5, c: 30)	L
ROT_PLATEAU_6D	REGISTRES : [MAST]	(l: 2, c: 22)	L
		(l: 3, c: 23)	L

Auteur :		Imprimé le 06/12/2024
Service :	13 Références croisées	
Projet :		Page: 77/83

Objet	Rattaché à	Localisation	Usage
	SORTIES : [MAST]	(l: 32, c: 11)	Е
	<ecran>Ecran</ecran>		L(x1)
			L\E(x1)
			NDEF (x2)
	SIMUL : [MAST]	(l: 46, c: 22)	L
S20	COMBINATOIRE : [MAST]	(l: 12, c: 1)	L
	X3 X4 <transition>: [MAST - G7 CYCLE]</transition>	(l: 2, c: 1)	L
	X2 X3 <transition>: [MAST - G7 CYCLE]</transition>	(l: 2, c: 2)	L
	<ecran>Ecran</ecran>	(,)	L(x2)
	SIMUL : [MAST]	(l: 5, c: 23)	L
		(l: 20, c: 22)	E
		(l: 53, c: 5)	E
		(l: 64, c: 6)	E
S21	COMBINATOIRE : [MAST]	(l: 12, c: 2)	L
521	X3 X4 < Transition>: [MAST - G7 CYCLE]	(l: 2, c: 2)	L
	X2 X3 <transition>: [MAST - G7 CYCLE]</transition>	(l: 2, c: 1)	L
	<ecran>Ecran</ecran>	(1. 2, 0. 1)	L (x2)
	Detail Detail		NDEF (x2)
	SIMUL : [MAST]	(l: 5, c: 11)	L
	SINIOL . [MAS1]	(l: 21, c: 22)	E
		(l: 55, c: 5)	E
		(l: 58, c: 5)	E
S22	SIMUL : [MAST]	(l: 26, c: 22)	E
522	SINIOL . [NIAS1]	(l: 80, c: 6)	E
	COMBINATOIRE : [MAST]	(l: 12, c: 3)	L
	X8 X9 < Transition >: [MAST - G7 CYCLE]	(l: 12, c: 3) (l: 2, c: 1)	L L
	A8_A9 \	(I: 2, C: 1)	
	X5 X6 < Transition > : [MAST - G7 CYCLE]	(l: 2, c: 2)	L(x2)
G22			L
S23	SIMUL : [MAST]	(l: 27, c: 22)	E E
		(l: 66, c: 6)	E E
	COMPRIATORE PAACT	(l: 70, c: 6)	
	COMBINATOIRE : [MAST]	(l: 12, c: 4)	L L
	X5_X6 < Transition> : [MAST - G7_CYCLE]	(l: 2, c: 1)	
	<ecran>Ecran</ecran>	(1.2 2)	L(x2)
524	X8_X9 < Transition > : [MAST - G7_CYCLE]	(l: 2, c: 2)	L
S24	SIMUL : [MAST]	(l: 32, c: 22)	E
		(l: 56, c: 5)	Е
	COMPRIATORE DAACT	(l: 73, c: 6)	E
	COMBINATOIRE : [MAST]	(l: 12, c: 5)	L
	X6 X7 <transition> : [MAST - G7 CYCLE]</transition>	(l: 2, c: 2)	L
	X7_X8 < Transition> : [MAST - G7_CYCLE]	(l: 2, c: 1)	L
925	<ecran>Ecran</ecran>	(1.22	L(x2)
S25	SIMUL : [MAST]	(l: 33, c: 22)	E
		(l: 63, c: 6)	E
	COMPRIATE DATE	(l: 69, c: 6)	E
	COMBINATOIRE : [MAST]	(l: 12, c: 6)	L
	X6_X7 < Transition> : [MAST - G7_CYCLE]	(l: 2, c: 1)	L
	X7_X8 < Transition> : [MAST - G7_CYCLE]	(l: 2, c: 2)	L
996	<ecran>Ecran</ecran>	4.20	L(x2)
S26	SIMUL : [MAST]	(l: 38, c: 22)	E
		(l: 65, c: 6)	E
		(l: 76, c: 6)	E
	COMBINATOIRE : [MAST]	(l: 12, c: 7)	L
	X10_X15 < Transition> : [MAST - G7_CYCLE]	• • • •	L
	X15_X16 < Transition> : [MAST - G7_CYCLE]		L
	X11_X12 < Transition> : [MAST - G7_CYCLE	[(l: 2, c: 1)	L
	<ecran>Ecran</ecran>		L(x2)
	X10_X11 < Transition> : [MAST - G7_CYCLE	(l: 2, c: 2)	L
	SIMUL : [MAST]	(l: 13, c: 2)	Е

Auteur :		Imprimé le 06/12/2024
Service :	13 Références croisées	
Projet :		Page: 78/83

Objet	Rattaché à	Localisation	Usage
		(l: 59, c: 5)	Е
		(l: 61, c: 5)	Е
		(l: 78, c: 6)	Е
	COMBINATOIRE : [MAST]	(l: 12, c: 8)	L
	X11 X12 < Transition> : [MAST - G7 CYCLE]		L
	X15 X16 <transition>: [MAST - G7 CYCLE]</transition>		L
	<ecran>Ecran</ecran>	(1.2, 0.2)	L(x2)
	-Leithir Leithi		L\E(x1)
	X10 X11 < Transition>: [MAST - G7 CYCLE]	(l· 2 c· 1)	L
S28	SIMUL: [MAST]	(l: 43, c: 22)	E
326	SIWIOL . [IVIAS1]	(l: 57, c: 5)	E
		(l: 72, c: 6)	E
	COMDINATOIDE . [MACT]		L
	COMBINATOIRE : [MAST]	(l: 12, c: 9)	
	REGISTRES : [MAST]	(l: 77, c: 34)	L
	<ecran>Ecran</ecran>	(1.2. 2)	L(x2)
	X12_X13 < Transition> : [MAST - G7_CYCLE]		L
	X13_X14 < Transition> : [MAST - G7_CYCLE]		L
S29	SIMUL : [MAST]	(l: 44, c: 22)	E
		(l: 62, c: 6)	E
		(l: 68, c: 6)	E
	COMBINATOIRE : [MAST]	(l: 12, c: 10)	L
	REGISTRES : [MAST]	(l: 77, c: 22)	L
	<ecran>Ecran</ecran>		L(x2)
	X12_X13 < Transition> : [MAST - G7_CYCLE]	(l: 2, c: 1)	L
	X13 X14 < Transition > : [MAST - G7 CYCLE]	(l: 2, c: 2)	L
S30	SIMUL : [MAST]	(l: 48, c: 22)	Е
		(l: 74, c: 6)	Е
		(l: 77, c: 6)	Е
	COMBINATOIRE : [MAST]	(l: 13, c: 2)	L
	X17 X1 < Transition>: [MAST - G7 CYCLE]	(l: 2, c: 1)	L
	<ecran>Ecran</ecran>	(==,)	L(x2)
	REGISTRES : [MAST]	(l: 8, c: 11)	L
	Table Itab . [Mile I]	(l: 9, c: 12)	L
		(l: 65, c: 4)	L
	X17_X0 < Transition>: [MAST - G7_CYCLE]	(l: 2, c: 1)	L
TJS 0	COMBINATOIRE : [MAST]	(l: 2, c: 1)	L
135_0	COMBINATORE . [MAST]	(l: 2, c: 1)	E
TJS 1	COMBINATOIRE : [MAST]	(l: 3, c: 11)	E
135_1	COMBINATORE: [MAST]		
	VII VI2 CT V > IMAGE CT CVCLE	(l: 3, c: 1)	L
TDO DOE OUT	X11 X12 < Transition> : [MAST - G7 CYCLE]		L
TPO_PCE_OUT	REGISTRES : [MAST]	(l: 85, c: 1)	AF
	27 77 7 C C 277	(l: 86, c: 4)	L
VERIN_1D	SIMUL : [MAST]	(l: 17, c: 1)	AF
VERIN_2D	SIMUL : [MAST]	(l: 23, c: 1)	AF
VERIN_3D	SIMUL : [MAST]	(l: 29, c: 1)	AF
VERIN_4D	SIMUL : [MAST]	(l: 35, c: 1)	AF
VERIN_5D	SIMUL : [MAST]	(l: 40, c: 1)	AF
VERIN_6D	SIMUL : [MAST]	(l: 46, c: 1)	AF
VFM_PCE_OUT	COMPTEURS : [MAST]	(l: 2, c: 31)	L
		(l: 3, c: 1)	Е
VFM_PP	REGISTRES : [MAST]	(l: 5, c: 21)	L
	•	(l: 6, c: 1)	Е
VFM ROT PLATEAU 6D	REGISTRES : [MAST]	(l: 2, c: 45)	L
	, ,	(l: 3, c: 1)	E
VFM S30	REGISTRES : [MAST]	(l: 8, c: 23)	L
<u></u>	THE STATE OF THE S	(l: 9, c: 1)	E
VFM X16	COMPTEURS : [MAST]	(l: 5, c: 25)	L
71171 7110	COM ILORG.[MAGI]	(l: 6, c: 1)	E
VEM V2	DECISTDES - [MAST]	(l: 18, c: 23)	L
VFM_X2	REGISTRES : [MAST]	(1. 10, C. 23)	L

Auteur :		Imprimé le 06/12/2024
Service :	13 Références croisées	
Projet :		Page: 79/83

Objet	Rattaché à	Localisation	Usage
		(l: 19, c: 1)	Е
X0	SIMUL : [MAST]	(l: 12, c: 4)	L
	COMBINATOIRE : [MAST]	(l: 20, c: 1)	L
		(l: 25, c: 1)	L
	COMPTEURS : [MAST]	(l: 9, c: 19)	L
	Chart: [MAST - G7 CYCLE]	(l: 1, c: 4)	Е
		(l: 19, c: 4)	REF E
	SORTIES : [MAST]	(l: 2, c: 1)	L
	1	(l: 3, c: 1)	L
X0 X1	Chart: [MAST - G7 CYCLE]	(l: 2, c: 4)	L
	X0 X1 <transition> : [MAST - G7 CYCLE]</transition>	(l: 2, c: 11)	E
X1	Chart: [MAST - G7 CYCLE]	(l: 3, c: 4)	E
		(l: 19, c: 6)	REF E
X10	Chart: [MAST - G7 CYCLE]	(l: 7, c: 6)	E
	X10 X15 < Transition> : [MAST - G7 CYCLE]		L
	SORTIES : [MAST]	(l: 25, c: 1)	L
X100	Chart : [MAST - G7 CYCLE]	(l: 5, c: 6)	E
X100 X10	Chart: [MAST - G7 CYCLE]	(l: 6, c: 6)	L
	X100 X10 <transition>: [MAST -</transition>	(l: 2, c: 11)	E
	G7 CYCLE]	(2, 0. 11)	
X100 X14	Chart: [MAST - G7 CYCLE]	(l: 6, c: 7)	L
	X100 X14 < Transition>: [MAST -	(l: 2, c: 11)	E
	G7 CYCLE]	(1. 2, 0. 11)	L
X10 X11	Chart: [MAST - G7 CYCLE]	(l: 8, c: 6)	L
7110_7111	X10 X11 <transition> : [MAST - G7 CYCLE]</transition>		E
X10 X15	Chart: [MAST - G7 CYCLE]	(l: 8, c: 8)	L
7110_7113	X10 X15 < Transition > : [MAST - G7 CYCLE]		E
X11	Chart: [MAST - G7 CYCLE]	(l: 9, c: 6)	E
X11 X12	Chart: [MAST - G7 CYCLE]	(l: 10, c: 6)	L
<u> </u>	X11 X12 < Transition > : [MAST - G7 CYCLE]		E
X12	Chart: [MAST - G7 CYCLE]	(l: 11, c: 6)	E
A12	SORTIES : [MAST]	(l: 28, c: 1)	L
X12 X13	Chart: [MAST - G7 CYCLE]	(l: 12, c: 6)	L
X12X13	X12 X13 < Transition>: [MAST - G7 CYCLE]		E
X13	Chart: [MAST - G7 CYCLE]	(l: 13, c: 6)	E
A13	SORTIES : [MAST]	(l: 29, c: 1)	L
X13 X14	Chart: [MAST - G7 CYCLE]	(l: 14, c: 6)	L
X13_X14	X13 X14 < Transition>: [MAST - G7 CYCLE]		E
X14	Chart: [MAST - G7 CYCLE]	(l: 15, c: 6)	E
X14	Chart.[WAST-0/_CTCEE]	(l: 7, c: 7)	REF E
		(l: 12, c: 8)	REF E
X15	Chart: [MAST - G7 CYCLE]	(l: 9, c: 8)	E
X15 X16	Chart: [MAST - G7 CYCLE]	(l: 10, c: 8)	L
A13_A10	X15 X16 < Transition>: [MAST - G7 CYCLE]		E
X16	COMPTEURS: [MAST]	(l: 5, c: 11)	L
2110	COMI TECRO [MAST]	(l: 6, c: 12)	L
	Chart · [MAST_C7_CVCLE]		E E
	Chart : [MAST - G7 CYCLE] SORTIES : [MAST]	(l: 11, c: 8)	
	SUNTES : [INIAST]	(l: 5, c: 1)	L L
	- Faran Faran	(l: 6, c: 1)	
V16 V12	<ecran>Ecran Chart : IMAST G7 CVCLE1</ecran>	(1.12 2.9)	L\E(x1)
X16_X13	Chart: [MAST - G7_CYCLE]	(l: 12, c: 8)	L
V17	X16 X13 < Transition> : [MAST - G7 CYCLE]	•	E E
X17	Chart: [MAST - G7_CYCLE]	(l: 17, c: 4)	
V17 V0	SORTIES : [MAST]	(l: 32, c: 1)	L
X17_X0	Chart: [MAST - G7_CYCLE]	(l: 18, c: 4)	L
V17 V1	X17 X0 < Transition >: [MAST - G7 CYCLE]	(l: 2, c: 11)	E
X17_X1	Chart: [MAST - G7_CYCLE]	(l: 18, c: 6)	L
V1 V2 V5 V10	X17 X1 <transition> : [MAST - G7 CYCLE]</transition>	(l: 2, c: 11)	E
X1_X2_X5_X10	Chart : [MAST - G7_CYCLE]	(l: 4, c: 4)	L

Autour		Imprimé le 06/12/2024
Auteur :		IIIIpriille le 06/12/2024
Service :	13 Références croisées	
Projet :		Page: 80/83

Objet	Rattaché à	Localisation	Usage
	X1_X2_X5_X10 < Transition> : [MAST - G7_CYCLE]	(l: 2, c: 11)	E
X2	Chart: [MAST - G7_CYCLE]	(l: 7, c: 2)	Е
	SORTIES : [MAST]	(l: 9, c: 1)	L
	REGISTRES : [MAST]	(l: 18, c: 10)	L
		(l: 19, c: 11)	L
X20	Chart:[MAST - G7 CYCLE]	(l: 5, c: 2)	Е
X20 X2	Chart: [MAST - G7 CYCLE]	(l: 6, c: 2)	L
-	X20 X2 < Transition> : [MAST - G7 CYCLE]	(l: 2, c: 11)	Е
X20 X4	X20 X4 < Transition> : [MAST - G7 CYCLE]	(l: 2, c: 11)	Е
-	Chart : [MAST - G7 CYCLE]	(l: 6, c: 3)	L
X2 X3	Chart: [MAST - G7 CYCLE]	(l: 8, c: 2)	L
_	X2_X3 <transition> : [MAST - G7_CYCLE]</transition>	(l: 2, c: 11)	Е
X3	Chart : [MAST - G7 CYCLE]	(l: 9, c: 2)	Е
	SORTIES : [MAST]	(l: 10, c: 1)	L
X3 X4	Chart: [MAST - G7 CYCLE]	(l: 10, c: 2)	L
	X3_X4 < Transition>: [MAST - G7_CYCLE]	(l: 2, c: 11)	Е
X4	Chart:[MAST-G7 CYCLE]	(l: 15, c: 2)	Е
		(l: 7, c: 3)	REF E
X4_X9_X14_X17	X4_X9_X14_X17 < Transition> : [MAST - G7_CYCLE]	(l: 2, c: 11)	Е
	Chart: [MAST - G7 CYCLE]	(l: 16, c: 4)	L
X5	Chart: [MAST - G7 CYCLE]	(l: 7, c: 4)	Е
	SORTIES : [MAST]	(l: 13, c: 1)	L
X50	Chart: [MAST - G7 CYCLE]	(l: 5, c: 4)	Е
X50 X5	Chart: [MAST - G7 CYCLE]	(l: 6, c: 4)	L
	X50 X5 < Transition > : [MAST - G7 CYCLE]	(l: 2, c: 11)	Е
X50 X9	Chart: [MAST - G7 CYCLE]	(l: 6, c: 5)	L
_	X50 X9 < Transition > : [MAST - G7 CYCLE]	(l: 2, c: 11)	Е
X5 X6	Chart:[MAST - G7 CYCLE]	(l: 8, c: 4)	L
	X5_X6 < Transition> : [MAST - G7_CYCLE]	(l: 2, c: 11)	Е
X6	Chart: [MAST - G7 CYCLE]	(l: 9, c: 4)	Е
	SORTIES : [MAST]	(l: 17, c: 1)	L
		(l: 21, c: 1)	L
X6 X7	Chart:[MAST - G7 CYCLE]	(l: 10, c: 4)	L
_	X6 X7 < Transition> : [MAST - G7 CYCLE]	(l: 2, c: 11)	Е
X7	Chart : [MAST - G7_CYCLE]	(l: 11, c: 4)	E
	SORTIES : [MAST]	(l: 18, c: 1)	L
		(l: 22, c: 1)	L
X7_X8	Chart : [MAST - G7_CYCLE]	(l: 12, c: 4)	L
	X7_X8 < Transition> : [MAST - G7_CYCLE]	(l: 2, c: 11)	E
X8	Chart : [MAST - G7_CYCLE]	(l: 13, c: 4)	E
	SORTIES : [MAST]	(l: 14, c: 1)	L
X8_X9	Chart : [MAST - G7_CYCLE]	(l: 14, c: 4)	L
	X8 X9 < Transition >: [MAST - G7 CYCLE]	(l: 2, c: 11)	Е
X9	Chart: [MAST - G7_CYCLE]	(l: 15, c: 4)	Е
		(l: 7, c: 5)	REF E
i	COMPTEURS : [MAST]	(l: 10, c: 6)	L
		(l: 11, c: 16)	L
		(l: 17, c: 6)	L
		(l: 18, c: 24)	L
		(l: 19, c: 17)	L
		(l: 19, c: 36)	L

Objets EF

Objet	Rattaché à	Localisation	Usage
addm	Modbus_MastSlav: [MAST]	(l: 6, c: 2)	AF
initchart	COMBINATOIRE : [MAST]	(l: 6, c: 5)	AF

Auteur :		Imprimé le 06/12/2024
Service :	13 Références croisées	
Projet :		Page : 81/83

Objet	Rattaché à	Localisation	Usage
read_var	Modbus MastSlav: [MAST]	(l: 4, c: 8)	AF
real to int	REGISTRES : [MAST]	(l: 27, c: 16)	AF
shl	REGISTRES: [MAST]	(l: 51, c: 17)	AF
shl word	REGISTRES : [MAST]	(l: 51, c: 17)	AF

Sous-programmes

Obiet	Rattaché à	Localisation	Usage
1 ~ ~ 1 ~ ~	1		10000

Auteur :		Imprimé le 06/12/2024
Service :	13 Références croisées	
Projet :		Page: 82/83

VERIN:

Variables ou instances FB

Objet	Rattaché à	Localisation	Usage
CAPT_REP	GESTION_VERIN < DFB> : [VERIN]	(l: 2, c: 2)	E
		(l: 15, c: 2)	Е
CAPT_TRV	GESTION_VERIN < DFB> : [VERIN]	(l: 3, c: 2)	E
		(l: 9, c: 2)	E
CDE_REP	GESTION_VERIN < DFB> : [VERIN]	(l: 1, c: 22)	L
		(l: 12, c: 16)	L
CDE_TRV	GESTION_VERIN < DFB> : [VERIN]	(l: 1, c: 7)	L
		(l: 6, c: 16)	L
PT_TPO	GESTION_VERIN < DFB> : [VERIN]	(l: 7, c: 14)	L
		(l: 13, c: 14)	L
TPO_REP	GESTION_VERIN < DFB> : [VERIN]	(l: 12, c: 1)	AF
		(l: 14, c: 4)	L
TPO_TRV	GESTION_VERIN < DFB> : [VERIN]	(l: 6, c: 1)	AF
		(l: 8, c: 4)	L

Objets EF

Objet	Rattaché à	Localisation	Usage
re	GESTION_VERIN < DFB> : [VERIN]	(l: 1, c: 4)	AF
		(l: 1, c: 19)	AF

Auteur :		Imprimé le 06/12/2024
Service :	13 Références croisées	
Projet :		Page: 83/83