

Intégrer un automate Siemens S7-1200 ou S7-1500 dans un système (STEP7 - TIA Portal)

- 08c - Les mémentos de cadence





1. PRESENTATION 2. CREATION D'UN OCTET DE MEMENTO DE CADENCE

1. PRESENTATION

- √ Un octet de mémento de cadence est un octet qui modifie périodiquement l'état de chacun de ses hits
- \checkmark A chaque bit de l'octet de mémento de cadence est associé une fréquence. Le tableau suivant montre les affectations :

Bit de l'octet de mémento de ca- dence	7	6	5	4	3	2	1	0
Durée de période (s)	2,0	1,6	1,0	0,8	0,5	0,4	0,2	0,1
Fréquence (Hz)	0,5	0,625	1	1,25	2	2,5	5	10

- √ Les mémentos de cadence dans le programme utilisateur pour, par exemple, piloter des voyant lumineux clignotants ou pour lancer des opérations périodiques comme l'acquisition d'une valeur réelle.
- ✓ Les mémentos de cadence s'exécutent de manière asynchrone par rapport au cycle de la CPU, c'est-à-dire que sur des cycles longs, l'état du mémento de cadence peut changer plusieurs fois.

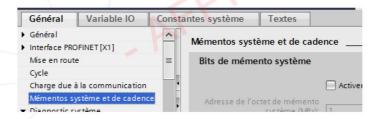
2. CREATION D'UN OCTET DE MEMENTO DE CADENCE

- ✓ Les octets de mémento de la CPU qui deviennent des octets de mémento de cadence sont déterminés lors du paramétrage de la CPU dans la configuration matérielle.
- ✓ Ouvrir la configuration matérielle de l'automate:



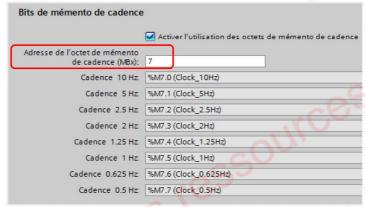
√ Cliquer 2 fois sur la CPU pour visualiser les propriétés puis sélectionner « Mémentos système et de cadence »:

■ AP1500_1



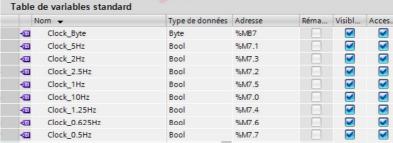
2. CREATION D'UN OCTET DE MEMENTO DE CADENCE

✓ Dans « Bits de mémentos de cadence », activer l'utilisation des bits de mémentos de cadence puis sélectionner l'octet affecté pour les mémentos de cadence.



- Exemple: l'octet %MB 7 est l'octet de mémentos de cadence
- ✓ L'octet de mémentos de cadence est copié dans la table des variables API





√ Compiler et enregistrer le projet