



Hochschule für Angewandte Wissenschaften Hamburg

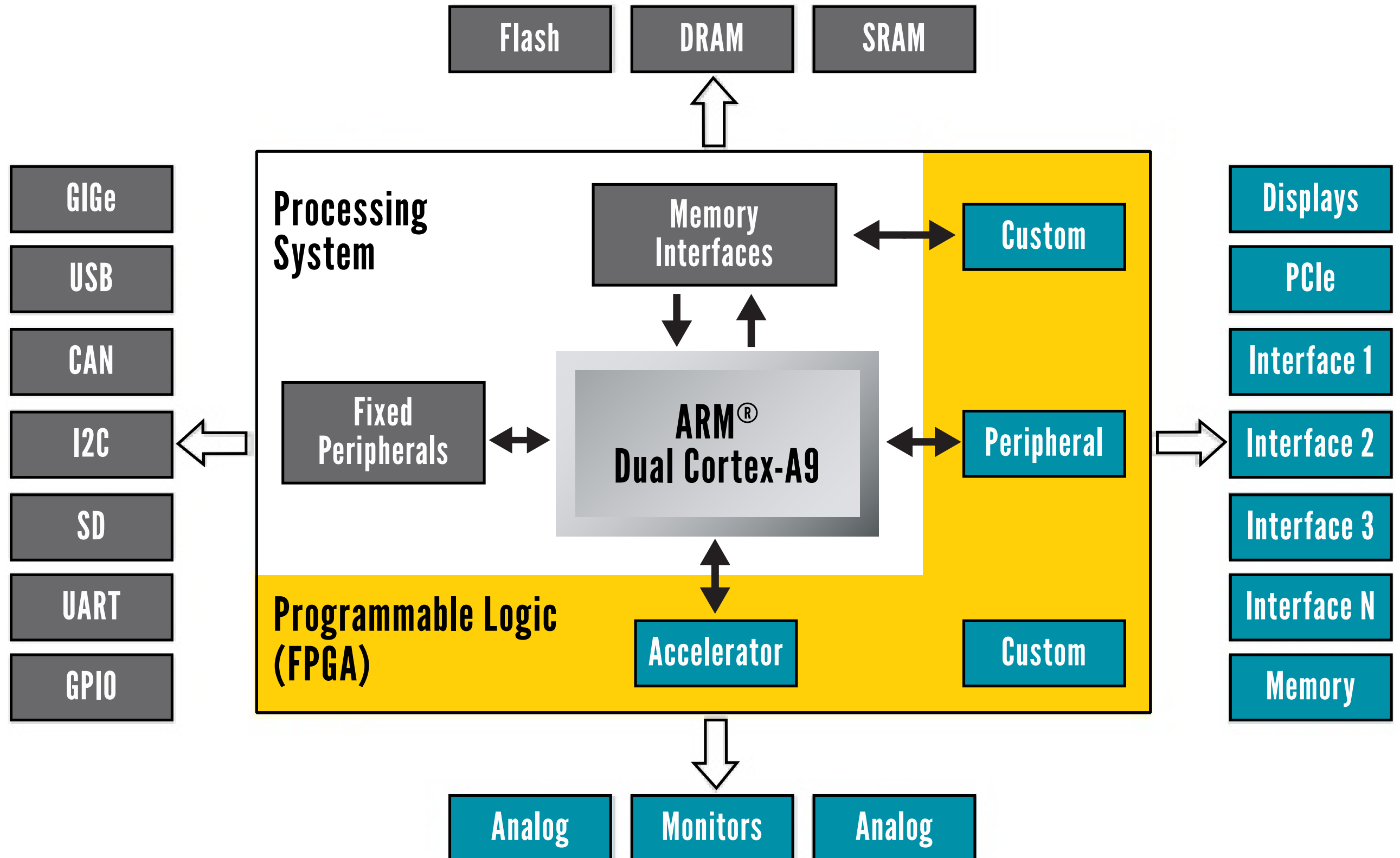
Hamburg University of Applied Sciences

Softwarepartitionierung für Embedded Anwendungen auf einer μ C Plattform

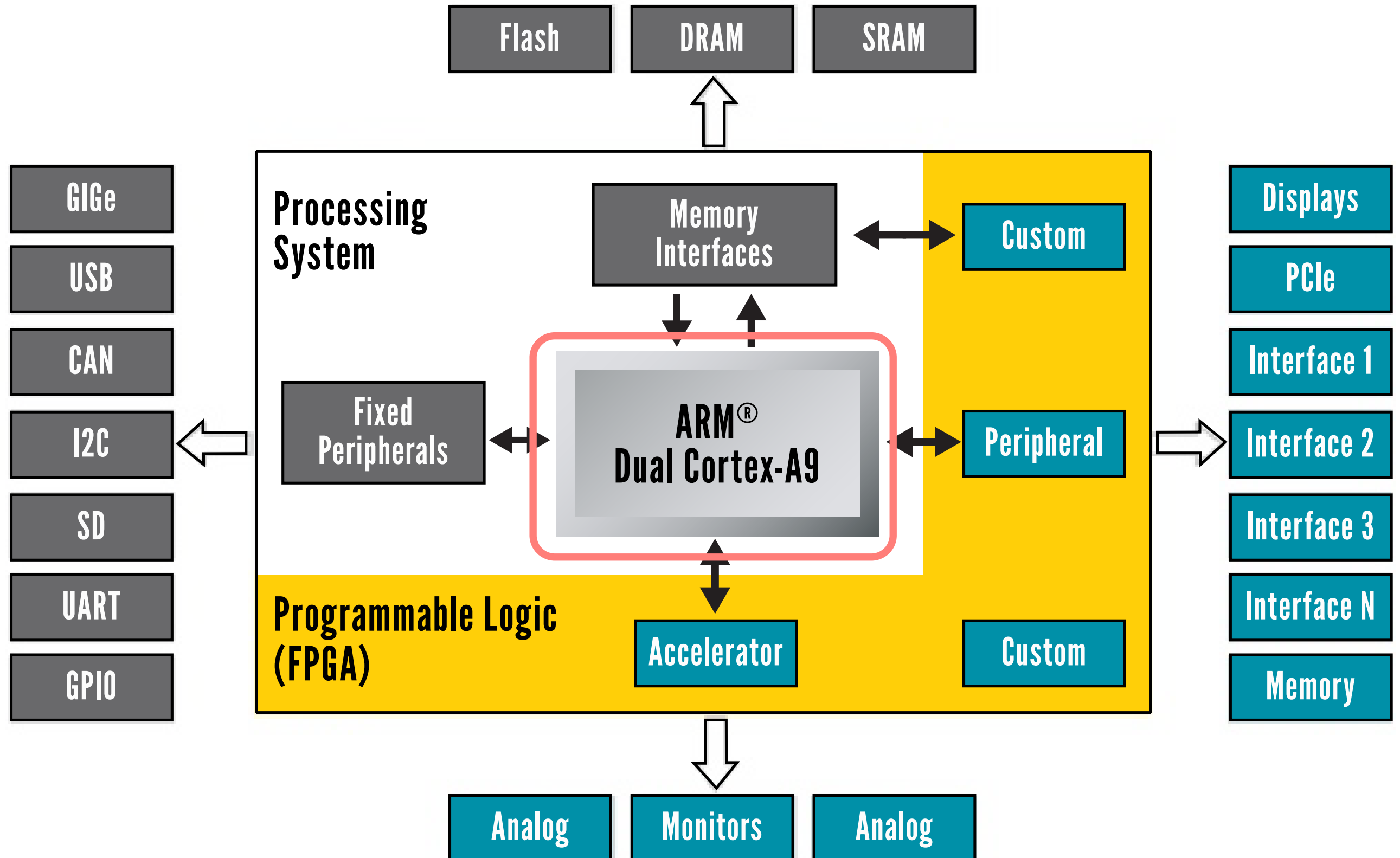
Lucas Jenß

Betreuer: Prof. Dr.-Ing. Bernd Schwarz

Zynq Platform



Zynq Platform



Anwendungen

- FAUST
 - Hindernis-erkennung
 - Spurführung
- Fingerprints Scanner
 - PC zu Embedded

Softwarepartitionierung

- Analyse der zu lösenden (Teil-)Probleme
- Welche davon lassen sich in Software lösen (im Gegensatz zu FPGA)?
- Wie kann man diese optimal parallelisieren?
 - Parallele Ressourcennutzung auch bei sequentiellen Algorithmusketten.

Google Go

- Lassen sich die Vorteile einer Sprache wie Go auf Embedded Plattformen nutzen?
 - GC, Language Level Concurrency,...
- Mit welchen Performance-Implicationen ist dies verbunden?

The End