

# **LA MEMORIA DEL COMPUTADOR**

Un recurso informático invaluable.

**Julian Guillermo Zapata Rugeles**

Departamento de Ingeniería Electrónica y  
Telecomunicaciones  
Universidad de Antioquia  
Medellín  
Septiembre de 2020

# Índice

1. ¿ Qué es la memoria de un computador ?	1
2. Tipos de memoria	2
2.1. Memoria de acceso secuencial . . . . .	2
2.2. Memoria de acceso aleatorio . . . . .	3
2.3. Memoria de acceso asociativo . . . . .	3
2.4. La memoria caché . . . . .	3
2.5. Read only memory (ROM) . . . . .	4
2.6. Dynamic Random Acces Memory (DRAM) . . . . .	4
2.7. Static Random Acces Memory (SRAM) . . . . .	4
2.8. Memoria de disco magnético . . . . .	4
3. ¿ Cómo se gestiona la memoria del computador ?	5
3.1. Unidad manejo de memoria (MMU) . . . . .	5
3.2. Translation Lookaside Buffer . . . . .	5
4. ¿Qué hace que una memoria sea más rápida que otra? ¿Por qué esto es importante?	5

## 1. ¿ Qué es la memoria de un computador ?

Para conocer qué es la memoria de un computador debemos preguntarnos ¿cómo funciona?. Un ejemplo práctico es imaginarnos un pequeño recipiente que es capaz de almacenar una carga eléctrica por un breve periodo de tiempo. El comportamiento físico de nuestro 'recipiente' sustenta un campo eléctrico que permite representar dos estados, cuando nuestro recipiente está lleno (un nivel máximo de electrones) y cuando está vacío (ausencia de un mínimo de electrones). Tenemos entonces una manera física de representar dos estados y la convinación de estos da origen una representación más extensa y una nueva posibilidad de convinatoria. Para entender este nuevo concepto es necesario bajar en las capas de abstracción para imaginar que nuestros recipientes serán agrupados en bloques, supongamos unos 8 recipientes por bloque (a este bloque lo llamaremos byte) y estos pueden tener algún estado de los expuestos anteriormente. Eso significa que podemos tener 2 posibles estados elevado a la octava potencia (pues tenemos 8 recipientes).



Figura 1: 8 bits (8 recipientes) agrupados en un bloque llamado byte. fuente imagen <https://terminosaudiovisuales.es/byte/>

$$2^8 = 256$$

De manera abstracta podemos pensar en que cada número entre los 256 que se pueden obtener tras combinar los dos estados. Pueden representar análogamente una letra, número o símbolo de nuestro alfabeto. La disposición de millones de bloques de nuestros recipientes pueden almacenar muchísimas representaciones abstractas de nuestro vocabulario y más. Inmediatamente nos surge una pregunta qué a veces puede dejarnos perplejos , ¿en dónde prodríamos guardar todo esto? ó ¿cómo podemos incrustar millones de estos componentes en una placa que tiene un tamaño similar a su dedo índice?. Si bien no profundizaré en las técnicas de grabado de estos circuitos si podemos formular una idea más puntual sobre que es la memoria, en síntesis nos permite almacenar la información que será procesada por el microcontrolador del computador y que dada sus características físicas permite algunas mejoras sustanciales respecto a la velocidad de acceso y notorias ventajas como un sitio donde se puede almacenar / eliminar / mover y cambiar la información que será dispuesta por el procesador. Más adelante veremos que la memoria de un computador cumple con una organización jerárquica donde la capa superior están más próxima al procesador y el coste/bit aumenta significativamente. A medida que disminuimos en la jerarquía la cantidad de almacenamiento aumenta drásticamente pero su coste/bit disminuye .

## 2. Tipos de memoria

La memoria de la computadora se caracteriza por tener múltiples prestaciones, cada una de ellas tiene diferentes clasificaciones / costes y funciones. Podemos sintetizar algunas de ellas en los principales grupos a continuación.

### 2.1. Memoria de acceso secuencial

Se caracteriza por tener bloques de datos llamados registros, dichos registros son secuenciales y para ser accedidos se debe pasar por cada uno de ellos hasta llegar al destino, naturalmente el tiempo que tardará en accederse a un registro es variable y depende de la posición.

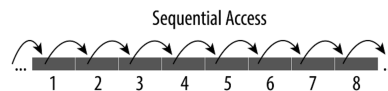


Figura 2: Acceso secuencial

## 2.2. Memoria de acceso aleatorio

Cada posición de memoria está organizada de tal manera que posee un único mecanismo físico de acceso, por lo que a diferencia del secuencial podemos acceder a registros de forma independiente. Esto permite eliminar el tiempo variable y acceder con el mismo coste cualquier registro independiente de su posición.



Figura 3: Acceso aleatorio

## 2.3. Memoria de acceso asociativo

Este tipo de memoria conserva algunas características del tipo aleatorio. Además es capaz de hacer comparaciones de bits parciales teniendo parte del contenido a buscar en memoria, es por tanto una recuperación basada en porciones. Al igual que la memoria aleatoria tiene su mecanismo de direccionamiento y su tiempo de recuperación es constante. Un ejemplo de ella es la **memoria caché**

## 2.4. La memoria caché

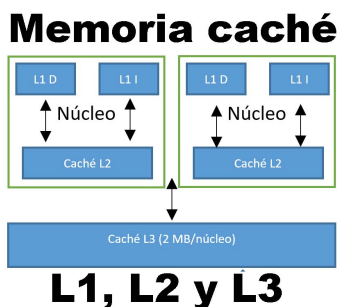


Figura 4: Memoria caché L1 , L2 , L3

La memoria caché se clasifica Desde L1 (teniendo un coste/bit alto) y descendiendo hasta L3 (coste/bit menor). Esta memoria está espacialmente más cerca del procesador y además presenta mayor velocidad de acceso que la memoria tipo RAM. Su función es facilitar el acceso de instrucciones periódicas para así disminuir la latencia que se experimenta al traer las instrucciones al procesador. Las instrucciones más usadas se almacenará en caché L1 y así hasta descender a caché L3. (su tamaño comúnmente se clasifica en Megabytes)

## 2.5. Read only memory (ROM)

Se caracteriza por ser un memoria **no volátil** por lo que sus datos son almacenados de manera permanente. Una ventaja significativa es que no requiere fuente de alimentación para memorizar los datos, su lectura es posible sin embargo no se puede escribir datos nuevos en ella. Suele usarse para cargar las primeras instrucciones de la máquina cuando se inicia para enterarla sobre la existencia de otros componentes.

## 2.6. Dynamic Random Acces Memory (DRAM)

La memoria de acceso aleatorio dinámica pertenece a la tecnología de memorias **RAM**. Conserva su características y consta de celdas que agrupa condensadores para representar de manera binaria los estados de sus condensadores (0 - 1). Naturalmente los condensadores presentan una tendencia a descargarse por lo que se deben recargar constantemente, de ahí que sea dinámica.

## 2.7. Static Random Acces Memory (SRAM)

La memoria de acceso aleatorio **estático** al igual que las DRAM pertenecen a la tecnología **RAM**, sin embargo su estructura de celdas no se basa en condensadores sino en transistores unidos entre sí (parecido al procesador) para formar una configuración cruzada y generar estados lógicos estables. La velocidad de este tipo de memorias es más rápida que la DRAM (aunque ambas necesitan refrescos periódicos al ser volátiles), al poseer un mecanismo más complejo requiere más espacio físico y por lo tanto su capacidad se ve reducida frente a su otra variante DRAM que consta de un circuito más sencillo y por lo tanto se pueden añadir más elementos en una placa (estas memorias suelen usarse como caché al ser más costosa y las DRAM como memoria principal al ser más baratas y poseer mayor capacidad) es frecuente encontrar que la memoria principal que usan los computadores sea dinámica y no estática.

## 2.8. Memoria de disco magnético

Este tipo de memoria **no volátil** tiene su principal uso en el almacenamiento persistente. A diferencia de la memoria ROM la cinta magnetica permite escribir nuevamente los sectores y puede conservar su estado incluso cuando no tiene alimentación eléctrica. Algunas memorias de tipo magnetico son :

- Discos duros
- Memoria usb
- CD's

Actualmente memorias como los discos duros se emplean para proveer almacenamiento permanente a las computadoras. Existen diversas limitantes para las memorias magneticas como la cantidad de revoluciones por minuto en discos

duros tradicionales o la cantidad de veces que se puede sobrescribir los discos de estado sólido. una característica sobresaliente de este tipo de memoria es su alta capacidad de almacenamiento muy por encima de las tipo RAM.

### 3. ¿Cómo se gestiona la memoria del computador ?

La memoria está gestionada por el Centro de Control de Memoria (MCH ) cuya función principal es la de asignar el recurso de memoria además de liberar la memoria que no será usada por un proceso. También está encargado de gestionar los intercambios entre la memoria y el disco rígido. Es importante aclarar que la gestión de memoria es tema de gran interés pues su optimización puede aumentar la eficiencia de la máquina.

#### 3.1. Unidad manejo de memoria (MMU)

Cuando un programa legítimo quiere acceder a la memoria, la MMU se encarga de traducir la dirección virtual que maneja el kernel en una dirección física. Esta operación será comprobada para evitar el acceso de programas no autorizados a ella, de ser así se enviará una excepción al kernel . Para llevar a cabo esto y evitar que se corrompa el sistema operativo o su ejecución, se almacena el límite de la instrucción más alta del S.O en los registros de la cpu. Cuando una operación intente acceder a dicho espacio será interceptada.

#### 3.2. Translation Lookaside Buffer

Dentro de la MMU existe una memoria asociativa (muy similar a la caché ) cuyo objetivo es guardar datos que fueron accedidos recientemente. Cuando el procesador requiere la instrucción el TLB busca si tiene en su memoria dicho contenido, sino emitirá un fallo y se procederá a buscar en la memoria.

### 4. ¿Qué hace que una memoria sea más rápida que otra? ¿Por qué esto es importante?

Cuando nos preguntamos la razón de que algunas memorias presenten mayor velocidad de transferencia es necesario aclarar algunos conceptos. Las memorias que integran tecnología basada en transistores (caché - sram ) poseen velocidades mayores precisamente por las características físicas de sus componentes en relación a la memoria común de condensadores. También influyen otros componentes encargados de la comunicación de esta misma, el **BUS** (los circuitos que sirven de autopistas) entre la memoria y los microcontroladores pueden presentar cuellos de botella. Existe un problema conocido como latencia (tiempo de respuesta) que puede producir diferencias notorias entre las tecnologías de memoria. La limitante física también está presente en los discos rígidos por

ejemplo, estos deben alcanzar un numero determinado de revoluciones/minutos para acceder a la información y no generar retrasos considerables en la ejecución de algún programa.

Tener como prioridad conocer el funcionamiento del tipo de memorias existentes nos brinda la posibilidad de interactuar con ellas. Permite emplearlas de manera precisa en múltiples aplicaciones, conocerlas nos da la posibilidad de explorar sus limitantes y cómo estas pueden ayudarnos a resolver problemas específicos. Entender el hardware nos ayuda a crear algoritmos óptimos que aprovechen los recursos existentes y comprender su rol en las máquinas modernas. Nuestra sociedad cada vez genera más información, nuestras ambiciones necesitan más capacidad. Quizá en unos cuantos años las memorias que citamos acá solo serán parte de la historia. Para embarcarnos en ese viaje es necesario empezar aquí, conociendo su funcionamiento ahora.

## Referencias

- [1] M. Rebollo Pedruelo, *La memoria*, ser. Sistemas Informáticos y Computación. Universidad Politécnica de Valencia (UPV), Año desconocido.
- [2] terminosaudiovisuales. Recurso visual byte. [Online]. Available: <https://terminosaudiovisuales.es/byte/>
- [3] R. A. Rodríguez Rodríguez, *Write management mechanisms for systems with non-volatile memory technologies*. universidad complutense de madrid, 2017, ch. memory.

[1] [2] [3]